

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RH8-B0193A/J	Rev.	第1版
題名	PBG エラーアドレスに関する記載変更について		情報分類	技術情報	
適用製品	RH850/C1M-A1 RH850/C1M-A2	対象ロット等	関連資料	RH850/C1M-A1, RH850/C1M-A2 ユーザーズマニュアル ハードウェア編 Rev.1.20 (R01UH0607JJ0120)	
		全て			

RH850/C1M-A1, RH850/C1M-A2 ユーザーズマニュアルにて、記載変更がございましたので報告致します。

1. 変更内容 (誤：赤文字、正：青文字)

第 29 章 ファンクショナルセーフティ 29.4.3 PBG (4) ERRSLVxxADDR - PBGxx エラーアドレスレジスタ (Page 2670 of 2867)

ADDR ビットの機能を下記のように変更します。

(4) ERRSLVxxADDR — PBGxx エラーアドレスレジスタ

PBGxx が検出した不正アクセスのアドレスを保持するためのレジスタです。

アクセス ERRSLVxxADDR レジスタは、32 ビット単位でリード可能です。

アドレス ERRSLVxxADDR : <base_addr1> + 08_H

リセット後の値 0000 0000_H

ビット	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
	ADDR[31:16]															
リセット後の値	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
R/W	R	R	R	R	R	R	R	R	R	R	R	R	R	R	R	R
ビット	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
	ADDR[15:0]															
リセット後の値	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
R/W	R	R	R	R	R	R	R	R	R	R	R	R	R	R	R	R

表 29.110 ERRSLVxxADDR レジスタの内容

ビット位置	ビット名	機能
31~0	ADDR[31:0]	エラー発生時のアドレス。 ADDR[1:0]は 0 固定不定です

2. 今後の対応

上記の内容は、次回改版時に反映予定です。