

Renesas RA ファミリ

クイックスタートガイド : Modbus TCP

要旨

本書は、RA マイコン評価ボードを使用して Modbus[®] 通信を評価するためのクイックスタートガイドです。

Modbus プロトコルは、Modicon Inc. (Schneider Electric SA.) がプログラマブル ロジックコントローラー (PLC) 向けに開発した通信プロトコルであり、その仕様は公開されています。

詳細についてはプロトコル仕様書 (PI-MBUS-300 Rev.J) を参照してください。

対象デバイス

RA6M3, RA6M4, RA6M5

RA8D1, RA8M1, RA8T1

RA8T2, RA8D2, RA8P1, RA8M2

サポート対象評価ボード

EK-RA6M3, EK-RA6M4, EK-RA6M5

EK-RA8D1, EK-RA8M1, MCK-RA8T1

MCK-RA8T2, EK-RA8D2, EK-RA8P1, EK-RA8M2, EK-RA8T2

目次

| | |
|---|----|
| 1. 概要..... | 3 |
| 1.1 略語/定義..... | 3 |
| 1.2 参考資料..... | 4 |
| 2. 特徴..... | 6 |
| 3. サンプルプログラムパッケージ構成..... | 7 |
| 3.1 Modbus サンプルプロジェクト..... | 7 |
| 3.2 Modbus サンプルアプリケーション..... | 7 |
| 3.3 Modbus デモアプリケーション..... | 7 |
| 4. 動作環境..... | 8 |
| 5. 評価ボードの設定と接続..... | 9 |
| 6. Modbus サンプルプロジェクトの構築..... | 12 |
| 6.1 Modbus サンプルプロジェクトのインポート..... | 12 |
| 6.1.1 EK-RA6Mx / EK-RA8x1 / MCK-RA8T1 用インポート手順..... | 12 |
| 6.1.2 MCK-RA8T2 / EK-RA8D2 / EK-RA8P1 / EK-RA8M2 / EK-RA8T2 用インポート手順..... | 18 |
| 6.2 新規プロジェクトの作成..... | 20 |
| 6.2.1 全評価ボード共通作成手順..... | 20 |
| 6.2.2 EK-RA6Mx / EK-RA8x1 / MCK-RA8T1 用作成手順..... | 34 |
| 6.2.3 MCK-RA8T2 用作成手順..... | 38 |
| 6.2.4 EK-RA8D2 用作成手順..... | 47 |
| 6.2.5 EK-RA8P1 用作成手順..... | 55 |
| 6.2.6 EK-RA8M2 用作成手順..... | 64 |
| 6.2.7 EK-RA8T2 用作成手順..... | 70 |
| 7. Modbus サンプルプロジェクトの実行..... | 77 |
| 8. Modbus デモアプリケーションを用いた Modbus 通信デモ..... | 81 |
| 8.1 IP アドレスの設定..... | 81 |
| 8.2 Modbus デモアプリケーションの設定..... | 82 |
| 8.3 Modbus デモアプリケーションの仕様..... | 83 |
| 9. Appendix..... | 84 |
| 9.1 Appendix A: Modbus Protocol Stack Configuration..... | 84 |
| 9.2 Appendix B: IP List related Parameters..... | 86 |
| 9.3 Appendix C: DHCP Mode..... | 87 |
| 9.4 Appendix D: User-defined function..... | 88 |
| 9.4.1 Register function code..... | 88 |
| 9.4.2 User-Defined functions..... | 88 |
| 9.5 Appendix E: Multiple Client Communication..... | 91 |
| 改訂記録..... | 92 |

1. 概要

本書は、RA 評価ボード上で動作する Modbus プロトコルスタックのドキュメントであり、プロトコルスタックを利用したアプリケーションを開発・実装するための機能概要、Modbus サンプルアプリケーションについて説明しています。

このサンプルプログラムパッケージは、イーサネットベースの Modbus TCP プロトコルをサポートしません。

このクイック スタート ガイドでは次の内容が提供されます。

- ・ サンプルプログラムパッケージ構成
- ・ 動作環境
- ・ 評価ボードの設定と接続
- ・ フレキシブル ソフトウェア パッケージ (FSP) および e² studio 統合開発環境 (IDE) を使用して、Modbus サンプルプロジェクトをインポート、作成、変更、および構築する手順
- ・ クライアントとの接続と簡単なデモの操作手順

1.1 略語/定義

表 1.1 略語/定義

| Index | Abbreviations /Definitions | Description |
|-------|----------------------------|--|
| 1 | IP | Internet Protocol |
| 2 | TCP | Transmission Control Protocol |
| 3 | USB | Universal Serial Bus |
| 4 | PC | Personal Computer |
| 5 | SW | Switch |
| 6 | EWARM | Embedded Workbench® for Arm |
| 7 | LED | Light Emitting Diode |
| 8 | Wireshark | Free packet capture tool to check packets flowing on LAN |

1.2 参考資料

Modbus に関する技術情報は Modbus 組織サイトから入手でき、RA 評価ボードに関する情報はルネサスサイトから入手できます。

表 1.2 技術資料 (1/2)

| Index | Technical Inputs |
|-------|---|
| 1 | Modbus Application Protocol Specification Vxxx |
| 2 | Evaluation Kit for RA6M3 Microcontroller Group EK-RA6M3 Quick Start Guide / r20qs0011euxxxx |
| 3 | RA6M3 MCU グループ用評価キット EK-RA6M3 v1 ユーザーズマニュアル / r20ut4623juxxxx |
| 4 | RA6M4 MCU グループ用評価キット EK-RA6M4 クイックスタートガイド / r20qs0016jgxxxx |
| 5 | RA6M4 MCU グループ用評価キット EK-RA6M4 v1 ユーザーズマニュアル / r20ut4836jgxxxx |
| 6 | RA6M5 MCU グループ用評価キット EK-RA6M5 クイックスタートガイド / r20qs0021jgxxxx |
| 7 | RA6M5 MCU グループ用評価キット EK-RA6M5 v1 ユーザーズマニュアル / r20ut4829jgxxxx |
| 8 | RA8D1 MCU グループ用評価キット EK-RA8D1 クイックスタートガイド / r20qs0065jgxxxx |
| 9 | RA8D1 MCU グループ用評価キット EK-RA8D1 v1 ユーザーズマニュアル / r20ut5205jgxxxx |
| 10 | RA8M1 MCU グループ用評価キット EK-RA8M1 クイックスタートガイド / r20qs0035jgxxxx |
| 11 | RA8M1 MCU グループ用評価キット EK-RA8M1 v1 ユーザーズマニュアル / r20ut5149jgxxxx |
| 12 | MCK-RA8T1 クイックスタートガイド / r12qs0067jjxxxx |
| 13 | MCK-RA8T1 ユーザーズマニュアル / r12uz0133jjxxxx |
| 14 | MCK-RA8T2 クイックスタートガイド / r12qs0088jjxxxx |
| 15 | MCK-RA8T2 ユーザーズマニュアル / r12uz0172jjxxxx |
| 16 | RA8D2 MCU グループ用評価キット EK-RA8D2 クイックスタートガイド / r20qs0077jgxxxx |
| 17 | RA8D2 MCU グループ用評価キット EK-RA8D2 v1 ユーザーズマニュアル / r20ut5523jgxxxx |
| 18 | RA8P1 MCU グループ用評価キット EK-RA8P1 クイックスタートガイド / r20qs0051jgxxxx |
| 19 | RA8P1 MCU グループ用評価キット EK-RA8P1 v1 ユーザーズマニュアル / r20ut5309jgxxxx |
| 20 | RA8M2 MCU グループ用評価キット EK-RA8M2 クイックスタートガイド / r20qs0069jgxxxx |
| 21 | RA8M2 MCU グループ用評価キット EK-RA8M2 v1 ユーザーズマニュアル / r20ut5451jgxxxx |

表 1.3 技術資料(2/2)

| Index | Technical Inputs |
|-------|--|
| 22 | Evaluation Kit for RA8T2 Microcontroller Group EK-RA8T2 v1 Quick Start Guide / r20qs0097egxxxx |
| 23 | RA8T2 MCU グループ用評価キット EK-RA8T2 v1 ユーザーズマニュアル / r20ut5714jgxxxx |

2. 特徴

FSP 搭載の Modbus プロトコルスタックを使用することにより、Modbus TCP アプリケーションの迅速かつ簡単な開発が可能になります。

初期化 API がサポートする Modbus ファンクションコードを指定します。このスタックには次の 9 つのファンクションコードが実装できます。

- 1(0x01) – Read coils
- 2(0x02) – Read discrete input
- 3(0x03) – Read holding registers
- 4(0x04) – Read input registers
- 5(0x05) – Write single coil
- 6(0x06) – Write single register
- 15(0x0F) – Write multiple coils
- 16(0x10) – Write multiple registers
- 23(0x17) – Read/Write multiple registers

Modbus について詳細は以下のサイトをご覧ください。

<http://www.modbus.org>

* アップデートによりバージョン番号が異なる場合があります。最新のマニュアルをご参照ください。

3. サンプルプログラムパッケージ構成

このサンプルプログラムパッケージは3つのブロックで構成されています

- Modbus プロトコルスタックを使用したサンプルプロジェクト
- Modbus プロトコルスタックを使用したサンプルアプリケーション
- Modbus デモアプリケーション

3.1 Modbus サンプルプロジェクト

- Modbus_TCP / project / EK-RA6M5
 - このフォルダにはModbusプロトコルスタックを使用したEK-RA6M5用サンプルプロジェクトの「RA_Modbus」フォルダが格納されています。
 - サンプルプロジェクトはGCC用に作成されています。他のコンパイラを使用する場合は「[6.2. 新規プロジェクトの作成](#)」を参照し、プロジェクトを作成してください。
 - サンプルプロジェクトはEK-RA6M5用に作成されています。EK-RA6M3、EK-RA6M4、EK-RA8D1、EK-RA8M1、MCK-RA8T1で実行する場合は「[6.1. Modbusサンプルプロジェクトのインポート](#)」の手順4を参照し、プロジェクトを変更してください。
- Modbus_TCP / project / MCK-RA8T2
- Modbus_TCP / project / EK-RA8D2
- Modbus_TCP / project / EK-RA8P1
- Modbus_TCP / project / EK-RA8M2
- Modbus_TCP / project / EK-RA8T2
 - これらのフォルダにはModbusプロトコルスタックを使用したMCK-RA8T2 / EK-RA8D2 / EK-RA8P1 / EK-RA8M2 / EK-RA8T2用サンプルプロジェクトの「RA_Modbus」フォルダが格納されています。
 - サンプルプロジェクトはGCC用に作成されています。他のコンパイラを使用する場合は「[6.2. 新規プロジェクトの作成](#)」を参照し、プロジェクトを作成してください。

3.2 Modbus サンプルアプリケーション

- Modbus_TCP / src / modbus_func.c、modbus_user.c、new_thread0_entry.c
 - ユーザーは、Modbusファンクションコードの独自の実装をModbusプロトコルスタックに登録できます。
 - このディレクトリ内のコードは、Modbusプロトコルスタックの初期化処理とModbusプロトコルスタックAPIを使用したModbusファンクションコード処理の例です。

3.3 Modbus デモアプリケーション

- Modbus_tool / ModbusDemoApplication.exe
 - この実行ファイルは、Modbus通信用のデモアプリケーションです。この実行ファイルを使用して、Modbusサンプルアプリケーションのデモ動作を実行できます。

4. 動作環境

本書のサンプルプログラムパッケージは以下の環境で動作します。

表 4.1 動作環境

| 項目 | 概要 |
|------------------------------------|--|
| Board | RA evaluation board |
| Integrated development environment | IAR Systems - IAR Embedded Workbench [®] for Arm Version 9.70.2以降 Renesas Electronics - e ² Studio 2025-12 以降 - Renesas RA Smart Configurator 2025-12 以降 |
| Toolchain | IAR Embedded Workbench for Arm - IAR C/C++ Compiler for Arm 9.70.2 以降 e ² Studio - GCC Arm Embedded (13.2.1.arm-13-7)以降 - LLVM for Arm (21.1.1)以降 - Arm Compiler 6.24 以降 |
| MCU software package | FSP (Flexible Software Package) v6.4.0 以降 |
| Emulator | J-LINK [®] OB |
| Communications protocol | Modbus TCP |
| Client tool | ModbusDemoApplication.exe: Modbus デモアプリケーション |

5. 評価ボードの設定と接続

PC をサポート対象評価ボードに接続します。電源は USB ケーブルをボードに接続することで供給されま
す。Modbus TCP 通信の場合は RJ45 コネクタを使用し、LAN ケーブルで PC に接続します。

RA 用 EK evaluation board 接続設定、MCK-RA8T1 board 接続設定、MCK-RA8T2 board 接続設定、EK-
RA8T2 board 接続設定の図とスイッチ SW4 設定表を以下に記述します。

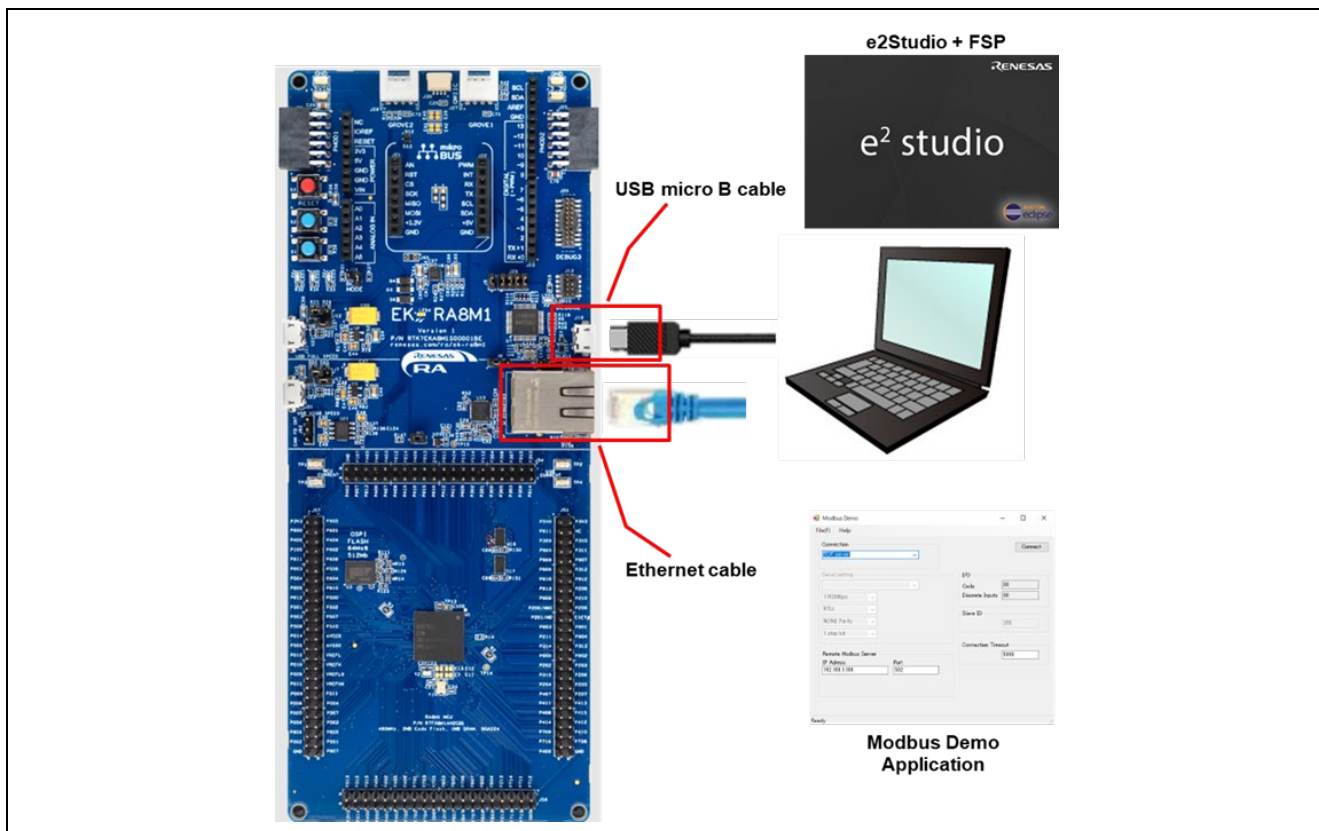


図 5.1 : RA 用 EK evaluation board 接続設定 (例 : EK-RA8M1)

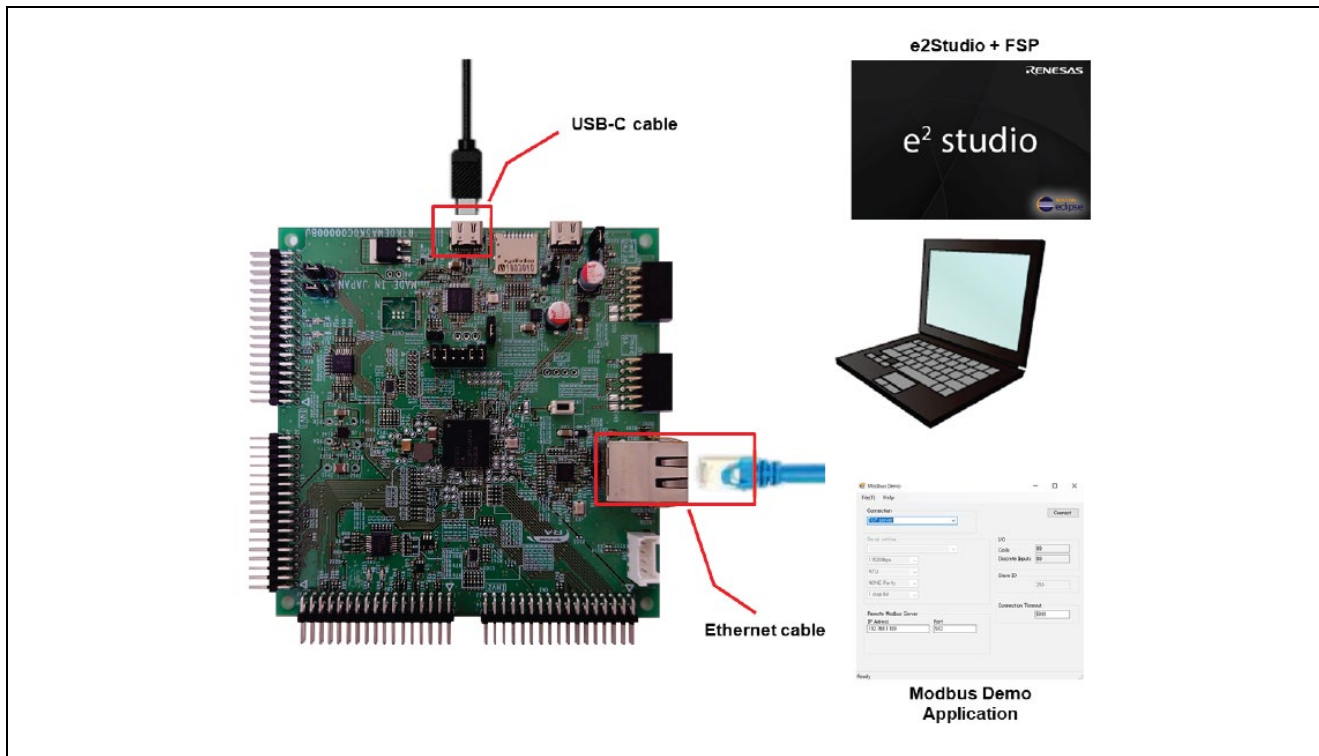


図 5.2 : MCK-RA8T1 board 接続設定

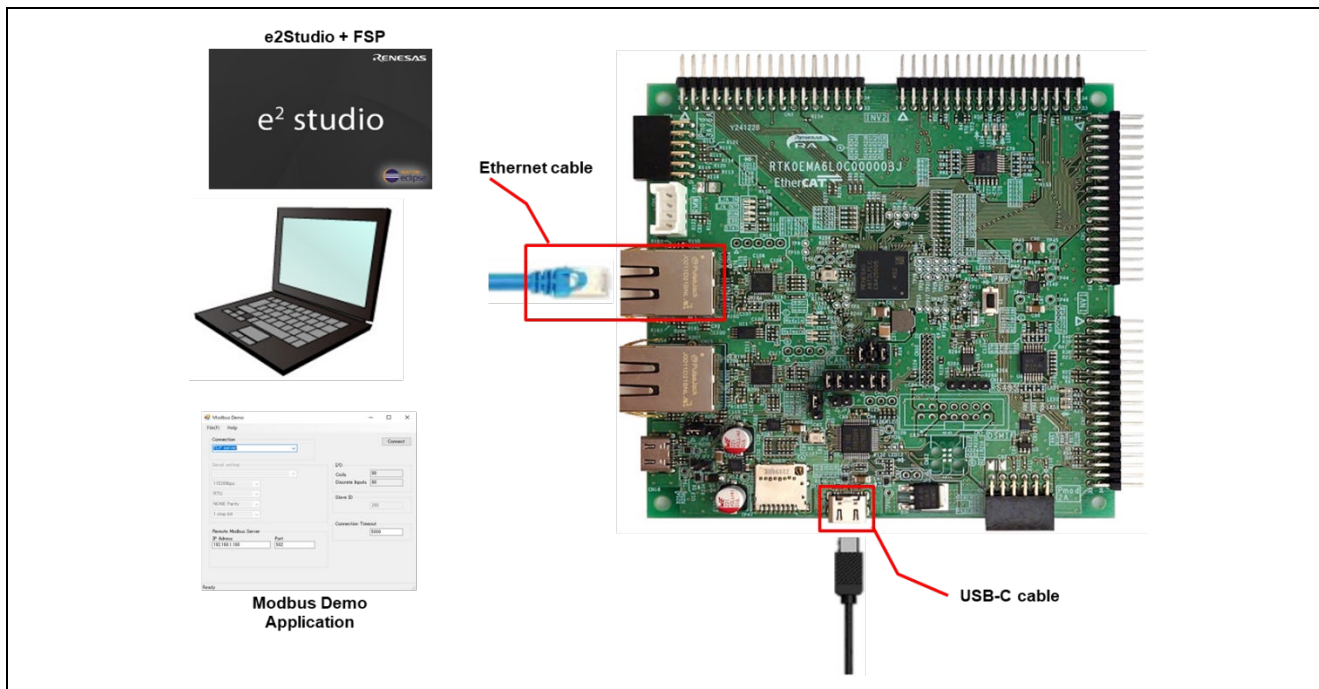


図 5.3 : MCK-RA8T2 board 接続設定

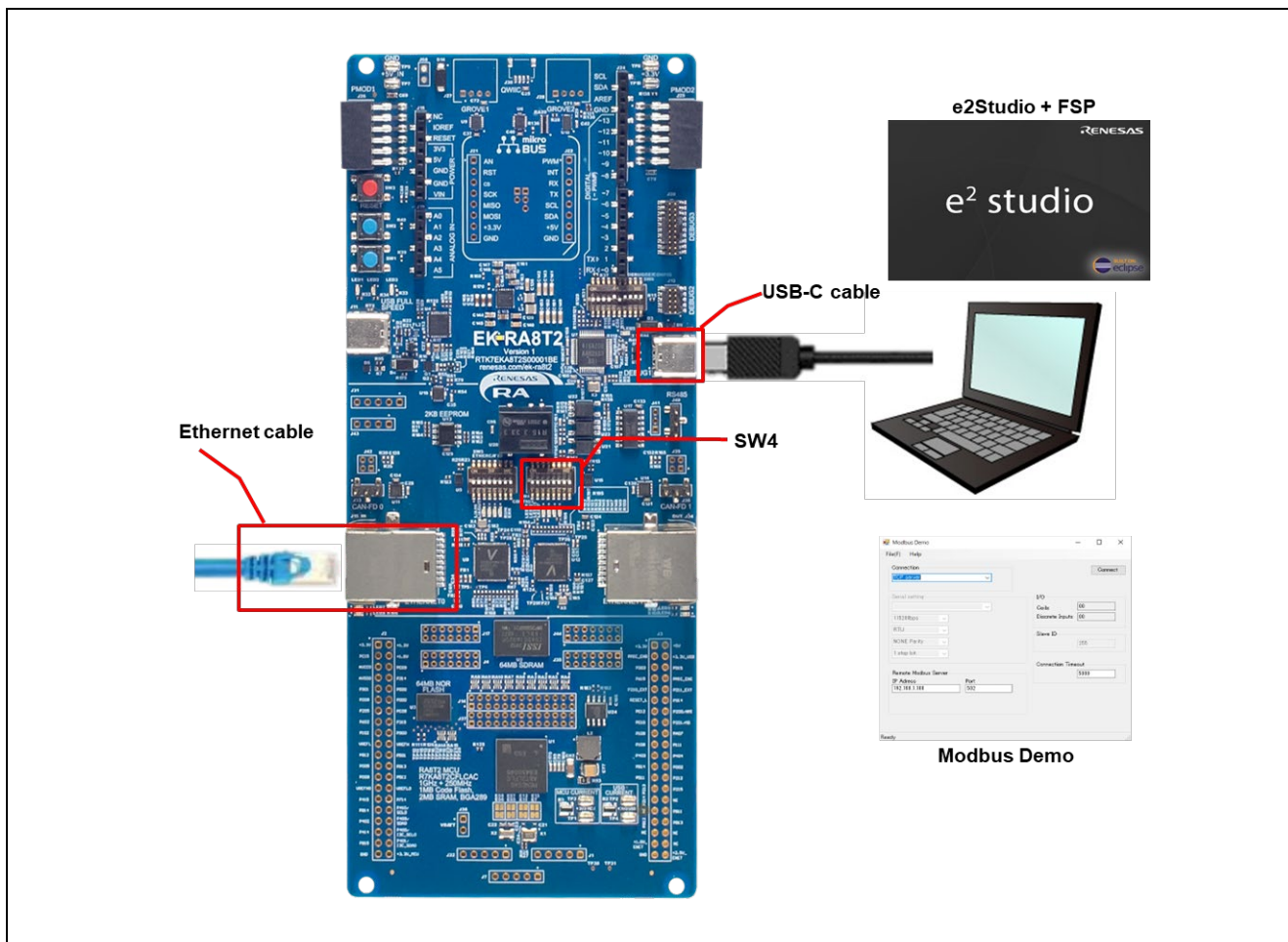


図 5.4: EK-RA8T2 board 接続設定

表 5.1 スイッチ SW4 設定

| SW4 | Setting | Description |
|-------|---------|------------------------------------|
| SW4-6 | OFF | Ethernet PHY COMA_MODE ピンをローレベルに設定 |

6. Modbus サンプルプロジェクトの構築

この章では、Modbus サンプルプロジェクトを構築する手順について説明します。
事前に「4. 動作環境」を参照し、ツールのインストールを完了してください。

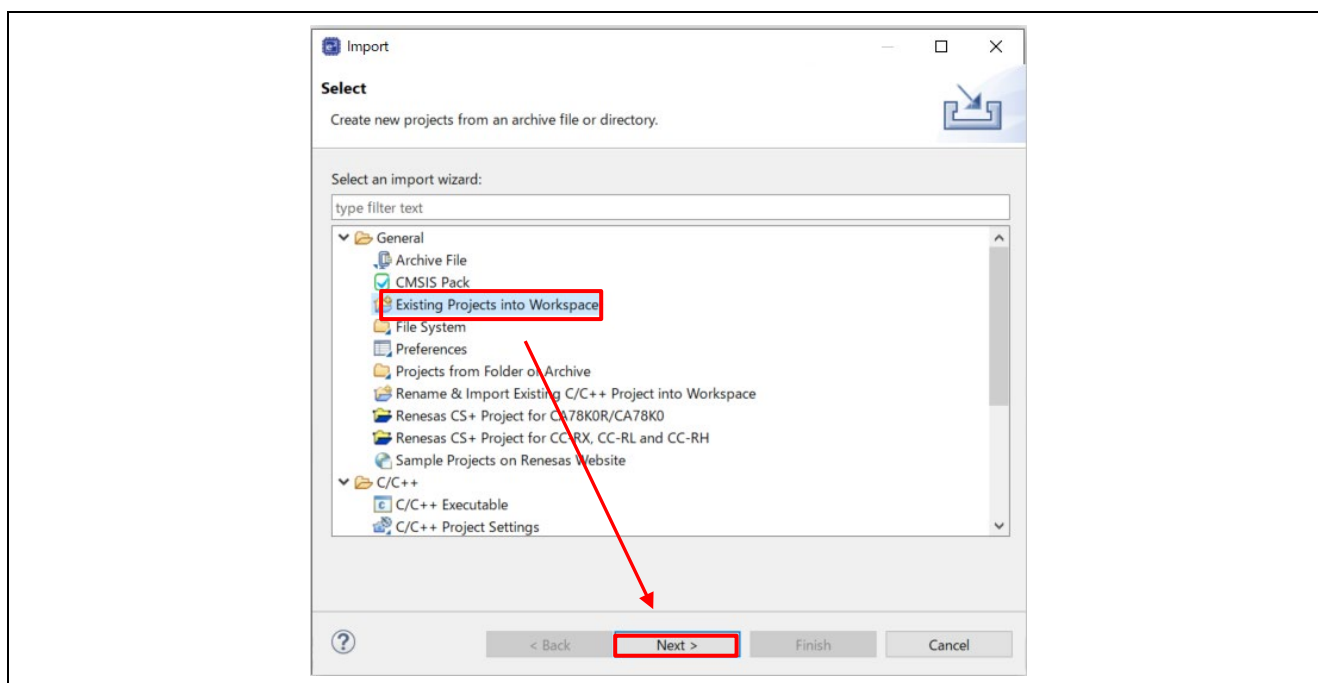
6.1 Modbus サンプルプロジェクトのインポート

この章では、Modbus サンプルプロジェクトのインポートおよび評価ボード変更の手順について説明します。

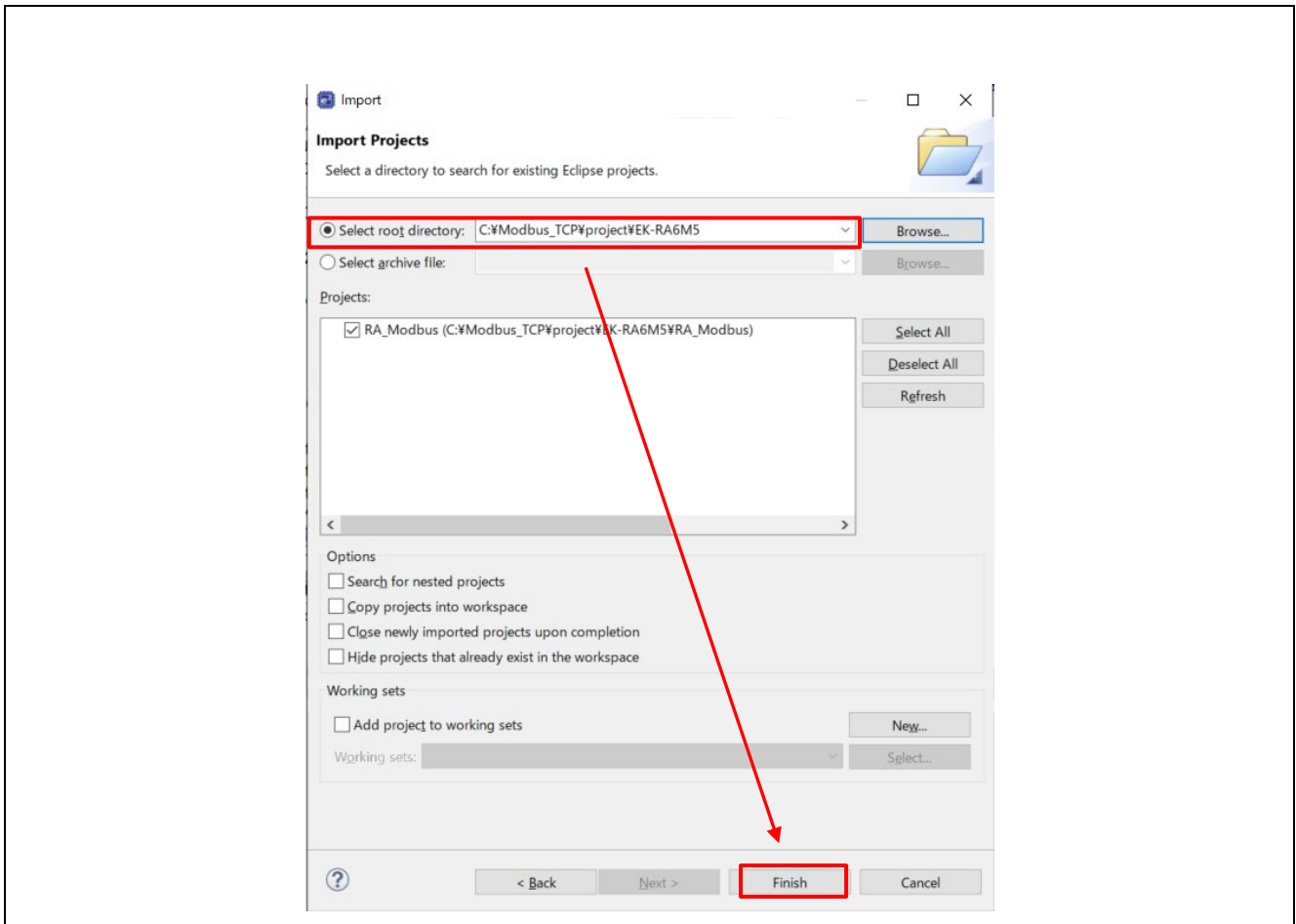
6.1.1 EK-RA6Mx / EK-RA8x1 / MCK-RA8T1 用インポート手順

EK-RA6Mx (EK-RA6M3, EK-RA6M4, EK-RA6M5) / EK-RA8x1 (EK-RA8D1, EK-RA8M1) / MCK-RA8T1用のインポート手順について説明します。

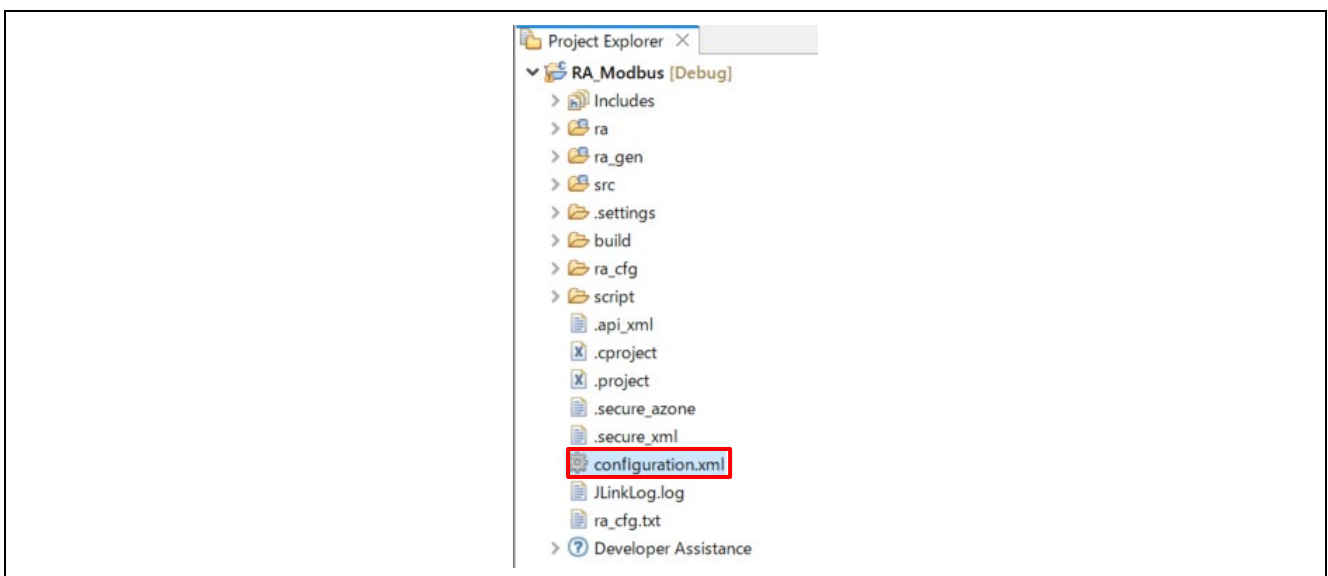
1. サンプルプロジェクトをインポートします。 e2 studio を起動し、[File] → [Import] を選択し、Import ウィンドウが表示されたら[General]→ [Existing Projects into Workspace] を選択します。



"Select root directory"にチェックを入れ、Modbus サンプルプロジェクトのフォルダ ("Modbus_TCP¥project¥[評価ボード名]") を選択します。

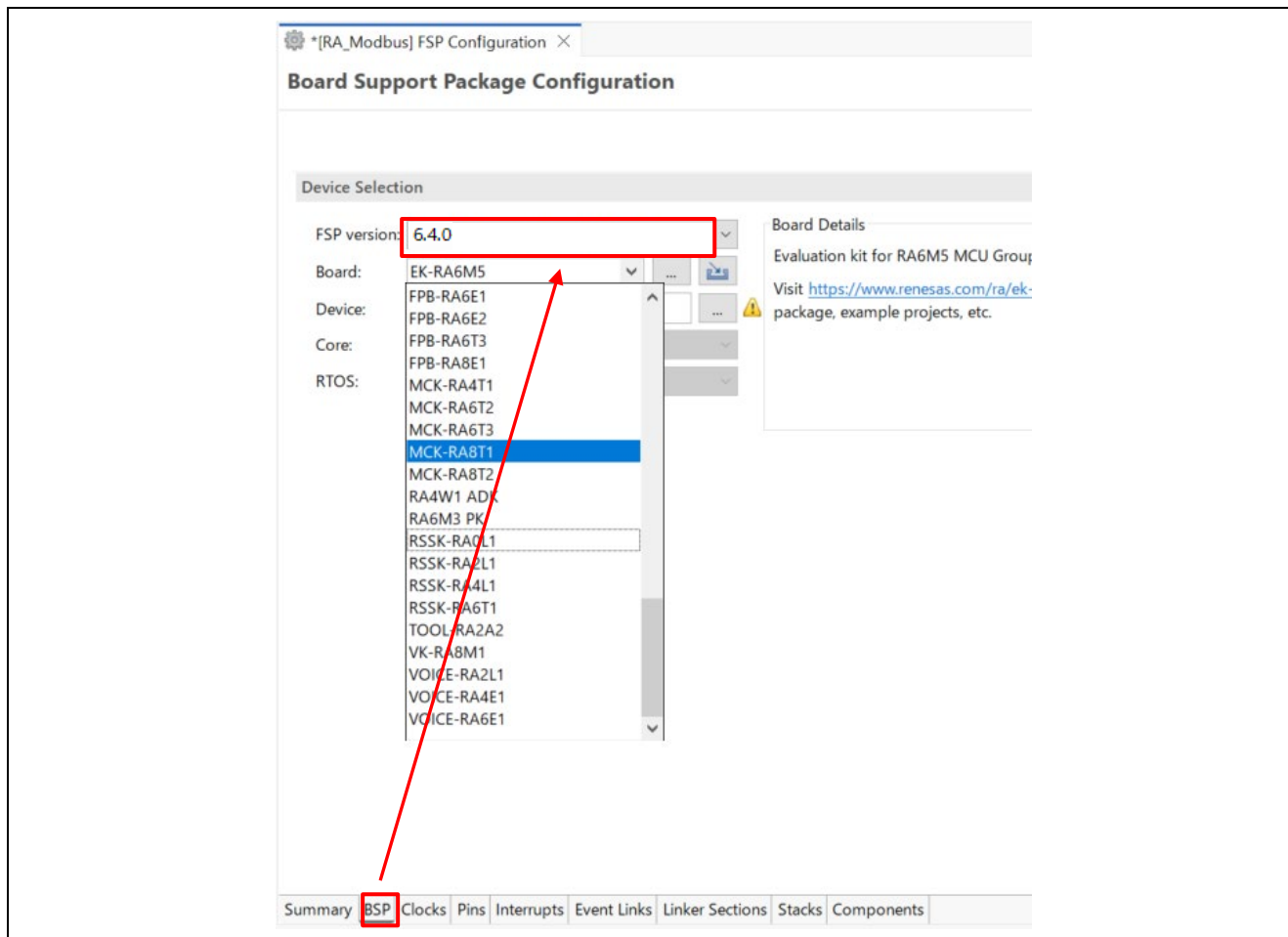


2. 「RA_Modbus」プロジェクトの「configuration.xml」を開きます。

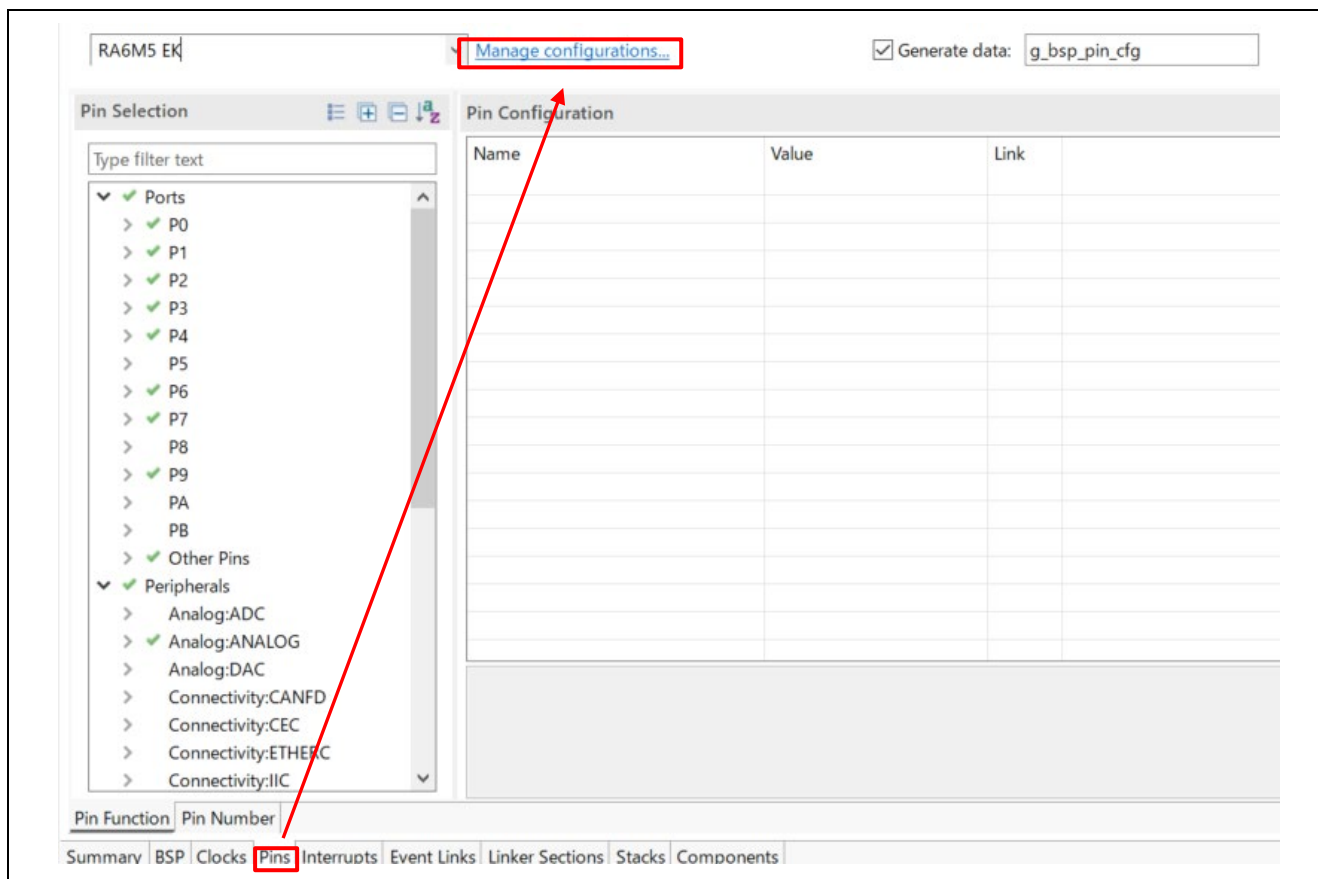


3. “Modbus_TCP¥project¥EK-RA6M5”フォルダ以下の「RA_Modbus」プロジェクトはEK-RA6M5用に作成されています。他のサポート対象評価ボードで実行する場合は下記(1)~(4)の手順でプロジェクトを変更してください。

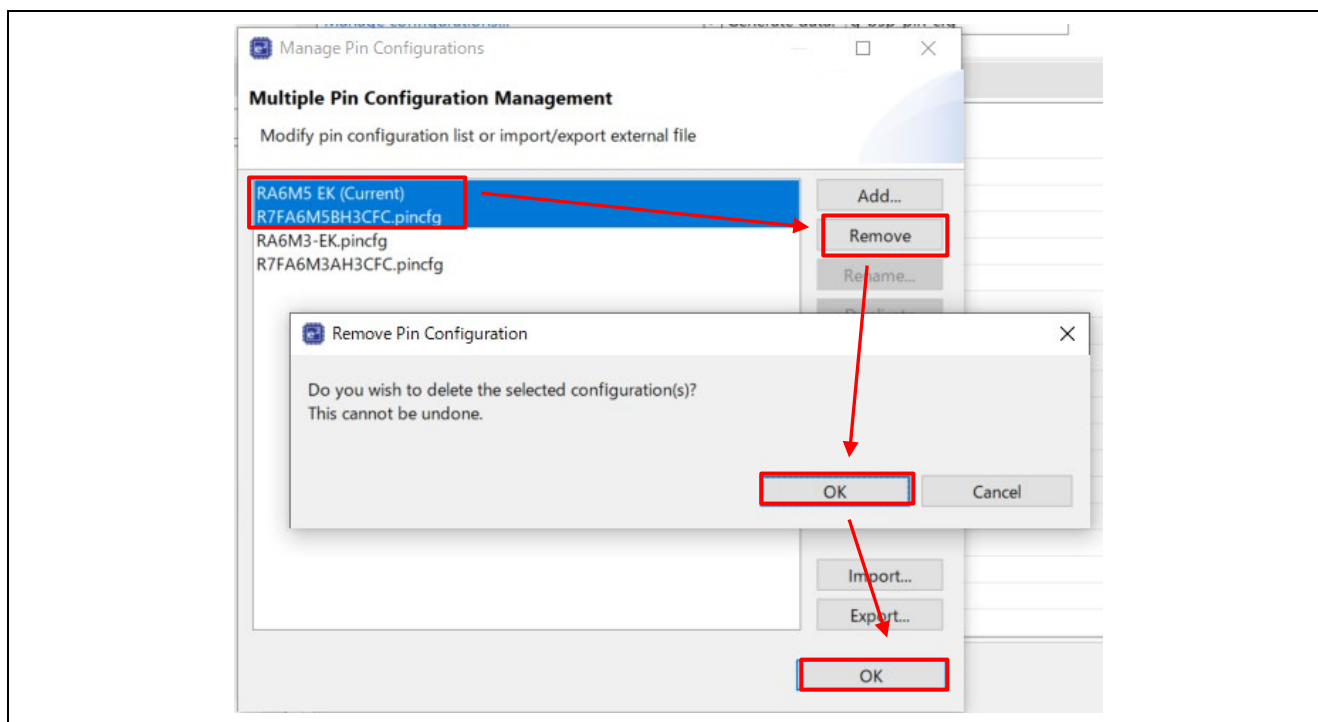
- (1) 「BSP」タブの「Board」から「EK-RA6M3」、「EK-RA6M4」、「EK-RA8D1」、「EK-RA8M1」、「MCK-RA8T1」のいずれかを選択します。



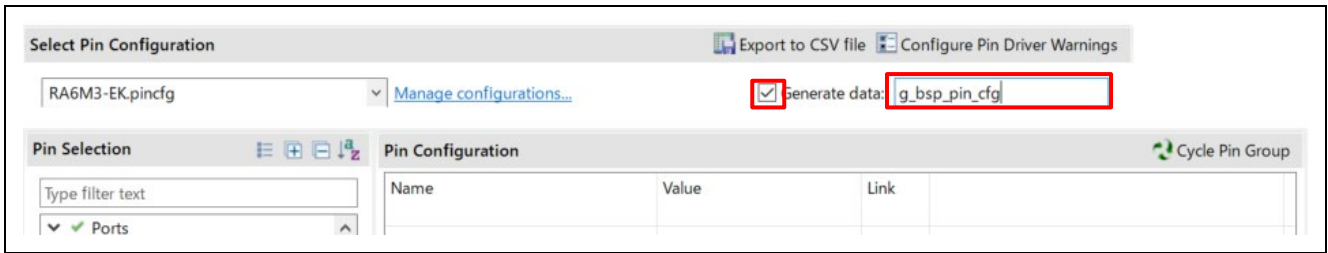
- (2) 「Pins」 タブの「Manage configurations」 をクリックします。



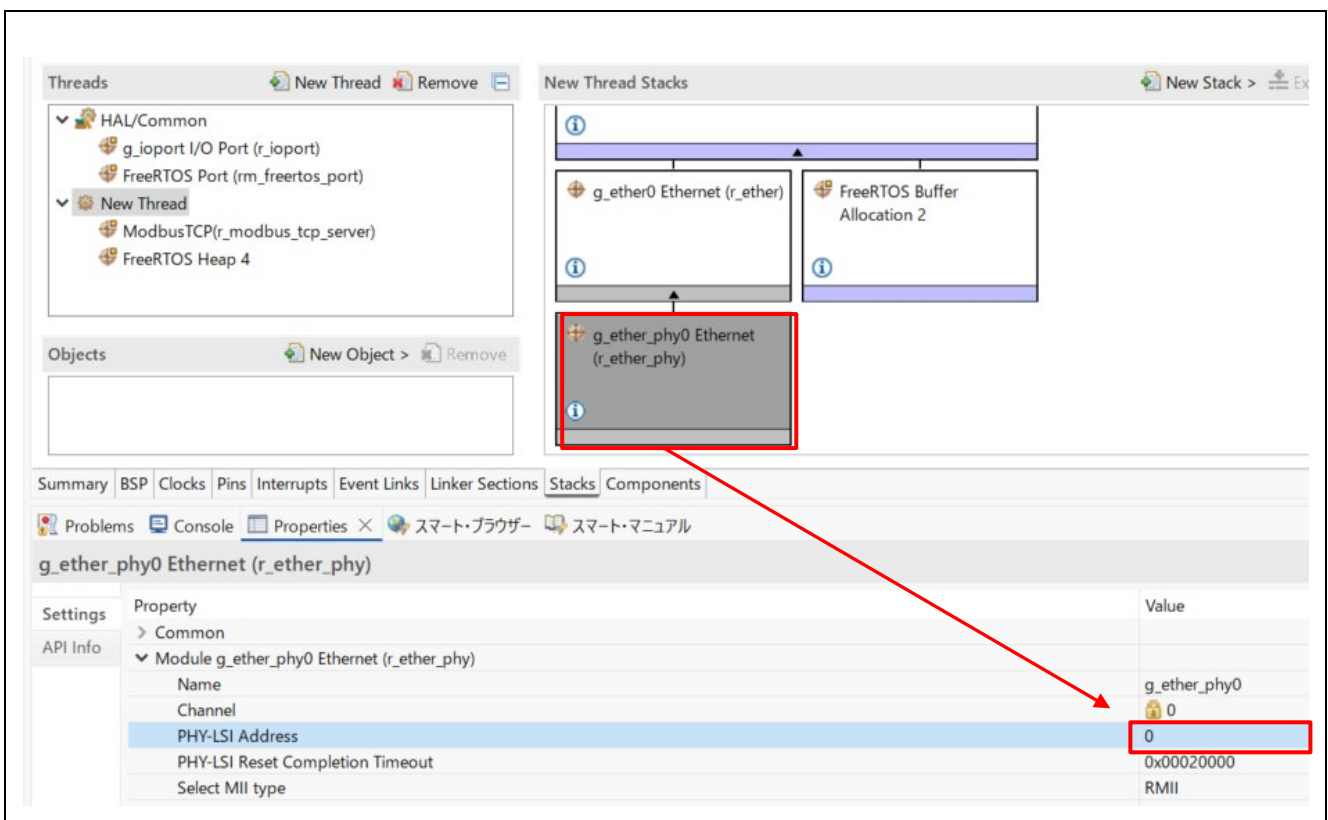
- (3) 「RA6M5 EK (Current)」, 「R7FA6M5BH3CFC.pincfg」 を選択し, 「Remove」 をクリックします。
「Remove Pin Configuration」 ポップアップの「OK」 をクリック後, 「Manage Pin Configurations」 の「OK」 をクリックします。



- (4) 「Generate data」のチェックボックスをチェックし、テキストボックスに「g_bsp_pin_cfg」を入力します。



4. 「EK-RA8D1」、「EK-RA8M1」、「MCK-RA8T1」の場合、「Stacks」→「g_ether_phy0 Ethernet (r_ether_phy)」→「Module g_ether_phy0 Ethernet (r_ether_phy)」の「PHY-LSI Address」を以下の値に変更します。
PHY-LSI Address : 5



5. 「EK-RA8D1」、「MCK-RA8T1」の場合、「Pins」→<評価ボード毎の Reset Pin> (以下参照)→「Mode」を「Disabled」に変更します。
EK-RA8D1 : **P706**、MCK-RA8T1 : **PB01**

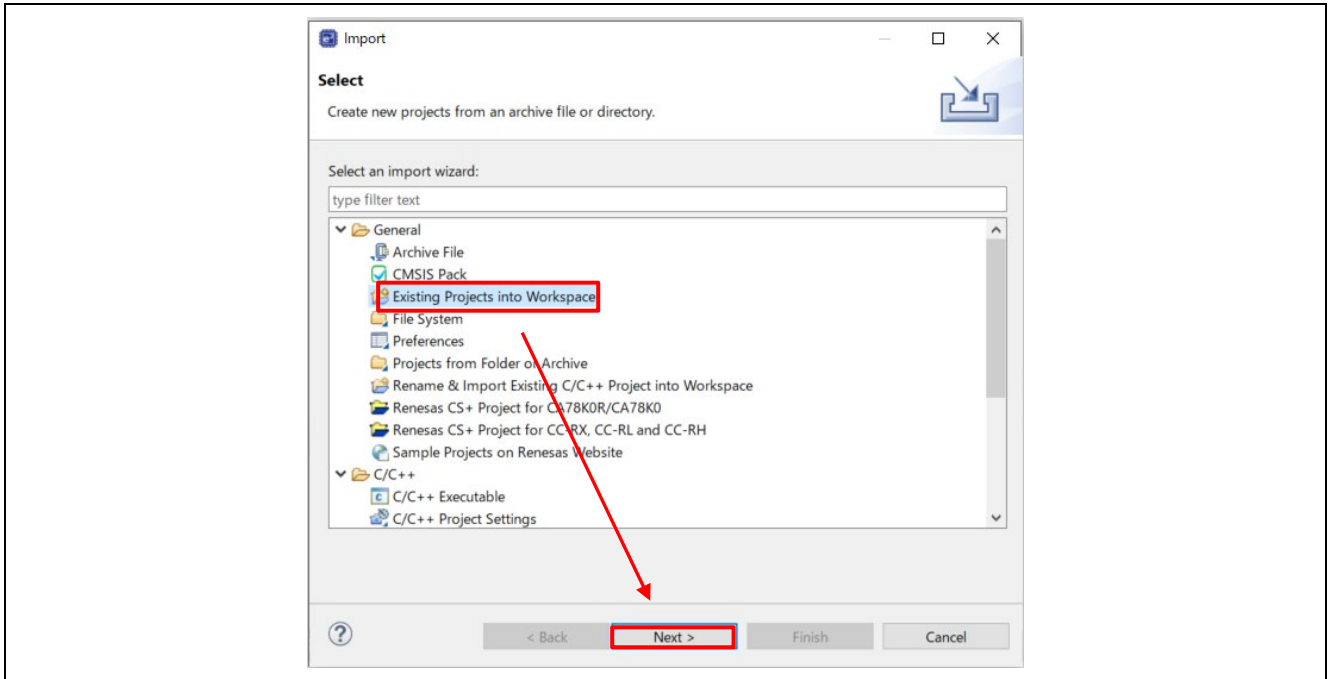
The screenshot shows the Pin Configuration tool interface. On the left, the 'Pin Selection' pane displays a tree view of pins, with 'PB01' selected and highlighted by a red box. A red arrow points from this box to the 'Mode' field in the 'Pin Configuration' table on the right, which is set to 'Disabled' and also highlighted by a red box. The 'Pin Configuration' table lists various parameters for the selected pin, including Symbolic Name (ETHER_RESETN), Comment, Mode (Disabled), Pull up/down (None), Output Type (CMOS), Drive Capacity (L), and Input/Output (PB01). Below the table, the Module name is PB01 and Port Capabilities are BUS: ALE and SCI1: CTS RTS1. At the bottom, a navigation bar shows 'Pins' highlighted with a red box.

6. Modbus サンプルプロジェクトを実行します。
「[7. Modbus サンプルプロジェクトの実行](#)」を参照し、手順を実行してください。

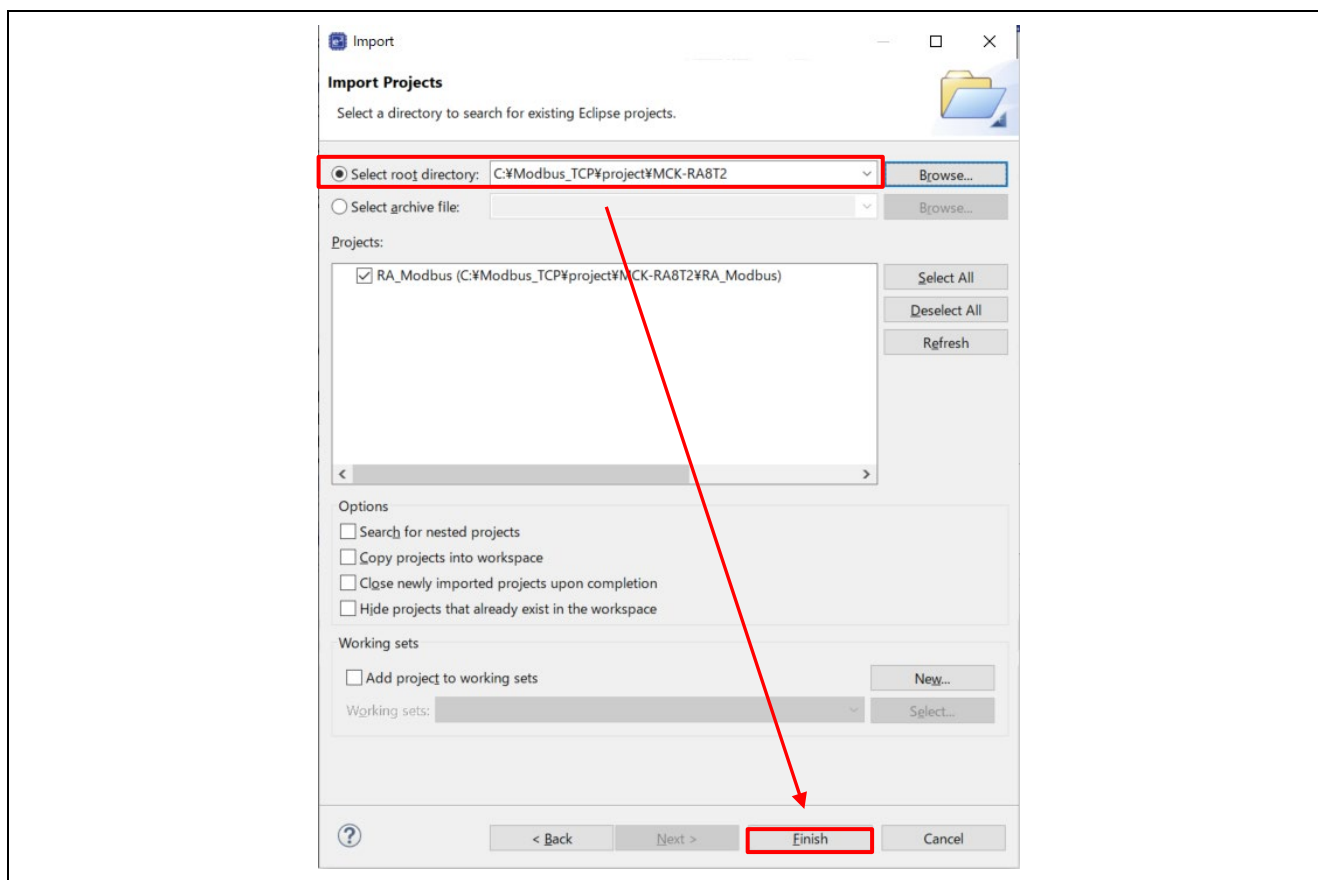
6.1.2 MCK-RA8T2 / EK-RA8D2 / EK-RA8P1 / EK-RA8M2 / EK-RA8T2 用インポート手順

MCK-RA8T2 / EK-RA8D2 / EK-RA8P1 / EK-RA8M2 / EK-RA8T2用のインポート手順について説明します。

1. サンプルプロジェクトをインポートします。 e2 studio を起動し、[File] → [Import] を選択し、Import ウィンドウが表示されたら[General]→ [Existing Projects into Workspace] を選択します。



"Select root directory"にチェックを入れ、Modbus サンプルプロジェクトのフォルダ ("Modbus_TCP¥project¥MCK-RA8T2")を選択します。



2. Modbus サンプルプロジェクトを実行します。

「[7. Modbus サンプルプロジェクトの実行](#)」を参照し、手順を実行してください。

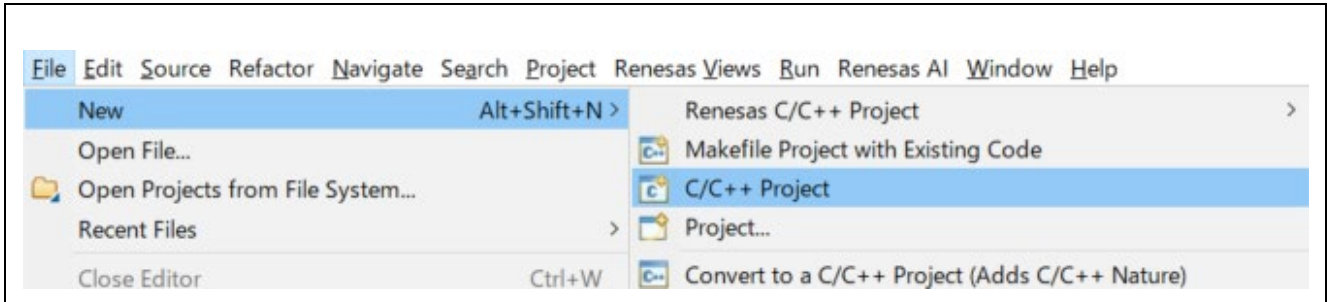
6.2 新規プロジェクトの作成

この章では、Modbus サンプルプロジェクトを新規作成する手順について説明します。

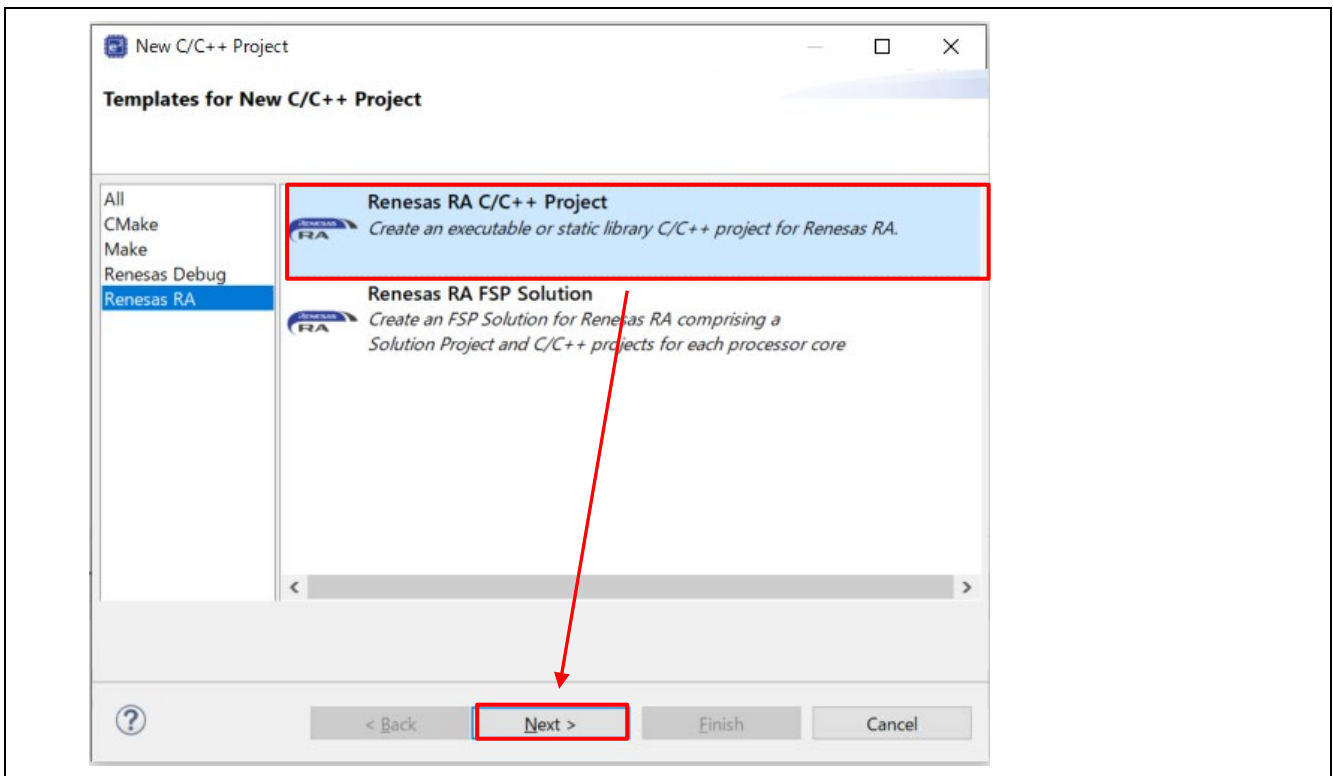
6.2.1 全評価ボード共通作成手順

全評価ボード共通の作成手順について説明します。

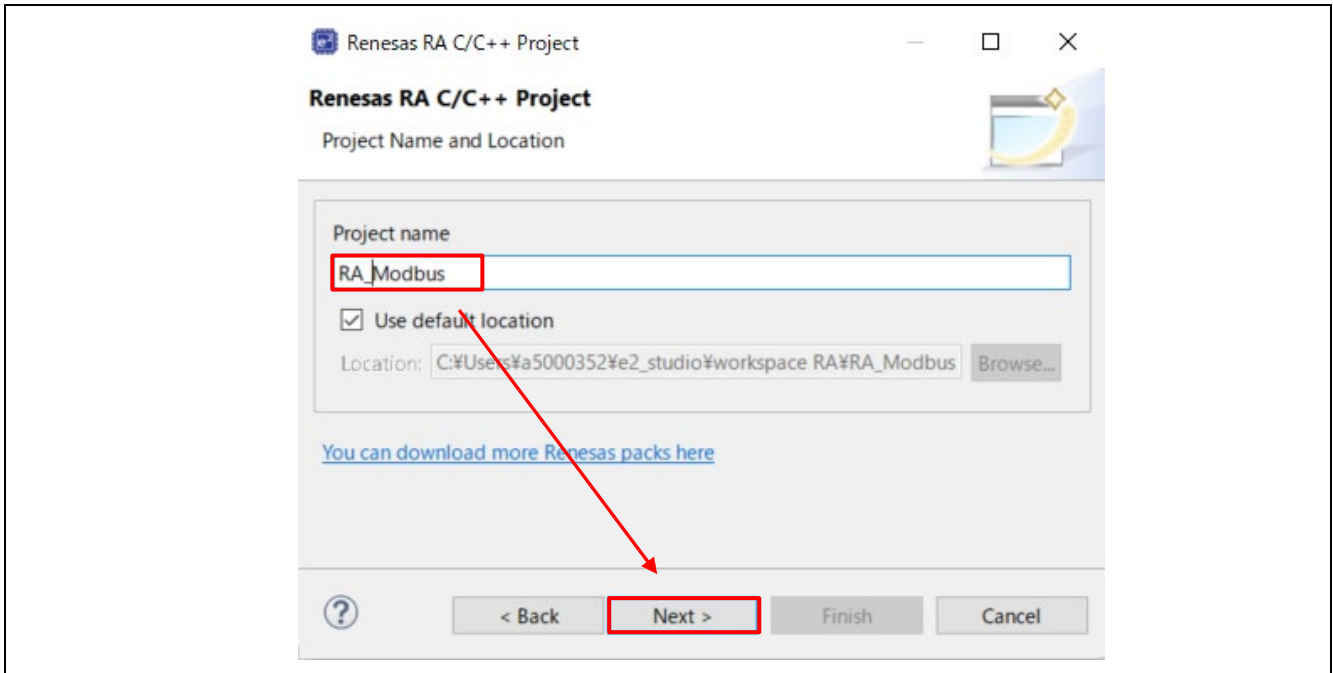
1. 新規プロジェクトを設定します。 e² studio を起動し、[File] → [New] → [C/C++ Project] → の順で選択します。



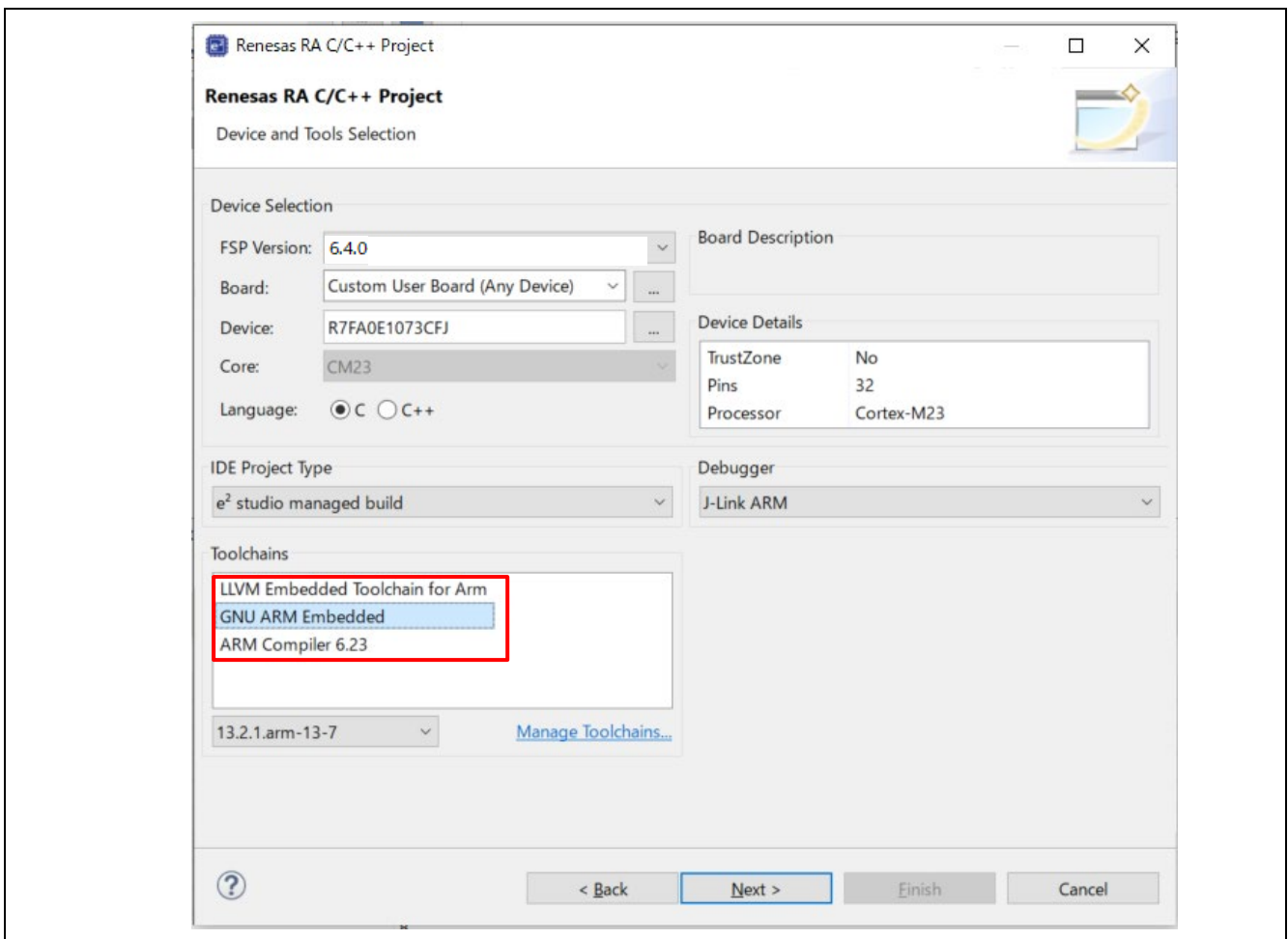
2. 「Renesas RA C/C++ Project」を選択します。



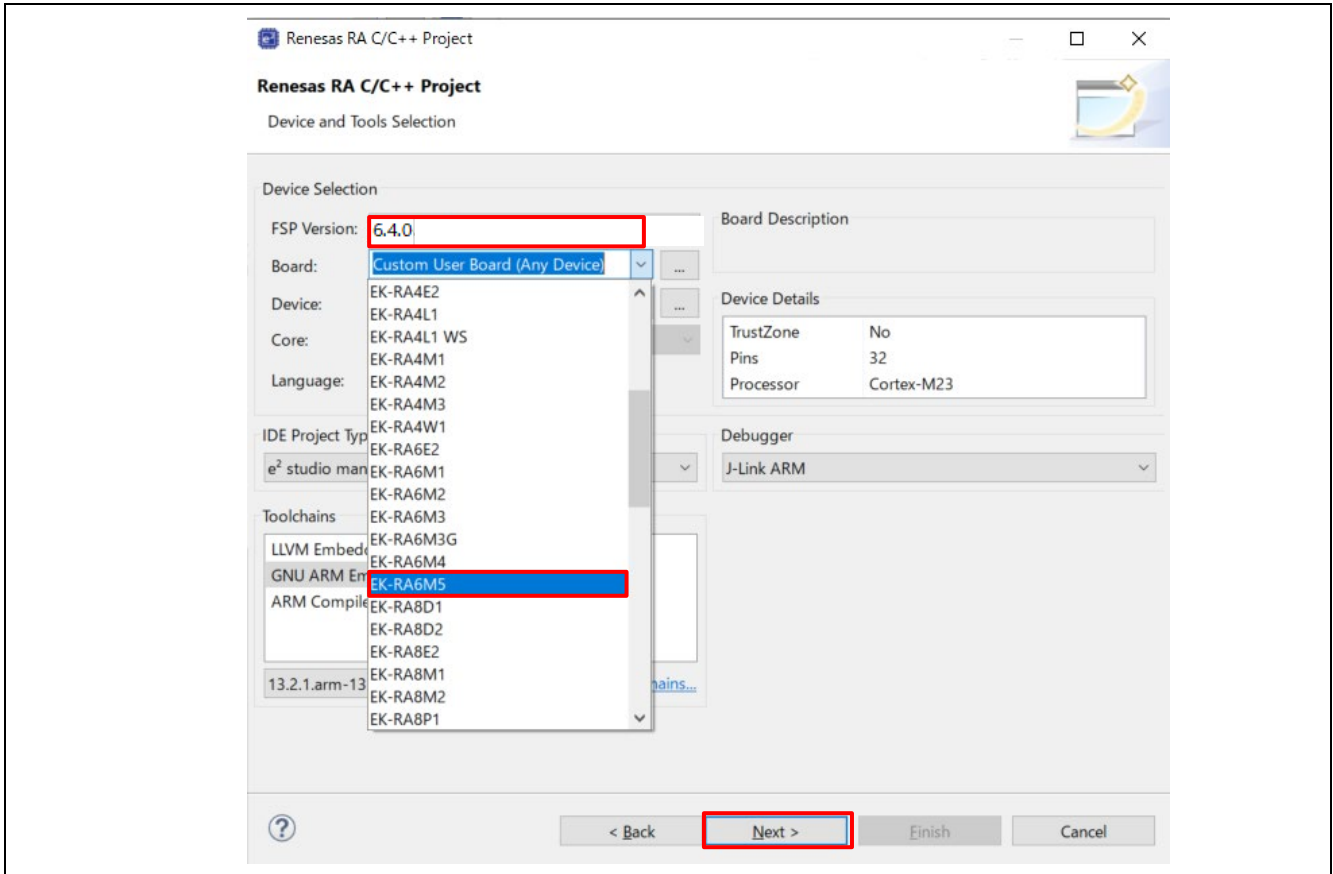
3. 任意のプロジェクト名を入力します。



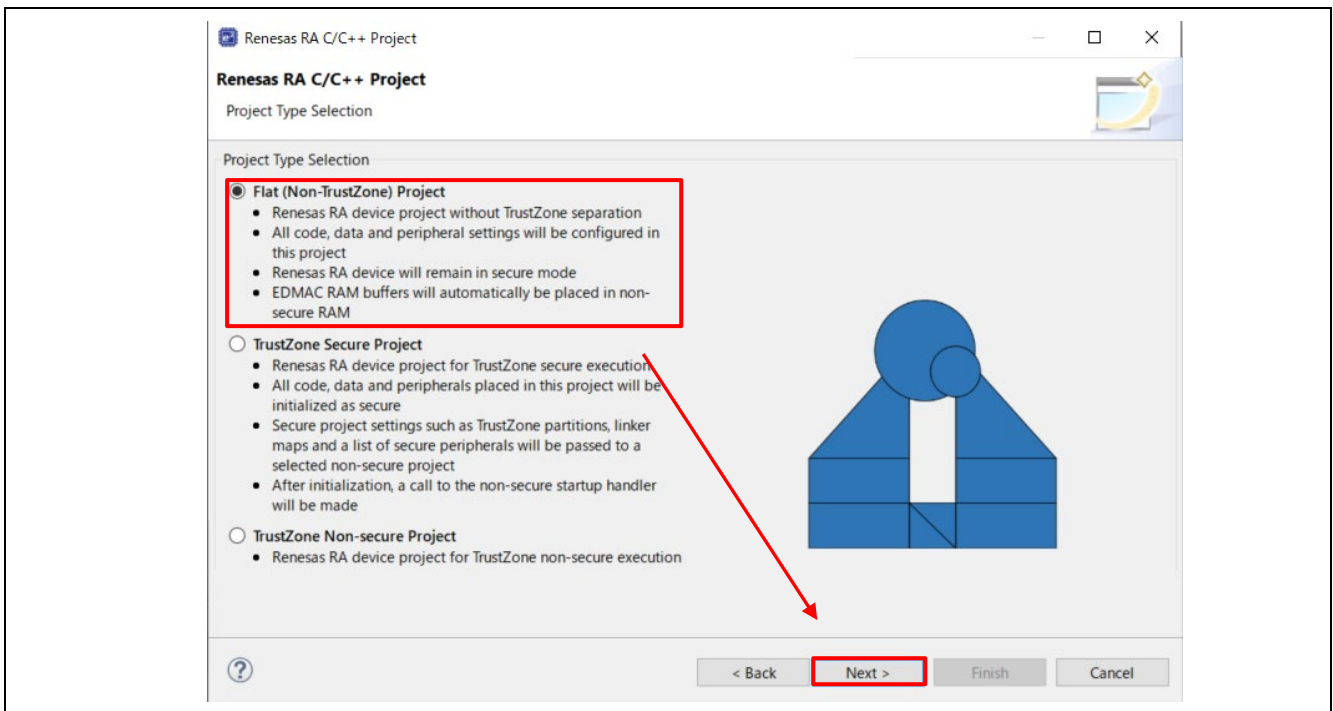
4. Toolchains を選択します。



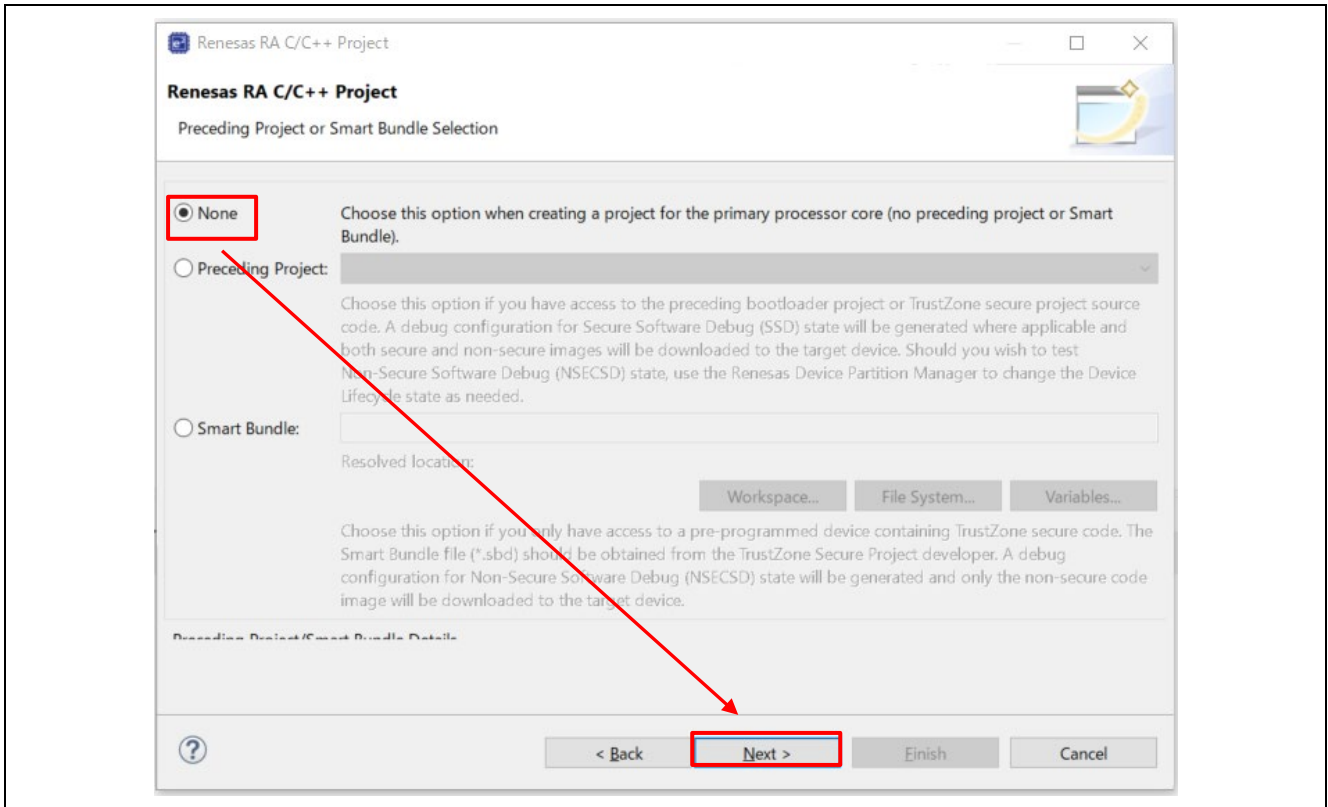
5. FSP Version とボードを選択します。



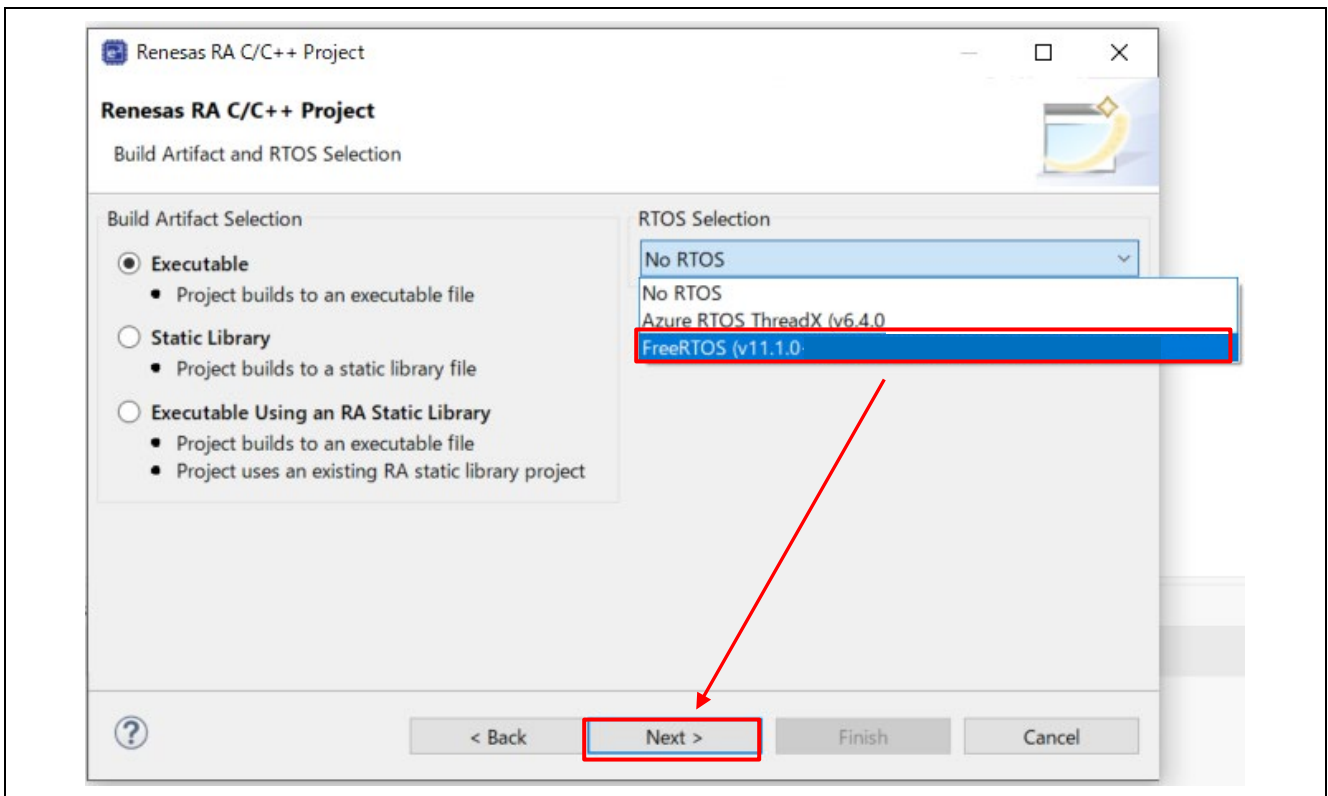
6. Project Type 「Flat (Non-TrustZone) Project」 を選択します。



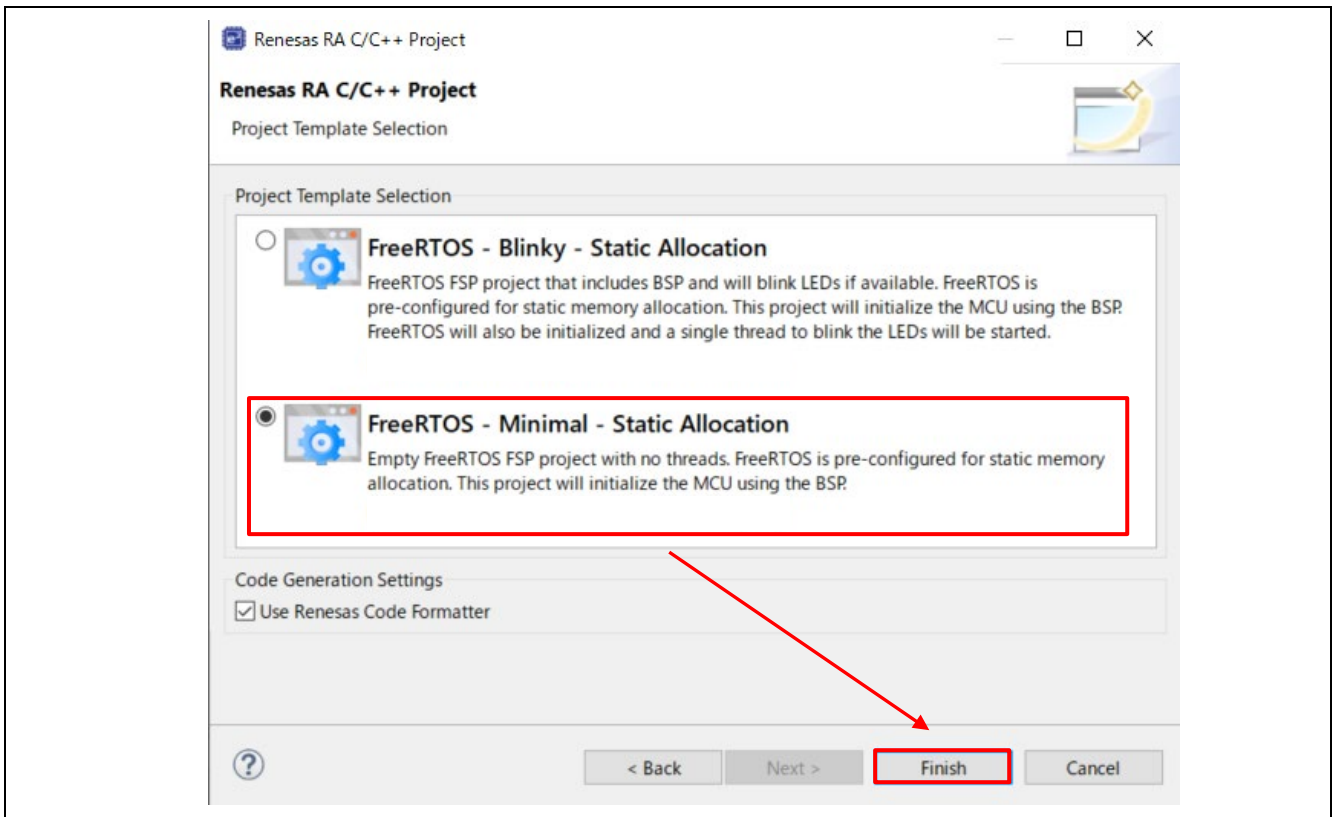
7. 「None」を選択します。



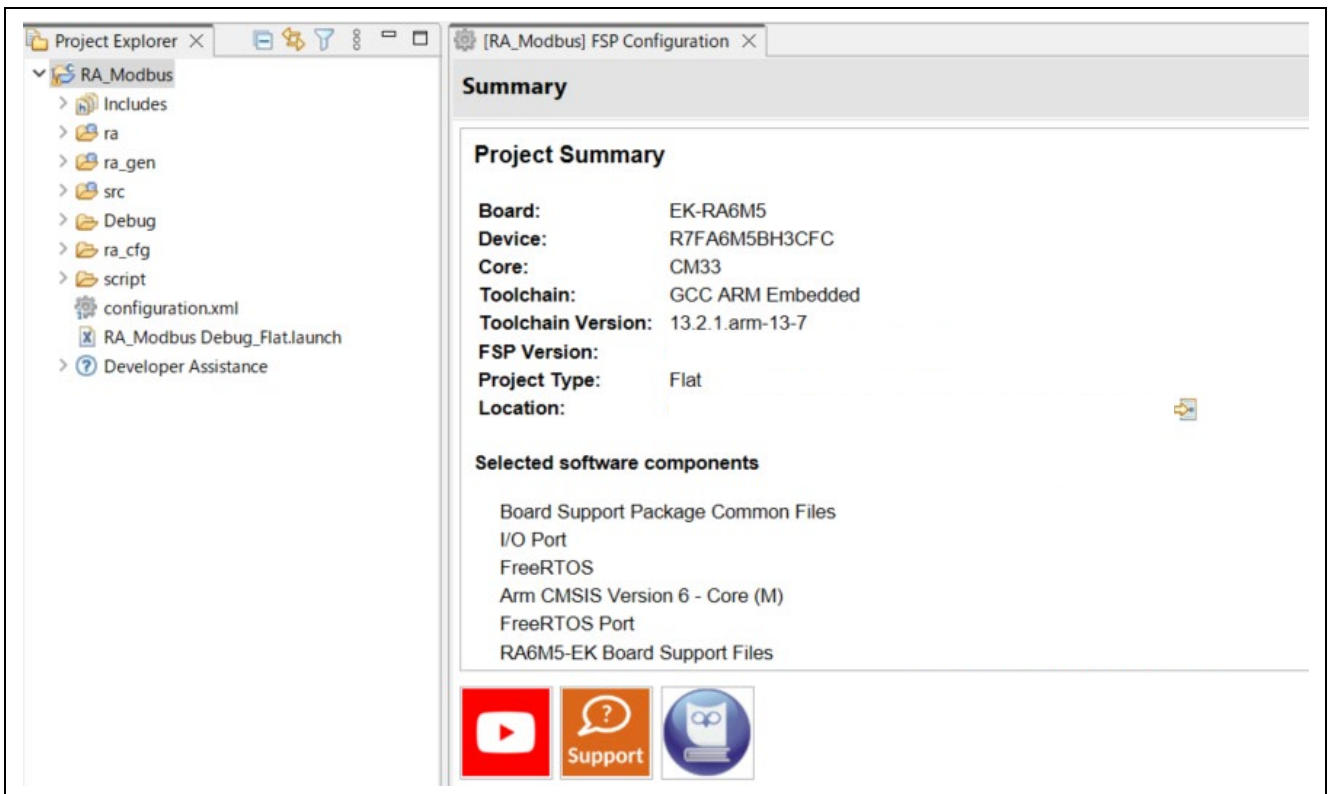
8. 「FreeRTOS (xxx)」を選択します。



9. Project Template Selection の「FreeRTOS - Minimal - Static Allocation」を選択します。

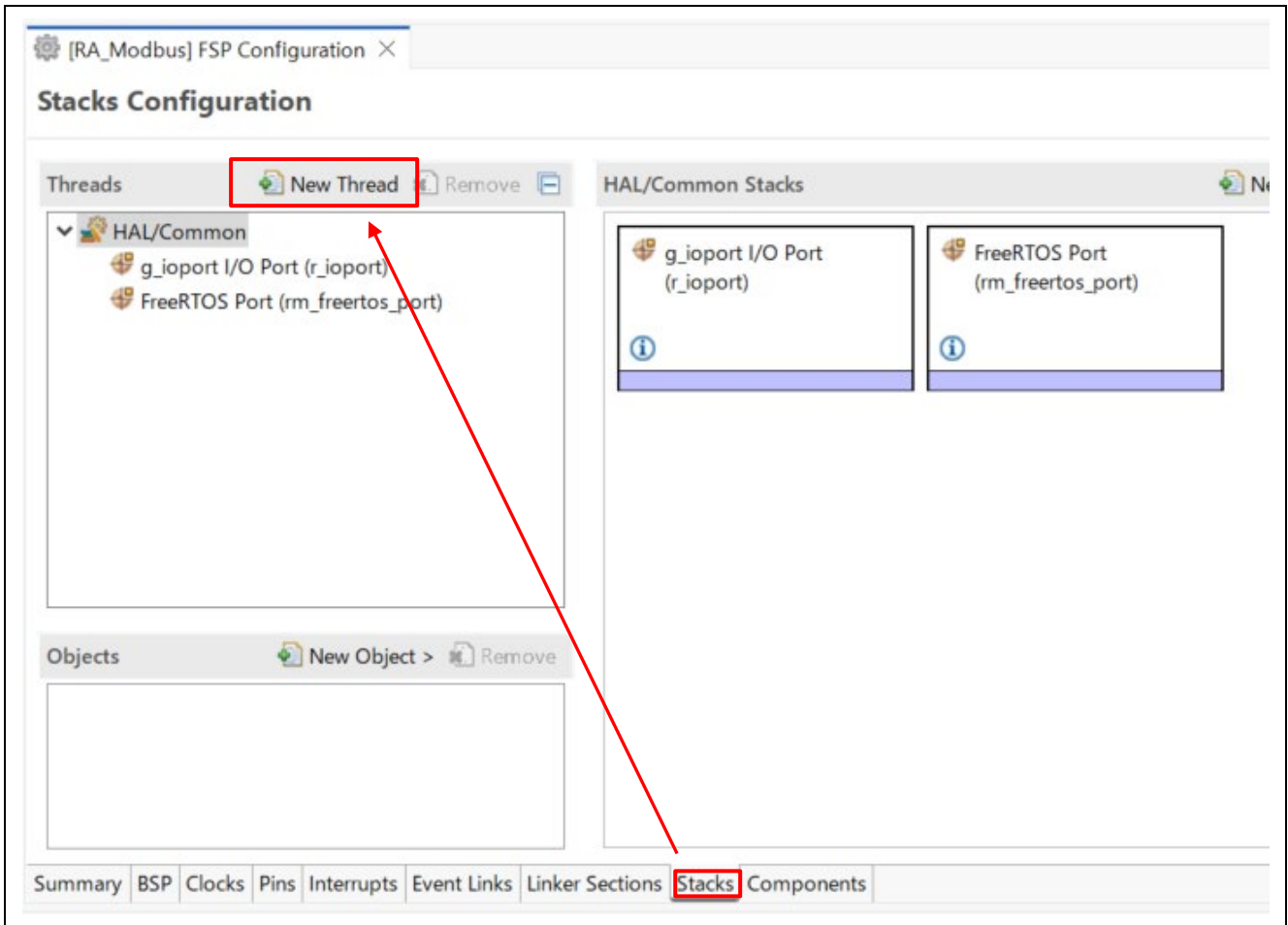


しばらくすると、作成したプロジェクトが「Project Explorer」に追加され、「FSP Configuration」タブが表示されます。



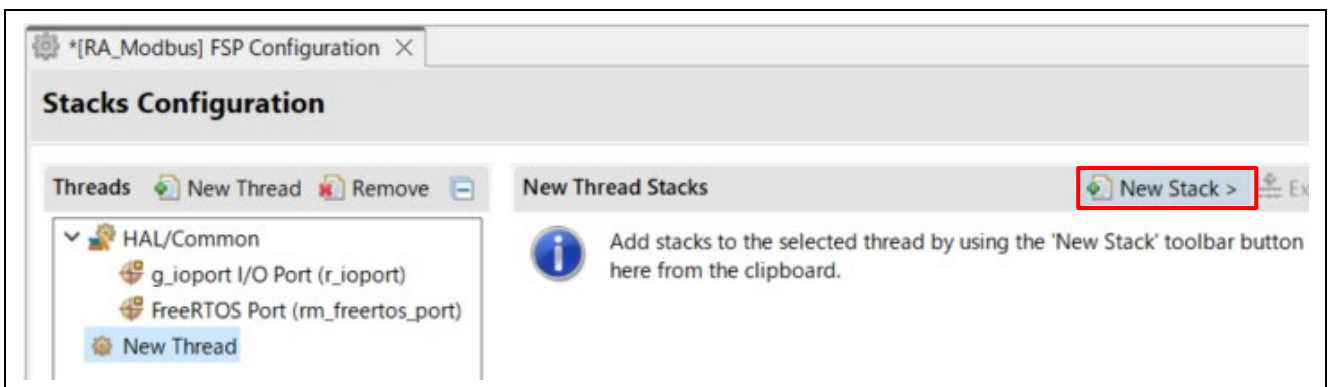
10. New Thread の作成

「FSP Configuration」 → 「Stacks」 タブの、「Threads」 → 「New Thread」 を選択します。
New Thread が出現します。

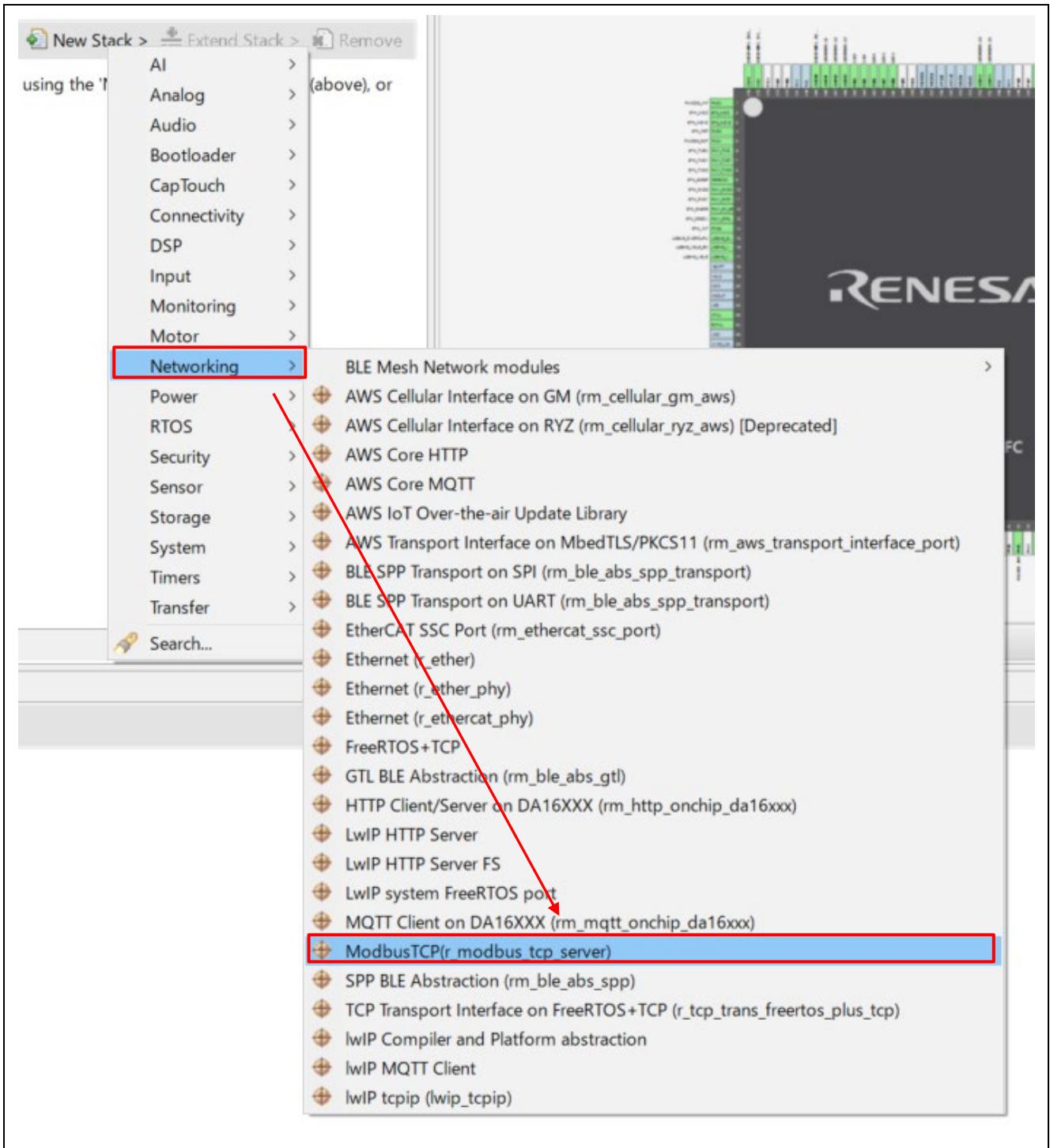


11. New Stacks の作成

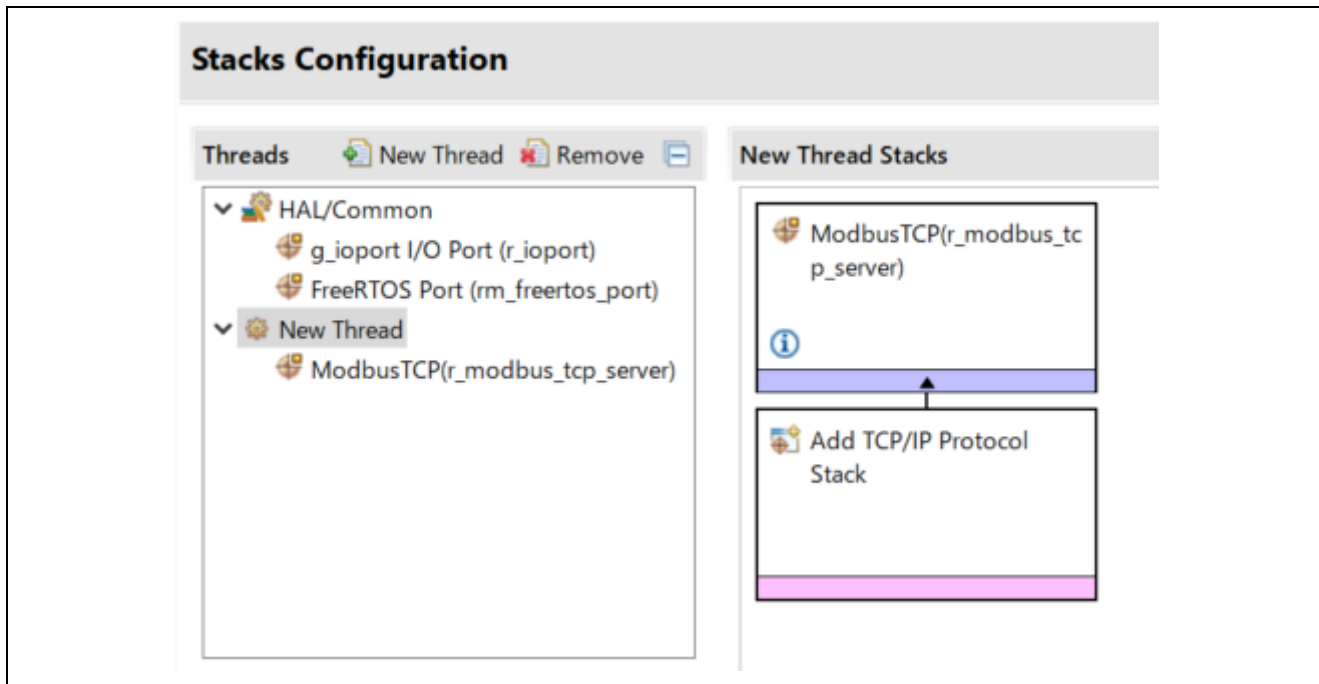
構成する「New Stacks」を選択します。



「Networking」 → 「ModbusTCP(r_modbus_tcp_server)」 を選択します。

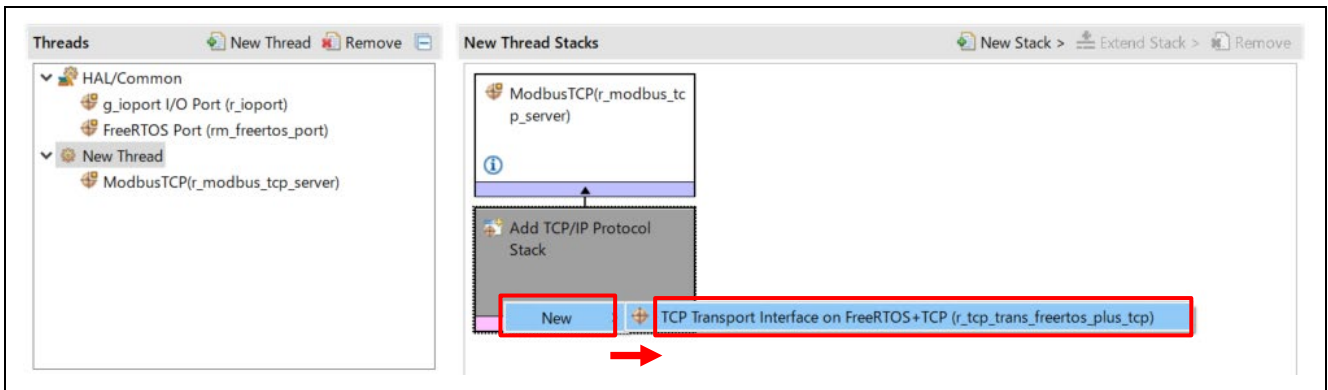


以下のようにスタックが構成されます。

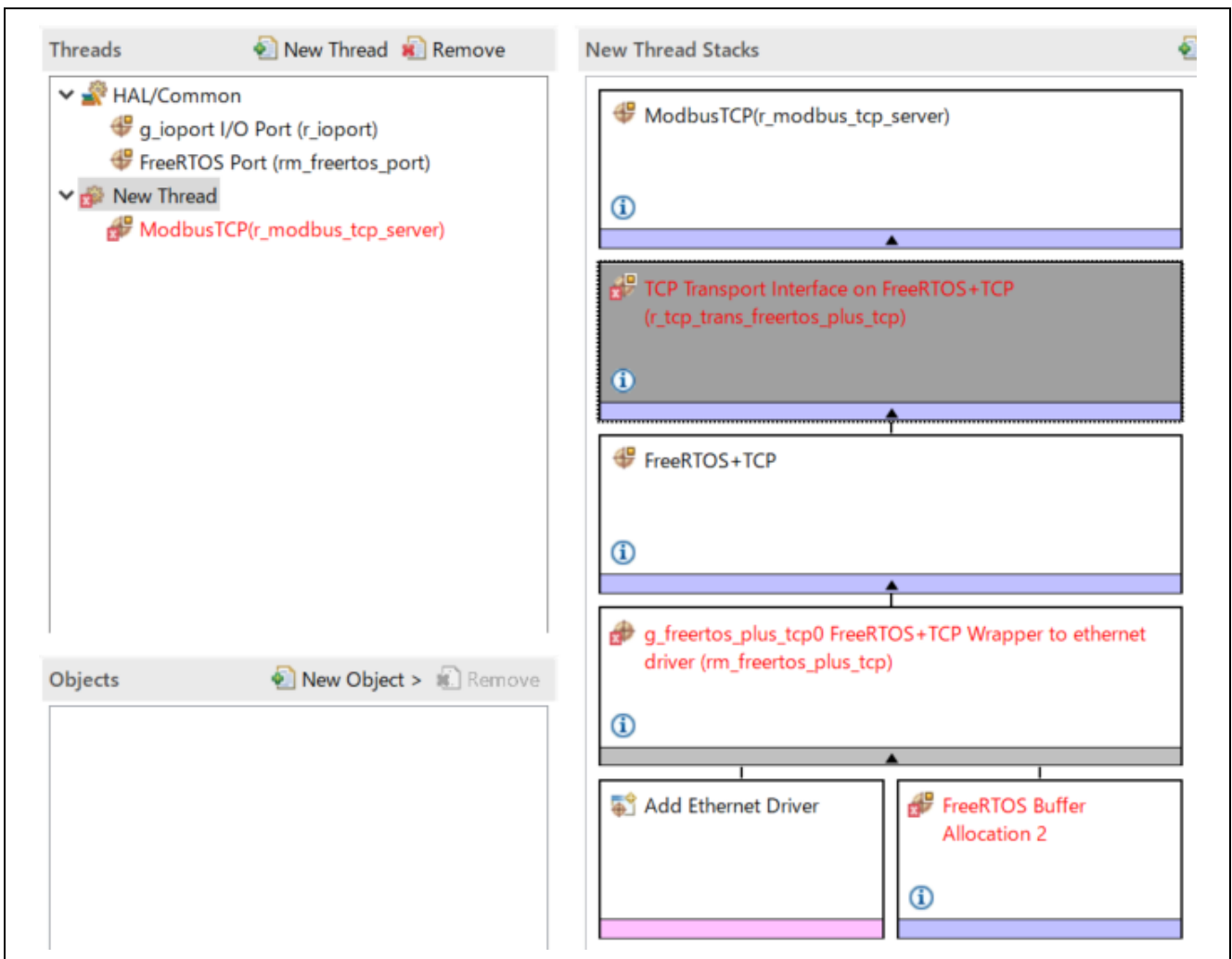


12. FreeRTOS+TCP の追加

「Add TCP/IP Protocol Stack」に、「New」→「TCP Transport Interface on FreeRTOS+TCP (r_modbus_tcp_server_port_freertos_plus_tcp)」を追加します。

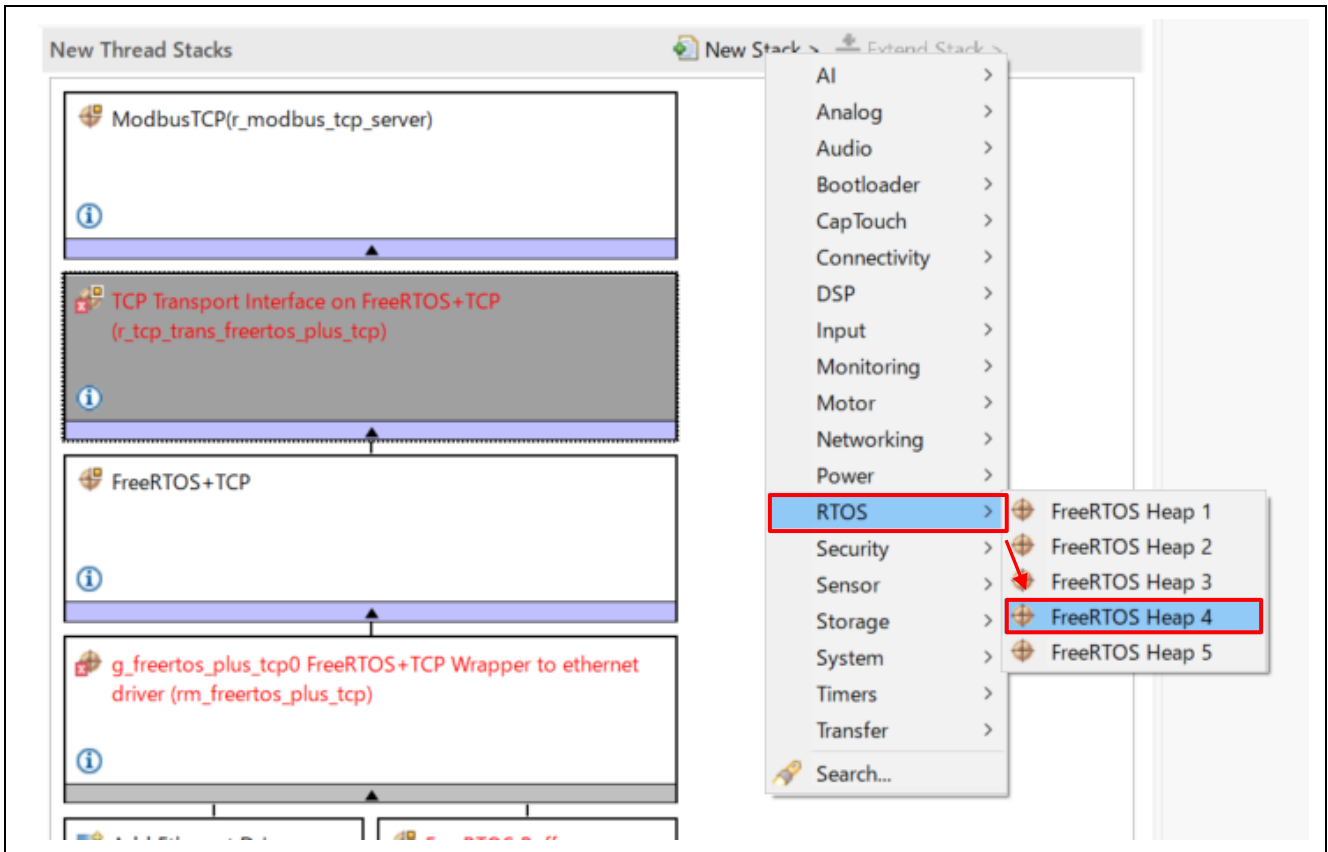


以下のようにスタックが構成されます。

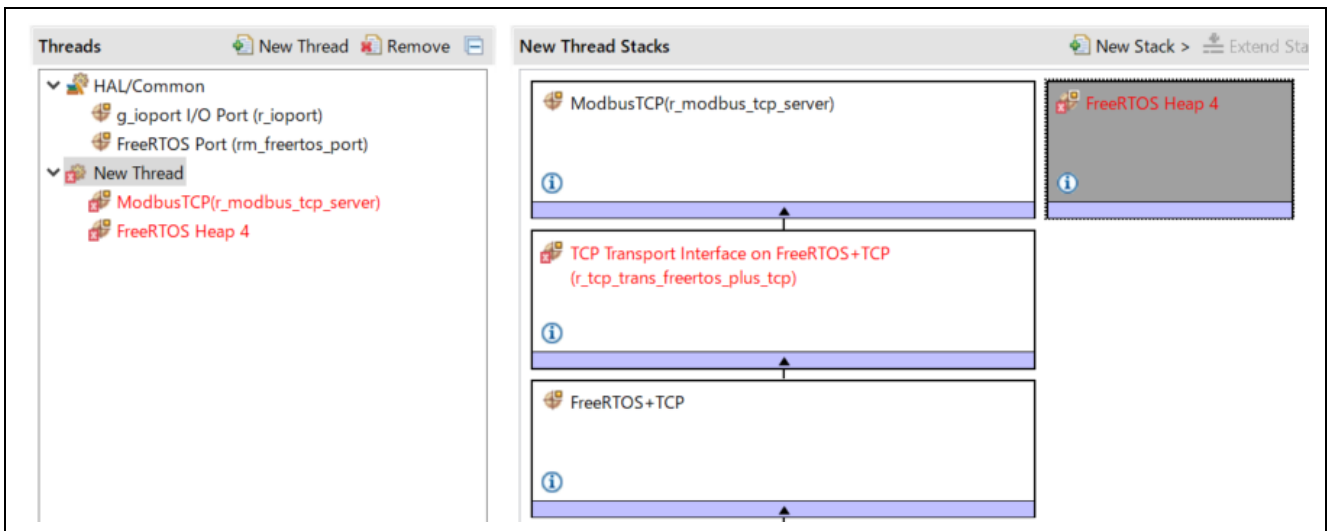


13. Heap の追加

「New Stack」 → 「RTOS」 → 「FreeRTOS Heap 4」 を選択します。



以下のようにスタックが追加されます。



14. Support Dynamic Allocation の設定

「New Thread」 → 「Properties」 を展開し、「Memory Allocation」 の 「Support Dynamic Allocation」 を有効にします。

The screenshot shows the IDE interface with the 'New Thread' properties window open. The 'Properties' window is titled 'New Thread' and has a 'Settings' tab selected. The 'Memory Allocation' section is expanded, and the 'Support Dynamic Allocation' property is highlighted in blue. The value for this property is 'Enabled', which is also highlighted with a red box. A red arrow points from the 'New Thread' entry in the 'Threads' list to the 'Properties' window. Another red arrow points from the 'Support Dynamic Allocation' property to the 'Enabled' value.

| Property | Value |
|----------------------------|----------|
| Clear Memory on Free | Disabled |
| Support Static Allocation | Enabled |
| Support Dynamic Allocation | Enabled |
| Total Heap Size | 1024 |

「FreeRTOS Heap4」のスタック構成のエラーが解消されます。

15. FreeRTOS+TCP の設定

「Stacks」 → 「FreeRTOS+TCP」 → 「Common」 の
 「Network Events call vApplicationIPNetworkEventHook」、 「Use DHCP」、 「Total number of available network buffers」、 「FreeRTOS_Select() (and associated) API function is available」 を以下の値に変更します。

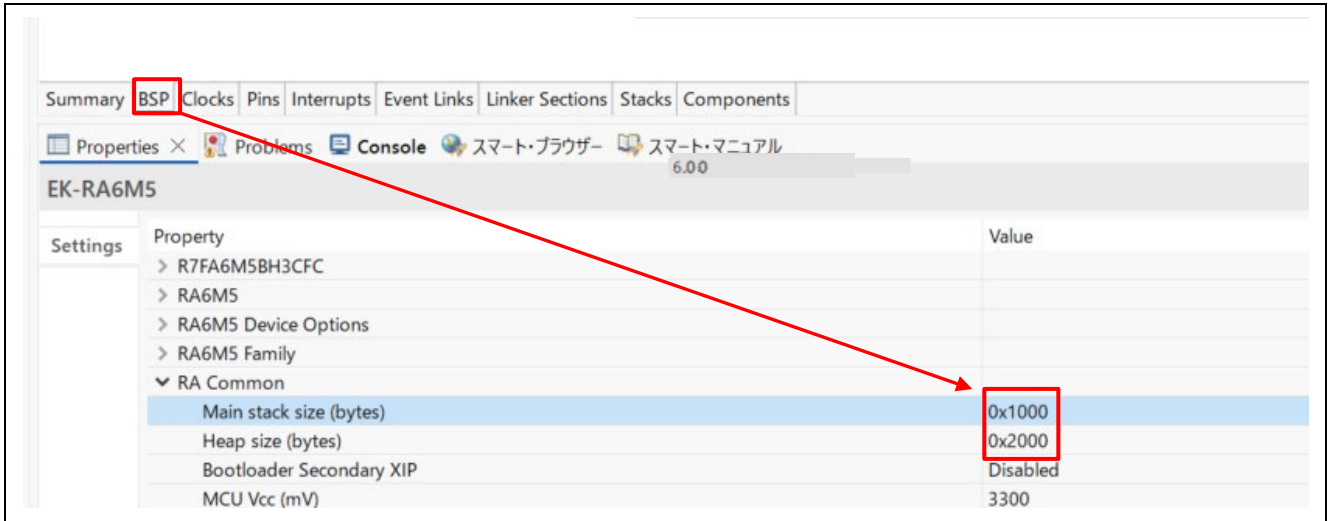
- Network Events call vApplicationIPNetworkEventHook : **Disable**
- Use DHCP : **Disable**
- Total number of available network buffers : **30**
- FreeRTOS_Select() (and associated) API function is available : **Enable**

| Property | Value |
|--|--|
| Stack size in words (not bytes) | configMINIMAL_STACK_SIZE * 5 |
| Network Events call vApplicationIPNetworkEventHook | Disable |
| Max UDP send block time | 15000 / portTICK_PERIOD_MS |
| Use DHCP | Disable |
| DHCP Register Hostname | Enable |
| DHCP Uses Unicast | Enable |
| DHCP callback function | Disable |
| Interval between transmissions | 120000 / portTICK_PERIOD_MS |
| ARP Cache Entries | 6 |
| ARP Request Retransmissions | 5 |
| Maximum time before ARP table entry becomes stale | 150 |
| Use string for IP Address | Enable |
| Total number of available network buffers | 30 |
| Set the maximum number of events | ipconfigNUM_NETWORK_BUFFER_DESCRIPTORS + 5 |
| Enable FreeRTOS_sendto() without calling Bind | Disable |
| TTL values for UDP packets | 128 |
| TTL values for TCP packets | 128 |
| Use TCP and all its features | Enable |
| Let TCP use windowing mechanism | Disable |
| Maximum number of bytes the payload of a network frame can contain | 1500 |
| Basic DNS client or resolver | Enable |
| Reply to incoming ICMP echo (ping) requests | Enable |
| FreeRTOS_SendPingRequest() is available | Disable |
| FreeRTOS_select() (and associated) API function is available | Enable |
| Filter out non Ethernet II frames. | Enable |

16. Stack size の設定

「BSP」 → 「RA Common」 の 「Main stack size」と、「Heap size」を以下の値に変更します。

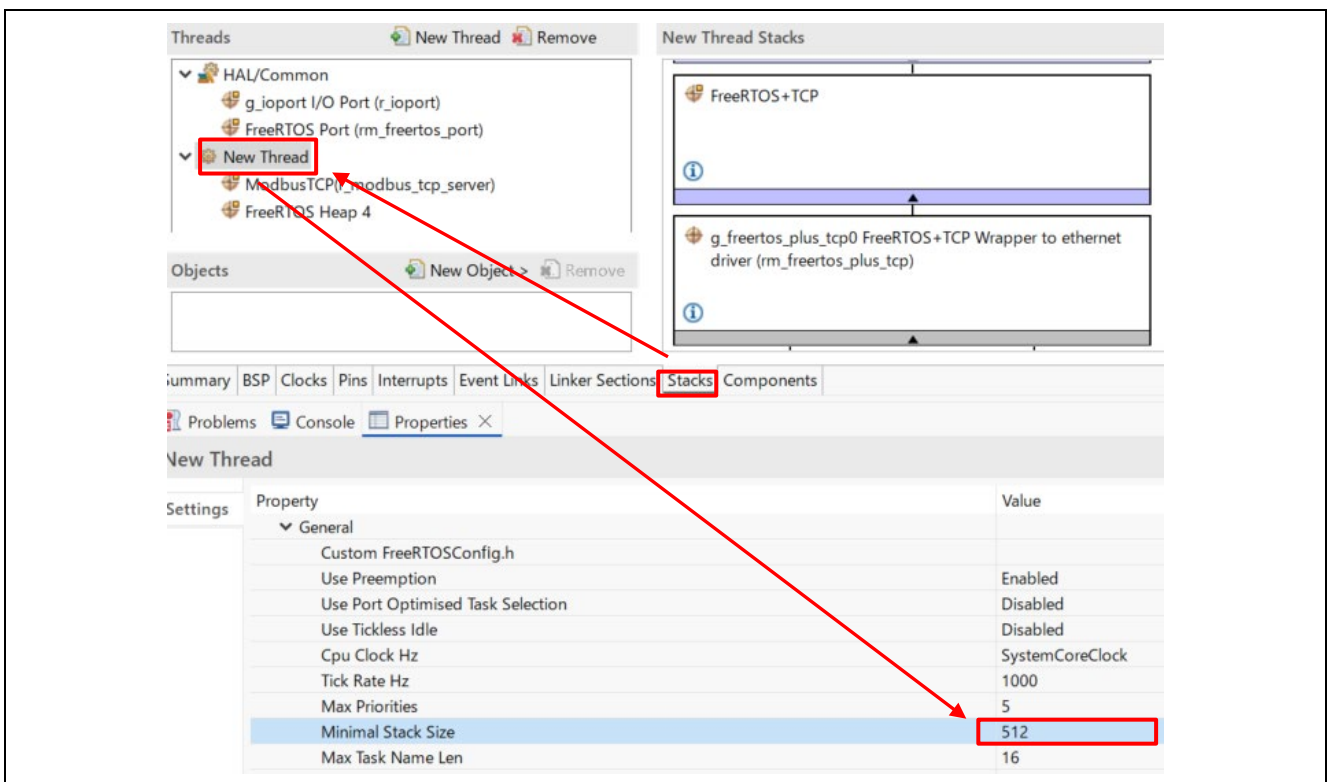
Main stack size : **0x1000**、Heap size : **0x2000**



「ModbusTCP(r_modbus_tcp_server)」のスタック構成のエラーが解消されます。

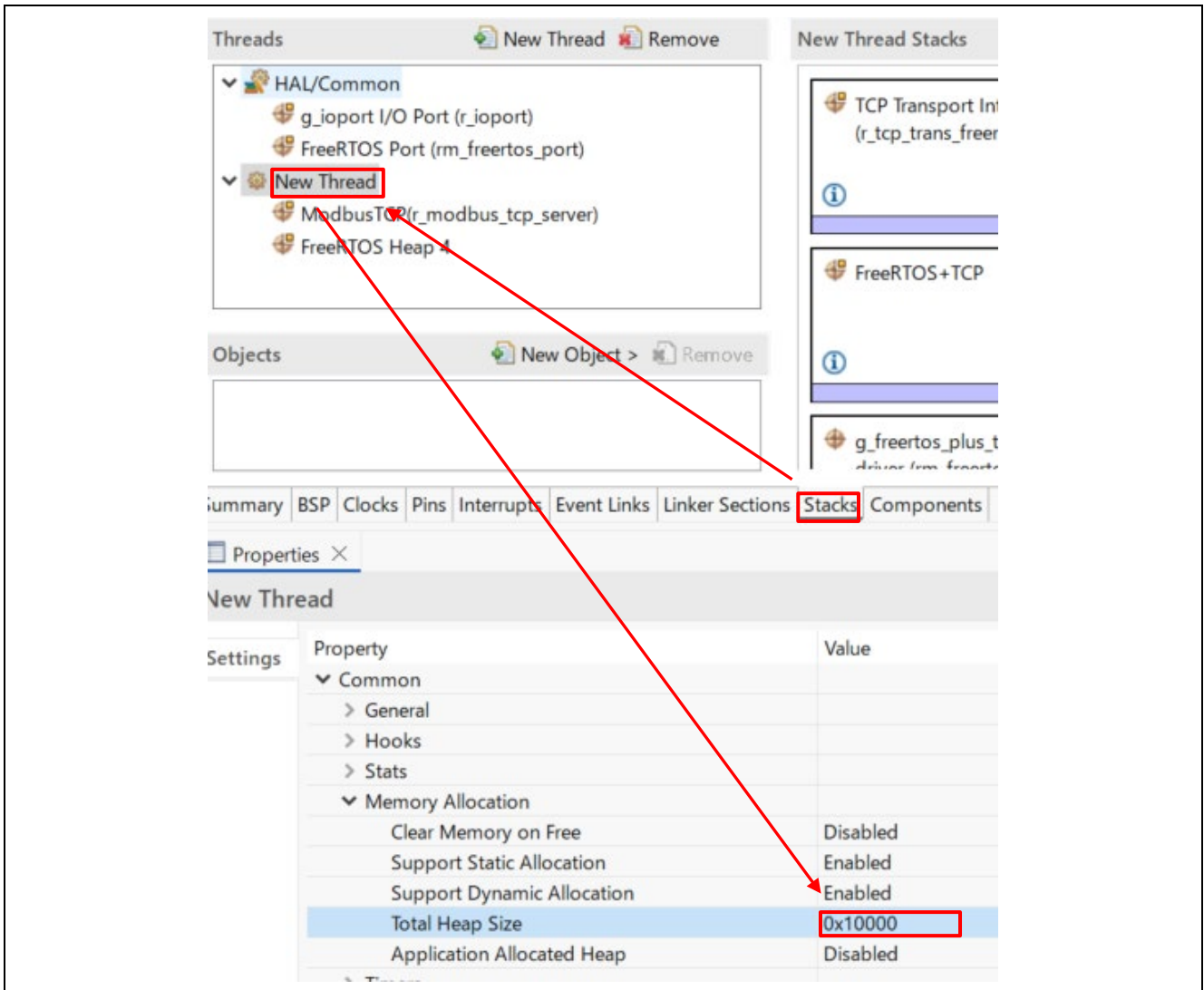
「Stacks」 → 「New Thread」 → 「General」 の 「Minimal Stack size」を以下の値に変更します。

Minimal Stack size : **512**



「Stacks」 → 「New Thread」 → 「Memory Allocation」 の
「Total Heap Size」 を以下の値に変更します。

Total Heap Size : **0x10000**



17. 各評価ボード用の手順を実行します。
使用する評価ボードに合わせて以下を参照し、手順を実行してください。

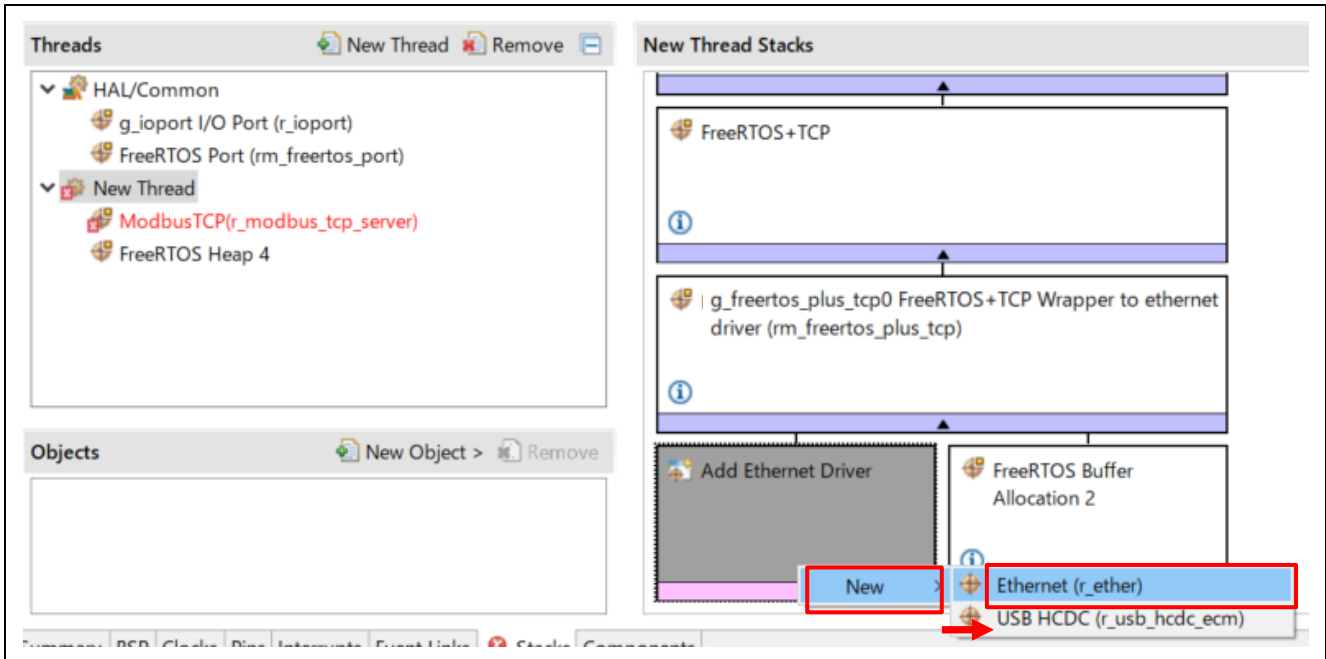
- EK-RA6M3, EK-RA6M4, EK-RA6M5, EK-RA8D1, EK-RA8M1, MCK-RA8T1 :
[6.2.2. EK-RA6Mx / EK-RA8x1 / MCK-RA8T1 用作成手順](#)
- MCK-RA8T2 : [6.2.3. MCK-RA8T2 用作成手順](#)
- EK-RA8D2 : [6.2.4. EK-RA8D2 用作成手順](#)
- EK-RA8P1 : [6.2.5. EK-RA8P1 用作成手順](#)
- EK-RA8M2 : [6.2.6. EK-RA8M2 用作成手順](#)
- EK-RA8T2 : [6.2.7. EK-RA8T2 用作成手順](#)

6.2.2 EK-RA6Mx / EK-RA8x1 / MCK-RA8T1 用作成手順

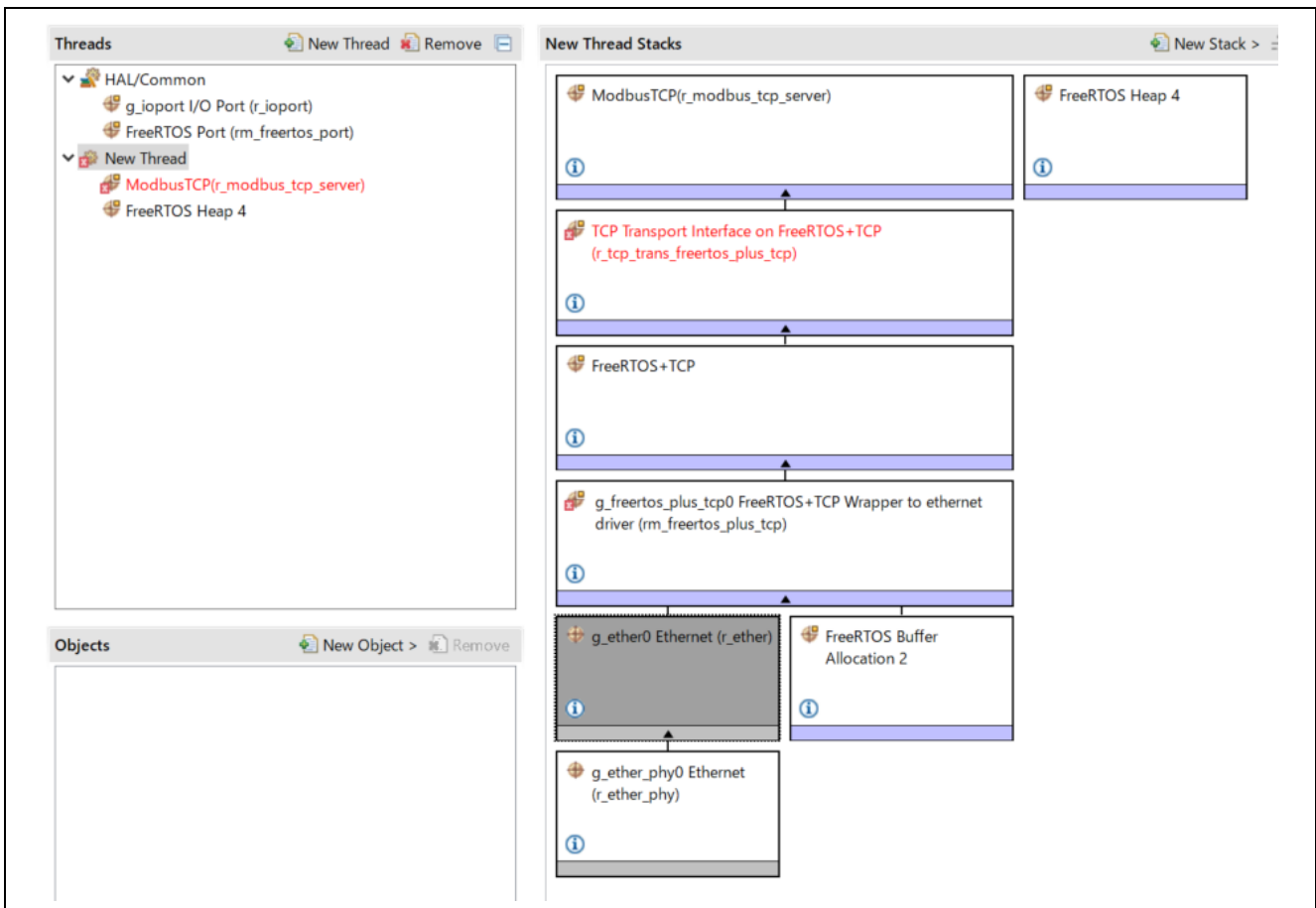
EK-RA6Mx (EK-RA6M3, EK-RA6M4, EK-RA6M5) / EK-RA8x1 (EK-RA8D1, EK-RA8M1) / MCK-RA8T1用の作成手順について説明します。

1. Ethernet Driver の追加

「Add Ethernet Driver」に、「New」→「Ethernet (r_ether)」を追加します。



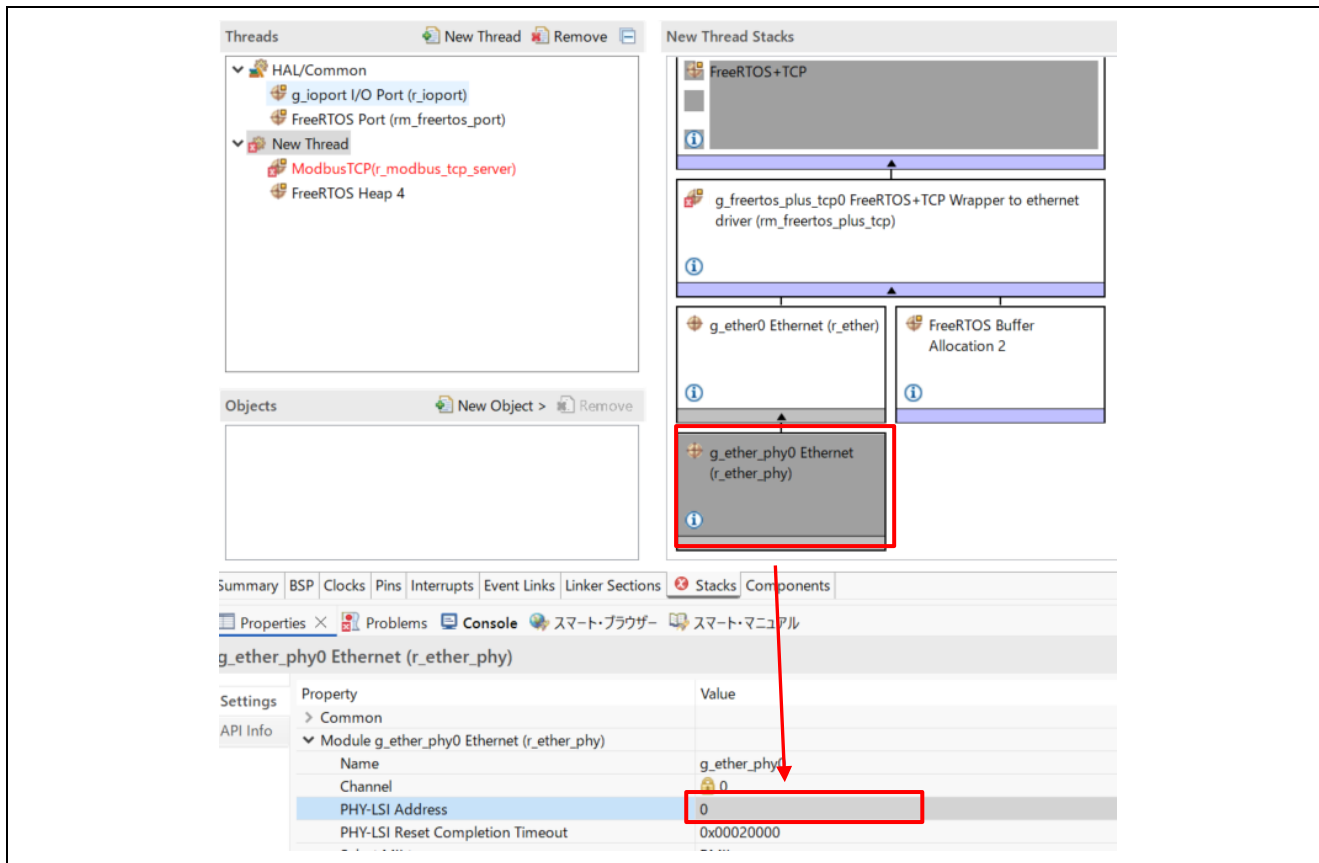
以下のようにスタックが構成されます。



2. PHY Address の設定

「Stacks」 → 「g_ether_phy0 Ethernet (r_ether_phy)」 → 「Module g_ether_phy0 Ethernet (r_ether_phy)」 の「PHY-LSI Address」 を評価ボードで設定されている port0 のアドレスに変更します。

RA6xx : PHY Address : 0、RA8xx : PHY Address : 5

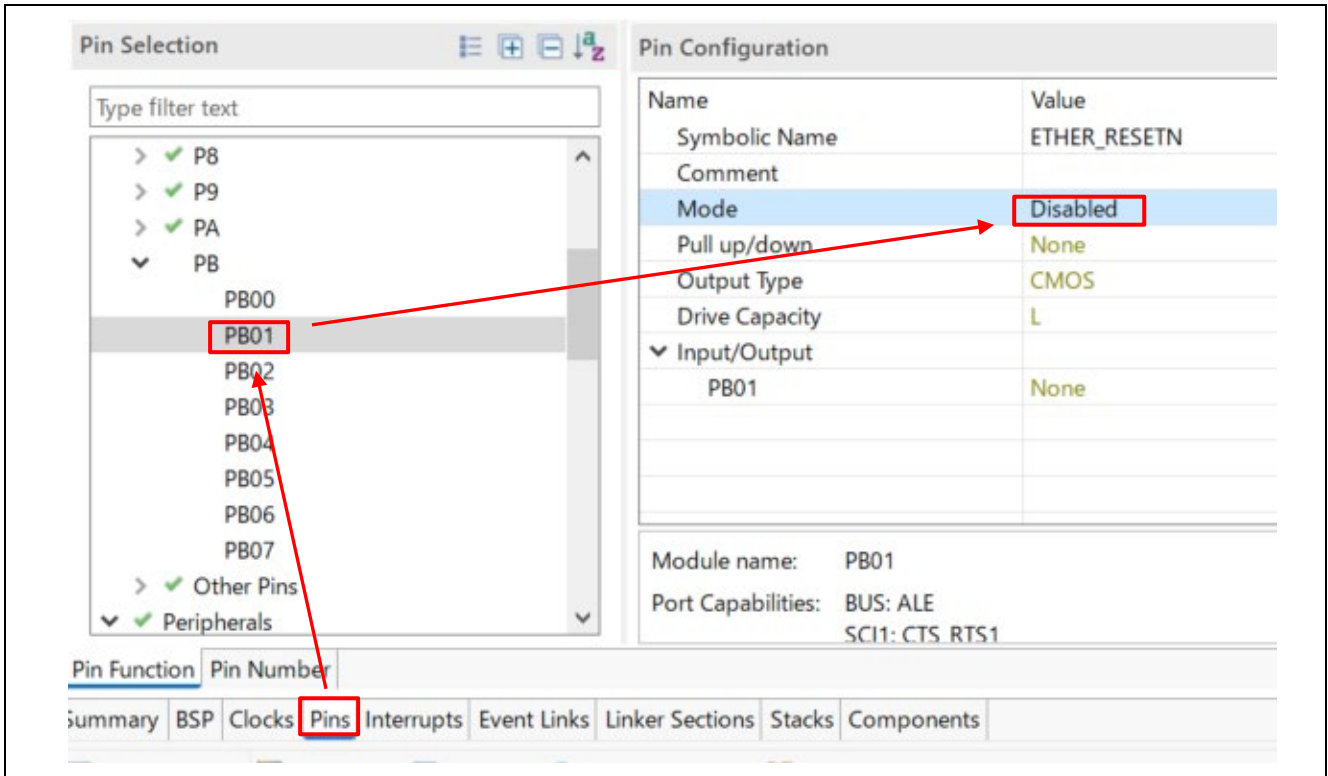


3. PHY Reset 端子の設定

評価ボードの EK-RA8D1、EK-RA8T1 は PHY Reset 端子の設定を変更する必要があります。
 「Pins」 → <評価ボード毎の Reset Pin> (以下参照) → 「Mode」 を 「Disabled」 に変更します。

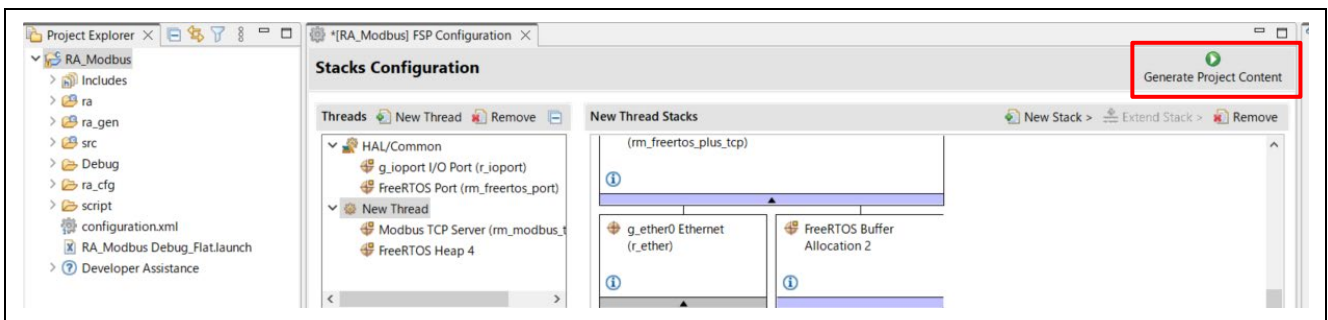
EK-RA8D1 : **P706**、MCK-RA8T1 : **PB01**

※ 上記以外の評価ボードはこの手順は不要です。

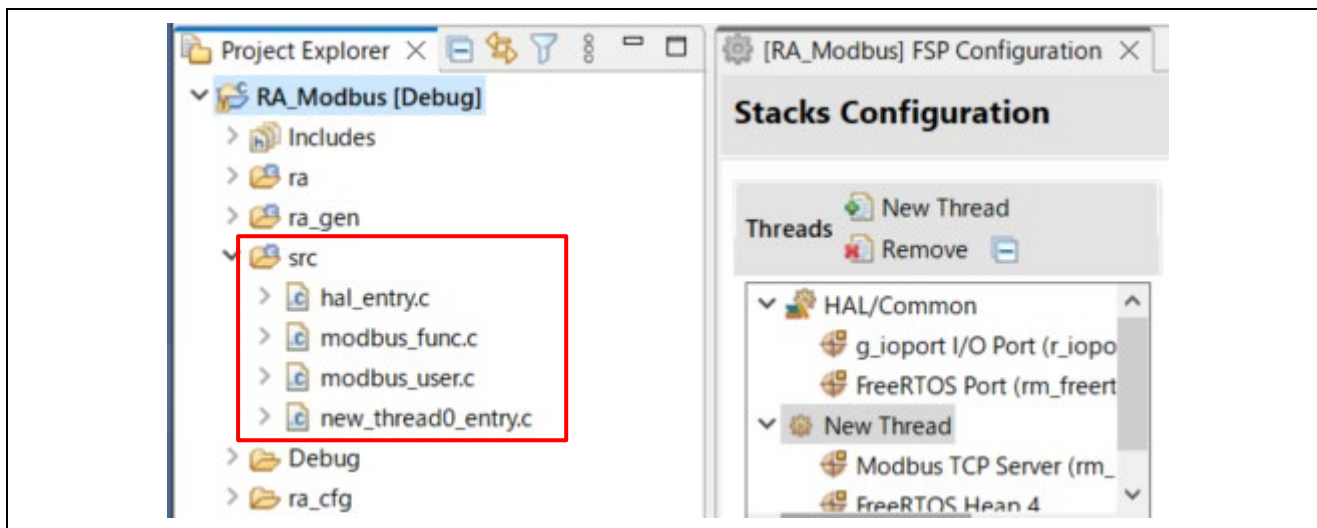
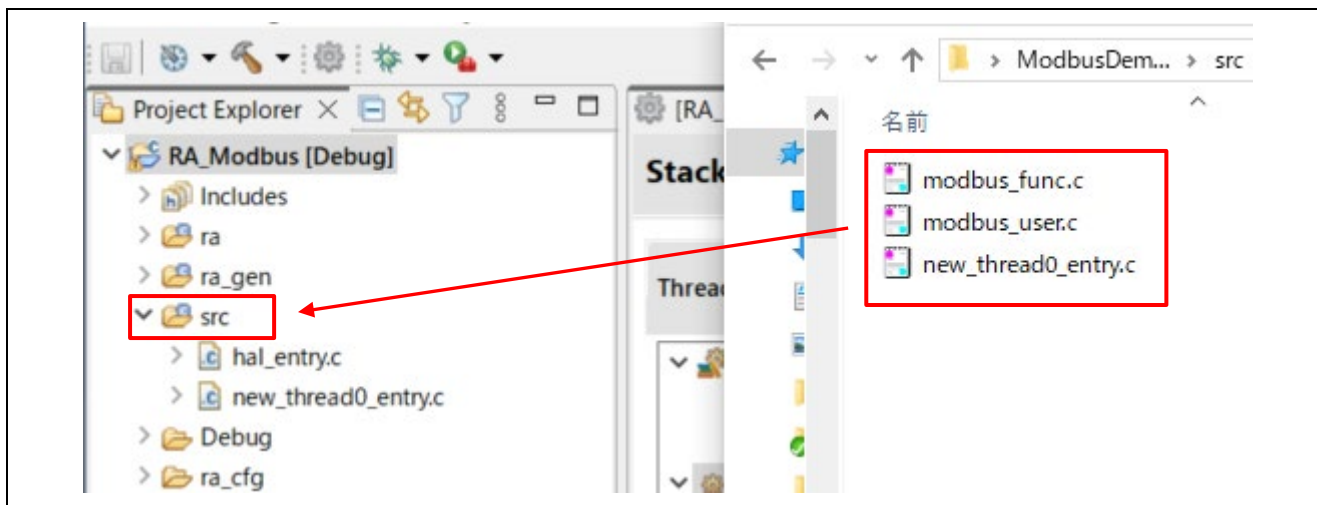


4. コード生成

プロジェクトコンテンツの生成でコードを生成します。



5. Modbus サンプルアプリケーションの追加
サンプルプログラムパッケージの src フォルダ以下の modbus_func.c、modbus_user.c、new_thread0_entry.c をプロジェクトの src フォルダに上書きコピーします。

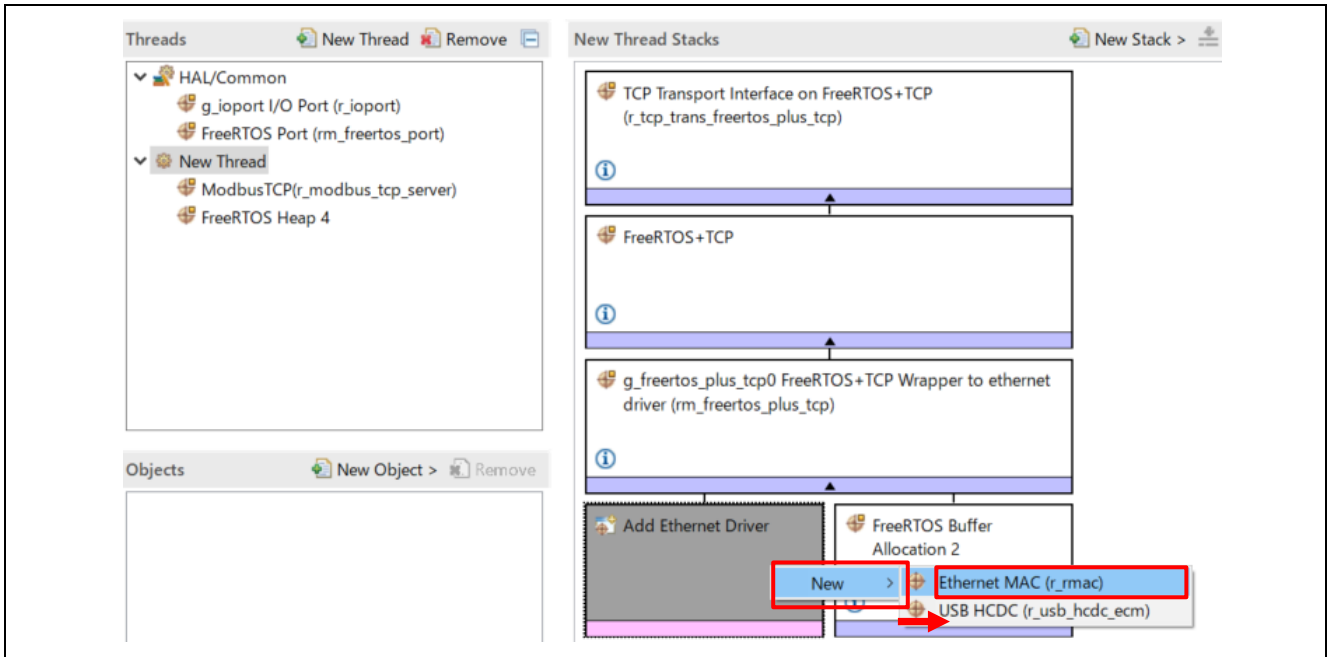


6.2.3 MCK-RA8T2 用作成手順

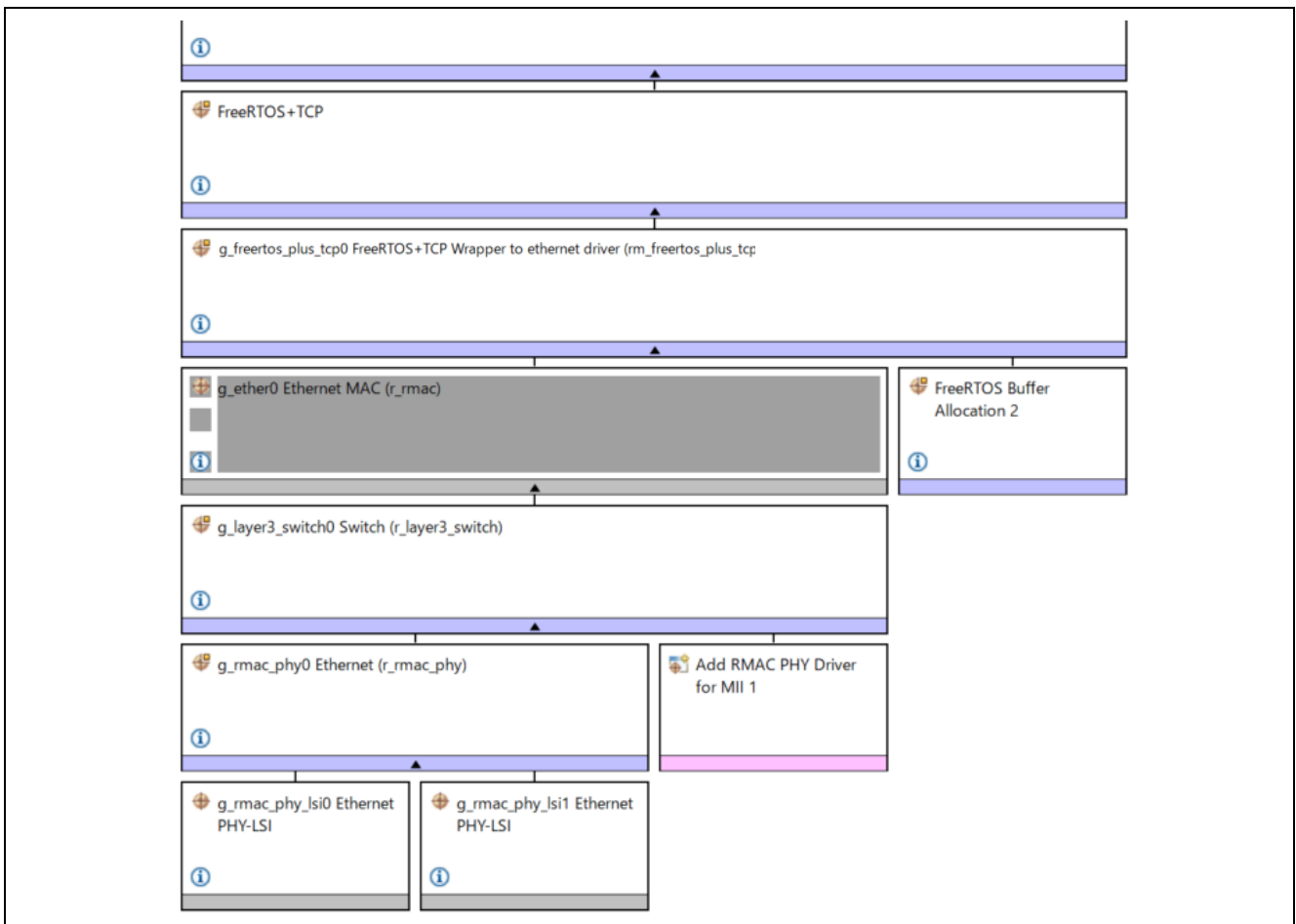
MCK-RA8T2用の作成手順について説明します。

1. Ethernet Driver の追加

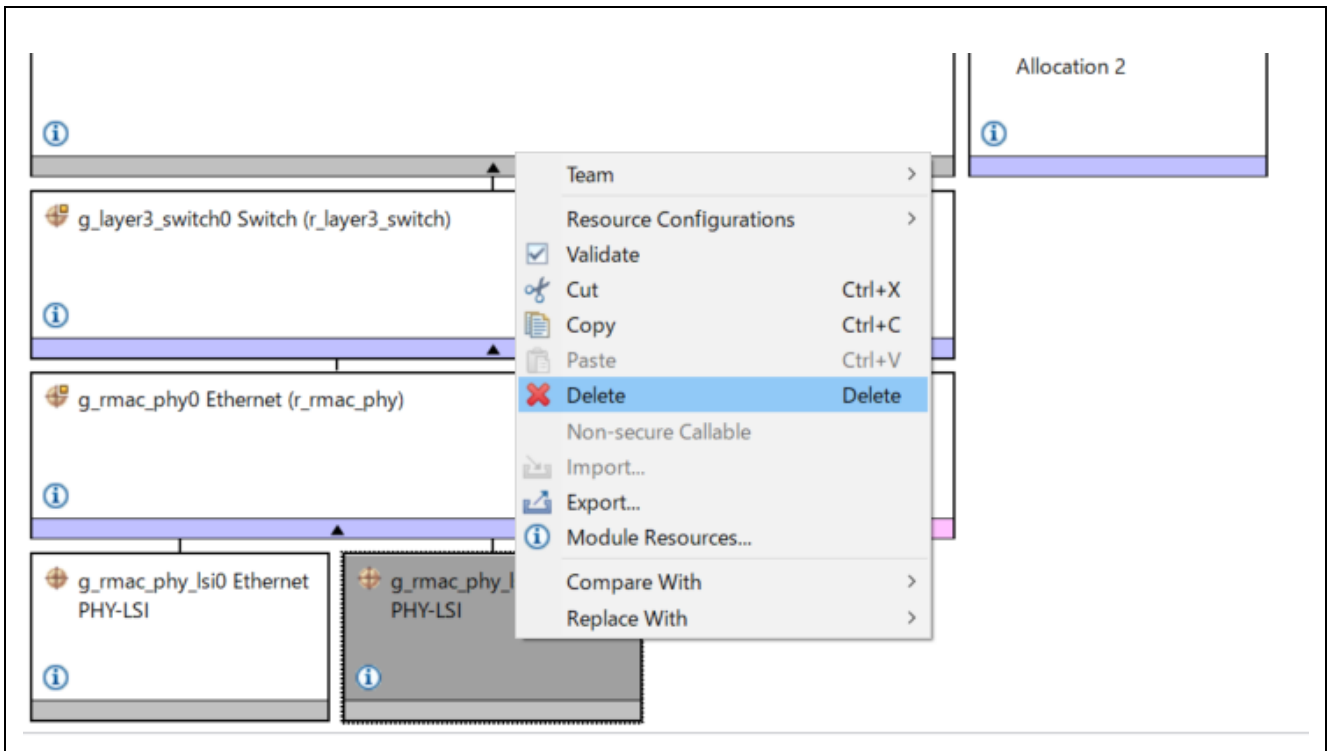
「Add Ethernet Driver」に、「New」→「Ethernet (r_rmac)」を追加します。



以下のようにスタックが構成されます。

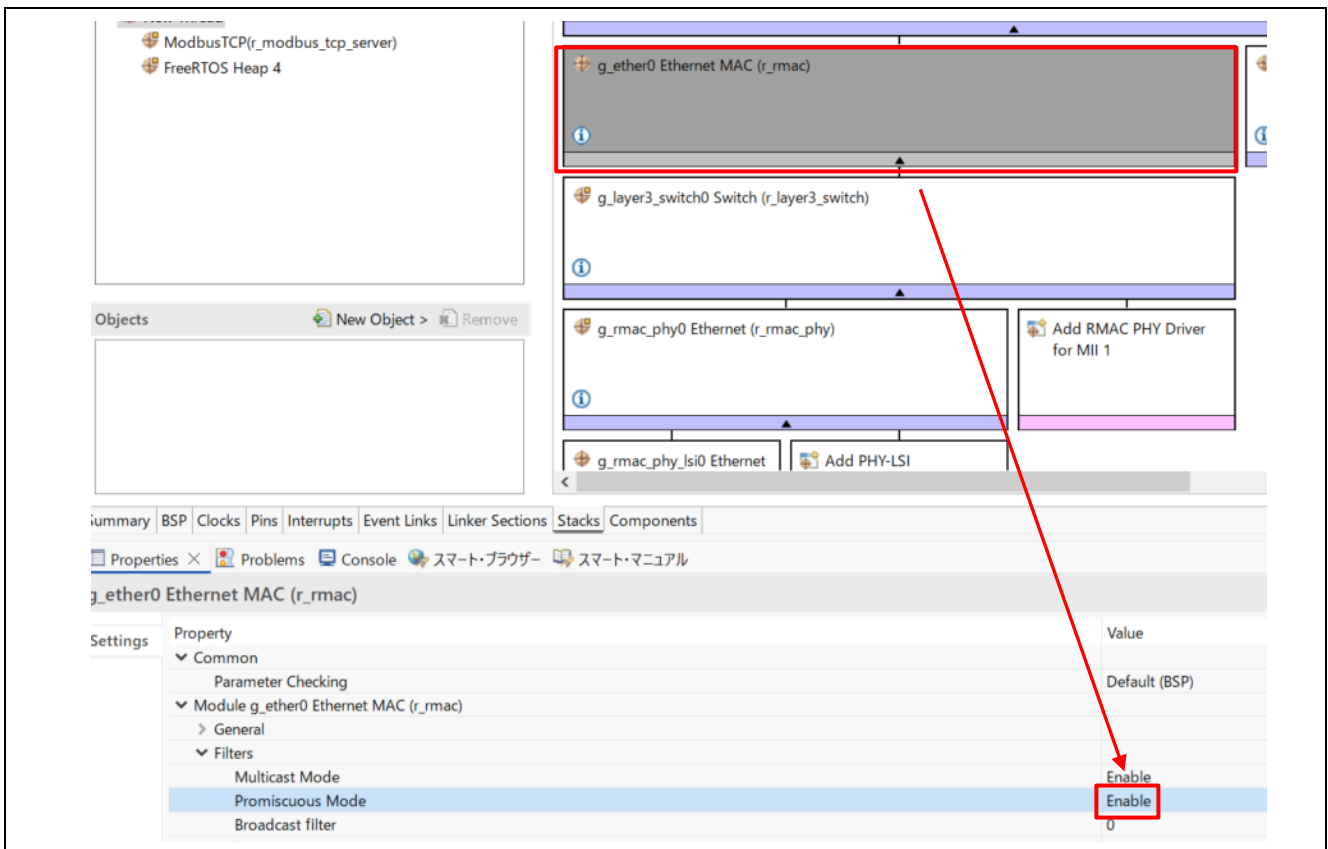


「g_rmac_phy_Isi1 Ethernet PHY-LSI」 で右クリックし、[Delete]を選択後、
「Remove Stack Elements」 ポップアップの「OK」をクリックします。



2. r_rmac の設定

「Stacks」 → 「g_ether0 Ethernet MAC (r_rmac)」 → 「Module g_ether0 Ethernet MAC (r_rmac)」 → 「Filters」 の 「Promiscuous Mode」 を 「Enable」 に変更します。



3. r_layer3_switch の設定
 「Stacks」 → 「g_layer3_switch0 Switch (r_layer3_switch)」 → 「Common」 の 「gPTP enable」 を以下の値に変更します。

gPTP enable : **Disabled**

The screenshot shows the IDE interface with the 'Stacks' tab selected. The component tree on the left includes HAL/Common, g_ioport I/O Port (r_ioport), FreeRTOS Port (rm_freertos_port), New Thread, ModbusTCP(r_modbus_tcp_server), and FreeRTOS Heap 4. The main workspace displays a stack configuration with components: g_layer3_switch0 Switch (r_layer3_switch), g_rmac_phy0 Ethernet (r_rmac_phy), g_rmac_phy_0 Ethernet PHY-LSI, and Add PHY-LSI configuration for MII 1. A red box highlights the 'g_layer3_switch0 Switch (r_layer3_switch)' component, and a red arrow points from it to the 'gPTP enable' property in the Properties window below.

| Property | Value |
|--|-----------------|
| ▼ Common | |
| Parameter Checking | Default (BSP) |
| Available queue num | 4 |
| gPTP enable | Disabled |
| Time Aware Shaper | Disabled |
| ▼ Module g_layer3_switch0 Switch (r_layer3_switch) | |

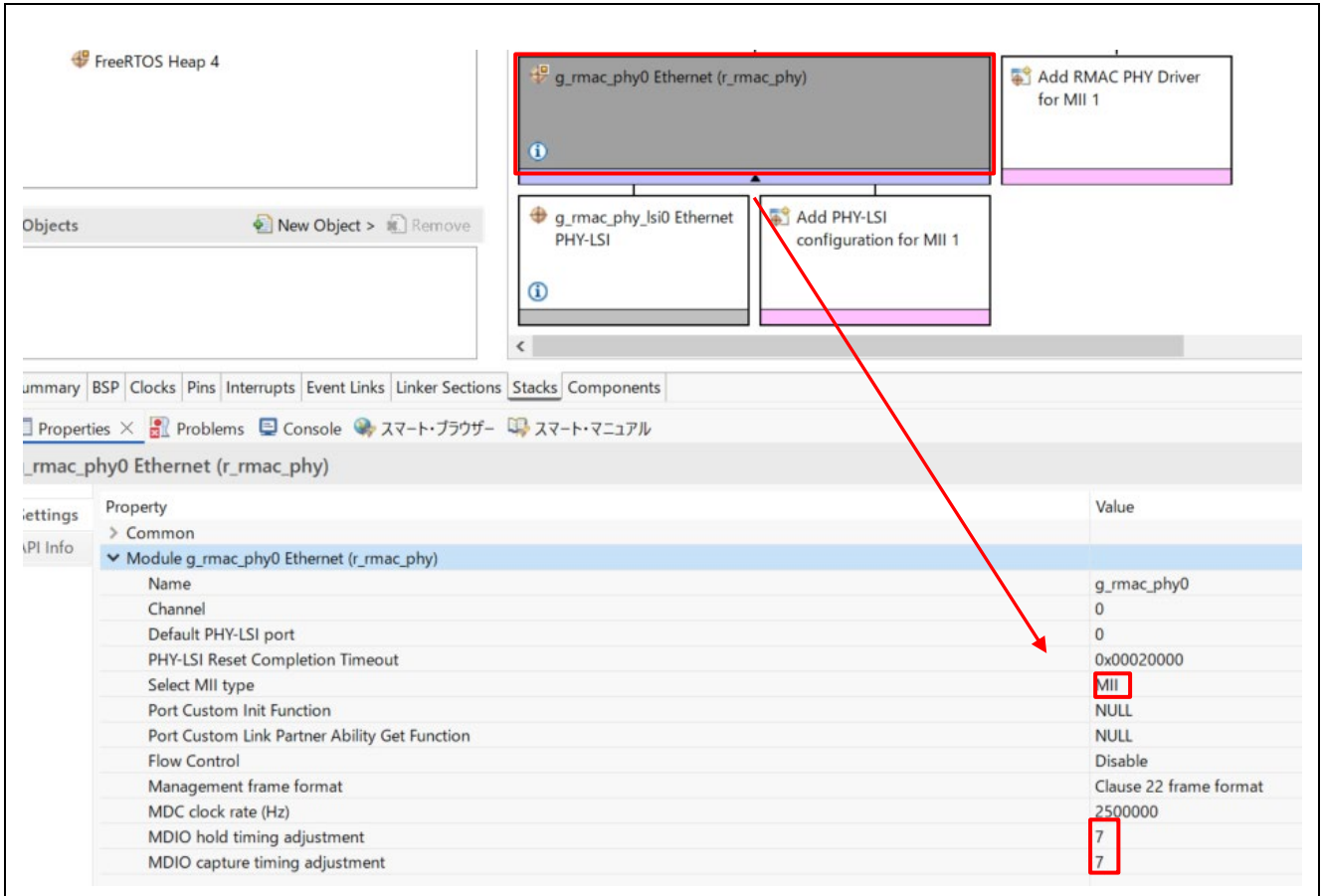
4. r_rmac_phy の設定

「Stacks」 → 「g_mac_phy0 Ethernet (r_rmac_phy)」 → 「Module g_mac_phy0 Ethernet (r_rmac_phy)」 の「Select MII type」と「MDIO hold timing adjustment」と「MDIO capture timing adjustment」を以下の値に変更します。

Select MII type : **MI1**

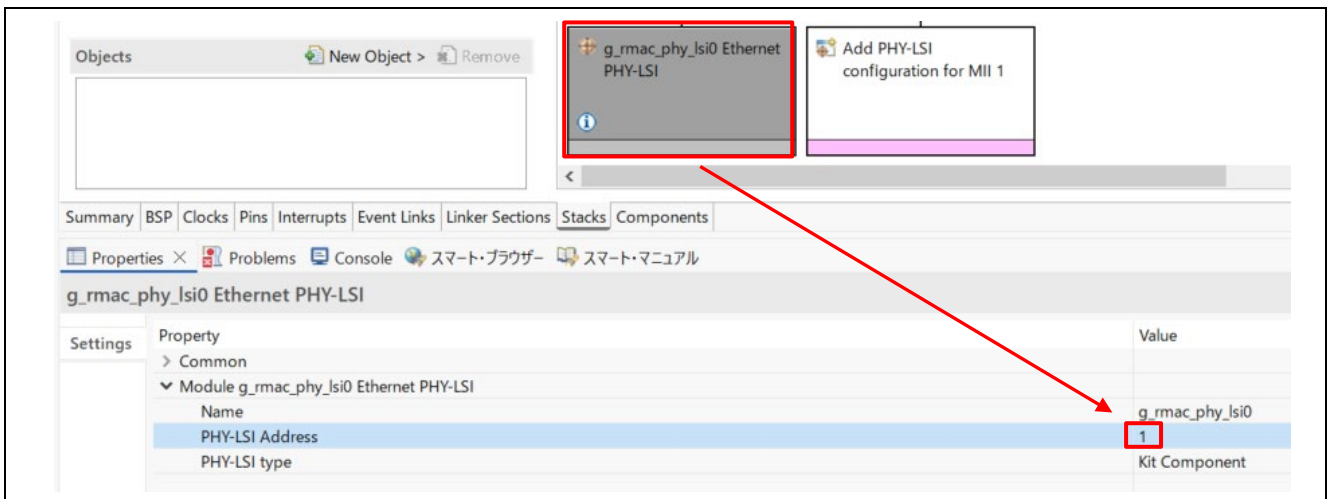
MDIO hold timing adjustment : **7**

MDIO capture timing adjustment : **7**



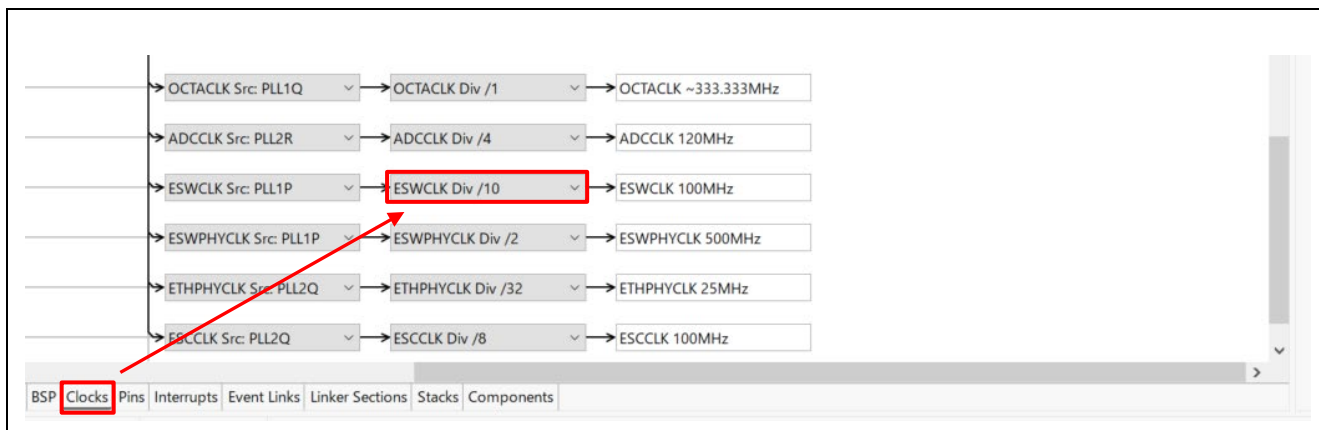
5. PHY Address の設定

「Stacks」 → 「g_mac_phy_1si0 Ethernet PHY LSI」 → 「Module g_mac_phy_1si0 Ethernet PHY LSI」 の「PHY-LSI Address」を「1」に変更します。



6. ESW クロックの設定

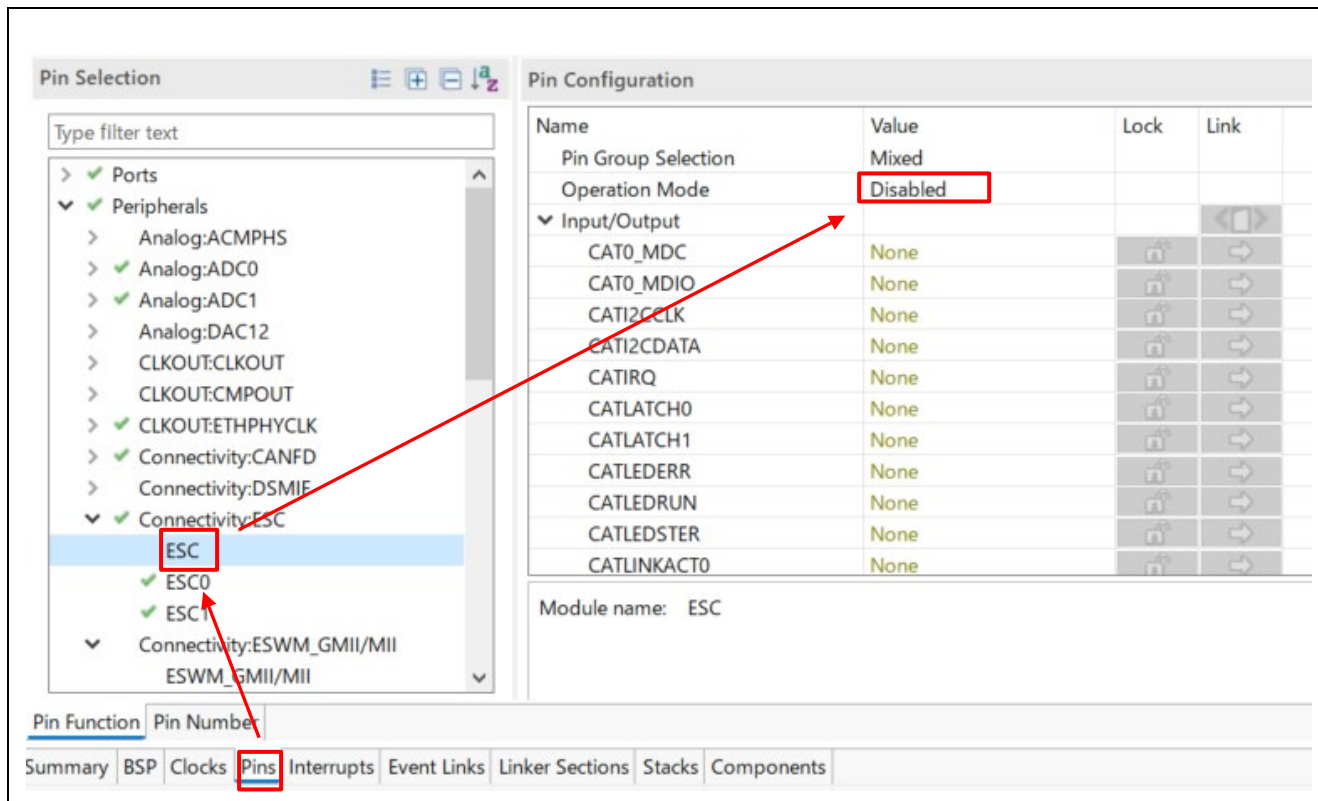
「Clocks」の下部にある「ESWCLK Div」を「ESWCLK Div /10」に変更します。



7. ESWM 端子の設定

「Pins」 → 「Peripherals」 → 「Connectivity:ESC」 → 「ESC」 の「Operation Mode」を「Disabled」に変更します。

「ESC0」と「ESC1」の「Operation Mode」も同様に「Disabled」に変更します。



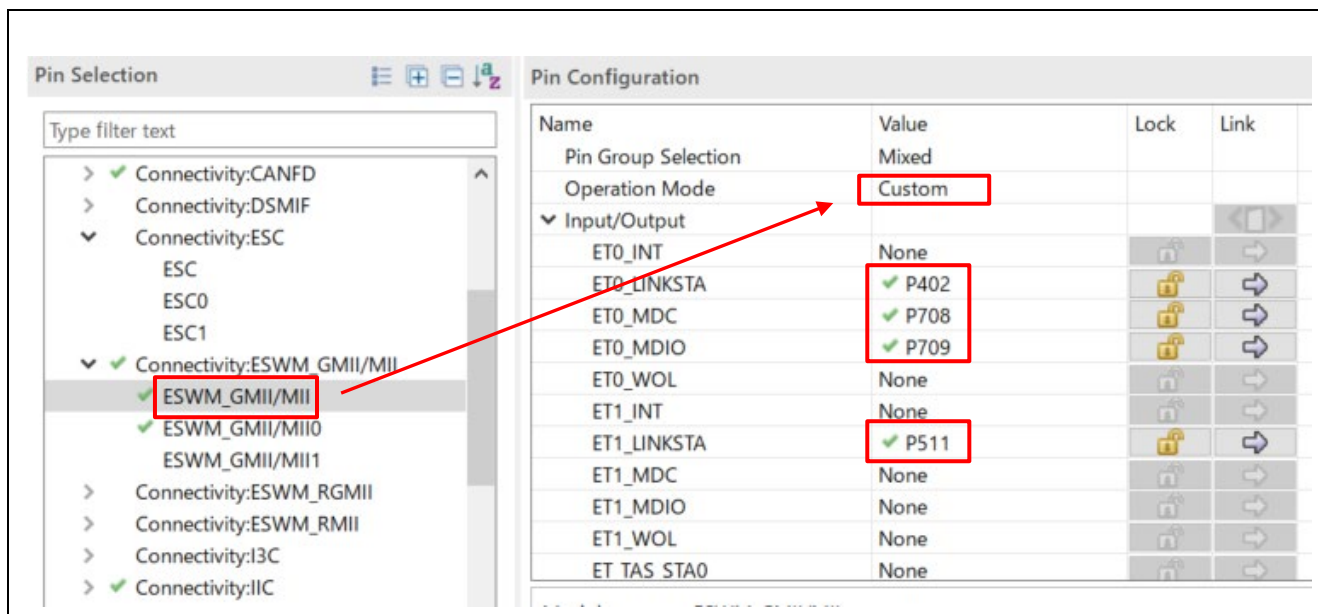
「Pins」 → 「Peripherals」 → 「Connectivity:ESWM_GMII/MII」 → 「ESWM_GMII/MII」 の「Operation Mode」を「Custom」に変更した後、ピンを以下の様に変更します。

ET0_LINKSTA : P402

ET0_MDC : P708

ET0_MDIO : P709

ET1_LINKSTA : P511



「Pins」 → 「Peripherals」 → 「Connectivity:ESWM_GMII/MII」 → 「ESWM_GMII/MII0」 の「Operation Mode」を「Custom」に変更した後、ピンを以下のように変更します。

- ET0_RXD0 : P702
- ET0_RXD1 : P701
- ET0_RXD2 : P700
- ET0_RXD3 : P406
- ET0_RX_CLK : P703
- ET0_RX_DV : P405
- ET0_RX_ER : P704
- ET0_TXD0 : PB00
- ET0_TXD1 : PB02
- ET0_TXD2 : PB03
- ET0_TXD3 : PB04
- ET0_TX_CLK : PB01
- ET0_TX_EN : P705

| Name | Value | Lock | Link |
|---------------------|--------|------|------|
| Pin Group Selection | Mixed | | |
| Operation Mode | Custom | | |
| ▼ Input/Output | | | |
| ET0_GTX_CLK | None | | |
| ET0_RXD0 | ✓ P702 | | |
| ET0_RXD1 | ✓ P701 | | |
| ET0_RXD2 | ✓ P700 | | |
| ET0_RXD3 | ✓ P406 | | |
| ET0_RXD4 | None | | |
| ET0_RXD5 | None | | |
| ET0_RXD6 | None | | |
| ET0_RXD7 | None | | |
| ET0_RX_CLK | ✓ P703 | | |
| ET0_RX_DV | ✓ P405 | | |
| ET0_RX_ER | ✓ P704 | | |
| ET0_TXD0 | ✓ PB00 | | |
| ET0_TXD1 | ✓ PB02 | | |
| ET0_TXD2 | ✓ PB03 | | |
| ET0_TXD3 | ✓ PB04 | | |
| ET0_TXD4 | None | | |
| ET0_TXD5 | None | | |
| ET0_TXD6 | None | | |
| ET0_TXD7 | None | | |
| ET0_TX_CLK | ✓ PB01 | | |
| ET0_TX_EN | ✓ P705 | | |
| ET0_TX_ER | None | | |

8. PHY Reset 端子の設定

「Pins」 → 「Ports」 → 「P7」 → 「P711」 → 「Mode」 を 「Output mode (Initial High)」 に変更します。

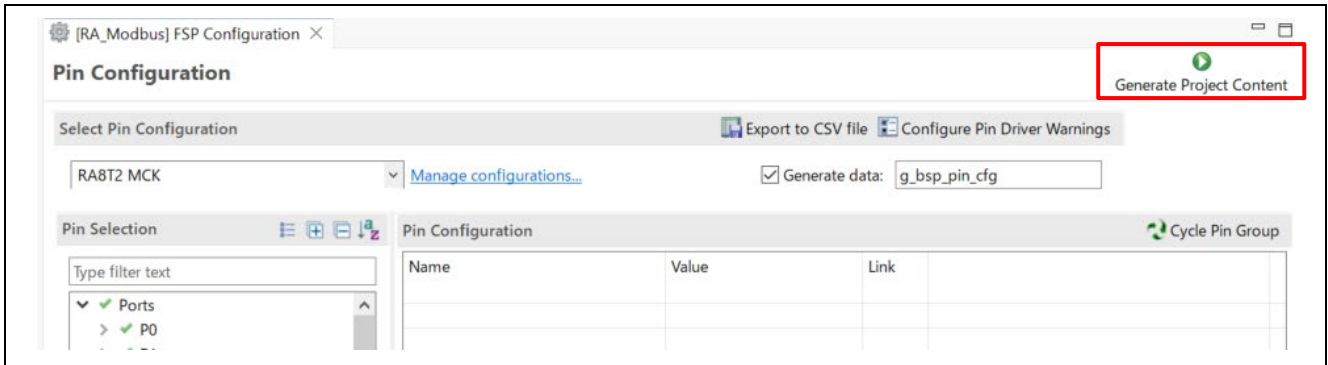
The screenshot shows the Pin Configuration interface. On the left, the 'Pin Selection' pane shows a tree view with 'P7' expanded and 'P711' selected. A red box highlights 'P711'. A red arrow points from this box to the 'Mode' field in the 'Pin Configuration' table on the right. The 'Mode' field is highlighted in blue and contains the text 'Output mode (Initial High)'. Other fields in the table include 'Symbolic Name', 'Comment', 'Pull up/down' (None), 'IRQ' (None), 'Output Type' (CMOS), 'Drive Capacity' (L), 'Input Latch' (None), and 'Input/Output' (P711, GPIO).

9. PHY CLK の設定

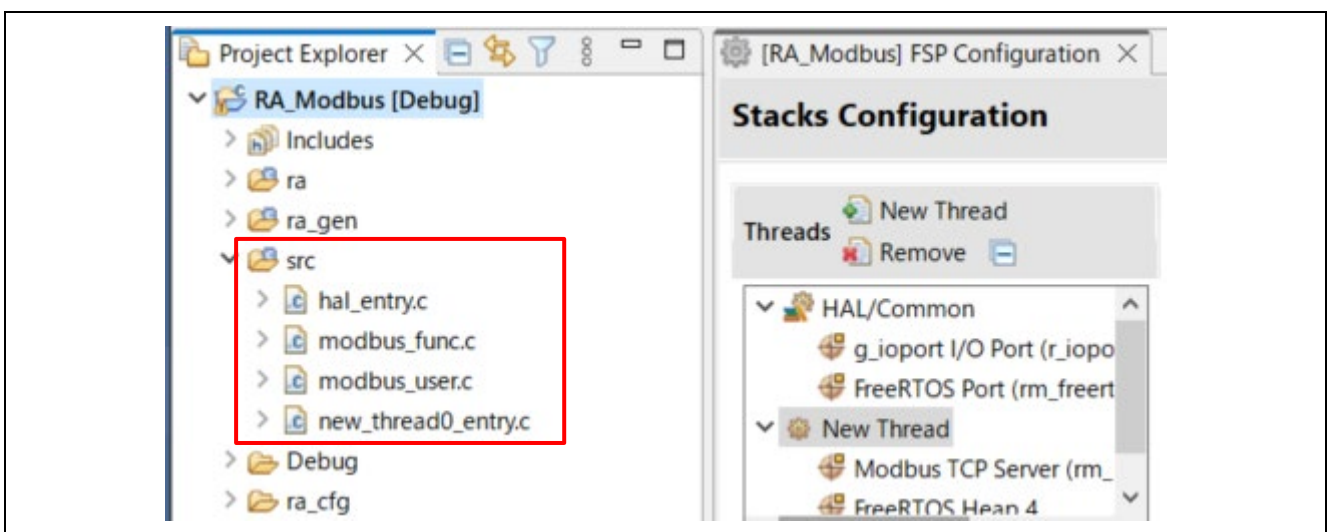
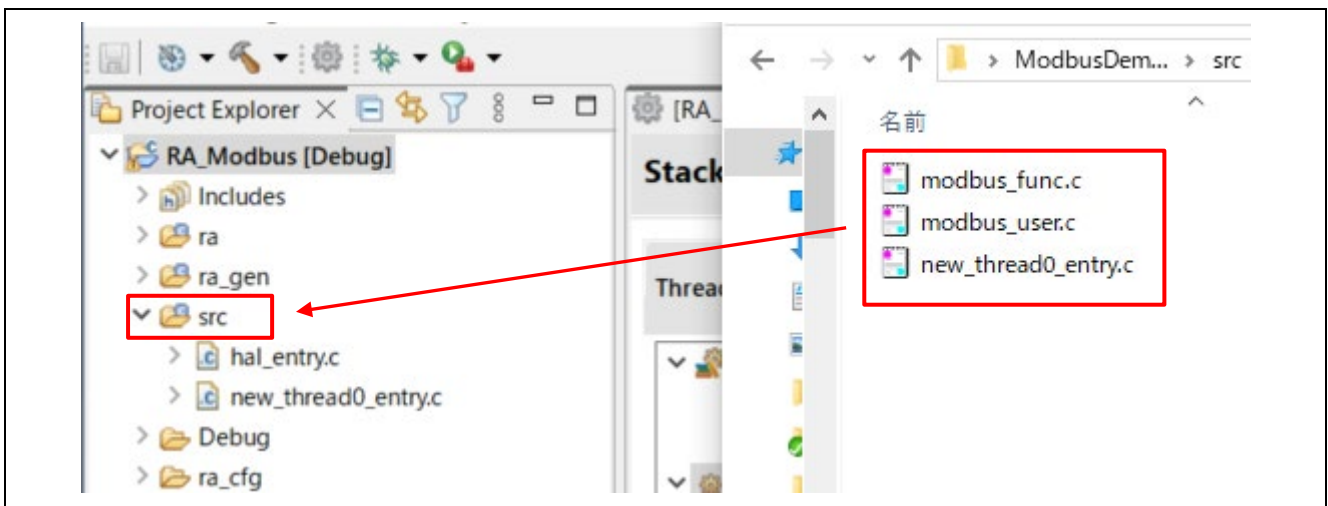
「Pins」 → 「Ports」 → 「P7」 → 「P706」 → 「Drive Capacity」 を 「H」 に変更します。

The screenshot shows the Pin Configuration interface. On the left, the 'Pin Selection' pane shows a tree view with 'P7' expanded and 'P706' selected. A red box highlights 'P706'. A red arrow points from this box to the 'Drive Capacity' field in the 'Pin Configuration' table on the right. The 'Drive Capacity' field is highlighted in blue and contains the text 'H'. Other fields in the table include 'Symbolic Name', 'Comment', 'Mode' (Peripheral mode), 'Pull up/down' (None), 'IRQ' (None), 'Output Type' (CMOS), 'Input Latch' (None), and 'Input/Output' (P706, ETHPHYCLK_ETHPHYCLK).

10. コード生成
プロジェクトコンテンツの生成でコードを生成します。



11. Modbus サンプルアプリケーションの追加
サンプルプログラムパッケージの src フォルダ以下の modbus_func.c、modbus_user.c、new_thread0_entry.c をプロジェクトの src フォルダに上書きコピーします。

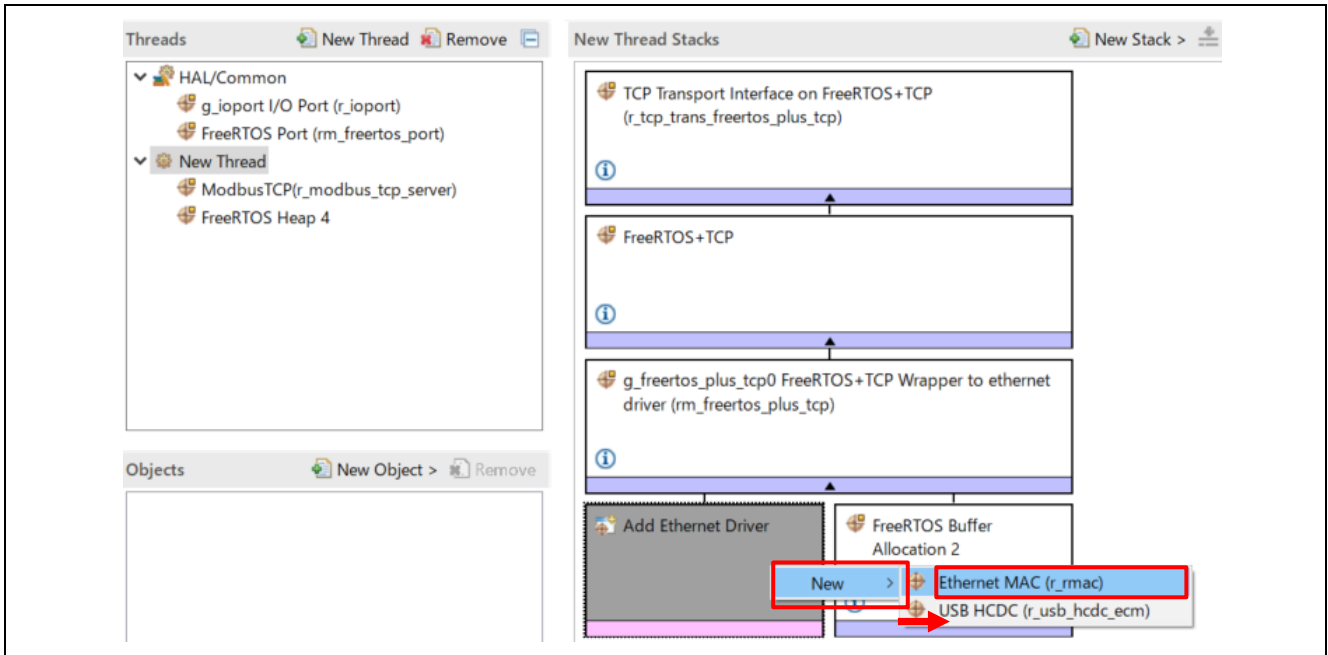


6.2.4 EK-RA8D2 用作成手順

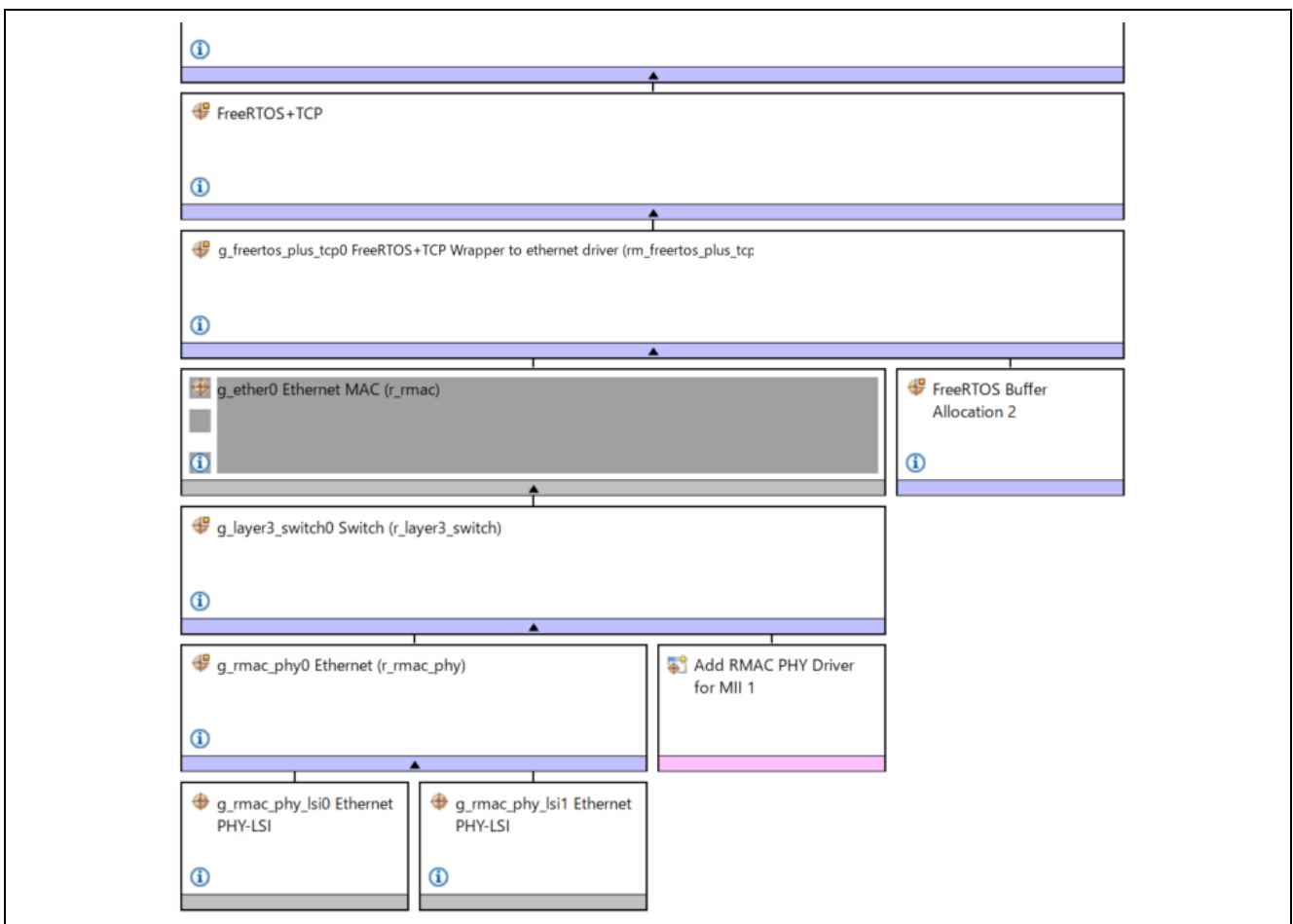
EK-RA8D2用の作成手順について説明します。

1. Ethernet Driver の追加

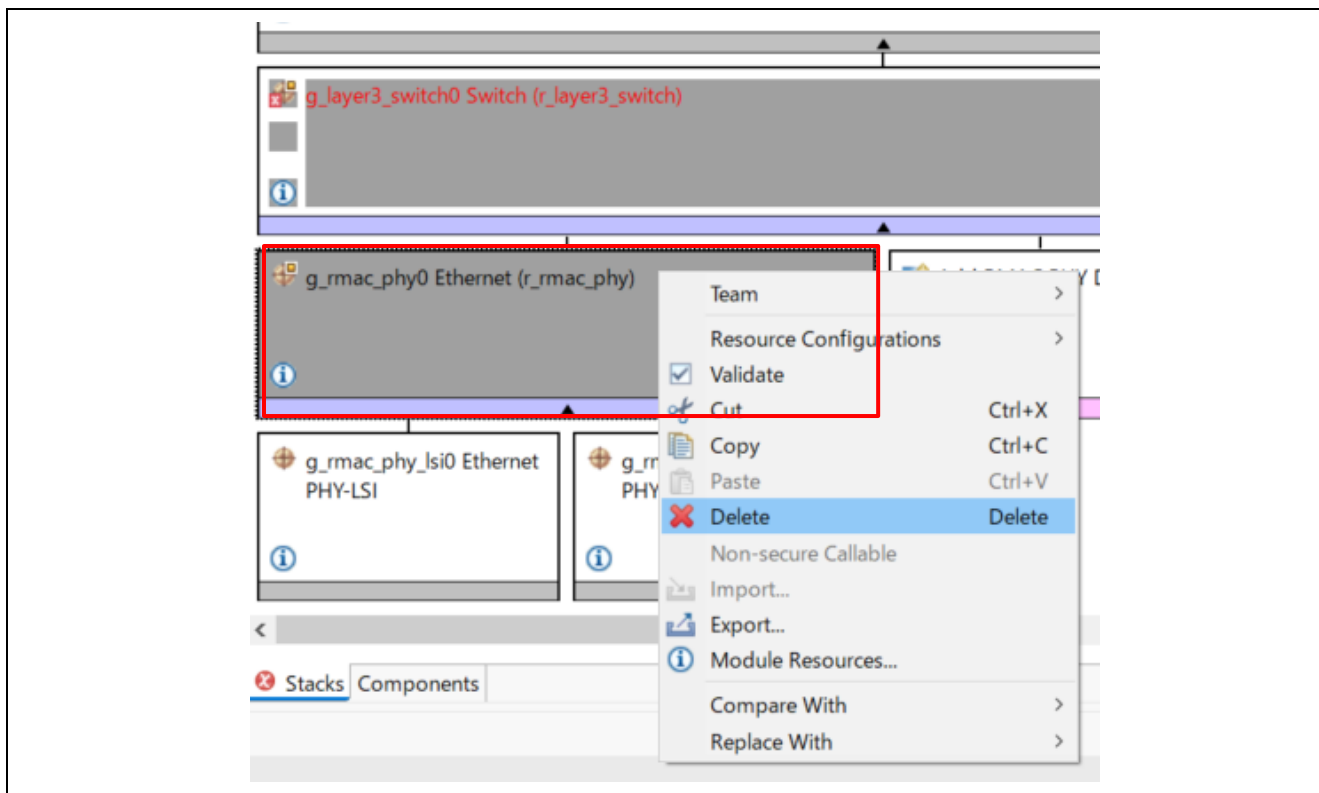
「Add Ethernet Driver」に、「New」→「Ethernet (r_rmac)」を追加します。



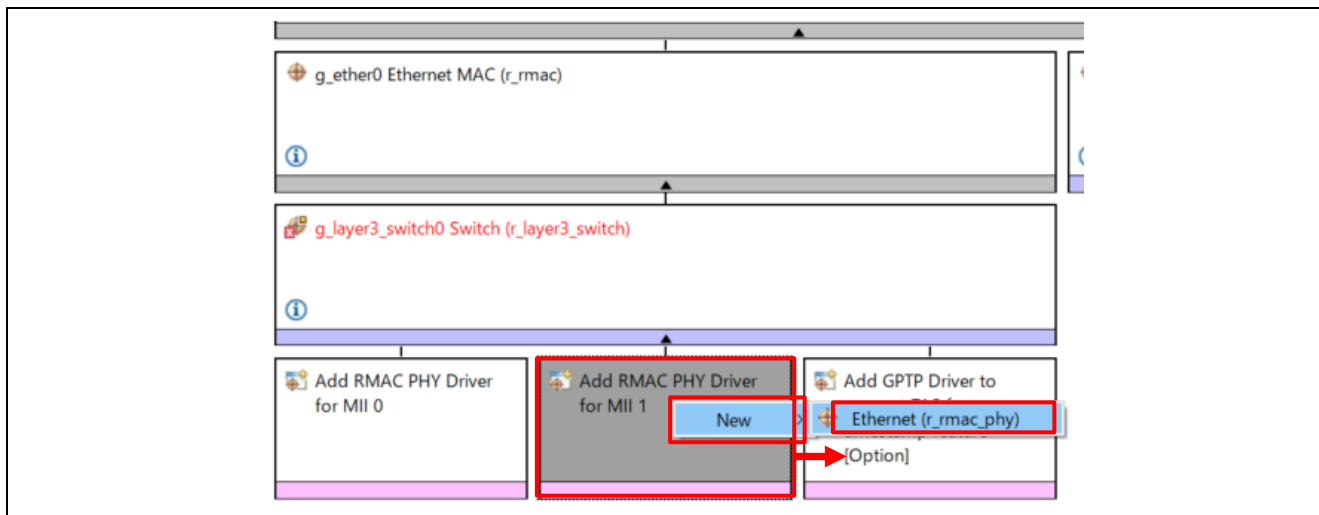
以下のようにスタックが構成されます。



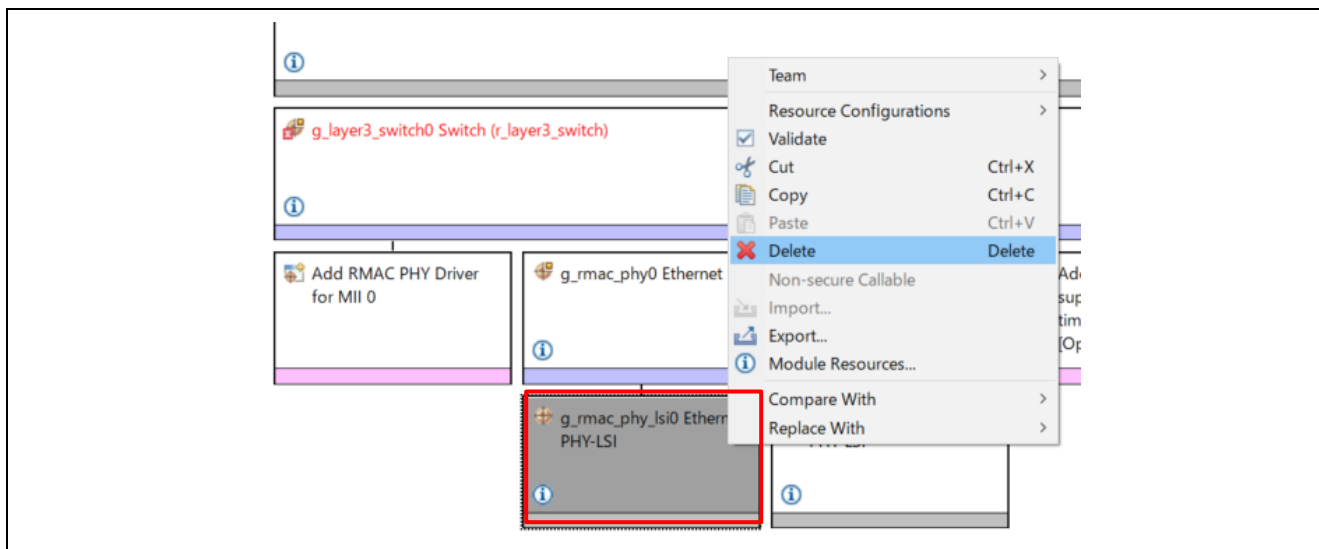
「g_mac_phy0 Ethernet (r_rmac_phy)」で右クリックし、[Delete]を選択後、「Remove Stack Elements」ポップアップの「OK」をクリックします。



「Add RMAC PHY Driver for MII1」に、「New」→「Ethernet (r_rmac_phy)」を追加します。



「g_rmac_phy_lsi0 Ethernet PHY-LSI」 で右クリックし、[Delete]を選択後、
「Remove Stack Elements」 ポップアップの「OK」をクリックします。



2. r_rmac の設定

「Stacks」 → 「g_ether0 Ethernet MAC (r_rmac)」 → 「Module g_ether0 Ethernet MAC (r_rmac)」 → 「Filters」 の「Channel」と「Promiscuous Mode」を以下の値に変更します。

Channel : 1

Promiscuous Mode : **Enable**

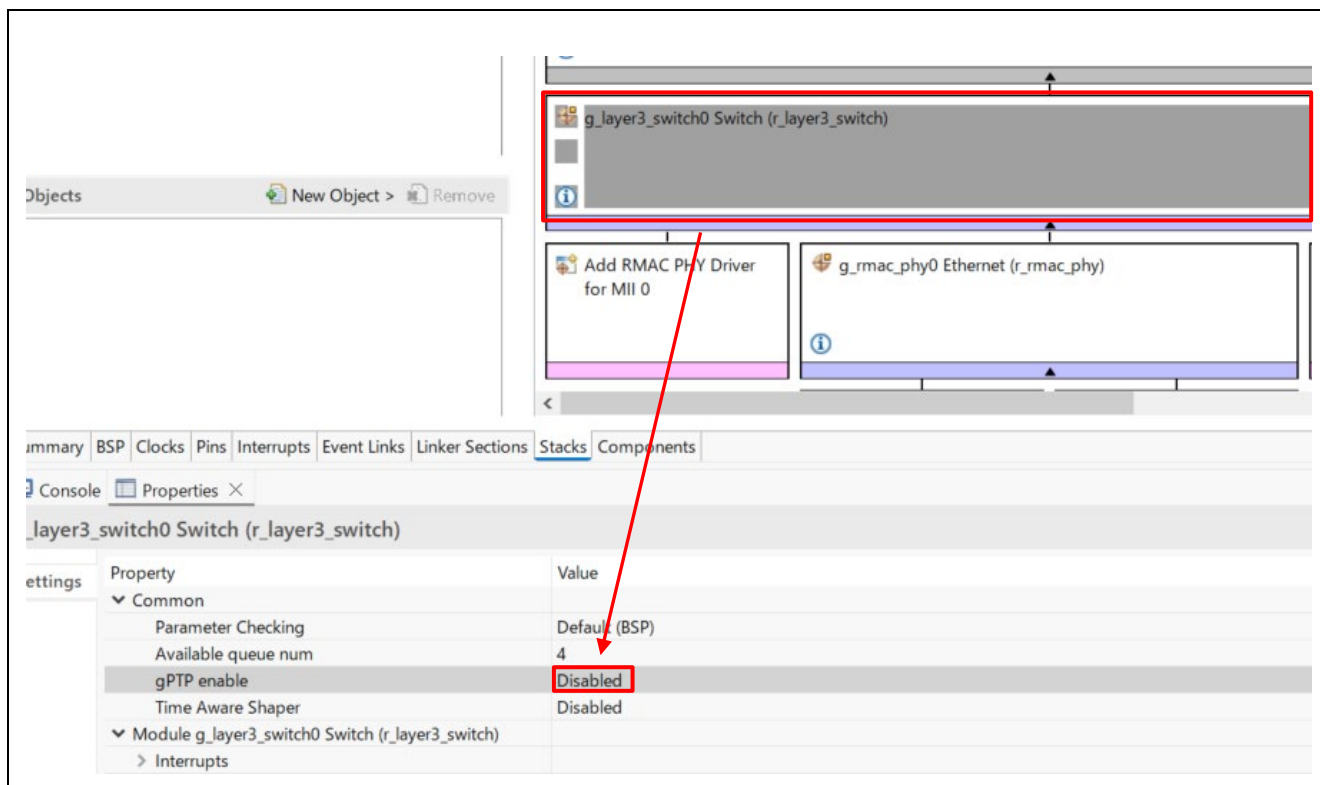
The screenshot shows the configuration of the g_ether0 Ethernet MAC module. The 'Stacks' tab is selected, and the 'Properties' window for 'g_ether0 Ethernet MAC (r_rmac)' is open. The 'Channel' property is set to '1' and the 'Promiscuous Mode' property is set to 'Enable'. A red box highlights the 'Channel' and 'Promiscuous Mode' values, and a red arrow points from the 'g_ether0 Ethernet MAC (r_rmac)' component in the stack to the 'Channel' property in the properties window.

| Property | Value |
|---------------------------------------|-------------------|
| Parameter Checking | Default (BSP) |
| Module g_ether0 Ethernet MAC (r_rmac) | |
| General | |
| Name | g_ether0 |
| Channel | 1 |
| Zero-copy Mode | Disable |
| Flow control functionality | Disable |
| MAC address | 00:11:22:33:44:55 |
| Filters | |
| Multicast Mode | Enable |
| Promiscuous Mode | Enable |
| Broadcast filter | 0 |

3. r_layer3_switch の設定

「Stacks」 → 「g_layer3_switch0 Switch (r_layer3_switch)」 → 「Common」 の 「gPTP enable」 を以下の値に変更します。

gPTP enable : **Disabled**



The screenshot displays the IDE interface for configuring the `g_layer3_switch0 Switch (r_layer3_switch)` component. The component is highlighted in the component palette. The `Properties` tab is active, showing the `Common` section. The `gPTP enable` property is highlighted, and its value is `Disabled`.

| Property | Value |
|---------------------|-----------------|
| Parameter Checking | Default (BSP) |
| Available queue num | 4 |
| gPTP enable | Disabled |
| Time Aware Shaper | Disabled |

4. r_rmac_phy の設定

「Stacks」 → 「g_mac_phy0 Ethernet (r_rmac_phy)」 → 「Module g_mac_phy0 Ethernet (r_rmac_phy)」 の「Channel」、「Default PHY-LSI port」、「Select MII type」を以下の値に変更します。

Channel : 1

Default PHY-LSI port : 1

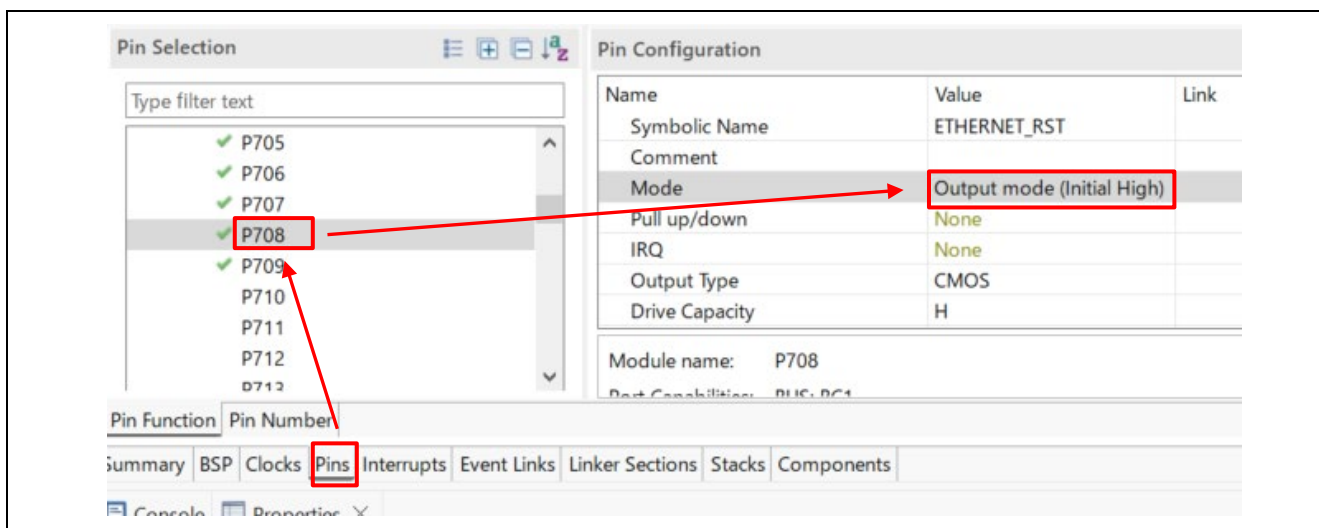
Select MII type : **RGMII**

The screenshot displays the IDE interface with the 'Stacks' view at the top and the 'Properties' window for 'g_mac_phy0 Ethernet (r_rmac_phy)' at the bottom. The 'Properties' window is expanded to show the 'Module g_mac_phy0 Ethernet (r_rmac_phy)' section. The following table represents the configuration values shown in the image:

| Property | Value |
|--|------------------------|
| Parameter Checking | Default (BSP) |
| KSZ8091RNB Target | Disabled |
| KSZ8041 Target | Disabled |
| DP83620 Target | Disabled |
| ICS1894 Target | Disabled |
| GPY111 Target | Disabled |
| User Own Target | Disabled |
| Reference Clock | Default |
| Module g_mac_phy0 Ethernet (r_rmac_phy) | |
| Name | g_rmac_phy0 |
| Channel | 1 |
| Default PHY-LSI port | 1 |
| PHY-LSI Reset Completion Timeout | 0x00020000 |
| Select MII type | RGMII |
| Port Custom Init Function | NULL |
| Port Custom Link Partner Ability Get Function | NULL |
| Flow Control | Disable |
| Management frame format | Clause 22 frame format |
| MDC clock rate (Hz) | 2500000 |
| MDIO hold timing adjustment | 0 |
| MDIO capture timing adjustment | 0 |

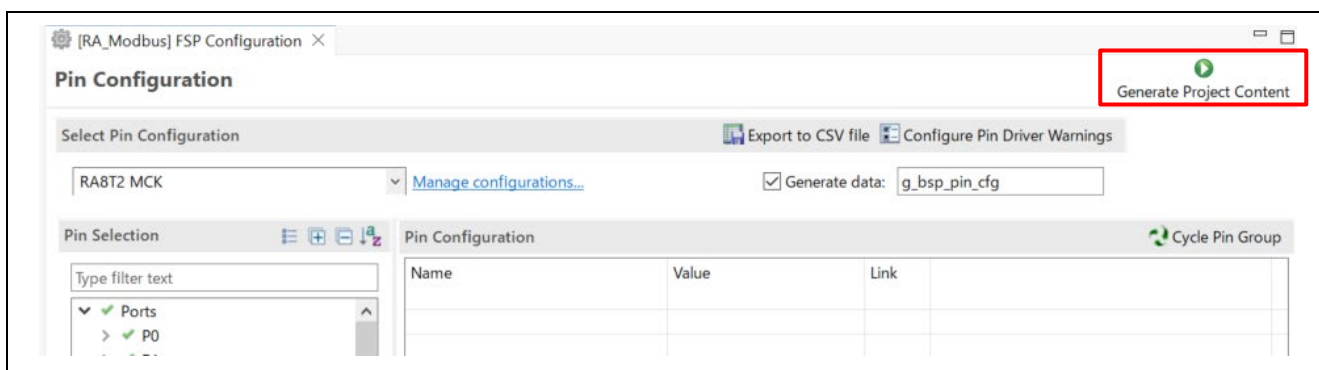
5. PHY Reset 端子の設定

「Pins」 → 「Ports」 → 「P7」 → 「P708」 → 「Mode」 を 「Output mode (Initial High)」 に変更します。



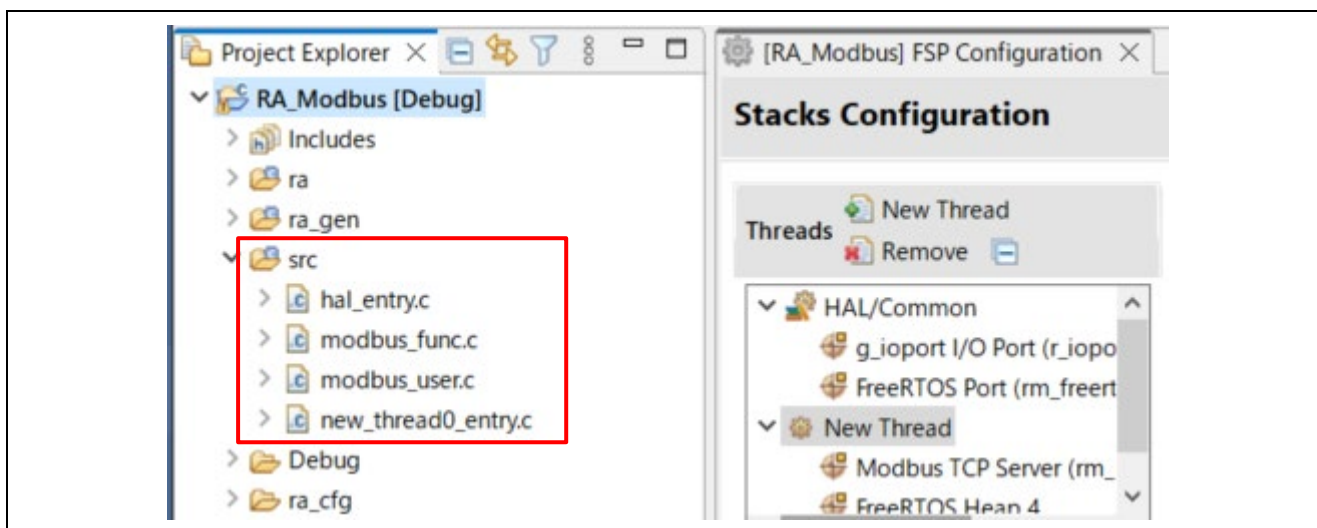
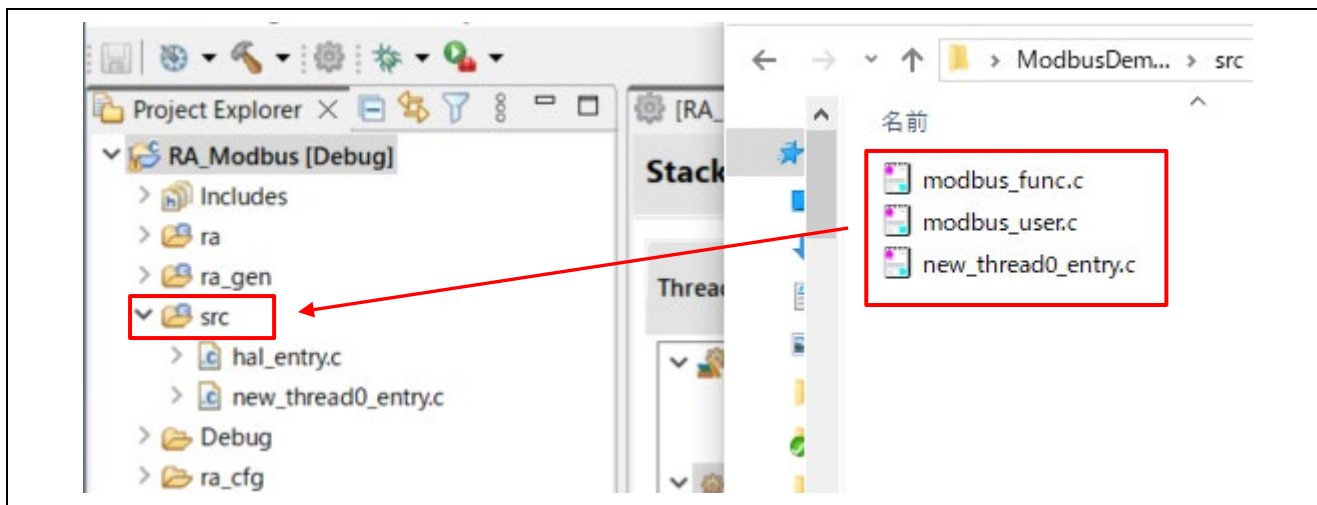
6. コード生成

プロジェクトコンテンツの生成でコードを生成します。



7. Modbus サンプルアプリケーションの追加

サンプルプログラムパッケージの src フォルダ以下の modbus_func.c、modbus_user.c、new_thread0_entry.c をプロジェクトの src フォルダに上書きコピーします。

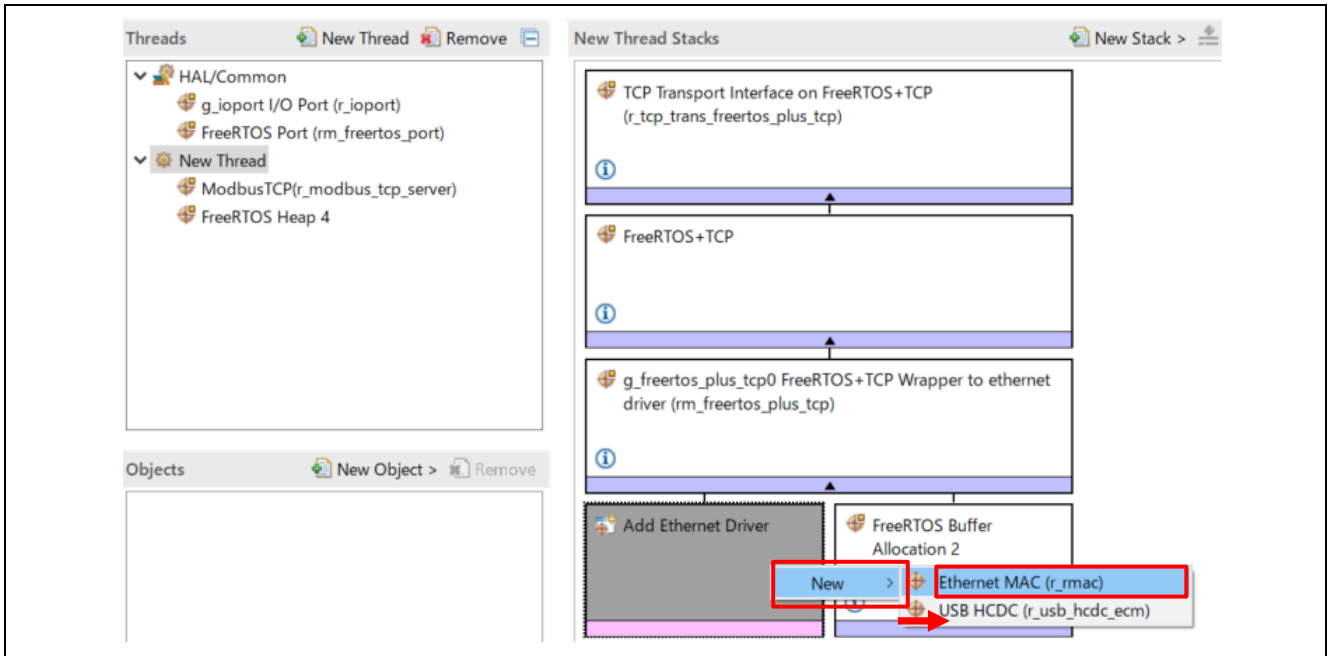


6.2.5 EK-RA8P1 用作成手順

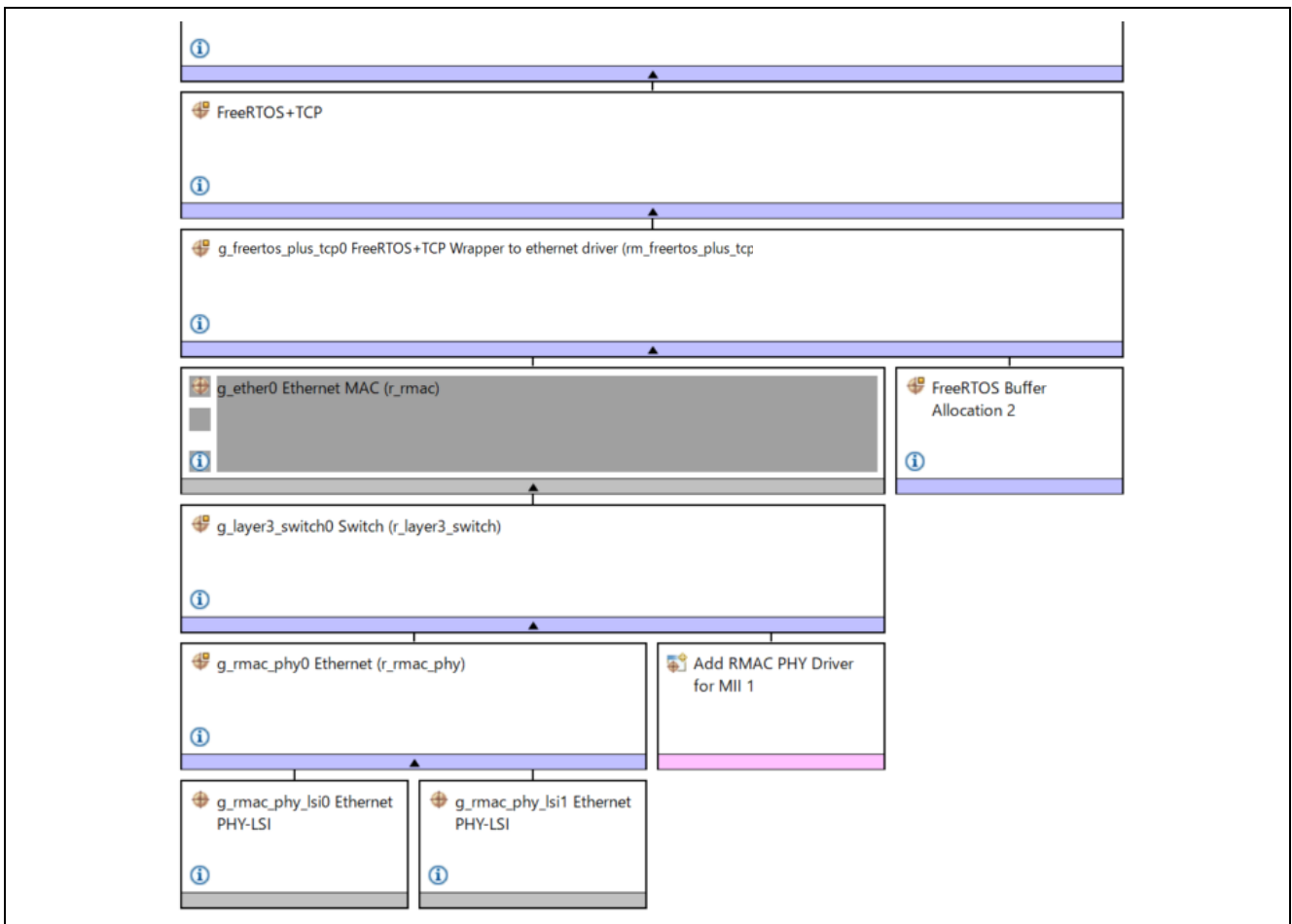
EK-RA8P1用の作成手順について説明します。

1. Ethernet Driver の追加

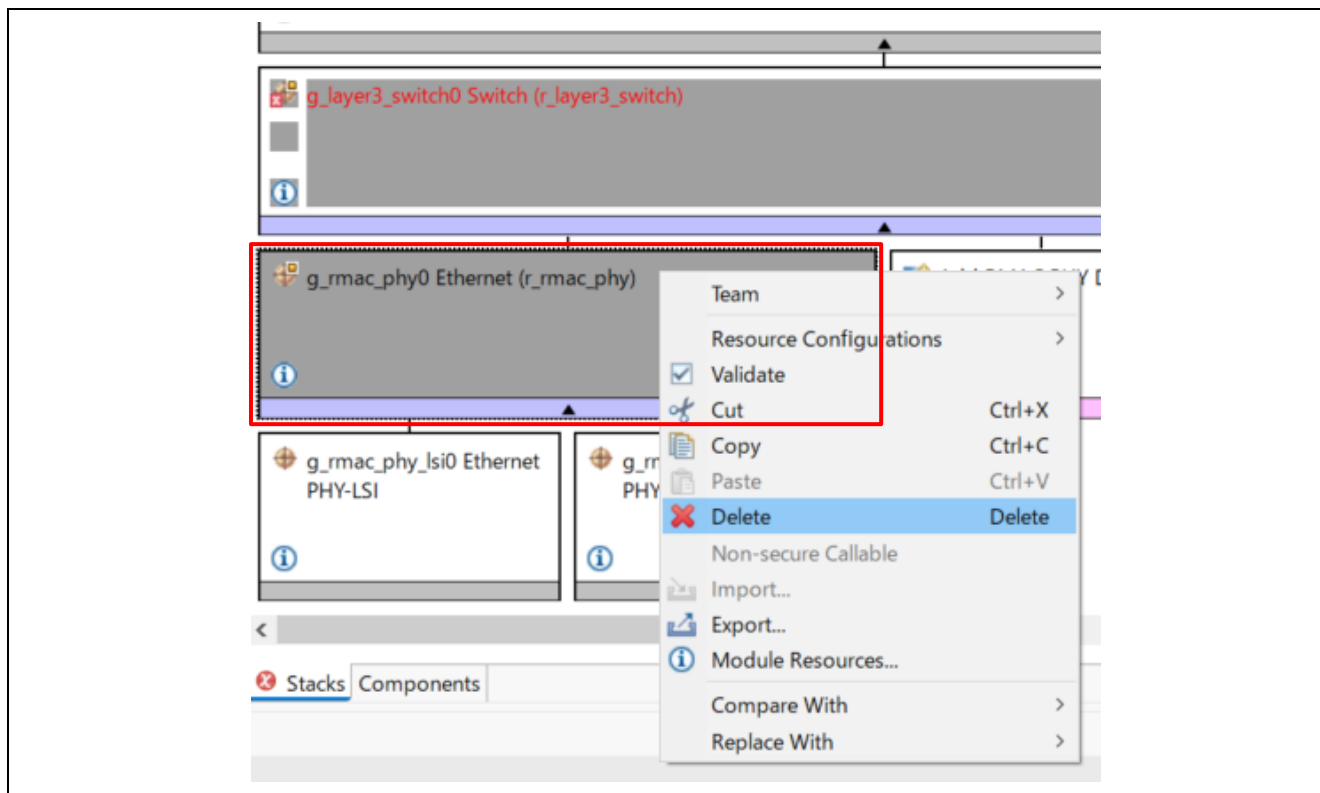
「Add Ethernet Driver」に、「New」→「Ethernet (r_rmac)」を追加します。



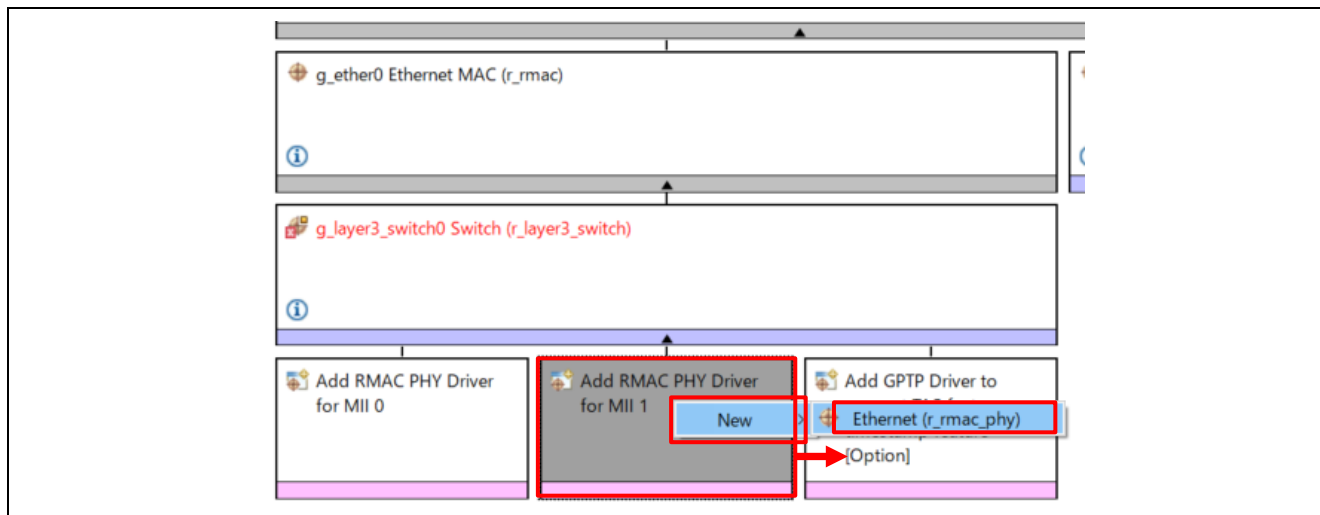
以下のようにスタックが構成されます。



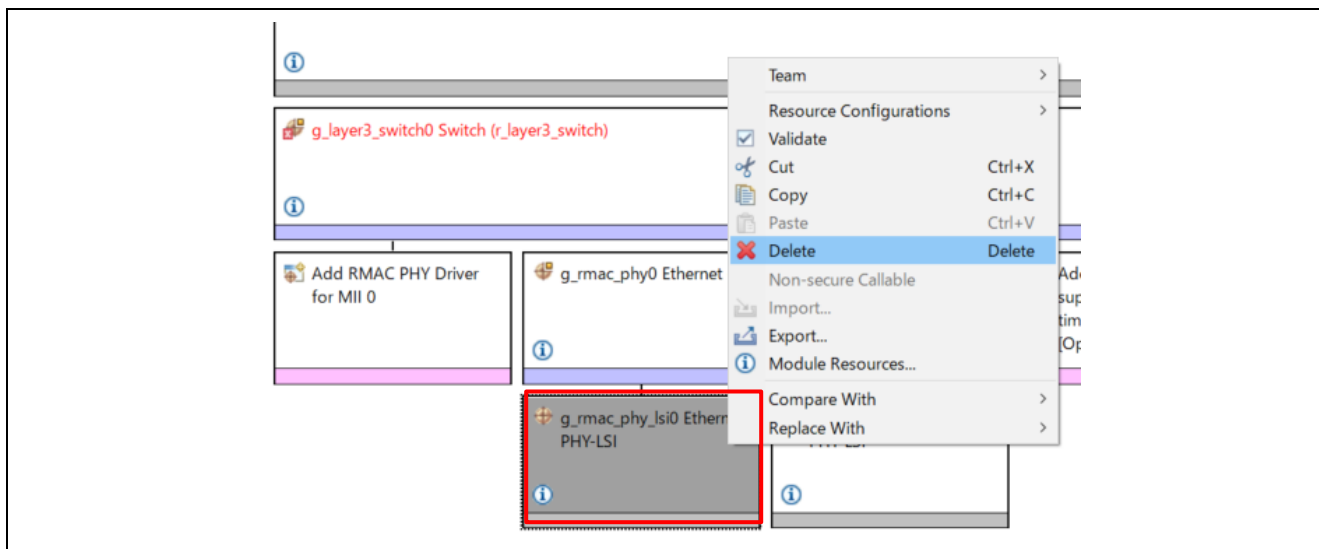
「g_mac_phy0 Ethernet (r_rmac_phy)」で右クリックし、[Delete]を選択後、「Remove Stack Elements」ポップアップの「OK」をクリックします。



「Add RMAC PHY Driver for MII1」に、「New」→「Ethernet (r_rmac_phy)」を追加します。



「g_rmac_phy_1si0 Ethernet PHY-LSI」 で右クリックし、[Delete]を選択後、
「Remove Stack Elements」 ポップアップの「OK」 をクリックします。



2. r_rmac の設定

「Stacks」 → 「g_ether0 Ethernet MAC (r_rmac)」 → 「Module g_ether0 Ethernet MAC (r_rmac)」 → 「Filters」 の「Channel」と「Promiscuous Mode」を以下の値に変更します。

Channel : 1

Promiscuous Mode : **Enable**

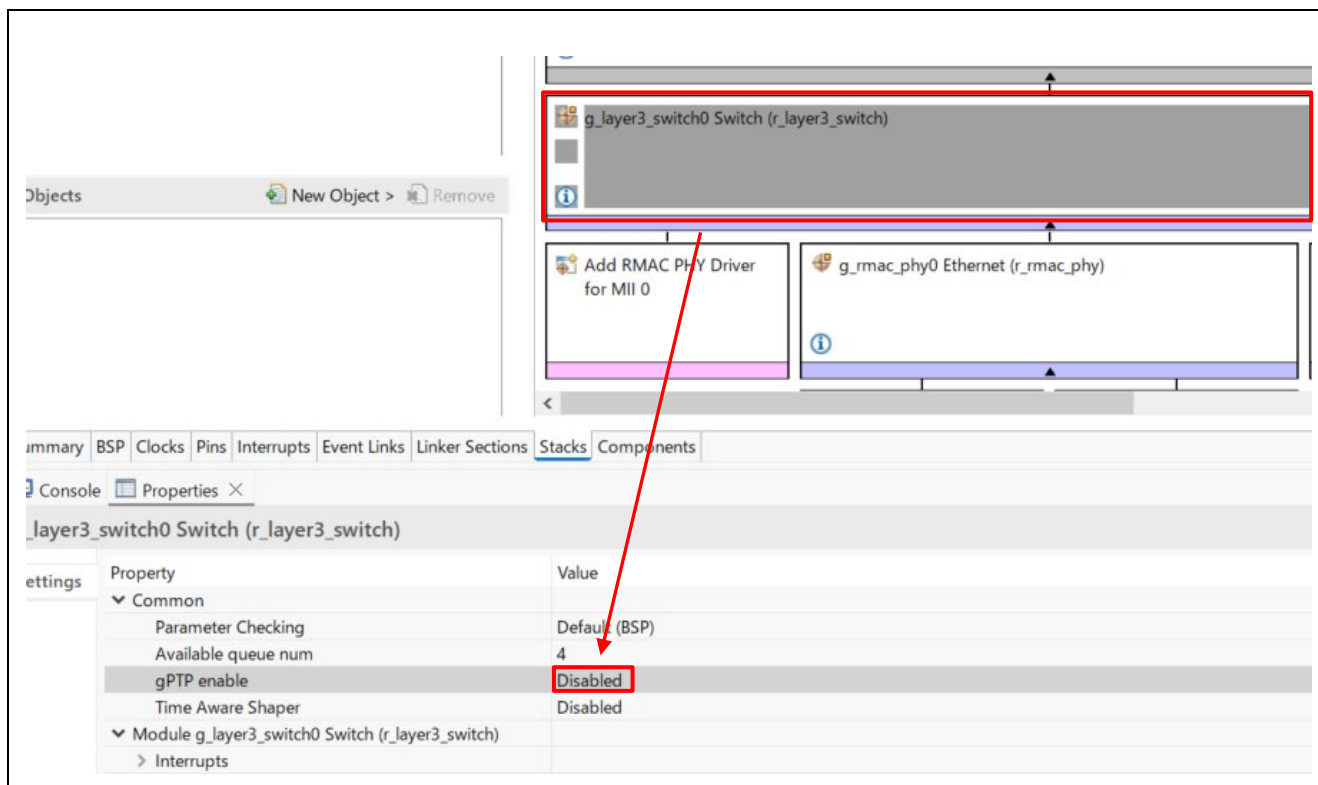
The screenshot shows the IDE interface with the 'Stacks' tab selected. The 'g_ether0 Ethernet MAC (r_rmac)' component is highlighted in the stack view. The 'Properties' window for this component is open, showing the following configuration:

| Property | Value |
|---------------------------------------|-------------------|
| Parameter Checking | Default (BSP) |
| Module g_ether0 Ethernet MAC (r_rmac) | |
| General | |
| Name | g_ether0 |
| Channel | 1 |
| Zero-copy Mode | Disable |
| Flow control functionality | Disable |
| MAC address | 00:11:22:33:44:55 |
| Filters | |
| Multicast Mode | Enable |
| Promiscuous Mode | Enable |
| Broadcast filter | 0 |

3. r_layer3_switch の設定

「Stacks」 → 「g_layer3_switch0 Switch (r_layer3_switch)」 → 「Common」 の 「gPTP enable」 を以下の値に変更します。

gPTP enable : **Disabled**



4. r_rmac_phy の設定

「Stacks」 → 「g_mac_phy0 Ethernet (r_rmac_phy)」 → 「Module g_mac_phy0 Ethernet (r_rmac_phy)」 の「Channel」、「Default PHY-LSI port」、「Select MII type」を以下の値に変更します。

Channel : 1

Default PHY-LSI port : 1

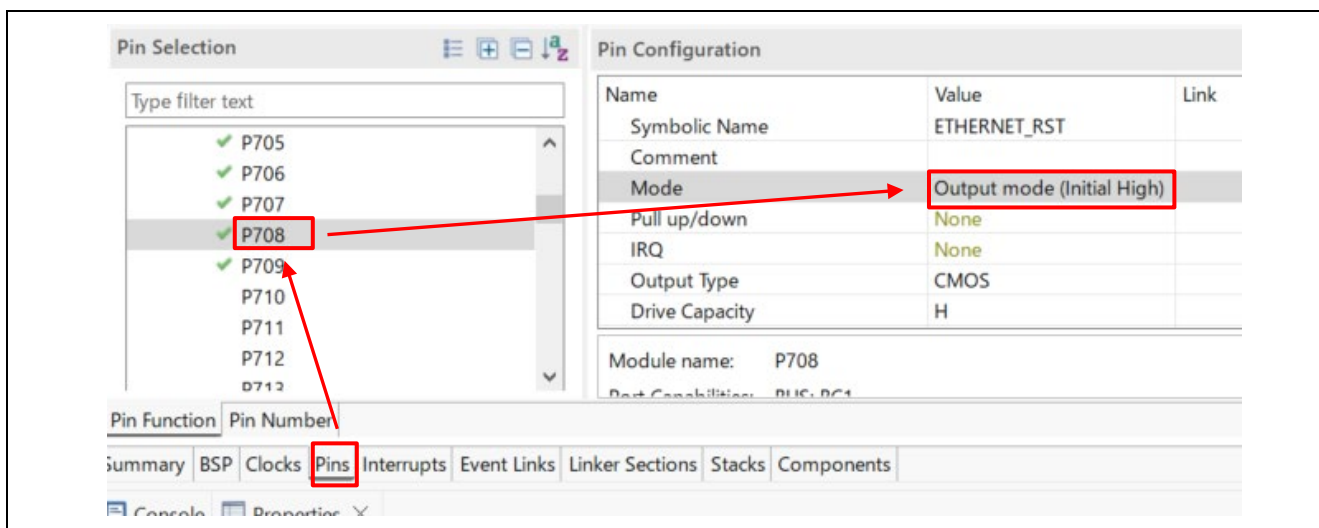
Select MII type : **RGMII**

The screenshot shows the IDE interface with the 'Stacks' tab selected. The component palette on the right shows 'g_rmac_phy0 Ethernet (r_rmac_phy)' highlighted with a red box. Below it, the 'Properties' window for this component is open, showing a table of settings. A red arrow points from the component name in the palette to the 'Select MII type' property in the table, which is set to 'RGMII'. Other properties like 'Channel' and 'Default PHY-LSI port' are also set to '1'.

| Property | Value |
|---|------------------------|
| Common | |
| Parameter Checking | Default (BSP) |
| KSZ8091RNB Target | Disabled |
| KSZ8041 Target | Disabled |
| DP83620 Target | Disabled |
| ICS1894 Target | Disabled |
| GPY111 Target | Disabled |
| User Own Target | Disabled |
| Reference Clock | Default |
| Module g_rmac_phy0 Ethernet (r_rmac_phy) | |
| Name | g_rmac_phy0 |
| Channel | 1 |
| Default PHY-LSI port | 1 |
| PHY-LSI Reset Completion Timeout | 0x00020000 |
| Select MII type | RGMII |
| Port Custom Init Function | NULL |
| Port Custom Link Partner Ability Get Function | NULL |
| Flow Control | Disable |
| Management frame format | Clause 22 frame format |
| MDC clock rate (Hz) | 2500000 |
| MDIO hold timing adjustment | 0 |
| MDIO capture timing adjustment | 0 |

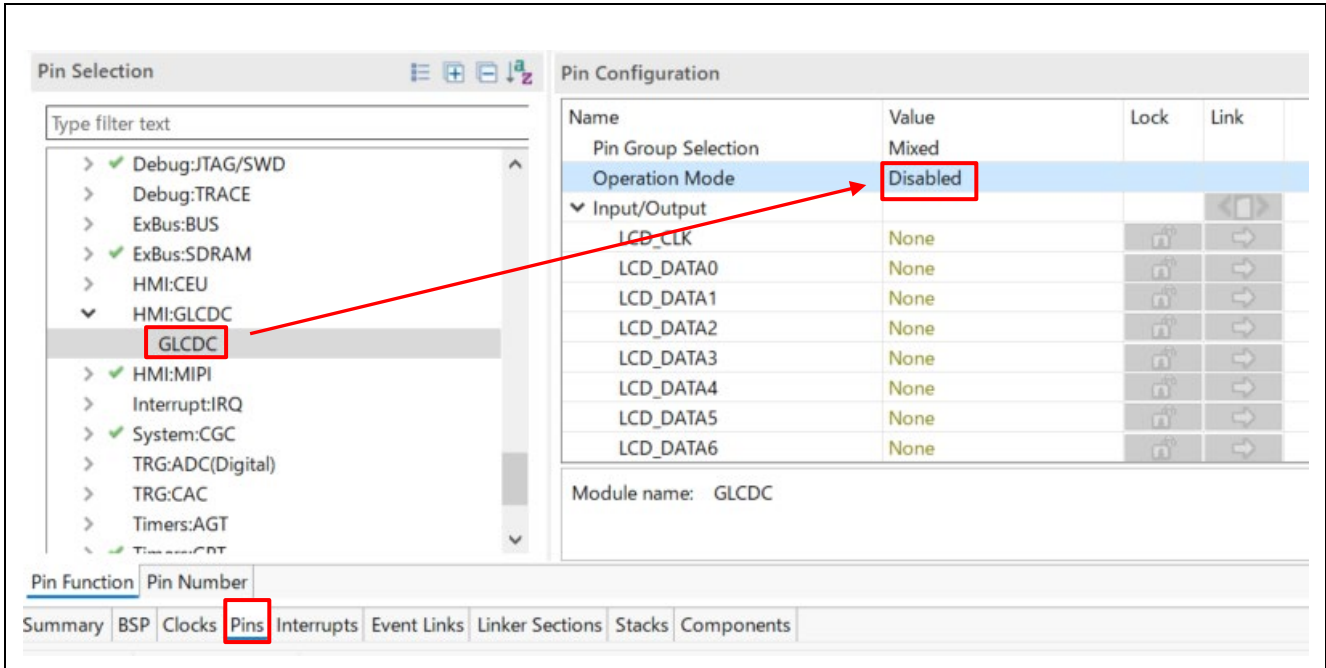
5. PHY Reset 端子の設定

「Pins」 → 「Ports」 → 「P7」 → 「P708」 → 「Mode」 を 「Output mode (Initial High)」 に変更します。



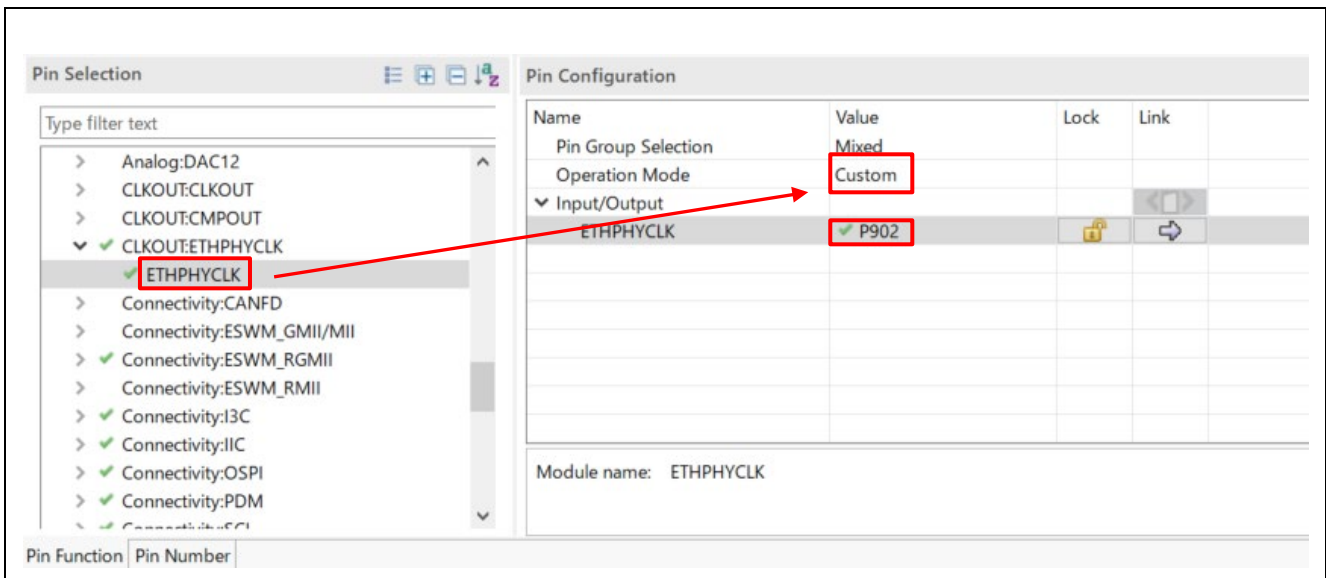
6. PHY Clock 端子の設定

「Pins」 → 「Peripherals」 → 「HMI:GLCDC」 → 「GLCDC」 の「Operation Mode」を「Disabled」に変更します。



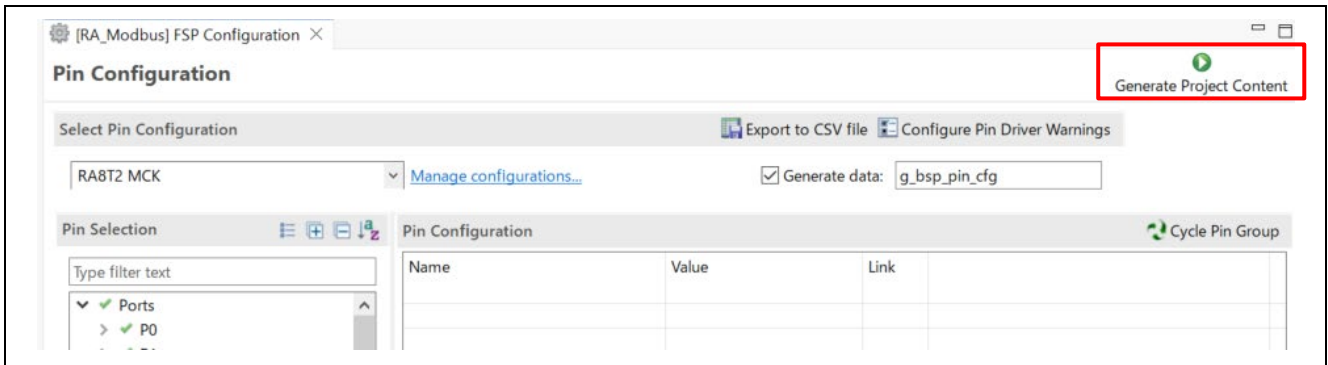
「Pins」 → 「Peripherals」 → 「CLKOUT:ETHPHYCLK」 → 「ETHPHYCLK」 の「Operation Mode」を「Custom」に変更した後、ピンを以下の様に変更します。

ETHPHYCLK : P902



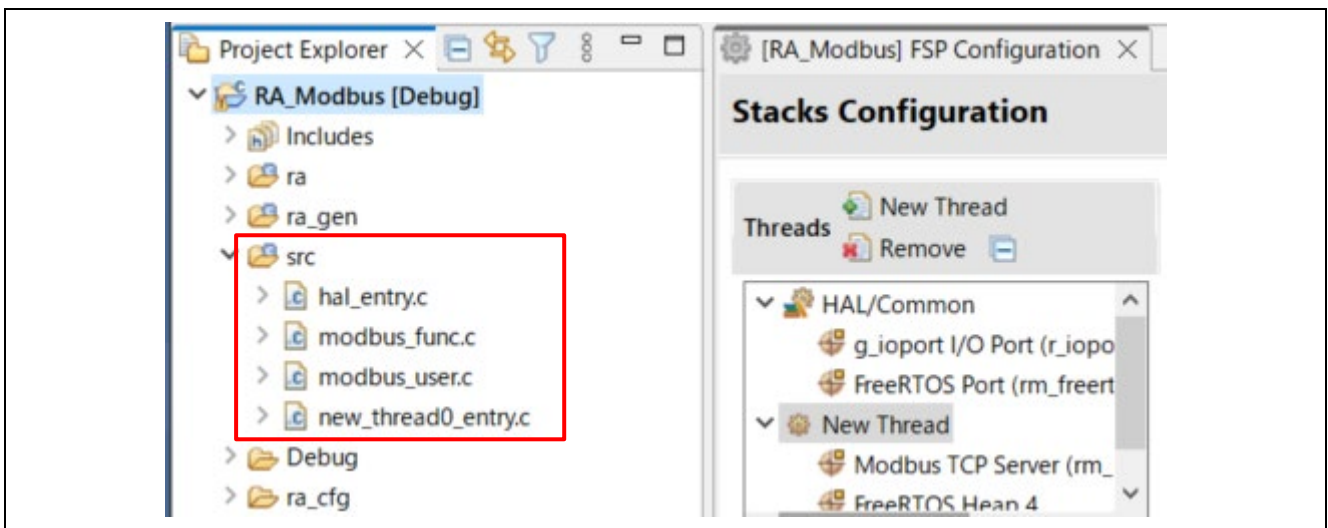
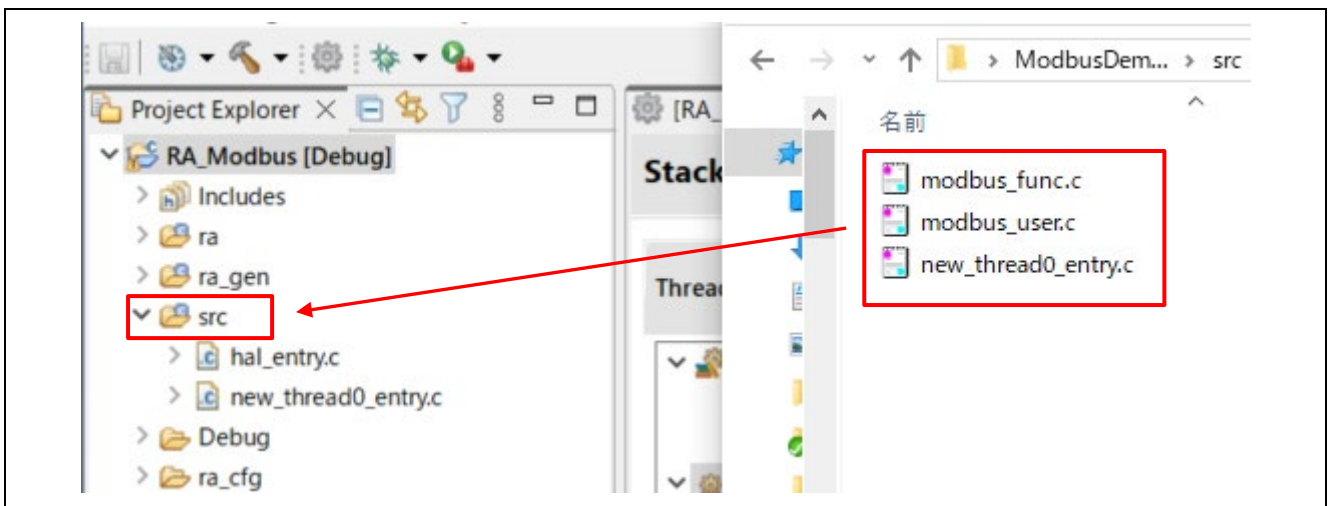
7. コード生成

プロジェクトコンテンツの生成でコードを生成します。



8. Modbus サンプルアプリケーションの追加

サンプルプログラムパッケージの src フォルダ以下の modbus_func.c、modbus_user.c、new_thread0_entry.c をプロジェクトの src フォルダに上書きコピーします。

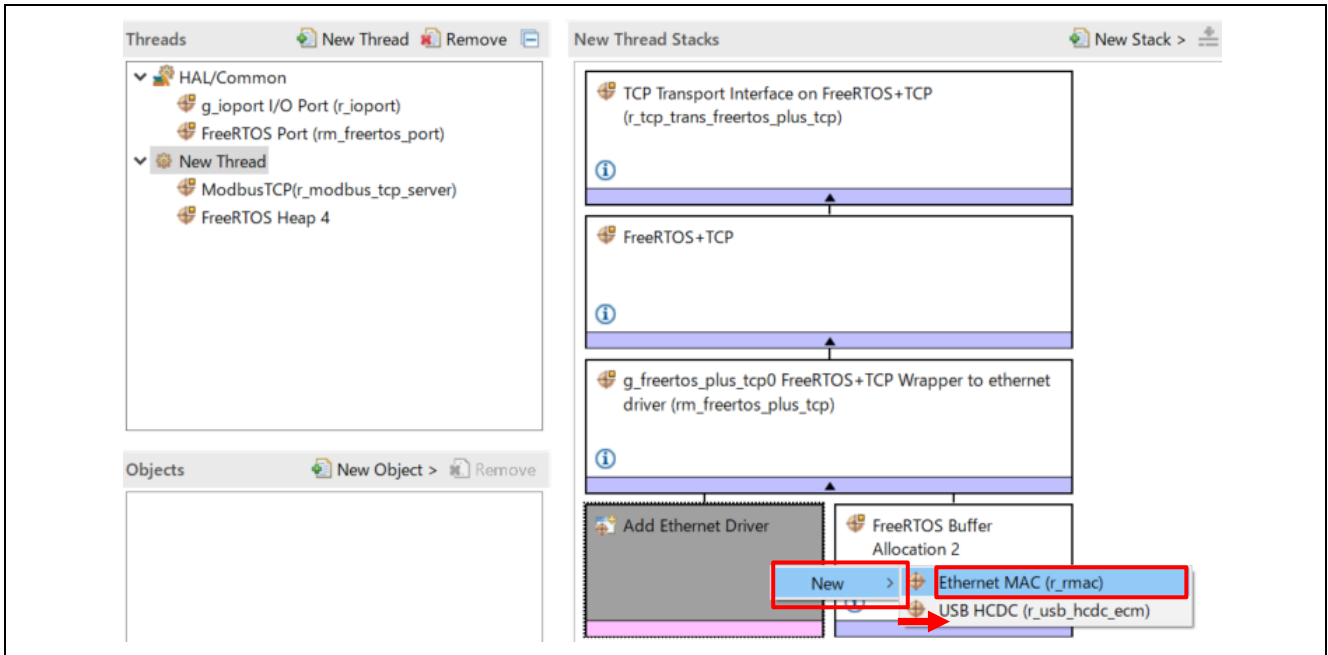


6.2.6 EK-RA8M2 用作成手順

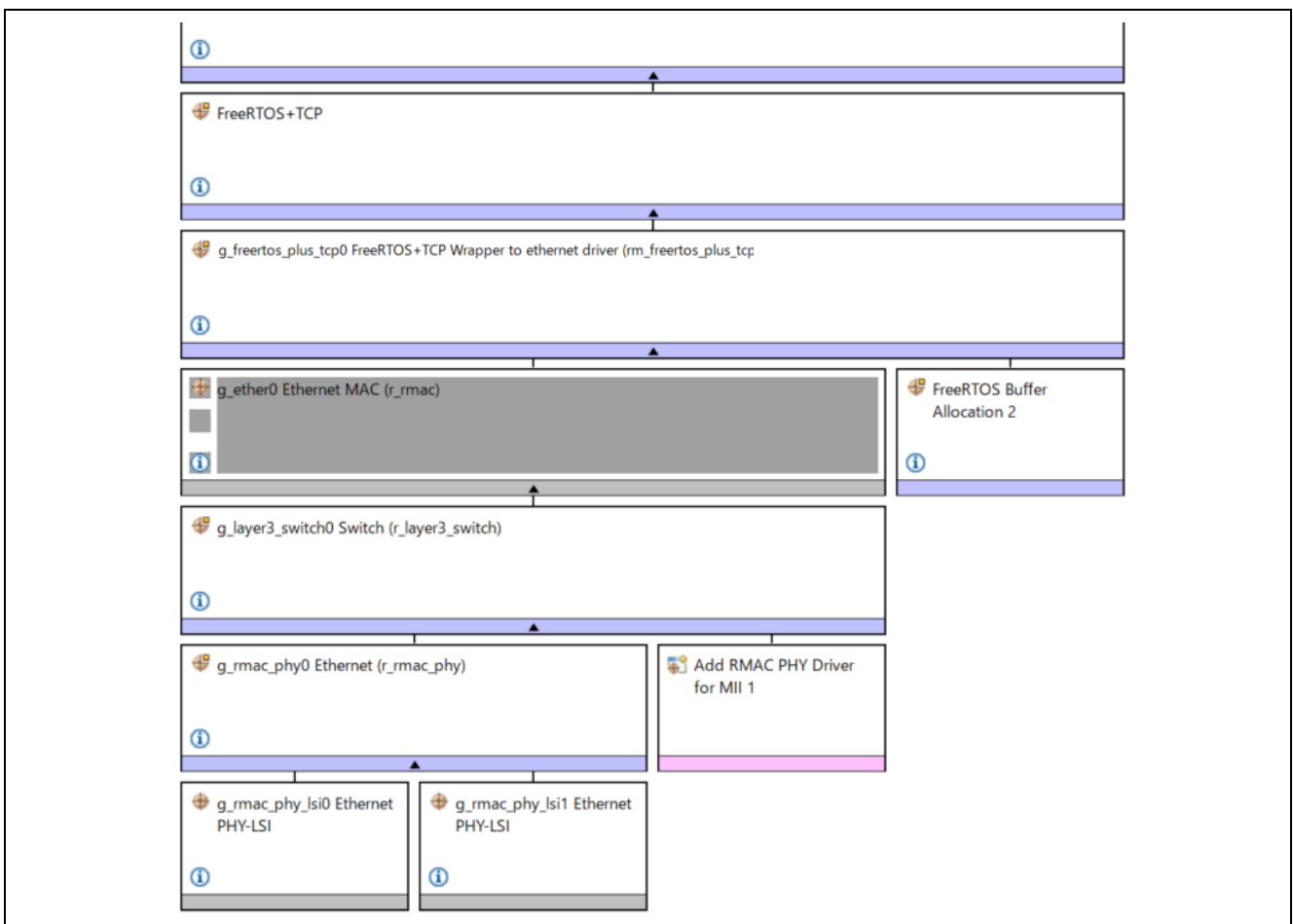
EK-RA8M2用の作成手順について説明します。

1. Ethernet Driver の追加

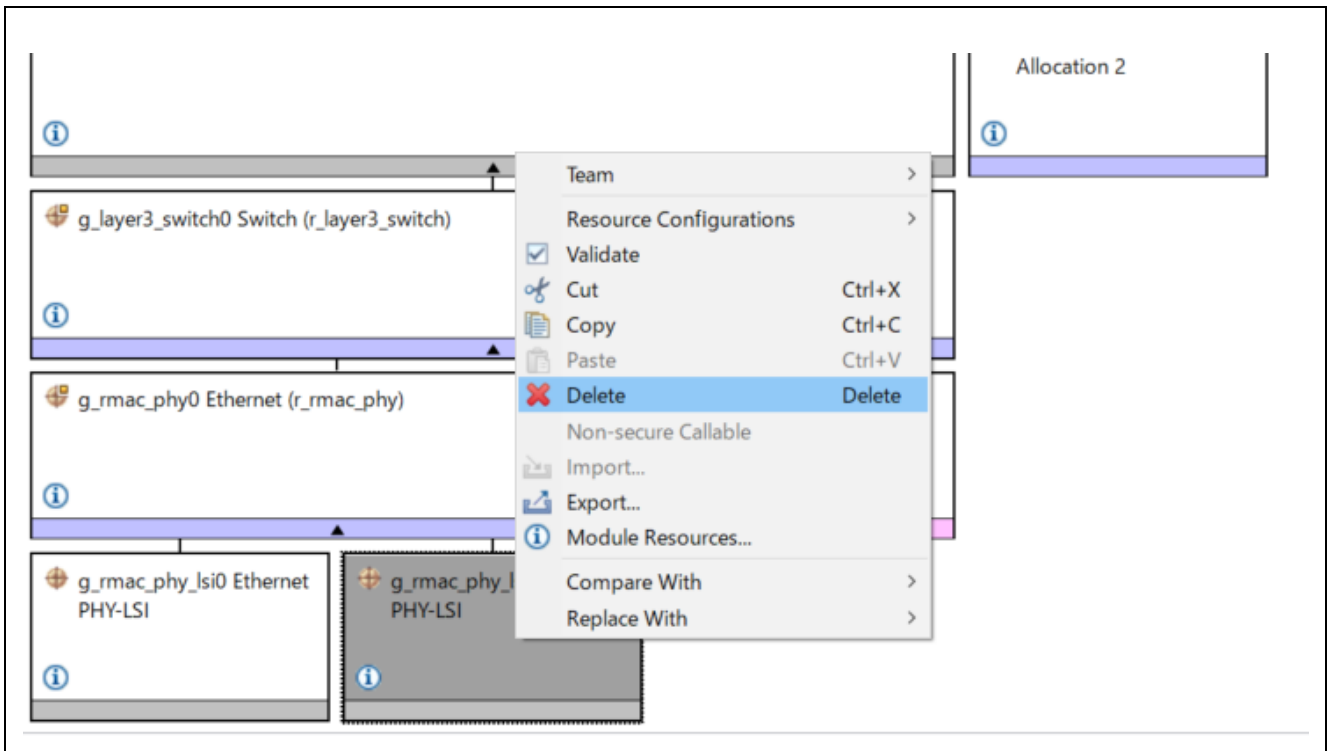
「Add Ethernet Driver」に、「New」→「Ethernet (r_rmac)」を追加します。



以下のようにスタックが構成されます。

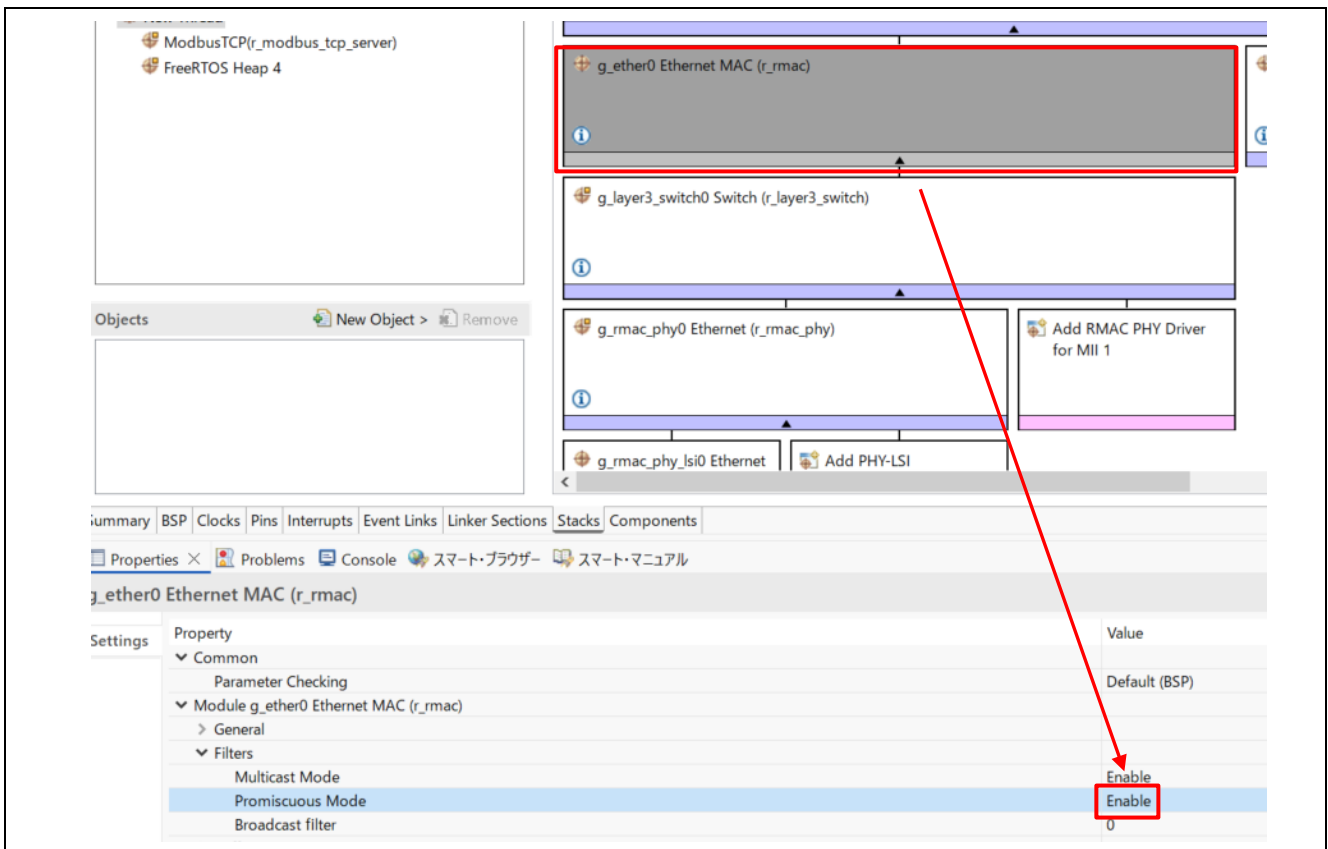


「g_rmac_phy_Isi1 Ethernet PHY-LSI」 で右クリックし、[Delete]を選択後、
「Remove Stack Elements」 ポップアップの「OK」をクリックします。



2. r_rmac の設定

「Stacks」 → 「g_ether0 Ethernet MAC (r_rmac)」 → 「Module g_ether0 Ethernet MAC (r_rmac)」 → 「Filters」 の 「Promiscuous Mode」 を 「Enable」 に変更します。



3. r_layer3_switch の設定
 「Stacks」 → 「g_layer3_switch0 Switch (r_layer3_switch)」 → 「Common」 の 「gPTP enable」 を以下の値に変更します。

gPTP enable : **Disabled**

The screenshot shows the IDE interface with the 'Stacks' tab selected. The component 'g_layer3_switch0 Switch (r_layer3_switch)' is highlighted in the component tree. Below it, the 'Properties' window is open, showing the 'Common' section with the 'gPTP enable' property set to 'Disabled'. A red arrow points from the 'gPTP enable' property in the table to the 'g_layer3_switch0 Switch (r_layer3_switch)' component in the component tree.

| Property | Value |
|--|-----------------|
| Parameter Checking | Default (BSP) |
| Available queue num | 4 |
| gPTP enable | Disabled |
| Time Aware Shaper | Disabled |
| Module g_layer3_switch0 Switch (r_layer3_switch) | |

4. r_rmac_phy の設定

「Stacks」 → 「g_mac_phy0 Ethernet (r_rmac_phy)」 → 「Module g_mac_phy0 Ethernet (r_rmac_phy)」 の 「Select MII type」と 「MDIO hold timing adjustment」と 「MDIO capture timing adjustment」 を以下の値に変更します。

Select MII type : **RGMII**

MDIO hold timing adjustment : **1**

MDIO capture timing adjustment : **1**

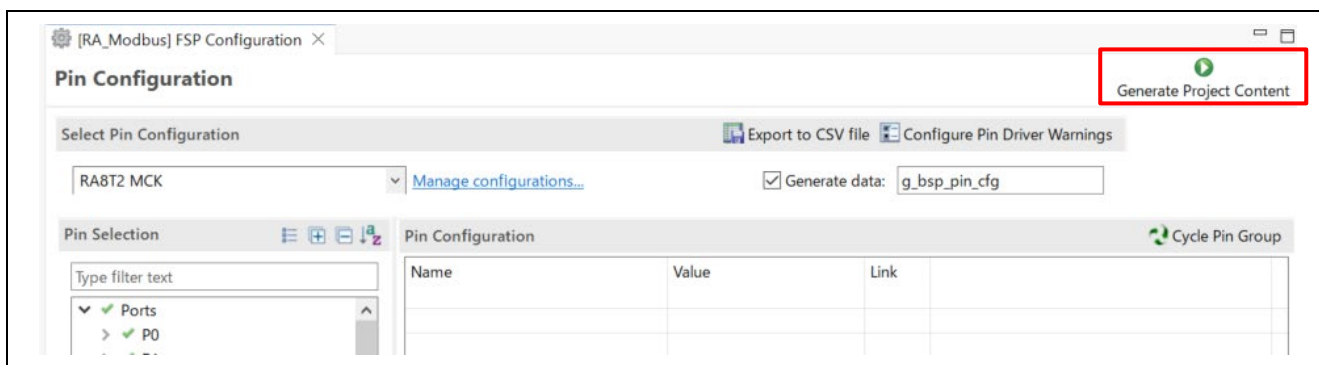
| Settings | プロパティ | 値 |
|---|--|----------|
| PI Info | KSZ8091RNB Target | Disabled |
| | KSZ8041 Target | Disabled |
| | DP83620 Target | Disabled |
| | ICS1894 Target | Disabled |
| | GPY111 Target | Disabled |
| | User Own Target | Disabled |
| | Reference Clock | Default |
| | ▼ Module g_rmac_phy0 Ethernet (r_rmac_phy) | |
| Name | g_rmac_phy0 | |
| Channel | 0 | |
| Default PHY-LSI port | 0 | |
| PHY-LSI Reset Completion Timeout | 0x00020000 | |
| Select MII type | RGMII | |
| Port Custom Init Function | NULL | |
| Port Custom Link Partner Ability Get Function | NULL | |
| Flow Control | Disable | |
| Management frame format | Clause 22 frame format | |
| MDC clock rate (Hz) | 2500000 | |
| MDIO hold timing adjustment | 1 | |
| MDIO capture timing adjustment | 1 | |

5. PHY Reset 端子の設定

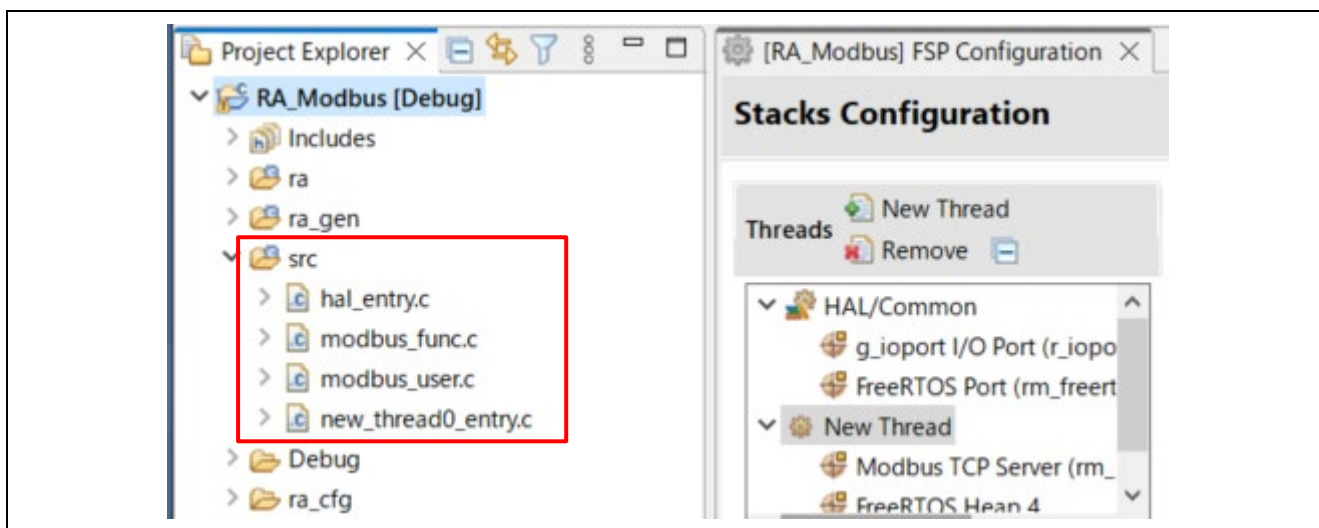
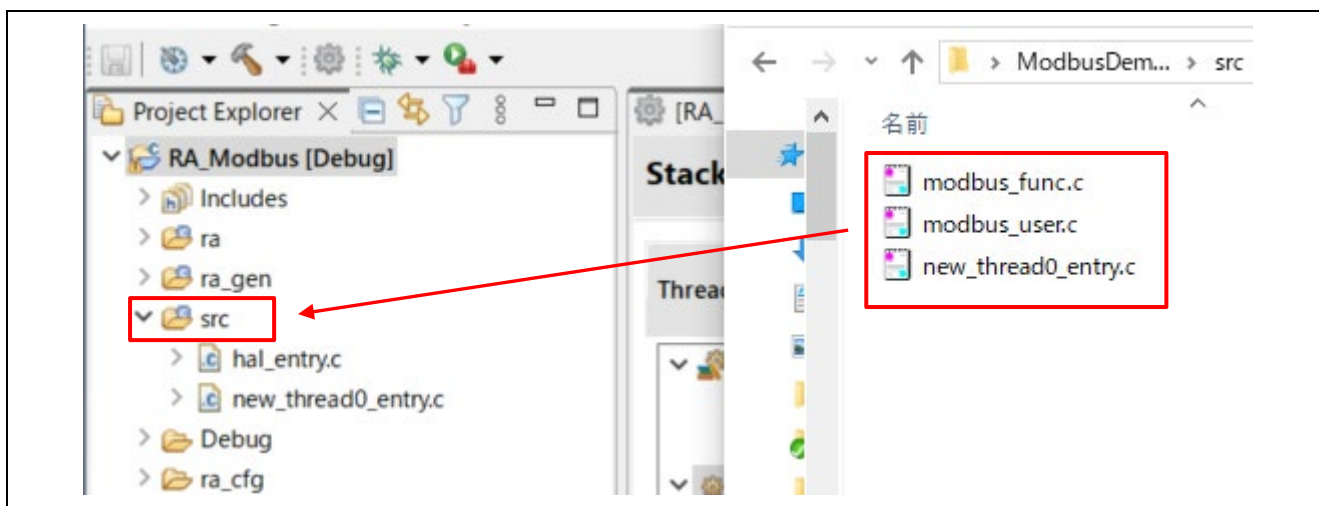
「Pins」 → 「Ports」 → 「P5」 → 「P514」 → 「Mode」 を 「Output mode (Initial High)」 に変更します。

The screenshot displays the Pin Configuration tool interface. On the left, the 'Pin Selection' pane shows a tree view of pins under 'P5', with 'P514' selected and highlighted. A red box is drawn around 'P514'. A red arrow points from this box to the 'Mode' field in the 'Pin Configuration' pane on the right. In the 'Pin Configuration' pane, the 'Mode' field is set to 'Output mode (Initial High)', which is also highlighted with a red box. Other fields in the 'Pin Configuration' pane include 'Symbolic Name' (ETH_RSTN), 'Pull up/down' (None), 'IRQ' (None), 'Output Type' (CMOS), 'Drive Capacity' (L), 'Input Latch' (None), and 'Input/Output' (P514, GPIO). The bottom navigation bar shows the 'Pins' tab selected, with a red box around it. Other tabs include Summary, BSP, Clocks, Interrupts, Event Links, Linker Sections, Stacks, and Components.

- コード生成
プロジェクトコンテンツの生成でコードを生成します。



- Modbus サンプルアプリケーションの追加
サンプルプログラムパッケージの src フォルダ以下の modbus_func.c、modbus_user.c、new_thread0_entry.c をプロジェクトの src フォルダに上書きコピーします。

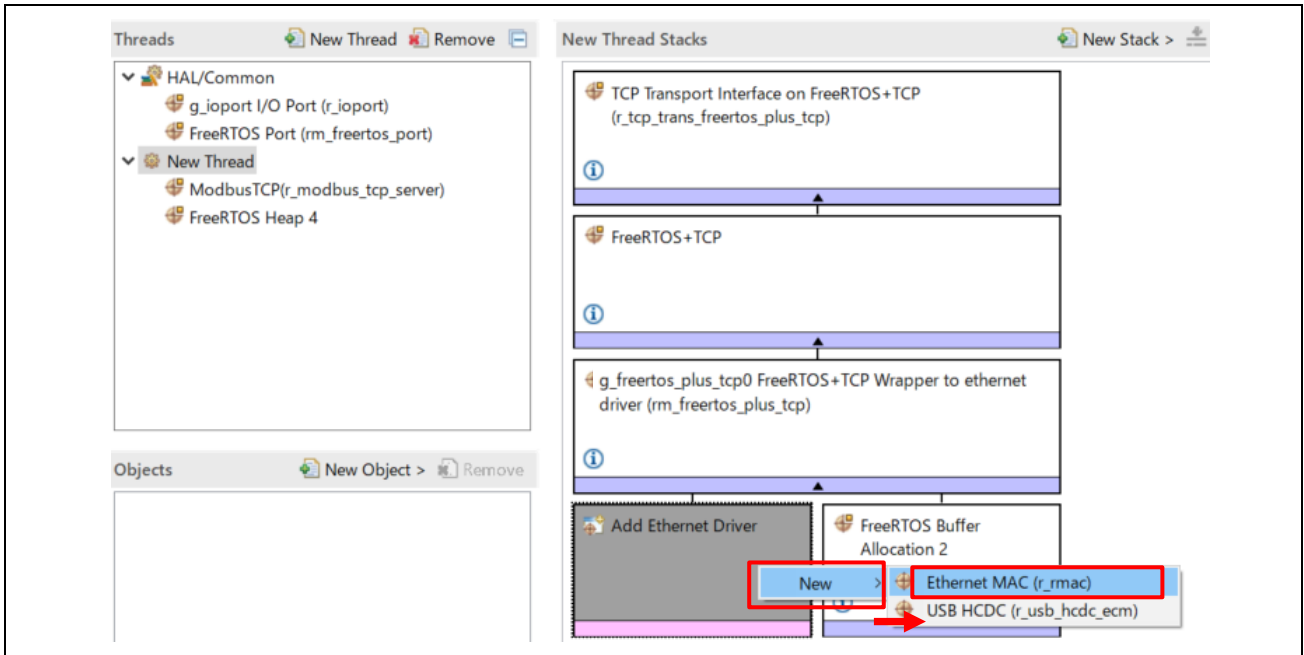


6.2.7 EK-RA8T2 用作成手順

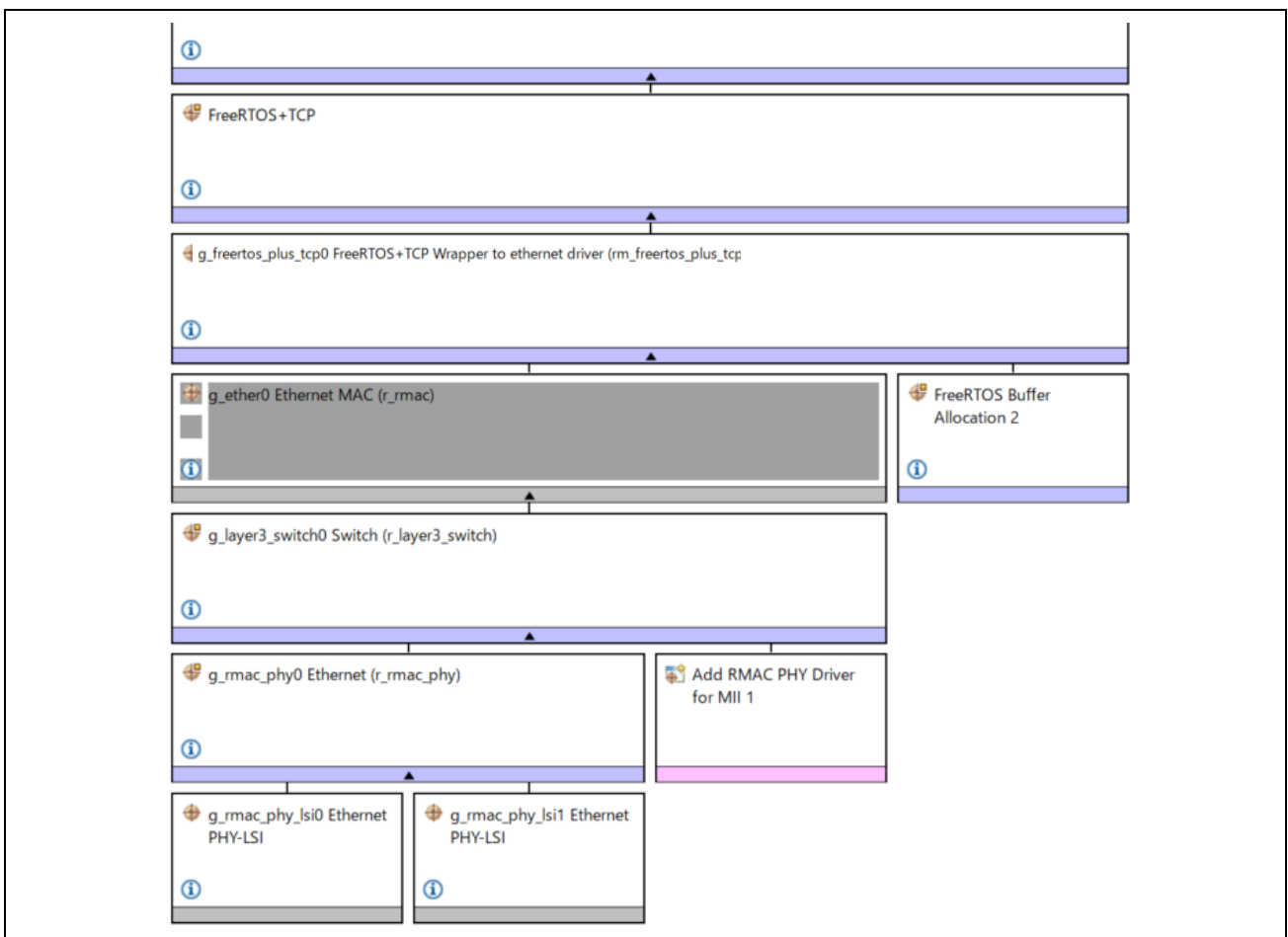
EK-RA8T2用の作成手順について説明します。

1. Ethernet Driver の追加

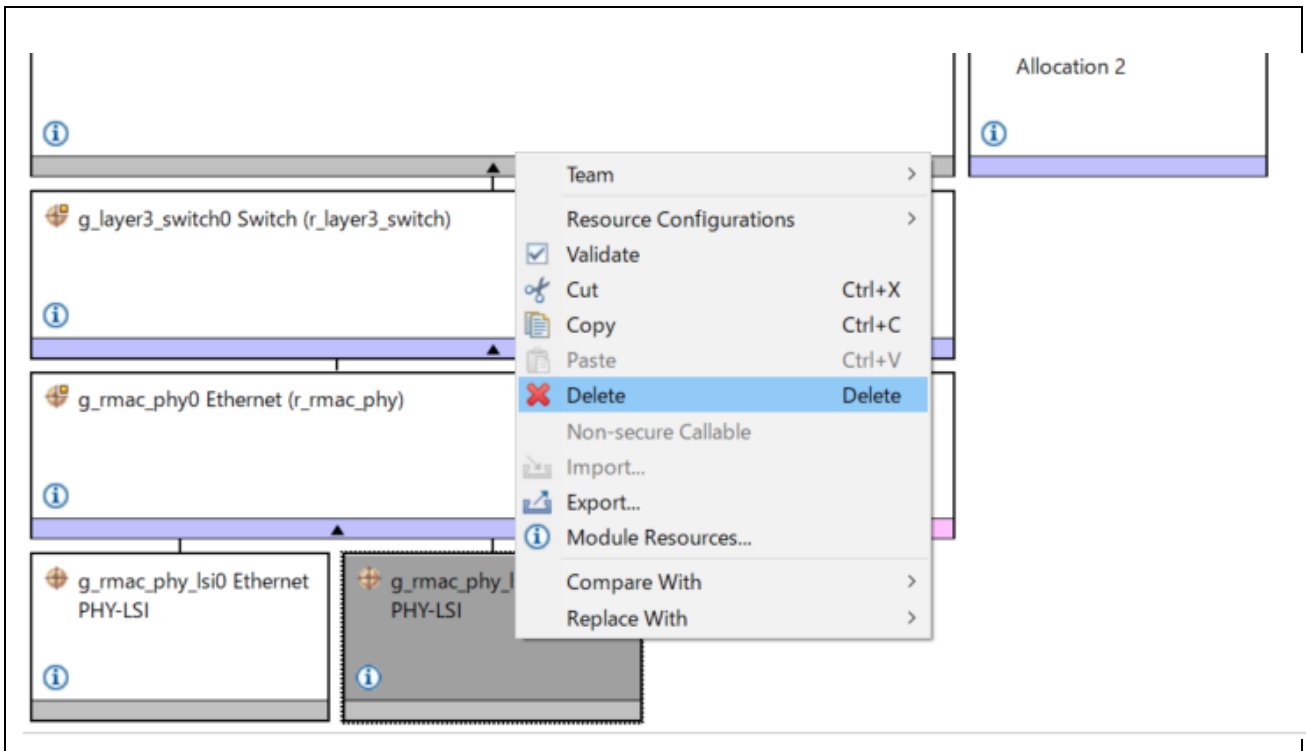
「Add Ethernet Driver」に、「New」→「Ethernet (r_rmac)」を追加します。



以下のようにスタックが構成されます。

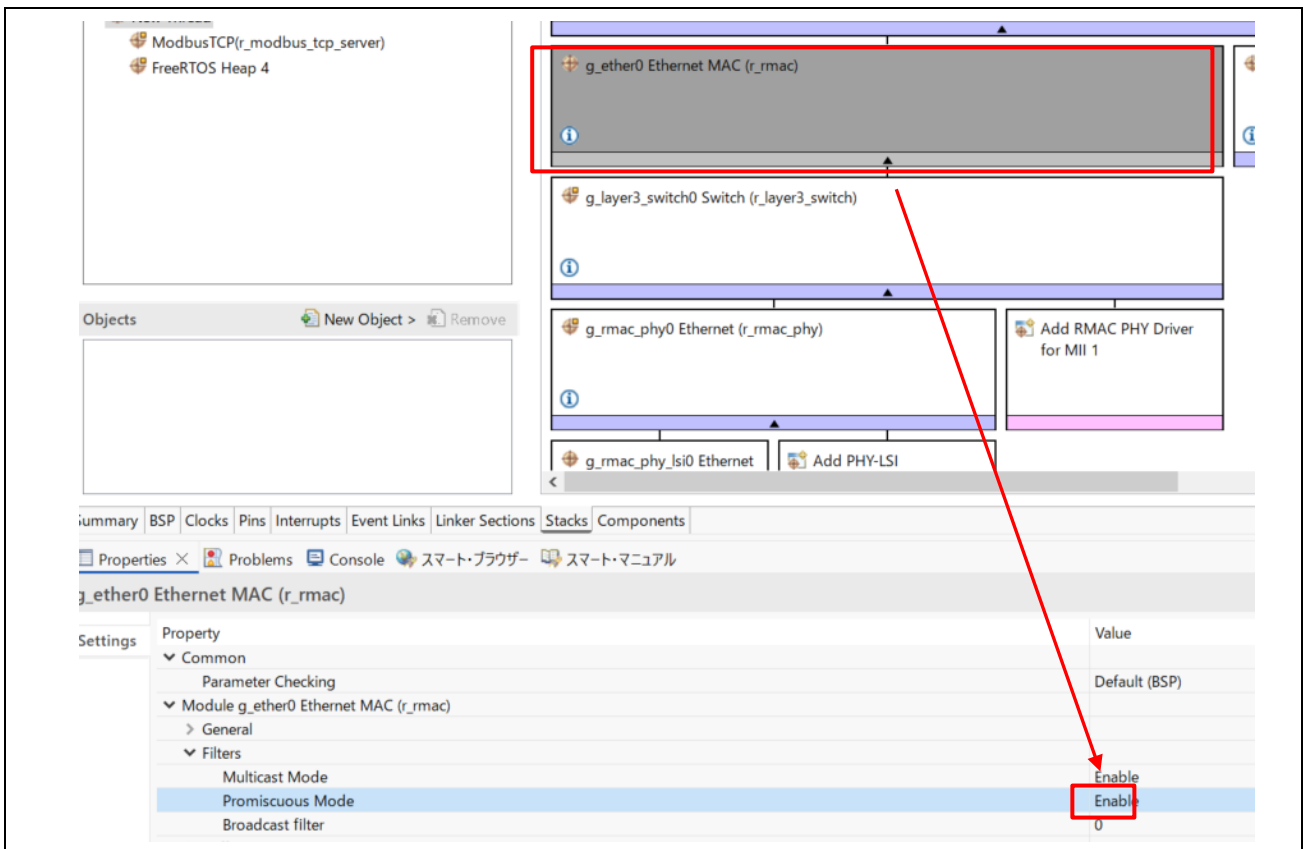


「g_rmac_phy_lsi1 Ethernet PHY-LSI」で右クリックし、[Delete]を選択後、「Remove Stack Elements」ポップアップの「OK」をクリックします。



2. r_rmac の設定

「Stacks」→「g_ether0 Ethernet MAC (r_rmac)」→「Module g_ether0 Ethernet MAC (r_rmac)」→「Filters」の「Promiscuous Mode」を「Enable」に変更します。



3. r_layer3_switch の設定

「Stacks」 → 「g_layer3_switch0 Switch (r_layer3_switch)」 → 「Common」 の 「gPTP enable」 を以下の値に変更します。

gPTP enable : **Disabled**

The screenshot shows the IDE interface with the component tree on the left and the properties table at the bottom. The component 'g_layer3_switch0 Switch (r_layer3_switch)' is selected in the tree. The properties table below shows the following configuration:

| Property | Value |
|--|-----------------|
| ▼ Common | |
| Parameter Checking | Default (BSP) |
| Available queue num | 4 |
| gPTP enable | Disabled |
| Time Aware Shaper | Disabled |
| ▼ Module g_layer3_switch0 Switch (r_layer3_switch) | |

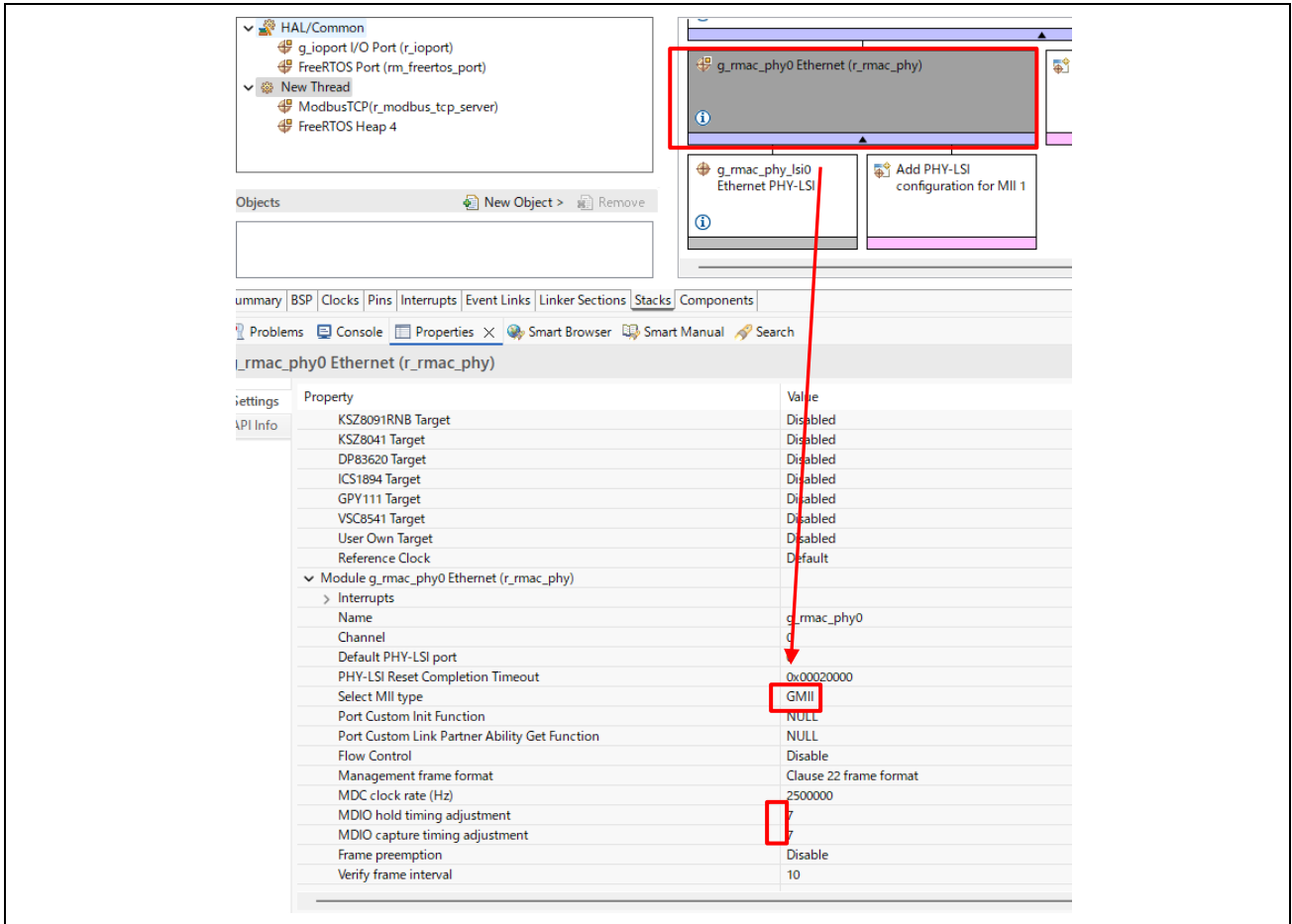
4. r_rmac_phy の設定

「Stacks」 → 「g_mac_phy0 Ethernet (r_rmac_phy)」 → 「Module g_mac_phy0 Ethernet (r_rmac_phy)」 の「Select MII type」と「MDIO hold timing adjustment」と「MDIO capture timing adjustment」を以下の値に変更します。

Select MII type : **GMII**

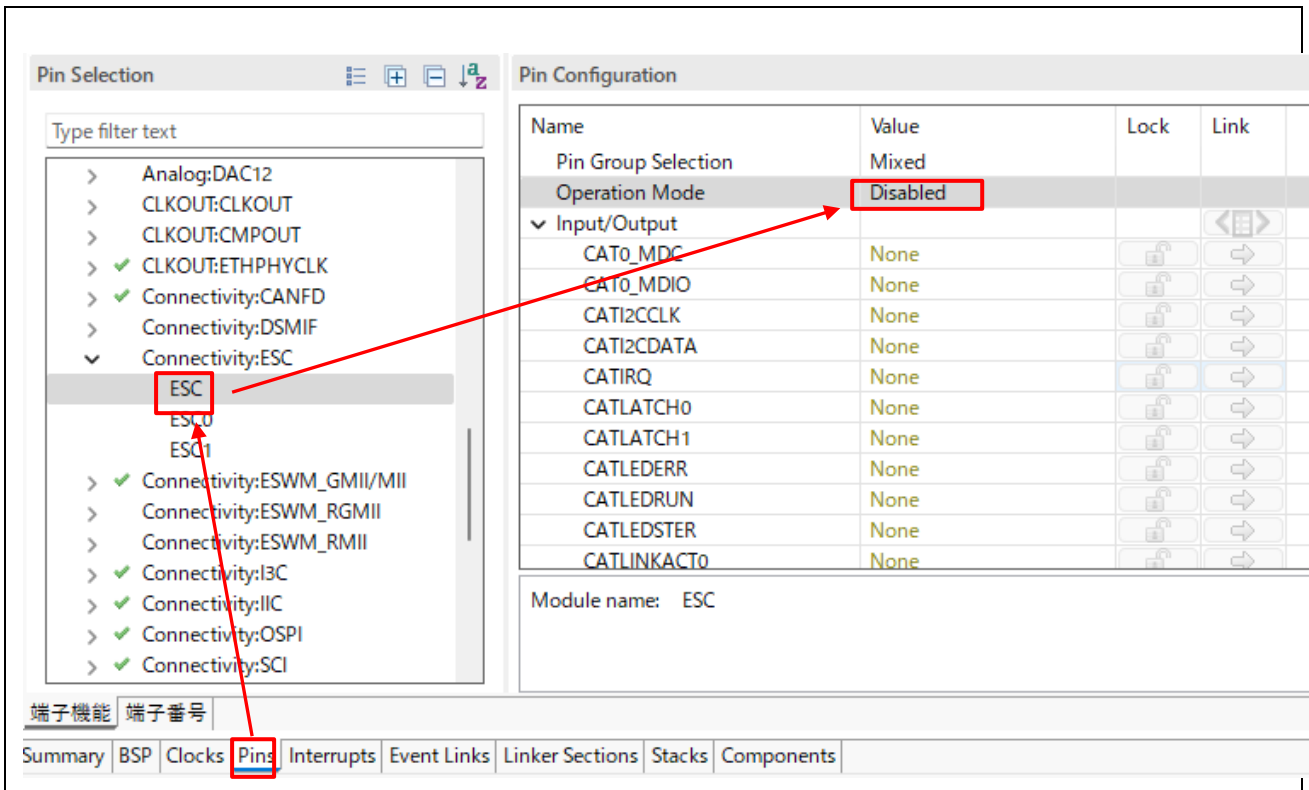
MDIO hold timing adjustment : **7**

MDIO capture timing adjustment : **7**



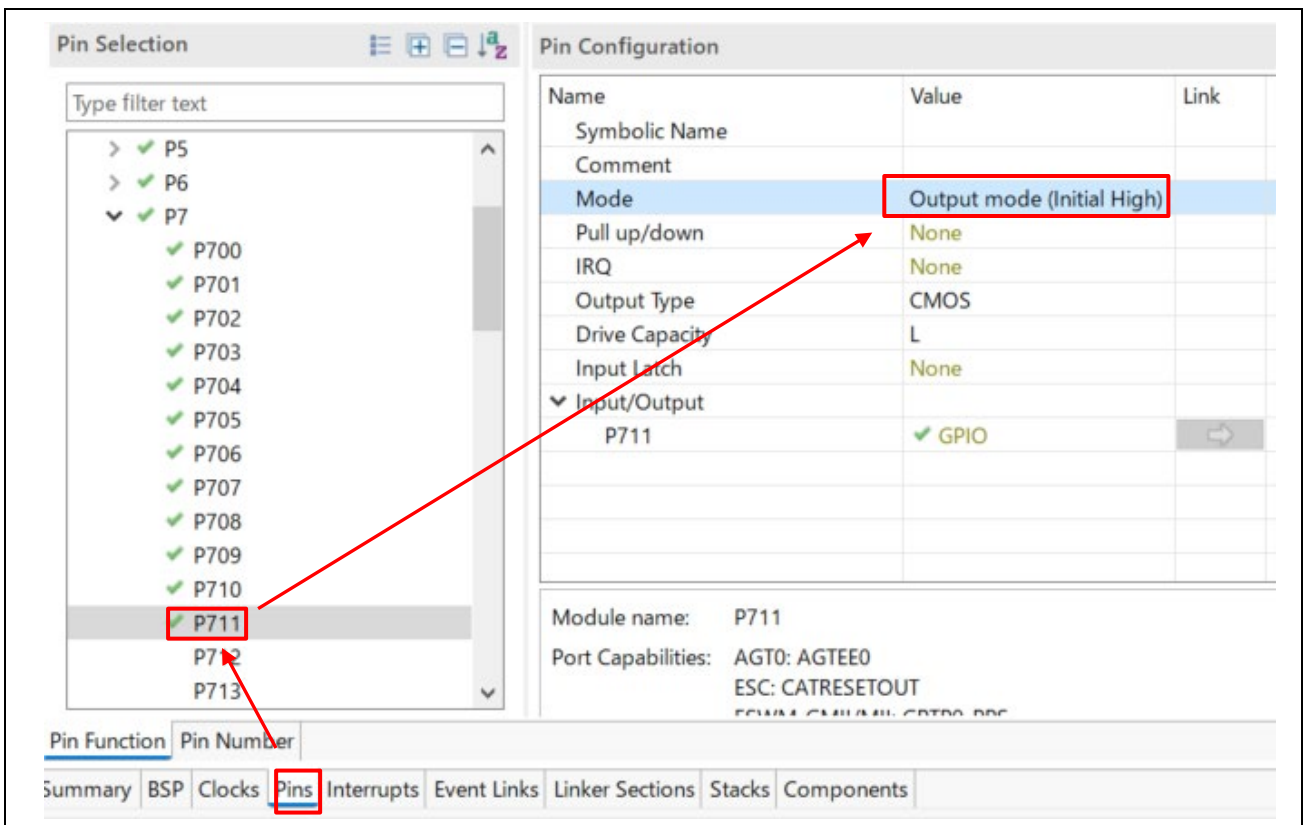
5. ESWM 端子の設定

「Pins」 → 「Peripherals」 → 「Connectivity:ESC」 → 「ESC」 の「Operation Mode」を「Disabled」に変更します。



6. PHY Reset 端子の設定

「Pins」 → 「Ports」 → 「P7」 → 「P711」 → 「Mode」を「Output mode (Initial High)」に変更します。



7. クロックの設定

「Clocks」の「ESWCLK Src」、「ESWPHYCLK Src」、「ETHPHYCLK Src」、「ETHPHYCLK Div」を以下の値に変更します。

ESWCLK Src : **PLL1P**

ESWPHYCLK Src : **PLL1P**

ETHPHYCLK Src : **PLL1R**

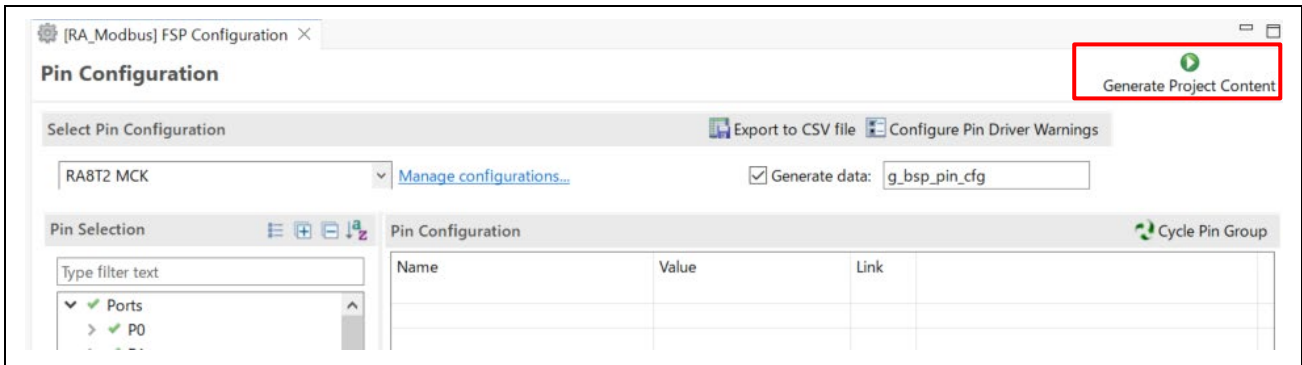
ETHPHYCLK Div : / **16**

The screenshot displays the 'Clocks Configuration' window. The interface includes a 'Generate Project Content' button and a 'Restore Defaults' button. The configuration is organized into a tree structure with the following settings:

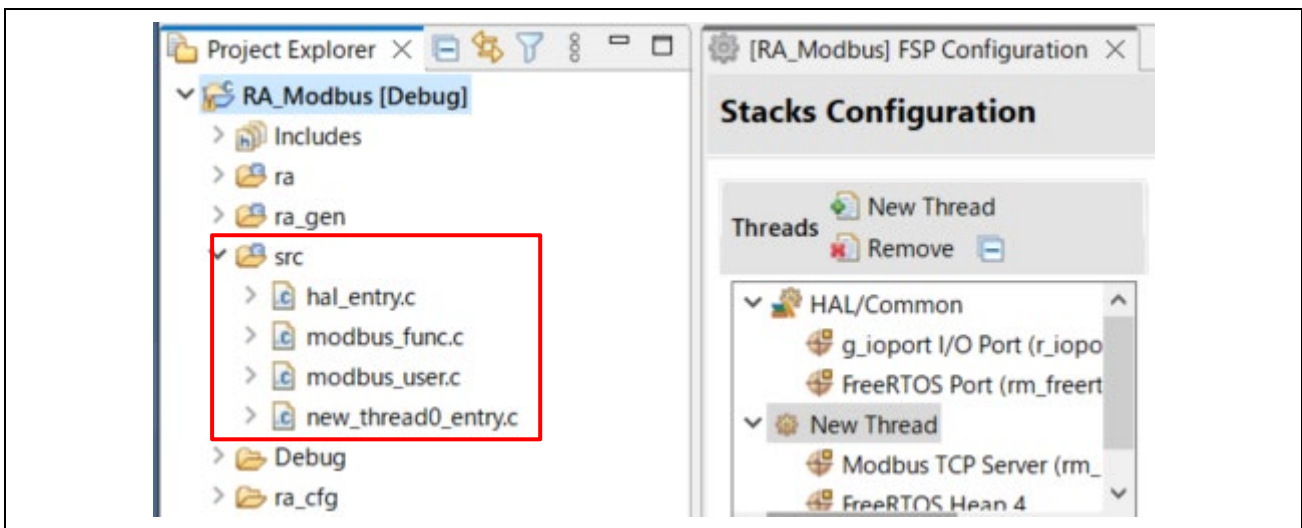
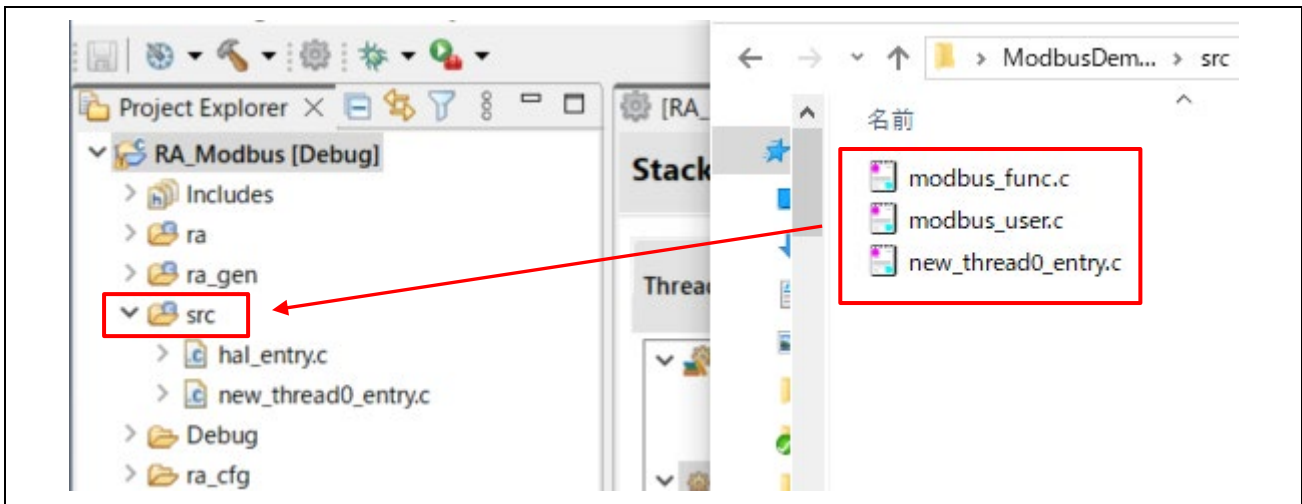
- I3CCLK Disabled
- USBCLK Disabled
- OCTACLK Disabled
- ADCCLK Disabled
- ESWCLK Src: PLL1P**
- ESWPHYCLK Src: PLL1**
- ETHPHYCLK Src: PLL1R**
- ESCCLK Disabled
- DSMIFCLK Disabled

The 'ETHPHYCLK Div /16' setting is also highlighted with a red box. The bottom navigation bar shows 'Summary', 'BSP', 'Clocks', 'Pins', 'Interrupts', 'Event Links', 'Linker Sections', 'Stacks', and 'Components'. A red arrow points to the 'Clocks' tab.

- コード生成
プロジェクトコンテンツの生成でコードを生成します。



- Modbus サンプルアプリケーションの追加
サンプルプログラムパッケージの src フォルダ以下の modbus_func.c、modbus_user.c、new_thread0_entry.c をプロジェクトの src フォルダに上書きコピーします。



7. Modbus サンプルプロジェクトの実行

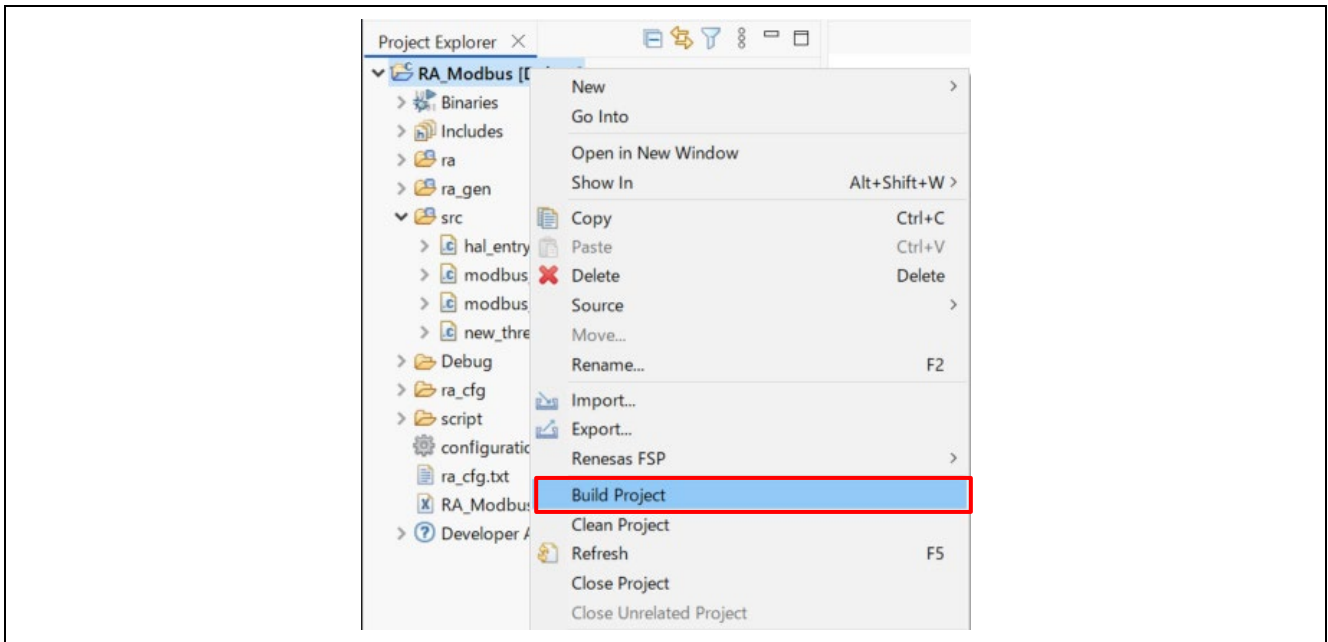
この章では、Modbus サンプルプロジェクトを実行する手順について説明します。

事前に「5. 評価ボードの設定と接続」を参照し、ハードウェアの接続を完了してください。

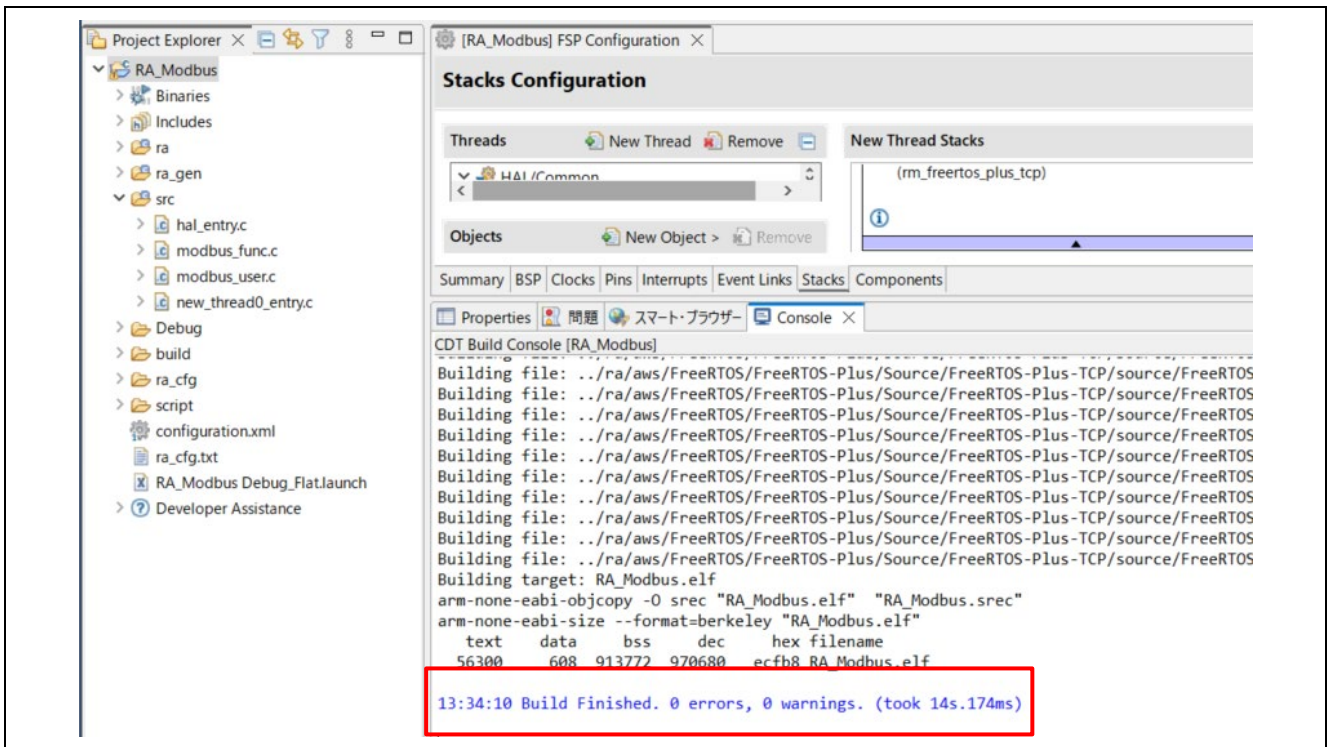
また、「6. Modbus サンプルプロジェクトの構築」を参照し、Modbus サンプルプロジェクトを用意してください。

1. ビルド実行

[Project Explorer]ビューで、ビルドするプロジェクトのノードを右クリックし、 [Build Project]を選択します。



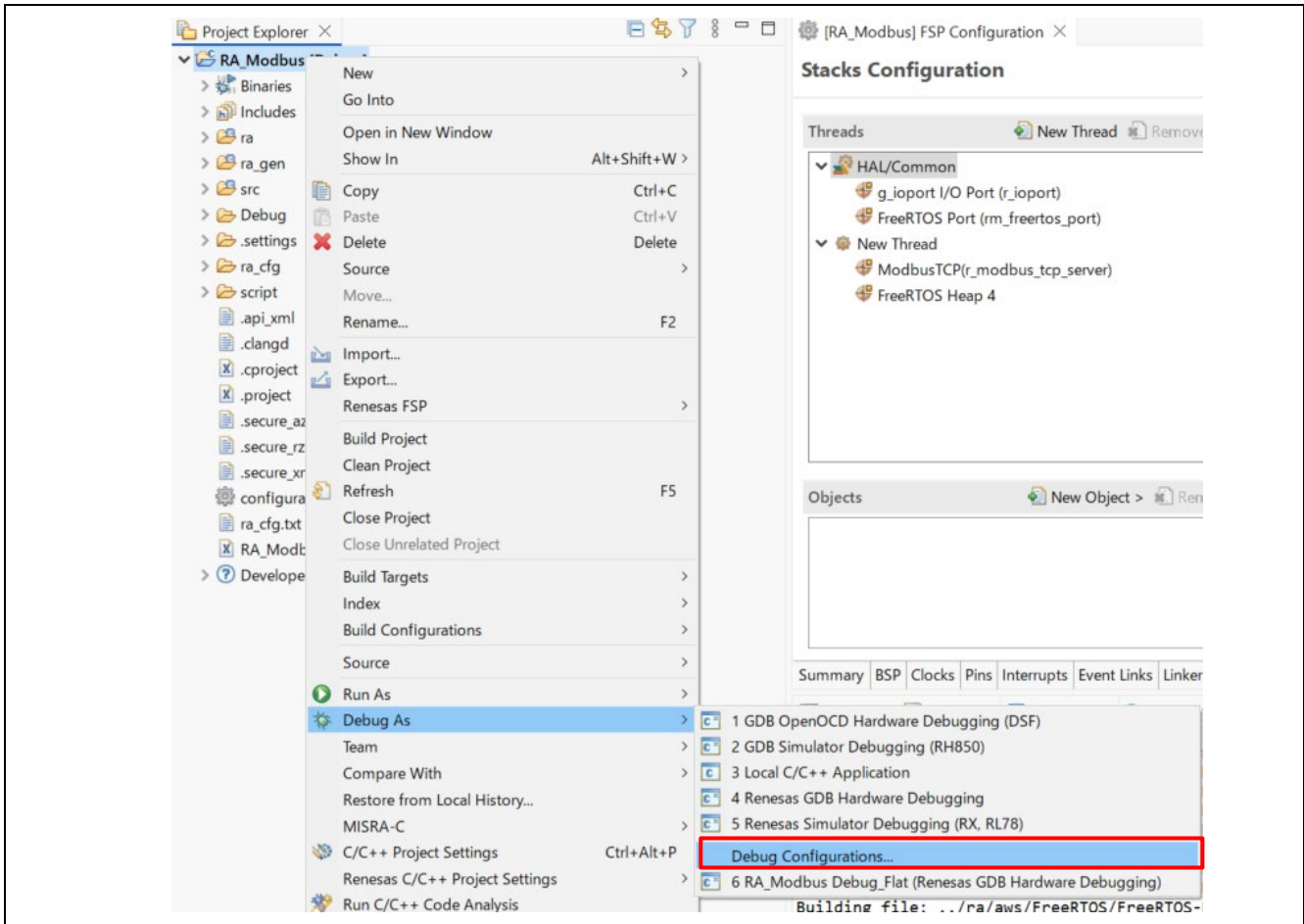
このとき、ビルドエラーがないことを確認してください。



2. アプリケーションのダウンロードとデバッガの実行

以下の手順でデバッグを開始します。

[Project Explorer]ビューで、デバッグするプロジェクトのノードを右クリックし、[Debug As]→[Debug Configurations]を選択します。

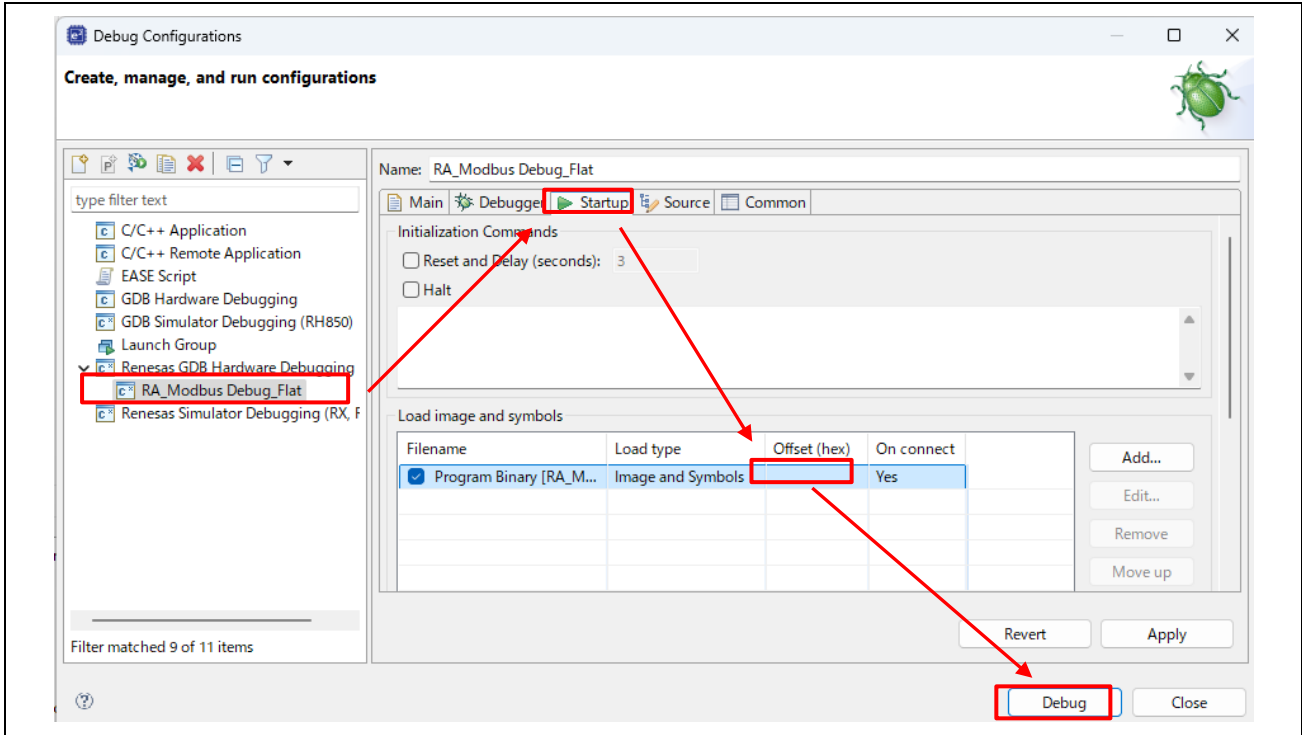


3. プログラムのダウンロード

Toolchain が Arm Compiler の場合 :

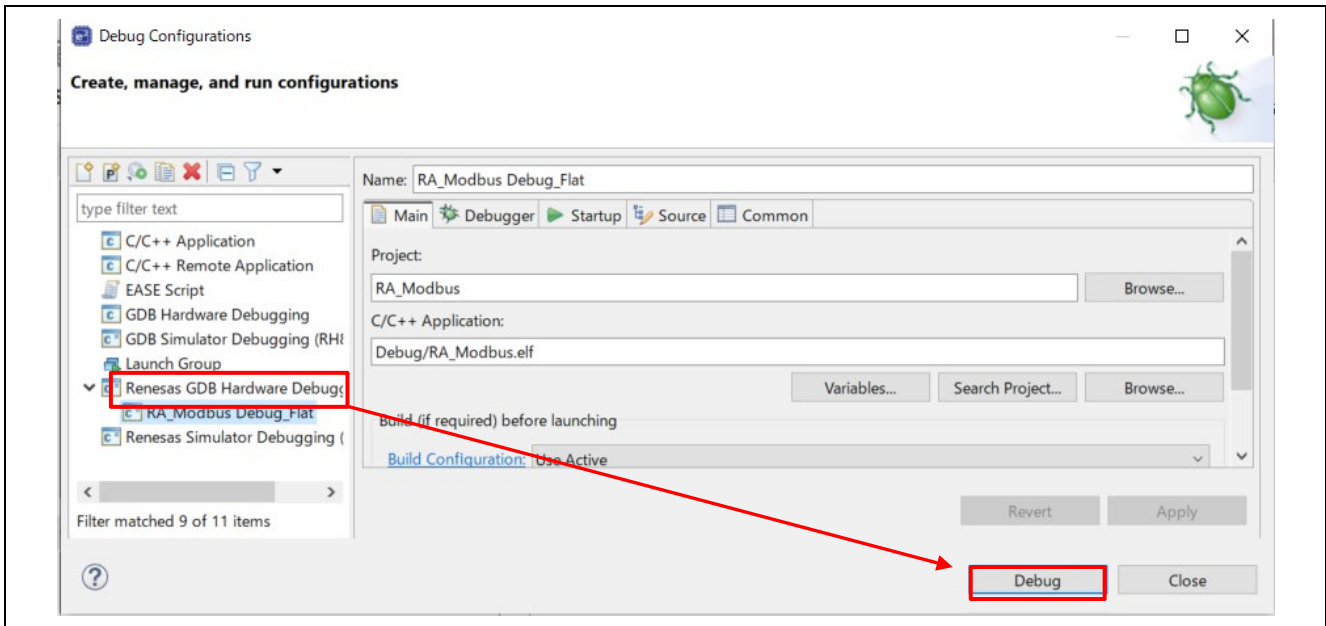
[Renesas GDB Hardware Debugging] → [RA_Modbus Debug_Flat]を選択し、[Startup]タブを選択します。

[Load image and symbols]の[Offset (hex)]値"0"を削除し、[Debug]を押します。

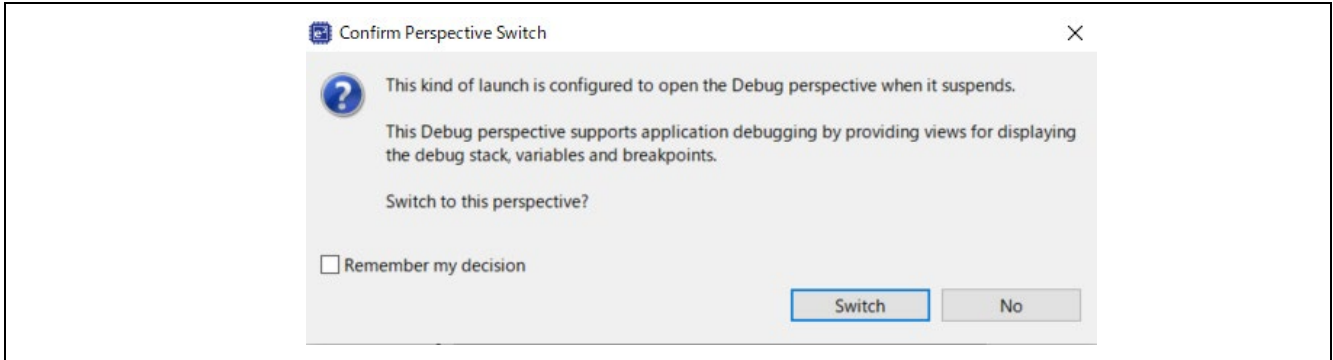


Toolchain が Arm Compiler 以外の場合 :

[Renesas GDB Hardware Debugging] → [RA_Modbus Debug_Flat]を選択し、[Debug]を押します。



以下のダイアログが表示されるので、デバッグ画面に切り替えます。

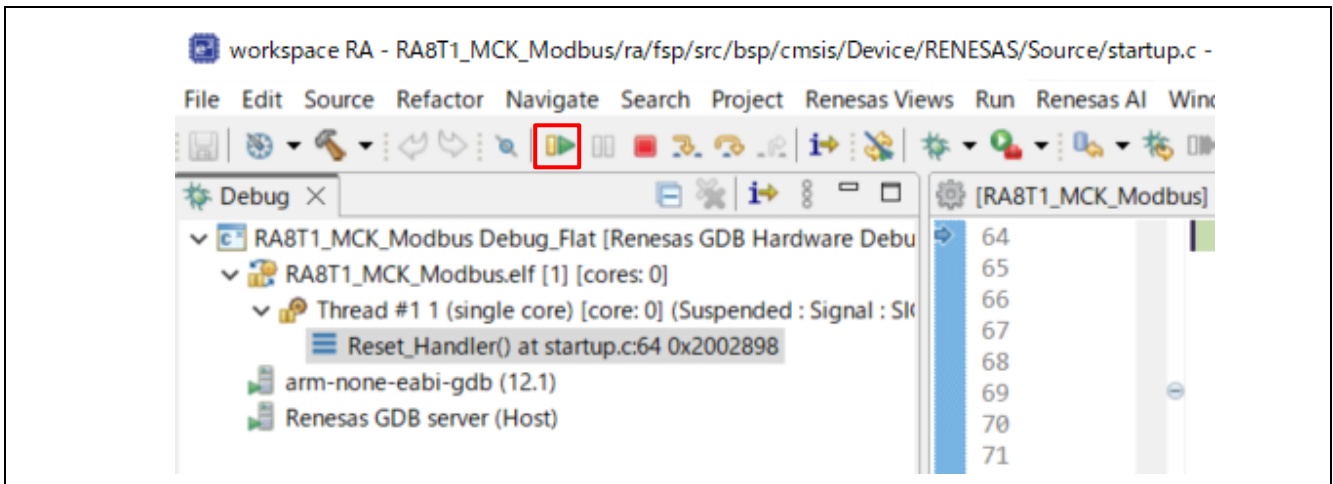


4. プログラムの開始

"Resume" ボタンを押します。

デバッグが開始されると、プログラムは「main.c;」で中断されます。

もう一度「Resume」ボタンを押してください。プログラムが実行されます。



8. Modbus デモアプリケーションを用いた Modbus 通信デモ

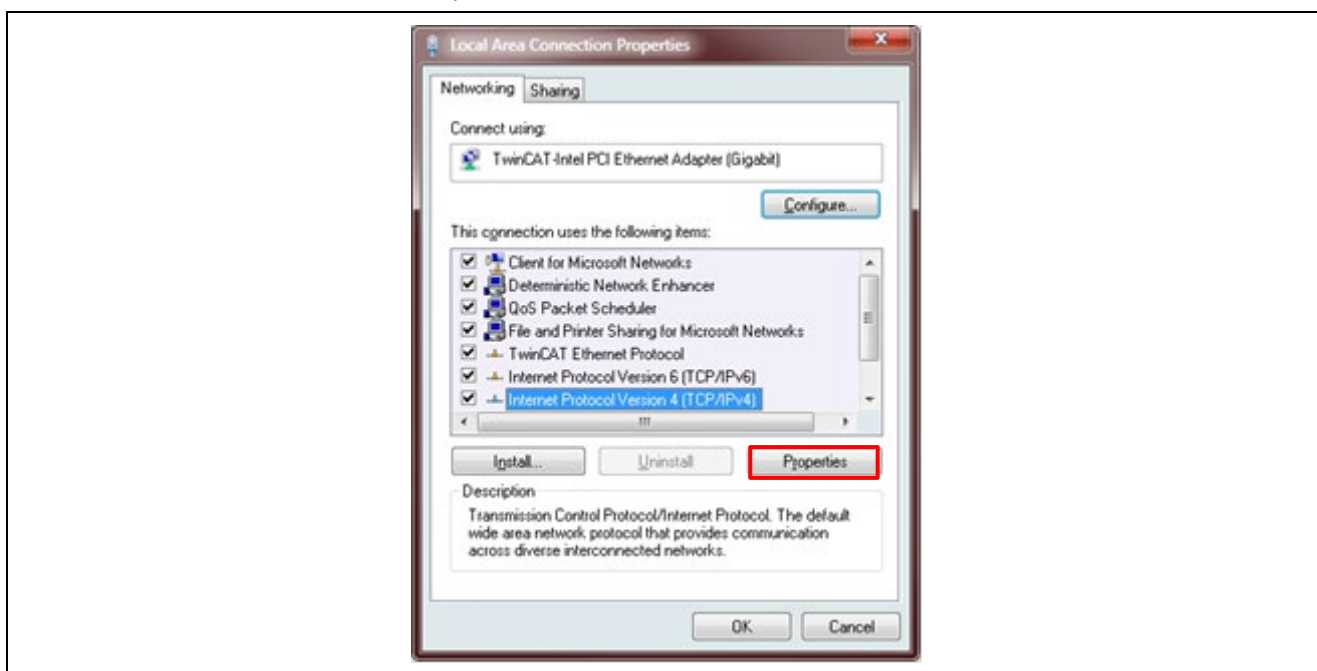
この章では、Modbus デモアプリケーションを使用して、Modbus サンプルアプリケーションのデモ動作を確認する手順を説明します。Modbus プロトコルスタックのコンフィグレーションについては「[9.1. Appendix A: Modbus Protocol Stack Configuration](#)」を参照してください。

8.1 IP アドレスの設定

Modbus サンプルアプリケーションを実行するには、クライアントである Modbus デモアプリケーションを実行する PC の IP アドレスを評価ボードと同じドメインに設定する必要があります。

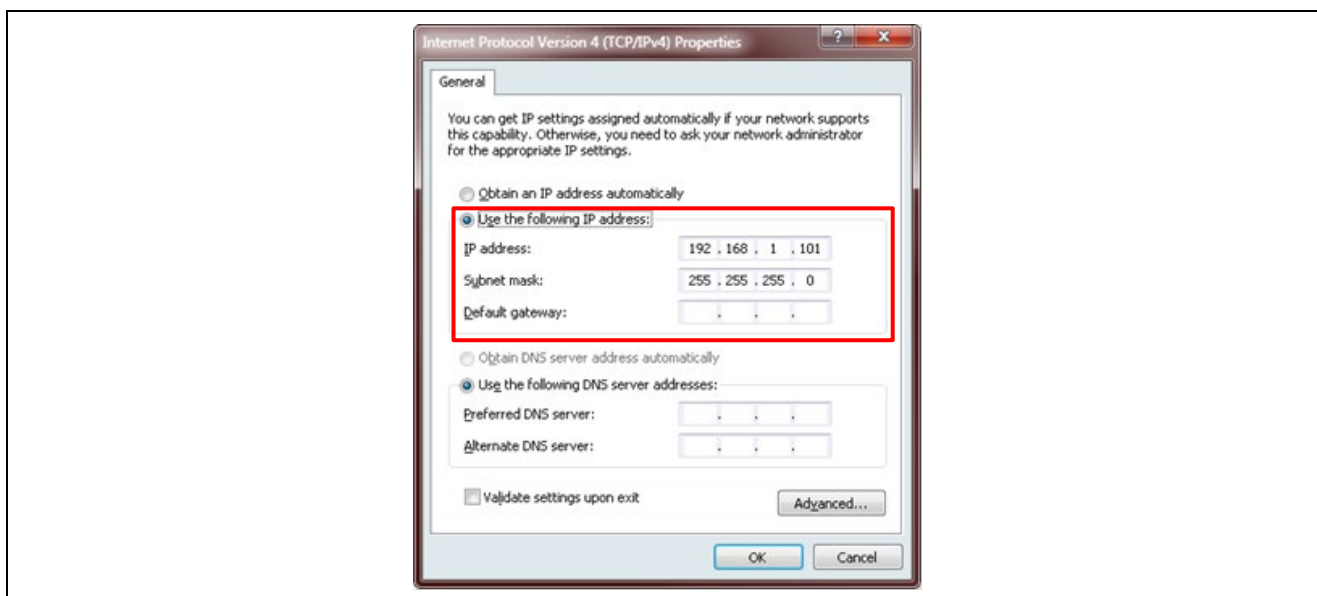
1. ネットワーク接続リストを開きます。

「Control panel」 → 「Network and Sharing Center」 → 「Change adapter settings」
ローカルエリア接続をダブルクリック（または右クリック）し、「Properties」を選択します。
「TCP/IPv4」を選択し、「Properties」ボタンを押します。



2. IP アドレスとサブネットマスクを設定します。

IP アドレス : 192.168.1.101, サブネットマスク : 255.255.255.0



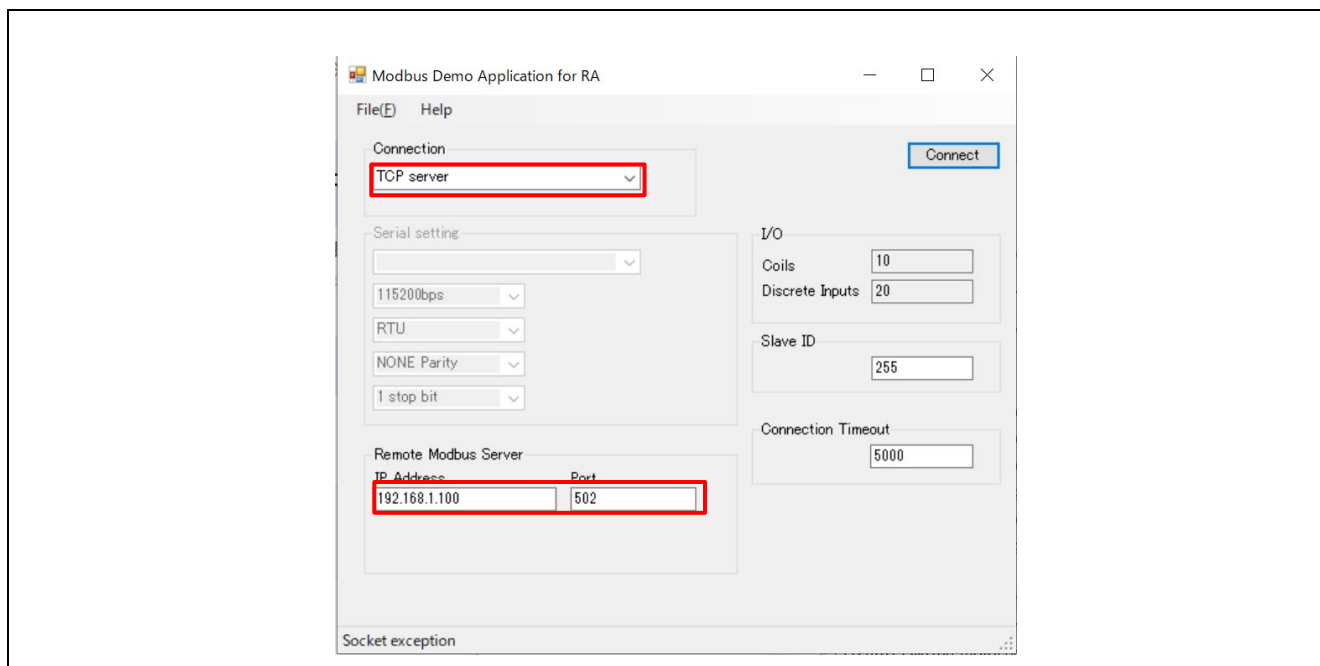
8.2 Modbus デモアプリケーションの設定

このサンプルプログラムパッケージに含まれている「ModbusDemoApplication.exe」を起動し、以下の設定をします。

Connection : **TCP server**

IP Address : Modbus TCP サーバーの IP アドレス (例: 「192.168.1.100」)

Port : ポート番号 (例: 「502」)



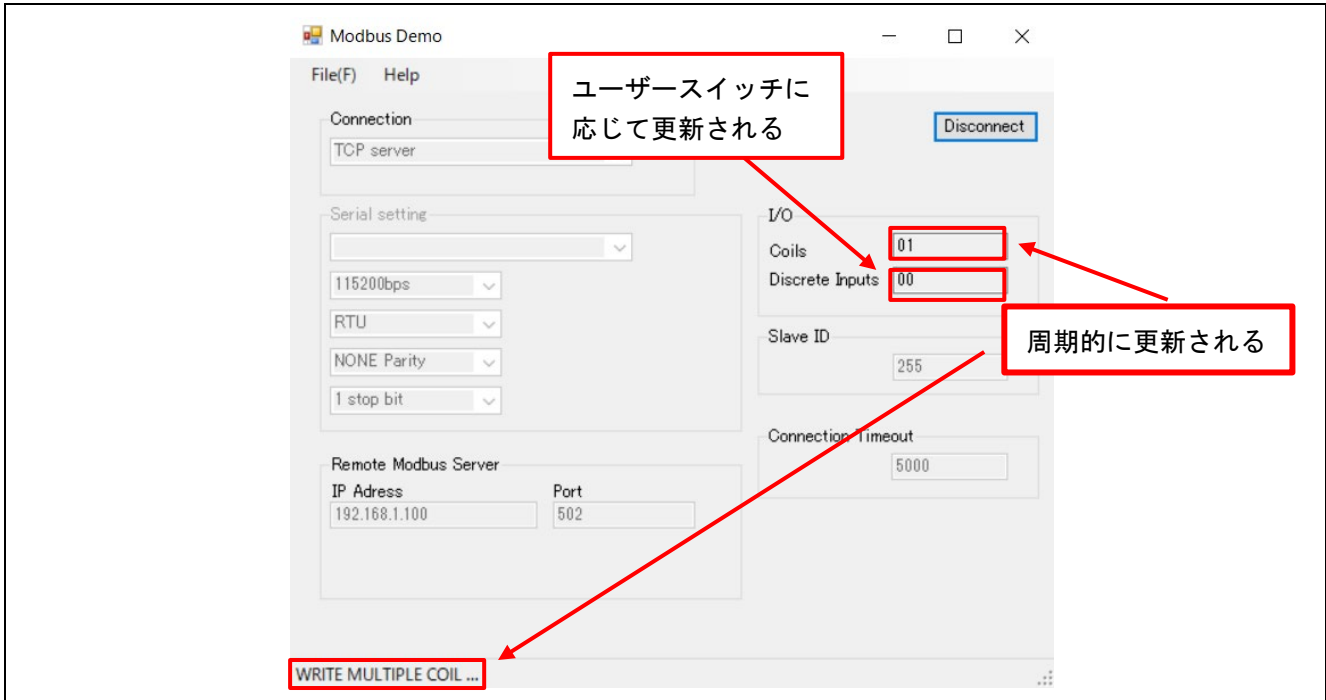
8.3 Modbus デモアプリケーションの仕様

Modbus TCPプロトコルを介してPCと通信することで、LEDの点滅を動的に制御します。

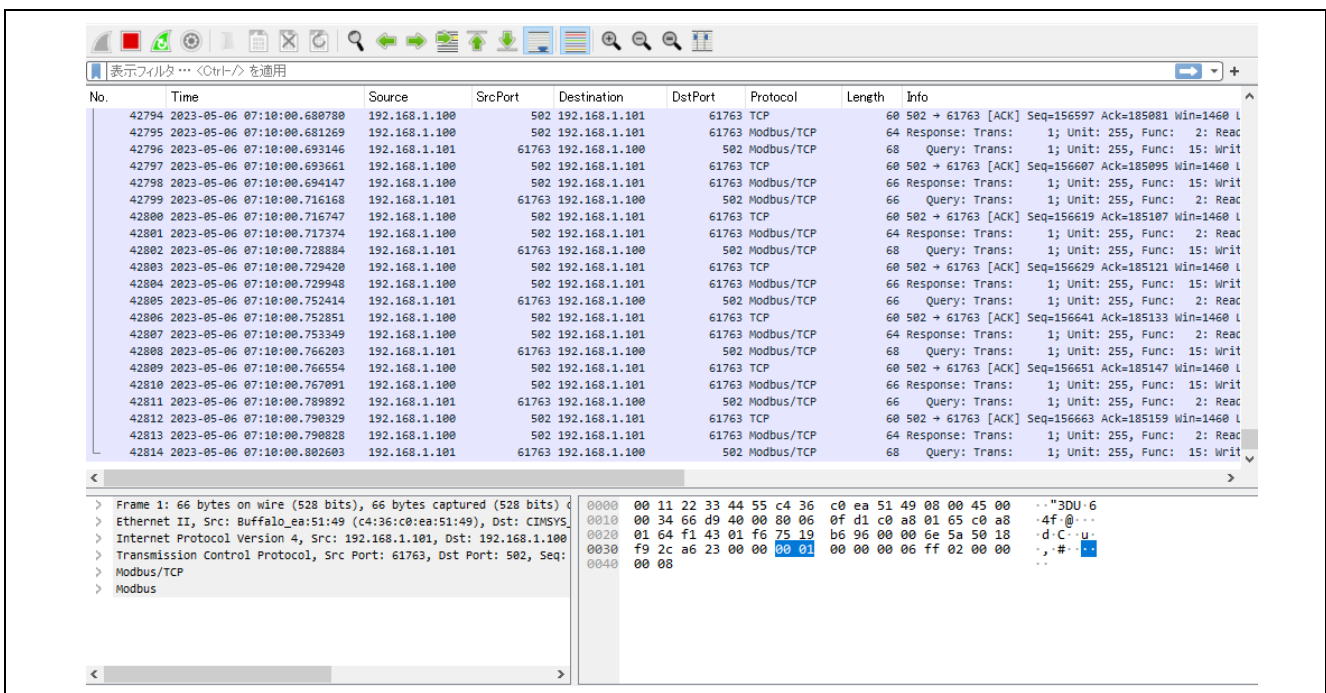
この制御には、ReadコイルコマンドとWriteコイルコマンドが使用されます。

「Connect」 ボタンをクリック後、LED1～3が周期的に点滅します。

「9.4.2 User-Defined functions」に記載されているユーザースイッチの ON/OFF に応じて「Discrete Inputs」が更新されます。



Wireshark などのパケット解析ツールを使用すると、以下のように Modbus の通信状況を確認できます。



9. Appendix

9.1 Appendix A: Modbus Protocol Stack Configuration

Modbus プロトコルスタックの FSP コンフィグレーションを以下に記述します。

| Configuration | Options | Default | Description |
|---------------------------|--|---------------|---|
| Common | | | |
| Parameter Checking | <ul style="list-style-type: none"> • Default (BSP) • Enable • Disable | Default (BSP) | Enabled を選択した場合、パラメーター チェックのコードがビルドに含まれます。 |
| Accept Task Stack Size | 有効な値は 0x400 以上です | 0x400 | Accept Task スタックサイズ。有効な値は 0x400 以上です。 |
| Accept Task Priority | 有効な値の範囲は 0 から (Max Priorities - 1) です | 2 | Accept Task 優先度。有効な値の範囲は 0 から (Max Priorities - 1) です。また、Accept Task、Receive Task、Service Task の優先度を同じにしてください。 |
| Receive Task Stack Size | 有効な値は 0x400 以上です | 0x400 | Receive Task スタックサイズ。有効な値は 0x400 以上です。 |
| Receive Task Priority | 有効な値の範囲は 0 から (Max Priorities - 1) です | 2 | Receive Task 優先度。有効な値の範囲は 0 から (Max Priorities - 1) です。また、Accept Task、Receive Task、Service Task の優先度を同じにしてください。 |
| Service Task Stack Size | 有効な値は 0x400 以上です | 0x400 | Service Task スタックサイズ。有効な値は 0x400 以上です。 |
| Service Task Priority | 有効な値の範囲は 0 から (Max Priorities - 1) です | 2 | Service Task 優先度。有効な値の範囲は 0 から (Max Priorities - 1) です。また、Accept Task、Receive Task、Service Task の優先度を同じにしてください。 |
| Maximum Number of Clients | 有効な値は 1 から 3 です | 3 | クライアントの最大接続ソケット数。有効な値は 1 から 3 です。 |
| Receive Queue Length | 有効な値は 8 以上です | 8 | タスク間でデータを渡すキューの長さ。有効な値は 8 以上です。 |
| Server ID | 有効な値は 1 から 255 です | 255 | Modbus サーバー ID。有効な値は 1 から 255 です。 |

| Configuration | Options | Default | Description |
|--|--|------------------------|--|
| Module ModbusTCP(r_modbus_tcp_server) | | | |
| Name | 名前は有効な C Symbol である必要があります | g_modbus_tcp_server0 | モジュール名 |
| Callback for Function Code | 名前は有効な C Symbol である必要があります | function_code_callback | 「Function Code」のコールバック関数名を入力してください。 |
| Additional Port Number | 有効な値の範囲は 0 から 65535 です。また、このプロパティでは、Modbus TCP サーバーのデフォルトのポート番号「502」を指定しないでください | 0 | 追加ポート番号。 Modbus TCP サーバーのデフォルトポート「502」以外のポート番号を指定してください。 「502」以外のポート番号を使用しない場合は、0 を指定してください。 |
| IP List Status | <ul style="list-style-type: none"> ・ Disable ・ Enable | Enable | IP リストの有効 / 無効。 IP リストを使用する場合は、“Enable” を選択します。 注 1 |
| IP List Mode | <ul style="list-style-type: none"> ・ BlackList ・ WhiteList | WhiteList | “IP List Status”が “Enable” の場合は、選択したオプションが有効になります。 注 1 |
| IP Addresses | 0.0.0.0 ~ 255.255.255.255 の範囲で有効な IP アドレスを入力し、各 IP アドレスはカンマで区切る必要があります | 192.168.1.101 | IP リストに登録する IP アドレスを 1 つ以上入力します。 注 1 |

注 1: 詳細は「[9.2. Appendix B: IP List related Parameters](#)」を参照

9.2 Appendix B: IP List related Parameters

IP List Status、IP List Mode、IP Addresses は IP リスト関連のパラメーターです。

「IP リストを使用しない場合」、「IP リストを WhiteList として使用する場合」、「IP リストを BlackList として使用する場合」の各コンフィグレーションの設定を以下に記述します。

- IP リストを使用しない場合
IP List Status: Disable
IP List Mode: 任意の値 (IP List StatusがDisableのため本コンフィグレーションは無効)
IP Addresses: 任意の値 (IP List StatusがDisableのため本コンフィグレーションは無効)
- IP リストを WhiteList として使用する場合
IP List Status: Enable
IP List Mode: WhiteList
IP Addresses: WhiteListとして登録する任意のIPアドレス
「[8. Modbusデモアプリケーションを用いたModbus通信デモ](#)」の手順で動作確認する場合は"192.168.1.101"を設定してください。
- IP リストを BlackList として使用する場合
IP List Status: Enable
IP List Mode: BlackList
IP Addresses: BlackListとして登録する任意のIPアドレス
「[8. Modbusデモアプリケーションを用いたModbus通信デモ](#)」の手順で動作確認する場合は"192.168.1.101"以外のIPアドレスを設定してください。

IP Addresses パラメーターに登録する IP アドレスが複数の場合、IP アドレスを以下のようにカンマ(",")で区切ってください。

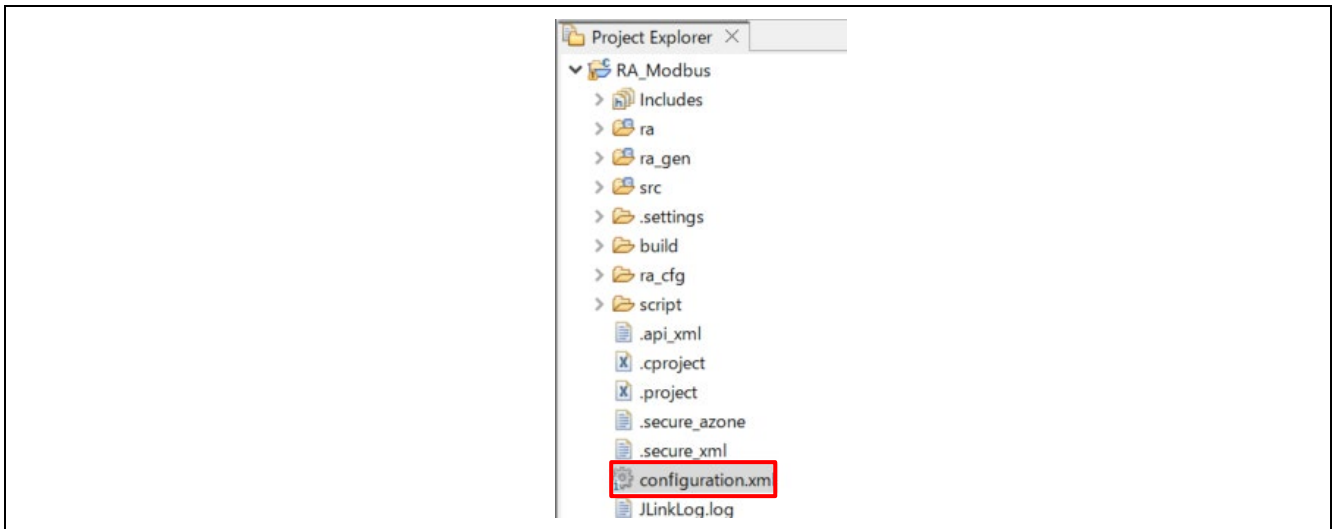
例 :

192.168.1.101,192.168.1.102,192.168.1.103

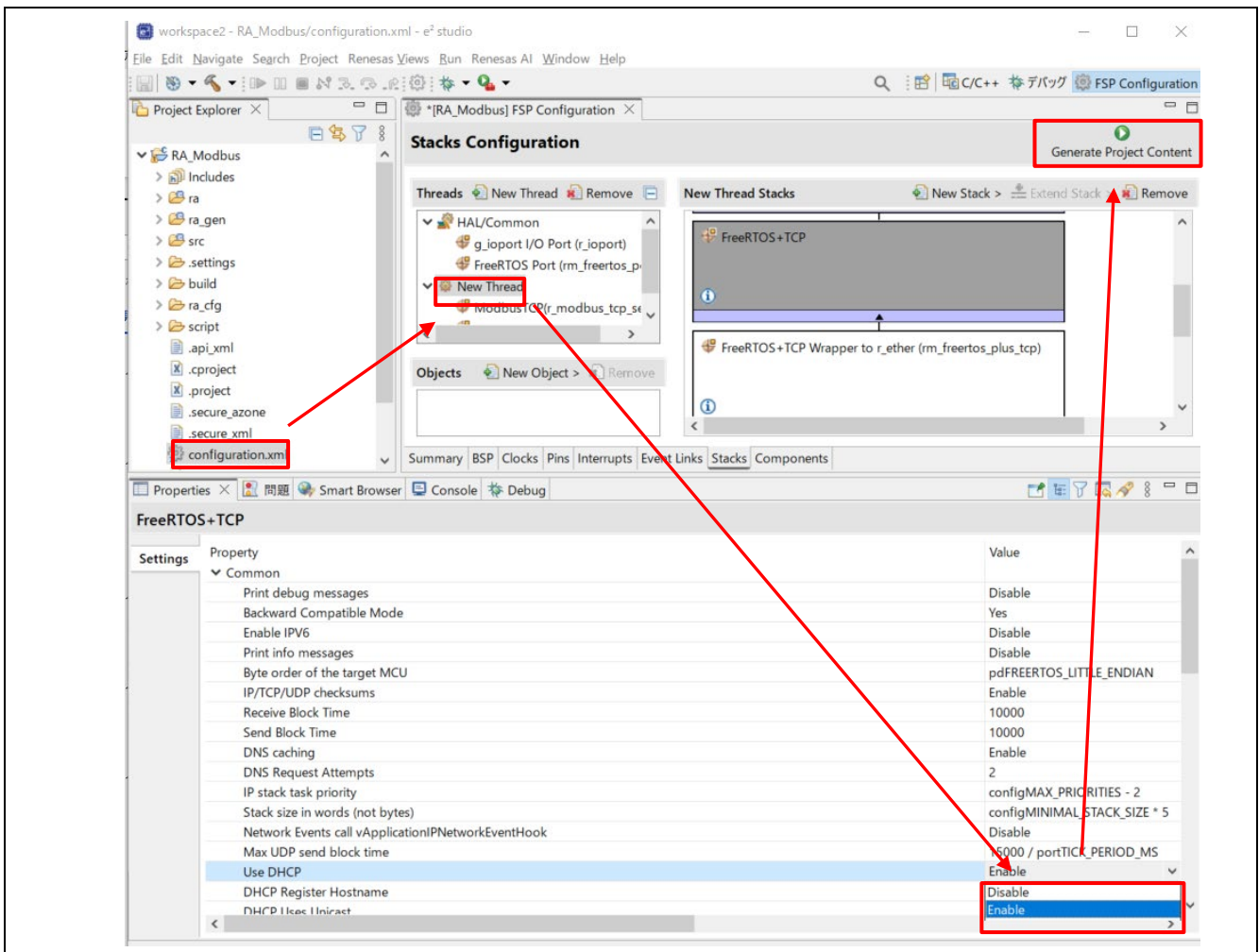
9.3 Appendix C: DHCP Mode

DHCP を使用する場合は以下の手順を実行してください。

1. Modbus プロジェクトから configuration.xml を開きます。



2. 「Stacks」タブをクリックしてスタック構成画面を開き、左側のスレドウィンドウで「FreeRTOS + TCP」を選択します。
3. プロパティを開き、「Use DHCP」を「Enable」に変更して「Generate Project Content」ボタンをクリックします。



9.4 Appendix D: User-defined function

このセクションでは、Modbus サンプルアプリケーションについて説明します。ユーザーは、Modbus ファンクションコードの独自の実装を Modbus プロトコルスタックに登録できます。

9.4.1 Register function code

定義ファイル: src/modbus_func.c

Modbus プロトコルスタックのコールバック関数に登録する関数を定義します。

9.4.2 User-Defined functions

ユーザー定義関数は src/modbus_user.c で定義されます。

各関数の処理にはユーザー定義の Read / Write 関数を使用します。

一部の関数は以下の評価ボードの部品にアクセスします。

| 評価ボード | ユーザーLED | | | ユーザースイッチ | |
|--|----------|----------|----------|-----------------|-----------------|
| | ① | ② | ③ | ① | ② |
| EK-RA6M3 EK-RA6M4 EK-RA6M5 EK-RA8D1 EK-RA8M1 EK-RA8D2 EK-RA8P1 EK-RA8M2 EK-RA8T2 | ユーザーLED1 | ユーザーLED2 | ユーザーLED3 | ユーザースイッチ SW1 | ユーザースイッチ SW2 |
| MCK-RA8T1 MCK-RA8T2 | LED1 | LED2 | LED3 | - | - |

コイル/ディスクリット入力/ホールディングレジスタ/入力レジスタの各アドレスに対応する Read/Write 関数とそのテーブルを用意しています。各テーブルの関数がアクセスする評価ボード部品とグローバル変数は以下の通りです。

| 【Read Coils】 | |
|--------------|---------------------------|
| address | access |
| 0001 | 上記表ユーザーLED①, g_coils_area |
| 0002 | 上記表ユーザーLED②, g_coils_area |
| 0003 | 上記表ユーザーLED③, g_coils_area |
| 0004 | g_coils_area |
| 0005 | g_coils_area |
| 0006 | g_coils_area |
| 0007 | g_coils_area |
| 0008 | g_coils_area |

| 【Write_Single_Coils】 | |
|----------------------|------------------------------|
| address | access |
| 0001 | 上記表ユーザーLED①, g_coils_area 注1 |
| 0002 | 上記表ユーザーLED②, g_coils_area 注1 |
| 0003 | 上記表ユーザーLED③, g_coils_area 注1 |
| 0004 | g_coils_area |
| 0005 | g_coils_area |
| 0006 | g_coils_area |
| 0007 | g_coils_area |
| 0008 | g_coils_area |

注1 :

この関数で Write した値により評価ボードの各 LED が点灯/消灯する。

| 【Read_Discrete_Inputs】 | |
|------------------------|--|
| address | access |
| 1001 | g_discrete_input_area |
| 1002 | g_discrete_input_area |
| 1003 | g_discrete_input_area |
| 1004 | g_discrete_input_area |
| 1005 | g_discrete_input_area |
| 1006 | 上記表ユーザースイッチ①, g_discrete_input_area 注2 |
| 1007 | 上記表ユーザースイッチ②, g_discrete_input_area 注2 |
| 1008 | g_discrete_input_area |
| 1009 | g_discrete_input_area |
| 10010 | ILLEGAL DATA ADDRESS |
| 10011 | g_discrete_input_area |
| 10012 | g_discrete_input_area |

注2 :

この関数で Read した値が Modbus デモアプリケーションの "Discrete Inputs" に表示される。

| 【 READ_INPUT_REGISTERS】 | |
|-------------------------|----------------------|
| address | access |
| 3001 | g_input_reg_area |
| 3002 | g_input_reg_area |
| 3003 | g_input_reg_area |
| 3004 | ILLEGAL DATA ADDRESS |
| 3005 | ILLEGAL DATA ADDRESS |
| 3006 | ILLEGAL DATA ADDRESS |
| 3007 | ILLEGAL DATA ADDRESS |
| 3008 | g_input_reg_area |

| 【READ_HOLDING_REGISTERS】 | |
|--------------------------|----------------------|
| address | access |
| 4001 | g_holding_reg_area |
| 4002 | g_holding_reg_area |
| 4003 | g_holding_reg_area |
| 4004 | ILLEGAL DATA ADDRESS |
| 4005 | ILLEGAL DATA ADDRESS |
| 4006 | ILLEGAL DATA ADDRESS |
| 4007 | g_holding_reg_area |

| [WRITE_SINGLE_REGISTER] | |
|--------------------------------|----------------------|
| address | access |
| 4001 | g_holding_reg_area |
| 4002 | g_holding_reg_area |
| 4003 | g_holding_reg_area |
| 4004 | ILLEGAL DATA ADDRESS |
| 4005 | ILLEGAL DATA ADDRESS |
| 4006 | ILLEGAL DATA ADDRESS |
| 4007 | g_holding_reg_area |

9.5 Appendix E: Multiple Client Communication

Modbus プロトコルスタックは最大 3 つのクライアントを接続した Modbus 通信が可能です。

「6. Modbus サンプルプロジェクトの構築」の手順でプロジェクトを作成した場合、以下の条件でクライアントとの連続通信ができます。

- クライアント数 : 1~3
- 通信間隔 : 1000 ms
- 通信のタイムアウト時間 : 3000 ms
- 同一ネットワーク内に Modbus 通信に関係が無いデバイスを接続していない

通信間隔やタイムアウト時間を上記時間より短くする場合、または同一ネットワーク内に他のデバイスを接続する必要がある場合は、以下を変更してください。

- 「Stacks」→「FreeRTOS+TCP」→「Common」の「Total number of available network buffers」の値を増やしてください。
ただし、Total number of available network buffers の使用 RAM サイズは 56 バイトであり、この値に比例して使用 RAM サイズが増えることにご注意ください。
(Total number of available network buffers が 30 の場合、使用 RAM サイズは $56 \times 30 = 1680$ バイト)
- 以下は EK-RA6M3 / EK-RA6M4 / EK-RA6M5 / EK-RA8D1 / EK-RA8M1 / MCK-RA8T1 用の設定です。
「Stacks」→「g_ether0 Ethernet」→「Module g_ether0 Ethernet (r_ether)」→「Buffers」の「Number of RX buffer」を 1(デフォルト値)以上の値に変更してください。推奨値は[クライアント数]です。
Number of RX buffer の使用 RAM サイズは 1536 バイトです。
(Number of RX buffer を 3 に変更した場合、 $1536 \times 3 = 4608$ バイト)

注 : Modbus サンプルプロジェクトをお客様のシステムで使用する場合は十分に評価してください。

複数のクライアントを接続した Modbus 通信を行う場合、「9.2. Appendix B: IP List related Parameters」に記載している IP リスト関連のパラメーターを変更する必要があります。

各クライアントの IP アドレスが「192.168.1.101」以外の場合、IP List Status、IP List Mode、IP Addresses パラメーターを以下の様に設定してください。

- IP リストを WhiteList として使用する場合 (推奨)
IP List Status: Enable
IP List Mode: WhiteList
IP Addresses: [各クライアントのIPアドレス] (例: 192.168.1.101,192.168.1.102,192.168.1.103)
- IP リストを使用しない場合
IP List Status: Disable
IP List Mode: 任意の値 (IP List StatusがDisableのため本コンフィグレーションは無効)
IP Addresses: 任意の値 (IP List StatusがDisableのため本コンフィグレーションは無効)
- IP リストを BlackList として使用する場合
IP List Status: Enable
IP List Mode: BlackList
IP Addresses: [各クライアントのIPアドレス]以外のIPアドレス

改訂記録

| Rev. | 発行日 | 改訂内容 | |
|------|---|---|---|
| | | ページ | ポイント |
| 1.00 | 2025.6.27 | - | 初版発行 |
| 1.10 | 2025.9.25 | P.4 P.6 P.9 P.18 - 43 | MCK-RA8T2 の追加 表 1.2 を更新 3.1 Modbus サンプルプロジェクトを更新 図 5.3 を追加 6.2 新規プロジェクトの作成を全評価ボード共通の手順と各評価ボード用の手順に分け、MCK-RA8T2 用の手順を追加 |
| | | P.7 | 動作環境の更新 表 4.1 を更新 |
| | | P.56 | マルチクライアント通信の記述追加 9.5 Appendix E: Multiple Client Communication を追加 |
| 1.20 | 2025.10.31 | P.4 P.6 P.9 P.16 P.45 - 67 P.80 | EK-RA8D2, EK-RA8P1, EK-RA8M2 の追加 表 1.2 を更新 3.1 Modbus サンプルプロジェクトを更新 図 5.1 を更新 6.1.2 のタイトルを MCK-RA8T2 / EK-RA8D2 / EK-RA8P1 / EK-RA8M2 用インポート手順に変更 6.2.4 EK-RA8D2 用作成手順、6.2.5 EK-RA8P1 用作成手順、6.2.6 EK-RA8M2 用作成手順を追加 9.5 Appendix E: Multiple Client Communication を変更 |
| | | P.7 | 動作環境の更新 表 4.1 を更新 |
| | | P.38 | FSP バージョンアップに伴う手順の追加 6.2.3 に手順 3 を追加 |
| 1.30 | 2026.3.31 | P.5 P.7 P.11 P.17, 19 P.18 P.70 - 76 | EK-RA8T2 の追加 表 1.3 を追加 3.1 Modbus サンプルプロジェクトを更新 図 5.4、表 5.1 を追加 Modbus サンプルプロジェクトを実行する手順を追加 6.1.2 のタイトルを MCK-RA8T2 / EK-RA8D2 / EK-RA8P1 / EK-RA8M2 / EK-RA8T2 用インポート手順に変更 6.2.7 EK-RA8T2 用作成手順を追加 |
| | | P.52, 61, 67 | ESW クロックの設定を削除 |
| | | P.8 | FSP6.2.0 から FSP6.4.0 に更新 表 4.1 を更新 |
| | | P.82 | Modbus デモアプリケーションの設定の記載を変更 |
| | | P.83 | 章番号を 8.2.1 から 8.3 に変更 Discrete Inputs に関する記載を追加 8.2 章からパケット解析ツールに関する記述を移動 |
| | | P.88 | ユーザーLED、ユーザースイッチの表を更新 |
| P.91 | クライアント数 : 1 をクライアント数 : 1~3 に修正 IP リスト関連パラメーターの設定についての記載を追加 | | |

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れしないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後、切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

6. 入力端子の印加波形

入カノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 V_{IL} (Max.) から V_{IH} (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 V_{IL} (Max.) から V_{IH} (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違っていると、フラッシュメモリ、レイアウトパターンなどの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ放射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

- Arm[®] およびCortex[®] は、Arm Limited（またはその子会社）のEUまたはその他の国における登録商標です。 All rights reserved.
- Ethernetおよびイーサネットは、富士ゼロックス株式会社の登録商標です。
- Modbus[®]は、Schneider Electric SAの登録商標です。
- J-Link[®]は、SEGGER Microcontroller GmbHの登録商標です。
- その他、本資料中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

- 当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア/ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア/ソフトウェア製品について、商品性および特定目的の合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
 8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
 9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
 10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
 11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
 12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
 13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
 14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

本社所在地

〒135-0061 東京都江東区豊洲3-2-24（豊洲フォレストシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。