

Product Change Notice (PCN)

件名: RZ/V2H 製品マスクバージョンの改訂
 発行日: 3/17/2025
 出荷開始予定日: 6/2/2025

改版履歴:
 初回リリース

変更内容の説明:

1. テクニカルアップデート(TN-RZ*A0138A/E)で通知している DDR write access 不具合の対策
2. CRU の電気的特性最適化

No	マスク改訂前	マスク改訂後
1	LPDDR4/4X ECC 機能の使用禁止 LPDDR4/4X Data Mask Disable 機能の使用必須	LPDDR4/4X ECC 機能制限なし LPDDR4/4X Data Mask Disable 機能の使用任意
2	CRU レジスタ設定値 B_DPHYCTL_MSB.B_DPHYCTL[40] 0: 1.5Gbps/lane or less 1: 1.5Gbps/Lane 超え 2.1Gbps/Lane	CRU レジスタ設定値 B_DPHYCTL_MSB.B_DPHYCTL[40]=0 速度に関係なく 0 を設定

上記、不具合の対策及び電気的特性最適化の為、マスク改訂を行います。
 マスク改訂前の製品については、生産の終了を予定しております。
 マスク改訂後の製品は 2025 年 6 月より出荷可能となります。
 お客様においてはマスク改訂後の製品への切り替えをお願い致します。
 切り替えにあたっては変更内容をご確認いただき、お客様のご判断のもとソフトウェアの変更及び評価をお願い致します。

対象製品リスト:

製品シリーズ	受注型名		マスクバージョン	
	マスク改訂前	マスク改訂後	改訂前	改訂後
RZ/V2H	R9A09G057H41GBG#AC0	R9A09G057H41GBG#AC1	V1	V2
	R9A09G057H41GBG#BC0	R9A09G057H41GBG#BC1	V1	V2
	R9A09G057H42GBG#AC0	R9A09G057H42GBG#AC1	V1	V2
	R9A09G057H42GBG#BC0	R9A09G057H42GBG#BC1	V1	V2
	R9A09G057H44GBG#AC0	R9A09G057H44GBG#AC1	V1	V2
	R9A09G057H44GBG#BC0	R9A09G057H44GBG#BC1	V1	V2
	R9A09G057H45GBG#AC0	R9A09G057H45GBG#AC1	V1	V2
	R9A09G057H45GBG#BC0	R9A09G057H45GBG#BC1	V1	V2
	R9A09G057H46GBG#AC0	R9A09G057H46GBG#AC1	V1	V2
	R9A09G057H46GBG#BC0	R9A09G057H46GBG#BC1	V1	V2
	R9A09G057H48GBG#AC0	R9A09G057H48GBG#AC1	V1	V2
	R9A09G057H48GBG#BC0	R9A09G057H48GBG#BC1	V1	V2

変更の理由:

DDR write access 不具合の対策と CRU の電气的特性最適化のため

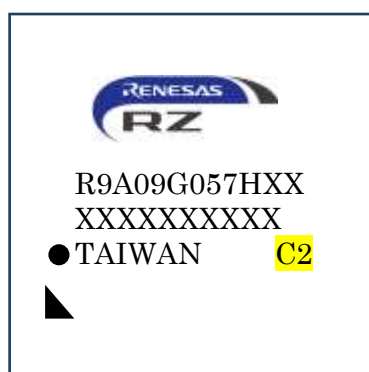
外形、実装、機能、品質、信頼性への影響:

外形、実装、品質、信頼性: 変更なし

機能: 「変更内容の説明」に記載の機能が修正されます。

製品の識別方法:

変更後の製品はパッケージ上の C2 リビジョン番号表示で識別可能です。また、LSI Device ID register の値でも識別可能です。なお、変更後の製品は、受注型名の最終桁が 0 から 1 に変更されています。



信頼性データについて: 非該当

サンプル出荷予定日: 出荷可能

製品/材料の化学物質データ: 非該当

ご注意:

1. PCN をお客様にお渡しした後 30 日以内に受理の御連絡を頂けない場合は、変更内容を御承認頂いたものとみなして変更を実施させていただきます。
2. お客様が PCN を受理されて承認手続きのための条件が有る場合は、PCN をお客様にお渡しした後 90 日以内に御連絡をお願い致します。90 日以内に何の御連絡もない場合も御承認頂いたものとみなして変更を実施させていただきます。
3. 変更内容について御承認頂けない場合、最終注文数の御提示と御発注をお願い致します。

この通知に関するお問い合わせは、弊社営業、特約店までお願い致します。