

# ■RL78用 Renesas Flash Driver, EEPROM Emulation Software 対象MCUリスト - General-Purpose

2023/05

R20UT5228JJ0100

対象ソフトウェア： Renesas Flash Driver RL78 Type01 (以降、"RFD RL78 Type01"と略す)  
EEPROM Emulation Software RL78 Type01 (以降、"EES RL78 Type01"と略す)

・本リストは、非自動車向けRL78ファミリ RFD RL78 Type01、およびEES RL78 Type01 の対象MCUを纏めたものです。  
RFD RL78 Type01, EES RL78 Type01 は、本リストに記載されている対象MCUで使用することができます。  
リストに記載されている項目[R-x] ([R-1],[R-2] など) は、RFD RL78 Type01, EES RL78 Type01 で使用する項目です。  
詳細は、対象ソフトウェアのユーザーズマニュアルを参照してください。

・RL78 自動車用MCUは、RFD RL78 Type01, EES RL78 Type01 を使用できません。  
RL78 自動車製品については、「RL78用 Renesas Flash Driver, EEPROM Emulation Software 対象MCUリスト - Automotive」(R20UT5229)を参照してください。

・RL78/x1x(RL78/G13など)製品は、RFD RL78 Type0x およびEES RL78 Type0xを使用できません。  
RL78/x1xの対象フラッシュ・ライブラリは、セルフRAMリスト(R20UT2943)をご確認ください。

## 対象MCU

| MCU Group | Code Flash memory |                   | User RAM     |                   | Data Flash memory |                   | [R-1]             | [R-2]             | [R-3]             | [R-4]                  | [R-5]   | [R-6]     | [R-7]     | [R-8]    | Target MCU name                                |
|-----------|-------------------|-------------------|--------------|-------------------|-------------------|-------------------|-------------------|-------------------|-------------------|------------------------|---------|-----------|-----------|----------|--|
|           | Size (bytes)      | Start/End Address | Size (bytes) | Start/End Address | Size (bytes)      | Start/End Address | RAM Start Address | ROM End Address 1 | ROM End Address 2 | Data Flash End Address | OCD_ROM | Trace_RAM | END_BLOCK | CATEGORY |  |
| RL78/G22  | 32K               | 0x00000 - 0x07FFF | 4K           | 0xFEF00 - 0xFFEFF | 2K                | 0xF1000 - 0xF17FF | 0xFEF00           | 0x07FFF           | -                 | 0xF17FF                | 0x7E00  | 0xFF300   | 16        | 01       | R7F102GxC(x = 4, 6, 7, 8, A, B, C, E, F, G)    |
|           | 64K               | 0x00000 - 0x0FFFF | 4K           | 0xFEF00 - 0xFFEFF | 2K                | 0xF1000 - 0xF17FF | 0xFEF00           | 0x0FFFF           | -                 | 0xF17FF                | 0xFE00  | 0xFF300   | 32        | 01       | R7F102GxE(x = 4, 6, 7, 8, A, B, C, E, F, G)    |
| RL78/G23  | 96K               | 0x00000 - 0x17FFF | 12K          | 0xFCF00 - 0xFFEFF | 8K                | 0xF1000 - 0xF2FFF | 0xFCF00           | 0x0FFFF           | 0x17FFF           | 0xF2FFF                | 0x17E00 | 0xFD300   | 48        | 01       | R7F100GxF(x = A, B, C, E, F, G, J, L)          |
|           | 128K              | 0x00000 - 0x1FFFF | 16K          | 0xFBF00 - 0xFFEFF | 8K                | 0xF1000 - 0xF2FFF | 0xFBF00           | 0x0FFFF           | 0x1FFFF           | 0xF2FFF                | 0x1FE00 | 0xFC300   | 64        | 01       | R7F100GxG(x = A, B, C, E, F, G, J, L, M, P)    |
|           | 192K              | 0x00000 - 0x2FFFF | 20K          | 0xFAF00 - 0xFFEFF | 8K                | 0xF1000 - 0xF2FFF | 0xFAF00           | 0x0FFFF           | 0x2FFFF           | 0xF2FFF                | 0x2FE00 | 0xFB300   | 96        | 01       | R7F100GxH(x = A, B, C, E, F, G, J, L, M, P)    |
|           | 256K              | 0x00000 - 0x3FFFF | 24K          | 0xF9F00 - 0xFFEFF | 8K                | 0xF1000 - 0xF2FFF | 0xF9F00           | 0x0FFFF           | 0x3FFFF           | 0xF2FFF                | 0x3FE00 | 0xFA300   | 128       | 01       | R7F100GxJ(x = A, B, C, E, F, G, J, L, M, P, S) |
|           | 384K              | 0x00000 - 0x5FFFF | 32K          | 0xF7F00 - 0xFFEFF | 8K                | 0xF1000 - 0xF2FFF | 0xF7F00           | 0x0FFFF           | 0x5FFFF           | 0xF2FFF                | 0x5FE00 | 0xF8300   | 192       | 01       | R7F100GxK(x = F, G, J, L, M, P, S)             |
|           | 512K              | 0x00000 - 0x7FFFF | 48K          | 0xF3F00 - 0xFFEFF | 8K                | 0xF1000 - 0xF2FFF | 0xF3F00           | 0x0FFFF           | 0x7FFFF           | 0xF2FFF                | 0x7FE00 | 0xF4300   | 256       | 01       | R7F100GxL(x = F, G, J, L, M, P, S)             |
| RL78/G24  | 768K              | 0x00000 - 0xBFFFF | 48K          | 0xF3F00 - 0xFFEFF | 8K                | 0xF1000 - 0xF2FFF | 0xF3F00           | 0x0FFFF           | 0xBFFFF           | 0xF2FFF                | 0xBFE00 | 0xF4300   | 384       | 01       | R7F100GxN(x = F, G, J, L, M, P, S)             |
|           | 64K               | 0x00000 - 0x0FFFF | 12K          | 0xFCF00 - 0xFFEFF | 4K                | 0xF1000 - 0xF1FFF | 0xFCF00           | 0x0FFFF           | -                 | 0xF1FFF                | 0xFE00  | 0xFD300   | 32        | 02       | R7F101GxE(x = 6, 7, 8, A, B, E, F, G, J, L)    |
|           | 128K              | 0x00000 - 0x1FFFF | 12K          | 0xFCF00 - 0xFFEFF | 4K                | 0xF1000 - 0xF1FFF | 0xFCF00           | 0x0FFFF           | 0x1FFFF           | 0xF1FFF                | 0x1FE00 | 0xFD300   | 64        | 02       | R7F101GxG(x = 6, 7, 8, A, B, E, F, G, J, L)    |

・本資料に記載の全ての情報は本資料発行時点のものであり、ルネサスエレクトロニクスは、予告なしに、本資料に記載した製品または仕様を変更することがあります。  
 ・本資料に記載されている情報は、正確を期すため慎重に作成したものです。誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。