

【Web 公開】

R20TS0001JJ0100

Rev.1.00

2016.04.01 号

フラッシュメモリプログラマ PG-FP5 用 パラメータファイル

概要

フラッシュメモリプログラマ PG-FP5 で使用するパラメータファイルをリリースします。

パラメータファイルは、PG-FP5 で書き込む際に必要な対象 MCU の情報が保存されたテキストファイルです。

PG-FP5 の概要は、以下の URL をご参照ください。

http://japan.renesas.com/pg_fp5

1. 新規パラメータファイル

RX ファミリ

PR5-R5F524T V1.00 (RX24T グループ用)

サポート MCU: R5F524T8 および R5F524TA

2. 入手方法

以下の URL にあるダウンロードサイトから必要なパラメータファイルをダウンロードしてください。

(4月5日から掲載予定)

http://japan.renesas.com/pg_fp5_download

インストール方法の詳細は、PG-FP5 ユーザーズマニュアルの 3 章をご参照ください。

3. 必要なファームウェア、FPGA データおよびプログラミング GUI

パラメータファイルを使用するために必要なファームウェア、FPGA データおよびプログラミング GUI のバージョンは、以下の URL にあるドキュメントサイトからパラメータファイルのリリースノートで確認してください。(4月5日更新予定)

http://japan.renesas.com/pg_fp5_documentation

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2016.04.01	-	新規発行

ルネサスエレクトロニクス株式会社
〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

■総合お問い合わせ先

<http://www.renesas.com/ja-jp/support/contact.html>

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

すべての商標および登録商標は、それぞれの所有者に帰属します。