

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル  
 株式会社 ルネサス テクノロジ  
 問合せ窓口 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-521A/JA	Rev.	第1版
題名	SDRAM 低周波モードの使用法に関する注意事項		情報分類	使用上の注意事項	
適用製品	HD6417705	対象ロット等	関連資料	SH7705 グループ ハードウェアマニュアル (第2版) RJJ09B0075-0200H	
		全ロット			

SH7705 の SDRAM 低周波モードに関して下記の注意事項がありますので、ご理解、ご了承いただけますよう、お願い申し上げます。

**【条件】**

- SDRAM コントロールレジスタ(SDCR)の SLOW ビットを 1 (SDRAM 低周波モード) に設定。  
かつ
- 任意の CSn 空間(SDRAM 空間以外)に対する CSn 空間ウェイトコントロールレジスタ(CSnWCR)の WM ビットを 1 (外部ウェイト無効) に設定。

**【現象】**

上記条件におきまして、CSn 空間アクセス(SDRAM 空間以外)と SDRAM アクセスが連続する場合、CSn 空間の CS 信号のネゲートが半サイクル延長される場合があります。

**【回避策】**

- 下記のいずれかの対策を実施してください。
- SDCR.SLOW ビットを 0(通常モード)に設定する。
  - CSnWCR.WM ビットを 0(外部ウェイト有効)に設定する。

- 以上 -