

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社  
問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

|      |                        |        |      |                                                                                     |      |      |
|------|------------------------|--------|------|-------------------------------------------------------------------------------------|------|------|
| 製品分類 | MPU & MCU              |        | 発行番号 | TN-SH7-A0924A/J                                                                     | Rev. | 1.00 |
| 題名   | SH7786 2次キャッシュ使用上の注意事項 |        | 情報分類 | 技術情報                                                                                |      |      |
| 適用製品 | SH7786 グループ            | 対象ロット等 | 関連資料 | SH7786 グループ<br>ユーザーズマニュアル<br>ハードウェア編 Rev.1.00<br>2010年11月30日発行<br>(RJJ09B0533-0100) |      |      |
|      |                        | 全ロット   |      |                                                                                     |      |      |

**[概要]**

SH7786 グループユーザーズマニュアル: Rev.1.00 へ使用上の注意追記

**[Priority level]**

Importance: "Normal"

Urgency: "Normal"

**[Web publication]**

N/A (for specific users only)

“これは、見開きページの次の現在（from）と修正（to）を比較するための空の調整ページです。”

(PDF ビューアの 2 ページ表示を使用することで、奇数ページ、偶数ページに現在、修正を表示できます。)

[Correction]

1. A.5.4 使用上の注意、付録-51

現在 (from):

なし

修正 (to):

#### A.5.4 使用上の注意

##### (1) L2 キャッシュ制御

表 A.12 は L2 キャッシュ制御に関わるオペランド／命令のレジスタ設定とアドレス制限に関わる動作条件です。L2 キャッシュを正しく動作させるのに必要となりますので下記の表に従って設定して下さい。

表 A.12 L2 キャッシュ制御の動作条件

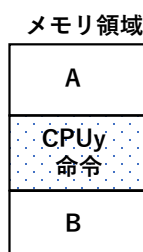
| No | CPU 使用数 | CPU0 |      | CPU1 |      | CPU0            | CPU1      |
|----|---------|------|------|------|------|-----------------|-----------|
|    |         | L2OE | L2IE | L2OE | L2IE | オペランド／命令のアドレス制限 |           |
| 1  | 2       | 0    | 0    | 0    | 0    | x               | x         |
| 2  |         | 0    | 0    | 0    | 1    | x               | x         |
| 3  |         | 0    | 0    | 1    | 0    | x               | 図 A.13(1) |
| 4  |         | 0    | 0    | 1    | 1    | x               | 図 A.13(1) |
| 5  |         | 0    | 1    | 0    | 0    | x               | x         |
| 6  |         | 0    | 1    | 0    | 1    | 図 A.13(2)       |           |
| 7  |         | 0    | 1    | 1    | 0    | 図 A.13(2)       |           |
| 8  |         | 0    | 1    | 1    | 1    | 図 A.13(2)       |           |
| 9  |         | 1    | 0    | 0    | 0    | 図 A.13(1)       | x         |
| 10 |         | 1    | 0    | 0    | 1    | 図 A.13(2)       |           |
| 11 |         | 1    | 0    | 1    | 0    | x               | x         |
| 12 |         | 1    | 0    | 1    | 1    | 図 A.13(2)       |           |
| 13 |         | 1    | 1    | 0    | 0    | 図 A.13(1)       | x         |
| 14 |         | 1    | 1    | 0    | 1    | 図 A.13(2)       |           |
| 15 |         | 1    | 1    | 1    | 0    | 図 A.13(2)       |           |
| 16 |         | 1    | 1    | 1    | 1    | 図 A.13(2)       |           |
| 17 | 1       | 0    | 0    | -    | -    | x               | -         |
| 18 |         | 0    | 1    | -    | -    | x               | -         |
| 19 |         | 1    | 0    | -    | -    | x               | -         |
| 20 |         | 1    | 1    | -    | -    | 図 A.13(1)       | -         |
| 21 |         | -    | -    | 0    | 0    | -               | x         |
| 22 |         | -    | -    | 0    | 1    | -               | x         |
| 23 |         | -    | -    | 1    | 0    | -               | x         |
| 24 |         | -    | -    | 1    | 1    | -               | 図 A.13(1) |

x: Don't care

-: 対象外

下記の条件を満たすこと。

CPU<sub>y</sub> (y = 0又は1)の オペランドアドレス[15:5]の領域はCPU<sub>y</sub>の命令に重ならない(A又はBにある)



(1) CPU 1 個の制限

下記の2条件を満たすこと。

- ① CPU0とCPU1の命令アドレス[15:5]の領域は互いに重ならない
- ② CPU0とCPU1の オペランドアドレス[15:5]の領域はCPU0とCPU1の命令に重ならない(C又はD又はEにある)



(2) CPU2個の制限

図 A.13 オペランドと命令のアドレス制限

“これは、見開きページの次の現在（from）と修正（to）を比較するための空の調整ページです。”

(PDF ビューアの 2 ページ表示を使用することで、奇数ページ、偶数ページに現在、修正を表示できます。)

[Description]

L2 キャッシュ制御に関して、使用上の注意を追加する。

[Reason for Correction]

L2 キャッシュを正しく動作させるため。

- end of document -