

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

| | | | | | |
|------|-------------------------------|--------|----------------|---|-----|
| 製品分類 | MPU & MCU | 発行番号 | TN-SH7-A805A/J | Rev. | 第1版 |
| 題名 | SH7786 ユーザーズマニュアルハードウェア編 端子状態 | | 情報分類 | 技術情報 | |
| 適用製品 | SH7786 グループ | 対象ロット等 | 関連資料 | SH7786 グループ ユーザーズマニュアル ハードウェア編 Rev 1.00 2010年11月30日発行 (RJJ09B0533-0100) | |
| | | 全ロット | | | |

SH7786 のユーザーズマニュアルハードウェア編に下記「端子状態表」を追加します。

【内 容】

表 1. 端子状態表

#：ローアクティブまたは差動信号の反転信号

| 端子名 | 信号名 | モジュール | I/O | リセット | | スリープ/ ライトスリープ | モジュールスタンバイ | バス開放状態 |
|-----------------|---------------|-------|-----|-------|-------|------------------|------------|--------|
| | | | | パワーオン | マニュアル | | | |
| A[25:0] | A[25:0] | LBSC | O | PZ | K | K | — | PZ |
| D[31:8] | D[31:8] | LBSC | IO | Z | K | K | — | Z |
| D[7:0]/FD[7:0] | D[7:0](初期状態) | LBSC | IO | Z | K | K | — | Z |
| | FD[7:0] | FLCTL | IO | Z | K | K | — | Z |
| CS0# | CS0# | LBSC | O | PZ | K | K | — | PZ |
| CS1#/A26 | CS1#/A26 | LBSC | O | PZ | K | K | — | PZ |
| CS[6:2]# | CS[6:2]# | LBSC | O | PZ | K | K | — | PZ |
| RD#/FRAME#/FRE# | RD#/FRAME# | LBSC | O | PZ | K | K | — | PZ |
| | FRE# | FLCTL | O | PZ | K | K | — | PZ |
| R/W# | R/W# | LBSC | O | PZ | K | K | — | PZ |
| BS# | BS# | LBSC | O | PZ | K | K | — | PZ |
| RDY# | RDY# | LBSC | I | PI | K | K | — | I |
| WE0#/REG# | WE0#/REG# | LBSC | O | PZ | K | K | — | PZ |
| WE1#/FWE# | WE1#/FWE# | LBSC | O | PZ | K | K | — | PZ |
| | FWE# | FLCTL | O | PZ | K | K | — | PZ |
| WE2#/IORD# | WE2#/IORD# | LBSC | O | PZ | K | K | — | PZ |
| WE3#/IOWR# | WE3#/IOWR# | LBSC | O | PZ | K | K | — | PZ |
| CLKOUTENB | CLKOUTENB | CPG | O | H | K | K | — | K |
| CLKOUT | CLKOUT | CPG | O | O | K | K | — | K |
| PRESET# | PRESET# | RESET | I | I | I | I | — | I |
| NMI | NMI | INTC | I | PI | K | K | — | K |
| IRL[3:0]# | IRL[3:0]# | INTC | I | PI | K | K | — | K |
| DR0/ETH_TXD0 | Port A0(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DR0 | DU | O | — | O | O | O | O |
| | ETH_TXD0 | Ether | O | — | O | O | O | O |

| 端子名 | 信号名 | モジュール | I/O | リセット | | スリープ/ ライトスリープ | モジュールスタンバイ | バス開放状態 |
|-----------------|---------------|-------|-----|-------|-------|------------------|------------|--------|
| | | | | パワーオン | マニュアル | | | |
| DR1/ETH_TXD1 | Port A1(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DR1 | DU | O | — | O | O | O | O |
| | ETH_TXD1 | Ether | O | — | O | O | O | O |
| DR2/ETH_TXD2 | Port A2(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DR2 | DU | O | — | O | O | O | O |
| | ETH_TXD2 | Ether | O | — | O | O | O | O |
| DR3/ETH_TXD3 | Port A3(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DR3 | DU | O | — | O | O | O | O |
| | ETH_TXD3 | Ether | O | — | O | O | O | O |
| DR4/ETH_TX_EN | Port A4(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DR4 | DU | O | — | O | O | O | O |
| | ETH_TX_EN | Ether | O | — | O | O | O | O |
| DR5/ETH_TX_ER | Port A5(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DR5 | DU | O | — | O | O | O | O |
| | ETH_TX_ER | Ether | O | — | O | O | O | O |
| DISP/ETH_LINK | Port A6(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DISP | DU | O | — | O | O | O | O |
| | ETH_LINK | Ether | I | — | I | I | I | I |
| CDE/ETH_MAGIC | Port A7(初期状態) | GPIO | IO | PI | K | K | — | K |
| | CDE | DU | O | — | O | O | O | O |
| | ETH_MAGIC | Ether | O | — | O | O | O | O |
| DG0/ETH_CRS | Port B0(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DG0 | DU | O | — | O | O | O | O |
| | ETH_CRS | Ether | I | — | I | I | I | I |
| DG1/ETH_TX_CLK | Port B1(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DG1 | DU | O | — | O | O | O | O |
| | ETH_TX_CLK | Ether | I | — | I | I | I | I |
| DG2/ETH_COL | Port B2(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DG2 | DU | O | — | O | O | O | O |
| | ETH_COL | Ether | I | — | I | I | I | I |
| DG3/ETH_MDC | Port B3(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DG3 | DU | O | — | O | O | O | O |
| | ETH_MDC | Ether | O | — | O | O | O | O |
| DG4/ETH_RX_CLK | Port B4(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DG4 | DU | O | — | O | O | O | O |
| | ETH_RX_CLK | Ether | I | — | I | I | I | I |
| DG5/ETH_MDIO | Port B5(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DG5 | DU | O | — | O | O | O | O |
| | ETH_MDIO | Ether | IO | — | K | K | K | K |
| ODDF/HSPI_CS# | Port B6(初期状態) | GPIO | IO | PI | K | K | — | K |
| | ODDF | DU | IO | — | K | K | K | K |
| | HSPI_CS# | HSPI | IO | — | Z | K | K | K |
| VSYNC#/HSPI_CLK | Port B7(初期状態) | GPIO | IO | PI | K | K | — | K |
| | VSYNC# | DU | IO | — | K | K | K | K |
| | HSPI_CLK | HSPI | IO | — | Z | K | K | K |
| DB0/ETH_RX_ER | Port C0(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DB0 | DU | O | — | O | O | O | O |
| | ETH_RX_ER | Ether | I | — | I | I | I | I |

| 端子名 | 信号名 | モジュール | I/O | リセット | | スリープ/ ライトスリープ | モジュールスタンバイ | バス開放状態 |
|-----------------------|-----------------|-------|-----|-------|-------|------------------|------------|--------|
| | | | | パワーオン | マニュアル | | | |
| DB1/ETH_RX_DV | Port C1(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DB1 | DU | O | — | O | O | O | O |
| | ETH_RX_DV | Ether | I | — | I | I | I | I |
| DB2/ETH_RXD0 | Port C2(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DB2 | DU | O | — | O | O | O | O |
| | ETH_RXD0 | Ether | I | — | I | I | I | I |
| DB3/ETH_RXD1 | Port C3(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DB3 | DU | O | — | O | O | O | O |
| | ETH_RXD1 | Ether | I | — | I | I | I | I |
| DB4/ETH_RXD2 | Port C4(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DB4 | DU | O | — | O | O | O | O |
| | ETH_RXD2 | Ether | I | — | I | I | I | I |
| DB5/ETH_RXD3 | Port C5(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DB5 | DU | O | — | O | O | O | O |
| | ETH_RXD3 | Ether | I | — | I | I | I | I |
| HSYNC#/HSPI_TX | Port C6(初期状態) | GPIO | IO | PI | K | K | — | K |
| | HSYNC# | DU | IO | — | K | K | K | K |
| | HSPI_TX | HSPI | O | — | O | O | O | O |
| DCLKIN/HSPI_RX | Port C7(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DCLKIN | DU | I | — | I | I | I | I |
| | HSPI_RX | HSPI | I | — | I | I | I | I |
| DREQ0#/USB_OVC0 | Port D0 | GPIO | IO | — | K | K | — | K |
| | DREQ0# | DMAC | I | — | K | K | K | K |
| | USB_OVC0(初期状態) | USB | I | PI | K | K | K | K |
| DREQ1#/BREQ#/USB_OVC1 | Port D1 | GPIO | IO | — | K | K | — | K |
| | DREQ1# | DMAC | I | — | K | K | K | K |
| | BREQ# | LBSC | I | — | K | K | — | K |
| | USB_OVC1(初期状態) | USB | I | PI | K | K | K | K |
| DACK0#/FCLE | Port D2 | GPIO | IO | — | K | K | — | K |
| | DACK0# | DMAC | O | — | O | O | O | O |
| | FCLE(初期状態) | FLCTL | O | PZ | K | K | — | K |
| DACK1#/BACK#/FALE | Port D3 | GPIO | IO | — | K | K | — | K |
| | DACK1# | DMAC | O | — | O | O | O | O |
| | BACK# | LBSC | O | — | K | K | — | K |
| | FALE(初期状態) | FLCTL | O | PZ | K | K | — | K |
| SCIF1_TXD | Port D4(初期状態) | GPIO | IO | PI | K | K | — | K |
| | SCIF1_TXD | SCIF | O | — | O | O | O | O |
| SCIF1_RXD | Port D5(初期状態) | GPIO | IO | PI | K | K | — | K |
| | SCIF1_RXD | SCIF | I | — | I | I | I | I |
| SCIF1_SCK | Port D6(初期状態) | GPIO | IO | PI | K | K | — | K |
| | SCIF1_SCK | SCIF | IO | — | K | K | K | K |
| DCLKOUT | Port D7(初期状態) | GPIO | IO | PI | K | K | — | K |
| | DCLKOUT | DU | O | — | O | O | O | O |
| USB_PENC0 | Port E6 | GPIO | IO | — | K | K | — | K |
| | USB_PENC0(初期状態) | USB | O | L | O | O | O | O |
| USB_PENC1 | Port E7 | GPIO | IO | — | K | K | — | K |
| | USB_PENC1(初期状態) | USB | O | L | O | O | O | O |

| 端子名 | 信号名 | モジュール | I/O | リセット | | スリープ/ ライトスリープ | モジュールスタンバイ | バス開放状態 |
|--------------------------------|------------------|-------|-----|-------|-------|------------------|------------|--------|
| | | | | パワーオン | マニュアル | | | |
| HAC0_BITCLK/SSI0_CLK/SDIF1D0 | Port F0(初期状態) | GPIO | IO | PI | K | K | — | K |
| | HAC0_BITCLK | HAC | I | — | I | I | I | I |
| | SSI0_CLK | SSI | I | — | I | I | I | I |
| | SDIF1D0 | SDIF | IO | — | K | K | K | K |
| HAC0_SYNC/SSI0_WS/SDIF1D1 | Port F1(初期状態) | GPIO | IO | PI | K | K | — | K |
| | HAC0_SYNC | HAC | O | — | O | O | O | O |
| | SSI0_WS | SSI | IO | — | K | K | K | K |
| | SDIF1D1 | SDIF | IO | — | K | K | K | K |
| HAC0_SDIN/SSI0_SCK/SDIF1D2 | Port F2(初期状態) | GPIO | IO | PI | K | K | — | K |
| | HAC0_SDIN | HAC | I | — | I | I | I | I |
| | SSI0_SCK | SSI | IO | — | K | K | K | K |
| | SDIF1D2 | SDIF | IO | — | K | K | K | K |
| HAC0_SDOUT/SSI0_SDATA/SDIF1D3 | Port F3(初期状態) | GPIO | IO | PI | K | K | — | K |
| | HAC0_SDOUT | HAC | O | — | O | O | O | O |
| | SSI0_SDATA | SSI | IO | — | K | K | K | K |
| | SDIF1D3 | SDIF | IO | — | K | K | K | K |
| HAC1_BITCLK/SSI1_CLK/SDIF1CLK | Port F4(初期状態) | GPIO | IO | PI | K | K | — | K |
| | HAC1_BITCLK | HAC | I | — | I | I | I | I |
| | SSI1_CLK | SSI | I | — | I | I | I | I |
| | SDIF1CLK | SDIF | O | — | O | O | O | O |
| HAC1_SYNC/SSI1_WS/SDIF1WP | Port F5(初期状態) | GPIO | IO | PI | K | K | — | K |
| | HAC1_SYNC | HAC | O | — | O | O | O | O |
| | SSI1_WS | SSI | IO | — | K | K | K | K |
| | SDIF1WP | SDIF | I | — | I | I | I | I |
| HAC1_SDIN/SSI1_SCK/SDIF1CD# | Port F6(初期状態) | GPIO | IO | PI | K | K | — | K |
| | HAC1_SDIN | HAC | I | — | I | I | I | I |
| | SSI1_SCK | SSI | IO | — | K | K | K | K |
| | SDIF1CD# | SDIF | I | — | I | I | I | I |
| HAC1_SDOUT/SSI1_SDATA/SDIF1CMD | Port F7(初期状態) | GPIO | IO | PI | K | K | — | K |
| | HAC1_SDOUT | HAC | O | — | O | O | O | O |
| | SSI1_SDATA | SSI | IO | — | K | K | K | K |
| | SDIF1CMD | SDIF | IO | — | K | K | K | K |
| SCIF3_TXD/HAC_RES#/SSI2_WS | Port G5(初期状態) | GPIO | IO | PI | K | K | — | K |
| | SCIF3_TXD | SCIF | O | — | O | O | O | O |
| | HAC_RES# | HAC | O | — | O | O | O | O |
| | SSI2_WS | SSI | IO | — | K | K | K | K |
| SCIF3_RXD/TCLK/SSI2_SCK | Port G6(初期状態) | GPIO | IO | PI | K | K | — | K |
| | SCIF3_RXD | SCIF | I | — | I | I | I | I |
| | TCLK | TMU | I | — | I | I | I | I |
| | SSI2_SCK | SSI | IO | — | K | K | K | K |
| SCIF3_SCK/SSI2_SDATA | Port G7(初期状態) | GPIO | IO | PI | K | K | — | K |
| | SCIF3_SCK | SCIF | IO | — | K | K | K | K |
| | SSI2_SDATA | SSI | IO | — | K | K | K | K |
| MODE0/SCIF0_TXD/IRL4#/SDIF0D0 | MODE0(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port H0(初期状態) | GPIO | IO | — | K | K | — | K |
| | SCIF0_TXD | SCIF | O | — | O | O | O | O |
| | IRL4# | INTC | I | — | K | K | — | K |
| | SDIF0D0 | SDIF | IO | — | K | K | K | K |

| 端子名 | 信号名 | モジュール | I/O | リセット | | スリープ/ ライトスリープ | モジュールスタンバイ | バス開放状態 |
|--------------------------------------|------------------|-------|-----|-------|-------|------------------|------------|--------|
| | | | | パワーオン | マニュアル | | | |
| MODE1/SCIF0_RXD/IRL5#/SDIF0D1 | MODE1(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port H1(初期状態) | GPIO | IO | — | K | K | — | K |
| | SCIF0_RXD | SCIF | I | — | I | I | I | I |
| | IRL5# | INTC | I | — | K | K | — | K |
| | SDIF0D1 | SDIF | IO | — | K | K | K | K |
| MODE2/SCIF0_SCK/IRL6#/SDIF0D2 | MODE2(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port H2(初期状態) | GPIO | IO | — | K | K | — | K |
| | SCIF0_SCK | SCIF | IO | — | K | K | K | K |
| | IRL6# | INTC | I | — | K | K | — | K |
| | SDIF0D2 | SDIF | IO | — | K | K | K | K |
| MODE3/SCIF0_RTS#/IRL7#/SDIF0D3 | MODE3(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port H3(初期状態) | GPIO | IO | — | K | K | — | K |
| | SCIF0_RTS# | SCIF | IO | — | K | K | K | K |
| | IRL7# | INTC | I | — | K | K | — | K |
| | SDIF0D3 | SDIF | IO | — | K | K | K | K |
| MODE4/SCIF0_CTS#/DREQ2#/SDIF0CLK | MODE4(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port H4(初期状態) | GPIO | IO | — | K | K | — | K |
| | SCIF0_CTS# | SCIF | IO | — | K | K | K | K |
| | DREQ2# | DMAC | I | — | K | K | K | K |
| | SDIF0CLK | SDIF | O | — | O | O | O | O |
| MODE5/DREQ3#/SDIF0WP | MODE5(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port H5(初期状態) | GPIO | IO | — | K | K | — | K |
| | DREQ3# | DMAC | I | — | K | K | K | K |
| | SDIF0WP | SDIF | I | — | I | I | I | I |
| MODE6/DACK2#/SDIF0CD# | MODE6(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port H6(初期状態) | GPIO | IO | — | K | K | — | K |
| | DACK2# | DMAC | O | — | O | O | O | O |
| | SDIF0CD# | SDIF | I | — | I | I | I | I |
| MODE7/DACK3#/SDIF0CMD | MODE7(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port H7(初期状態) | GPIO | IO | — | K | K | — | K |
| | DACK3# | DMAC | O | — | O | O | O | O |
| | SDIF0CMD | SDIF | IO | — | K | K | K | K |
| MODE8/SCIF4_TXD/DRAK0#/SSI3_SCK/FSE# | MODE8(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port J1(初期状態) | GPIO | IO | — | K | K | — | K |
| | SCIF4_TXD | SCIF | O | — | O | O | O | O |
| | DRAK0# | DMAC | O | — | O | O | O | O |
| | SSI3_SCK | SSI | IO | — | K | K | K | K |
| | FSE# | FLCTL | O | — | O | K | K | K |
| MODE9/SCIF4_RXD/DRAK1#/SSI3_SDATA | MODE9(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port J2 | GPIO | IO | — | K | K | — | K |
| | SCIF4_RXD | SCIF | I | — | I | I | I | I |
| | DRAK1# | DMAC | O | — | O | O | O | O |
| | SSI3_SDATA | SSI | IO | — | K | K | K | K |

| 端子名 | 信号名 | モジュール | I/O | リセット | | スリープ/ ライトスリープ | モジュールスタンバイ | バス開放状態 |
|---------------------------------|-------------------|-------|-----|-------|-------|------------------|------------|--------|
| | | | | パワーオン | マニュアル | | | |
| MODE10/SCIF4_SCK/DRAK2#/SSI3_WS | MODE10(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port J3(初期状態) | GPIO | IO | — | K | K | — | K |
| | SCIF4_SCK | SCIF | IO | — | K | K | K | K |
| | DRAK2# | DMAC | O | — | O | O | O | O |
| | SSI3_WS | SSI | IO | — | K | K | K | K |
| MODE11/DRAK3#/CE2A# | MODE11(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port J4(初期状態) | GPIO | IO | — | K | K | — | K |
| | DRAK3# | DMAC | O | — | O | O | O | O |
| | CE2A# | LBSC | O | — | K | K | — | K |
| MODE12/SCIF5_TXD/CE2B# | MODE12(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port J5(初期状態) | GPIO | IO | — | K | K | — | K |
| | SCIF5_TXD | SCIF | O | — | O | O | O | O |
| | CE2B# | LBSC | O | — | K | K | — | K |
| MODE13/SCIF5_RXD/IOIS16# | MODE13(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port J6(初期状態) | GPIO | IO | — | K | K | — | K |
| | SCIF5_RXD | SCIF | I | — | I | I | I | I |
| | IOIS16# | LBSC | I | — | K | K | K | K |
| MODE14/SCIF5_SCK/FRB# | MODE14(パワーオンリセット) | RESET | I | I | — | — | — | — |
| | Port J7(初期状態) | GPIO | IO | — | K | K | — | K |
| | SCIF5_SCK | SCIF | IO | — | K | K | K | K |
| | FRB# | FLCTL | I | — | K | K | K | K |
| I2C_SCL0/SCIF2_RXD | I2C_SCL0(初期状態) | I2C | IO | PZ | K | K | K | K |
| | SCIF2_RXD | SCIF | I | — | I | I | I | I |
| I2C_SDA0/SCIF2_TXD | I2C_SDA0(初期状態) | I2C | IO | PZ | K | K | K | K |
| | SCIF2_TXD | SCIF | O | — | O | O | O | O |
| I2C_SCL1/SCIF2_SCK | I2C_SCL1(初期状態) | I2C | IO | PZ | K | K | K | K |
| | SCIF2_SCK | SCIF | IO | — | K | K | K | K |
| I2C_SDA1/IRQOUT# | I2C_SDA1(初期状態) | I2C | IO | PZ | K | K | K | K |
| | IRQOUT# | RESET | O | — | K | K | — | K |
| STATUS0/SSI2_CLK | STATUS0 | RESET | O | H | H | L | L | L |
| | SSI2_CLK | SSI | I | — | I | I | I | I |
| STATUS1/SSI3_CLK | STATUS1 | RESET | O | H | H | H | L | L |
| | SSI3_CLK | SSI | I | — | I | I | I | I |
| EXTAL | EXTAL | CPG | I | I | I | I | — | I |
| XTAL | XTAL | CPG | O | O | O | O | — | O |
| USB_EXTAL | USB_EXTAL | USB | I | I | I | I | I | I |
| USB_XTAL | USB_XTAL | USB | O | O | K | K | K | K |
| MPMD | MPMD | H-UDI | I | I | I | I | — | I |
| ASEBRK#/BRKACK | ASEBRK#/BRKACK | H-UDI | IO | PI | PI | PI | — | PI |
| TRST# | TRST# | H-UDI | I | PI | PI | PI | — | PI |
| TDO | TDO | H-UDI | O | O | O | O | — | O |
| TDI | TDI | H-UDI | I | PI | PI | PI | — | PI |
| TMS | TMS | H-UDI | I | PI | PI | PI | — | PI |
| TCK | TCK | H-UDI | I | PI | PI | PI | — | PI |
| AUDCK | AUDCK | H-UDI | O | L | L | L | — | L |
| AUDSYNC | AUDSYNC | H-UDI | O | H | H | H | — | H |

| 端子名 | 信号名 | モジュール | I/O | リセット | | スリープ/ ライトスリープ | モジュールスタンバイ | バス開放状態 |
|-----------------|-----------------|-----------|-----|-------|-------|------------------|------------|--------|
| | | | | パワーオン | マニュアル | | | |
| AUDATA[3:0] | AUDATA[3:0] | H-UDI | O | L | L | L | — | L |
| MBA[2:0] | MBA[2:0] | DBSC3 | O | L | K | K | — | K |
| MA[15:0] | MA[15:0] | DBSC3 | O | L | K | K | — | K |
| MDQ[31:0] | MDQ[31:0] | DBSC3 | IO | Z | K | K | — | K |
| MDM[3:0] | MDM[3:0] | DBSC3 | O | H | K | K | — | K |
| MDQS[3:0] | MDQS[3:0] | DBSC3 | IO | Z | K | K | — | K |
| MDQS[3:0]# | MDQS[3:0]# | DBSC3 | IO | Z | K | K | — | K |
| MCS[1:0]# | MCS[1:0]# | DBSC3 | O | L | K | K | — | K |
| MRAS# | MRAS# | DBSC3 | O | L | K | K | — | K |
| MCAS# | MCAS# | DBSC3 | O | L | K | K | — | K |
| MWE# | MWE# | DBSC3 | O | L | K | K | — | K |
| MCKE[1:0] | MCKE[1:0] | DBSC3 | O | O | O | O | — | O |
| MODT[1:0] | MODT[1:0] | DBSC3 | O | L | K | K | — | K |
| MCK[1:0] | MCK[1:0] | DBSC3 | O | L | K | K | — | K |
| MCK[1:0]# | MCK[1:0]# | DBSC3 | O | L | K | K | — | K |
| MRESET# | MRESET# | DBSC3 | O | O | O | O | — | O |
| SDBUP | SDBUP | DBSC3 | I | I | I | I | — | I |
| MBKPRST# | MBKPRST# | DBSC3 | I | I | I | I | — | I |
| MVREF[1:0] | MVREF[1:0] | DBSC3 | — | — | — | — | — | — |
| MZQ | MZQ | DBSC3 | — | — | — | — | — | — |
| USB_DP0 | USB_DP0 | USB | IO | L | K | K | K | K |
| USB_DM0 | USB_DM0 | USB | IO | L | K | K | K | K |
| USB_OVC0 | USB_OVC0 | USB | I | Z | K | K | K | K |
| USB_DP1 | USB_DP1 | USB | IO | L | K | K | K | K |
| USB_DM1 | USB_DM1 | USB | IO | L | K | K | K | K |
| USB_VBUS1_OVC1 | USB_VBUS1_OVC1 | USB | I | Z | K | K | K | K |
| USB_REXT | USB_REXT | USB | — | — | — | — | — | — |
| PCIE_RX1_0# | PCIE_RX1# | PCIEC | I | Z | I | I | I | I |
| PCIE_RX1_0 | PCIE_RX1 | PCIEC | I | Z | I | I | I | I |
| PCIE_TX1_0# | PCIE_TX1# | PCIEC | O | Z | K | K | K | K |
| PCIE_TX1_0 | PCIE_TX1 | PCIEC | O | Z | K | K | K | K |
| PCIE_RX0_[3:0]# | PCIE_RX0_[3:0]# | PCIEC | I | Z | K | K | K | K |
| PCIE_RX0_[3:0] | PCIE_RX0_[3:0] | PCIEC | I | Z | K | K | K | K |
| PCIE_TX0_[3:0]# | PCIE_TX0_[3:0]# | PCIEC | O | Z | K | K | K | K |
| PCIE_TX0_[3:0] | PCIE_TX0_[3:0] | PCIEC | O | Z | K | K | K | K |
| GCLK | GCLK | PCIEC | I | Z | K | K | K | K |
| GCLK# | GCLK# | PCIEC | I | Z | K | K | K | K |
| VTHREF | PA_VTHREF | 温度 センサ | O | O | O | O | O | O |
| VTHSENSE | PA_VTHSENSE | 温度 センサ | O | O | O | O | O | O |

【記号説明】

- : 選択されない、または未サポート
- I : 入力
- O : 出力
- H : ハイレベル出力
- L : ローレベル出力
- Z : ハイインピーダンス
- PI : 内蔵プルアップ抵抗によりプルアップされた入力
- PZ : 内蔵プルアップ抵抗によりプルアップされたハイインピーダンス
- K : 直前の状態を保持

以 上