

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: [csc@renesas.com](mailto:csc@renesas.com)

|      |                               |        |                |                                                                          |     |
|------|-------------------------------|--------|----------------|--------------------------------------------------------------------------|-----|
| 製品分類 | MPU & MCU                     | 発行番号   | TN-SH7-A789A/J | Rev.                                                                     | 第1版 |
| 題名   | SH7780 PCIC ハードウェアマニュアルの訂正(2) |        | 情報分類           | 技術情報                                                                     |     |
| 適用製品 | SH7780 グループ                   | 対象ロット等 | 関連資料           | SH7780 ハードウェアマニュアル<br>Rev 1.00<br>2006 年 1 月 11 日発行<br>(RJJ09B0221-0100) |     |
|      |                               | 全ロット   |                |                                                                          |     |

SH7780 の PCIC に関して、ハードウェアマニュアルの誤記訂正があります。

下記において、取り消し線部分が訂正前(削除)、網掛け部分が訂正後(追加)となります。

## 【訂正内容】

関連資料 13.4.5(5)表 13.6 割り込み優先順位(p13-80)

| 名 称                | 割り込み要因                                                       | 優先順位   |
|--------------------|--------------------------------------------------------------|--------|
| :                  | :                                                            | 高      |
| <del>PCISERR</del> | <del>PCI</del> PCIC がエラー時、PCIIR(SDI を除く)と PCIAINT による(マスク可能) | ↑<br>↓ |
| :                  | :                                                            | 低      |

## 【補 足】

SERR#の割り込み処理は、PCISERR により処理してください。

以 上