

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A777A/J	Rev.	第1版
題名	SH7780 CPG マニュアルの訂正		情報分類	技術情報	
適用製品	SH7780 グループ	対象ロット等	関連資料	SH7780 ハードウェアマニュアル Rev 1.00 2006年1月11日発行 (RJJ09B0221-0100)	
		全ロット			

SH7780 の CPG (クロック発振器) のマニュアルに訂正があります。

下記において、網掛け部分が追加/変更(例: ABC)となります。

【訂正内容】

関連資料 15.4.1 周波数制御レジスタ(FRQCR)のビット 24~20 (ビット名: IFC0 および CFC[3:0])の説明および表注記(p15-5、15-6)について下記のとおり訂正します。

15.4.1 FRQCR 表の説明欄 (ビット 24~20 および表注記)

• p15-5

ビット	ビット名	初期値	R/W	説明
24	IFC0*	不定	R/W	CPU クロック(Ick)および SuperHyway クロック(SHck)周波数の分周率 IFC0、CFC2、CFC1 ビットの初期値は、外部端子 MODE0、MODE1、MODE2、 および MODE7 の組み合わせにより決まります(表 15.2 参照)。 (×12 通倍、×6 通倍): 00010(クロック動作モード0、1、2、3) (×12 通倍、×4 通倍): 00100(クロック動作モード12) (×6 通倍、×6 通倍): 10000(初期化終了後のレジスタ設定、クロックモード0、 1、2、3) 上記以外: 設定禁止
23	CFC3*	0	R/W	
22	CFC2*	不定	R/W	
21	CFC1*	不定	R/W	
20	CFC0*	0	R/W	

以上