

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル

株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A759A/J	Rev.	第1版
題名	SH7763 の DDR インタフェースの電気的特性のスペック変更、および誤記訂正		情報分類	技術情報	
適用製品	R5S77630AY266BGV R5S77631AY266BGV R5S77632AY266BGV	対象ロット等	関連資料	SH7763 ハードウェアマニュアル Rev.2.00 (RJJ09B0260-0200)	
		全ロット			

拝啓 貴社益々ご清栄のこととお慶び申し上げます。また、日頃より弊社半導体製品に格段のご愛顧を賜り深謝申し上げます。さて、SH7763 の DDR インタフェースの電気的特性のスペック変更、および誤記訂正についてご連絡いたします。大変ご迷惑をお掛けしますが、ご理解のうえご使用くださいますようお願い申し上げます。

敬具

— 記 —

1. DDRIF 信号タイミングスペックの変更 (表 43.12 DDRIF 信号タイミング)

【変更前】

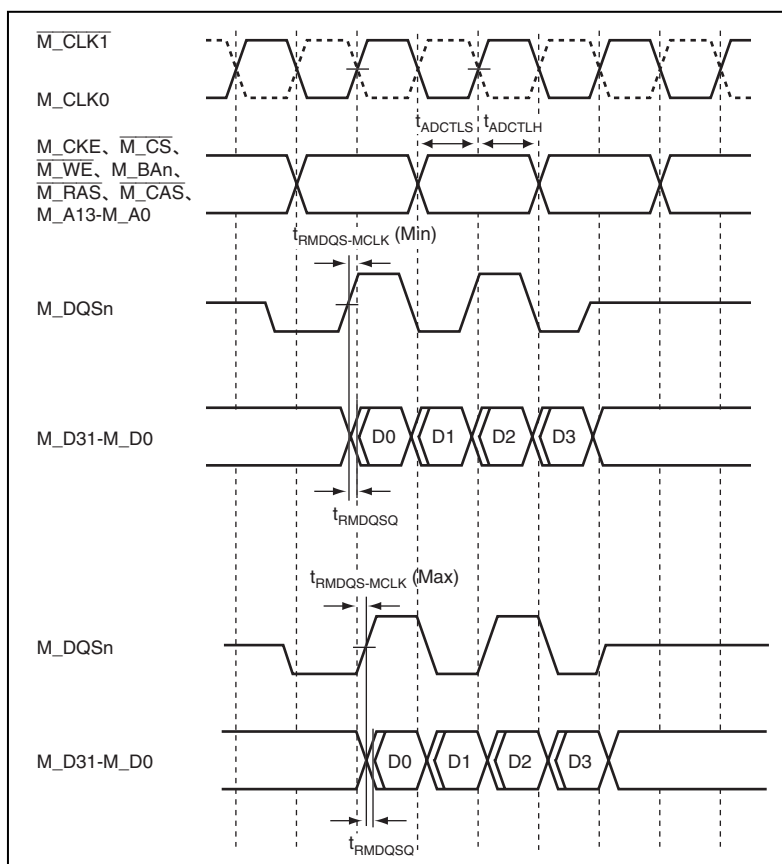
項目	記号	Min.	Max.	単位	参照図	備考
M_CLK と M_DQSn とのスキュー時間 (read)	trMDQS-MCLK	-1.0	1.0	ns	43.29	DDR200
		-0.8	0.8			DDR266

【変更後】

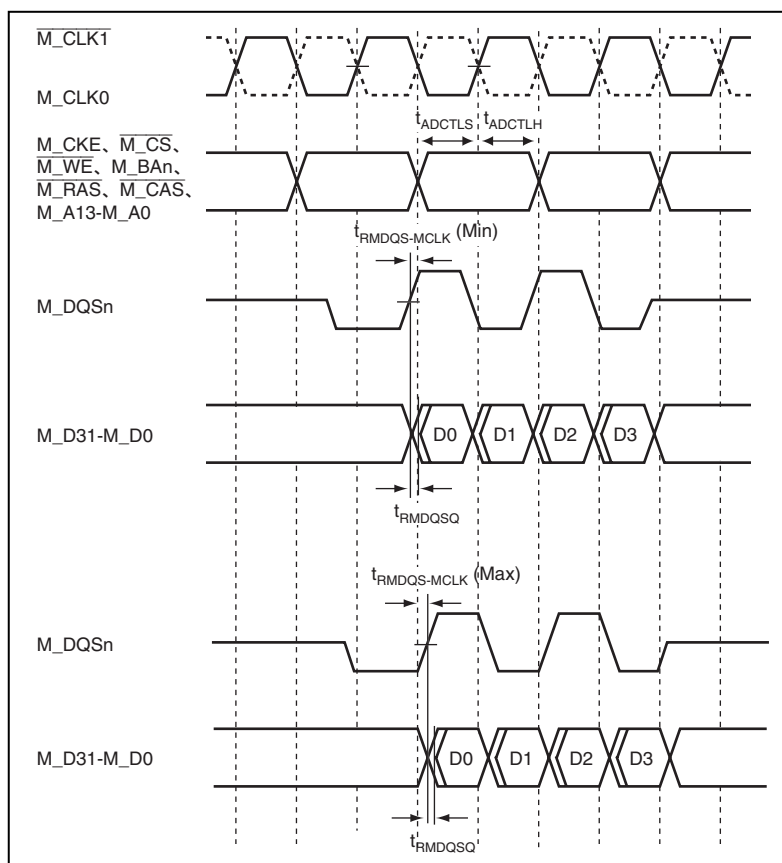
項目	記号	Min.	Max.	単位	参照図	備考
M_CLK と M_DQSn とのスキュー時間 (read)	trMDQS-MCLK	<u>-0.75</u>	<u>1.82</u>	ns	43.29	DDR200
		<u>-0.35</u>	<u>1.23</u>			DDR266

2. DDRIF 信号タイミングの誤記訂正 (図 43.29 DDR-SDRAM のリードタイミング (2 バーストリード))

【変更前】



【変更後】



以上