

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A881A/J	Rev.	第1版
題名	SH7751 グループ、SH7751R グループ ユーザーズマニュアル 電気的特性および外形寸法図の訂正		情報分類	技術情報	
適用製品	SH7751、SH7751R グループ	対象ロット等	関連資料	SH7751 グループ、SH7751R グループ ユーザーズマニュアル：ハードウェア編 (R01UH0457JJ0301)	
		全ロット			

SH7751、SH7751R 各グループに関して、電気的特性(AC)および外形寸法図のマニュアル訂正があります。

取り消し線部分(例：「~~6~~」)が訂正前、網掛け部分(例：「~~5.3~~」)が訂正後になります。

【内 容】

1. 電気的特性の訂正

関連資料: 23.3.2 制御信号タイミング

1) SH7751R (関連資料 p23-25、表 23.19、5 箇所)

スタンバイからのバスバッファオンタイムおよび STATUS 遅延時間の規定に誤記がありましたので訂正します。

項目	記号	HD6417751 RBP240(V) HD6417751 RBG240(V) HD6417751 RBA240HV		HD6417751 RBP200(V) HD6417751 RBG200(V) HD6417751 RBA240HV*		HD6417751 RF240(V)		HD6417751 RF200(V)		単位
		Min	Max	Min	Max	Min	Max	Min	Max	
スタンバイからのバス バッファオンタイム	tBON2	—	2 1	—	2 1	—	2 1	—	2 1	tCYC
STATUS0、STATUS1 遅延時間	tSTD1	—	6 5.3	—	6	—	6	—	6	ns

注) *: HD6417751RBA240HV を 200MHz で動作させた場合。

2) SH7751 (関連資料 p23-26、表 23.20、1 箇所)

STATUS 遅延時間の規定に誤記がありましたので訂正します。

項目	記号	HD6417751BP167(V) HD6417751F167(V)		単位
		Min	Max	
STATUS0、STATUS1 遅延時間	tSTD1	—	6 9	ns

2. 外形寸法図の訂正

関連資料: 付録 B. 外形寸法図

SH7751R (関連資料 付録-11 ページ、図 B.4)

HD6417751RBA240HV の外形寸法図のボール径(ϕb)の規定に誤記がありましたので訂正します。

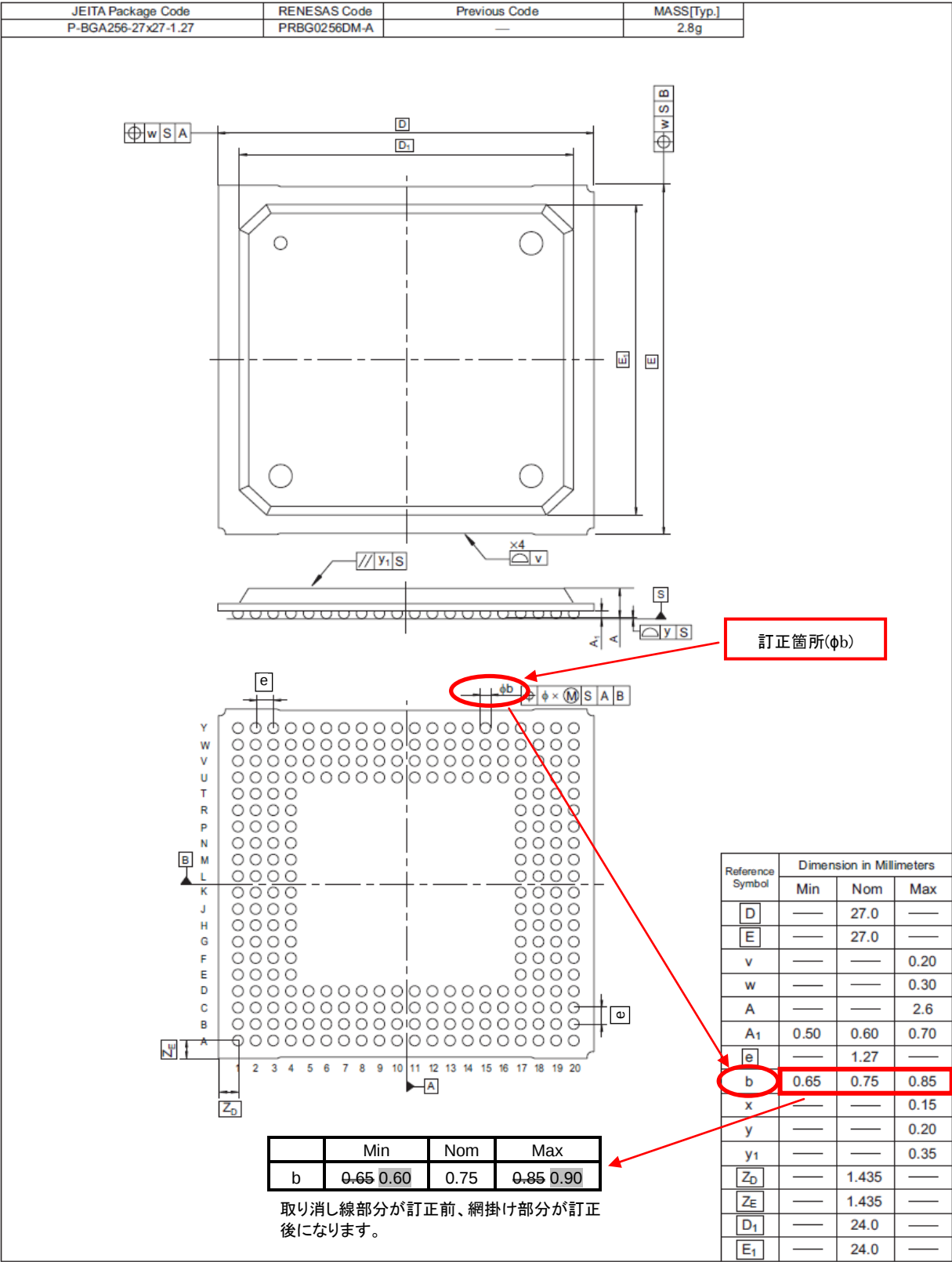


図 B.4 外形寸法図
(256 ピン BGA: HD6417751RBA240HV)

以 上