

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: [csc@renesas.com](mailto:csc@renesas.com)

|      |  |        |                |  |     |
|------|--|--------|----------------|--|-----|
| 製品分類 | MPU & MCU  | 発行番号   | TN-SH7-A880A/J | Rev.   | 第1版 |
| 題名   | SH7750、SH7750S、SH7750R グループ ユーザーズマニュアル<br>電気的特性および外形寸法図の訂正 |        | 情報分類           | 技術情報   |     |
| 適用製品 | SH7750、SH7750S、SH7750R グループ                                | 対象ロット等 | 関連資料           | SH7750、SH7750S、SH7750R<br>グループ ユーザーズマニュアル：<br>ハードウェア編<br>(R01UH0456JJ0702) |     |
|      |  | 全ロット   |                |  |     |

SH7750、SH7750S、SH7750R 各グループに関して、電気的特性(AC)および外形寸法図のマニュアル訂正があります。  
取り消し線部分(例：「~~42~~」)が訂正前、網掛け部分(例：「**15**」)が訂正後になります。

## 【内 容】

### 1. 電気的特性の訂正

関連資料: 22.3.2 制御信号タイミング

#### 1) SH7750R (関連資料 p22-36、表 22.32、5 箇所)

スタンバイからのバスバッファオンタイムおよび STATUS 遅延時間の規定に誤記がありましたので訂正します。

| 項目                      | 略称    | HD6417750<br>RBP240(V)<br>HD6417750<br>RBG240(V)<br>HD6417750<br>RBA240HV |              | HD6417750<br>RBP200(V)<br>HD6417750<br>RBG200(V)<br>HD6417750<br>RBA240HV* |            | HD6417750<br>RF240(V) |            | HD6417750<br>RF200(V) |            | 単位   |
|-------------------------|-------|---|--------------|--|------------|-----------------------|------------|-----------------------|------------|------|
|                         |       | Min   | Max          | Min  | Max        | Min                   | Max        | Min                   | Max        |      |
| スタンバイからのバス<br>バッファオンタイム | tBON2 | -   | <b>≧ 1</b>   | -  | <b>≧ 1</b> | -                     | <b>≧ 1</b> | -                     | <b>≧ 1</b> | tCYC |
| STATUS0、STATUS1<br>遅延時間 | tSTD1 | -   | <b>≦ 5.3</b> | -  | 6          | -                     | 6          | -                     | 6          | ns   |

注) \*: HD6417750RBA240HV を 200MHz で動作させた場合。

#### 2) SH7750 および SH7750S (関連資料 p22-37、表 22.33、11 箇所)

バスバッファオンタイム、スタンバイからのバスバッファオンタイムおよび STATUS 遅延時間の規定に誤記がありましたので訂正します。

| 項目                      | 略称    | HD6417750<br>VF128(V) |              | HD6417750<br>SVF133(V)<br>HD6417750<br>SVBT133(V) |              | HD6417750<br>F167(V)<br>HD6417750<br>SF167(V)<br>HD6417750<br>SF200(V) |            | HD6417750<br>BP200M(V)<br>HD6417750<br>SBP200(V)<br>HD6417750<br>SBA200V |              | 単位   |
|-------------------------|-------|-----------------------|--------------|---|--------------|--|------------|--|--------------|------|
|                         |       | Min                   | Max          | Min   | Max          | Min  | Max        | Min  | Max          |      |
| バスバッファオンタイム             | tBON1 | -                     | <b>42 15</b> | -   | <b>42 15</b> | -  | 12         | -  | <b>42 10</b> | ns   |
| スタンバイからのバス<br>バッファオンタイム | tBON2 | -                     | <b>≧ 1</b>   | -   | <b>≧ 1</b>   | -  | <b>≧ 1</b> | -  | <b>≧ 1</b>   | tCYC |
| STATUS0、STATUS1<br>遅延時間 | tSTD1 | -                     | <b>≦ 11</b>  | -   | <b>≦ 11</b>  | -  | <b>≦ 9</b> | -  | <b>≦ 7</b>   | ns   |

2. 外形寸法図の訂正

関連資料: 付録 B. 外形寸法図

SH7750R (関連資料 付録-10 ページ、図 B.5)

HD6417750RBA240HV および HD6417750SBA200V の外形寸法図のボール径( $\phi b$ )の規定に誤記がありましたので訂正します。

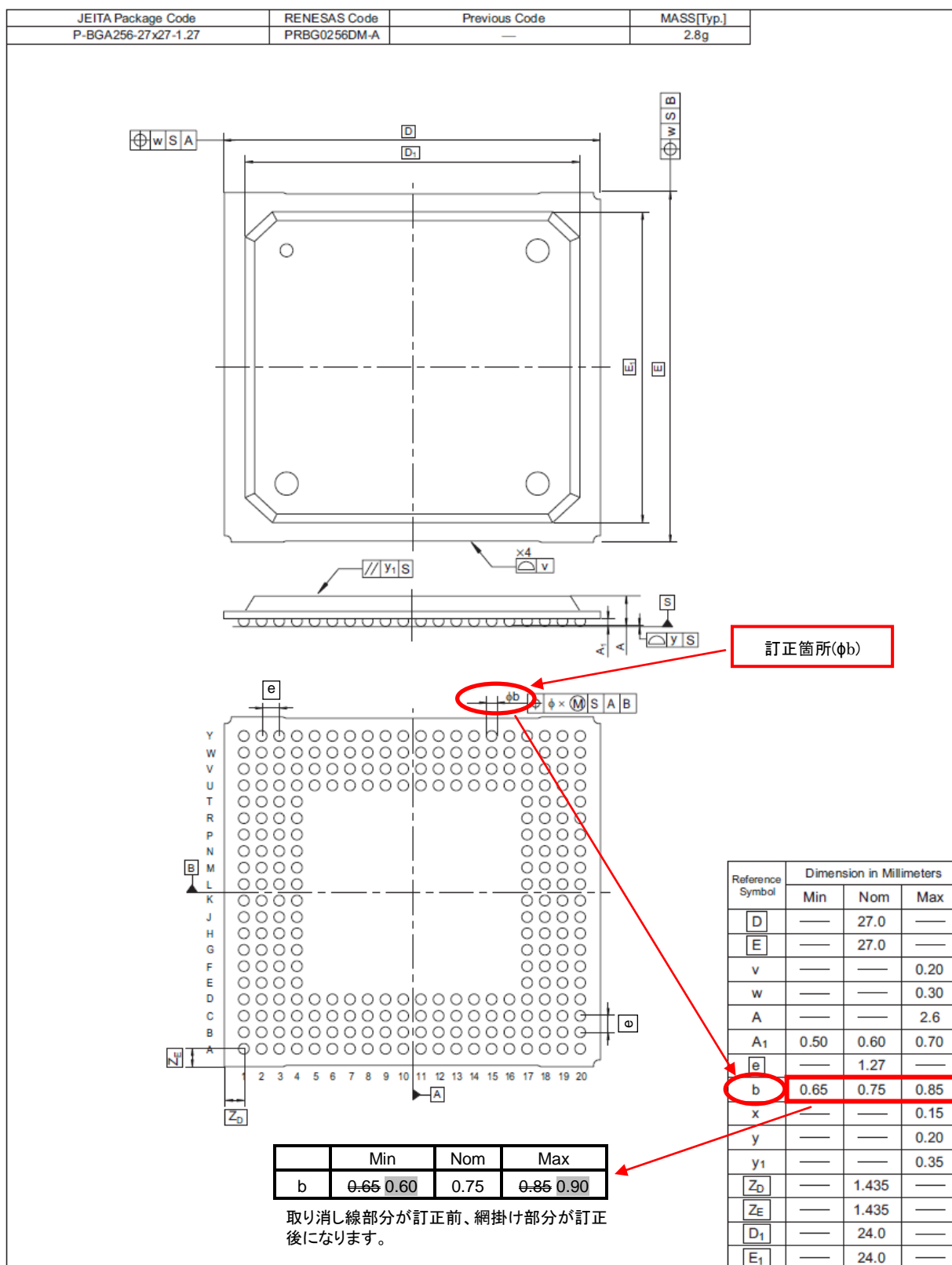


図 B.5 外形寸法図

(256ピン BGA: HD6417750RBA240HV および HD6417750SBA200V)

以上