

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# 日立半導体技術情報

〒100-0004  
 東京都千代田区大手町2丁目6番2号  
 (日本ビル)  
 TEL (03)5201-5218 (ダイヤルイン)  
 株式会社 日立製作所 半導体グループ

製品分類	マイクロプロセッサ		発行番号	TN-SH7-470A	Rev.	第1版
題名	SH7055F ハードウェアマニュアル ATU CH6,7PWM 出力機能使用時の注意		情報分類	①. 仕様変更 ②. ドキュメント訂正追加等 ③. 使用上の注意事項 ④. マスク変更 ⑤. ライン変更		
適用製品	HD64F7055R HD64E7055	対象ロット等 全ロット	関連資料	SH-2E SH7055F-ZTAT ハードウェア マニュアル 第4版 ADJ-602-183C		有効期限 永年

SH7055FのハードウェアマニュアルにおいてATUの章のch6,7のPWM出力機能について修正がありますのでご連絡申し上げます。

## 記

ATUのch6,7のPWM機能使用時にデューティ0%の信号を出力する場合、下記内容に注意して頂くようお願いいたします。

デューティ0%にするためにDTRにH'0000の値を設定する場合、端子出力がHの時にDTRとBFRをH'0000にCPUで書き換えると端子出力がH出力固定となりデューティが100%になります。デューティ0%を設定する場合は、BFRにH'0000を設定し、TCNTとCYLRの一致によりDTRへH'0000を転送して設定するようにお願い致します。

P.370

11.2.22 サイクルレジスタ(CYLR)

(1)サイクルレジスタ(CYLR6A~D,CYLR7A~D)

追加前：

同時にバッファレジスタ(BFR)の値はデューティレジスタ(DTR)に転送されます。

追加後：

同時にバッファレジスタ(BFR)の値はデューティレジスタ(DTR)に転送されます。また、対応するチャネルの出力端子(TO6A~D,TO7A~D)は、BFRの値がH'0000の場合は0出力、それ以外の場合は1出力になります。

P.394

### 11.3 動作説明

#### 11.3.1 概要

(5)チャンネル 6 , 7

追加前 :

DTR には DTR>CYLR となる値は設定しないでください。

追加後 :

DTR には DTR>CYLR となる値は設定しないでください。また、DTR に H'0000 を設定する場合は、DTR に直接 H'0000 を書き込みせず、BFR に H'0000 を設定し、BFR から DTR への転送により H'0000 設定してください。直接 DTR に H'0000 を書き込むとデューティー0%にならない場合があります。

P.406

### 11.3 動作説明

#### 11.3.9 PWM タイマ機能

追加前 :

DTR が H'0000 の場合には、出力は変化しません(デューティー0%)

追加後 :

DTR が H'0000 の場合には、出力は変化しません(デューティー0%)。ただし、DTR に H'0000 を設定する場合は、DTR に直接 H'0000 を書き込みせず、BFR に H'0000 を設定し、BFR から DTR への転送により設定してください。直接 DTR に H'0000 を書き込むとデューティー0%にならない場合があります。