

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

— 日立マイクロコンピュータ技術情報 —

〒100-0004

東京都千代田区大手町2丁目6番2号
(日本ビル)

TEL (03)-5201-5191

株式会社 日立製作所 半導体グループ

| | | | | | |
|------------------|--|--------|----------|--|------|
| 題 目 | シンクロナスDRAMモードレジスタ設定 | | 発行番号 | TN-SH7-157A | |
| | | | 分 類 | 1. 仕様変更 2. ドキュメント訂正追加等 ③ 使用上の注意事項 | |
| 適 用 製 品 | HD6417750BP200, HD6417750F167, HD6417750VF128 | 対象ロット等 | 関連 資料 | SH7750ハードウェアマニュアル, SH7750プログラミングマニュアル | 有効期限 |
| | | 全ロット | | | 永年 |

1. シンクロナスDRAMモードレジスタ設定について

シンクロナスDRAMのモードレジスタ設定に不具合があります。

モードレジスタの設定時は下記に注意してください。

なお、シンクロナスDRAMのモードレジスタの設定はパワーオン後、シンクロナスDRAMのアクセス前に実行し、設定した後は変更しないでください。

1.1 不具合内容

シンクロナスDRAMのモードレジスタの設定とDMACによるメモリアクセスが競合した場合、下記(1)~(2)の不具合が発生する可能性があります。

- (1) シンクロナスDRAMのモードレジスタの設定が正しく行われず。
- (2) DMACによるメモリアクセスが行われず。

また、内蔵周辺モジュール(*1)のレジスタへのライトアクセスの直後にシンクロナスDRAMのモードレジスタ設定をした場合、下記(3)の不具合が発生する可能性があります。

- (3) 内蔵周辺モジュールレジスタに誤ったデータが書き込まれる。

1.2 回避策

(1) シンクロナスDRAMのモードレジスタ設定が終了するまで、DMACの起動は行わないでください。

(2) シンクロナスDRAMのモードレジスタ設定が終了するまで、内蔵周辺モジュール(*1)のレジスタ設定は行わないでください。

*1: 該当する内蔵周辺モジュールは、以下のモジュールです。

CPG, RTC, INTC, TMU, SCI, SCIF, Hitachi-UDI

(ハードウェアマニュアル 付録A, 表 A.1 参照)