

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A618A/J	Rev.	第 1 版
題名	電源投入時の M_BKPRST#端子操作について		情報分類	技術情報	
適用製品	R5S77630Y266BGV R5S77631Y266BGV R5S77632Y266BGV	対象ロット等	関連資料	SH7763 ハードウェアマニュアル (RJ09B0260-0100)	
		全ロット			

拝啓 貴社益々ご清栄のこととお慶び申し上げます。また、日頃より弊社半導体製品に格段のご愛顧を賜り深謝申し上げます。
さて、SH7763 電源投入時の M_BKPRST#端子の操作についてご連絡いたしますので、ご理解のうえご使用くださいますようお願い申し上げます。

敬具

－ 記 －

パワーオン時に VCCQ_DDR (DDR インタフェース電源) を遮断状態から投入する際は、DDR-SDRAM 電源バックアップシーケンス (図 18.1) と同様、M_BKPRST#にローレベルを入力することで、M_CKE 出力をローレベルに固定することを推奨します。

これは、電源投入時の DDR-SDRAM の CKE 入力をローレベルに保持することで、SH7763・DDR-SDRAM 双方のデータバスが衝突するのを予防するためです。

以上