

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

| | | | | | |
|------|--------------------------------------|--------|----------------|-------------------------------|-----|
| 製品分類 | MPU & MCU | 発行番号 | TN-RX*-A046A/J | Rev. | 第1版 |
| 題名 | 汎用 PWM タイマ (GPT) LCCR レジスタ設定に関する注意事項 | | 情報分類 | 技術情報 | |
| 適用製品 | RX62T グループ、RX62G グループ | 対象ロット等 | 関連資料 | RX62T グループ ユーザーズマニュアル ハードウェア編 | |
| | | 全ロット | | RX62G グループ ユーザーズマニュアル ハードウェア編 | |

汎用 PWM タイマ (GPT) の LCCR レジスタの LPSC[1:0]ビットの設定について注意事項があります。

1.1 注意事項

汎用 PWM タイマ (GPT) の LCCR レジスタの LPSC[1:0]ビットを設定する場合は、以下の制約を守ってください。

LCCR.LPSC[1:0]ビットで選択する LOCO 分周クロックの分周比と、独立ウォッチドッグタイマ (IWDT) の IWDTCR レジスタの CKS[3:0]ビットで選択する IWDTCLK の分周比の関係が以下となるようにしてください。

$$\text{LCCR.LPSC.LPSC}[1:0]\text{ビットで選択した分周比} \leq \text{IWDTCR.CKS}[3:0]\text{ビットで選択した分周比}$$

LCCR.LPSC[1:0]ビットで選択する LOCO 分周クロックの分周比が IWDTCR.CKS[3:0]ビットで選択する IWDTCLK の分周比より小さい場合は、LOCO カウント動作が正常に動作しませんのでご注意ください。

1.2 今後の対応

本内容は RX62T、及び RX62G 各グループのハードウェアマニュアルの次回改定時に反映します。