

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# 日立半導体技術情報

〒 1 0 0 - 0 0 0 4  
 東京都千代田区大手町 2 丁目 6 番 2 号  
 (日本ビル)  
 TEL (03)5201-5219 (ダイヤルイン)  
 株式会社 日立製作所 半導体グループ

|      |                                       |                |      |  |      |            |
|------|---------------------------------------|----------------|------|--|------|------------|
| 製品分類 | マイクロプロセッサ                             |                | 発行番号 | TN-SH7-440A  | Rev. | 第 1 版      |
| 題名   | PCIC 入力セットアップ時間仕様変更                   |                | 情報分類 | ①. 仕様変更<br>②. ドキュメント訂正追加等<br>③. 使用上の注意事項<br>④. マスク変更<br>⑤. ライン変更 |      |            |
| 適用製品 | <b>HD6417751R</b><br>(QFP パッケージ品のみ適用) | 対象ロット等<br>全ロット | 関連資料 | SH7751 シリーズ<br>ハードウェアマニュアル<br>ADJ-602-215A 第 2 版                 |      | 有効期限<br>永年 |

## 1. PCIC 入力セットアップ時間タイミング仕様変更

SH7751R の QFP 版の PCIC 入力セットアップ時間タイミング仕様を下記の通り変更致します。

表 1. 変更前の PCIC 入力セットアップ時間

(VDDQ=3.0 ~ 3.6V, VDD=1.5V, Ta= -20 ~ 75 , CL=30pF)

| 端子  | 項目         | 記号     | 33MHz |     | 66MHz |     | 単位 |
|---|------------|--------|-------|-----|-------|-----|----|
|   |            |        | Min   | Max | Min   | Max |    |
| IDSEL   | 入力セットアップ時間 | tPCISU | 3.0   |     | 3.0   |     | ns |
| AD31 ~ AD0, C/BE3 ~ C/BE0,<br>PAR, PCIFRAME, IRDY, TRDY,<br>PCISTOP, PCILOCK,<br>DEVSEL, PERR | 入力セットアップ時間 | tPCISU | 3.0   |     | 3.0   |     | ns |
| PCIREQ1/GNTIN,<br>PCIREQ2/MD9, PCIREQ3/MD10,<br>PEIREQ4/PCIGNT1/REQOUT,<br>PCIGNT4 ~ PCIGNT1  | 入力セットアップ時間 | tPCISU | 3.0   |     | 3.0   |     | ns |

表 2. 変更後の PCIC 入力セットアップ時間

(VDDQ=3.0 ~ 3.6V, VDD=1.5V, Ta= -20 ~ 75 , CL=30pF)

| 端子  | 項目         | 記号     | 33MHz |     | 66MHz |     | 単位 |
|---|------------|--------|-------|-----|-------|-----|----|
|   |            |        | Min   | Max | Min   | Max |    |
| IDSEL   | 入力セットアップ時間 | tPCISU | 3.5   |     | 3.5   |     | ns |
| AD31 ~ AD0, C/BE3 ~ C/BE0,<br>PAR, PCIFRAME, IRDY, TRDY,<br>PCISTOP, PCILOCK,<br>DEVSEL, PERR | 入力セットアップ時間 | tPCISU | 3.5   |     | 3.5   |     | ns |
| PCIREQ1/GNTIN,<br>PCIREQ2/MD9, PCIREQ3/MD10,<br>PEIREQ4/PCIGNT1/REQOUT,<br>PCIGNT4 ~ PCIGNT1  | 入力セットアップ時間 | tPCISU | 3.5   |     | 3.5   |     | ns |

変更は QFP パッケージ品のみ。BGA パッケージ品に関しては、変更ありません。