

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A656A/J	Rev.	第1版
題名	DMAC のサイクルスチールモードに関する注意事項		情報分類	技術情報	
適用製品	R5S72650P200BG R5S72651P200BG R5S72652P200BG R5S72653P200BG R5S72050W200BG	対象ロット等	関連資料	<ul style="list-style-type: none"> ・SH7265 グループハードウェアマニュアル Rev.1.00 (RJJ09B0374-0100) ・SH7205 グループハードウェアマニュアル Rev.1.00 (RJJ09B0399-0100) 	
		全ロット			

上記製品におきまして、DMAC のサイクルスチールモードに関する注意事項がございますので、ご連絡させていただきます。
ご理解、ご了承いただきたくよろしくお願いいたします。

1. 内容

次ページ以降。

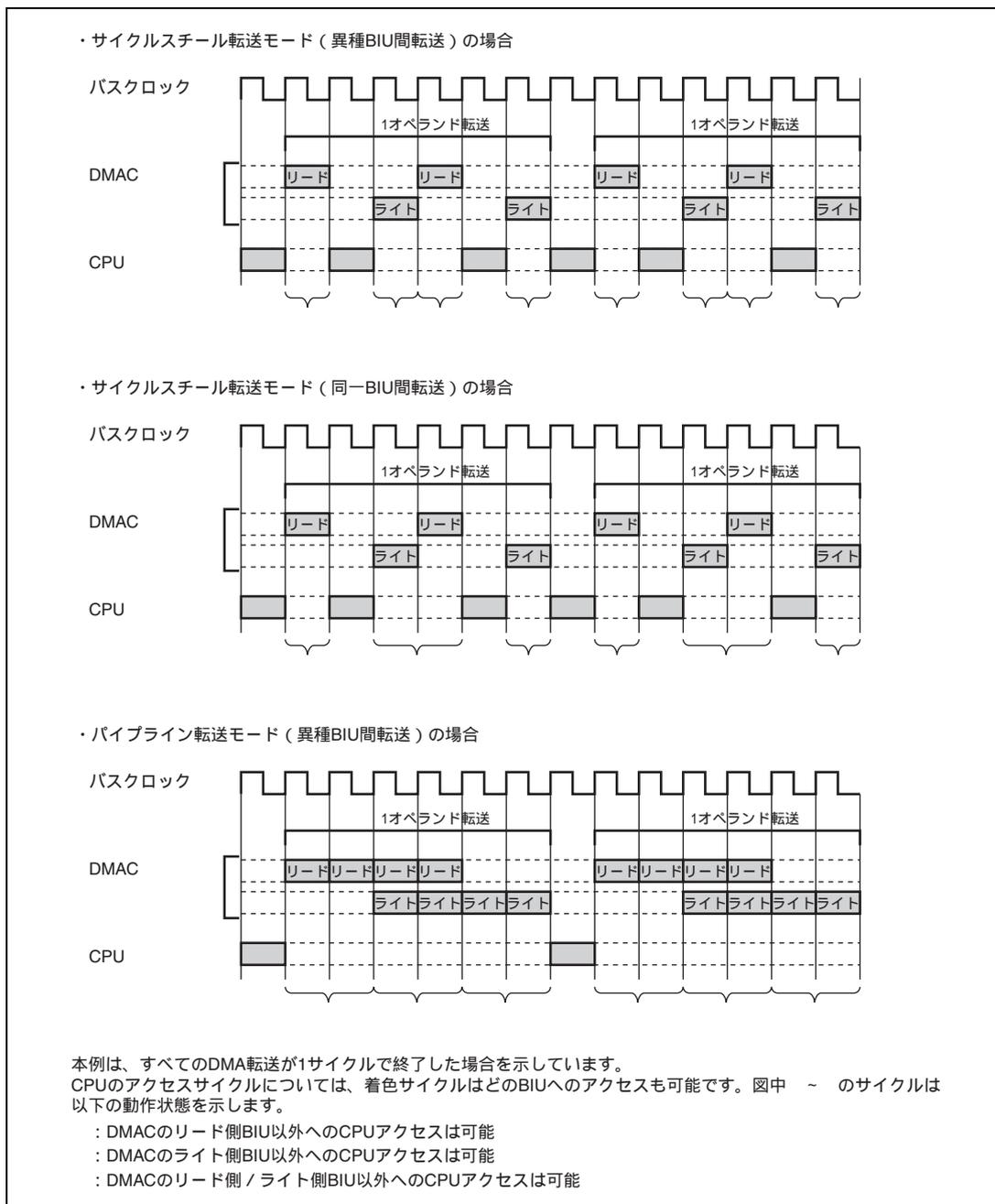


図 11.3 DMA 転送モードと DMAC/CPU のバス権の状態例

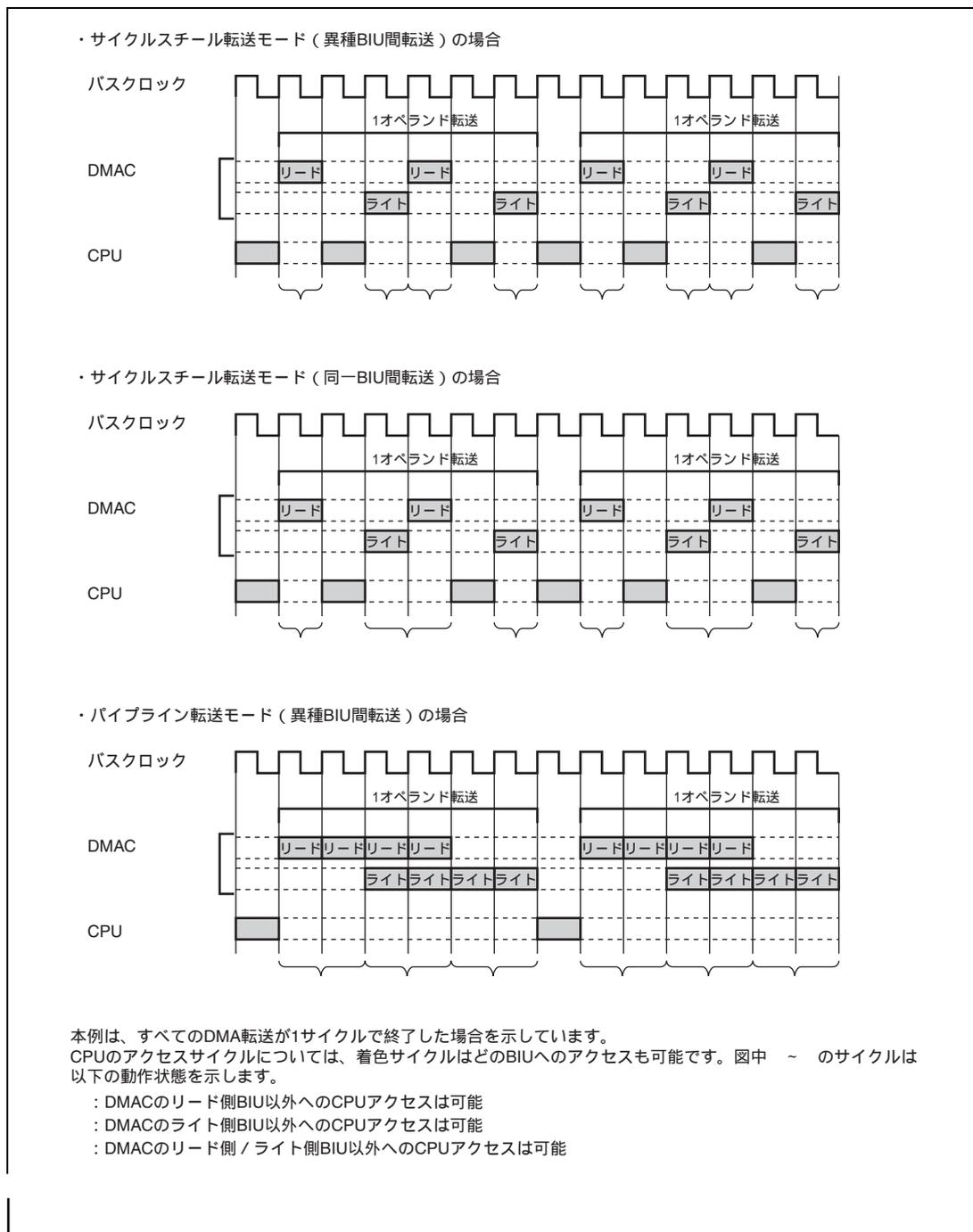


図 11.3 DMA 転送モードと DMAC/CPU のバス権の状態例