

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-MC*-A025A/J	Rev.	第1版
題名	ルネサスシリアルペリフェラルインタフェース TEND ビットに関する注意事項		情報分類	技術情報	
適用製品	下記参照	対象ロット等	関連資料	下記参照	
		全ロット			

下記適用製品に内蔵されているルネサスシリアルペリフェラルインタフェースにおいて、ステータスレジスタ (SPSR) の TEND ビットに関する注意事項がありますのでご連絡致します。

## [TEND ビットの説明]

送信したことを示すビットです。TEND ビットが 1 の場合、送信終了したことを示し、TEND ビットが 0 の場合、送信未終了であることを示します。

TEND ビットを 0 にクリアする条件は以下の通りです。

- 送信レジスタからシフトレジスタへ送信データが転送されたとき

TEND ビットを 1 にセットする条件は以下のとおりです。

- シリアル転送終了時に送信バッファ (SPTX) のデータ格納数が空であるとき

注. SPI マスタモード設定時のみ有効となります。

## ■ 適用製品および関連資料

適用製品		関連資料	Rev.	管理番号
シリーズ	グループ			
SH7260 シリーズ	SH7262、 SH7264	SH7262 グループ、SH7264 グループ ユーザーズマニュアル ハードウェア編	Rev.3.00	R01UH0134JJ0300
	SH7266、 SH7267	SH7266 グループ、SH7267 グループ ユーザーズマニュアル ハードウェア編	Rev.2.00	R01UH0412JJ0200
	SH7268、 SH7269	SH7268 グループ、SH7269 グループ ユーザーズマニュアル ハードウェア編	Rev.2.00	R01UH0048JJ0200
	SH726A、 SH726B	SH726A グループ、SH726B グループ ユーザーズマニュアル ハードウェア編	Rev.1.00	R01UH0202JJ0100
RZ/A シリーズ	RZ/A1L	RZ/A1L グループ ユーザーズマニュアル ハードウェア編	Rev1.00	R01UH0437JJ0100