

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A907A/J	Rev.	第1版
題名	NAND フラッシュメモリコントローラ FLDTFIFO 読み出しに関する注意事項		情報分類	技術情報	
適用製品	下記参照	対象ロット等	関連資料	下記参照	
		全ロット			

下記適用製品に内蔵されている NAND フラッシュメモリコントローラにおいて、データ FIFO レジスタ(FLDTCNTR)の読み出しに関する注意事項がありますのでご連絡致します。

【注意事項】

FLDTCNTR がフルになるタイミングで FIFO データを読み出すと、読み出しデータが不正となる場合があります。

【回避方法】

NAND フラッシュメモリのデータを読み出す場合、以下の設定・手順となるように制御してください。

- ・コマンドアクセスモードにて

データカウンタレジスタ(FLDTCNTR)のデータ数指定ビットを 128 バイト以下に指定してください。

*セクタアクセスモードでデータを読み出さないでください。

適用製品および関連資料】

適用製品		関連資料	Rev.	管理番号
シリーズ	グループ			
SH7260 シリーズ	SH7262、SH7264	SH7262 グループ、SH7264 グループ ユーザーズマニュアル ハードウェア編	Rev.3.00	R01UH0134JJ0300
	SH7266、SH7267	SH7266 グループ、SH7267 グループ ユーザーズマニュアル ハードウェア編	Rev.2.00	R01UH0412JJ0200
	SH7268、SH7269	SH7268 グループ、SH7269 グループ ユーザーズマニュアル ハードウェア編	Rev.2.00	R01UH0048JJ0200

以上