

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A846A/J	Rev.	第1版
題名	SH7786 キャッシュ使用上の注意事項		情報分類	技術情報	
適用製品	SH7786 グループ	対象ロット等	関連資料	SH7786 グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 2010年11月30日発行 (RJJ09B0533-0100)	
		全ロット			

SH7786 のキャッシュに関して、使用上の注意事項があります。

【注意事項】

下記条件 1)~3)すべてを満たす場合、メモリ割り付けオペランドキャッシュ(OC)のアドレスレイへの書き込みを行うと、CPU がハングアップする場合があります。

• 条件

- 1) CPU0 および CPU1 を起動 (マルチプロセッサ動作、C0STBCR.MSTP0=0 かつ C1STBCR.MSTP1=0)
- 2) オペランドキャッシュ有効 (CCR.OCE=1)
- 3) キャッシュコヒーレンシ有効 (CCR.CCD=0)

• 回避策

上記条件1)~3)を満たす場合、メモリ割り付けライトによるOCアドレスレイへの書き込みは行わず、キャッシュ操作命令OCBI/ OCBP/ OCBWBを使用してください。

なお、OCBI/OCBP/OCBWBの各命令実行時の実効アドレスRn[31:24]がH'F4 (OC アドレスレイ領域) の場合でも正常に動作します。

以上