

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A024A/J	Rev.	第1版
題名	RX630 グループ、RX63N グループ、RX631 グループ、RX63T グループ 独立ウォッチドッグタイマ (IWDT) のカウントクロック設定に関する注意事項		情報分類	技術情報	
適用製品	RX630 グループ RX63N グループ RX631 グループ RX63T グループ	対象ロット等 全ロット	関連資料	RX630 グループ ユーザーズマニュアル ハードウェア編 Rev.1.20 (R01UH0040JJ0120) RX63N グループ、RX631 グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0041JJ0100) RX63T グループ ユーザーズ マニュアル ハードウェア編 Rev.1.00 (R01UH0238JJ0100)	
<p>1. 注意事項</p> <p>周辺モジュールクロック (PCLK) の周波数と、IWDT のカウントクロックの周波数が近い場合、IWDT 関連のレジスタに正常にアクセスできない場合があります。</p> <p>2. 対策</p> <p>IWDT のカウントクロックの周波数が、周辺モジュールクロック (PCLK) の周波数の 1/4 以下になるようにしてください。</p> <p>つまり、</p> $IWDTCLK / n \leq PCLK / 4 \quad (n = 1, 16, 32, 64, 128, 256)$ <p>となるように IWDTCR.CKS[3:0] ビットを設定してください。</p> <p>以上</p>					