

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類		MPU & MCU		発行番号		TN-SH7-A824A/J		Rev.		第1版	
題名	内部要因リセット時の入出力端子動作の注意事項について					情報分類	技術情報				
適用製品	下記参照			対象ロット等		関連資料	下記参照				
				全ロット							

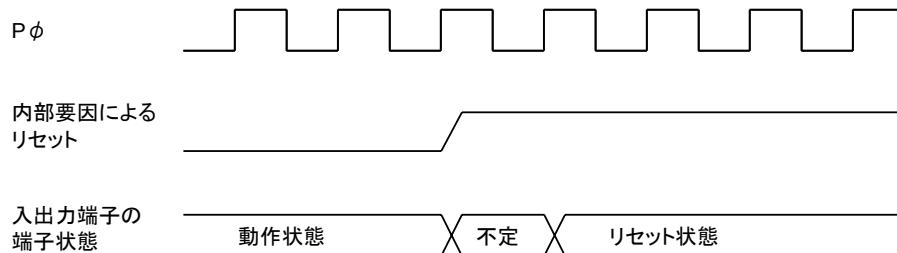
下記適用製品について、内部要因リセット発生時の注意事項のユーザーズマニュアルへの記載が抜けていましたので追記いたします。

【注意事項】

内部要因によるリセットの発生によって入出力端子の状態が動作状態からリセット状態に遷移する際に、最大で周辺クロック ($P\phi$) の 1 サイクルの間、入出力端子が不定状態となります。上記不定状態においては、ハイレベル出力、ローレベル出力、ハイインピーダンス状態、のいずれかの状態となります。

上記のとおり入出力端子は一時的に不定状態となりますが、その後はマイコン全体が所定のリセット状態に遷移します。

*内部要因によるリセットとしては、WDT のオーバフローによる内部リセット、エミュレータを使った H-UDI リセットが該当します。



<補足>

入力専用端子や出力専用端子では上記現象は発生しません。

RES 端子にローレベル入力することによるリセットは内部要因リセットには該当しません。

【適用製品及び関連資料】

シリーズ	グループ	関連資料	Rev.	管理番号
SH7250	SH72531	SH72531 ハードウェアマニュアル	1. 00	RJJ09B0469-0100
	SH72533	SH72533 ユーザーズマニュアル ハードウェア編	0. 50	RJJ09B0639-0050
	SH7254R	SH7254R グループハードウェアマニュアル	2. 00	RJJ09B0452-0200
	SH7256	SH7256 グループユーザーズマニュアル ハードウェア編	1. 00	RJJ09B0503-0100
	SH72546R	SH72546R ユーザーズマニュアル ハードウェア編	1. 00	R01UH0235JJ0100

以上