発行日：2020年6月10日

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口 http://japan.renesas.com/contact/
E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RZ*-A0064A/J	Rev.	第1版
題名	RZ/A2M グループ　SPI マルチ I/O バスコントローラの IO0FV[1:0]ビットに関する注意事項	情報分類	技術情報		
適用製品	RZ/A2M グループ	対象ロット等	全ロット	関連資料	RZ/A2M グループ ユーザーズマニュアル ハードウェア編 Rev.3.00 (R01UH0746JJ0300)

RZ/A2Mグループの SPIマルチI/0 バスコントローラにおいて、共通コントロールレジスタ(CMNCR)の IO0FV[1:0]ビットに関する注意事項がありますので連絡いたします。

[IO0FV[1:0]ビットの説明]

ビット	ビット名	初期値	R/W	説明
9、8	IO0FV[1:0]	11	R/W	1 ビット幅入力時 QSPIn_IO0 固定値 1 ビット幅入力時、QSPIn_IO0 端子の出力値を固定します。 00：出力値は 0 固定 01：出力値は 1 固定 10：出力値は前回転送の最終ビット（前回がHi-Zのときは Hi-Z） 11：出力値は Hi-Z 注. 1 ビット幅以外のデータリード転送を行う場合、このビットを「11：出力値は Hi-Z」に設定する必要があります。

以上

(c) 2020. Renesas Electronics Corporation. All rights reserved.