

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-380-A067B/J	Rev.	第 2 版
題名	3803 グループの A/D コンバータに関する注意事項(適用製品追加)		情報分類	技術情報	
適用製品	下記参照	対象ロット等	関連資料	—	
		—			

3803 グループの下記適用製品において、AD 変換レジスタ 2(003816 番地)に注意事項があります。

下記型名以外の 3803 グループ(標準品、H 仕様、L 仕様)の各製品は、本注意事項に該当しません。

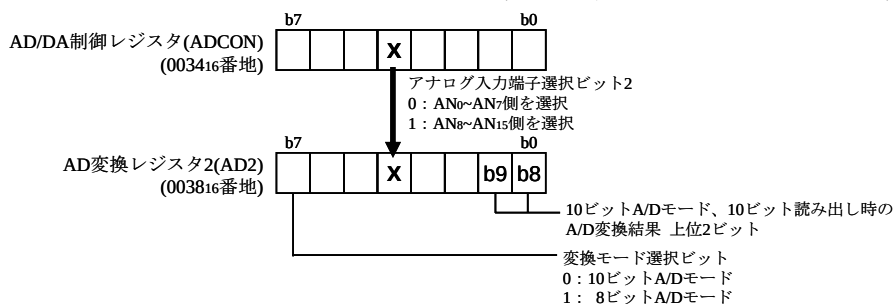
1. 適用製品 (第 2 版で 3803 グループ H 仕様 QzROM 版を追加)

3803 グループ L 仕様 マスク ROM 版	M38039MFL-XXXHP/KP/SP/WG
3803 グループ H 仕様 マスク ROM 版	M38039MCH-XXXFP/HP/KP/SP
	M38039MFH-XXXFP/HP/KP/SP/WG
3803 グループ H 仕様 QzROM 版	M38039GCH-XXXHP/KP/WG
	M38039G8H-XXXHP/KP
	M38039G6H-XXXHP/KP
	M38039G4H-XXXHP/KP
	M38039GCHSP/HP/KP/WG
	M38039G8HSP/HP/KP
	M38039G6HSP/HP/KP
	M38039G4HSP/HP/KP

2. 注意事項

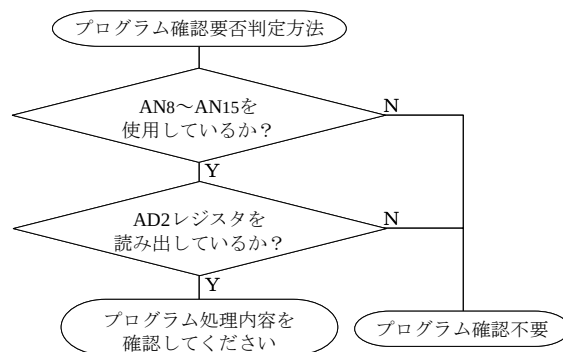
アナログ入力端子選択ビット 2 (AD/DA 制御レジスタ(003416 番地)のビット 4)に書いた値が、同時に AD 変換レジスタ 2(003816 番地)のビット 4 に書き込まれます。

そのため、アナログ入力端子選択ビット 2 が“1” (AN₈~AN₁₅ 側を選択)の時、AD 変換レジスタ 2 のビット 4 は、読み出し時、“1” になります。



3. プログラムの確認要否判定方法

本注意事項のプログラムへの影響の有無は、次のフローに従って確認してください。



< 影響のあるプログラム処理内容の一例 >

10 ビット A/D モードの 10 ビット読み出し時、AD 変換レジスタ 2 の読み出し値をそのまま使用し、AD 変換結果を 16 ビット単位で扱っている場合。

4. 今後の予定

3803 グループ H 仕様 QzROM 版(型名は 1 項参照)のハードウェア改訂を実施し、2008 年第 4 四半期から順次出荷予定です。改訂スケジュール及び識別などに関しましては、ルネサス営業にご確認ください。

3803 グループ L 仕様の M38039MFL-XXXHP/KP/SP/WG につきましては、2008 年 7 月中旬 ROM 受け分からハードウェア改訂版で出荷する予定です。詳細スケジュール及び識別などに関しましては、ルネサス営業にご確認ください。

なお、3803 グループ H 仕様 マスク ROM 版につきましては、ハードウェア改訂の予定はありません。

以上