

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 <http://japan.renesas.com/inquiry>
E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A638A/J	Rev.	第1版
題名	SH7780 PCIC 使用上の制限事項		情報分類	技術情報	
適用製品	SH7780 (R8A77800A)	対象ロット等	関連資料	SH7780 ハードウェアマニュアル Rev.01.00 (RJ09B0221-0100) 2006年1月11日	
		全ロット			

SH7780 の PCIC に関して、使用上の制限事項があります。

なお、本制限事項に対しては、マスク修正品の供給を開始します。マスク修正品は型名が R8A77800B になります。

本制限事項のある現行品 R8A77800A は今後順次廃止となりますので、制限事項に該当しない場合でも、できるだけ早めにマスク修正品への切り替えをお願いします。

【内 容】

SH7780 の PCIC を下記条件(1)～(3)を全て満たして使用している場合、PCIC ターゲットリード時のデータが欠落する場合があります。

なお、ターゲットライト時は問題ありません。

【条 件】

下記条件(1)～(3)全てを満たしている場合

- (1) PCICR.PFCS=1 (32 バイトプリフェッチイネーブル)
- (2) PCICR.FTO=1 (TRDY#コントロールイネーブル)
- (3) PCICR.PFE=1 (プリフェッチイネーブル)

【回避策】

下記1、または2、いずれか一方の回避策を行ってください。

1. 常にマスタ動作で使用する
2. 上記条件(1)～(3)のうち少なくとも1つを除いた状態で使用する

【注意事項】

上記条件(1)～(3)全てを満たしている場合でも、内部 SuperHyway バスクロック周波数 (SHck) が、PCI バスクロック周波数 (PCICLK) の 3.3 倍以上でかつ PCIC と DDR-SDRAM 間の転送であればデータの欠落は起こりません。

(例：SHck=133.0MHz の場合、PCICLK=40.3MHz 以下でなければなりません。)

以 上