

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
 株式会社 ルネサス テクノロジ
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-A383A/J	Rev.	第1版
題名	H8SX/1622 グループ Pin 配置訂正		情報分類	技術情報	
適用製品	R5F61622N50LGV R5F61622N50FPV R5F61622D50LGV R5F61622D50FPV	対象ロット等 全ロット	関連資料	H8SX/622 グループ ハードウェアマニュアル Rev.1.00 RJJ09B0450-0100	

H8SX/1622 グループのピン配置図、動作モード別ピン配置一覧において、誤記がありましたので、ご案内申し上げます。

- 記 -

1) 1. 概要

1.4 端子説明

1.4.1 ピン配置図の図 1.4 ピン配置図 (LQFP-144)

変更前

60	
59	P27/PO7/TIOCA5/TIOCB5
58	P26/PO6/TIOCA5/TMO1/TxD1
57	P25/PO5/TIOCA4/TMCI1/RxD1
56	P24/PO4/TIOCA4/TIOCB4/TMRI1/SCK1
55	

変更後

60	
59	P27/PO7/TIOCA5/ IRQ15
58	P26/PO6/TIOCA5/TMO1/TxD1/ IRQ14
57	P25/PO5/TIOCA4/TMCI1/RxD1/ IRQ13-A
56	P24/PO4/TIOCA4/TIOCB4/TMRI1/SCK1/ IRQ12-A
55	

2) 1. 概要

1. 4 端子説明

1. 4. 2 動作モード別ピン配置一覧の表 1. 3 動作モード別ピン配置一覧

変更前

ピン番号		端子名	
LQFP	LGA	モード 1、2、6、7	モード 4、5
56	K8	P24/PO4/TIOCA4/TIOCB4/TMRI1/SCK1	P24/PO4/TIOCA4/TIOCB4/TMRI1/SCK1
57	N7	P25/PO5/TIOCA4/TMCI1/RxD1	P25/PO5/TIOCA4/TMCI1/RxD1
58	M8	P26/PO6/TIOCA5/TMO1/TxD1	P26/PO6/TIOCA5/TMO1/TxD1
103	D10	WDTOVF/TDO	WDTOVF/TDO
104	D13	V _{CL}	V _{CL}

変更後

ピン番号		端子名	
LQFP	LGA	モード 1、2、6、7	モード 4、5
56	K8	P24/PO4/TIOCA4/TIOCB4/TMRI1/SCK1/IRQ12-A	P24/PO4/TIOCA4/TIOCB4/TMRI1/SCK1/IRQ12-A
57	N7	P25/PO5/TIOCA4/TMCI1/RxD1/IRQ13-A	P25/PO5/TIOCA4/TMCI1/RxD1/IRQ13-A
58	M8	P26/PO6/TIOCA5/TMO1/TxD1/IRQ14	P26/PO6/TIOCA5/TMO1/TxD1/IRQ14
103	D13	V _{CL}	V _{CL}
104	D10	WDTOVF/TDO	WDTOVF/TDO