

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル  
株式会社 ルネサス テクノロジ  
問合せ窓口 E-mail:csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-270A/JA	Rev.	第1版
題名	GSR レジスタ説明の誤記訂正		情報分類	ドキュメント訂正追加等	
適用製品	下記に示す	対象ロット等	関連資料	下記に示す	
		全ロット			

下記シリーズのハードウェアマニュアルにおいて誤記がありましたので訂正させていただきます

## 記

### 【訂正前】

#### ジェネラルステータスレジスタ (GSR)

ジェネラルステータスレジスタ (GSR) は8ビットレジスタで HCAN のステータスを表示します。

ビット	ビット名	初期値	R/W	説明
2	GSR2	1	R	メッセージ送信ステータスフラグ メッセージ送信期間中であることを示すフラグです。ライトは無効です。 [セット条件] メッセージ送信開始 (SOF) [クリア条件] EOF(End of Frame)後の Intermission 3 ビット

### 【訂正後】

#### ジェネラルステータスレジスタ (GSR)

ジェネラルステータスレジスタ (GSR) は8ビットレジスタで HCAN のステータスを表示します。

ビット	ビット名	初期値	R/W	説明
2	GSR2	1	R	メッセージ送信ステータスフラグ メッセージ送信期間中であることを示すフラグです。ライトは無効です。 [セット条件] EOF(End of Frame)後の Intermission 3 ビット目 [クリア条件] メッセージ送信開始 (SOF)

**対象製品**

- 関連資料 -

H8S/2282 シリーズ、H8S/2282F-ZTAT™ ハードウェアマニュアル (2004年3月 第2版 RJJ09B0145-0200Z)

H8S/2612 シリーズ、H8S/2612F-ZTAT™ ハードウェアマニュアル (2003年3月 第4版 ADJ-602-242C)

H8S/2556、H8S/2552、H8S/2506 グループハードウェアマニュアル (2004年2月 第3版 RJJ09B0079-0300Z)

H8SX/1520 グループハードウェアマニュアル(2004年3月 第1版 RJJ09B0023-0100Z)