

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753  
 ルネサス エレクトロニクス株式会社  
 問合せ窓口 <http://japan.renesas.com/inquiry>  
 E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-SH7-A818A/J	Rev.	第1版
題名	SH7760 LCD コントローラに関するマニュアル訂正および追加		情報分類	技術情報	
適用製品	SH7760 グループ	対象ロット等	関連資料	SH7760 グループ ハードウェアマニュアル 2010年2月10日 Rev.2.00 (RJJ09B0585-0200)	
		全ロット			

上記適用製品に内蔵されている LCD コントローラ (LCDC) に関して、ハードウェアマニュアルの訂正と追加があります。

## 1. 「30.4.6 電源制御シーケンス処理」の第二段落

[変更前]

電源制御シーケンスの概略タイミングチャートを図 30.4～図 30.7 に、設定可能な電源制御シーケンス期間の説明を表 30.5 に示します。

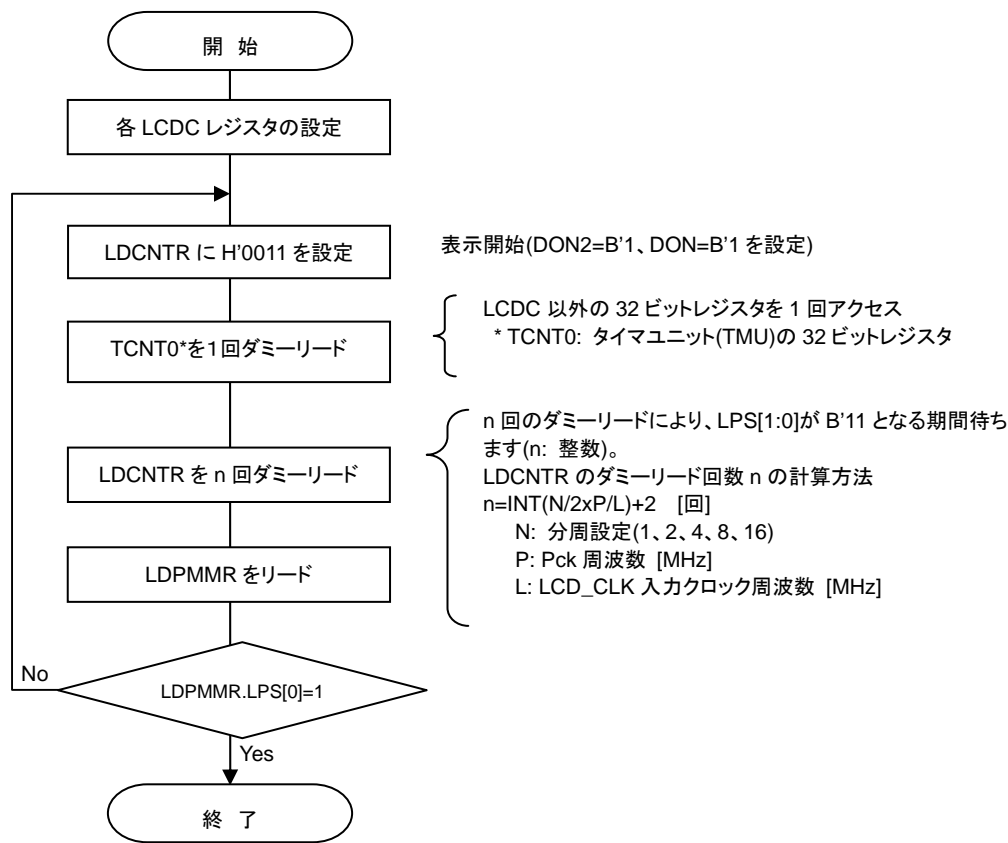
[変更後]

電源制御シーケンスのフローチャートを図 30.4 に、概略タイミングチャートを図 30.5～図 30.8 に、設定可能な電源制御シーケンス期間の説明を表 30.5 に示します。

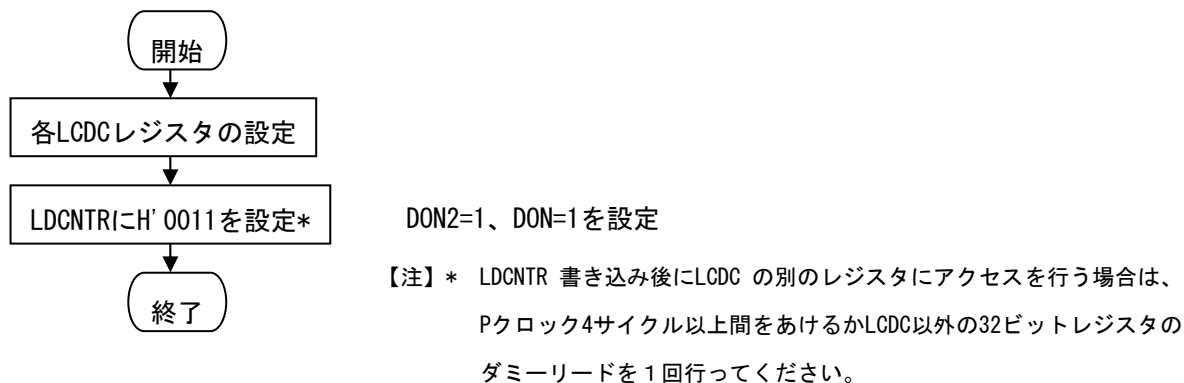
## 2. 追加の図 30.4

図 30.4～図 30.22 を、それぞれ図 30.5～図 30.23 に図番号を変更します。さらに図 30.4 を追加します。

(1) 電源投入シーケンス（入カロックに外部クロックを選択時）



(2) 電源投入シーケンス（入カロックにバスクロックまたは周辺クロックを選択時）



(3) 電源遮断シーケンス

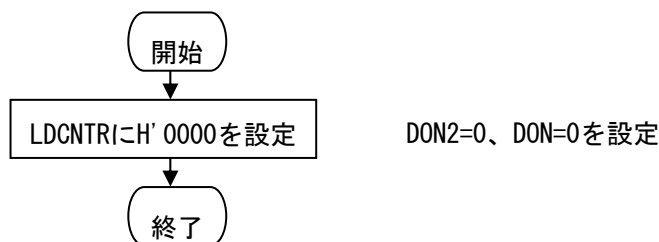


図 30.4 電源制御シーケンスのフローチャート

以上