

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル  
株式会社 ルネサス テクノロジ  
問合せ窓口 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A554A/J	Rev.	第1版
題名	I <sup>2</sup> C バスインタフェース 3 (IIC3) STOP ビットセット条件の誤記訂正		情報分類	技術情報	
適用製品	R5S72060W200FPV	対象ロット等	関連資料	SH7206 グループ ハードウェアマニュアル (RJJ09B0183-0100 Rev.1.00)	
	R5E72060W200FPV	全ロット			

上記適用製品に内蔵されています I<sup>2</sup>C バスインタフェース 3 (IIC3) において、インプットキャプチャステータスレジスタ (ICSR) の STOP ビットの説明に誤記がありましたのでご連絡いたします。

## 【訂正前】

ビット	ビット名	初期値	R/W	説明
3	STOP	0	R/W	停止条件検出フラグ [クリア条件] ・ 1の状態をリードした後、0をライトしたとき [セット条件] ・ フレームの転送の完了後に停止条件を検出したとき

## 【訂正後】

ビット	ビット名	初期値	R/W	説明
3	STOP	0	R/W	停止条件検出フラグ [クリア条件] ・ 1の状態をリードした後、0をライトしたとき [セット条件] ・ マスタモード時、フレームの転送の完了後に停止条件を検出したとき ・ スレーブモード時、開始条件検出後の第1バイトのスレーブアドレスと SAR に設定したアドレスが一致した後、停止条件を検出したとき

以上