

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A174A/J	Rev.	第1版
題名	RXファミリ イーサネットコントローラ (ETHERC) に関する誤記訂正		情報分類	技術情報	
適用製品	RX64M グループ、RX71M グループ、RX65N グループ、RX651 グループ	対象ロット等	関連資料	各製品のユーザーズマニュアル ハードウェア編 (詳細は最終ページの表をご参照ください)	
		全ロット			

上記適用製品のユーザーズマニュアル ハードウェア編のイーサネットコントローラ (ETHERC) 章において誤記がありましたので、以下のとおり訂正いたします。

なお、ページ番号、章番号などは RX64M グループを例に記載しています。その他の製品のページ番号、章番号などにつきましては最終ページの表を参照してください。

【訂正内容】

• Page 1551 of 2984

「35.2.16 MAC アドレス下位設定レジスタ (MALR)」において、MALR レジスタの下位 16 ビットに以下のとおりビットシンボルを追加いたします。

【訂正前】

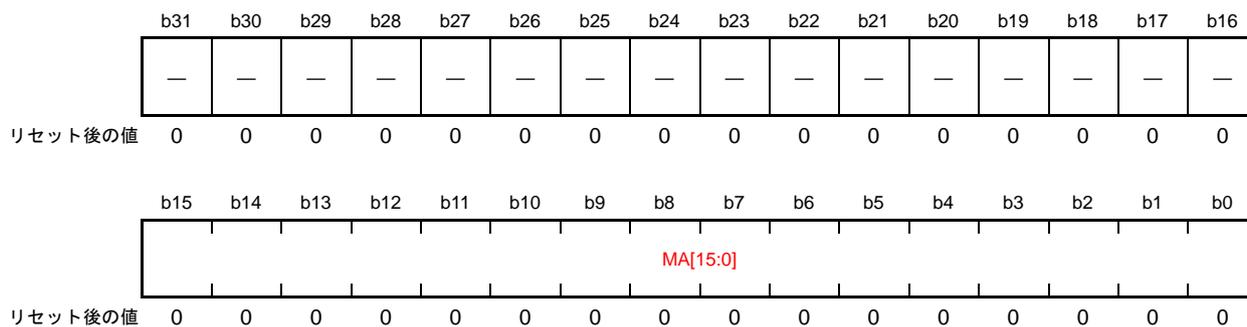
アドレス ETHERC0.MALR 000C 01C8h, ETHERC1.MALR 000C 03C8h

	b31	b30	b29	b28	b27	b26	b25	b24	b23	b22	b21	b20	b19	b18	b17	b16
	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—
リセット後の値	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
	b15	b14	b13	b12	b11	b10	b9	b8	b7	b6	b5	b4	b3	b2	b1	b0
リセット後の値	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

ビット	シンボル	ビット名	機能	R/W
b15-b0	—	—	MACアドレスの下位16ビットを設定します。	R/W
b31-b16	—	予約ビット	読むと"0"が読めます。書く場合、"0"としてください	R/W

【訂正後】

アドレス ETHERC0.MALR 000C 01C8h, ETHERC1.MALR 000C 03C8h



ビット	シンボル	ビット名	機能	R/W
b15-b0	MA[15:0]	MACアドレス下位ビット	MACアドレスの下位16ビットを設定します。	R/W
b31-b16	—	予約ビット	読むと“0”が読めます。書く場合、“0”としてください	R/W

【関連資料】

適用製品	マニュアル名称、資料番号	ページ番号	章番号
RX64M グループ	RX64M グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH0377JJ0110)	Page 1551 of 2984	35.2.16
RX71M グループ	RX71M グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0493JJ0100)	Page 1554 of 2981	35.2.16
RX65N グループ、RX651 グループ	RX65N グループ、RX651 グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0590JJ0100)	Page 1372 of 2491	34.2.16

以上