

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 <http://japan.renesas.com/inquiry>
E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A718A/J	Rev.	第1版
題名	SH7619 の Ether 物理層ガイドの訂正		情報分類	技術情報	
適用製品	SH7619 全シリーズ [R4S7619(0/1)(B/N/D/W)125BG(V)]	対象ロット等 全ロット	関連資料	SH7619 グループ ハードウェアマニュアル (RJJ09B0212-0600)	

拝啓、貴社益々ご清栄のこととお慶び申し上げます。また、日頃より格段のご愛顧を賜り深謝申し上げます。

SH7619 グループのハードウェアマニュアル(以下 HM と略記)に掲載しております、イーサネットフィジカルレイヤトランシーバ(PHY)の関連事項に訂正がございます。誠に申し訳ございませんが、ご査収のほど、よろしく申し上げます。

また一部のお客様には特にご不便をおかけし、申し訳ございませんでした。

No.	HM rev.6.0 ページ数	項目	修正箇所	現行 HM	訂正
1	P22-41	図 22.10 パルストランス (RJ45)との接続例	R4,R5 の値	82Ω	トランス (RJ45 内蔵の場合を含む) の両端の合成抵抗を 50Ω とするように設定してください。
2	P25-6	表 25.7 クロックタイミング	CK_PHY クロック 入力周波数	25-100ppm ~ 25+100ppm	(数値は変更無し) 注釈追記： ・偏差は周波数許容偏差 (参考値) です。 ・peak to peak ジッタで 100ps 以下を推奨します。
3	同上	同上	CK_PHY クロック 入力サイクル時間	39.996 ~ 40.004ns	削除

以上