

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A086A/J	Rev.	第1版
題名	RX63T グループ ユーザーズマニュアル ハードウェア編の誤記修正及び追記		情報分類	技術情報	
適用製品	RX63T グループ	対象ロット等	関連資料	RX63T グループ ユーザーズマニュアル ハードウェア編 REV2.10 (R01UH0238JJ0210)	
		全ロット			

RX63T グループ ユーザーズマニュアル ハードウェア編 Rev.2.10 において誤記、追記があります。

修正箇所を赤字で示します。

■ Page 52 「表 1.1 仕様概要 (7/7)」の注意書きを修正します。

注 1. $T_a = +85^{\circ}\text{C} \sim +105^{\circ}\text{C}$ で使用する場合のディレーティングについては、当社営業および販売店営業へお問い合わせください。なお、ディレーティングとは「信頼性を改善するために、計画的に負荷を定格値から軽減すること」です。

■ Page 55 「表 1.3 製品一覧表 (2/3)」を修正します。

【誤】

グループ	型名	発注型名	パッケージ	内蔵 ROM 容量	内蔵 RAM 容量	オプション	電源電圧	動作周囲温度
RX63T	R5F563TCBDFB	R5F563TCBDFB#V0	PLQP0144KA-A	384K バイト	32K バイト	CAN あり	VCC/ PLLVCC/ VCC_USB 2.7 ~ 3.6V AVCC/ AVCC0 3.0 ~ 3.6V または 4.0 ~ 5.5V	-40 ~ +85 °C (D バージョ ン)
	R5F563TCBDFB	R5F563TCBDFB#V1	PLQP0144KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFB	R5F563TCBDFB#V0	PLQP0120KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFB	R5F563TCBDFB#V1	PLQP0120KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFH	R5F563TCBDFH#V0	PLQP0112JA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFH	R5F563TCBDFH#V1	PLQP0112JA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFP	R5F563TCBDFP#V0	PLQP0100KB-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFP	R5F563TCBDFP#V1	PLQP0100KB-A	384K バイト	32K バイト	CAN あり		
	R5F563TBBDFB	R5F563TBBDFB#V0	PLQP0144KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFB	R5F563TBBDFB#V1	PLQP0144KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFB	R5F563TBBDFB#V0	PLQP0120KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFB	R5F563TBBDFB#V1	PLQP0120KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFH	R5F563TBBDFH#V0	PLQP0112JA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFH	R5F563TBBDFH#V1	PLQP0112JA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFP	R5F563TBBDFP#V0	PLQP0100KB-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFP	R5F563TBBDFP#V1	PLQP0100KB-A	256K バイト	24K バイト	CAN あり		
	R5F563TEEDFB	R5F563TEEDFB#V0	PLQP0144KA-A	512K バイト	48K バイト	CAN なし		
	R5F563TEEDFA	R5F563TEEDFA#V0	PLQP0120KA-A	512K バイト	48K バイト	CAN なし		
	R5F563TEEDFH	R5F563TEEDFH#V0	PLQP0112JA-A	512K バイト	48K バイト	CAN なし		
	R5F563TEEDFP	R5F563TEEDFP#V0	PLQP0100KB-A	512K バイト	48K バイト	CAN なし		
	R5F563TCEDFB	R5F563TCEDFB#V0	PLQP0144KA-A	384K バイト	32K バイト	CAN なし		
	R5F563TCEDFA	R5F563TCEDFA#V0	PLQP0120KA-A	384K バイト	32K バイト	CAN なし		
	R5F563TCEDFH	R5F563TCEDFH#V0	PLQP0112JA-A	384K バイト	32K バイト	CAN なし		
	R5F563TCEDFP	R5F563TCEDFP#V0	PLQP0100KB-A	384K バイト	32K バイト	CAN なし		
	R5F563TBEDFB	R5F563TBEDFB#V0	PLQP0144KA-A	256K バイト	24K バイト	CAN なし		
	R5F563TBEDFA	R5F563TBEDFA#V0	PLQP0120KA-A	256K バイト	24K バイト	CAN なし		
	R5F563TBEDFH	R5F563TBEDFH#V0	PLQP0112JA-A	256K バイト	24K バイト	CAN なし		
	R5F563TBEDFP	R5F563TBEDFP#V0	PLQP0100KB-A	256K バイト	24K バイト	CAN なし		
	R5F563T6EDFM	R5F563T6EDFM#V0	PLQP0064KB-A	64K バイト	8K バイト	CAN なし		
	R5F563T5EDFM	R5F563T5EDFM#V0	PLQP0064KB-A	48K バイト	8K バイト	CAN なし		
	R5F563T4EDFM	R5F563T4EDFM#V0	PLQP0064KB-A	32K バイト	8K バイト	CAN なし		
	R5F563T6EDFL	R5F563T6EDFL#V0	PLQP0048KB-A	64K バイト	8K バイト	CAN なし		
	R5F563T5EDFL	R5F563T5EDFL#V0	PLQP0048KB-A	48K バイト	8K バイト	CAN なし		
	R5F563T4EDFL	R5F563T4EDFL#V0	PLQP0048KB-A	32K バイト	8K バイト	CAN なし		
	R5F563TEAGFB	R5F563TEAGFB#V0	PLQP0144KA-A	512K バイト	48K バイト	CAN あり	VCC/ PLLVCC 4.0 ~ 5.5V VCC_USB 3.0 ~ 3.6V AVCC/ AVCC0 4.0 ~ 5.5V	-40 ~ +105 °C (G バージョ ン) (注 1)
	R5F563TEAGFB	R5F563TEAGFB#V1	PLQP0144KA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEAGFA	R5F563TEAGFA#V0	PLQP0120KA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEAGFA	R5F563TEAGFA#V1	PLQP0120KA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEAGFH	R5F563TEAGFH#V0	PLQP0112JA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEAGFH	R5F563TEAGFH#V1	PLQP0112JA-A	512K バイト	48K バイト	CAN あり		
R5F563TEAGFP	R5F563TEAGFP#V0	PLQP0100KB-A	512K バイト	48K バイト	CAN あり			
R5F563TEAGFP	R5F563TEAGFP#V1	PLQP0100KB-A	512K バイト	48K バイト	CAN あり			
R5F563TCAGFB	R5F563TCAGFB#V0	PLQP0144KA-A	384K バイト	32K バイト	CAN あり			
R5F563TCAGFB	R5F563TCAGFB#V1	PLQP0144KA-A	384K バイト	32K バイト	CAN あり			
R5F563TCAGFA	R5F563TCAGFA#V0	PLQP0120KA-A	384K バイト	32K バイト	CAN あり			
R5F563TCAGFA	R5F563TCAGFA#V1	PLQP0120KA-A	384K バイト	32K バイト	CAN あり			

【正】

グループ	型名	発注型名	パッケージ	内蔵 ROM 容量	内蔵 RAM 容量	オプション	電源電圧	動作周囲温度
RX63T	R5F563TCBDFB	R5F563TCBDFB#V0	PLQP0144KA-A	384K バイト	32K バイト	CAN あり	VCC/ PLLVCC/ VCC_USB 2.7 ~ 3.6V AVCC/ AVCC0 3.0 ~ 3.6V または 4.0 ~ 5.5V	-40 ~ +85 °C (D バージョ ン)
	R5F563TCBDFB	R5F563TCBDFB#V1	PLQP0144KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFB	R5F563TCBDFB#V0	PLQP0120KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFB	R5F563TCBDFB#V1	PLQP0120KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFH	R5F563TCBDFH#V0	PLQP0112JA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFH	R5F563TCBDFH#V1	PLQP0112JA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFP	R5F563TCBDFP#V0	PLQP0100KB-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBDFP	R5F563TCBDFP#V1	PLQP0100KB-A	384K バイト	32K バイト	CAN あり		
	R5F563TBBDFB	R5F563TBBDFB#V0	PLQP0144KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFB	R5F563TBBDFB#V1	PLQP0144KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFB	R5F563TBBDFB#V0	PLQP0120KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFB	R5F563TBBDFB#V1	PLQP0120KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFH	R5F563TBBDFH#V0	PLQP0112JA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFH	R5F563TBBDFH#V1	PLQP0112JA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFP	R5F563TBBDFP#V0	PLQP0100KB-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBDFP	R5F563TBBDFP#V1	PLQP0100KB-A	256K バイト	24K バイト	CAN あり		
	R5F563TEEDFB	R5F563TEEDFB#V0	PLQP0144KA-A	512K バイト	48K バイト	CAN なし		
	R5F563TEEDFA	R5F563TEEDFA#V0	PLQP0120KA-A	512K バイト	48K バイト	CAN なし		
	R5F563TEEDFH	R5F563TEEDFH#V0	PLQP0112JA-A	512K バイト	48K バイト	CAN なし		
	R5F563TEEDFP	R5F563TEEDFP#V0	PLQP0100KB-A	512K バイト	48K バイト	CAN なし		
	R5F563TCEDFB	R5F563TCEDFB#V0	PLQP0144KA-A	384K バイト	32K バイト	CAN なし		
	R5F563TCEDFA	R5F563TCEDFA#V0	PLQP0120KA-A	384K バイト	32K バイト	CAN なし	VCC/ PLLVCC/ VCC_USB 2.7 ~ 3.6V AVCC/ AVCC0 3.0 ~ 3.6V または 4.0 ~ 5.5V	
	R5F563TCEDFH	R5F563TCEDFH#V0	PLQP0112JA-A	384K バイト	32K バイト	CAN なし		
	R5F563TCEDFP	R5F563TCEDFP#V0	PLQP0100KB-A	384K バイト	32K バイト	CAN なし		
	R5F563TBEDFB	R5F563TBEDFB#V0	PLQP0144KA-A	256K バイト	24K バイト	CAN なし		
	R5F563TBEDFA	R5F563TBEDFA#V0	PLQP0120KA-A	256K バイト	24K バイト	CAN なし		
	R5F563TBEDFH	R5F563TBEDFH#V0	PLQP0112JA-A	256K バイト	24K バイト	CAN なし		
	R5F563TBEDFP	R5F563TBEDFP#V0	PLQP0100KB-A	256K バイト	24K バイト	CAN なし		
	R5F563T6EDFM	R5F563T6EDFM#V0	PLQP0064KB-A	64K バイト	8K バイト	CAN なし		VCC/ PLLVCC 2.7 ~ 3.6V AVCC0 3.0 ~ 3.6V
	R5F563T5EDFM	R5F563T5EDFM#V0	PLQP0064KB-A	48K バイト	8K バイト	CAN なし		
	R5F563T4EDFM	R5F563T4EDFM#V0	PLQP0064KB-A	32K バイト	8K バイト	CAN なし		
	R5F563T6EDFL	R5F563T6EDFL#V0	PLQP0048KB-A	64K バイト	8K バイト	CAN なし		
R5F563T5EDFL	R5F563T5EDFL#V0	PLQP0048KB-A	48K バイト	8K バイト	CAN なし			
R5F563T4EDFL	R5F563T4EDFL#V0	PLQP0048KB-A	32K バイト	8K バイト	CAN なし			
R5F563TEAGFB	R5F563TEAGFB#V1	PLQP0144KA-A	512K バイト	48K バイト	CAN あり	VCC/ PLLVCC 4.0 ~ 5.5V VCC_USB 3.0 ~ 3.6V AVCC/ AVCC0 4.0 ~ 5.5V	-40 ~ +105 °C (G バージョ ン) (注 1)	
R5F563TEAGFA	R5F563TEAGFA#V1	PLQP0120KA-A	512K バイト	48K バイト	CAN あり			
R5F563TEAGFH	R5F563TEAGFH#V1	PLQP0112JA-A	512K バイト	48K バイト	CAN あり			
R5F563TEAGFA	R5F563TEAGFA#V1	PLQP0120KA-A	512K バイト	48K バイト	CAN あり			
R5F563TEAGFP	R5F563TEAGFP#V1	PLQP0100KB-A	512K バイト	48K バイト	CAN あり			
R5F563TCAGFB	R5F563TCAGFB#V1	PLQP0144KA-A	384K バイト	32K バイト	CAN あり			

■ Page 56 「表 1.3 製品一覧表 (3 / 3)」を修正します。

【誤】

グループ	型名	発注型名	パッケージ	内蔵 ROM 容量	内蔵 RAM 容量	オプション	電源電圧	動作周囲温度
RX63T	R5F563TCAGFA	R5F563TCAGFA#V1	PLQP0120KA-A	384K バイト	32K バイト	CAN あり	VCC/ PLLVCC 4.0 ~ 5.5V VCC_USB 3.0 ~ 3.6V AVCC/ AVCC0 4.0 ~ 5.5V	-40 ~ +105 °C (G バージョ ン) (注 1)
	R5F563TCAGFH	R5F563TCAGFH#V0	PLQP0112JA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCAGFH	R5F563TCAGFH#V1	PLQP0112JA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCAGFP	R5F563TCAGFP#V0	PLQP0100KB-A	384K バイト	32K バイト	CAN あり		
	R5F563TCAGFP	R5F563TCAGFP#V1	PLQP0100KB-A	384K バイト	32K バイト	CAN あり		
	R5F563TBAGFB	R5F563TBAGFB#V0	PLQP0144KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBAGFB	R5F563TBAGFB#V1	PLQP0144KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBAGFA	R5F563TBAGFA#V0	PLQP0120KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBAGFA	R5F563TBAGFA#V1	PLQP0120KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBAGFH	R5F563TBAGFH#V0	PLQP0112JA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBAGFH	R5F563TBAGFH#V1	PLQP0112JA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBAGFP	R5F563TBAGFP#V0	PLQP0100KB-A	256K バイト	24K バイト	CAN あり		
	R5F563TBAGFP	R5F563TBAGFP#V1	PLQP0100KB-A	256K バイト	24K バイト	CAN あり		
	R5F563TEBGF	R5F563TEBGF#V0	PLQP0144KA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEBGF	R5F563TEBGF#V1	PLQP0144KA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEBGF	R5F563TEBGF#V0	PLQP0120KA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEBGF	R5F563TEBGF#V1	PLQP0120KA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEBGFH	R5F563TEBGFH#V0	PLQP0112JA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEBGFH	R5F563TEBGFH#V1	PLQP0112JA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEBGF	R5F563TEBGF#V0	PLQP0100KB-A	512K バイト	48K バイト	CAN あり		
	R5F563TEBGF	R5F563TEBGF#V1	PLQP0100KB-A	512K バイト	48K バイト	CAN あり		
	R5F563TCBGF	R5F563TCBGF#V0	PLQP0144KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBGF	R5F563TCBGF#V1	PLQP0144KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBGF	R5F563TCBGF#V0	PLQP0120KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBGF	R5F563TCBGF#V1	PLQP0120KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBGFH	R5F563TCBGFH#V0	PLQP0112JA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBGFH	R5F563TCBGFH#V1	PLQP0112JA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBGF	R5F563TCBGF#V0	PLQP0100KB-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBGF	R5F563TCBGF#V1	PLQP0100KB-A	384K バイト	32K バイト	CAN あり		
	R5F563TBBGF	R5F563TBBGF#V0	PLQP0144KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBGF	R5F563TBBGF#V1	PLQP0144KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBGF	R5F563TBBGF#V0	PLQP0120KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBGF	R5F563TBBGF#V1	PLQP0120KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBGFH	R5F563TBBGFH#V0	PLQP0112JA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBGFH	R5F563TBBGFH#V1	PLQP0112JA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBGF	R5F563TBBGF#V0	PLQP0100KB-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBGF	R5F563TBBGF#V1	PLQP0100KB-A	256K バイト	24K バイト	CAN あり		
	R5F563T6EGFM	R5F563T6EGFM#V0	PLQP0064KB-A	64K バイト	8K バイト	CAN なし	VCC/ PLLVCC 2.7 ~ 3.6V AVCC0 3.0 ~ 3.6V	
	R5F563T5EGFM	R5F563T5EGFM#V0	PLQP0064KB-A	48K バイト	8K バイト	CAN なし		
	R5F563T4EGFM	R5F563T4EGFM#V0	PLQP0064KB-A	32K バイト	8K バイト	CAN なし		
	R5F563T6EGFL	R5F563T6EGFL#V0	PLQP0048KB-A	64K バイト	8K バイト	CAN なし		
	R5F563T5EGFL	R5F563T5EGFL#V0	PLQP0048KB-A	48K バイト	8K バイト	CAN なし		
R5F563T4EGFL	R5F563T4EGFL#V0	PLQP0048KB-A	32K バイト	8K バイト	CAN なし			

注 1. G バージョンをご使用になる場合は、弊社までお問い合わせください。

【正】

グループ	型名	発注型名	パッケージ	内蔵 ROM 容量	内蔵 RAM 容量	オプション	電源電圧	動作周囲温度
RX63T	R5F563TCAGFA	R5F563TCAGFA#V1	PLQP0120KA-A	384K バイト	32K バイト	CAN あり	VCC/ PLLVCC 4.0 ~ 5.5V VCC_USB 3.0 ~ 3.6V AVCC/ AVCC0 4.0 ~ 5.5V	-40 ~ +105 °C (G バージョ ン) (注 1)
	R5F563TCAGFH	R5F563TCAGFH#V1	PLQP0112JA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCAGFP	R5F563TCAGFP#V1	PLQP0100KB-A	384K バイト	32K バイト	CAN あり		
	R5F563TBAGFB	R5F563TBAGFB#V1	PLQP0144KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBAGFA	R5F563TBAGFA#V1	PLQP0120KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBAGFH	R5F563TBAGFH#V1	PLQP0112JA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBAGFP	R5F563TBAGFP#V1	PLQP0100KB-A	256K バイト	24K バイト	CAN あり		
	R5F563TEBGF	R5F563TEBGF#V1	PLQP0144KA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEBGF	R5F563TEBGF#V1	PLQP0120KA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEBGFH	R5F563TEBGFH#V1	PLQP0112JA-A	512K バイト	48K バイト	CAN あり		
	R5F563TEBGF	R5F563TEBGF#V1	PLQP0100KB-A	512K バイト	48K バイト	CAN あり		
	R5F563TCBGF	R5F563TCBGF#V1	PLQP0144KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBGF	R5F563TCBGF#V1	PLQP0120KA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBGFH	R5F563TCBGFH#V1	PLQP0112JA-A	384K バイト	32K バイト	CAN あり		
	R5F563TCBGF	R5F563TCBGF#V1	PLQP0100KB-A	384K バイト	32K バイト	CAN あり		
	R5F563TBBGF	R5F563TBBGF#V1	PLQP0144KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBGF	R5F563TBBGF#V1	PLQP0120KA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBGFH	R5F563TBBGFH#V1	PLQP0112JA-A	256K バイト	24K バイト	CAN あり		
	R5F563TBBGF	R5F563TBBGF#V1	PLQP0100KB-A	256K バイト	24K バイト	CAN あり		
	R5F563T6EGFM	R5F563T6EGFM#V0	PLQP0064KB-A	64K バイト	8K バイト	CAN なし	VCC/ PLLVCC 2.7 ~ 3.6V AVCC0 3.0 ~ 3.6V	
	R5F563T5EGFM	R5F563T5EGFM#V0	PLQP0064KB-A	48K バイト	8K バイト	CAN なし		
	R5F563T4EGFM	R5F563T4EGFM#V0	PLQP0064KB-A	32K バイト	8K バイト	CAN なし		
	R5F563T6EGFL	R5F563T6EGFL#V0	PLQP0048KB-A	64K バイト	8K バイト	CAN なし		
	R5F563T5EGFL	R5F563T5EGFL#V0	PLQP0048KB-A	48K バイト	8K バイト	CAN なし		
R5F563T4EGFL	R5F563T4EGFL#V0	PLQP0048KB-A	32K バイト	8K バイト	CAN なし			

注. 発注型名は、本マニュアル発行時に量産もしくは開発中のものです。最新の発注型名は弊社ホームページでご確認ください。

注. 発注型名で製品識別コード：1の製品（例、R5F563TEADFB#V1）は、テクニカルアップデート TN-RX*-A084A/J 記載の仕様制約に対する改訂版です。

注 1. Ta = +85°C ~ +105°C で使用する場合のディレーティングについては、当社営業および販売店営業へお問い合わせください。なお、ディレーティングとは、信頼性を改善するために計画的に負荷を定格値から軽減することです。

■ Page 152 「表 6.1 I/O レジスタアドレス一覧 (17 / 46)」に ADGSPMR レジスタを追加します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	幅 [ビット]	アクセ ス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK ≥ PCLKの場合	ICLK < PCLKの場合			
000890FCh	S12AD	A/D グループス キャン優先モー ドレジスタ	ADGSPMR	16	16	2 ~ 3PCLKB	2ICLK	S12ADB		64/48 ピン版に は ありません。

■ Page 179 「表 6.1 I/O レジスタアドレス一覧 (44 / 46)」の DPC モジュールのアドレスを修正します。

アドレス	モジュー ル シンボル	レジスタ名	レジスタ シンボル	幅 [ビット]	アクセ ス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK ≥ PCLKの場合	ICLK < PCLKの場合			
000C3002h	DPC	ソフトスタート設 定レジスタ 0	SOFTSTAR T0	16	16	3 ~ 5PCLKA	2 ~ 3ICLK	DPC	1591	64/48 ピン版には ありません。
000C3006h	DPC	ソフトスタート設 定レジスタ 1	SOFTSTAR T1	16	16	3 ~ 5PCLKA	2 ~ 3ICLK		1591	64/48 ピン版には ありません。
000C300Ah	DPC	ソフトスタート設 定レジスタ 2	SOFTSTAR T2	16	16	3 ~ 5PCLKA	2 ~ 3ICLK		1591	64/48 ピン版には ありません。
000C300Eh	DPC	ソフトスタート設 定レジスタ 3	SOFTSTAR T3	16	16	3 ~ 5PCLKA	2 ~ 3ICLK		1591	64/48 ピン版には ありません。
000C3012h	DPC	基準値設定レジス タ 0	VOTARGET 0	16	16	3 ~ 5PCLKA	2 ~ 3ICLK		1593	64/48 ピン版には ありません。
000C3016h	DPC	基準値設定レジス タ 1	VOTARGET 1	16	16	3 ~ 5PCLKA	2 ~ 3ICLK		1593	64/48 ピン版には ありません。
000C301Ah	DPC	基準値設定レジス タ 2	VOTARGET 2	16	16	3 ~ 5PCLKA	2 ~ 3ICLK		1593	64/48 ピン版には ありません。

■ Page 180 「表 6.1 I/O レジスタアドレス一覧 (45 / 46)」の DPC モジュールのアドレスを修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	幅 (ビット)	アクセス サイズ	アクセスサイクル数		モジュール名	参照 ページ	備考
						ICLK ≥ PCLKの場合	ICLK < PCLKの場合			
000C301Eh	DPC	基準値設定レジスタ 3	VOTARGET3	16	16	3 ~ 5PCLK	2 ~ 3ICLK	DPC	1593	64/48 ピン版には ありません。
000C3022h	DPC	基準値参照設定レジスタ	REFSEL	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1593	64/48 ピン版には ありません。
000C3026h	DPC	制御チャネル設定レジスタ	CHLSEL	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1594	64/48 ピン版には ありません。
000C302Ah	DPC	制御イネーブル設定レジスタ	ENABLE	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C302Eh	DPC	制御演算パラメータ設定レジスタ KP0	PARAMKP0	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C3032h	DPC	制御演算パラメータ設定レジスタ KI0	PARAMKI0	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C3036h	DPC	制御演算パラメータ設定レジスタ KQ0	PARAMKQ0	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C303Ah	DPC	制御演算パラメータ設定レジスタ KF0	PARAMKF0	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C303Eh	DPC	制御演算パラメータ設定レジスタ KP1	PARAMKP1	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C3042h	DPC	制御演算パラメータ設定レジスタ KI1	PARAMKI1	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C3046h	DPC	制御演算パラメータ設定レジスタ KQ1	PARAMKQ1	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C304Ah	DPC	制御演算パラメータ設定レジスタ KF1	PARAMKF1	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C304Eh	DPC	制御演算パラメータ設定レジスタ KP2	PARAMKP2	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C3052h	DPC	制御演算パラメータ設定レジスタ KI2	PARAMKI2	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C3056h	DPC	制御演算パラメータ設定レジスタ KQ2	PARAMKQ2	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C305Ah	DPC	制御演算パラメータ設定レジスタ KF2	PARAMKF2	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C305Eh	DPC	制御演算パラメータ設定レジスタ KP3	PARAMKP3	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C3062h	DPC	制御演算パラメータ設定レジスタ KI3	PARAMKI3	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C3066h	DPC	制御演算パラメータ設定レジスタ KQ3	PARAMKQ3	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C306Ah	DPC	制御演算パラメータ設定レジスタ KF3	PARAMKF3	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1595	64/48 ピン版には ありません。
000C 306Ch	DPC	制御演算結果上位ビット格納レジスタ 0	RESULTU0	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1596	64/48 ピン版には ありません。
000C 306Eh	DPC	制御演算結果下位ビット格納レジスタ 0	RESULTL0	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1596	64/48 ピン版には ありません。
000C 3070h	DPC	制御演算結果上位ビット格納レジスタ 1	RESULTU1	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1596	64/48 ピン版には ありません。
000C 3072h	DPC	制御演算結果下位ビット格納レジスタ 1	RESULTL1	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1596	64/48 ピン版には ありません。
000C 3074h	DPC	制御演算結果上位ビット格納レジスタ 2	RESULTU2	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1596	64/48 ピン版には ありません。
000C 3076h	DPC	制御演算結果下位ビット格納レジスタ 2	RESULTL2	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1596	64/48 ピン版には ありません。
000C 3078h	DPC	制御演算結果上位ビット格納レジスタ 3	RESULTU3	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1596	64/48 ピン版には ありません。
000C 307Ah	DPC	制御演算結果下位ビット格納レジスタ 3	RESULTL3	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1596	64/48 ピン版には ありません。
000C307Eh	DPC	入力コードモニタイネーブル設定レジスタ	TMONEN	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1596	64/48 ピン版には ありません。
000C3082h	DPC	最大入力コードモニタレジスタ 0	TMONMAX0	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1597	64/48 ピン版には ありません。
000C3086h	DPC	最小入力コードモニタレジスタ 0	TMONMIN0	16	16	3 ~ 5PCLK	2 ~ 3ICLK		1597	64/48 ピン版には ありません。

■ Page 181 「表 6.1 I/O レジスタアドレス一覧 (46 / 46)」の DPC モジュールのアドレスを修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	ビット 幅	アクセス サイズ	アクセスサイクル数		モジュール名	参照 ページ	備考
						ICLK ≥ PCLKの場合	ICLK < PCLKの場合			
000C308Ah	DPC	最大入力コードモニタレジスタ 1	TMONMAX1	16	16	3~5PCLKA	2~3ICLK	DPC	1597	64/48ピン版にはありません。
000C308Eh	DPC	最小入力コードモニタレジスタ 1	TMONMIN1	16	16	3~5PCLKA	2~3ICLK		1597	64/48ピン版にはありません。
000C3092h	DPC	最大入力コードモニタレジスタ 2	TMONMAX2	16	16	3~5PCLKA	2~3ICLK		1597	64/48ピン版にはありません。
000C3096h	DPC	最小入力コードモニタレジスタ 2	TMONMIN2	16	16	3~5PCLKA	2~3ICLK		1597	64/48ピン版にはありません。
000C309Ah	DPC	最大入力コードモニタレジスタ 3	TMONMAX3	16	16	3~5PCLKA	2~3ICLK		1597	64/48ピン版にはありません。
000C309Eh	DPC	最小入力コードモニタレジスタ 3	TMONMIN3	16	16	3~5PCLKA	2~3ICLK		1597	64/48ピン版にはありません。
000C30A2h	DPC	出力過電圧異常判定閾値設定レジスタ 0	ERRVTH0	16	16	3~5PCLKA	2~3ICLK		1598	64/48ピン版にはありません。
000C30A6h	DPC	出力過電圧異常判定閾値設定レジスタ 1	ERRVTH1	16	16	3~5PCLKA	2~3ICLK		1598	64/48ピン版にはありません。
000C30AAh	DPC	出力過電圧異常判定閾値設定レジスタ 2	ERRVTH2	16	16	3~5PCLKA	2~3ICLK		1598	64/48ピン版にはありません。
000C30AEh	DPC	出力過電圧異常判定閾値設定レジスタ 3	ERRVTH3	16	16	3~5PCLKA	2~3ICLK		1598	64/48ピン版にはありません。
000C30B2h	DPC	出力過電圧異常時 PWM シャットダウン設定レジスタ	ERRDWN	16	16	3~5PCLKA	2~3ICLK		1599	64/48ピン版にはありません。

■ Page 506 「表 21.6 144ピン LQFP 端子入出力機能レジスタ設定」を修正します。

PSEL[4:0] ビット設定値	端子				
	P10	P11	P12	P13	P14
00000b (初期値)	Hi-Z				
00010b	MTCLKD	MTCLKC	—	—	—
01010b	—	—	—	CTS2# RTS2# SS2#	SCK2
10001b	—	—	USB0_DPRPD	USB0_VBUSEN	—

■ Page 506 「表 21.9 64ピン LQFP 端子入出力機能レジスタ設定」を修正します。

PSEL[3:0] ビット設定値	端子	
	P10	P11
0000b (初期値)	Hi-Z	
0010b	MTCLKD	MTCLKC

■ Page 582 「22.2.17 タイマアウトプットマスタイネーブルレジスタ (TOER)」を修正します。

ビット	シンボル	ビット名	機能	R/W
b0	OE3B	マスタ許可 MTIOC3B ビット	0 : MTU 出力禁止 (注 1) 1 : MTU 出力許可	R/W
b1	OE4A	マスタ許可 MTIOC4A ビット	0 : MTU 出力禁止 (注 1) 1 : MTU 出力許可	R/W
b2	OE4B	マスタ許可 MTIOC4B ビット	0 : MTU 出力禁止 (注 1) 1 : MTU 出力許可	R/W
b3	OE3D	マスタ許可 MTIOC3D ビット	0 : MTU 出力禁止 (注 1) 1 : MTU 出力許可	R/W
b4	OE4C	マスタ許可 MTIOC4C ビット	0 : MTU 出力禁止 (注 1) 1 : MTU 出力許可	R/W
b5	OE4D	マスタ許可 MTIOC4D ビット	0 : MTU 出力禁止 (注 1) 1 : MTU 出力許可	R/W
b7-b6	—	予約ビット	読むと“1”が読めます。書く場合、“1”としてください	R/W

注1. MTU 出力禁止を設定したときに、各端子から非アクティブレベルを出力する場合は、I/O ポートのデータ方向レジスタ (PDR)、ポート出力データレジスタ (PODR) にあらかじめ汎用入出力ポートに非アクティブレベルを出力する設定をした上で、ポートモードレジスタ (PMR) で汎用入出力ポート使用に切り替えてください。

■ Page 862 「24.2.26 汎用 PWM タイマ周期設定レジスタ (GTPR)」を修正します。

GTPR レジスタは、16 ビットの読み出し/書き込み可能なレジスタで、GTCNT カウンタのカウンタ最大値を設定するレジスタです。各チャンネルに 1 本ずつの GTPR レジスタがあります。

のこぎり波の場合は、GTPR 値+1 がカウント周期になります。三角波の場合は、GTPR 値× 2 がカウント周期になります。GTWP.WPn ビットにより、書き込みが禁止されたチャンネルの GTPR レジスタへの書き込みは無視されます (n=0 ~ 7)。

■ Page 892 「24.3.2.2 GTCCRA レジスタ、GTCCRB レジスタのバッファ動作」(1) GTCCRA レジスタ、GTCCRB レジスタがアウトプットコンペアレジスタとして動作している場合の説明を修正します。

バッファ転送のタイミングは、のこぎり波の場合はオーバフロー (アップカウント時) またはアンダフロー (ダウンカウント時)、三角波の場合は山/谷となります。

■ Page 1225 「29.12.13 拡張シリアルモード制御部の使用上の制約事項 2」の後に以下の章を追加します。

29.12.14 トランスミットイネーブルビット (TE ビット) に関する注意事項

端子の機能を「TXDn」に設定した状態で、SCR.TE ビットを“0” (シリアル送信動作を禁止) にすると、端子の出力がハイインピーダンスになります。

以下のいずれかの方法により、TXDn ラインがハイインピーダンスにならないようにしてください。

- (1) TXDn ラインにプルアップ抵抗を接続する。
- (2) SCR.TE ビットを“0”にする前に、端子の機能を「汎用入出力ポート、出力」に変更する。
また、SCR.TE ビットを“1”にしてから、端子の機能を「TXDn」に変更する。

■ P1334 「表 31.8 CAN リセットモードと CAN Halt モードでの動作」を修正します。

モード	受信	送信	バスオフ
CAN リセットモード (強制移行) CANM[1:0] = “11b”	CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに移行	CAN モジュールはメッセージ送信の終了を待たずに CAN リセットモードに移行	CAN モジュールはバスオフ復帰の終了を待たずに CAN リセットモードに移行
CAN リセットモード CANM[1:0] = “01b”	CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに移行	CAN モジュールはメッセージ送信の終了を待って CAN リセットモードに移行 (注 1、注 4)	CAN モジュールはバスオフ復帰の終了を待たずに CAN リセットモードに移行
CAN Halt モード	CAN モジュールは受信メッセージの終了を待って CAN Halt モードに移行 (注 2、注 3)	CAN モジュールはメッセージ送信の終了を待って CAN Halt モードに移行 (注 1、注 2、注 4)	[BOM[1:0] ビットが “00b” の場合] CAN モジュールはバスオフ復帰後のみ、プログラムの Halt 要求を受け付ける [BOM[1:0] ビットが “01b” の場合] CAN モジュールはバスオフ復帰の終了を待たずに自動的に CAN Halt モードに移行 (プログラムの Halt 要求とは無関係に) [BOM[1:0] ビットが “10b” の場合] CAN モジュールはバスオフ復帰の終了を待って自動的に CAN Halt モードに移行 (プログラムの Halt 要求とは無関係に) [BOM[1:0] ビットが “11b” の場合] CAN モジュールはバスオフ中にプログラムによる Halt 要求があると、CAN Halt モードに移行 (バスオフ復帰の終了を待たずに)

CANM[1:0] ビット、BOM[1:0] ビット：CTRL レジスタのビット

- 注1. いくつかのメッセージ送信が要求されている場合、最初のメッセージ送信が完了した後にモードを移行します。サスペンドトランスミッション中に CAN リセットモードが要求されている状態では、バスアイドルになったとき、次の送信が終了したとき、または CAN モジュールが受信になったときに、モードを移行します。
- 注2. CAN バスがドミナントレベルでロックされた場合、EIFR.BLIF フラグをモニタすると、プログラムはバスロック状態を検出できます。CAN バスがドミナントレベルでロックされている間は、CAN Halt モードに移行しません。この場合は、CAN リセットモードに移行してください。
- 注3. CAN Halt モードが要求された後、受信中に CAN バスエラーが発生すると、CAN Halt モードに移行します (ただし、CAN バスがドミナントレベルでロックされている場合は、CAN Halt モードに移行しません)。
- 注4. CAN リセットモードまたは CAN Halt モードが要求された後、送信中に CAN バスエラーまたは CAN アービトレーションロストが発生すると、要求された動作モードに移行します (ただし、CAN バスがドミナントレベルでロックされている場合は、CAN Halt モードに移行しません)。

- P1451 「34.2.12 A/D グループスキャン優先コントロールレジスタ (ADGSPCR)」の説明を修正します。

PGS ビット (グループ A 優先制御設定ビット)

グループ A の優先動作を制御します。グループ A 優先制御動作を行うときに “1” を設定してください。

PGS ビットを “1” に設定するときは、ADCSR.ADCS[1:0] ビットを “01b” (グループスキャンモード) に設定してください。それ以外の設定をした場合、動作は保証されません。

PGS ビットを “0” にした場合は、「34.6.2 A/D 変換停止時の注意事項」に従い、ソフトウェアでのクリアを行ってください。PGS ビットを “1” にした場合は、「34.3.4.4 グループ A 優先制御動作」の手順に従い設定を行ってください。

グループ A 優先制御動作時は、ADGSPMR.GSC ビットに “1” を設定するか、周辺モジュールクロック (PCLKB) と A/D 変換クロック ADCLK (=PCLKD) の周波数比を以下の関係としてください。

- a) $PCLKB = PCLKD$ (SCKCR.PCKB[3:0]と SCKCR.PCKD[3:0]に同じ値を設定)
- b) $PCLKB/2 = PCLKD$ (SCKCR.PCKB[3:0]設定値の+1を SCKCR.PCKD[3:0]に設定)

- P1459 「34.2.18 A/D プログラマブルゲインアンプレジスタ (ADPG)」の後に、ADGSPMR レジスタ説明を追加します。

34.2.19 A/D グループスキャン優先モードレジスタ (ADGSPMR)

アドレス S12AD: ADGSPMR 0008 90FCh

b15	b14	b13	b12	b11	b10	b9	b8	b7	b6	b5	b4	b3	b2	b1	b0
PGSC	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—

リセット後の値 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0

ビット	シンボル	ビット名	機能	R/W
b14-b0	—	予約ビット	読むと “0” が読めます。書く場合、“0”としてください	R/W
b15	PGSC	グループA優先制御時クロック周波数設定ビット	0 : グループA優先制御動作時のPCLKとADCLKの周波数比が2:1か1:1 1 : グループA優先制御動作時のPCLKとADCLKの周波数比が4:1以上	R/W

ADGSPMR は常に 16 ビット単位でアクセスしてください。

■ P1703 「表 42.1 絶対最大定格」を修正します。

項目	記号	定格値	単位	
電源電圧	VCC、PLLVCC	-0.3 ~ +6.5	V	
USB 電源電圧	VCC_USB (注 1)	-0.3 ~ +6.5	V	
アナログ電源電圧	AVCC0、AVCC (注 2)	-0.3 ~ +6.5	V	
リファレンス電源電圧	VREFH0 (注 2)	-0.3 ~ AVCC0 + 0.3	V	
	VREF (注 2)	-0.3 ~ AVCC + 0.3	V	
入力電圧 (ポート 4 ~ 6、C、USB0_DP、USB0_DM 以外)	V _{in}	-0.3 ~ VCC + 0.3	V	
入力電圧 (USB0_DP、USB0_DM)	V _{in}	-0.3 ~ VCC_USB + 0.3	V	
入力電圧 (ポート 4)	V _{in}	-0.3 ~ AVCC0 + 0.3	V	
入力電圧 (ポート 5、6、C)	V _{in}	-0.3 ~ AVCC + 0.3	V	
アナログ入力電圧 (ポート 4)	V _{AN}	-0.3 ~ AVCC0 + 0.3	V	
アナログ入力電圧 (ポート 5、6、C)	V _{AN}	-0.3 ~ AVCC + 0.3	V	
動作温度	D バージョン品	T _{opr}	-40 ~ +85	℃
	G バージョン品	T _{opr}	-40 ~ +105	℃
保存温度	T _{stg}	-55 ~ +125	℃	

■ P1707 「表 42.6 許容消費電力」を修正します。

表 42.6 許容消費電力 (Gバージョンのみ)

(注) 表中に条件の記載がない項目の規格値は条件1 ~ 3 で共通です。

条件1: VCC = PLLVCC = 2.7 ~ 3.6V、VSS = PLLVSS = AVSS0 = AVSS = VREFL0 = 0V

AVCC0 = AVCC = 4.0 ~ 5.5V、VREFH0 = 4.0V ~ AVCC0、VREF = 4.0V ~ AVCC

条件2: VCC = PLLVCC = 2.7 ~ 3.6V、VSS = PLLVSS = AVSS0 = AVSS = VREFL0 = 0V

AVCC0 = AVCC = 4.0 ~ 5.5V、VREFH0 = 4.0V ~ AVCC0、VREF = 4.0V ~ AVCC

条件3: VCC = PLLVCC = 4.0 ~ 5.5V、VSS = PLLVSS = AVSS0 = AVSS = VREFL0 = 0V

AVCC0 = AVCC = 4.0 ~ 5.5V、VREFH0 = 4.0V ~ AVCC0、VREF = 4.0V ~ AVCC

T_a = - 40 ~ + 105 °C。T_a は条件 1 ~ 3 で共通です。

項目	記号	typ	max	単位	測定条件
許容総消費電力 (注 1)	Pd	-	325	mW	85 °C < T _a ≤ 105 °C

注. T_a = +85°C~+105°Cで使用する場合はディレーティングについては、当社営業および販売店営業へお問い合わせください。なお、ディレーティングとは「信頼性を改善するために、計画的に負荷を定格値から軽減すること」です。

注 1. チップ全体 (出力電流を含む) の総電力です。

■ P1727 「表 42.21 PWM 遅延生成回路タイミング」を修正します。

条件 1 : VCC = PLLVCC = 2.7 ~ 3.6V、VSS = PLLVSS = AVSS0 = AVSS = VREFL0 = 0V

AVCC0 = AVCC = 3.0 ~ 3.6V、VREFH0 = 3.0V ~ AVCC0、VREF = 3.0V ~ AVCC

条件 2 : VCC = PLLVCC = 2.7 ~ 3.6V、VSS = PLLVSS = AVSS0 = AVSS = VREFL0 = 0V

AVCC0 = AVCC = 4.0 ~ 5.5V、VREFH0 = 4.0V ~ AVCC0、VREF = 4.0V ~ AVCC

条件 3 : VCC = PLLVCC = 4.0 ~ 5.5V、VSS = PLLVSS = AVSS0 = AVSS = VREFL0 = 0V

AVCC0 = AVCC = 4.0 ~ 5.5V、VREFH0 = 4.0V ~ AVCC0、VREF = 4.0V ~ AVCC

Ta = Topr。Ta は条件 1 ~ 3 で共通です。

■ P1734 「表 42.22 内蔵 USB フルスピード特性 (DP、DM 端子特性)」を修正します。

条件 1 : VCC = PLLVCC = VCC_USB = 3.0 ~ 3.6V、

VSS = PLLVSS = VSS_USB = AVSS0 = AVSS = VREFL0 = 0V

AVCC0 = AVCC = VREF = 3.0 ~ 3.6V、VREFH0 = 3.0V ~ AVCC0

条件 2 : VCC = PLLVCC = VCC_USB = 3.0 ~ 3.6V、

VSS = PLLVSS = VSS_USB = AVSS0 = AVSS = VREFL0 = 0V

AVCC0 = AVCC = VREF = 4.0 ~ 5.5V、VREFH0 = 4.0V ~ AVCC0

条件 3 : VCC = PLLVCC = 4.0 ~ 5.5V、VCC_USB = 3.0 ~ 3.6V、

VSS = PLLVSS = VSS_USB = AVSS0 = AVSS = VREFL0 = 0V

AVCC0 = AVCC = VREF = 4.0 ~ 5.5V、VREFH0 = 4.0V ~ AVCC0

Ta = Topr Ta は条件 1 ~ 3 で共通です。

■ P1748 「表 43.1 絶対最大定格」を修正します。

項目	記号	定格値	単位
電源電圧	VCC	- 0.3 ~ + 4.6	V
入力電圧 (5V トレラント対応ポート (注 1)、及びポート 4 以外)	Vin	- 0.3 ~ VCC + 0.3	V
入力電圧 (ポート 4)	Vin	- 0.3 ~ AVCC0 + 0.3	V
入力電圧 (5V トレラント対応ポート (注 1))	Vin	- 0.3 ~ + 5.8	V
アナログ電源電圧	AVCC0 (注 2)	- 0.3 ~ + 4.6	V
リファレンス電源電圧	VREFH0 (注 2)	- 0.3 ~ AVCC0 + 0.3	V
アナログ入力電圧 (ポート 4)	VAN	- 0.3 ~ AVCC0 + 0.3	V
動作温度	D バージョン品 Topr	- 40 ~ +85	℃
動作温度	G バージョン品 Topr	- 40 ~ + 105	℃
保存温度	Tstg	- 55 ~ + 125	℃

■ P1751 「表 43.5 許容消費電力」を修正します。

表 43.5 許容消費電力 (Gバージョンのみ)

条件：VCC = 2.7 ~ 3.6V、VSS = AVSS0 = VREFL0 = 0V

AVCC0 = 3.0 ~ 3.6V、VREFH0 = 3.0V ~ AVCC0

Ta = Topr

項目	記号	typ	max	単位	測定条件
許容総消費電力 (注 1)	Pd	—	150	mW	85 °C < Ta ≤ 105 °C 64 ピン版
	Pd	—	120	mW	85 °C < Ta ≤ 105 °C 48 ピン版

注. Ta = +85°C~+105°Cで使用する場合のディレーティングについては、当社営業および販売店営業へお問い合わせください。なお、ディレーティングとは「信頼性を改善するために、計画的に負荷を定格値から軽減すること」です。

注 1. チップ全体（出力電流を含む）の総電力です。

以上