

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A095A/J	Rev.	第1版
題名	RX600 シリーズ CAN モジュールのメールボックスレジスタおよび受信 FIFO ポインタ制御レジスタに関する誤記訂正		情報分類	技術情報	
適用製品	対象ロット等		関連資料	RX62N グループ、RX621 グループ ユーザーズマニュアル ハードウェア編 Rev.1.30 (R01UH0033JJ0130) RX62T グループ、RX62G グループ ユーザーズマニュアル ハードウェア編 Rev.2.00 (R01UH0034JJ0200) RX630 グループ ユーザーズマニュアル ハードウェア編 Rev.1.50 (R01UH0040JJ0150) RX63N グループ、RX631 グループ ユーザーズマニュアル ハードウェア編 Rev.1.70 (R01UH0041JJ0170) RX63T グループ ユーザーズ マニュアル ハードウェア編 Rev.2.10 (R01UH0238JJ0210)	
	全ロット				

上記適用製品のユーザーズマニュアル ハードウェア編「CAN モジュール」章において、誤記がありますので訂正いたします。

【訂正内容】

1. メールボックスレジスタ j (MBj) (j = 0~31)

メールボックスレジスタ j (MBj) (j = 0~31) のデータバイト 0~7 (DATA0~DATA7)の注 1 を下記の通り訂正いたします。

[誤] 注 1. メールボックスが 8 バイトよりも少ない n バイトのメッセージを受信すると、メールボックスの **DATA0**~DATA7 の値は不定になります。

[正] 注 1. メールボックスが 8 バイトよりも少ない n バイトのメッセージを受信すると、メールボックスの **DATA_n**~DATA7 の値は不定になります。

2. 送信 FIFO 制御レジスタ (TFCR)

(RX62N グループ、RX621 グループ、RX62G グループ、RX62T グループは非適用)

送信 FIFO 制御レジスタ (TFCR) の TFE ビット (送信 FIFO 許可ビット) の説明文 7~8 行目を下記の通り訂正いたします。

[誤] TFE ビットを再度 “1” にする前に、TFEST ビットが “1” になっているか確認してください。TFE ビットを “1” にした後、送信データを **MB23** レジスタに書いてください。

[正] TFE ビットを再度 “1” にする前に、TFEST ビットが “1” になっているか確認してください。TFE ビットを “1” にした後、送信データを **MB24** レジスタに書いてください。

以上