

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-RX*-A093A/J	Rev.	第1版
題名	RX63N グループ、RX631 グループ ユーザーズマニュアル ハードウェア編のバウンダリスキャンレジスタに関する誤 記訂正		情報分類	技術情報	
適用 製品	RX63N グループ、RX631 グループ	対象ロット等	関連資料	RX63N グループ、RX631 グループ ユーザーズマニュアル ハードウェ ア編 Rev.1.70 (R01UH0041JJ0170)	
		全ロット			

RX63N グループ、RX631 グループ ユーザーズマニュアル ハードウェア編の「48. バウンダリスキャン」章において誤記があ  
りましたので、以下のとおり訂正いたします。

- 表 48.7 バウンダリスキャンレジスタ 145 ピン TFLGA について、次頁以降の表の下線分を訂正いたします。

(訂正前)

145ピン TFLGA(1/8)

From TDI			
Pin No	端子名	タイプ	ビット名
<u>B1</u>	P05	出力	372
		出カイナーブル	371
		入力	370
D3	P03	出力	369
		出カイナーブル	368
		入力	367
<u>D2</u>	P02	出力	366
		出カイナーブル	365
		入力	364
<u>D1</u>	P01	出力	363
		出カイナーブル	362
		入力	361
<u>D4</u>	P00	出力	360
		出カイナーブル	359
		入力	358
<u>E3</u>	PF5	出力	357
		出カイナーブル	356
		入力	355
<u>E1</u>	PJ5	出力	354
		出カイナーブル	353
		入力	352
F3	PJ3	出力	351
		出カイナーブル	350
		入力	349
H4	P35	入力	348
<u>K1</u>	P33	出力	347
		出カイナーブル	346
		入力	345
<u>K2</u>	P32	出力	344
		出カイナーブル	343
		入力	342
<u>L4</u>	P25	出力	341
		出カイナーブル	340
		入力	339
<u>M3</u>	P24	出力	338
		出カイナーブル	337
		入力	336
<u>N2</u>	P23	出力	335
		出カイナーブル	334
		入力	333
<u>N3</u>	P22	出力	332
		出カイナーブル	331
		入力	330

(訂正後)

145ピン TFLGA(1/8)

From TDI			
Pin No	端子名	タイプ	ビット名
<u>B3</u>	P05	出力	372
		出カイナーブル	371
		入力	370
D3	P03	出力	369
		出カイナーブル	368
		入力	367
<u>C2</u>	P02	出力	366
		出カイナーブル	365
		入力	364
<u>D4</u>	P01	出力	363
		出カイナーブル	362
		入力	361
<u>D1</u>	P00	出力	360
		出カイナーブル	359
		入力	358
<u>D2</u>	PF5	出力	357
		出カイナーブル	356
		入力	355
<u>E3</u>	PJ5	出力	354
		出カイナーブル	353
		入力	352
F3	PJ3	出力	351
		出カイナーブル	350
		入力	349
H4	P35	入力	348
<u>J2</u>	P33	出力	347
		出カイナーブル	346
		入力	345
<u>J3</u>	P32	出力	344
		出カイナーブル	343
		入力	342
<u>L1</u>	P25	出力	341
		出カイナーブル	340
		入力	339
<u>L4</u>	P24	出力	338
		出カイナーブル	337
		入力	336
<u>L2</u>	P23	出力	335
		出カイナーブル	334
		入力	333
<u>M1</u>	P22	出力	332
		出カイナーブル	331
		入力	330

(訂正前)

145ピン TFLGA(2/8)

Pin No	端子名	タイプ	ビット名
<u>R1</u>	P21	出力	329
		出カイナーブル	328
		入力	327
<u>R2</u>	P20	出力	320
		出カイナーブル	319
		入力	318
<u>P2</u>	P17	出力	317
		出カイナーブル	316
		入力	315
<u>P3</u>	P87	出力	314
		出カイナーブル	313
		入力	312
<u>R3</u>	P16	出力	311
		出カイナーブル	310
		入力	309
<u>M4</u>	P86	出力	308
		出カイナーブル	307
		入力	306
<u>N4</u>	P15	出力	305
		出カイナーブル	304
		入力	303
<u>P4</u>	P14	出力	302
		出カイナーブル	301
		入力	300
<u>M5</u>	P13	出力	296
		出カイナーブル	295
		入力	294
<u>N5</u>	P12	出力	293
		出カイナーブル	292
		入力	291
<u>M6</u>	P56	出力	281
		出カイナーブル	280
		入力	279
<u>M6</u>	P55	出力	278
		出カイナーブル	277
		入力	276
<u>M7</u>	P54	出力	275
		出カイナーブル	274
		入力	273
<u>M8</u>	P53	出力	272
		出カイナーブル	271
		入力	270

(訂正後)

145ピン TFLGA(2/8)

Pin No	端子名	タイプ	ビット名
<u>N1</u>	P21	出力	329
		出カイナーブル	328
		入力	327
<u>N2</u>	P20	出力	320
		出カイナーブル	319
		入力	318
<u>M2</u>	P17	出力	317
		出カイナーブル	316
		入力	315
<u>N3</u>	P87	出力	314
		出カイナーブル	313
		入力	312
<u>L3</u>	P16	出力	311
		出カイナーブル	310
		入力	309
<u>M3</u>	P86	出力	308
		出カイナーブル	307
		入力	306
<u>K4</u>	P15	出力	305
		出カイナーブル	304
		入力	303
<u>N4</u>	P14	出力	302
		出カイナーブル	301
		入力	300
<u>L5</u>	P13	出力	296
		出カイナーブル	295
		入力	294
<u>M4</u>	P12	出力	293
		出カイナーブル	292
		入力	291
<u>L6</u>	P56	出力	281
		出カイナーブル	280
		入力	279
<u>N7</u>	P55	出力	278
		出カイナーブル	277
		入力	276
<u>K5</u>	P54	出力	275
		出カイナーブル	274
		入力	273
<u>K6</u>	P53	出力	272
		出カイナーブル	271
		入力	270

(訂正前)

145ピン TFLGA(3/8)

Pin No	端子名	タイプ	ビット名
<u>P9</u>	P52	出力	266
		出カイナーブル	265
		入力	264
<u>N9</u>	P51	出力	263
		出カイナーブル	262
		入力	261
<u>M9</u>	P50	出力	260
		出カイナーブル	259
		入力	258
<u>P10</u>	P83	出力	257
		出カイナーブル	256
		入力	255
<u>N10</u>	PC7	出力	254
		出カイナーブル	253
		入力	252
<u>P11</u>	PC6	出力	251
		出カイナーブル	250
		入力	249
<u>M10</u>	PC5	出力	248
		出カイナーブル	247
		入力	246
<u>N11</u>	P82	出力	245
		出カイナーブル	244
		入力	243
<u>M11</u>	P81	出力	242
		出カイナーブル	241
		入力	240
<u>R12</u>	P80	出力	239
		出カイナーブル	238
		入力	237
<u>P12</u>	PC4	出力	236
		出カイナーブル	235
		入力	234
<u>N12</u>	PC3	出力	233
		出カイナーブル	232
		入力	231
<u>M12</u>	P77	出力	230
		出カイナーブル	229
		入力	228
<u>R13</u>	P76	出力	227
		出カイナーブル	226
		入力	225
<u>P13</u>	PC2	出力	224
		出カイナーブル	223
		入力	222

(訂正後)

145ピン TFLGA(3/8)

Pin No	端子名	タイプ	ビット名
<u>L7</u>	P52	出力	266
		出カイナーブル	265
		入力	264
<u>K7</u>	P51	出力	263
		出カイナーブル	262
		入力	261
<u>M7</u>	P50	出力	260
		出カイナーブル	259
		入力	258
<u>L8</u>	P83	出力	257
		出カイナーブル	256
		入力	255
<u>N9</u>	PC7	出力	254
		出カイナーブル	253
		入力	252
<u>M8</u>	PC6	出力	251
		出カイナーブル	250
		入力	249
<u>L9</u>	PC5	出力	248
		出カイナーブル	247
		入力	246
<u>N10</u>	P82	出力	245
		出カイナーブル	244
		入力	243
<u>M9</u>	P81	出力	242
		出カイナーブル	241
		入力	240
<u>K9</u>	P80	出力	239
		出カイナーブル	238
		入力	237
<u>L10</u>	PC4	出力	236
		出カイナーブル	235
		入力	234
<u>N11</u>	PC3	出力	233
		出カイナーブル	232
		入力	231
<u>M10</u>	P77	出力	230
		出カイナーブル	229
		入力	228
<u>K10</u>	P76	出力	227
		出カイナーブル	226
		入力	225
<u>L11</u>	PC2	出力	224
		出カイナーブル	223
		入力	222

(訂正前)

145ピン TFLGA(4/8)

Pin No	端子名	タイプ	ビット名
<u>P14</u>	P75	出力	221
		出カイナーブル	220
		入力	219
<u>R14</u>	P74	出力	218
		出カイナーブル	217
		入力	216
<u>R15</u>	PC1	出力	215
		出カイナーブル	214
		入力	213
<u>N13</u>	PC0	出力	212
		出カイナーブル	211
		入力	210
<u>N14</u>	P73	出力	209
		出カイナーブル	208
		入力	207
<u>M13</u>	PB7	出力	206
		出カイナーブル	205
		入力	204
<u>L12</u>	PB6	出力	203
		出カイナーブル	202
		入力	201
<u>M14</u>	PB5	出力	200
		出カイナーブル	199
		入力	198
<u>M15</u>	PB4	出力	197
		出カイナーブル	196
		入力	195
<u>L13</u>	PB3	出力	194
		出カイナーブル	193
		入力	192
<u>K12</u>	PB2	出力	191
		出カイナーブル	190
		入力	189
<u>L14</u>	PB1	出力	188
		出カイナーブル	187
		入力	186
<u>L15</u>	P72	出力	185
		出カイナーブル	184
		入力	183
<u>K13</u>	P71	出力	182
		出カイナーブル	181
		入力	180
<u>K15</u>	PB0	出力	179
		出カイナーブル	178
		入力	177

(訂正後)

145ピン TFLGA(4/8)

Pin No	端子名	タイプ	ビット名
<u>N12</u>	P75	出力	221
		出カイナーブル	220
		入力	219
<u>N13</u>	P74	出力	218
		出カイナーブル	217
		入力	216
<u>M12</u>	PC1	出力	215
		出カイナーブル	214
		入力	213
<u>M11</u>	PC0	出力	212
		出カイナーブル	211
		入力	210
<u>L12</u>	P73	出力	209
		出カイナーブル	208
		入力	207
<u>K11</u>	PB7	出力	206
		出カイナーブル	205
		入力	204
<u>K12</u>	PB6	出力	203
		出カイナーブル	202
		入力	201
<u>K13</u>	PB5	出力	200
		出カイナーブル	199
		入力	198
<u>J11</u>	PB4	出力	197
		出カイナーブル	196
		入力	195
<u>J10</u>	PB3	出力	194
		出カイナーブル	193
		入力	192
<u>J12</u>	PB2	出力	191
		出カイナーブル	190
		入力	189
<u>J13</u>	PB1	出力	188
		出カイナーブル	187
		入力	186
<u>H10</u>	P72	出力	185
		出カイナーブル	184
		入力	183
<u>H11</u>	P71	出力	182
		出カイナーブル	181
		入力	180
<u>H12</u>	PB0	出力	179
		出カイナーブル	178
		入力	177

(訂正前)

145ピン TFLGA(5/8)

Pin No	端子名	タイプ	ビット名
<u>J14</u>	PA7	出力	176
		出カイナーブル	175
		入力	174
<u>J15</u>	PA6	出力	173
		出カイナーブル	172
		入力	171
<u>J12</u>	PA5	出力	170
		出カイナーブル	169
		入力	168
<u>H12</u>	PA4	出力	167
		出カイナーブル	166
		入力	165
<u>H13</u>	PA3	出力	164
		出カイナーブル	163
		入力	162
<u>H14</u>	PA2	出力	158
		出カイナーブル	157
		入力	156
<u>G14</u>	PA1	出力	152
		出カイナーブル	151
		入力	150
<u>F14</u>	PA0	出力	146
		出カイナーブル	145
		入力	144
<u>E15</u>	P67	出力	140
		出カイナーブル	139
		入力	138
<u>F12</u>	P66	出力	134
		出カイナーブル	133
		入力	132
<u>D15</u>	P65	出力	128
		出カイナーブル	127
		入力	126
<u>D14</u>	PE7	出力	125
		出カイナーブル	124
		入力	123
<u>E12</u>	PE6	出力	122
		出カイナーブル	121
		入力	120
<u>C15</u>	P70	出力	119
		出カイナーブル	118
		入力	117
<u>D12</u>	PE5	出力	116
		出カイナーブル	115
		入力	114

(訂正後)

145ピン TFLGA(5/8)

Pin No	端子名	タイプ	ビット名
<u>H13</u>	PA7	出力	176
		出カイナーブル	175
		入力	174
<u>G11</u>	PA6	出力	173
		出カイナーブル	172
		入力	171
<u>G10</u>	PA5	出力	170
		出カイナーブル	169
		入力	168
<u>G13</u>	PA4	出力	167
		出カイナーブル	166
		入力	165
<u>F10</u>	PA3	出力	164
		出カイナーブル	163
		入力	162
<u>F13</u>	PA2	出力	158
		出カイナーブル	157
		入力	156
<u>F12</u>	PA1	出力	152
		出カイナーブル	151
		入力	150
<u>E10</u>	PA0	出力	146
		出カイナーブル	145
		入力	144
<u>E13</u>	P67	出力	140
		出カイナーブル	139
		入力	138
<u>E11</u>	P66	出力	134
		出カイナーブル	133
		入力	132
<u>E12</u>	P65	出力	128
		出カイナーブル	127
		入力	126
<u>D10</u>	PE7	出力	125
		出カイナーブル	124
		入力	123
<u>D13</u>	PE6	出力	122
		出カイナーブル	121
		入力	120
<u>C12</u>	P70	出力	119
		出カイナーブル	118
		入力	117
<u>D12</u>	PE5	出力	116
		出カイナーブル	115
		入力	114

(訂正前)

145ピン TFLGA(6/8)

Pin No	端子名	タイプ	ビット名
<u>C13</u>	PE4	出力	113
		出カイナーブル	112
		入力	111
<u>B15</u>	PE3	出力	110
		出カイナーブル	109
		入力	108
<u>A15</u>	PE2	出力	107
		出カイナーブル	106
		入力	105
<u>A14</u>	PE1	出力	104
		出カイナーブル	103
		入力	102
<u>B14</u>	PE0	出力	101
		出カイナーブル	100
		入力	99
<u>B13</u>	P64	出力	98
		出カイナーブル	97
		入力	96
<u>A13</u>	P63	出力	95
		出カイナーブル	94
		入力	93
<u>C12</u>	P62	出力	92
		出カイナーブル	91
		入力	90
<u>D11</u>	P61	出力	89
		出カイナーブル	88
		入力	87
<u>A12</u>	P60	出力	86
		出カイナーブル	85
		入力	84
<u>D10</u>	PD7	出力	83
		出カイナーブル	82
		入力	81
<u>A11</u>	PD6	出力	77
		出カイナーブル	76
		入力	75
<u>D9</u>	PD5	出力	71
		出カイナーブル	70
		入力	69
<u>B10</u>	PD4	出力	68
		出カイナーブル	67
		入力	66
<u>C9</u>	PD3	出力	62
		出カイナーブル	61
		入力	60

(訂正後)

145ピン TFLGA(6/8)

Pin No	端子名	タイプ	ビット名
<u>B13</u>	PE4	出力	113
		出カイナーブル	112
		入力	111
<u>A13</u>	PE3	出力	110
		出カイナーブル	109
		入力	108
<u>B12</u>	PE2	出力	107
		出カイナーブル	106
		入力	105
<u>A12</u>	PE1	出力	104
		出カイナーブル	103
		入力	102
<u>C11</u>	PE0	出力	101
		出カイナーブル	100
		入力	99
<u>D9</u>	P64	出力	98
		出カイナーブル	97
		入力	96
<u>C10</u>	P63	出力	95
		出カイナーブル	94
		入力	93
<u>A11</u>	P62	出力	92
		出カイナーブル	91
		入力	90
<u>B11</u>	P61	出力	89
		出カイナーブル	88
		入力	87
<u>D8</u>	P60	出力	86
		出カイナーブル	85
		入力	84
<u>C9</u>	PD7	出力	83
		出カイナーブル	82
		入力	81
<u>A9</u>	PD6	出力	77
		出カイナーブル	76
		入力	75
<u>D7</u>	PD5	出力	71
		出カイナーブル	70
		入力	69
<u>B9</u>	PD4	出力	68
		出カイナーブル	67
		入力	66
<u>C8</u>	PD3	出力	62
		出カイナーブル	61
		入力	60

(訂正前)

145ピン TFLGA(7/8)

Pin No	端子名	タイプ	ビット名
<u>C8</u>	PD2	出力	56
		出力イネーブル	55
		入力	54
<u>B8</u>	PD1	出力	50
		出力イネーブル	49
		入力	48
<u>C7</u>	PD0	出力	44
		出力イネーブル	43
		入力	42
D6	P93	出力	41
		出力イネーブル	40
		入力	39
<u>B7</u>	P92	出力	38
		出力イネーブル	37
		入力	36
<u>B6</u>	P91	出力	35
		出力イネーブル	34
		入力	33
<u>C6</u>	P90	出力	32
		出力イネーブル	31
		入力	30
<u>B5</u>	P47	出力	29
		出力イネーブル	28
		入力	27
<u>A5</u>	P46	出力	26
		出力イネーブル	25
		入力	24
<u>C5</u>	P45	出力	23
		出力イネーブル	22
		入力	21
<u>D5</u>	P44	出力	20
		出力イネーブル	19
		入力	18
<u>C4</u>	P43	出力	17
		出力イネーブル	16
		入力	15
A4	P42	出力	14
		出力イネーブル	13
		入力	12
<u>B4</u>	P41	出力	11
		出力イネーブル	10
		入力	9
<u>B3</u>	P40	出力	8
		出力イネーブル	7
		入力	6

(訂正後)

145ピン TFLGA(7/8)

Pin No	端子名	タイプ	ビット名
<u>A8</u>	PD2	出力	56
		出力イネーブル	55
		入力	54
<u>C7</u>	PD1	出力	50
		出力イネーブル	49
		入力	48
<u>B8</u>	PD0	出力	44
		出力イネーブル	43
		入力	42
D6	P93	出力	41
		出力イネーブル	40
		入力	39
<u>A7</u>	P92	出力	38
		出力イネーブル	37
		入力	36
<u>B7</u>	P91	出力	35
		出力イネーブル	34
		入力	33
<u>A6</u>	P90	出力	32
		出力イネーブル	31
		入力	30
<u>B6</u>	P47	出力	29
		出力イネーブル	28
		入力	27
<u>C5</u>	P46	出力	26
		出力イネーブル	25
		入力	24
<u>A5</u>	P45	出力	23
		出力イネーブル	22
		入力	21
<u>E5</u>	P44	出力	20
		出力イネーブル	19
		入力	18
<u>B5</u>	P43	出力	17
		出力イネーブル	16
		入力	15
A4	P42	出力	14
		出力イネーブル	13
		入力	12
<u>C4</u>	P41	出力	11
		出力イネーブル	10
		入力	9
<u>A3</u>	P40	出力	8
		出力イネーブル	7
		入力	6

145ピン TFLGA(8/8)

Pin No	端子名	タイプ	ビット名
<u>B2</u>	P07	出力	5
		出力イネーブル	4
		入力	3
To TDO			

145ピン TFLGA(8/8)

Pin No	端子名	タイプ	ビット名
<u>A2</u>	P07	出力	5
		出力イネーブル	4
		入力	3
To TDO			

以上