

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ルネサス 技術情報

〒 100 - 0004
東京都千代田区大手町 2 丁目 6 番 2 号

(日本ビル)

TEL (03)5201-5219 (ダイヤルイン)

株式会社 ルネサス テクノロジ 第一事業本部

SOC 第5部

製品分類	マイクロプロセッサ	発行番号	TN-SH7-477A	Rev.	第 1 版
題名	SH7760 電気的特性 tSTD に関する修正及びスペック追加	情報分類	1. 仕様変更 ②. ドキュメント訂正追加等 3. 使用上の注意事項 4. マスク変更 5. ライン変更		
適用製品	SH7760	対象ロット等	SH7760 ハードウェアマニュアル ADJ-602-328 第 1 版	有効期限	
		全ロット		永年	

SH7760 の電気的特性 STATUS 端子の出力遅延時間(tSTD)に関して、下記表 33.6 制御信号タイミング及び、図 33.16 スタンバイモード時のピンドライブタイミングについて修正および追加をご連絡申し上げます。

(1)変更前

表 33.6 制御信号タイミング

項目	記号	Min.	Max.	単位	参照図
スタンバイモードへのバストライステート遅延時間	tBOFF2	-	2	t _{cy}	33.16
バスバッファオンタイム	tBON1	-	12	ns	33.15
スタンバイからのバスバッファオンタイム	tBON2	-	2	t _{cy}	33.16
STATUS0、STATUS1 遅延時間	tSTD1	-	6	ns	33.16
スタンバイへの STATUS0、STATUS1 遅延時間	tSTD2	-	2	t _{cy}	33.16

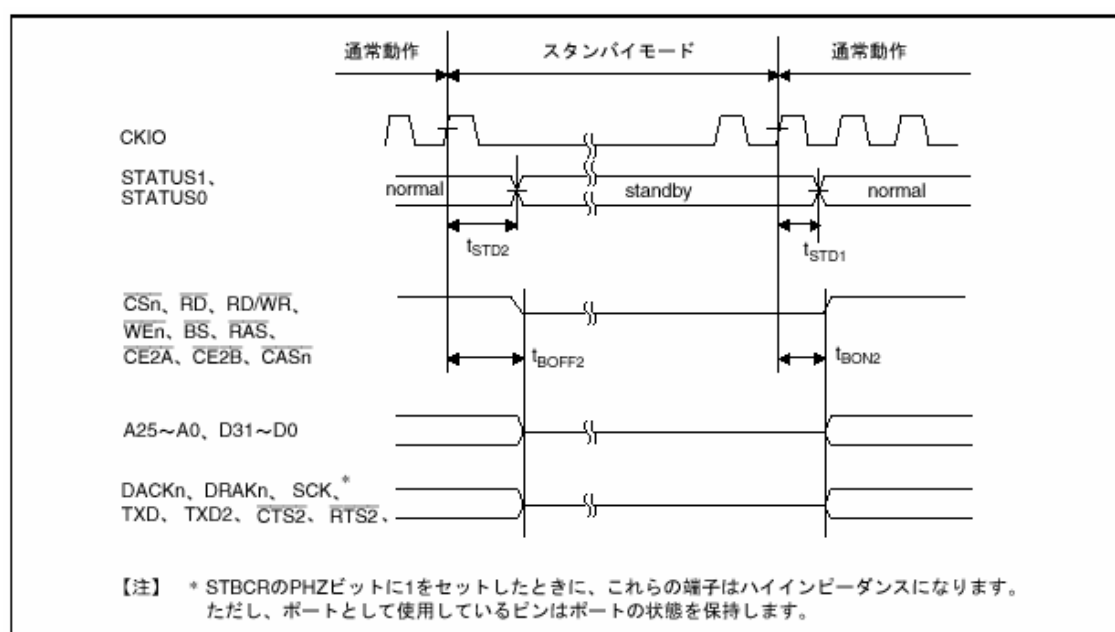


図 33.16 スタンバイモード時のピンドライブタイミング

(2)変更後

表 33.6 制御信号タイミング

項目	記号	Min.	Max.	単位	参照図
スタンバイモードへのバ스트ライステート遅延時間	tBOFF2	-	2	t _{eye}	33.16(2)
バスバッファオンタイム	tBON1	-	12	ns	33.15
スタンバイからのバスバッファオンタイム	tBON2	-	2	t _{eye}	33.16(2)
STATUS0、STATUS1 遅延時間	tSTD1	-	6	ns	33.16(1)
	tSTD2	-	2	t _{eye}	33.16(1)(2)
	tSTD3	-	2	t _{eye}	33.16(2)

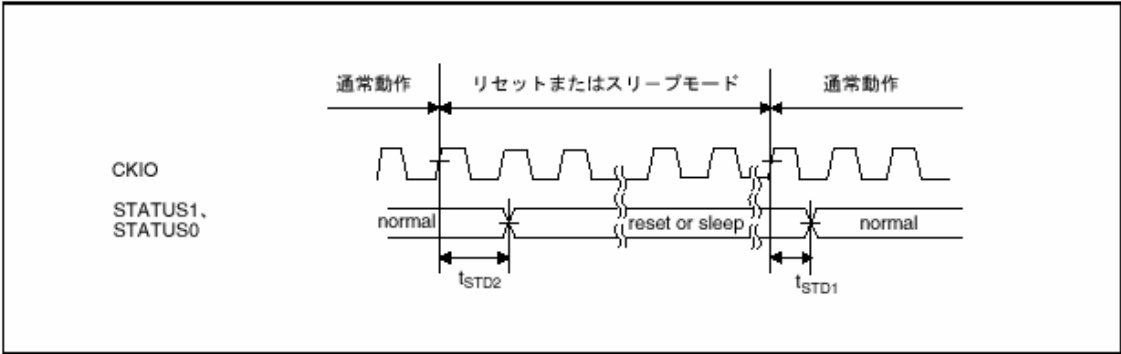


図33.16(1) リセットまたはスリープモード時のビンドライブタイミング

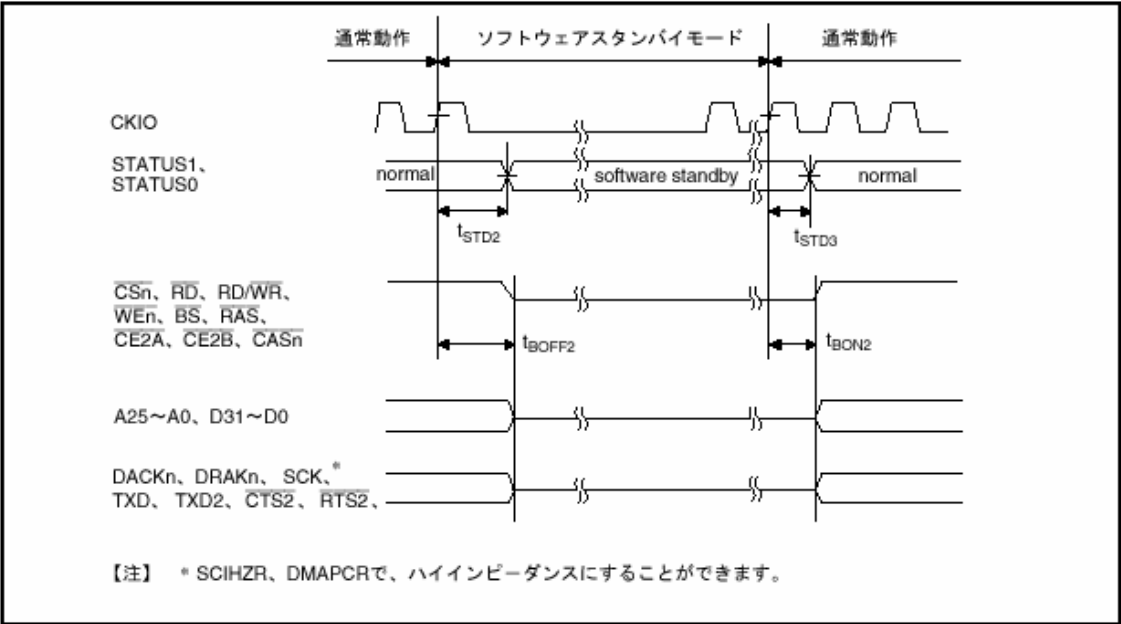


図33.16(2) ソフトウェアスタンバイモード時のビンドライブタイミング