

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 <http://japan.renesas.com/inquiry>
E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A760A/J	Rev.	第1版
題名	SH7785 PCI コントローラハードウェアマニュアルの訂正		情報分類	技術情報	
適用製品	SH7785 グループ	対象ロット等	関連資料	SH7785 ハードウェアマニュアル (RJJ09B0285)	
		全ロット			

SH7785 の PCI コントローラのハードウェアマニュアルに誤記があります。

【概要】

PCI コントローラの章 13.4.8 (3) アドレス/データステッピングのタイミングの説明内に誤記があります。また、図 13.25 および図 13.26 に記載のタイミングにも誤りがあります。

【訂正】

PCI コントローラの章 13.4.8 (3) アドレス/データステッピングのタイミングの説明を以下のように訂正いたします。

(訂正前)

PCIC は、PCICMD レジスタの SC ビットを 1 にすることにより、・・・・・・・・

(訂正後)

PCIC は、PCICMD レジスタの WCC ビットを 1 にすることにより、・・・・・・・・

また、図 13.25 および図 13.26 を以下のように訂正いたします。

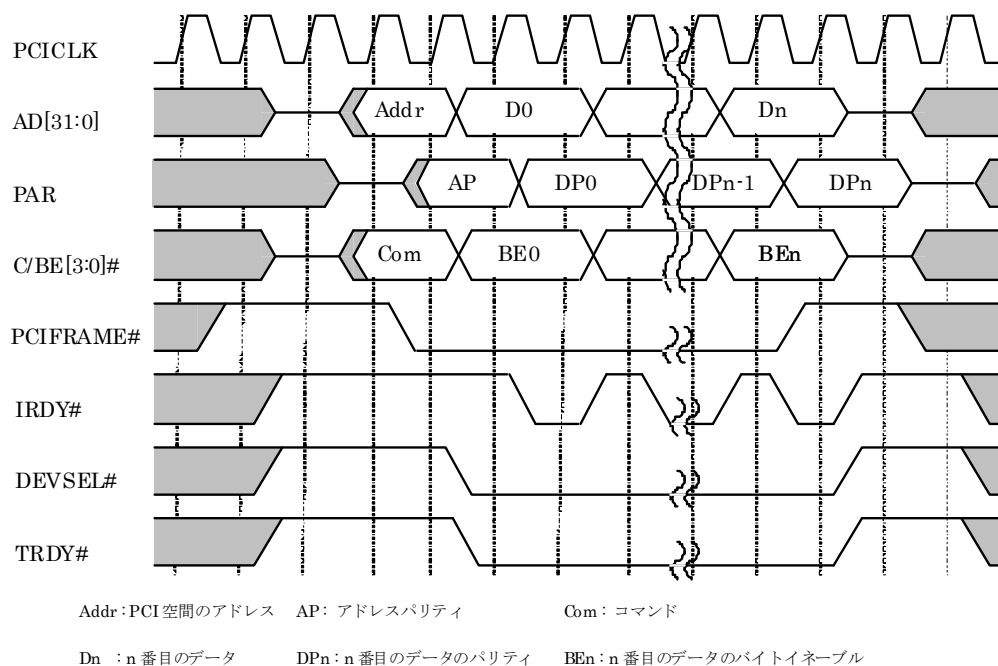


図. 13.25 ホスト時マスタライトサイクル（バースト、ステッピングあり）

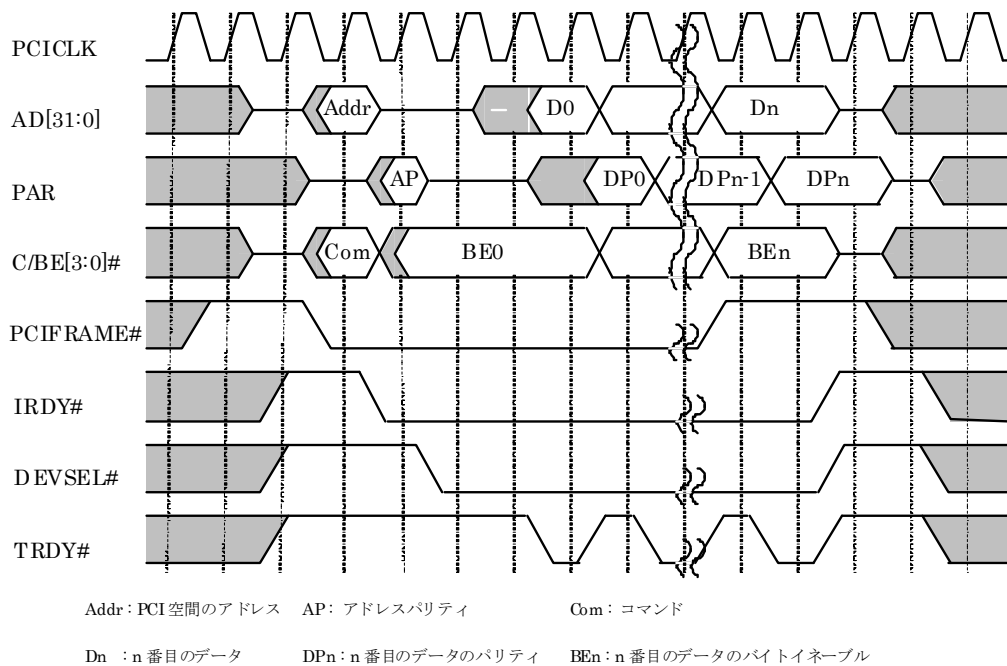


図. 13.26 ホスト時ターゲットメモリリードサイクル（バースト、ステッピングあり）

以 上