

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-SH7-A917A/J	Rev.	第1版
題名	ローカルバス用、周辺モジュール用ダイレクトメモリアクセスコントローラ (LBSC-DMAC/HPB-DMAC) の PER および DER ビットのクリア方法について		情報分類	技術情報	
適用製品	・SH7734	対象ロット等	関連資料	・SH7734 ユーザーズマニュアル ハードウェア編 Rev.2.00 (R01UH0233JJ0200)	
		全ロット			

SH7734 ユーザーズマニュアル ハードウェア編 ローカルバス用、周辺モジュール用ダイレクトメモリアクセスコントローラ (LBSC-DMAC/HPB-DMAC) の UltraATA エラー表示レジスタ (UATTER) に関し、エラー表示のクリア方法の追加説明があります。

表 6A.2 (1) LBSC-DMAC レジスタマップの UltraATA エラー表示レジスタ (UATTER) のアクセスタイプを以下の様に訂正いたします。

【訂正前】

アドレス	レジスタ名	略称	アクセス タイプ	アクセス サイズ
HFF8014CC	[LBSC-DMAC 共通] UltraATA エラー表示	UATTER	R/W	32

【訂正後】

アドレス	レジスタ名	略称	アクセス タイプ	アクセス サイズ
HFF8014CC	[LBSC-DMAC 共通] UltraATA エラー表示	UATTER	R/WC1	32

6A.4.32 UltraATA エラー表示レジスタ (UATTER) の説明を以下の様に訂正いたします。

【訂正前】

ビット:	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—
初期値:	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
R/W:	R	R	R	R	R	R	R	R	R	R	R	R	R	R	R	R
ビット:	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
	—	—	—	—	—	—	—	—	—	—	—	—	—	—	PER	DER
初期値:	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
R/W:	R	R	R	R	R	R	R	R	R	R	R	R	R	R	R/W	R/W

ビット	ビット名	初期値	R/W	説明
31~2	—	—	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0としてください。
1	PER	0	R/W	UltraATA DMA 動作中に、ATA 空間に割り付けたエリアに対する PIO アクセスの有無表示 (UltraATA DMA 動作中に、ATA 空間に割り付けたエリアに対して PIO アクセスが発生した場合、PIO アクセスは無視されます) 0: UltraATA DMA 動作中に、ATA 空間に割り付けたエリアに対しての PIO アクセス無し 1: UltraATA DMA 動作中に、ATA 空間に割り付けたエリアに対しての PIO アクセス有り
0	DER	0	R/W	UltraATA DMA リード動作において、通信一時停止 (DSTROBE 変化無し状態) を受けた場合のタイムアウトが発生したことを表示。 タイムアウト時間は、UATTSR、UATMR2 レジスタの設定値による。 0: タイムアウトエラー無し 1: タイムアウトエラー発生 (UATIER レジスタがイネーブル状態であれば割り込み) UltraATA DMA ライト動作時は、タイムアウト検出無し。

【注】 UltraATA DMA の動作は、「第6B章 ローカルバスステートコントローラ (LBSC)」を参照してください。

【訂正後】

ビット:	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—
初期値:	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
R/W:	R	R	R	R	R	R	R	R	R	R	R	R	R	R	R	R
ビット:	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
	—	—	—	—	—	—	—	—	—	—	—	—	—	—	PER	DER
初期値:	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
R/W:	R	R	R	R	R	R	R	R	R	R	R	R	R	R	R/WC1	R/WC1

ビット	ビット名	初期値	R/W	説明
31~2	—	—	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0としてください。
1	PER	0	R/WC1	UltraATA DMA 動作中に、ATA 空間に割り付けたエリアに対する PIO アクセスの有無表示 (UltraATA DMA 動作中に、ATA 空間に割り付けたエリアに対して PIO アクセスが発生した場合、PIO アクセスは無視されます) 0: UltraATA DMA 動作中に、ATA 空間に割り付けたエリアに対しての PIO アクセス無し 1: UltraATA DMA 動作中に、ATA 空間に割り付けたエリアに対しての PIO アクセス有り <b>【クリア方法】本ビットへの1書き込みで表示はクリアされます。0書き込みは無視されます。本ビットをクリアする場合を除いて0を書き込むようにしてください。</b>
0	DER	0	R/WC1	UltraATA DMA リード動作において、通信一時停止 (DSTROBE 変化無し状態) を受けた場合のタイムアウトが発生したことを表示。 タイムアウト時間は、UATTSR、UATMR2 レジスタの設定値による。 0: タイムアウトエラー無し 1: タイムアウトエラー発生 (UATIER レジスタがイネーブル状態であれば割り込み) UltraATA DMA ライト動作時は、タイムアウト検出無し。 <b>【クリア方法】本ビットへの1書き込みで表示はクリアされます。0書き込みは無視されます。本ビットをクリアする場合を除いて0を書き込むようにしてください。</b>

【注】 UltraATA DMA の動作は、「第6B章 ローカルバスステートコントローラ (LBSC)」を参照してください。

以上