

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-RX*-A140A/J	Rev.	第1版
題名	ユーザーズマニュアル ハードウェア編：IO レジスタ章の修正		情報分類	技術情報	
適用製品	RX63T グループ	対象ロット等	関連資料	RX63T グループ ユーザーズマニュアル ハードウェア編 Rev.2.10 (R01UH0238JJ0210)	
		全ロット			

RX63T グループ ユーザーズマニュアル ハードウェア編 Rev.2.10 の IO レジスタ章において誤記、追記があります。主な修正内容は以下の 2 点です。

- A) スリープモード時およびモード遷移時のレジスタアクセス制約追記  
B) 表 6.1 I/O レジスタアドレス一覧の誤記修正

以下、具体的な修正箇所を赤字で示します。

- A) スリープモード時およびモード遷移時のレジスタアクセス制約追記

■ Page135 (3) I/O レジスタアクセスサイクル数 の後に以下を追記します。

- (4) スリープモード時およびモード遷移時の注意事項

スリープモード中、またはモード遷移中は、システム制御関連のレジスタ（「表 6.1 I/O レジスタアドレス一覧」のモジュールシンボル欄に **SYSTEM** と記載のレジスタ）への書き込みは禁止です。

- B) 表 6.1 I/O レジスタアドレス一覧の誤記修正

■ Page139 「表 6.1 I/O レジスタアドレス一覧 (4 / 46)」を修正します。

アドレス	モジュールシンボル	レジスタ名	レジスタシンボル	ビット数	アクセスサイズ	アクセスサイクル数		モジュール名	参照ページ	備考
						ICLK $\geq$ PCLK の場合	ICLK < PCLK の場合			
0008 7021h	ICU	割り込み要求レジスタ 033	IR033	8	8	2ICLK		ICUb	292	112/100/64/48 ピン版にはありません。
0008 7022h	ICU	割り込み要求レジスタ 034	IR034	8	8	2ICLK			292	112/100/64/48 ピン版にはありません。
0008 7023h	ICU	割り込み要求レジスタ 035	IR035	8	8	2ICLK			292	112/100/64/48 ピン版にはありません。

■ Page140 「表 6.1 I/O レジスタアドレス一覧 (5 / 46)」を修正します。

アドレス	モジュールシンボル	レジスタ名	レジスタシンボル	ビット数	アクセスサイズ	アクセスサイクル数		モジュール名	参照ページ	備考
						ICLK $\geq$ PCLK の場合	ICLK < PCLK の場合			
0008 705Ah	ICU	割り込み要求レジスタ 090	IR090	8	8	2ICLK		ICUb	292	112/100/64/48 ピン版にはありません。

■ Page141 「表 6.1 I/O レジスタアドレス一覧 (6 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	幅 [bit]	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK $\geq$ PCLK の場合	ICLK < PCLK の場合			
0008 70BEh	ICU	割り込み要求レジスタ 190	IR190	8	8	2ICLK		ICUb	292	112/100/64/48 ビン版 にはありません。
0008 70BFh	ICU	割り込み要求レジスタ 191	IR191	8	8	2ICLK			292	112/100/64/48 ビン版 にはありません。
0008 70C0h	ICU	割り込み要求レジスタ 192	IR192	8	8	2ICLK			292	112/100/64/48 ビン版 にはありません。
0008 70C1h	ICU	割り込み要求レジスタ 193	IR193	8	8	2ICLK			292	112/100/64/48 ビン版 にはありません。

■ Page142 「表 6.1 I/O レジスタアドレス一覧 (7 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	幅 [bit]	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK $\geq$ PCLK の場合	ICLK < PCLK の場合			
0008 70DFh	ICU	割り込み要求レジスタ 223	IR223	8	8	2ICLK		ICUb	292	100/64/48 ビン版には ありません。
0008 70E0h	ICU	割り込み要求レジスタ 224	IR224	8	8	2ICLK			292	100/64/48 ビン版には ありません。
0008 70E1h	ICU	割り込み要求レジスタ 225	IR225	8	8	2ICLK			292	100/64/48 ビン版には ありません。

■ Page143 「表 6.1 I/O レジスタアドレス一覧 (8 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	幅 [bit]	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK $\geq$ PCLK の場合	ICLK < PCLK の場合			
0008 7121h	ICU	DTC 起動許可レジスタ 033	DTCE033	8	8	2ICLK		ICUb	296	112/100/64/48 ビン版 にはありません。
0008 7122h	ICU	DTC 起動許可レジスタ 034	DTCE034	8	8	2ICLK			296	112/100/64/48 ビン版 にはありません。

■ Page145 「表 6.1 I/O レジスタアドレス一覧 (10 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	幅 [bit]	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK $\geq$ PCLK の場合	ICLK < PCLK の場合			
0008 71BFh	ICU	DTC 起動許可レジスタ 191	DTCE191	8	8	2ICLK		ICUb	296	112/100/64/48 ビン版 にはありません。
0008 71C0h	ICU	DTC 起動許可レジスタ 192	DTCE192	8	8	2ICLK			296	112/100/64/48 ビン版 にはありません。
0008 71DFh	ICU	DTC 起動許可レジスタ 223	DTCE223	8	8	2ICLK			296	100/64/48 ビン版には ありません。
0008 71E0h	ICU	DTC 起動許可レジスタ 224	DTCE224	8	8	2ICLK			296	100/64/48 ビン版には ありません。
0008 7206h	ICU	割り込み要求許可レジスタ 06	IER06	8	8	2ICLK			293	64/48 ビン版には ありません。
0008 720Bh	ICU	割り込み要求許可レジスタ 0B	IER0B	8	8	2ICLK			293	112/100/64/48 ビン版 にはありません。

■ Page146 「表 6.1 I/O レジスタアドレス一覧 (11 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	ビット 数	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK ≥ PCLK の場合	ICLK < PCLK の場合			
0008 720Ch	ICU	割り込み要求許可レジスタ 0C	IER0C	8	8	2ICLK		ICUb	293	
0008 7216h	ICU	割り込み要求許可レジスタ 16	IER16	8	8	2ICLK			293	64/48ピン版には ありません。
0008 7217h	ICU	割り込み要求許可レジスタ 17	IER17	8	8	2ICLK			293	64/48ピン版には ありません。
0008 7321h	ICU	割り込み要因プライオリティレジ スタ 033	IPR033	8	8	2ICLK			294	112/100/64/48 ピン版 にはありません。
0008 7322h	ICU	割り込み要因プライオリティレジ スタ 034	IPR034	8	8	2ICLK			294	112/100/64/48 ピン版 にはありません。
0008 7323h	ICU	割り込み要因プライオリティレジ スタ 035	IPR035	8	8	2ICLK			294	112/100/64/48 ピン版 にはありません。
0008 7328h	ICU	割り込み要因プライオリティレジ スタ 040	IPR040	8	8	2ICLK			294	444/420/412/400ピン 版にはありません。
0008 7329h	ICU	割り込み要因プライオリティレジ スタ 041	IPR041	8	8	2ICLK			294	444/420/412/400ピン 版にはありません。

■ Page147 「表 6.1 I/O レジスタアドレス一覧 (12 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	ビット 数	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK ≥ PCLK の場合	ICLK < PCLK の場合			
0008 735Ah	ICU	割り込み要因プライオリティレジ スタ 090	IPR090	8	8	2ICLK		ICUb	294	112/100/64/48 ピン版 にはありません。
0008 7372h	ICU	割り込み要因プライオリティレジ スタ 114	IPR114	8	8	2ICLK			294	64/48ピン版には ありません。

■ Page148 「表 6.1 I/O レジスタアドレス一覧 (13 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	ビット 数	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK ≥ PCLK の場合	ICLK < PCLK の場合			
0008 73BEh	ICU	割り込み要因プライオリティレジ スタ 190	IPR190	8	8	2ICLK		ICUb	294	112/100/64/48 ピン版 にはありません。
0008 73DFh	ICU	割り込み要因プライオリティレジ スタ 223	IPR223	8	8	2ICLK			294	100/64/48ピン版には ありません。

■ Page153 「表 6.1 I/O レジスタアドレス一覧 (18 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	ビット 数	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK ≥ PCLK の場合	ICLK < PCLK の場合			
0008 9806h	AD	A/D チャネル選択レジスタ 1	ADANSA1	16	16	2~3PCLKB	2ICLK	AD	1432	120/112/100/64/48 ピ ン版にはありません。
0008 980Ah	AD	A/D 変換値加算モード選択レ ジスタ 1	ADADS1	16	16	2~3PCLKB	2ICLK		1552	120/112/100/64/48 ピ ン版にはありません。

■ Page154 「表 6.1 I/O レジスタアドレス一覧 (19 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	ビット 数	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK ≥ PCLK の場合	ICLK < PCLK の場合			
0008 9860h	AD	A/D サンプリングステートレジスタ0	ADSSTR0	8	8	2~3PCLKB	2ICLK	AD	1559	<del>120/112/100/64/48</del> ピン版にはありません。
0008 9861h	AD	A/D サンプリングステートレジスタL	ADSSTRL	8	8	2~3PCLKB	2ICLK		1560	<del>120/112/100/64/48</del> ピン版にはありません。
0008 9873h	AD	A/D サンプリングステートレジスタ1	ADSSTR1	8	8	2~3PCLKB	2ICLK		1559	<del>120/112/100/64/48</del> ピン版にはありません。
0008 9874h	AD	A/D サンプリングステートレジスタ2	ADSSTR2	8	8	2~3PCLKB	2ICLK		1559	<del>120/112/100/64/48</del> ピン版にはありません。
0008 9875h	AD	A/D サンプリングステートレジスタ3	ADSSTR3	8	8	2~3PCLKB	2ICLK		1559	<del>120/112/100/64/48</del> ピン版にはありません。
0008 9876h	AD	A/D サンプリングステートレジスタ4	ADSSTR4	8	8	2~3PCLKB	2ICLK		1559	<del>120/112/100/64/48</del> ピン版にはありません。
0008 9877h	AD	A/D サンプリングステートレジスタ5	ADSSTR5	8	8	2~3PCLKB	2ICLK		1559	<del>120/112/100/64/48</del> ピン版にはありません。
0008 9878h	AD	A/D サンプリングステートレジスタ6	ADSSTR6	8	8	2~3PCLKB	2ICLK		1559	<del>120/112/100/64/48</del> ピン版にはありません。
0008 9879h	AD	A/D サンプリングステートレジスタ7	ADSSTR7	8	8	2~3PCLKB	2ICLK		1559	<del>120/112/100/64/48</del> ピン版にはありません。

■ Page157 「表 6.1 I/O レジスタアドレス一覧 (22 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	ビット 数	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK ≥ PCLK の場合	ICLK < PCLK の場合			
0008 C04Dh	PORTD	ポート入力データレジスタ	PIDR	8	8	2~3PCLKB	2ICLK	I/Oポート	489	<del>64/48</del> ピン版にはありません。

■ Page158 「表 6.1 I/O レジスタアドレス一覧 (23 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	ビット 数	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK ≥ PCLK の場合	ICLK < PCLK の場合			
0008 C06Eh	PORTE	ポートモードレジスタ	PMR	8	8	2~3PCLKB	2ICLK	I/Oポート	490	<del>64/48</del> ピン版にはありません。
0008 C080h	PORT0	オーブンドレイン制御レジスタ0	ODR0	8	8	2~3PCLKB	2ICLK		491	<del>120/112/100/64/48</del> ピン版にはありません。
0008 C085h	PORT2	オーブンドレイン制御レジスタ1	ODR1	8	8	2~3PCLKB	2ICLK		491	<del>112/100</del> ピン版にはありません。
0008 C087h	PORT3	オーブンドレイン制御レジスタ1	ODR1	8	8	2~3PCLKB	2ICLK		491	<del>120/112/100/64/48</del> ピン版にはありません。
0008 C092h	PORT9	オーブンドレイン制御レジスタ0	ODR0	8	8	2~3PCLKB	2ICLK		491	<del>144/120/112/100/48</del> ピン版にはありません。
0008 C093h	PORT9	オーブンドレイン制御レジスタ1	ODR1	8	8	2~3PCLKB	2ICLK		491	<del>48</del> ピン版にはありません。
0008 C09Ah	PORTD	オーブンドレイン制御レジスタ0	ODR0	8	8	2~3PCLKB	2ICLK		491	<del>64/48</del> ピン版にはありません。

■ Page160 「表 6.1 I/O レジスタアドレス一覧 (25 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	数 [bit]	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK $\geq$ PCLK の場合	ICLK < PCLK の場合			
0008 C178h	MPC	P70 端子機能制御レジスタ	P70PFS	8	8	2~3PCLKB	2ICLK	MPC	512	64/48ピン版には ありません。
0008 C179h	MPC	P71 端子機能制御レジスタ	P71PFS	8	8	2~3PCLKB	2ICLK		512	64/48ピン版には ありません。
0008 C17Ah	MPC	P72 端子機能制御レジスタ	P72PFS	8	8	2~3PCLKB	2ICLK		512	64/48ピン版には ありません。
0008 C17Bh	MPC	P73 端子機能制御レジスタ	P73PFS	8	8	2~3PCLKB	2ICLK		512	64/48ピン版には ありません。
0008 C17Ch	MPC	P74 端子機能制御レジスタ	P74PFS	8	8	2~3PCLKB	2ICLK		512	64/48ピン版には ありません。
0008 C17Dh	MPC	P75 端子機能制御レジスタ	P75PFS	8	8	2~3PCLKB	2ICLK		512	64/48ピン版には ありません。
0008 C17Eh	MPC	P76 端子機能制御レジスタ	P76PFS	8	8	2~3PCLKB	2ICLK		512	64/48ピン版には ありません。

■ Page161 「表 6.1 I/O レジスタアドレス一覧 (26 / 46)」を修正します。

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	数 [bit]	アクセス サイズ	アクセスサイクル数		モジュー ル名	参照 ページ	備考
						ICLK $\geq$ PCLK の場合	ICLK < PCLK の場合			
0008 C196h	MPC	PA6 端子機能制御レジスタ	PA6PFS	8	8	2~3PCLKB	2ICLK	MPC	515	120/112/100/64/48 ピ ン版にはありません。

以上