

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A666A/J	Rev.	第1版
題名	ハードウェアマニュアルのピン配置の訂正について		情報分類	技術情報	
適用製品	SH7720 グループ SH7721 グループ	対象ロット等	関連資料	SH7720/7721 ハードウェアマニュアル Rev.3.00 (RJJ09B0027-0300)	
		全ロット			

ハードウェアマニュアルのピン配置に下記の訂正がございます。

ご理解、ご了承いただきますよう、お願いいたします。

SH7720 グループ、SH7721 グループ ハードウェアマニュアル Rev.3.00 (RJJ09B0027-0300) の訂正内容

- | | | | | |
|-----------|-------------|----------|-------------------|------------------|
| (1) P1-10 | 図 1.2 ピン配置図 | 端子番号 Y11 | 誤：VssQ1 | 正：VccQ1 |
| (2) P1-10 | 図 1.2 ピン配置図 | 端子番号 G20 | 誤：SD_DAT3 // PTV0 | 正：SD_DAT3 / PTV0 |

以上