

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-R8C-A032B/J	Rev.	第2版
題名	ポートレジスタの誤記訂正		情報分類	技術情報	
適用製品	R8C/28、29 グループ	対象ロット等	関連資料		

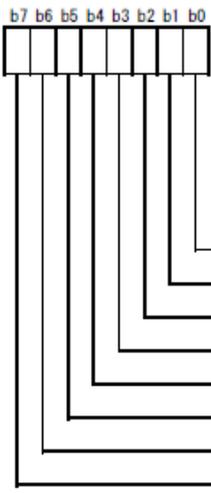
ハードウェアマニュアルに記載のポート Pi レジスタの注釈を訂正します。

## 1. 該当マニュアルと該当ポート

適用製品	該当マニュアル・ページ	該当ポート
R8C/28 グループ、 R8C/29 グループ	RJJ09B0311-0210 (Rev.2.10)、Page 57 of 446	P3_0~P3_2、P3_6

## 2. 訂正内容

ポートPiレジスタ (i=1、3、4) (注1、2)



シンボル	アドレス	リセット後の値
P1	00E1h番地	00h
P3	00E5h番地	00h
P4	00E8h番地	00h

ビットシンボル	ビット名	機能	RW
Pi_0	ポートPi_0ビット	入力モードに設定した入出力ポートに対応するビットを読むと、端子のレベルが読める。 出力モードに設定した入出力ポートに対応するビットに書くと、端子のレベルを制御できる。 0: "L" レベル 1: "H" レベル	RW
Pi_1	ポートPi_1ビット		RW
Pi_2	ポートPi_2ビット		RW
Pi_3	ポートPi_3ビット		RW
Pi_4	ポートPi_4ビット		RW
Pi_5	ポートPi_5ビット		RW
Pi_6	ポートPi_6ビット		RW
Pi_7	ポートPi_7ビット	RW	

注1. P3レジスタのP3\_0~P3\_2ビット、P3\_6ビットは何も配置されていません。  
P3\_0~P3\_2ビット、P3\_6ビットに書く場合、“0” (“L” レベル)を書いてください。読んだ場合、その値は“0”です。

注2. P4レジスタのP4\_0、P4\_1、P4\_3、P4\_4ビットは何も配置されていません。  
P4\_0、P4\_1、P4\_3、P4\_4ビットに書く場合、“0” (“L” レベル)を書いてください。読んだ場合、その値は“0”です。

図7.7 Piレジスタ

読んだ場合、その値は不定です。