

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753  
 ルネサス エレクトロニクス株式会社  
 問合せ窓口 <http://japan.renesas.com/inquiry>  
 E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-RZ*-A001A/J	Rev.	第1版
題名	256ピン BGA 版ピン配置図誤記訂正		情報分類	技術情報	
適用製品	RZ/A1H グループ	対象ロット等	関連資料	RZ/A1H グループ ユーザーズマニュアル ハードウェア編 Rev1.00 (R01UH0403JJ0100)	
		全ロット			

「1.4 ピン配置図」の 256 ピン BGA において、下記の通り誤記がありましたので訂正させていただきます。

## 1.4 ピン配置図

[訂正前]

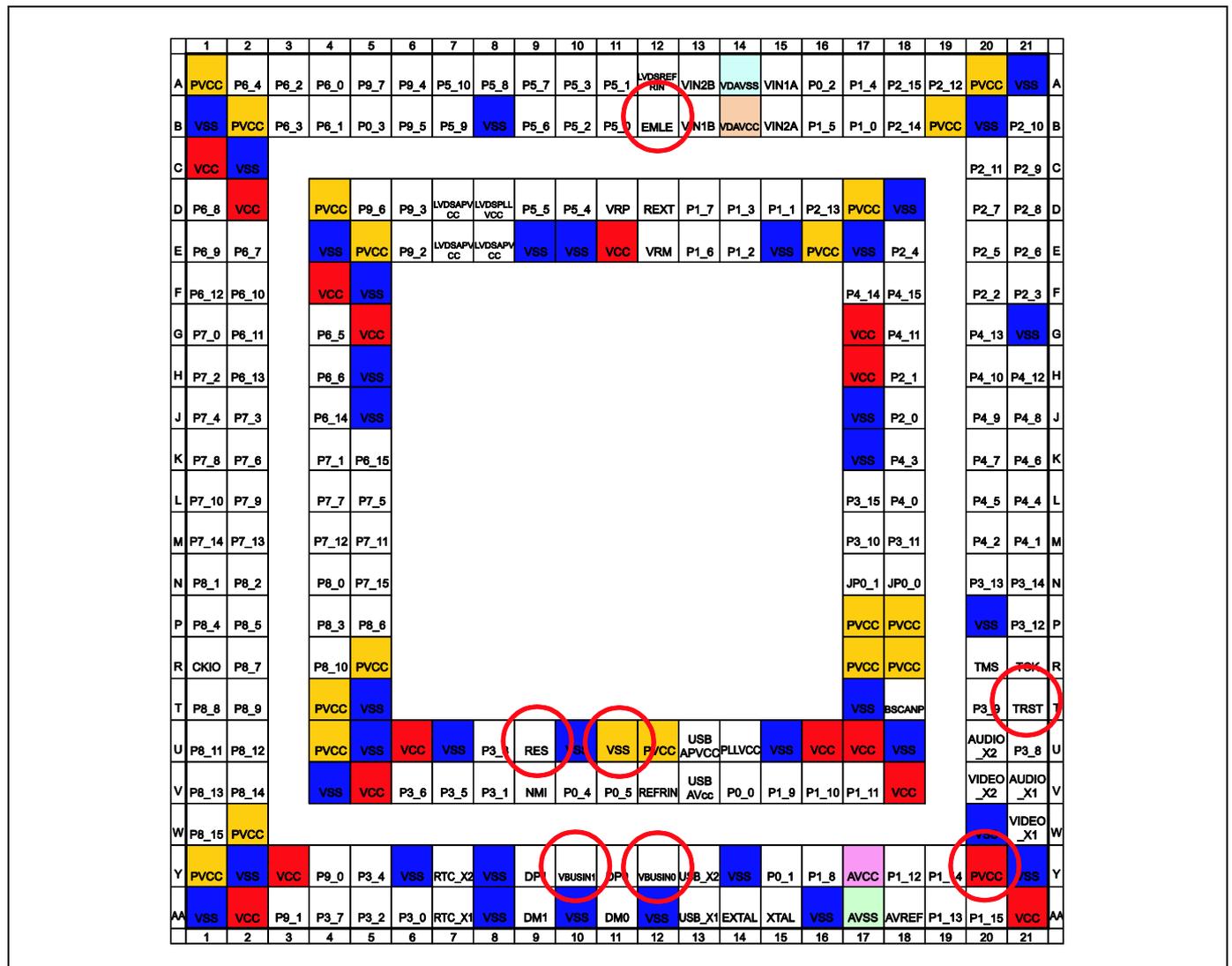


図 1.1 256 ピン BGA 版ピン配置図(上面透視図)

[訂正後]

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21		
A	PVCC	P6_4	P6_2	P6_0	P9_7	P9_4	P5_10	P5_8	P5_7	P5_3	P5_1	LVDSPVCC	VIN2B	VDAVSS	VIN1A	P0_2	P1_4	P2_15	P2_12	PVCC	VSS	A	
B	VSS	PVCC	P6_3	P6_1	P0_3	P9_5	P5_9	VSS	P5_6	P5_2	P5_0	VSS	VIN1B	VDAVCC	VIN2A	P1_5	P1_0	P2_14	PVCC	VSS	P2_10	B	
C	VCC	VSS																			P2_11	P2_9	C
D	P6_8	VCC		PVCC	P9_6	P9_3	LVDSPVCC	LVDSPVCC	P5_5	P5_4	VRP	REXT	P1_7	P1_3	P1_1	P2_13	PVCC	VSS			P2_7	P2_8	D
E	P6_9	P6_7		VSS	PVCC	P9_2	LVDSPVCC	LVDSPVCC	VSS	VSS	VCC	VRM	P1_6	P1_2	VSS	PVCC	VSS	P2_4			P2_5	P2_6	E
F	P6_12	P6_10		VCC	VSS											P4_14	P4_15				P2_2	P2_3	F
G	P7_0	P6_11		P6_5	VCC											VCC	P4_11				P4_13	VSS	G
H	P7_2	P6_13		P6_6	VSS											VCC	P2_1				P4_10	P4_12	H
J	P7_4	P7_3		P6_14	VSS											VSS	P2_0				P4_9	P4_8	J
K	P7_8	P7_6		P7_1	P6_15											VSS	P4_3				P4_7	P4_6	K
L	P7_10	P7_9		P7_7	P7_5											P3_15	P4_0				P4_5	P4_4	L
M	P7_14	P7_13		P7_12	P7_11											P3_10	P3_11				P4_2	P4_1	M
N	P8_1	P8_2		P8_0	P7_15											JP0_1	JP0_0				P3_13	P3_14	N
P	P8_4	P8_5		P8_3	P8_6											PVCC	PVCC				VSS	P3_12	P
R	CKIO	P8_7		P8_10	PVCC											PVCC	PVCC				TMS	TCK	R
T	P8_8	P8_9		PVCC	VSS											VSS	BSCANP				P3_9	TRST	T
U	P8_11	P8_12		PVCC	VSS	VCC	VSS	P3_9	RES	VSS	PVCC	PVCC	USBAPVCC	PLLVCC	VSS	VCC	VCC	VSS			AUDIO_X2	P3_8	U
V	P8_13	P8_14		VSS	VCC	P3_6	P3_5	P3_1	NMI	P0_4	P0_5	REFRIN	USB AVcc	P0_0	P1_9	P1_10	P1_11	VCC			VIDEO_X2	AUDIO_X1	V
W	P8_15	PVCC																			VSS	VIDEO_X1	W
Y	PVCC	VSS	VCC	P9_0	P3_4	VSS	RTC_X2	VSS	DP	VBUS1	DP	VBUS0	USB_X2	VSS	P0_1	P1_8	AVCC	P1_12	P1_4	VCC	VSS	Y	
AA	VSS	VCC	P9_1	P3_7	P3_2	P3_0	RTC_X1	VSS	DM1	VSS	DM0	VSS	USB_X1	EXTAL	XTAL	VSS	AVSS	AVREF	P1_13	P1_15	VCC	AA	

図 1.1 256ピン BGA 版ピン配置図(上面透視図)