

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A793A/J	Rev.	第1版
題名	SH7280 グループハードウェアマニュアル誤記訂正		情報分類	技術情報	
適用製品	・ SH7286 グループ	対象ロット等 全ロット	関連資料	SH7280 グループハードウェア マニュアル (RJJ09B0366-0200)	

上記適用製品のハードウェアマニュアルにおいて、誤記がございましたので、訂正のご連絡を致します。

詳細は、以下をご参照ください。

「2.1章 DA変換器(DAC)」 P21-2 表 21.1 端子構成を以下に修正します。

【変更前】

名称	端子名	入出力	機能
アナログ電源端子	AVCC	入力	アナログ部の電源端子
アナロググランド端子	AVSS	入力	アナログ部のグランド端子
リファレンス電源端子	AVREF	入力	D/A変換器の基準電圧端子
アナログ出力端子0	DA0	出力	チャンネル0のアナログ出力
アナログ出力端子1	DA1	出力	チャンネル1のアナログ出力

【変更後】

名称	端子名	入出力	機能
アナログ電源端子	AVCC	入力	アナログ部の電源端子
アナロググランド端子	AVSS	入力	アナログ部のグランド端子
アナログ出力端子0	DA0	出力	チャンネル0のアナログ出力
アナログ出力端子1	DA1	出力	チャンネル1のアナログ出力

「2.1章 DA変換器(DAC)」 P21-4 動作説明の式を以下に修正します。

【変更前】

$(DADR \text{ の内容} / 256) \times AVREF$

【変更後】

$(DADR \text{ の内容} / 256) \times AVCC$

「2.1章 DA変換器(DAC)」 P21-6 アナログ電圧の設定の説明を以下に修正します

【変更前】

2. AVREF の設定範囲

A/D変換器またはD/A変換器を使用する場合は $AVREF=4.5 \sim AVCC$ 、A/D変換器及びD/A変換器を使用していない場合は

AVREF=AVCC としてください。

【変更後】

説明削除