NewsRelease NewsRelease NewsRelease

RENESAS

2015 年 9 月 9 日

■「R-Car T2」の主な仕様

製品名（型名）	R-Car T2 (R9A05G011)
電源電圧	3.3V / 1.8V(IO)、1.2V(Core)
CPU コア	ARM® Cortex®-M3 プロセッサ
内蔵メモリ	512KBytes
外部メモリインターフェース	シリアル Flash ROM インタフェース
CMOS センサー インタフェース	入力データフォーマット：YUV422、8/10bit
	入力画像サイズ：1280x960 画素(最大)
	入力データビット幅：16bit(Y:8bit/UV:8bit)、10bit 多重、8bit 多重
H.264 エンコーダ	入力画像サイズ：1280x960 画素(最大)
	入力フレームレート：30fps
	出力フォーマット：YUV420
	エンコード処理時間 ：1ms 以下
Ethernet インタフェース	Ethernet AVB 1.0 対応 MAC 内蔵
	インタフェース：MII
	Ethernet AVB (802.1BA) ・IEEE802.1AS ・IEEE802.1Qav ・IEEE802.1Qat ・IEEE1722
その他周辺機能	32 ビットコンペアタイマ x 4 チャネル
	ウォッチドッグタイマ x 1 チャネル
	I^2C バスインタフェース x 1 チャネル
	クロック同期シリアルインタフェース(CSI) x 1 チャネル
	クワッド・シリアルペリフェラルインタフェース(QSPI) x 1 チャネル(FlashROM インタフェース対応)
	割り込みコントローラ(INTC)
	クロック：水晶振動子(25MHz)または外部クロック入力
	デバッグ機能(JTAG)
消費電力	40mW (Typ.)
パッケージ	121 ピン FPBGA (6mm x 6mm)

※ARM および Cortex は、ARM Limited（またはその子会社）の EU またはその他の国における登録商標です。
※本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。

以上