

2013 年 11 月 12 日

## 「RXv2」の主な仕様

項目	「RXv2 コア」仕様概要
CPU	RXv2
最大動作周波数(目標)	300MHz
レジスタ	32 ビット×16 本
命令セット概要	109 種類 (RXv1 に対し 19 命令追加) バイト単位の可変長命令 (1 バイト～8 バイト) 3 オペランドフォーマットをサポート
エンディアンモード	・命令はリトルエンディアン ・データはバイエンディアン (ビッグ/リトルエンディアンのどちらかを選択)
アドレス空間	4GB
アドレッシングモード	12 種類 (短縮レジスタ相対、ポストインクリメントレジスタ間 接、プリデクリメントレジスタ間接、インデックス付きレジスタ 間接 等)
浮動小数点演算器	単精度浮動小数点演算器を搭載 (加算/減算/比較/乗算/除算命令他をサポート)
乗算器	高速乗算器を搭載 (32 ビット×32 ビット=64 ビット)
除算器	高速除算器を搭載
積和演算器	高速積和演算器を搭載 (32 ビット×32 ビット+80 ビット=80 ビット)
性能(目標)	2.00 DMIPS/MHz (Dhrystone2.1) 以上 4.0Coremark/MHz 以上
消費電流 (製品版における目標)	0.3mA/MHz 以下

以 上

\* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。