NewsRelease NewsRelease NewsRelease

RENESAS
BIG IDEAS FOR EVERY SPACE

2018 年 3 月 27 日

「RH850/E2x シリーズ」の主な仕様

		RH850E2x-FCC2	RH850E2M
代表型名		R7F702Z12EDBG	R7F702002EABA R7F702002EABG
プロセス		28nm	40nm
メイン CPU		G4MH コア	
		6 コア 内、デュアルコア・ロックステップ方式 4 コア	2 コア 内、デュアルコア・ロックステップ方式 2 コア
動作周波数		400MHz	
Code Flash		16 MB	8MB
Data Flash(E2PROM)		256 KB + 64 KB	192 KB + 32 KB
RAM		専用 RAM 64 KB x 6 ＋共用 RAM 1664 KB ＋Emulation RAM ＋Trace RAM	専用 RAM 32KB x 2 ＋共用 RAM 704 KB
DMA 機能		32 (sDMAC) / 128 (DTS)	
MPU(Memory Protection Unit) 領域数		24	
エンジン・トランスミッション制御用タイマ		ATU-V / GTM	
他タイマ機能		WDT:6ch、OSTM:7ch、 Encoder Timer:2ch	WDT:2ch、OSTM:3ch Encoder Timer:2ch
シリアル I/F		SCI:4ch、High Speed-SPI:1ch、HS-IF:1ch	
		LIN:8ch、PSI5-S:1ch、PSI5:1ch	LIN:6ch、PSI5-S:1ch
		CSIH:8ch	CSIH:6ch
Ethernet		1ch	
マイクロセカンドバス I/F		RHSB:4ch	RHSB:2ch
CAN		CAN/CAN FD:10ch	CAN/CAN FD:5ch
SENT		SENT:20ch	SENT:17ch
ADC	SAR AD/⊿ΣAD / Cyclic AD	96ch / 38ch / 8ch	80ch / 26ch / 8ch
Security module		ICU-M + IFS	
Debug I/F		NEXUS-JTAG, LPD, Aurora-I/F	NEXUS-JTAG, LPD
動作電圧		4.5-5.5V/3.0-3.6V/1.025-1.155V	4.5-5.5V/3.0-3.6V/1.2-1.35V
他周辺機能		セーフティ機能(エラーコントロールモジュール、CRC、MISR、電圧検出回路、ロジック BIST・メモリ BIST、温度センサ)、デジタルフィルタエンジン(DFE) 等	
パッケージ		468 ピン P-BGA (25mm×25mm) 373 ピン P-BGA (21mm×21mm)	373 ピン P-BGA (21mm×21mm) 292 ピン P-BGA (17mm×17mm)

＊本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。