

2010年6月29日

デジタル放送受信システム LSI 「EMMA™ 3TJ」、「EMMA3TS」の仕様

【EMMA™(※1) 3TJ、EMMA3TS共通の仕様】

- OFDMチャンネルデコーダ
 - ISDB-T 13セグメントOFDMチャンネルデコーダ
 - IF (57MHz)、Low IF (4MHz) 対応

- 8PSKチャンネルデコーダ
 - ISDB-S 8PSKデモジューレータ
 - IQ入力対応

- 内蔵CPU仕様
 - メインCPU
 - MIPS32®(※2) 4KEc™(※2)コア搭載
 - 500DMIPS@320MHz
 - サブCPU
 - MIPS32 4KEcコア搭載
 - 500DMIPS@320MHz

- メモリインタフェース
 - DDR2メモリインタフェース
 - DDR2 800MHz
 - 最大256M バイトの容量をサポート
 - バス幅: 16bit
 - NAND Flash ROMインタフェース
 - 最大2Gbitの容量をサポート
 - 8bitバス幅に対応

- MPEGトランスポート・ストリーム処理エンジン
 - ストリーム入力I/F
 - MPEG準拠のトランスポート・ストリームに対応

- ビデオデコーダ
 - MPEG2 MP@HL 準拠
 - MPEG4 AVC デコーダ HP@L4. 0

■JPEGデコーダ

ベースライン 8000 × 8000ピクセルのデコードに対応

■オーディオコントローラ

MPEG1/MPEG2 レイヤ1/2、MP3対応
MPEG2 AAC、Dolby Digital、LPCM対応
SPDIF出力サポート

■ディスプレイ&グラフィクス

ビデオ 1プレーン
7×5タップ ビデオスケーラー
OSD 2プレーン

■ペリフェラル

USB2.0ホスト・コントローラ×1系統
イーサネット・コントローラ×1系統
UART×2系統
スマートカードI/F×1系統
I2C×2系統
Clocked Serial I/F
IRレシーバ/ブラスタ
タイマ

【EMMA3TJ特有の仕様】

■ビデオ入力

HDMIレシーバ×1系統
3ChビデオADC内蔵
アナログビデオデコーダ (NTSC/PAL)

■オーディオ入力

4chオーディオADC内蔵

■パネル出力

LVDS出力I/F

【EMMA3TS特有の仕様】

■アナログビデオ出力

コンポジットアナログビデオ出力/コンポーネントアナログビデオ出力
ビデオ出力用3ch DAC内蔵

(※1) EMMAはルネサス エレクトロニクス株式会社の日本、米国及びその他の国における登録商標または商標です。

(※2) MIPS32、4KEcは MIPS Technologies, Inc.の登録商標もしくは商標です。

以 上

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。