## PRODUCT ADVISORY

# Corrections to Standard Microcircuit Drawing 5962-95729 for Intersil Product HCS154\*

Refer to: PA10091

Date: September 21, 2010



September 21, 2010

To: Our Valued Intersil Customers

### Subject: Corrections to Standard Microcircuit Drawing 5962-95729 for Intersil Product HCS154\*

This advisory is to inform you that Intersil has made corrections to DSCC (Defense Supply Center Columbus) SMD (Standard Microcircuit Drawing) 5962-95729 for the HCS154\* products. The updates correct errors in the Truth Table (Inputs A0 – A3 were reversed) and Logic Diagram (Input A1 connection). There have been no changes of any type to the screening or product itself. The updates to the DSCC SMD are complete. The released SMD is available on the DSCC website at <a href="http://www.dscc.dla.mil/downloads/milspec/smd/95729.pdf">http://www.dscc.dla.mil/downloads/milspec/smd/95729.pdf</a>.

#### Products Affected:

<u>Intersil Part Number</u>	DSCC SMD Part Number
HCS154DMSR	5962R9572901VJC
HCS154HMSR	5962R9572901V9A
HCS154KMSR	5962R9572901VXC

Intersil will take all necessary actions to conform to customer requirements and to ensure the continued high quality and reliability of Intersil products being supplied. Customers may expect to continue receiving product manufactured to the same conditions used for material supplied today.

If you have concerns with this change notice, Intersil must hear from you promptly. Please contact the nearest Intersil Sales Office or call the Intersil Corporate line at 1-888-468-3774, in the United States, or 1-321-724-7143 outside of the United States.

Jon Sorewster

Jon Brewster Intersil Corporation

PA10091

CC: J. Touvell P. Chesley D. Turner



#### **Incorrect** Truth Table – PA10091

Inputs					Outputs																
El	E2	ΑO	A1	A2	А3	)Y0	Υl	<u>Y2</u>	Y3	<u>Y4</u>	Y5	Y6	¥7	Y8	Y9	Y10	Y11	Y12	Y13	Y14	Y15
L	L	L	٦	L	L	L	н	Н	н	н	н	н	н	н	н	н	н	н	н	н	н
L	L	L	L	L	н	Н	L	Н	н	н	Н	Н	н	н	н	Н	н	н	Н	Н	н
L	L	L	L	н	L	н	н	L	н	н	н	н	н	н	н	н	н	н	н	н	н
L	L	L	L	н	н	Н	н	Н	L	н	н	Н	н	н	н	н	Н	н	н	н	н
L	L	L	н	L	L	н	н	Н	н	L	н	н	н	н	н	н	н	н	н	н	н
L	L	L	н	L	н	н	н	Н	н	н	L	Н	н	н	н	н	н	н	н	н	Н
L	L	L	н	н	L	н	н	н	н	н	н	L	н	н	н	н	н	н	н	н	н
L	L	L	н	н	н	н	н	н	н	н	н	Н	L	н	н	н	Н	н	н	н	н
L	L	н	L	L	L	н	н	н	н	н	н	н	н	L	н	н	н	н	н	н	н
L	L	Н	L	L	н	н	н	Н	н	н	н	Н	н	н	L	н	н	н	н	н	Н
L	L	н	L	н	L	н	н	н	н	н	н	н	н	н	н	L	н	н	н	н	н
L	L	н	L	н	н	н	н	Н	н	н	н	н	н	н	н	н	L	н	н	н	н
L	L	Н	н	L	L	Н	н	Н	н	н	н	Н	н	н	н	н	Н	L	н	н	н
L	L	н	н	L	н	н	н	н	н	н	н	н	н	н	н	н	н	н	L	н	н
L	L	Н	н	н	L	н	н	Н	н	н	н	Н	н	н	н	н	н	н	н	L	Н
L	L	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	L
L	Н	х	Х	х	х	Н	Н	H	н	Н	Н	Н	н	н	н	Н	н	н	Н	Н	Н
н	L	Х	X	х	х	Н	н	Н	н	н	Н	Н	н	н	н	Н	Н	н	Н	Н	н
н	н	х	Х	х	х	н	н	Н	н	н	Н	Н	н	н	н	Н	Н	н	Н	Н	н

H = High voltage level L = Low voltage level X = Don't care

FIGURE 2. Truth table.



#### **Correct Truth Table – PA10091**

Inputs					Outputs																
El	E2 (	А3	A2	A1	A0	YO	Υl	<u>Y2</u>	Y3	<u>Y4</u>	Y5	Y6	Y7	<u>∀8</u>	Y9	Y10	Y11	Y12	Y13	Y14	Y15
L	L	L	L	L	L	L	н	н	н	н	н	н	н	н	н	Η	н	н	н	н	н
L	L	L	٦	L	н	н	٦	Ι	Ι	π	Ι	Ι	Ι	π	Ι	Ι	π	н	Η	Н	н
L	L	L	٦	Ι	L	н	Ι	٦	Ι	Ι	Ι	Ι	Ι	Ι	Ι	Ι	Ι	н	Ι	H	н
L	L	L	٦	Ι	н	н	Ι	Ι	٦	π	Ι	Ι	Ι	Η	Ι	Ι	Η	н	н	Н	н
L	L	L	н	L	L	н	Н	Н	Н	L	Н	Н	н	н	н	н	н	н	н	н	н
L	L	L	н	L	н	н	н	Н	Н	н	L	Н	Н	н	н	н	н	н	н	н	н
L	L	L	н	н	L	н	н	Н	н	н	Н	L	н	н	н	н	н	н	н	н	н
L	L	L	н	н	н	н	н	Н	Н	н	н	Н	L	н	н	н	н	н	н	н	н
L	L	н	L	L	L	н	н	Н	н	н	Н	Н	н	L	н	н	н	н	н	н	н
L	L	н	L	L	н	н	н	Н	Н	н	н	Н	Н	н	L	н	н	н	н	н	Н
L	L	н	L	н	L	н	н	н	н	н	н	Н	н	н	н	L	н	н	н	н	н
L	L	н	L	н	н	н	н	Н	н	н	н	Н	н	н	н	н	L	н	н	н	н
L	L	н	н	L	L	н	Н	Н	Н	н	Н	Н	Н	н	Н	Н	н	L	н	н	н
L	L	н	н	L	н	н	н	н	н	н	Н	Н	н	н	н	н	н	н	L	н	н
L	L	н	н	н	L	н	н	Н	н	н	н	Н	н	н	н	н	н	н	н	L	н
L	L	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	L
L	н	х	х	Х	х	н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	н	Н	Н	н
н	L	х	х	х	x	н	н	H	H	Н	Η	H	н	Н	Н	Н	Н	н	Н	Н	н
н	н	X	Х	X	X	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	н	Н	н	н

H = High voltage level L = Low voltage level X = Don't care

FIGURE 2. Truth table.



#### **Incorrect** Logic Diagram – PA10091

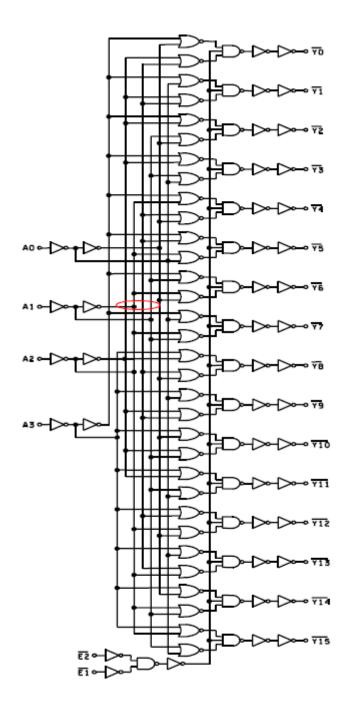


FIGURE 3. Logic diagram.

#### **Correct Logic Diagram - PA10091**

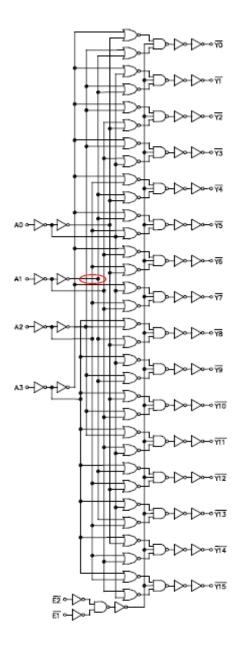


FIGURE 3. Logic diagram.

