

RX630グループ Peripheral Driver Generator リファレンスマニュアル

本資料に記載の全ての情報は本資料発行時点のものであり、ルネサス エレクトロニクスは、予告なしに、本資料に記載した製品または仕様を変更することがあります。
ルネサス エレクトロニクスのホームページなどにより公開される最新情報をご確認ください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、
 家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、
 防災・防犯装置、各種安全装置等
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じても、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

はじめに

本書は Peripheral Driver Generator を用いた RX630 グループの周辺 I/O ドライバの作成方法について説明します。マイクロコントローラ機種に依存しない Peripheral Driver Generator の基本操作方法については、Peripheral Driver Generator ユーザーズマニュアルを参照してください。

目次

はじめに.....	3
目次.....	4
1. 概要.....	12
1.1 サポート範囲.....	12
1.2 関連ツール.....	13
2. プロジェクトの作成.....	14
3. 周辺機能の設定.....	15
3.1 設定画面.....	15
3.2 端子機能（マルチファンクションピンコントローラ）の設定.....	17
3.2.1 端子機能シート.....	17
3.2.2 周辺機能別使用端子シート.....	20
3.2.3 端子配置図シート.....	22
3.2.4 ウィンドウ間の設定の連動.....	25
3.2.5 端子設定に関する警告とエラー.....	27
3.3 エンディアンの設定.....	29
4. チュートリアル.....	30
4.1 High-performance Embedded Workshopを使用した場合.....	30
4.1.1 8ビットタイマ(TMR)の割り込みでLEDを点滅.....	31
4.1.2 マルチファンクションタイマパルスユニット2 (MTU2a)のPWM波でLEDを点滅.....	45
4.1.3 12ビットA/Dコンバータ (S12ADa) の連続スキャン.....	52
4.1.4 ICUbによるDTCa転送のトリガ.....	59
4.2 CubeSuite+を使用した場合.....	65
4.2.1 コンペアマッチタイマ(CMT)の割り込みでLEDを点滅.....	66
4.3 e2 studioを使用した場合.....	75
4.3.1 SCIc チャンネル0とチャンネル2で調歩同期通信.....	76
5. 生成関数仕様.....	88
5.1 クロック発生回路.....	97
5.1.1 R_PG_Clock_Set.....	97
5.1.2 R_PG_Clock_WaitSet.....	98
5.1.3 R_PG_Clock_Start_MAIN.....	99
5.1.4 R_PG_Clock_Stop_MAIN.....	100
5.1.5 R_PG_Clock_Enable_MAIN_ForcedOscillation.....	101
5.1.6 R_PG_Clock_Disable_MAIN_ForcedOscillation.....	102
5.1.7 R_PG_Clock_Start_SUB.....	103
5.1.8 R_PG_Clock_Stop_SUB.....	104
5.1.9 R_PG_Clock_Start_LOCO.....	105
5.1.10 R_PG_Clock_Stop_LOCO.....	106
5.1.11 R_PG_Clock_Start_HOCO.....	107
5.1.12 R_PG_Clock_Stop_HOCO.....	108
5.1.13 R_PG_Clock_PowerON_HOCO.....	109
5.1.14 R_PG_Clock_PowerOFF_HOCO.....	110

5.1.15	R_PG_Clock_Start_PLL	111
5.1.16	R_PG_Clock_Stop_PLL	112
5.1.17	R_PG_Clock_Enable_BCLK_PinOutput	113
5.1.18	R_PG_Clock_Disable_BCLK_PinOutput	114
5.1.19	R_PG_Clock_Enable_MAIN_StopDetection	115
5.1.20	R_PG_Clock_Disable_MAIN_StopDetection	116
5.1.21	R_PG_Clock_GetFlag_MAIN_StopDetection	117
5.1.22	R_PG_Clock_ClearFlag_MAIN_StopDetection	118
5.1.23	R_PG_Clock_GetSelectedClockSource	119
5.1.24	R_PG_Clock_GetClocksStatus	120
5.1.25	R_PG_Clock_GetHOCOPowerStatus	121
5.2	電圧検出回路 (LVDA)	122
5.2.1	R_PG_LVD_Set	122
5.2.2	R_PG_LVD_GetStatus	123
5.2.3	R_PG_LVD_ClearDetectionFlag_LVD<電圧検出回路番号>	124
5.2.4	R_PG_LVD_Disable_LVD<電圧検出回路番号>	125
5.3	周波数測定機能 (MCK)	126
5.3.1	R_PG_MCK_Set	126
5.3.2	R_PG_MCK_Change_ReferenceClock	128
5.3.3	R_PG_MCK_StopModule	129
5.4	消費電力低減機能	130
5.4.1	R_PG_LPC_Set	130
5.4.2	R_PG_LPC_Sleep	131
5.4.3	R_PG_LPC_AllModuleClockStop	132
5.4.4	R_PG_LPC_SoftwareStandby	133
5.4.5	R_PG_LPC_DeepSoftwareStandby	134
5.4.6	R_PG_LPC_IOPortRelease	135
5.4.7	R_PG_LPC_ChangeOperatingPowerControl	136
5.4.8	R_PG_LPC_ChangeSleepModeReturnClock	137
5.4.9	R_PG_LPC_GetPowerOnResetFlag	138
5.4.10	R_PG_LPC_GetLVDDetectionFlag	139
5.4.11	R_PG_LPC_GetDeepSoftwareStandbyResetFlag	140
5.4.12	R_PG_LPC_GetOperatingPowerControlFlag	141
5.4.13	R_PG_LPC_GetStatus	142
5.4.14	R_PG_LPC_WriteBackup	144
5.4.15	R_PG_LPC_ReadBackup	145
5.5	レジスタライトプロテクション機能	146
5.5.1	R_PG_RWP_RegisterWriteCgc	146
5.5.2	R_PG_RWP_RegisterWriteModeLpcReset	148
5.5.3	R_PG_RWP_RegisterWriteLvd	149
5.5.4	R_PG_RWP_RegisterWriteMpc	150
5.5.5	R_PG_RWP_GetStatusCgc	151
5.5.6	R_PG_RWP_GetStatusModeLpcReset	152
5.5.7	R_PG_RWP_GetStatusLvd	153
5.5.8	R_PG_RWP_GetStatusMpc	154

5.6	割り込みコントローラ (ICUb).....	155
5.6.1	R_PG_ExtInterrupt_Set_<割り込み種別>.....	155
5.6.2	R_PG_ExtInterrupt_Disable_<割り込み種別>.....	157
5.6.3	R_PG_ExtInterrupt_GetRequestFlag_<割り込み種別>.....	158
5.6.4	R_PG_ExtInterrupt_ClearRequestFlag_<割り込み種別>.....	159
5.6.5	R_PG_ExtInterrupt_EnableFilter_<割り込み種別>.....	160
5.6.6	R_PG_ExtInterrupt_DisableFilter_<割り込み種別>.....	161
5.6.7	R_PG_SoftwareInterrupt_Set.....	162
5.6.8	R_PG_SoftwareInterrupt_Generate.....	163
5.6.9	R_PG_FastInterrupt_Set.....	164
5.6.10	R_PG_Exception_Set.....	165
5.7	バス.....	166
5.7.1	R_PG_ExtBus_PresetBus.....	166
5.7.2	R_PG_ExtBus_SetBus.....	167
5.7.3	R_PG_ExtBus_SetArea_CS<CS領域の番号>.....	168
5.7.4	R_PG_ExtBus_SetEnable.....	169
5.7.5	R_PG_ExtBus_GetErrorStatus.....	170
5.7.6	R_PG_ExtBus_ClearErrorFlags.....	171
5.7.7	R_PG_ExtBus_DisableArea_CS<CS領域の番号>.....	172
5.7.8	R_PG_ExtBus_SetDisable.....	173
5.8	DMAコントローラ (DMACA).....	174
5.8.1	R_PG_DMxAC_Set_C<チャンネル番号>.....	174
5.8.2	R_PG_DMxAC_Activate_C<チャンネル番号>.....	177
5.8.3	R_PG_DMxAC_StartTransfer_C<チャンネル番号>.....	178
5.8.4	R_PG_DMxAC_StartContinuousTransfer_C<チャンネル番号>.....	179
5.8.5	R_PG_DMxAC_StopContinuousTransfer_C<チャンネル番号>.....	180
5.8.6	R_PG_DMxAC_Suspend_C<チャンネル番号>.....	181
5.8.7	R_PG_DMxAC_GetTransferCount_C<チャンネル番号>.....	182
5.8.8	R_PG_DMxAC_SetTransferCount_C<チャンネル番号>.....	183
5.8.9	R_PG_DMxAC_GetRepeatBlockSizeCount_C<チャンネル番号>.....	184
5.8.10	R_PG_DMxAC_SetRepeatBlockSizeCount_C<チャンネル番号>.....	185
5.8.11	R_PG_DMxAC_ClearInterruptFlag_C<チャンネル番号>.....	186
5.8.12	R_PG_DMxAC_GetTransferEndFlag_C<チャンネル番号>.....	187
5.8.13	R_PG_DMxAC_ClearTransferEndFlag_C<チャンネル番号>.....	188
5.8.14	R_PG_DMxAC_GetTransferEscapeEndFlag_C<チャンネル番号>.....	189
5.8.15	R_PG_DMxAC_ClearTransferEscapeEndFlag_C<チャンネル番号>.....	190
5.8.16	R_PG_DMxAC_SetSrcAddress_C<チャンネル番号>.....	191
5.8.17	R_PG_DMxAC_SetDestAddress_C<チャンネル番号>.....	192
5.8.18	R_PG_DMxAC_SetAddressOffset_C<チャンネル番号>.....	193
5.8.19	R_PG_DMxAC_SetExtendedRepeatSrc_C<チャンネル番号>.....	194
5.8.20	R_PG_DMxAC_SetExtendedRepeatDest_C<チャンネル番号>.....	195
5.8.21	R_PG_DMxAC_StopModule_C<チャンネル番号>.....	196
5.9	データトランスファコントローラ (DTCa).....	197
5.9.1	R_PG_DTC_Set.....	197
5.9.2	R_PG_DTC_Set_<転送開始要因>.....	198

5.9.3	R_PG_DTC_Activate.....	200
5.9.4	R_PG_DTC_SuspendTransfer	201
5.9.5	R_PG_DTC_GetTransmitStatus.....	202
5.9.6	R_PG_DTC_StopModule.....	203
5.10	I/Oポート.....	204
5.10.1	R_PG_IO_PORT_Set_P<ポート番号>.....	204
5.10.2	R_PG_IO_PORT_Set_P<ポート番号><端子番号>.....	205
5.10.3	R_PG_IO_PORT_Read_P<ポート番号>.....	206
5.10.4	R_PG_IO_PORT_Read_P<ポート番号><端子番号>.....	207
5.10.5	R_PG_IO_PORT_Write_P<ポート番号>.....	208
5.10.6	R_PG_IO_PORT_Write_P<ポート番号><端子番号>.....	209
5.10.7	R_PG_IO_PORT_SetPortNotAvailable.....	210
5.11	マルチファンクションタイマパルスユニット2 (MTU2a).....	211
5.11.1	R_PG_Timer_Set_MTU_U<ユニット番号><チャンネル>.....	211
5.11.2	R_PG_Timer_StartCount_MTU_U<ユニット番号>_C<チャンネル番号><相>.....	213
5.11.3	R_PG_Timer_SynchronouslyStartCount_MTU_U<ユニット番号>.....	214
5.11.4	R_PG_Timer_HaltCount_MTU_U<ユニット番号>_C<チャンネル番号><相>.....	215
5.11.5	R_PG_Timer_GetCounterValue_MTU_U<ユニット番号>_C<チャンネル番号>.....	216
5.11.6	R_PG_Timer_SetCounterValue_MTU_U<ユニット番号>_C<チャンネル番号><相>.....	217
5.11.7	R_PG_Timer_GetRequestFlag_MTU_U<ユニット番号>_C<チャンネル番号>.....	218
5.11.8	R_PG_Timer_StopModule_MTU_U<ユニット番号>.....	220
5.11.9	R_PG_Timer_GetTGR_MTU_U<ユニット番号>_C<チャンネル番号>.....	221
5.11.10	R_PG_Timer_SetTGR<ジェネラルレジスタ>_MTU_U<ユニット番号>_C<チャンネル番号>.....	223
5.11.11	R_PG_Timer_SetBuffer_AD_MTU_U<ユニット番号>_C<チャンネル番号>.....	224
5.11.12	R_PG_Timer_SetBuffer_CycleData_MTU_U<ユニット番号><チャンネル>.....	225
5.11.13	R_PG_Timer_SetOutputPhaseSwitch_MTU_U<ユニット番号><チャンネル>.....	226
5.11.14	R_PG_Timer_ControlOutputPin_MTU_U<ユニット番号><チャンネル>.....	227
5.11.15	R_PG_Timer_SetBuffer_PWMOutputLevel_MTU_U<ユニット番号><チャンネル>.....	228
5.11.16	R_PG_Timer_ControlBufferTransfer_MTU_U<ユニット番号><チャンネル>.....	229
5.12	ポートアウトプットイネーブル2 (POE2a).....	230
5.12.1	R_PG_POE_Set.....	230
5.12.2	R_PG_POE_SetHiZ<タイマチャンネル>.....	231
5.12.3	R_PG_POE_GetRequestFlagHiZ<タイマチャンネル/フラグ>.....	232
5.12.4	R_PG_POE_GetShortFlag<タイマチャンネル>.....	233
5.12.5	R_PG_POE_ClearFlag<タイマチャンネル/フラグ>.....	234
5.13	16ビットタイマパルスユニット (TPUa).....	235
5.13.1	R_PG_Timer_Set_TPU_U<ユニット番号>.....	235
5.13.2	R_PG_Timer_Start_TPU_U<ユニット番号>_C<チャンネル番号>.....	236
5.13.3	R_PG_Timer_SynchronouslyStartCount_TPU_U<ユニット番号>.....	237
5.13.4	R_PG_Timer_HaltCount_TPU_U<ユニット番号>_C<チャンネル番号>.....	238
5.13.5	R_PG_Timer_ResumeCount_TPU_U<ユニット番号>_C<チャンネル番号>.....	239
5.13.6	R_PG_Timer_GetCounterValue_TPU_U<ユニット番号>_C<チャンネル番号>.....	240
5.13.7	R_PG_Timer_SetCounterValue_TPU_U<ユニット番号>_C<チャンネル番号>.....	241
5.13.8	R_PG_Timer_GetTGR_TPU_U<ユニット番号>_C<チャンネル番号>.....	242
5.13.9	R_PG_Timer_SetTGR<ジェネラルレジスタ>_TPU_U<ユニット番号>_C<チャンネル番号>.....	243

5.13.10	R_PG_Timer_GetRequestFlag_TPU_U<ユニット番号>_C<チャンネル番号>.....	244
5.13.11	R_PG_Timer_StopModule_TPU_U<ユニット番号>.....	246
5.14	プログラマブルパルスジェネレータ (PPG).....	247
5.14.1	R_PG_PPG_StartOutput_U<ユニット番号>_G<グループ番号>.....	247
5.14.2	R_PG_PPG_StopOutput_U<ユニット番号>_G<グループ番号>.....	248
5.14.3	R_PG_PPG_SetOutputValue_U<ユニット番号>_G<グループ番号>.....	249
5.14.4	R_PG_PPG_SetOutputValue_U<ユニット番号>_G<グループ番号1>_G<グループ番号2>.....	250
5.15	8ビットタイマ (TMR).....	251
5.15.1	R_PG_Timer_Start_TMR_U<ユニット番号>_C<チャンネル番号>.....	251
5.15.2	R_PG_Timer_HaltCount_TMR_U<ユニット番号>_C<チャンネル番号>.....	253
5.15.3	R_PG_Timer_ResumeCount_TMR_U<ユニット番号>_C<チャンネル番号>.....	254
5.15.4	R_PG_Timer_GetCounterValue_TMR_U<ユニット番号>_C<チャンネル番号>.....	255
5.15.5	R_PG_Timer_SetCounterValue_TMR_U<ユニット番号>_C<チャンネル番号>.....	256
5.15.6	R_PG_Timer_GetRequestFlag_TMR_U<ユニット番号>_C<チャンネル番号>.....	257
5.15.7	R_PG_Timer_StopModule_TMR_U<ユニット番号>.....	258
5.16	コンペアマッチタイマ (CMT).....	259
5.16.1	R_PG_Timer_Set_CMT_U<ユニット番号>_C<チャンネル番号>.....	259
5.16.2	R_PG_Timer_StartCount_CMT_U<ユニット番号>_C<チャンネル番号>.....	260
5.16.3	R_PG_Timer_HaltCount_CMT_U<ユニット番号>_C<チャンネル番号>.....	261
5.16.4	R_PG_Timer_GetCounterValue_CMT_U<ユニット番号>_C<チャンネル番号>.....	262
5.16.5	R_PG_Timer_SetCounterValue_CMT_U<ユニット番号>_C<チャンネル番号>.....	263
5.16.6	R_PG_Timer_SetConstantRegister_CMT_U<ユニット番号>_C<チャンネル番号>.....	264
5.16.7	R_PG_Timer_StopModule_CMT_U<ユニット番号>.....	265
5.17	リアルタイムクロック (RTCa).....	266
5.17.1	R_PG_RTC_Start.....	266
5.17.2	R_PG_RTC_WarmStart.....	267
5.17.3	R_PG_RTC_Stop.....	268
5.17.4	R_PG_RTC_Restart.....	269
5.17.5	R_PG_RTC_SetCurrentTime.....	270
5.17.6	R_PG_RTC_GetStatus.....	272
5.17.7	R_PG_RTC_Adjust30sec.....	274
5.17.8	R_PG_RTC_ManualErrorAdjust.....	275
5.17.9	R_PG_RTC_Set24HourMode.....	276
5.17.10	R_PG_RTC_Set12HourMode.....	277
5.17.11	R_PG_RTC_AutoErrorAdjust_Enable.....	278
5.17.12	R_PG_RTC_AutoErrorAdjust_Disable.....	279
5.17.13	R_PG_RTC_AlarmControl.....	280
5.17.14	R_PG_RTC_SetAlarmTime.....	281
5.17.15	R_PG_RTC_SetPeriodicInterrupt.....	282
5.17.16	R_PG_RTC_ClockOut_Enable.....	283
5.17.17	R_PG_RTC_ClockOut_Disable.....	284
5.17.18	R_PG_RTC_TimeCapture<時間キャプチャイベント入力端子番号>_Enable.....	285
5.17.19	R_PG_RTC_TimeCapture<時間キャプチャイベント入力端子番号>_Disable.....	286
5.17.20	R_PG_RTC_GetCaptureTime<時間キャプチャイベント入力端子番号>.....	287
5.18	ウォッチドッグタイマ (WDTA).....	288

5.18.1	R_PG_Timer_Start_WDT.....	288
5.18.2	R_PG_Timer_RefreshCounter_WDT.....	289
5.18.3	R_PG_Timer_GetStatus_WDT.....	290
5.19	独立ウォッチドッグタイマ (IWDTa).....	291
5.19.1	R_PG_Timer_Start_IWDT.....	291
5.19.2	R_PG_Timer_RefreshCounter_IWDT.....	292
5.19.3	R_PG_Timer_GetStatus_IWDT.....	293
5.20	シリアルコミュニケーションインタフェース (SCIc、SCId).....	294
5.20.1	R_PG_SCI_Set_C<チャンネル番号>.....	294
5.20.2	R_PG_SCI_SendTargetStationID_C<チャンネル番号>.....	295
5.20.3	R_PG_SCI_StartSending_C<チャンネル番号>.....	296
5.20.4	R_PG_SCI_SendAllData_C<チャンネル番号>.....	297
5.20.5	R_PG_SCI_I2CMode_Send_C<チャンネル番号>.....	298
5.20.6	R_PG_SCI_I2CMode_SendWithoutStop_C<チャンネル番号>.....	299
5.20.7	R_PG_SCI_I2CMode_GenerateStopCondition_C<チャンネル番号>.....	300
5.20.8	R_PG_SCI_I2CMode_Receive_C<チャンネル番号>.....	301
5.20.9	R_PG_SCI_I2CMode_RestartReceive_C<チャンネル番号>.....	302
5.20.10	R_PG_SCI_I2CMode_ReceiveLast_C<チャンネル番号>.....	303
5.20.11	R_PG_SCI_I2CMode_GetEvent_C<チャンネル番号>.....	305
5.20.12	R_PG_SCI_SPIMode_Transfer_C<チャンネル番号>.....	306
5.20.13	R_PG_SCI_SPIMode_GetErrorFlag_C<チャンネル番号>.....	307
5.20.14	R_PG_SCI_GetSentDataCount_C<チャンネル番号>.....	308
5.20.15	R_PG_SCI_ReceiveStationID_C<チャンネル番号>.....	309
5.20.16	R_PG_SCI_StartReceiving_C<チャンネル番号>.....	310
5.20.17	R_PG_SCI_ReceiveAllData_C<チャンネル番号>.....	311
5.20.18	R_PG_SCI_ControlClockOutput_C<チャンネル番号>.....	312
5.20.19	R_PG_SCI_StopCommunication_C<チャンネル番号>.....	313
5.20.20	R_PG_SCI_GetReceivedDataCount_C<チャンネル番号>.....	314
5.20.21	R_PG_SCI_GetReceptionErrorFlag_C<チャンネル番号>.....	315
5.20.22	R_PG_SCI_ClearReceptionErrorFlag_C<チャンネル番号>.....	316
5.20.23	R_PG_SCI_GetTransmitStatus_C<チャンネル番号>.....	317
5.20.24	R_PG_SCI_StopModule_C<チャンネル番号>.....	318
5.21	I ² Cバスインタフェース (RIIC).....	319
5.21.1	R_PG_I2C_Set_C<チャンネル番号>.....	319
5.21.2	R_PG_I2C_MasterReceive_C<チャンネル番号>.....	320
5.21.3	R_PG_I2C_MasterReceiveLast_C<チャンネル番号>.....	322
5.21.4	R_PG_I2C_MasterSend_C<チャンネル番号>.....	324
5.21.5	R_PG_I2C_MasterSendWithoutStop_C<チャンネル番号>.....	326
5.21.6	R_PG_I2C_GenerateStopCondition_C<チャンネル番号>.....	328
5.21.7	R_PG_I2C_GetBusState_C<チャンネル番号>.....	329
5.21.8	R_PG_I2C_SlaveMonitor_C<チャンネル番号>.....	330
5.21.9	R_PG_I2C_SlaveSend_C<チャンネル番号>.....	332
5.21.10	R_PG_I2C_GetDetectedAddress_C<チャンネル番号>.....	333
5.21.11	R_PG_I2C_GetTR_C<チャンネル番号>.....	334
5.21.12	R_PG_I2C_GetEvent_C<チャンネル番号>.....	335

5.21.13	R_PG_I2C_GetReceivedDataCount_C<チャンネル番号>.....	336
5.21.14	R_PG_I2C_GetSentDataCount_C<チャンネル番号>.....	337
5.21.15	R_PG_I2C_Reset_C<チャンネル番号>.....	338
5.21.16	R_PG_I2C_StopModule_C<チャンネル番号>.....	339
5.22	シリアルペリフェラルインタフェース (RSPI).....	340
5.22.1	R_PG_RSPI_Set_C<チャンネル番号>.....	340
5.22.2	R_PG_RSPI_SetCommand_C<チャンネル番号>.....	341
5.22.3	R_PG_RSPI_StartTransfer_C<チャンネル番号>.....	342
5.22.4	R_PG_RSPI_TransferAllData_C<チャンネル番号>.....	344
5.22.5	R_PG_RSPI_GetStatus_C<チャンネル番号>.....	346
5.22.6	R_PG_RSPI_GetError_C<チャンネル番号>.....	347
5.22.7	R_PG_RSPI_GetCommandStatus_C<チャンネル番号>.....	348
5.22.8	R_PG_RSPI_LoopBack<ループバックモード>_C<チャンネル番号>.....	349
5.22.9	R_PG_RSPI_StopModule_C<チャンネル番号>.....	350
5.23	IEBusコントローラ (IEB).....	351
5.23.1	R_PG_IEB_Set_C<チャンネル番号>.....	351
5.23.2	R_PG_IEB_MasterReceiveStatus_C<チャンネル番号>.....	352
5.23.3	R_PG_IEB_MasterReceiveLockAddress_C<チャンネル番号>.....	353
5.23.4	R_PG_IEB_MasterReceiveData_C<チャンネル番号>.....	354
5.23.5	R_PG_IEB_MasterSendCmd_C<チャンネル番号>.....	355
5.23.6	R_PG_IEB_MasterSendData_C<チャンネル番号>.....	356
5.23.7	R_PG_IEB_MasterSendCmdBroadcast_C<チャンネル番号>.....	357
5.23.8	R_PG_IEB_MasterSendDataBroadcast_C<チャンネル番号>.....	358
5.23.9	R_PG_IEB_SlaveMonitor_C<チャンネル番号>.....	359
5.23.10	R_PG_IEB_SlaveWrite_C<チャンネル番号>.....	360
5.23.11	R_PG_IEB_GetReceivedMasterAddress_C<チャンネル番号>.....	361
5.23.12	R_PG_IEB_GetReceivedCmd_C<チャンネル番号>.....	362
5.23.13	R_PG_IEB_GetReceivedDataCount_C<チャンネル番号>.....	363
5.23.14	R_PG_IEB_GetLockMasterAddress_C<チャンネル番号>.....	364
5.23.15	R_PG_IEB_GetGeneralFlag_C<チャンネル番号>.....	365
5.23.16	R_PG_IEB_GetTransmitStatus_C<チャンネル番号>.....	366
5.23.17	R_PG_IEB_GetReceiveStatus_C<チャンネル番号>.....	367
5.23.18	R_PG_IEB_Reset_C<チャンネル番号>.....	368
5.23.19	R_PG_IEB_SetSlaveStatus_C<チャンネル番号>.....	369
5.23.20	R_PG_IEB_CancelLock_C<チャンネル番号>.....	370
5.23.21	R_PG_IEB_StopCommunication_C<チャンネル番号>.....	371
5.23.22	R_PG_IEB_StopModule_C<チャンネル番号>.....	372
5.24	CRC演算器 (CRC).....	373
5.24.1	R_PG_CRC_Set.....	373
5.24.2	R_PG_CRC_InputData.....	374
5.24.3	R_PG_CRC_GetResult.....	375
5.24.4	R_PG_CRC_StopModule.....	376
5.25	12ビットA/Dコンバータ (S12ADa).....	377
5.25.1	R_PG_ADC_12_Set_S12AD0.....	377
5.25.2	R_PG_ADC_12_StartConversionSW_S12AD0.....	378

5.25.3	R_PG_ADC_12_StopConversion_S12AD0.....	379
5.25.4	R_PG_ADC_12_GetResult_S12AD0.....	380
5.25.5	R_PG_ADC_12_StopModule_S12AD0.....	381
5.26	10ビットA/Dコンバータ (ADb).....	382
5.26.1	R_PG_ADC_10_Set_AD<ユニット番号>.....	382
5.26.2	R_PG_ADC_10_SetSelfDiag_VREF_<電圧値>AD<ユニット番号>.....	383
5.26.3	R_PG_ADC_10_StartConversionSW_AD<ユニット番号>.....	384
5.26.4	R_PG_ADC_10_StartSelfDiag_AD<ユニット番号>.....	385
5.26.5	R_PG_ADC_10_StopConversion_AD<ユニット番号>.....	386
5.26.6	R_PG_ADC_10_GetResult_AD<ユニット番号>.....	387
5.26.7	R_PG_ADC_10_StopModule_AD<ユニット番号>.....	388
5.27	D/A コンバータ (DAa).....	389
5.27.1	R_PG_DAC_Set_C<チャンネル番号>.....	389
5.27.2	R_PG_DAC_SetWithInitialValue_C<チャンネル番号>.....	390
5.27.3	R_PG_DAC_ControlOutput_C<チャンネル番号>.....	391
5.27.4	R_PG_DAC_StopOutput_C<チャンネル番号>.....	392
5.28	温度センサ (TS).....	393
5.28.1	R_PG_TS_Set.....	393
5.28.2	R_PG_TS_EnableOutput.....	394
5.28.3	R_PG_TS_DisableOutput.....	395
5.28.4	R_PG_TS_StopModule.....	396
5.29	通知関数に関する注意事項.....	397
5.29.1	割り込みとプロセッサモード.....	397
5.29.2	割り込みとDSP命令.....	397
6.	生成ファイルのIDEへの登録とビルド.....	398
付録 1.	割当先を変更できる端子機能.....	400

1. 概要

1.1 サポート範囲

Peripheral Driver Generator がサポートする RX630 グループの製品型名、周辺機能、エンディアンは以下の通りです。

(1) 製品型名

型名	パッケージ	型名	パッケージ
R5F56307xDFN	PLQP0080KB-A	R5F5630BxDFC	PLQP0176KB-A
R5F56307xDFP	PLQP0100KB-A	R5F5630BxDBG	PLBG0176GA-A
R5F56307xDLA	PTLG0100KA-A	R5F5630BxDLC	PTLG0177KA-A
R5F56308xDFN	PLQP0080KB-A	R5F5630DxDFP	PLQP0100KB-A
R5F56308xDFP	PLQP0100KB-A	R5F5630DxDFB	PLQP0144KA-A
R5F56308xDLA	PTLG0100KA-A	R5F5630DxDLK	PTLG0145KA-A
R5F5630AxDFP	PLQP0100KB-A	R5F5630DxDFC	PLQP0176KB-A
R5F5630AxDFB	PLQP0144KA-A	R5F5630DxDBG	PLBG0176GA-A
R5F5630AxDLK	PTLG0145KA-A	R5F5630DxDLC	PTLG0177KA-A
R5F5630AxDFC	PLQP0176KB-A	R5F5630ExDFP	PLQP0100KB-A
R5F5630AxDBG	PLBG0176GA-A	R5F5630ExDFB	PLQP0144KA-A
R5F5630AxDLC	PTLG0177KA-A	R5F5630ExDLK	PTLG0145KA-A
R5F5630BxDFP	PLQP0100KB-A	R5F5630ExDFC	PLQP0176KB-A
R5F5630BxDFB	PLQP0144KA-A	R5F5630ExDBG	PLBG0176GA-A
R5F5630BxDLK	PTLG0145KA-A	R5F5630ExDLC	PTLG0177KA-A

(2) 周辺機能

電圧検出回路 (LVDA)	8 ビットタイマ(TMR)
クロック発生回路	コンペアマッチタイマ (CMT)
周波数測定機能 (MCK)	リアルタイムクロック (RTC _a)
消費電力低減機能	ウォッチドッグタイマ (WDT _A)
レジスタライトプロテクション機能	独立ウォッチドッグタイマ (IWDT _A)
例外処理, 割り込みコントローラ (ICU _b)	シリアルコミュニケーションインタフェース(SCI _c , SCI _d)
バス	I ² C バスインタフェース (RIIC)
DMAコントローラ (DMACA)	シリアルペリフェラルインタフェース (RSPI)
データトランスファコントローラ (DTC _a)	IEBus™ コントローラ (IEB)
I/O ポート	CRC 演算器 (CRC)
マルチファンクションピンコントローラ(MPC)	12 ビットA/D コンバータ (S12AD _a)
マルチファンクションタイマパルスユニット2 (MTU2 _a)	10 ビットA/D コンバータ (AD _b)
ポートアウトプットイネーブル2 (POE2 _a)	D/A コンバータ(DA _a)
16ビットタイマパルスユニット (TPU _a)	温度センサ
プログラマブルパルスジェネレータ (PPG)	

(3) エンディアン

リトル
ビッグ

1.2 関連ツール

本バージョンの Peripheral Driver Generator で RX210 グループを使用する際に必要な関連ツールは以下の通りです。

- RXファミリ用C/C++コンパイラパッケージ V.1.02 Release 00
- RX630グループ Renesas Peripheral Driver Library V.1.20 (Peripheral Driver Generatorに同梱されています。)

2. プロジェクトの作成

プロジェクトを新規に作成するにはメニューから [ファイル] -> [プロジェクトの新規作成] を選択してください。[新規作成]ダイアログボックスが開きます。

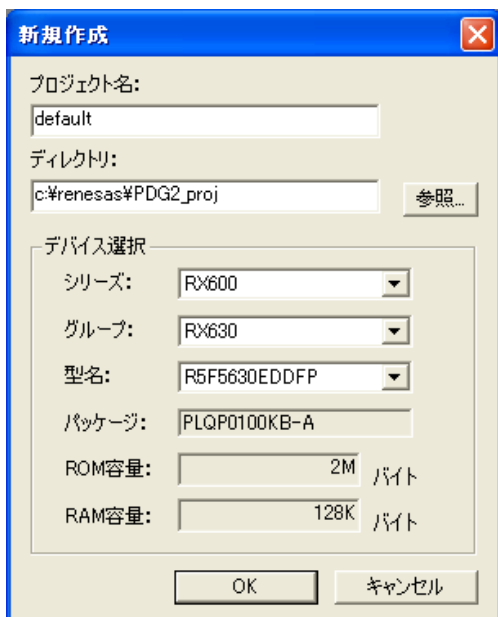


図 2.1 新規作成ダイアログボックス

RX630 グループのプロジェクトを作成するにはシリーズに [RX600] を、グループに [RX630] を選択してください。使用する製品の型名を選択すると、その製品のパッケージ、ROM 容量、RAM 容量が表示されます。

[OK]をクリックすると新規プロジェクトを作成して開きます。

新規プロジェクトの作成直後は EXTAL 入力周波数が設定されていないためエラーが表示されます。エラーの表示についてはユーザズマニュアルを参照してください。

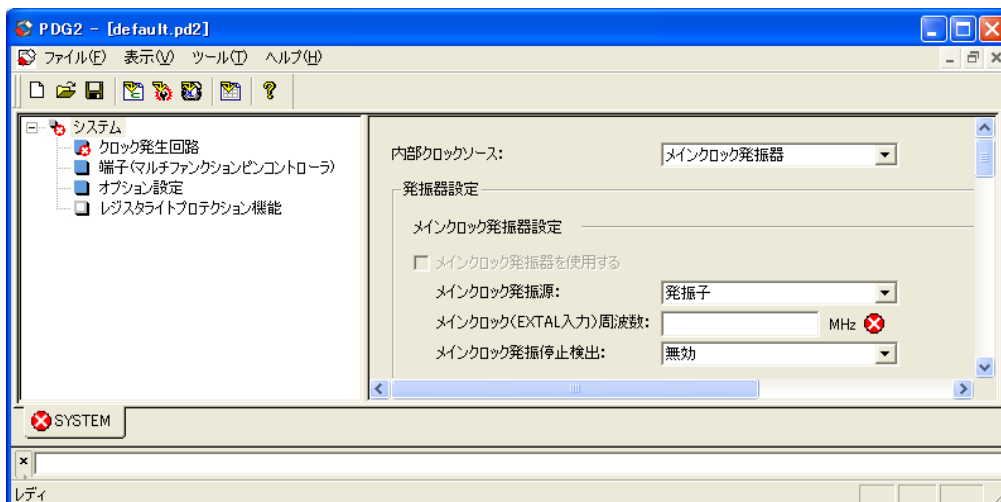


図 2.2 新規プロジェクトのエラー表示

ここでは使用するクロック周波数を設定してください。

周波数などの設定値は、分周・通倍によって設定可能な近似値に変更されます。
GUI上では最終的に設定される値を“実際の値”として表現しています。

3. 周辺機能の設定

3.1 設定画面

図 3.1 に周辺モジュール設定ウィンドウの表示例を示します。

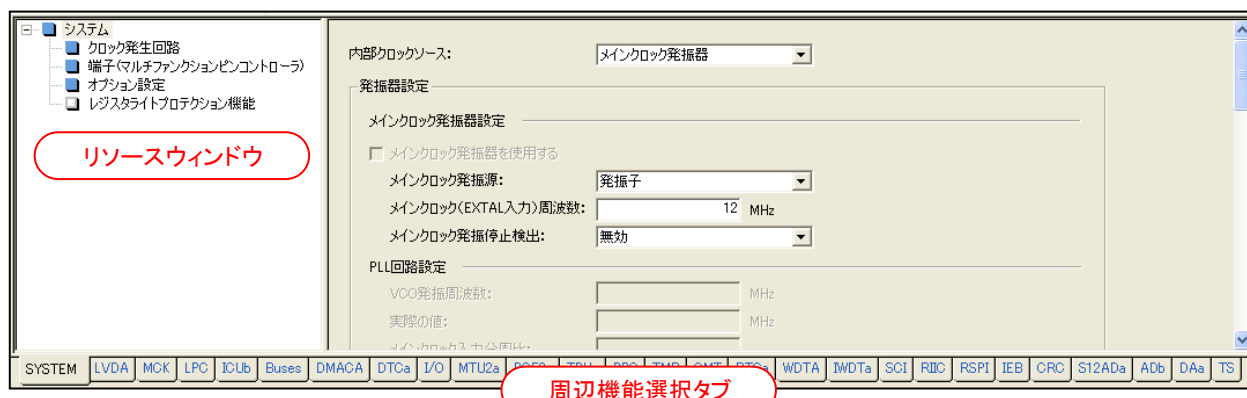


図3.1 周辺機能設定ウィンドウの表示例

周辺機能選択タブおよびリソースウィンドウに表示される項目と、周辺機能の対応を表 3.1 に示します。

表 3.1 周辺機能選択タブおよびリソースウィンドウの項目と周辺機能の対応

タブ	リソースウィンドウ	対応する周辺機能
SYSTEM	クロック発生回路	クロック発生回路
	端子(マルチファンクションピンコントローラ)	端子機能(マルチファンクションピンコントローラ(MPC))
	オプション設定	エンディアン設定
	レジスタライトプロテクション機能	レジスタライトプロテクション機能
LVDA	電圧監視0~2	電圧監視0~2
MCK	周波数測定機能 (MCK)	周波数測定機能
LPC	消費電力低減機能	消費電力低減機能
ICUb	割り込み	割り込みコントローラ (ICUb) (高速割り込み, ソフトウェア割り込み, 外部割り込み(NMI, IRQ0~15))
	例外	例外処理
Buses	CS0 ~ CS7	CS領域 (CS0~CS7)
	共通設定	バスプライオリティ, バスエラー監視
DMACA	DMAC0 ~ DMAC3	DMAコントローラ (DMACA) チャンネル0~3
DTCa	データ転送コントローラ (DTCa)	データ転送コントローラ (DTCa)
I/O	ポート0~H, J~L	I/Oポート ポート0~H, J~L
MTU2a	MTU0 ~ MTU5	マルチファンクションタイマパルスユニット2 (MTU2a) チャンネル0~5
POE2a	ポートアウトプットイネーブル2 (POE2a)	ポートアウトプットイネーブル2 (POE2a)
TPUa	ユニット0 (TPU0~TPU5)	16ビットタイマパルスユニット (TPUa) ユニット0 (チャンネル0~5)
	ユニット1 (TPU6~TPU11)	16ビットタイマパルスユニット (TPUa) ユニット1 (チャンネル6~11)
PPG	ユニット0 (グループ0~3)	プログラマブルパルスジェネレータ (PPG) ユニット0 (グループ0~3)
	ユニット1 (グループ4~7)	プログラマブルパルスジェネレータ (PPG) ユニット1 (グループ4~7)
TMR	ユニット0 (TMR0, TMR1)	8ビットタイマ (TMR) ユニット0 (チャンネル0, 1)
	ユニット1 (TMR2, TMR3)	8ビットタイマ (TMR) ユニット1 (チャンネル2, 3)

CMT	ユニット0 (CMT0、CMT1)	コンペアマッチタイマ (CMT) ユニット0 (チャンネル0、1)
	ユニット1 (CMT2、CMT3)	コンペアマッチタイマ (CMT) ユニット1 (チャンネル2、3)
RTCa	リアルタイムクロック (RTCa)	リアルタイムクロック (RTCa)
WDTA	ウォッチドッグタイマ (WDTA)	ウォッチドッグタイマ (WDTA)
IWDTa	独立ウォッチドッグタイマ (IWDTa)	独立ウォッチドッグタイマ (IWDTa)
SCI	SCI0 ~ 12	シリアルコミュニケーションインタフェース SCId(SCI0~11), SCId(SCI12)
RIIC	RIIC0 ~ 3	I ² Cバスインタフェース (RIIC) チャンネル0~3
RSPI	RSPI0 ~ 2	シリアルペリフェラルインタフェース (RSPI) チャンネル0~2
IEB	IEB0	IEBus™ コントローラ (IEB)
CRC	CRC演算器 (CRC)	CRC演算器 (CRC)
S12ADa	S12AD0	12 ビットA/D コンバータ (S12ADa)
ADb	AD0	10 ビットA/D コンバータ (ADb)
DAa	DA0、DA1	D/Aコンバータ (DAa) チャンネル0、1
TS	温度センサ	温度センサ

周辺機能の設定手順については、ユーザズマニュアルを参照してください。端子機能の設定については「3.2 端子機能」を参照してください。

3.2 端子機能（マルチファンクションピンコントローラ）の設定

RX630 グループはマルチファンクションピンコントローラ(MPC)により各端子の端子機能を選択します。Peripheral Driver Generator ではマルチファンクションピンコントローラ(MPC)の設定を端子機能ウィンドウから行うことができます。

周辺機能選択タブから[SYSTEM]を選択し、リソースウィンドウで[端子(マルチファンクションピンコントローラ)]を選択すると、端子機能ウィンドウが開きます。



図 3.2 端子機能ウィンドウの表示方法

端子機能ウィンドウは[端子機能]シートと、[周辺機能別使用端子]シートで構成されます。これらのシートの設定内容は連動し、どちらのシートからも端子機能を設定することができます。

3.2.1 端子機能シート

(1) 構成

端子機能シートはマイクロコントローラの全端子を番号順に表示し、各端子に割り当てられている端子機能を表示します。割り当てる機能を複数から選択できるポートでは、本シートで割り当てる機能を選択することができます。

端子番号	端子名	選択機能	入出力	状態
1	VREFH	VREFH	入力	
2	EMLE	EMLE	入力	
3	VREFL	VREFL	入力	
4	PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#	Not assigned		
5	VCL	VCL	入力	
6	VBATT	VBATT	入力	
7	MD/FINED	MD	入力	
8	XCIN			
9	XCOUT			
10	RES#	RES#	入力	

図3.3 端子機能ウィンドウ 端子機能シート

各カラムの表示内容を表 3.2 に示します。

表 3.2 端子機能シートの表示内容

カラム	内容
端子番号	端子の番号が表示されます。
端子名	端子名（端子に割り当てられる全機能）が表示されます。
選択機能	現在割り当てられている端子機能が表示されます。
入出力	現在割り当てられている端子機能の入出力方向が表示されます。
状態	警告またはエラーが発生している場合はその内容が表示されます。

(2) 初期状態

初期状態（周辺機能が何も設定されていない状態）では、ポートの[選択機能]カラムに、機能が割り当てられていないことを示す”Not assigned”が表示されます。（図 3.4）

端子番号	端子名	選択機能	入出力	状態
15	P35/NMI	Not assigned		

図 3.4 初期状態の端子機能シートの表示（100ピン版）

注意

・RX630 グループは、初期状態でのポートの端子機能は汎用入力ポートに設定されています。端子機能シートでは初期状態（周辺機能が何も設定されていない状態）のポートの選択機能が”Not assigned”となっていますが、実際には汎用入力ポートとして動作します。I/O ポートの設定ウィンドウで端子を汎用入力ポートとして設定すると、[選択機能]に汎用ポート名が表示されます。（図 3.5）

端子番号	端子名	選択機能	入出力	状態
15	P35/NMI	Not assigned		

(a) 初期状態

端子番号	端子名	選択機能	入出力	状態
15	P35/NMI	P35	入力	

(b) I/O ポート設定で汎用入力ポート P35 を設定後

図 3.5 初期状態と汎用ポート設定後の表示（100ピン版）

(3) 端子機能の選択

割り当てる機能を複数の中から選択できるポートは、マウスポインタを[選択機能]カラム上に置くと、ドロップダウンボタンが表示され、クリックすると端子機能の選択肢が表示されます。（図 3.6）

端子番号	端子名	選択機能	入出力	状態
15	P35/NMI	Not assigned		

Not assigned
P35
NMI

図 3.6 端子機能の選択肢

初期状態（周辺機能が何も設定されていない状態）では、端子機能を“Not assigned”から別の機能に変更すると、[<端子機能名>は周辺機能の設定で使用するよう設定されていません]の警告が表示されます。例えば割り込みコントローラ(ICUb)が未設定の状態、P35/NMIの端子機能を”Not assigned”からNMIに変更すると、図 3.7 のように表示されます。

端子番号	端子名	選択機能	入出力	状態
 15	P35/NMI	NMI		NMI は周辺機能の設定で、使用するよう設定されていません。

図 3.7 初期状態で選択機能を変更した場合の警告表示

ここで、割り込みコントローラ(ICUb)設定ウィンドウからNMIを設定すると、警告表示が消え、選択機能のNMIが表示されます。

端子番号	端子名	選択機能	入出力	状態
15	P35/NMI	NMI	入力	

図 3.8 NMI を選択した端子の表示

注意

- ・図 3.7 の警告が表示されている場合、ソースファイルを生成することは可能ですが、この端子をNMIとして使用することはできません。詳細については「3.2.4 端子設定に関する警告とエラー」を参照してください。

(4) 端子機能の配置を決めてから周辺機能を設定する場合

端子機能シートで端子機能の配置を指定してから周辺機能を設定すると、指定した場所に端子機能が割り当てられます。

例えばIRQ5はPA4, P15, PD5, PE5 (80ピン版はPA4, P15, PE5)のいずれかの端子に割り当てることが可能です。IRQ5をPE5に割り当てると、端子機能シートでPE5の端子機能にIRQ5を指定します。

(図 3.9)


端子番号	端子名	選択機能	入出力	状態
 73	PE5/D13[A13/...	IRQ5		IRQ5 は周辺機能の設定で、使用するよう設定されていません。

図 3.9 IRQ5 を選択した PE5 の表示 (ICUb 未設定)

割り込みコントローラ(ICUb)設定ウィンドウからIRQ5を設定すると、IRQ5はPE5に割り当てられます。

(図 3.10)

端子番号	端子名	選択機能	入出力	状態
73	PE5/D13[A13/...	IRQ5	入力	

図 3.10 IRQ5 を選択した PE5 の表示 (ICUb 設定後)

3.2.2 周辺機能別使用端子シート

周辺機能別使用端子シートは周辺機能ごとに端子の使用状況を表示します。左側の周辺機能一覧から選択した周辺機能に関連する端子機能と、それぞれの割当先が表示されます。割当先を複数のポートから選択することができる端子機能は、本シートで割当先を変更することができます。

端子名	端子機能	使用端子	使用端子番号	入出力	状態
XTAL	メインクロック発振器接続	XTAL/P37	11	出力	
EXTAL	メインクロック発振器接続	EXTAL/P36	13	入力	
BCLK					
XCOUT					
XCIN					
A0					
A1					
A2					
A3					
A4					

図 3.11 端子機能ウィンドウ 周辺機能別使用端子シート

各カラムの表示内容を表 3.3 に示します。

表 3.3 周辺機能別使用端子シートの表示内容

カラム	内容
端子名	左側の周辺機能一覧で選択した周辺機能の端子機能名が表示されます。
端子機能	選択されている端子機能の内容が表示されます。
使用端子	割り当て先の端子名（端子に割り当てている全機能）が表示されます。
使用端子番号	割り当て先の端子番号が表示されます。
入出力	端子の入出力状態が表示されます。
状態	警告またはエラーが発生している場合はその内容が表示されます。

(1) 初期状態

初期状態（周辺機能が何も設定されていない状態）では、[端子機能]や[使用端子]カラムは空欄です。
(図 3.12)

端子名	端子機能	使用端子	使用端子番号	入出力	状態
IRQ2					

図 3.12 周辺機能別使用端子シートの初期表示

(2) 端子機能の割り当て

端子の入出力に関連する周辺機能を設定すると、周辺機能で使用する端子機能がポートに割り当てられ、設定の結果がウィンドウに表示されます。例えば周辺機能の設定で外部割込み IRQ2 を設定すると、IRQ2 端子は P32 に割り当てられ図 3.13 に示すように表示されます。

端子名	端子機能	使用端子	使用端子番号	入出力	状態
IRQ2	外部割込み入力	P32/MTIOC0C/TIOCC0/T...	18	入力	

図 3.13 周辺機能が設定された端子機能の表示

注意

・初期状態(周辺機能および、端子機能シートでの端子機能の割り当てが設定されていない場合) から周辺機能を設定すると、「付録 1 割り先を変更できる端子機能」の「初期状態の割り先」に記載されているポートに端子機能が割り当てられます。周辺機能を設定する前に端子機能シートで端子機能の割り当て先を選択した場合は、選択したポートに割り当てられます。

この状態で I/O ポート設定ウィンドウから同じ端子を使用する汎用入出力ポート P32 を設定すると、図 3.14 に示すように端子機能の競合が警告されます。

端子名	端子機能	使用端子	使用端子番号	入出力	状態
⚠ IRQ2	外部割り込み入力	P32/MTIOC0C/TIOCC0/T...	18	入力	他の機能と競合しています。

図 3.14 1つの端子に複数の機能が割り当てられた場合の警告表示

注意

・一つの端子に複数の端子機能が割り当てられている場合(図 3.13 の状態)でもソースファイルの生成は可能です。この場合、複数の機能を同時に使用することはできませんが、端子機能を切り替えて使用することが可能です。詳細については「3.2.4 端子設定に関する警告とエラー」を参照してください。

IRQ2 は割り先を変更することができます。割り先を変更できる端子機能は、使用端子のセルにマウスポインタを置くと、割り先端子の選択肢を開くためのドロップダウンボタンが表示されます。

端子名	端子機能	使用端子	使用端子番号	入出力	状態
⚠ IRQ2	外部割り込み入力	P32/MTIOC0C/TIOCC0/▼	18	入力	他の機能と競合しています。

図 3.15 ドロップダウンボタンの表示

端子機能の割り先を変更するには、ドロップダウンボタンをクリックし、表示された選択肢から割り当て先の端子を指定してください。

端子名	端子機能	使用端子	使用端子番号	入出力	状態
⚠ IRQ2	外部割り込み入力	P32/MTIOC0C/TIOCC0/▼	18	入力	他の機能と競合しています。
		P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMC P12/TMC11/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2 PD2/D2[A2/D2]/MTIOC4D/CRX0/IRQ2/AN010			

図 3.16 割り当て先の選択肢

IRQ2 の割り先を PD2 に変更し、変更後の割り先端子が他の機能で使用されていないければ、競合状態を解決することができます。

端子名	端子機能	使用端子	使用端子番号	入出力	状態
IRQ2	外部割り込み入力	PD2/D2[A2/D2]/MTIOC4...	84	入力	

図 3.17 端子機能の割り当て先変更後の表示

割り先を変更できる端子機能を「付録 1 割り先を変更できる端子機能」に示します。

注意

・周辺機能が設定されていない状態(図 3.12 の状態)では、本シートから端子機能の割り先を変更することはできません。

3.2.3 端子配置図シート

端子機能シートはマイクロコントローラのパッケージ図で各端子の状態を表示します。割り当てる機能を複数から選択できるポートでは、本シートで割り当てる機能を選択することができます。

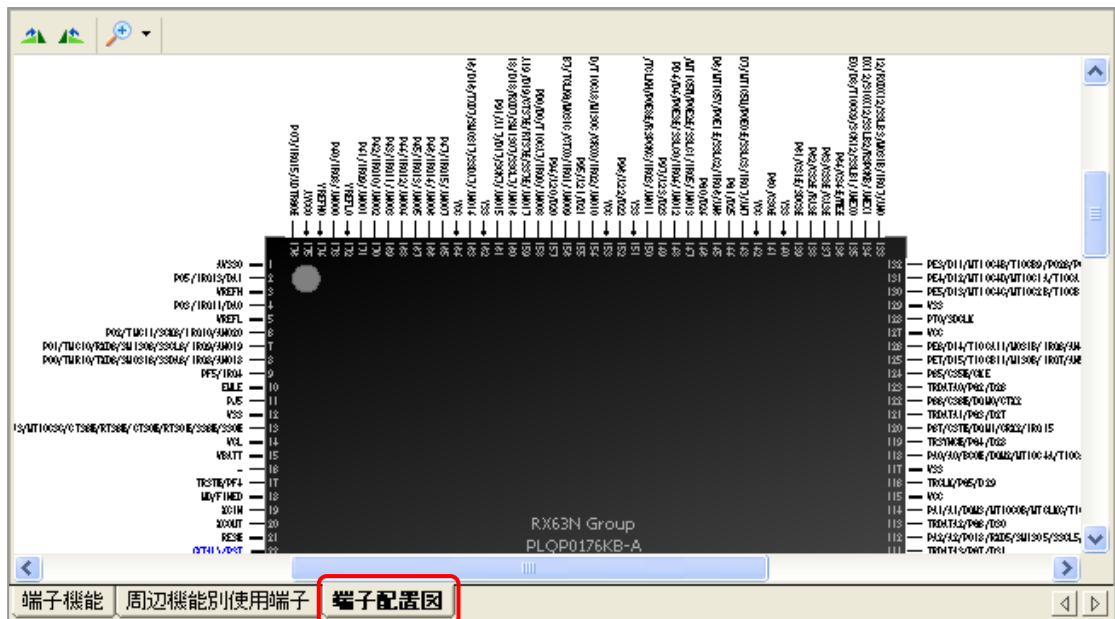


図 3.18 端子機能ウィンドウ 端子配置図シート

注意

TFLGAパッケージまたはLFBGAパッケージの製品を選択した場合、実際のパッケージとは異なり、LQFPパッケージの図が表示されます。このとき、図 3.19 に示すメッセージが表示されます。




図 3.19 TFLGA パッケージおよび LFBGA パッケージ選択時の表示


(1) 機能

端子配置図シートには以下の機能があります。

・ 回転

回転ボタン()により、右回りまたは左回りに表示を回転させることができます。

・ 拡大/縮小

拡大ボタン()により、表示を拡大することができます。また、ドロップダウンリストから表示サイズを選択することができます。

(2) 端子機能の選択

割り当てる機能を複数の中から選択できるポートは、マウスポインタを端子上に置き、マウスの右ボタンをクリックすると、機能の選択肢が表示されます。(図 3.20)



図 3.20 端子機能の選択肢

本シートで機能を選択すると、他のシートに変更内容が反映されます。各シート間の連動については、「3.2.4 端子機能設定の連動」を参照してください。

(3) 端子状態の表示

端子の設定状態は以下のように表示されます。

・ 選択機能

本シートまたは他のシートから端子機能が設定された場合、図 3.21 のように選択されている機能が括弧で囲まれます。



図 3.21 選択機能の表示 (MTIOC2B 選択時)

- 入出力状態

設定されている端子機能により、図 3.22 に示すように、各端子の入出力方向が表示されます。



図 3.22 入出力の表示

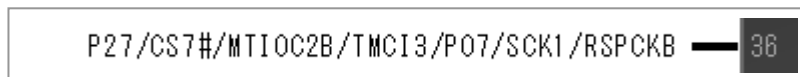
注意

1 つの端子に複数の機能が割り当てられ、警告が発生している場合は、入出力方向は表示されません。

- 設定状態

各端子は設定状態に応じて、図 3.23 のように表示されます。

- a. 機能が設定されていない場合 (表示色:黒)



- b. 機能が設定され、エラーまたは警告が発生していない場合 (表示色:青)



- c. 機能が設定され、警告が発生している場合 (表示色:茶)



- d. 機能が設定され、エラーが発生している場合 (表示色:赤)



図 3.23 設定状態の表示

エラーと警告の内容は、端子機能シートの対応する端子を参照してください。端子設定に関するエラーと警告については「3.2.5 端子設定に関する警告とエラー」を参照してください。

3.2.4 ウィンドウ間の設定の連動

端子機能シートと周辺機能別使用端子シートは設定の変更が相互に連動します。端子機能シートで端子機能の割り当てを変更すると、周辺機能別使用端子シートの設定が変更されます。同様に、周辺機能別使用端子シートで端子機能の割り当てを変更すると、端子機能シートの設定が変更されます。(図 3.24)

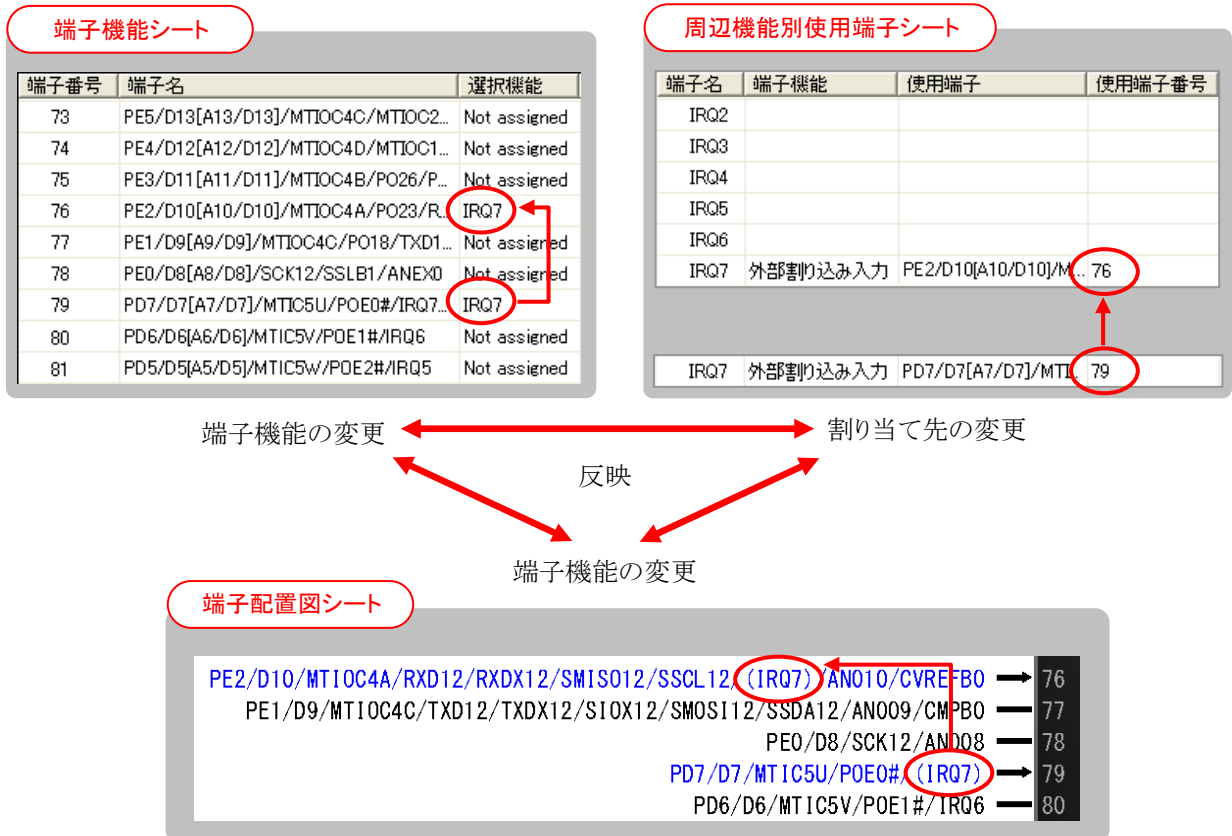


図 3.24 端子機能シート、端子配置図シート、周辺機能別使用端子シートの連動

各周辺機能の設定状態は、端子機能シートと周辺機能別使用端子シートに反映されます。例えば割り込みコントローラ(ICUb)の設定ウィンドウで IRQn の設定を行うと、周辺機能別使用端子シートで IRQn が使用された状態となり、割り当ての状態が端子機能シートと周辺機能別使用端子シートに表示されます。

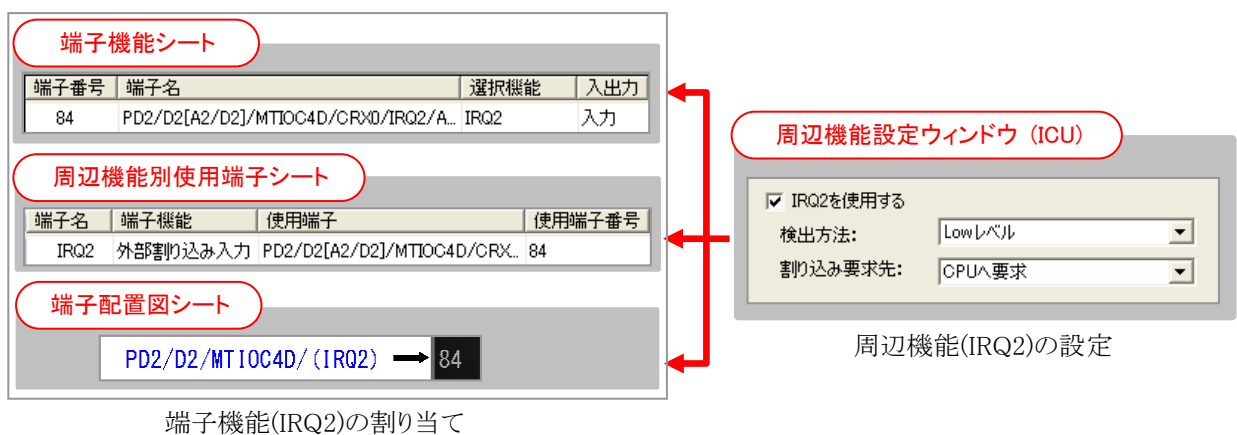


図 3.25 周辺機能の設定と端子機能の割り当て

割り込みコントローラ(ICUb)の設定ウィンドウで IRQnの設定を解除すると、端子機能シートと周辺機能別使用端子シートで IRQnの割り当てが解除されます。

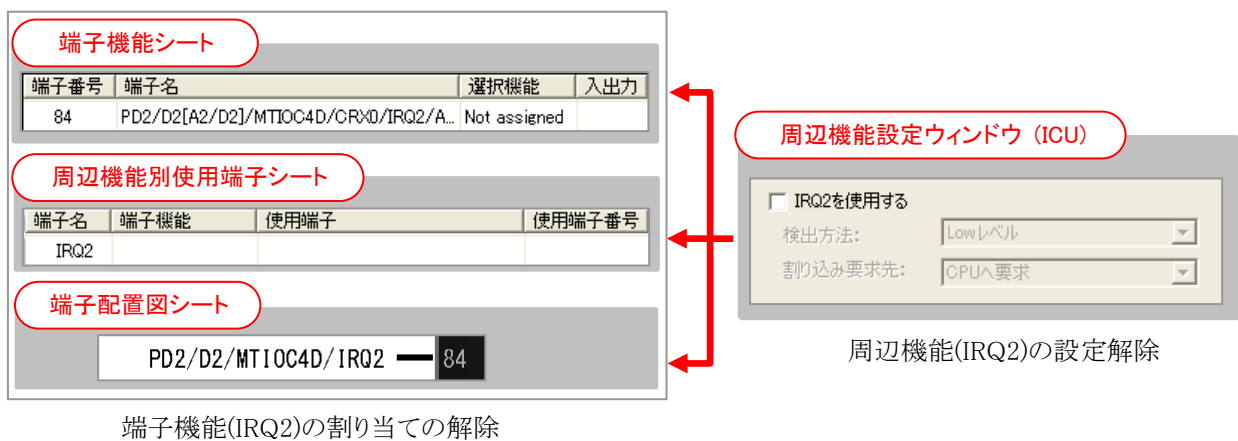


図 3.26 周辺機能の設定解除と端子機能の割り当て解除

一方、端子機能シートおよび周辺機能別使用端子シートの設定変更は、周辺機能の設定に反映されません。割り込みコントローラ(ICUb)の設定ウィンドウで IRQnを設定した状態で、端子機能シート (または端子配置図シート) から IRQnの割り当てを”Not assigned”に変更しても、割り込みコントローラ(ICUb)の設定ウィンドウでは IRQnの設定は解除されません。この場合、IRQnはどこにも割り当てられていないため、エラーが表示されます。エラーについては「3.2.5 端子設定に関する警告とエラー」を参照してください。

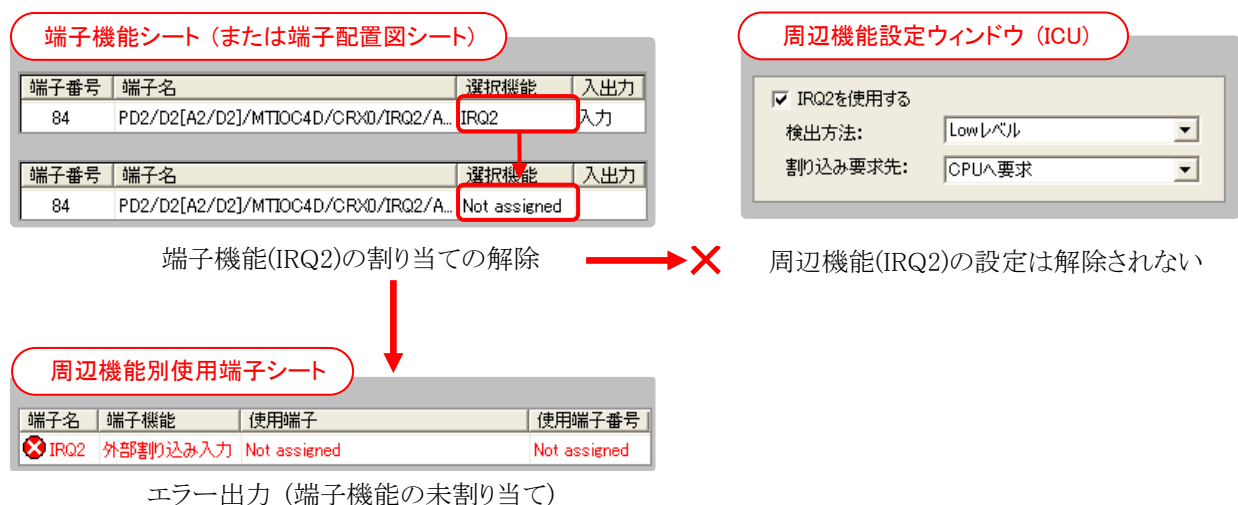


図 3.27 端子機能の割り当て解除とエラー表示

3.2.5 端子設定に関する警告とエラー

設定状態によっては端子機能シートおよび周辺機能別使用端子シートにエラーや警告が表示されます。エラーと警告の分類を表 3.4 に示します。

表 3.4 エラーおよび警告の分類

設定状態	分類	メッセージ
同一機能の複数端子への割り当て	エラー	“<端子番号>で同一の機能が選択されています。” (端子機能シート) “同一の機能を複数の端子に割り当てないでください。” (周辺機能別使用端子シート)
端子機能の未割り当て	エラー	“Not assigned” (周辺機能別使用端子シート)
1つの端子への複数機能の割り当て	警告	“複数の機能で競合しています。” (端子機能シート) “他の機能と競合しています。” (周辺機能別使用端子シート)
デバッグ用端子との競合	警告	“オンチップエミュレータ用端子と競合しています。” (端子機能シート) “オンチップエミュレータ用端子と周辺機能が競合しています。” (周辺機能別使用端子シート)
周辺機能の未設定	警告	“<端子機能>は周辺機能の設定で、使用するよう設定されていません。” (端子機能シート)

各エラーの内容を以下に示します。

(1) 同一機能の複数端子への割り当て

1つの端子機能が複数の端子に割り当てられている場合はエラーとなり、ソースファイルを生成することはできません。端子機能シートで、その機能として使用しない端子の機能を別の機能または”Not assigned”に変更するか、周辺機能別使用端子シートで端子機能の割当先を選択しなおしてください。

端子番号	端子名	選択機能	入出力	状態
✖ 18	P32/MTIOC0C/TIOCC0/TM...	IRQ2	入力	18/84 で同一の端子機能が使用されています。
✖ 84	PD2/D2[A2/D2]/MTIOC4D...	IRQ2	入力	18/84 で同一の端子機能が使用されています。

(a) 端子機能シート

端子名	端子機能	使用端子	使用端子番号	入出力	状態
✖ IRQ2	外部割り込み入力	Conflicted	18/84	入力	同一の機能を複数の端子に割り当てないでください。

(b) 周辺機能別使用端子シート

図 3.28 エラー表示例 (同一機能の複数端子への割り当て)

(2) 端子機能の未割り当て

設定された周辺機能を使用する端子機能が、どの端子にも割り当てられていない場合、エラーとなりソースファイルを生成することができません。端子機能シートで、割り当て先の端子の端子機能に、その機能を選択するか、周辺機能別使用端子シートで端子機能の割当先を指定してください。

端子名	端子機能	使用端子	使用端子番号	入出力	状態
✖ IRQ2	外部割り込み入力	Not assigned	Not assigned	入力	Not assigned.

周辺機能別使用端子シート


図 3.29 エラー表示例 (端子機能の未割り当て)


(3) 1つの端子への複数機能の割り当て

一つの端子に複数の端子機能が割り当てられている場合、警告が表示されますがソースファイルの生成は可能です。この場合、複数の機能を同時に使用することはできませんが、端子機能を切り替えて使用することが可能です。端子機能は各周辺機能の初期設定関数で設定されるため、初期設定を行った機能に切り替わります。ただし RTCOUT と RTCIC2 を同一の端子に割り当てることはできません。

端子番号	端子名	選択機能	入出力	状態
 18	P32/MTIOC0C/TIOC0C/TM...	P32/IRQ2		複数の機能で競合しています。

(a) 端子機能シート

端子名	端子機能	使用端子	使用端子番号	入出力	状態
 IRQ2	外部割り込み入力	P32/MTIOC0...	18	入力	他の機能と競合しています。


端子名	端子機能	使用端子	使用端子番号	入出力	状態
 P32	汎用入力ポート	P32/MTIOC0...	18	入力	他の機能と競合しています。

(b) 周辺機能別使用端子シート


図 3.30 警告表示例 (1つの端子への複数機能の割り当て)

(4) デバッグ用端子との競合

オンチップエミュレータが使用する端子に周辺機能の端子機能が割り当てられた場合、警告が表示されますがソースファイルの生成は可能です。オンチップエミュレータを使用する場合、同じ端子に割り当てられた端子機能を使用することができない場合があります。

端子番号	端子名	選択機能	入出力	状態
 20	TDI/P30/MTIOC4B/TMRI3/...	IRQ0		オンチップエミュレータ用端子と競合しています。

(a) 端子機能シート


端子名	端子機能	使用端子	使用端子番号	入出力	状態
 IRQ0	外部割り込み入力	TDI/P30/...	20	入力	オンチップエミュレータ用端子と周辺機能が競合しています。

(b) 周辺機能別使用端子シート

図 3.31 警告表示例 (デバッグ用端子との競合)

(5) 周辺機能の未設定

周辺機能を設定しない状態で、端子機能シート上で端子機能の割り当てのみを行った場合は警告が表示されます。この場合、ソースファイルの生成は可能ですが、その端子を指定した機能で使用することはできません。端子機能を変更するためのレジスタの設定は、端子を使用する各周辺機能の初期設定関数の中で行われるため、端子機能を有効にするには、その機能を使用する周辺機能を設定し、初期化関数を呼び出してください。

端子番号	端子名	選択機能	入出力	状態
 73	PE5/D13[A13/...	IRQ5		IRQ5 は周辺機能の設定で、使用するよう設定されていません。

端子機能シート

図 3.32 警告表示例 (周辺機能の未設定)

3.3 エンディアンの設定

周辺機能選択タブから[SYSTEM]を選択し、リソースウィンドウで[オプション設定]を選択すると、エンディアン設定ウィンドウが開きます。

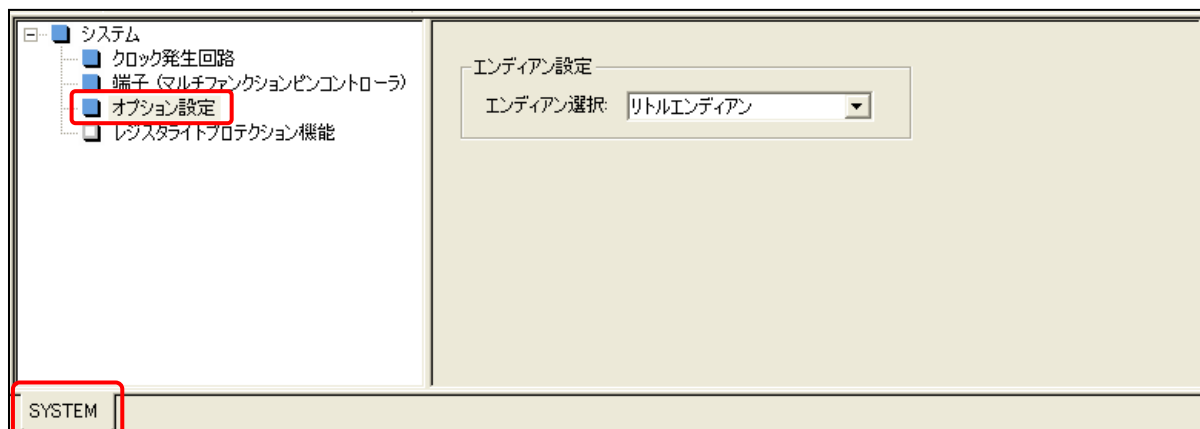


図 3.33 エンディアンの設定方法

ここでは使用するエンディアンを選択してください。

本設定はリンクする Renesas Peripheral Driver Library のライブラリファイルの選択(xxx_little.lib または xxx_big.lib)にのみ使用され、出力されるソースコードには影響しません。

4. チュートリアル

4.1 High-performance Embedded Workshopを使用した場合

Peripheral Driver Generator と High-performance Embedded Workshop を使用して RX630 用 Renesas Starter Kit のボードを動作させる以下のチュートリアルプログラムの作成方法を示しながら、Peripheral Driver Generator の使用手順を紹介します。

- 8ビットタイマ(TMR)の割り込みで LED を点滅
- マルチファンクションタイマパルスユニット 2 (MTU2a)の PWM 波で LED を点滅
- 12ビット A/D コンバータ (S12ADa) の連続スキャン
- ICUb による DTCa 転送のトリガ

説明の中にある以下の表示はそれぞれ Peripheral Driver Generator、High-performance Embedded Workshop 上での操作をあらわします。

PDG

: Peripheral Driver Generator上の操作をあらわします

HEW

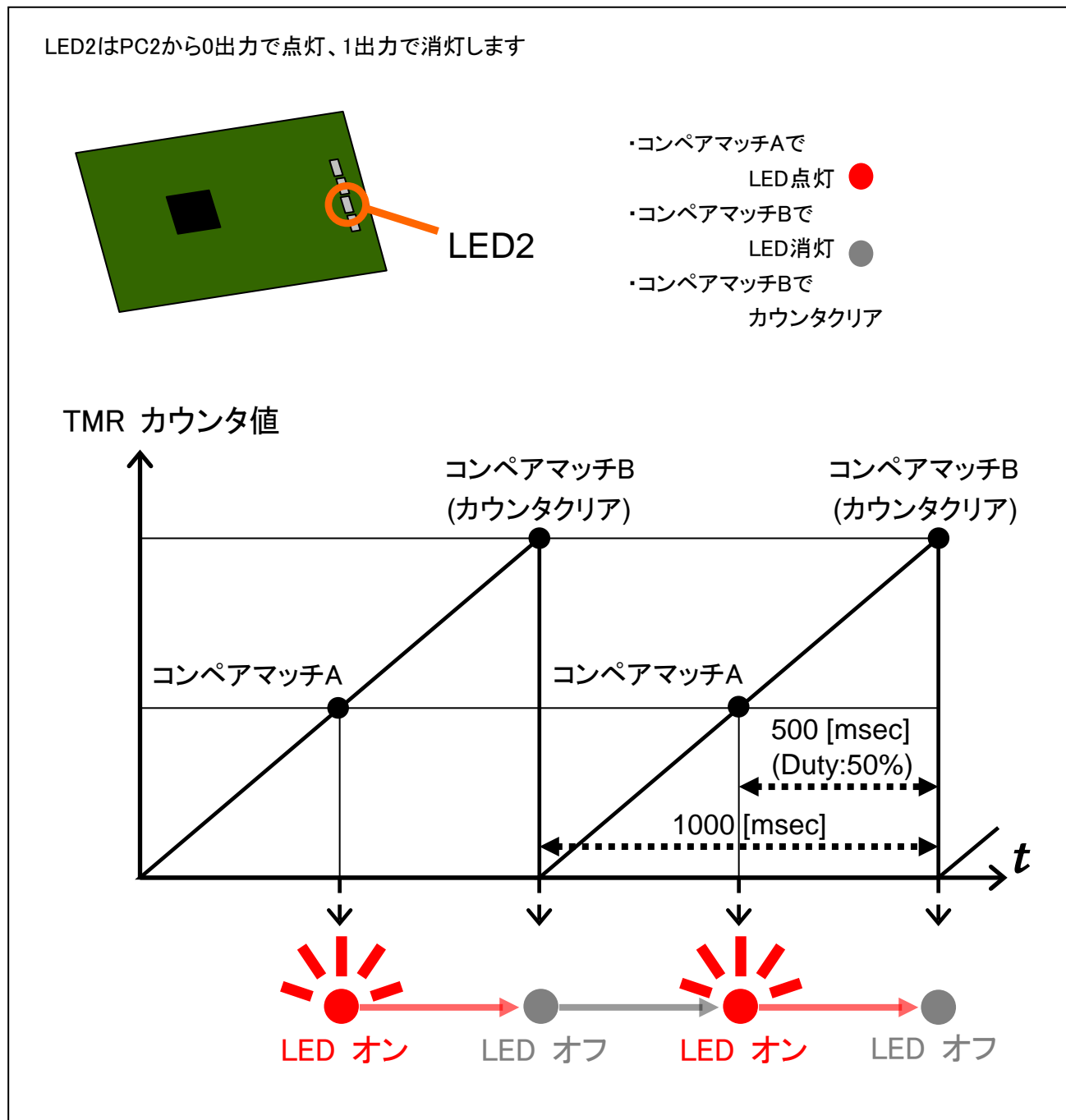
: High-performance Embedded Workshop上の操作をあらわします

[High-performance Embedded Workshopを使用する場合の注意点]
ユーザーズマニュアルを参照し、HewTargetServerの設定を確認してください。

4.1.1 8ビットタイマ(TMR)の割り込みでLEDを点滅

RSK ボード上の LED2 は PC2 に接続されています。このチュートリアルでは8ビットタイマ(TMR)とI/Oポートを設定し、LED を次のように点滅させます。

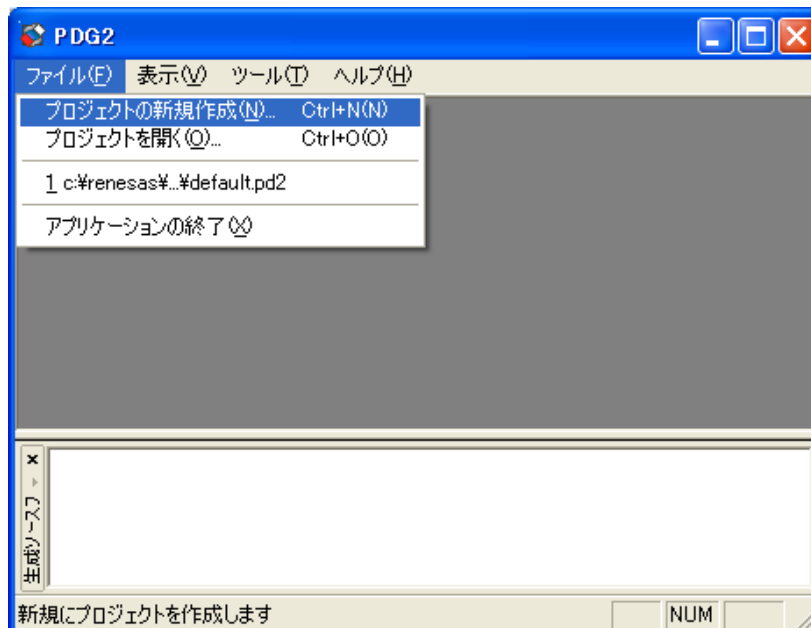
使用する RSK ボード上に PC2 の有効/無効を切り替えるスイッチがある場合は有効にしてください。



(1) Peripheral Driver Generator プロジェクトの作成

PDG

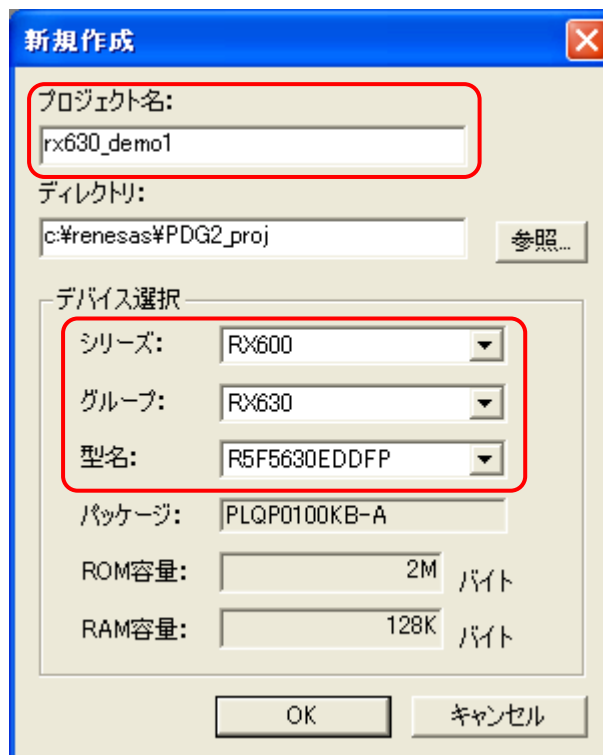
1. Peripheral Driver Generator を起動してください。
2. メニューから [ファイル]->[プロジェクトの新規作成] を選択してください。



3. プロジェクト名に“rx630_demo1”を指定してください。

CPU 種別は以下の通り設定してください。但し使用する RSK ボードに他の型名のチップが搭載されている場合は、ボードに合わせて設定してください。

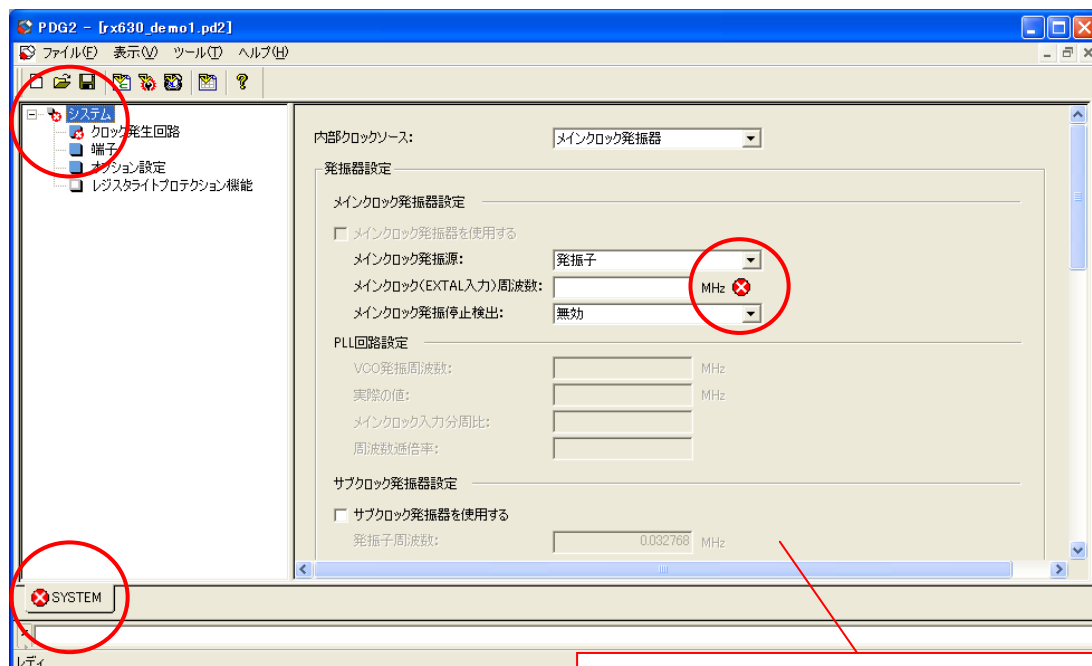
シリーズ : RX600
グループ : RX630
型名 : R5F5630EDDFP



(2) 初期状態

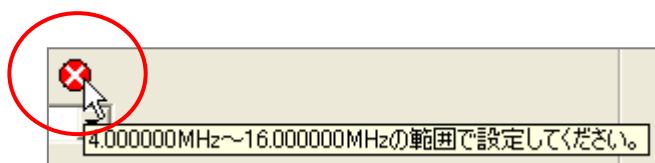
PDG

・プロジェクトの作成直後はクロック設定ウィンドウが開き、エラーアイコンが表示されます。






クロック設定ウィンドウ

・エラーアイコンの上にマウスポインタを置くと、エラーの内容が表示されます。



Peripheral Driver Generator には3 種類のアイコンがあります。

-  **エラー**
 設定は許可されません。
 設定にエラーがある場合、ソースファイルの生成はできません。
-  **警告**
 設定は可能ですが、誤っている可能性があります。
 ソースファイルの生成は可能です。
-  **インフォメーション**
 複雑な設定箇所の付加情報です。

設定ウィンドウ上のアイコンのみツールチップを表示できます。

(3) クロックの設定

PDG

- 最初にメインクロック(EXTAL 入力)周波数を設定してください。
RSK ボードの外部入力周波数は 12MHz です。“12” と入力してください。

メインクロック発振器設定

メインクロック発振器を使用する

メインクロック発振源: 発振子 1

メインクロック(EXTAL入力)周波数: 12 MHz

メインクロック発振停止検出: 無効

- システムクロック(ICLK)、周辺モジュールクロック B(PCLKB)、FlashIF クロック(FCLK)はそれぞれ 12MHz で使用します。それぞれ “12” と入力してください。

周波数設定 2

内部クロックソース周波数: 12.000000 MHz

	周波数	実際の値	内部クロック分周比
システムクロック(ICLK):	12 MHz	12.000000 MHz	1
周辺モジュールクロック B(PCLKB): ?	12 MHz	12.000000 MHz	1
FlashIFクロック(FCLK):	12 MHz	12.000000 MHz	1

(4) エンディアンの設定

PDG

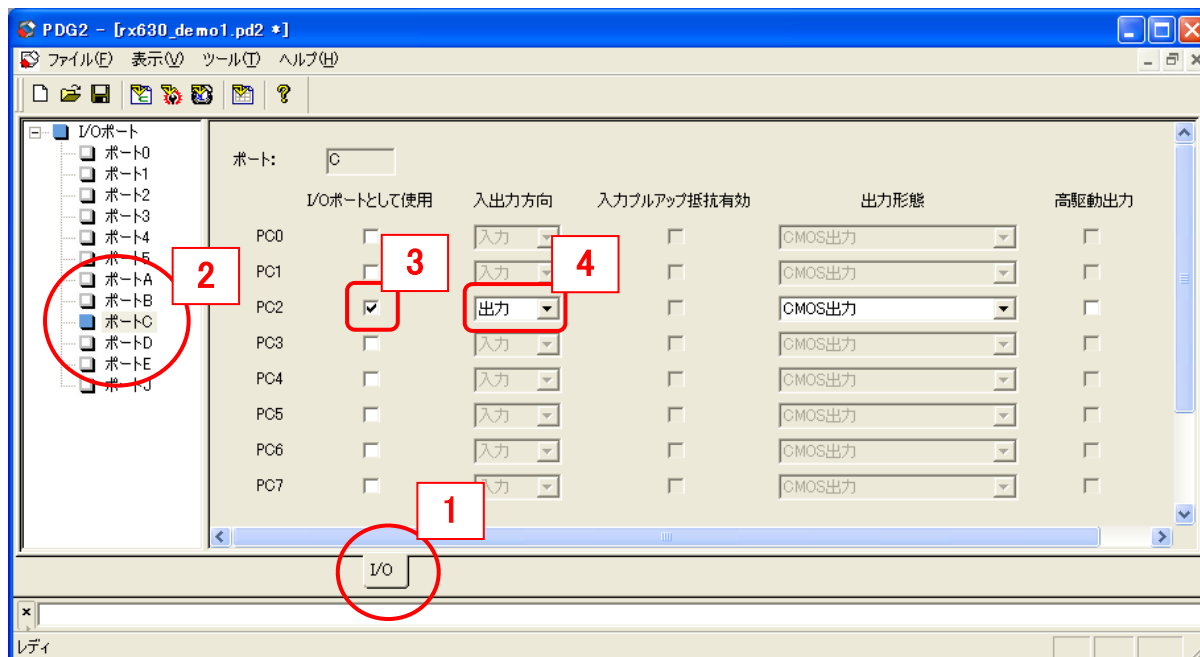
エンディアンの設定については、「3.3 エンディアンの設定」を参照してください。

(5) I/O ポートの設定

PDG

LED2 が接続されている PC2 を出力ポートに設定します。

1. [I/O] タブを選択してください
2. [ポートC] を選択してください
3. [PC2] をチェックしてください
4. [出力] を選択してください

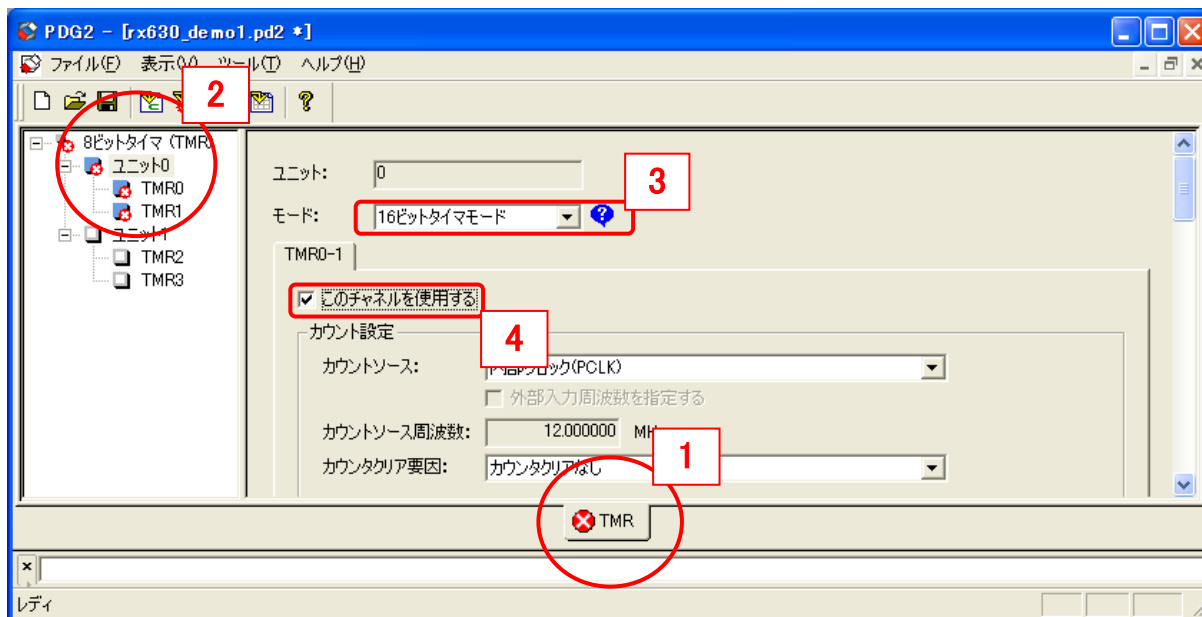


(6) TMR の設定-1

PDG

このチュートリアルでは TMR (8 ビットタイマ) のユニット 0 を 16 ビットタイマモード (2 つの 8 ビットタイマをカスケード接続するモード) で使用します。

1. [TMR] タブを選択してください。
2. [ユニット0] を選択してください。
3. [16ビットタイマモード] を選択してください。
4. [このチャンネルを使用する] を選択してください。



(7) TMR の設定-2

PDG

TMR の他の項目を以下の通り設定してください。

- ・カウントソース:内部クロック(PCLK/8192)
- ・カウンタクリア要因:コンペアマッチB
- ・周期: 1000 msec
- ・デューティサイクル : 50%

カウント設定

カウントソース: 内部クロック(PCLK/8192)

外部入力周波数を指定する

カウントソース周波数: 0.001465 MHz

カウンタクリア要因: コンペアマッチB(TCORBを周期レジスタとして使用する)

タイマ動作周期とデューティサイクルを指定する

タイマ動作周期: 1000 msec

実際の値: 1000.106667 msec

誤差: 0.010667 %

デューティサイクル: 50 %

実際の値: 49.965870 %

誤差: -0.068259 %

コンペアマッチA値(TCORA値): 731

コンペアマッチB値(TCORB値): 1464

コンペアマッチ値は自動計算されます。

(8) TMR の設定-3

PDG

割り込み通知関数を設定します。

これらの関数は割り込みが発生すると呼ばれます。

割り込み

オーバフロー割り込み(OVIn)を使用する

割り込み要求先: CPUへ要求

割り込み通知関数名: Tmr0OvIntFunc

コンペアマッチA割り込み(CMIA)を使用する

割り込み要求先: CPUへ要求

割り込み通知関数名: Tmr0CmAIntFunc

コンペアマッチB割り込み(CMIB)を使用する

割り込み要求先: CPUへ要求

割り込み通知関数名: Tmr0CmBIntFunc


CPUへの割り込み優先レベル(OVIn, CMIA, CMIBで共通): 15

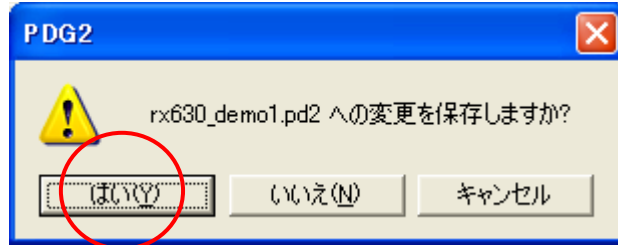
・コンペアマッチA割り込みの通知をチェック
通知関数名に Tmr0CmAIntFunc を指定

・コンペアマッチB割り込みの通知をチェック
通知関数名に Tmr0CmBIntFunc を指定

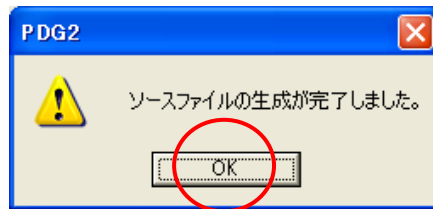
(9) ソースファイルの生成

PDG

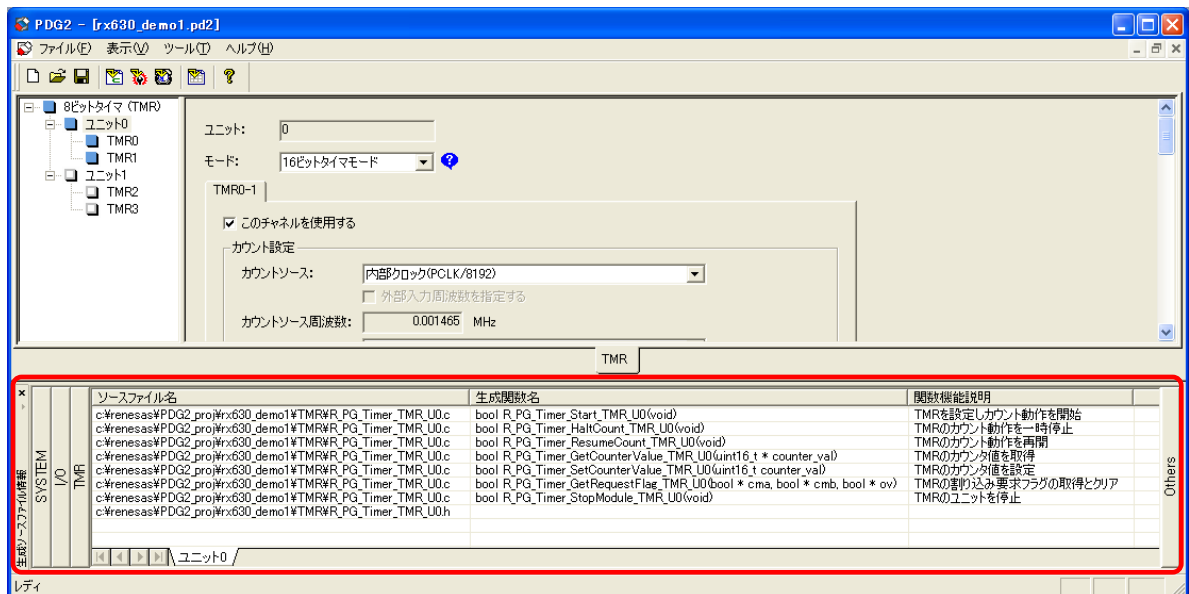
1. ツールバー上の  をクリックするとソースファイルが生成されます。
2. プロジェクトの保存を確認するダイアログボックスが表示されます。[はい]をクリックしてください。



3. 登録の完了を示すダイアログボックスが表示されます。[OK]をクリックしてください。



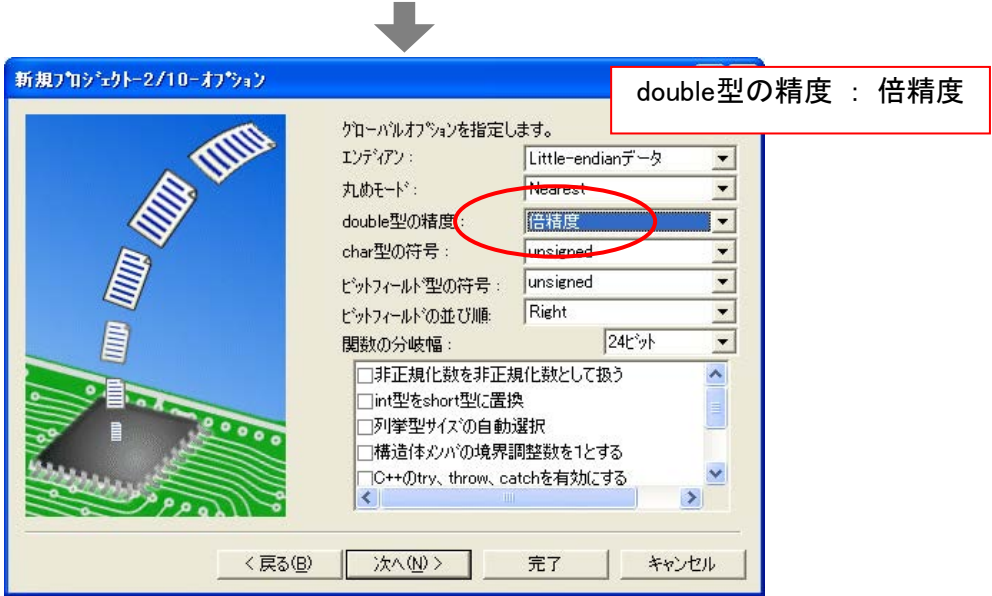
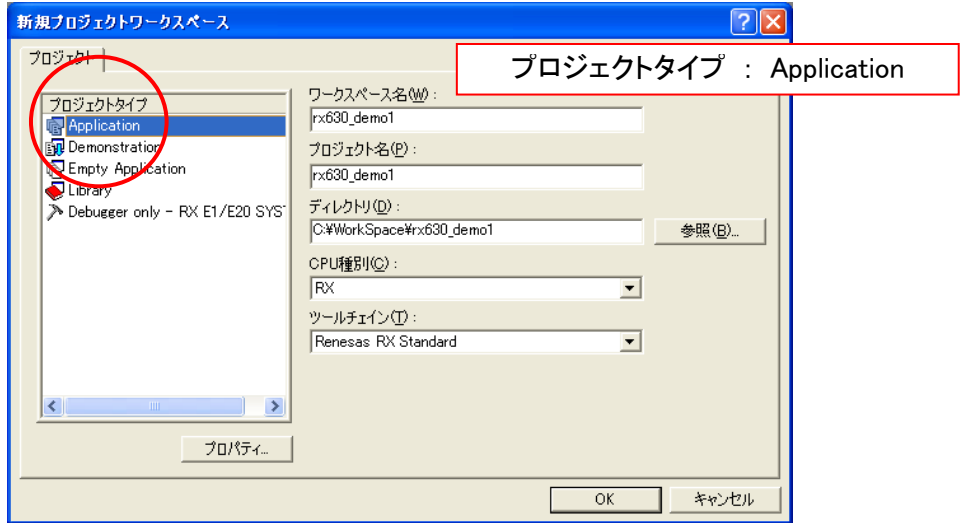
4. 生成された関数が下部のウィンドウに表示されます。
関数をダブルクリックするとソースファイルが開きます。

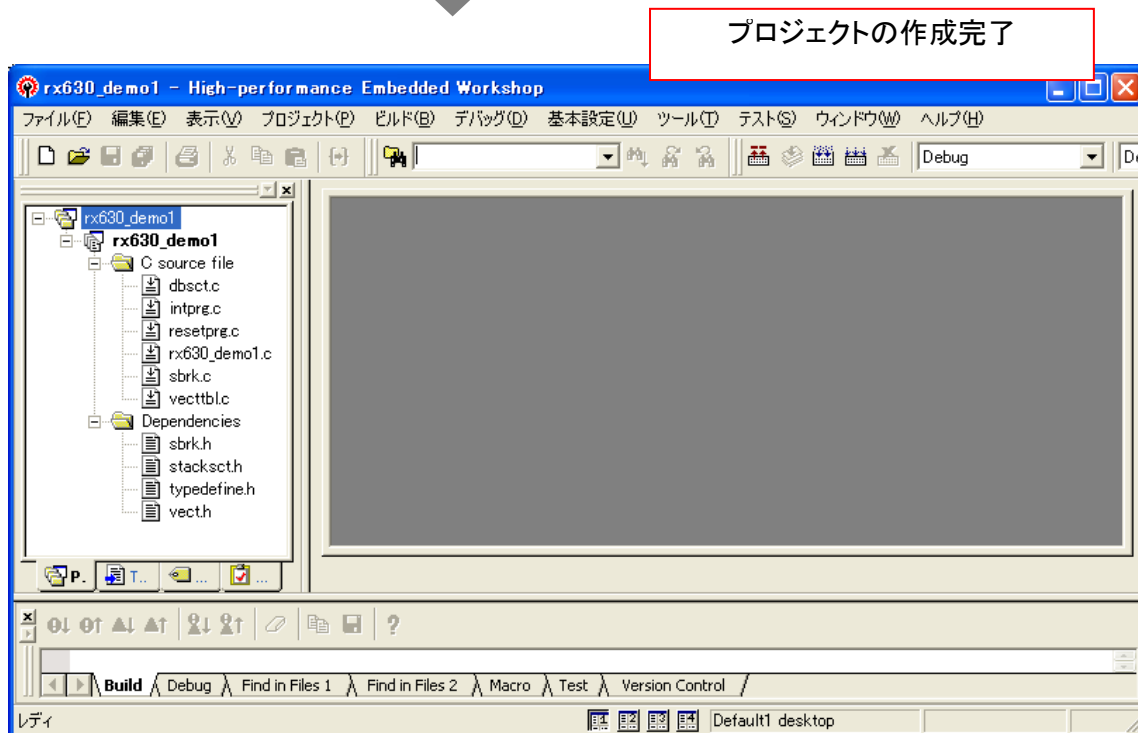


(10) High-performance Embedded Workshop プロジェクトの準備




High-performance Embedded Workshop を起動し、RX630 用の新規ワークスペースを作成します。

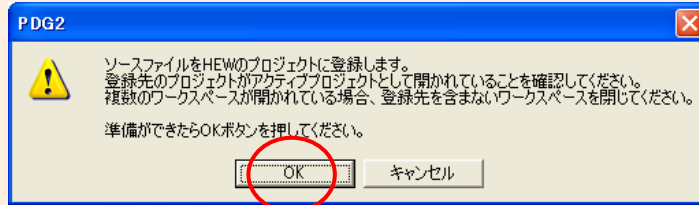




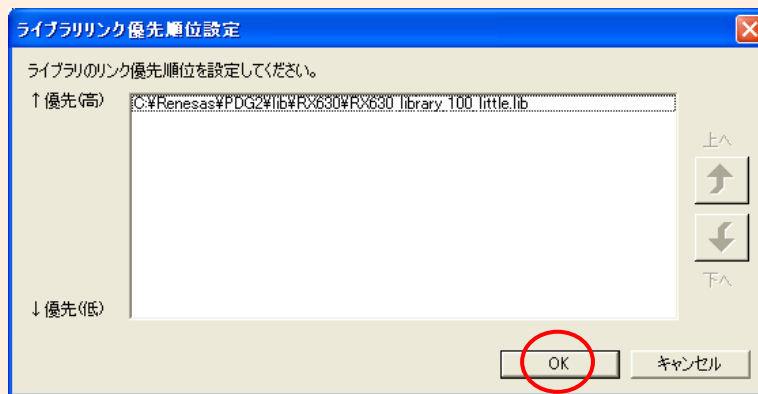
(11) Peripheral Driver Generator 生成ファイルの High-performance Embedded Workshop への登録

PDG

1. ファイルを High-performance Embedded Workshop に追加するには Peripheral Driver Generator のツールバー上の  をクリックします。
2. 確認のダイアログボックスで[OK]をクリックしてください。

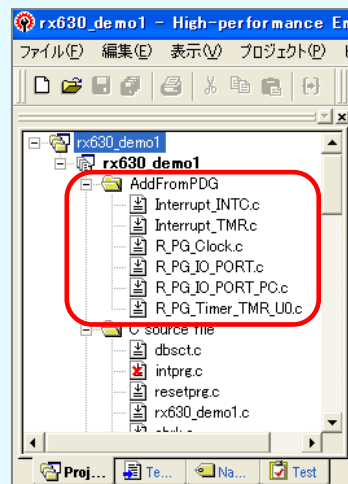


3. Renesas Peripheral Driver Library とのリンク設定のためのダイアログが開きます。複数の lib ファイルとリンクする場合、このダイアログ上でリンク順を設定できます。



HEW

4. High-performance Embedded Workshop のプロジェクトにファイルが追加されます。追加されたファイルは AddFromPDG フォルダに格納されます。



ソースファイルはHEW Target Server経由で追加されます。追加を実行する前にHEW Target Serverが設定されていることを確認してください。詳細についてはPeripheral Driver Generatorのユーザーズマニュアルを参照してください。

(12) プログラムの作成

HEW

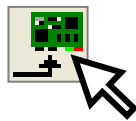
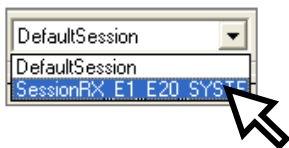
High-performance Embedded Workshop 上で main 関数の部分を変更し、以下のプログラムを作成してください。

```
//Include "R_PG_<プロジェクト名>.h"  
#include "R_PG_rx630_demo1.h"  
void main(void)  
{  
    //存在しないポートの設定  
    R_PG_IO_PORT_SetPortNotAvailable();  
  
    //クロックの設定(発振安定時間ウェイト)  
    R_PG_Clock_WaitSet(0.01);  
  
    //ポートPC2の設定  
    R_PG_IO_PORT_Write_PC2(1);  
    R_PG_IO_PORT_Set_PC();  
  
    //TMRユニット0を設定しカウントを開始  
    R_PG_Timer_Start_TMR_U0();  
  
    while(1);  
}  
  
//コンペアマッチA割り込みの通知関数  
void Tmr0CmAIntFunc(void)  
{  
    //LED点灯  
    R_PG_IO_PORT_Write_PC2(0);  
}  
  
//コンペアマッチB割り込みの通知関数  
void Tmr0CmBIntFunc(void)  
{  
    //LED消灯  
    R_PG_IO_PORT_Write_PC2(1);  
}
```

(13) エミュレータの接続、プログラムのビルド、実行

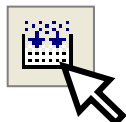
HEW

1. エミュレータに接続してください。



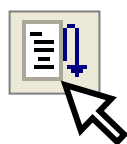
エミュレータへの接続ボタン

2. Renesas Peripheral Driver Libraryのライブラリとインクルードディレクトリはソースの登録時に設定されているため、[ビルド]ボタンをクリックするだけでビルドすることができます。

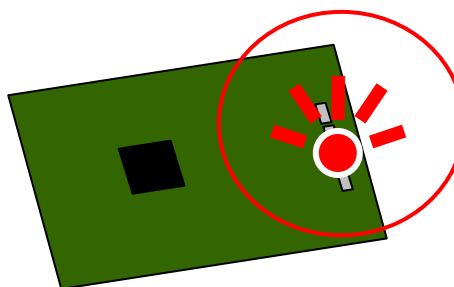


ビルドボタン

3. プログラムをダウンロードしてください。
4. プログラムを実行し、RSKボード上のLEDを確認してください。



リセット実行ボタン

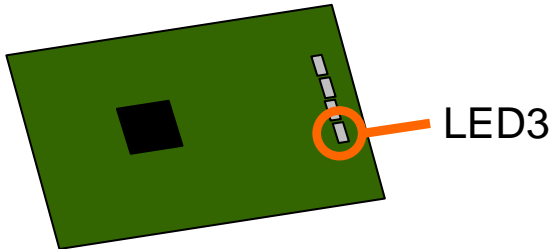


4.1.2 マルチファンクションタイマパルスユニット 2 (MTU2a)のPWM波でLEDを点滅

RX630 RSK ボードでは P17 端子に LED3 が接続されています。P17 はマルチファンクションタイマパルスユニット 2 (MTU2a) の PWM 波形出力端子 (MTIOC3A) としても使用することができます。このチュートリアルではマルチファンクションタイマパルスユニット 2 (MTU2a) を PWM モード 1 で動作させ、その出力パルスで LED を点滅させます。



使用する RSK ボード上に P17 (MTIOC3A) の有効/無効を切り替えるスイッチがある場合は有効にしてください。

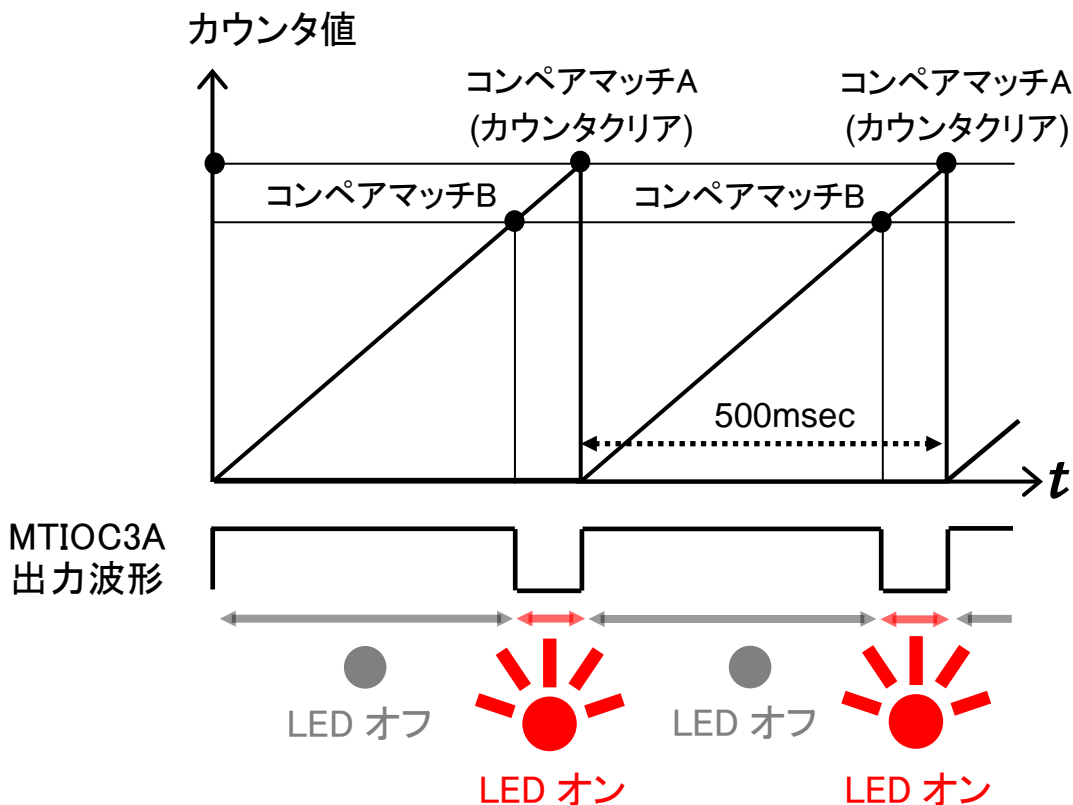
LED3はP17から0出力で点灯、1出力で消灯します



MTU2aのチャンネル3(MTU3)をPWMモード1で動作させます。PWMモード1は、コンペアマッチAおよびBでMTIOC3Aの出力レベルを制御するモードです。

設定するタイマの動作

- ・コンペアマッチBで0出力 → LED点灯 
- ・コンペアマッチAで1出力 → LED消灯 
- ・コンペアマッチAでカウンタクリア (カウンタクリア周期は500msec)



(1) Peripheral Driver Generator プロジェクトの作成

PDG

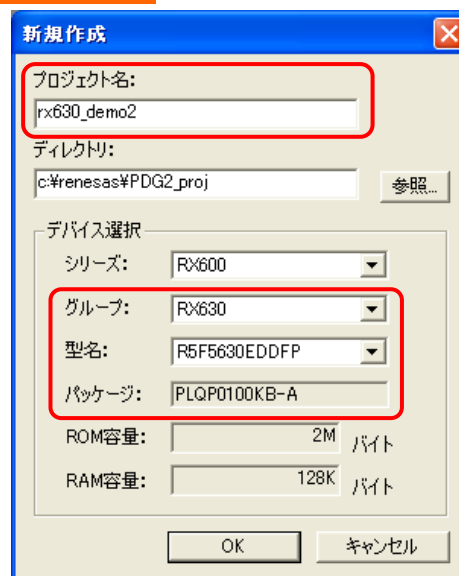
プロジェクト名に“rx630_demo2”を指定し、Peripheral Driver Generator の新規プロジェクトを作成してください。(プロジェクト作成方法の詳細については「4.1.1 (1) Peripheral Driver Generator プロジェクトの作成」を参照してください。)

CPU 種別は以下の通り設定してください。但し使用する RSK ボードに他の型名のチップが搭載されている場合は、ボードに合わせて設定してください。

シリーズ : RX600



グループ : RX630

型名 : R5F5630EDDFP



(2) クロックの設定

PDG

1. プロジェクトを作成するとクロック設定ウィンドウが開きます。設定画面上の  や  などのアイコンについては、「4.1.1 (2)初期状態」を参照してください。
2. クロックの設定については、「4.1.1 (3)クロックの設定」を参照してください。

(3) エンディアンの設定

PDG

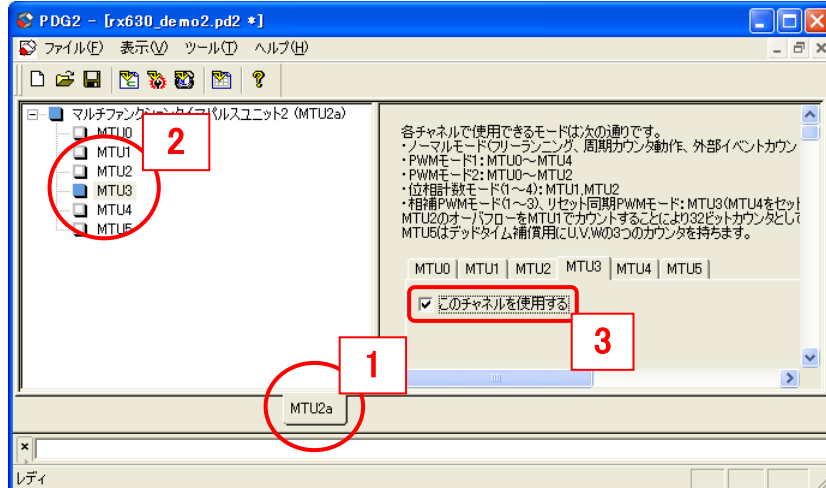
エンディアンの設定については、「3.3 エンディアンの設定」を参照してください。

(4) MTU2a の設定-1

PDG

MTU2a チャンネル 3(MTU3)を設定します。

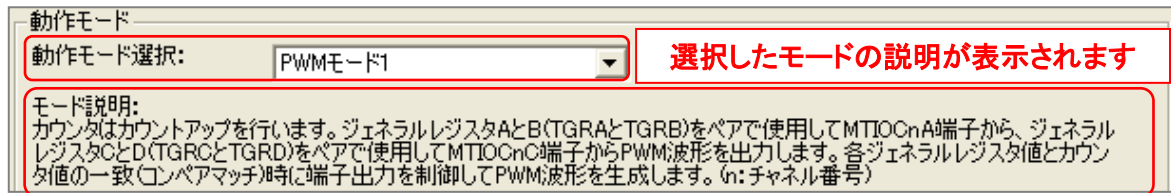
1. [MTU2a] タブを選択してください。
2. [MTU3] を選択してください。
3. [このチャンネルを使用する] をチェックしてください。



(5) MTU2a の設定-2

PDG

動作モードに[PWM モード 1]を指定してください。

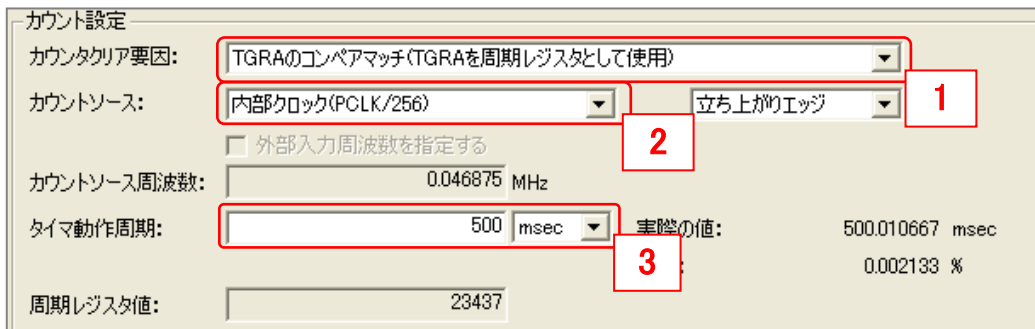


(6) MTU2a の設定-3

PDG

以下の通りカウンタの動作を設定してください。

1. カウンタクリア要因に[TGRAのコンペアマッチ] を選択してください。
2. カウントソースに[内部クロック(PCLK/256)] を選択してください。
3. タイマ動作周期に 500 msec を指定してください。



(7) MTU2a の設定-4

PDG

以下の通りジェネラルレジスタを設定してください。

1. カウント設定においてカウンタクリア要因にコンペアマッチAを指定したので、TGRAの値はカウンタソース周波数と入力したタイマ動作周期を元に算出されます。
2. TGRAのアウトプットコンペア動作に[MTIOcNA端子の初期出力1、コンペアマッチで1出力]を選択してください。
3. TGRBのレジスタ初期値に 20000 を設定してください。
4. TGRBのアウトプットコンペア動作に[MTIOcNA端子からコンペアマッチで0出力]を選択してください。
5. TGRCとTGRDをペアで使用すると、MTIOcNC端子からPWM出力することが可能です。ここでは使用しませんので、TGRDのアウトプットコンペア動作には[MTIOcNC端子出力無効]を選択してください。

ジェネラルレジスタ、端子入出力設定

TGRA

レジスタ機能: アウトプットコンペアレジスタ
カウンタ値との一致(コンペアマッチ)の要求、端子出力信号の制御を行います。

レジスタ初期値: 23437

インプットキャプチャ/
アウトプットコンペア動作: MTIOcNA端子の初期出力1、コンペアマッチで1出力

MTIOcNA端子のノイズフィルタを使用する

TGRB

レジスタ機能: アウトプットコンペアレジスタ
カウンタ値との一致(コンペアマッチ)の要求、端子出力信号の制御を行います。

レジスタ初期値: 20000

インプットキャプチャ/
アウトプットコンペア動作: MTIOcNA端子からコンペアマッチで0出力

MTIOcNB端子のノイズフィルタを使用する

TGRC

レジスタ機能: アウトプットコンペアレジスタ
カウンタ値との一致(コンペアマッチ)で割り込みの要求、端子出力信号の制御を行います。

レジスタ初期値: 0

インプットキャプチャ/
アウトプットコンペア動作: MTIOcNC端子出力無効

バッファ転送タイミング: コンペアマッチA発生時

MTIOcNC端子のノイズフィルタを使用する

TGRD

レジスタ機能: アウトプットコンペアレジスタ
カウンタ値との一致(コンペアマッチ)で割り込みの要求、端子出力信号の制御を行います。

レジスタ初期値: 0

インプットキャプチャ/
アウトプットコンペア動作: MTIOcNC端子出力無効

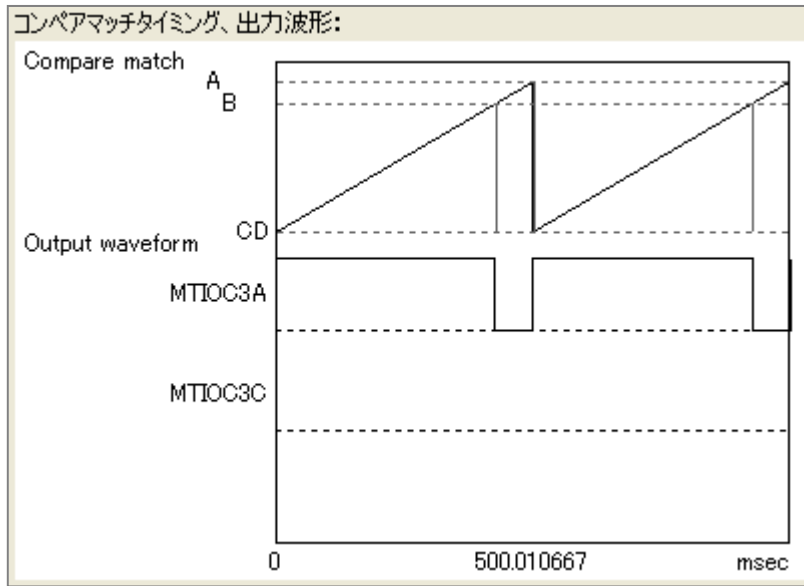
バッファ転送タイミング: コンペアマッチB発生時

MTIOcND端子のノイズフィルタを使用する

(8) MTU2a の設定-5

PDG

設定内容に応じて、コンペアマッチのタイミングと出力波形が図示されます。

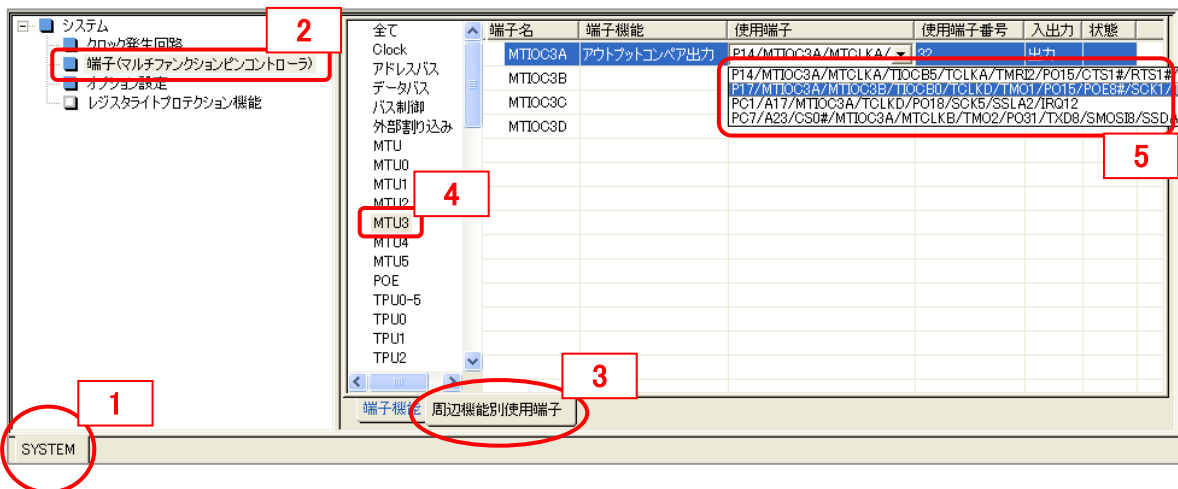


(9) 使用する端子の設定

PDG


MTIOC3A は使用する端子を選択することができます。以下の方法で使用する端子を選択してください。

1. SYSTEM タブを選択してください。
2. ツリー表示上で[端子(マルチファンクションピンコントローラ)]を選択してください。
3. [周辺機能別使用端子]タブを選択してください。
4. 周辺機能の一覧から MTU3 を選択してください。
5. MTIOC3A の行で[使用端子]カラムにマウスポインタを置くと、端子選択のドロップダウンボタンが表示されます。ドロップダウンリストから [P14/MTIOC3A/MTIOC3B/TIOC80/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#]を選択してください。



(10) ソースファイルの生成

PDG

ツールバー上の  をクリックしてソースファイルを生成してください。ソースファイル生成の詳細については「4.1.1 (9)ソースファイルの生成」を参照してください。


(11) High-performance Embedded Workshop プロジェクトの準備

HEW

High-performance Embedded Workshop を起動し、RX630 用のワークスペースを作成してください。作成方法については「4.1.1 (10) High-performance Embedded Workshop プロジェクトの準備」を参照してください。

PDG

(12) Peripheral Driver Generator 生成ファイルの High-performance Embedded Workshop への登録

ツールバー上の  をクリックして Peripheral Driver Generator が生成したソースファイルを High-performance Embedded Workshop のプロジェクトに登録してください。ソースファイル生成の詳細については「4.1.1 (11) Peripheral Driver Generator 生成ファイルの High-performance Embedded Workshop への登録」を参照してください。

(13) プログラムの作成

HEW

High-performance Embedded Workshop 上で main 関数の部分を変更し、以下のプログラムを作成してください。

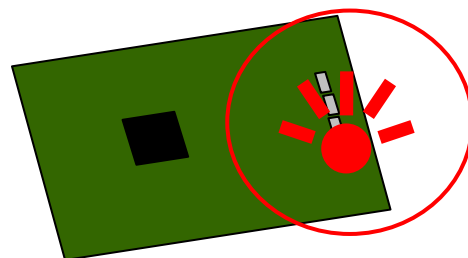
```
//Include "R_PG_<プロジェクト名>.h"  
#include "R_PG_rx630_demo2.h"  
void main(void)  
{  
    //存在しないポートの設定  
    R_PG_IO_PORT_SetPortNotAvailable();  
    //クロックの設定(発振安定時間ウェイト)  
    R_PG_Clock_WaitSet(0.01);  
    //MTU2aチャンネル3の設定  
    R_PG_Timer_Set_MTU_U0_C3();  
    //MTU2aチャンネル3のカウント開始  
    R_PG_Timer_StartCount_MTU_U0_C3();  
    while(1);  
}
```

(14) エミュレータの接続、プログラムのビルド、実行

HEW

作成したプログラムをビルドし、実行してください。LED が点滅します。

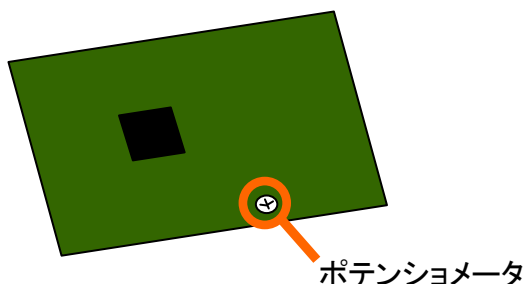
エミュレータの接続、プログラムのビルド、実行の方法については「4.1.1 (13) エミュレータの接続、プログラムのビルド、実行」を参照してください。



4.1.3 12ビットA/Dコンバータ (S12ADa) の連続スキャン

RX630 RSK ボードではポテンショメータが AN000 アナログ入力端子に接続されています。

このチュートリアルでは AN000 の A/D 変換を連続スキャンし、A/D 変換結果を High-performance Embedded Workshop 上でリアルタイムに確認します。



使用する RSK ボード上に AN000 の有効/無効を切り替えるスイッチがある場合は有効にしてください。

(1) Peripheral Driver Generator プロジェクトの作成

PDG

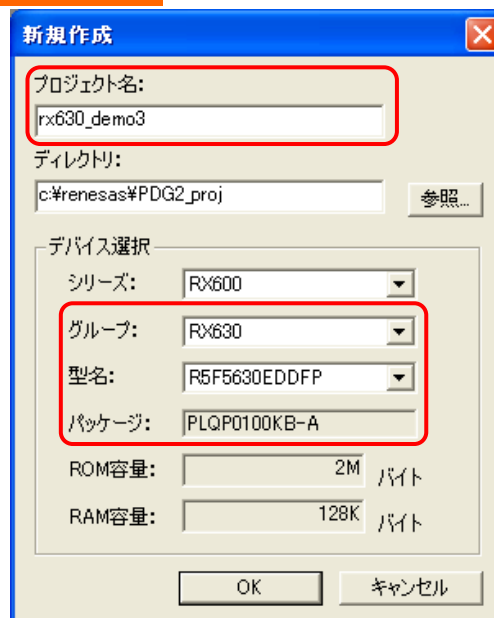
プロジェクト名に“rx630_demo3”を指定し、Peripheral Driver Generator の新規プロジェクトを作成してください。(プロジェクト作成方法の詳細については「4.1.1 (1) Peripheral Driver Generator プロジェクトの作成」を参照してください。)

CPU 種別は以下の通り設定してください。但し使用する RSK ボードに他の型名のチップが搭載されている場合は、ボードに合わせて設定してください。

シリーズ : RX600



グループ : RX630

型名 : R5F5630EDDFP



(2) クロックの設定

PDG

1. プロジェクトを作成するとクロック設定ウィンドウが開きます。設定画面上の  や  などのアイコンについては、「4.1.1 (2)初期状態」を参照してください。
2. クロックの設定については、「4.1.1 (3)クロックの設定」を参照してください。

(3) エンディアンの設定

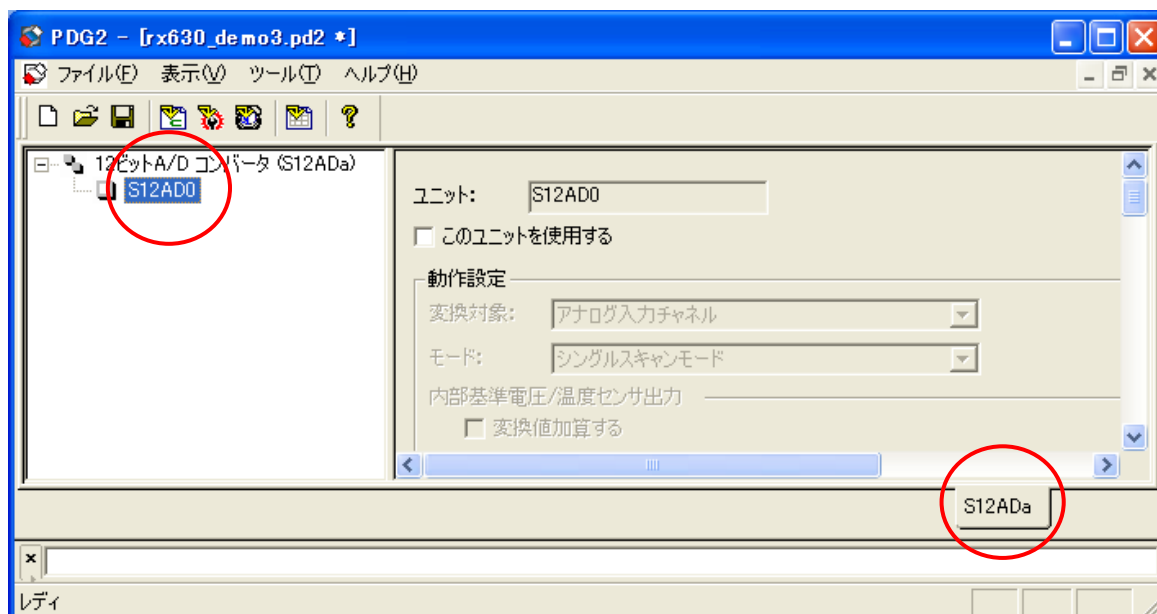
PDG

エンディアンの設定については、「3.3 エンディアンの設定」を参照してください。

(4) A/D 変換器の設定-1

PDG

S12ADa タブを選択し、ツリー表示上で S12AD0 を選択してください。



(5) A/D 変換器の設定-2

PDG

S12AD0 を以下の通り設定してください。

1. [このユニットを使用する]をチェック
2. 変換対象 : [アナログ入力チャンネル]
3. モード : [連続スキャンモード]
4. AN000 : [変換する]をチェック
5. 変換開始トリガ : [ソフトウェアトリガのみ]
6. データプレイスメント : 右詰め
7. データレジスタ自動クリア : 自動クリアしない

ユニット: S12AD0

このユニットを使用する

動作設定

変換対象: アナログ入力チャンネル

モード: 連続スキャンモード

内部基準電圧/温度センサ出力

変換値加算する

アナログ入力チャンネル

	変換する	変換値加算する
AN000	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN001	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN002	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN003	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN004	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN005	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN006	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN007	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN008	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN009	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN010	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN011	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN012	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN013	<input checked="" type="checkbox"/>	<input type="checkbox"/>
AN014	<input type="checkbox"/>	<input type="checkbox"/>
AN015	<input type="checkbox"/>	<input type="checkbox"/>
AN016	<input type="checkbox"/>	<input type="checkbox"/>
AN017	<input type="checkbox"/>	<input type="checkbox"/>
AN018	<input type="checkbox"/>	<input type="checkbox"/>
AN019	<input type="checkbox"/>	<input type="checkbox"/>
AN020	<input type="checkbox"/>	<input type="checkbox"/>

変換開始トリガ: ソフトウェアトリガのみ

変換値加算回数: 2回変換 (1回加算)

データプレイスメント: 右詰め

データレジスタ自動クリア: 自動クリアしない

(6) A/D 変換器の設定-3

PDG

S12AD0 を以下の通り設定してください。

8. [A/D変換終了割り込み(S12ADI0)を使用する]をチェック

割り込み

A/D変換終了割り込み(S12ADI0)を使用する

割り込み要求先: CPUへ要求

CPUへの割り込み優先レベル: 15

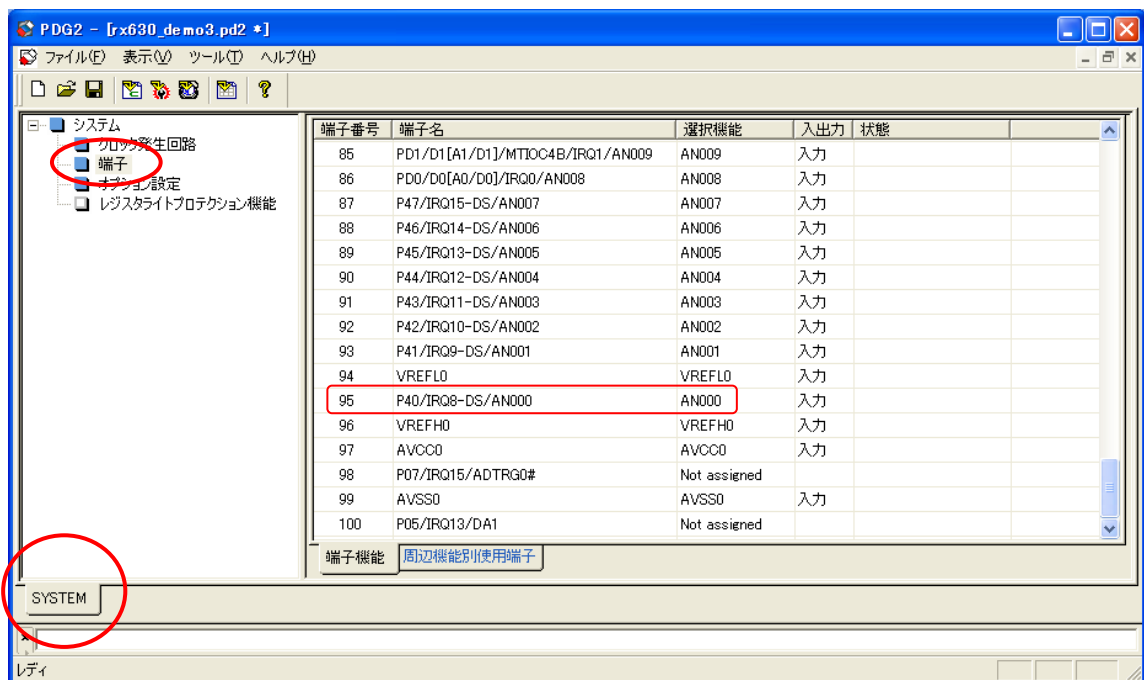
割り込み通知関数名: S12ad0IntFunc

(7) 端子使用状況の確認

PDG

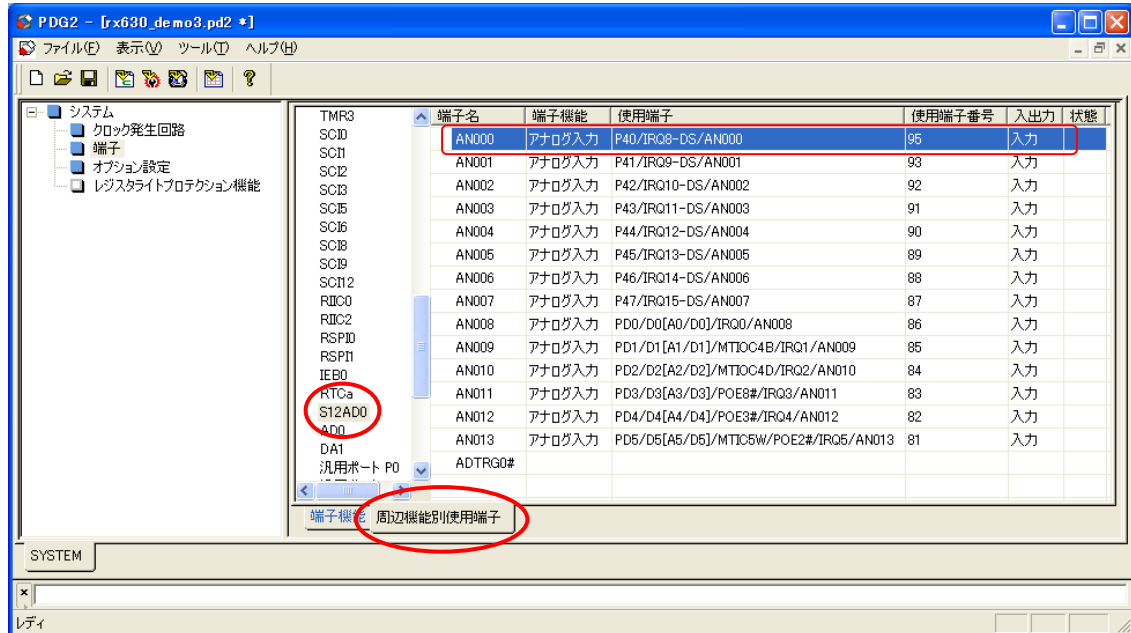
・端子機能ウィンドウで端子の使用状況を確認することができます。

1. S12ADaを設定後、[SYSTEM]タブを選択し、ツリー表示上で[端子]を選択してください。
2. [端子機能]ウィンドウ上で 95 ピンが AN000 として使用されていることを確認してください。




- ・周辺機能ごとの端子の使用状況は周辺機能別使用端子ウィンドウで確認することができます。

[周辺機能別使用端子]タブをクリックし、周辺機能の一覧からS12AD0を選択してAN000端子の使用状況を確認してください。



(8) ソースファイルの生成

PDG

ツールバー上の  をクリックしてソースファイルを生成してください。ソースファイル生成の詳細については「4.1.1 (9)ソースファイルの生成」を参照してください。


(9) High-performance Embedded Workshop プロジェクトの準備

HEW

High-performance Embedded Workshop を起動し、RX630 用のワークスペースを作成してください。作成方法については「4.1.1 (10) High-performance Embedded Workshop プロジェクトの準備」を参照してください。

PDG

(10) Peripheral Driver Generator 生成ファイルの High-performance Embedded Workshop への登録

ツールバー上の  をクリックして Peripheral Driver Generator が生成したソースファイルを High-performance Embedded Workshop のプロジェクトに登録してください。ソースファイル生成の詳細については「4.1.1 (11) Peripheral Driver Generator 生成ファイルの High-performance Embedded Workshop への登録」を参照してください。

(11) プログラムの作成

HEW

High-performance Embedded Workshop 上で main 関数の部分を変更し、以下のプログラムを作成してください。

```
//Include "R_PG_<プロジェクト名>.h"  
#include "R_PG_rx630_demo3.h"  
void main(void)  
{  
    //存在しないポートの設定  
    R_PG_IO_PORT_SetPortNotAvailable();  
  
    //クロックの設定(発振安定時間ウェイト)  
    R_PG_Clock_WaitSet(0.01);  
  
    //A/D変換器の設定  
    R_PG_ADC_12_Set_S12AD0();  
  
    //A/D変換器の開始(ソフトウェアトリガ)  
    R_PG_ADC_12_StartConversionSW_S12AD0();  
  
    while(1);  
}  
  
//変換結果格納先変数  
uint16_t result;  
  
//A/D変換終了割り込み通知関数  
void S12ad0IntFunc(void)  
{  
    //A/D変換結果の取得  
    R_PG_ADC_12_GetResult_S12AD0(&result);  
}
```

(12) エミュレータの接続、プログラムのビルド、ダウンロード

HEW

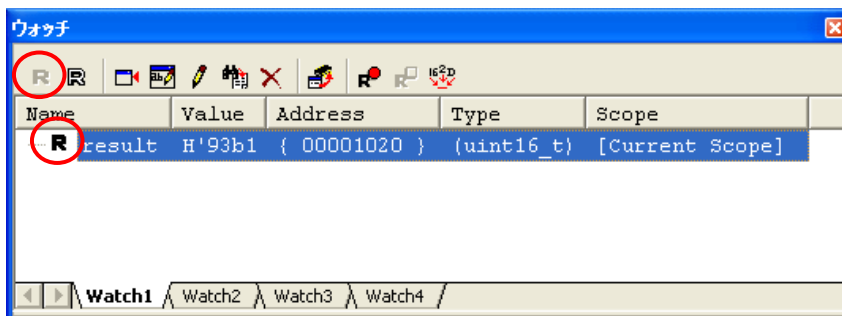
作成したプログラムをビルドし、ダウンロードしてください。

エミュレータの接続、プログラムのビルド方法については「4.1.1 (13) エミュレータの接続、プログラムのビルド、実行」を参照してください。

(13) A/D 変換結果格納変数のウォッチウインドウ登録

HEW

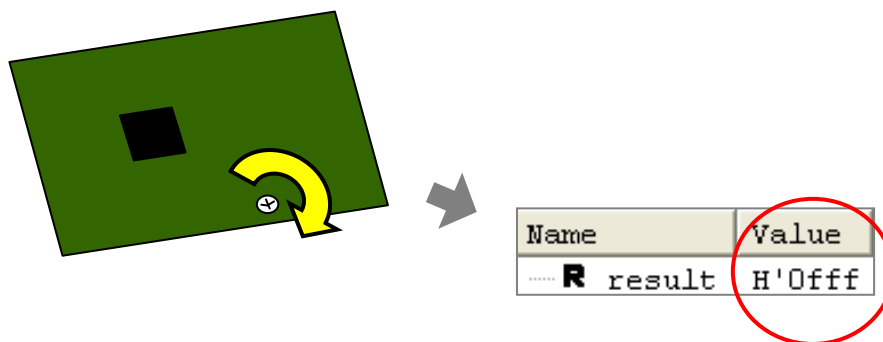
High-performance Embedded Workshop のウォッチウインドウを開き、変数 “result” を登録してください。“result” をリアルタイム更新に設定すると、実行中に値の変化を確認することができます。



(14) プログラムの実行と A/D 変換結果の確認

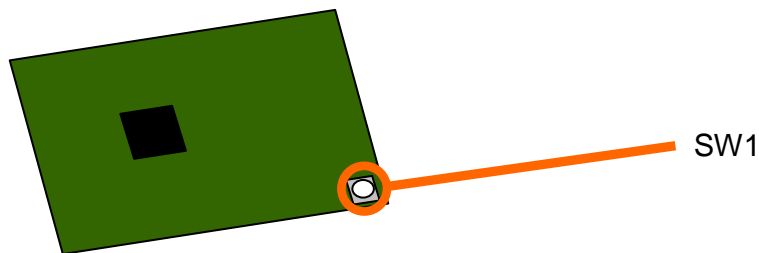
HEW

プログラムを実行し、実行中ポテンショメータを回してアナログ入力電圧を変動させてください。ウォッチウインドウ上の “result” の値が変化します。



4.1.4 ICUbによるDTCa転送のトリガ

RX630 RSK ボードではスイッチ 1 (SW1) が IRQ2 外部割込み入力端子に接続されています。このチュートリアルでは IRQ2 をトリガとした DTCa 転送を行います。



使用する RSK ボード上に IRQ2 の有効/無効を切り替えるスイッチがある場合は有効にしてください。

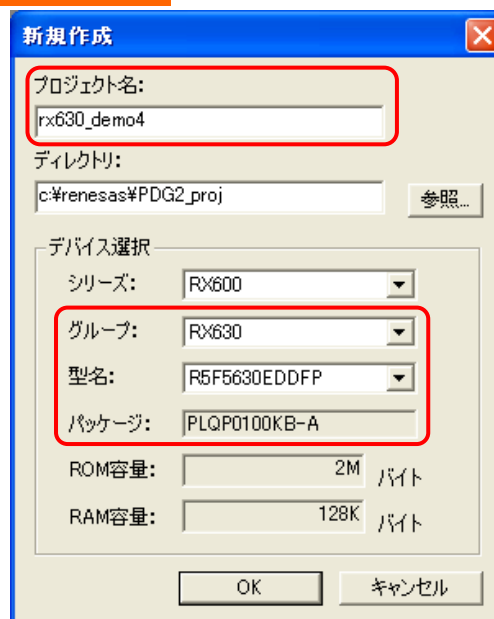
(1) Peripheral Driver Generator プロジェクトの作成

プロジェクト名に“rx630_demo4”を指定し、Peripheral Driver Generator の新規プロジェクトを作成してください。(プロジェクト作成方法の詳細については「4.1.1 (1) Peripheral Driver Generator プロジェクトの作成」を参照してください。)

CPU 種別は以下の通り設定してください。但し使用する RSK ボードに他の型名のチップが搭載されている場合は、ボードに合わせて設定してください。



シリーズ : RX600
グループ : RX630
型名 : R5F5630EDDFP

PDG



(2) クロックの設定

PDG

1. プロジェクトを作成するとクロック設定ウィンドウが開きます。設定画面上の  や  などのアイコンについては、「4.1.1 (2)初期状態」を参照してください。
2. クロックの設定については、「4.1.1 (3)クロックの設定」を参照してください。

(3) エンディアンの設定

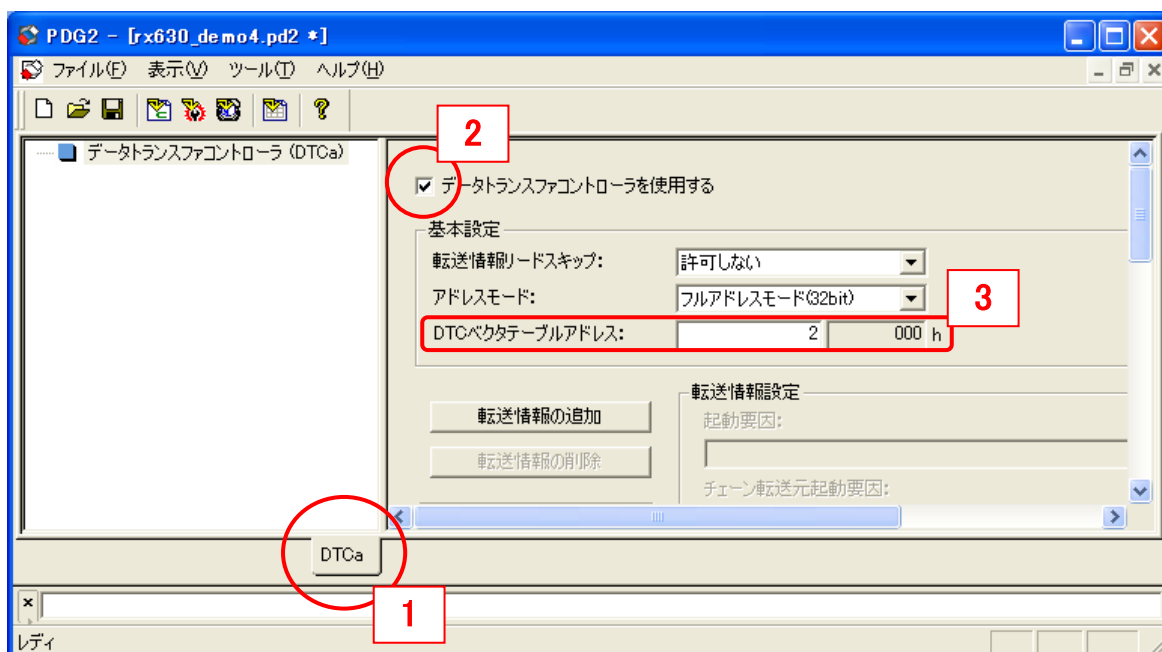
PDG

エンディアンの設定については、「3.3 エンディアンの設定」を参照してください。

(4) DTCa の設定-1

PDG

1. DTCa タブを選択し、DTCa の設定ウィンドウを開いてください。
2. [データ転送ファコントローラを使用する]をチェックしてください。
3. DTC ベクタテーブルアドレスは 2000h に配置します。2 と入力してください。



(5) DTCa の設定-2

PDG

1. [転送情報の追加]ボタンをクリックすると、転送情報が追加されます。
2. 起動要因に[IRQ2 (外部端子割り込み)]を指定してください。
3. 転送情報保存先アドレスに 2400 を指定してください。
4. 転送モードに[ノーマル転送モード]を指定してください。
5. 転送データバイトサイズに 1 を指定してください。
6. 転送回数に 10 を指定してください。
7. 転送元アドレスに 2410 を指定してください。
8. 転送元アドレス更新モードに[インクリメント]を指定してください。
9. 転送先アドレスに 2420 を指定してください。
10. 転送先アドレス更新モードに[インクリメント]を指定してください。

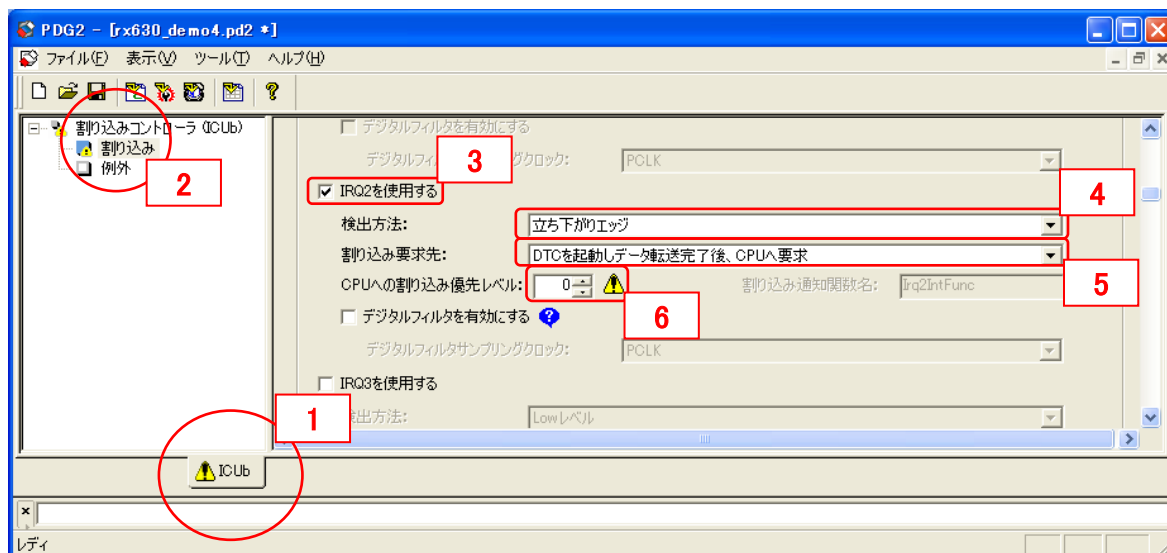
The screenshot shows the '送信情報設定' (Transmission Information Setting) dialog box. On the left, there are two buttons: '転送情報の追加' (Add Transmission Information) and '転送情報の削除' (Delete Transmission Information). Below them is a list of transmission information entries, with one entry 'IRQ2' selected and its details shown in a sub-dialog. The sub-dialog has the following fields:

- 起動要因 (Start Cause): IRQ2 (外部端子割り込み) [2]
- チェーン転送元起動要因 (Chain Transfer Start Cause): [Empty]
- チェーン転送番号 (Chain Transfer Number): [Empty]
- 転送情報保存先アドレス (Transfer Information Storage Address): 2400 h [3]
- 転送モード (Transfer Mode): ノーマル転送モード [4]
- リピートエリア/ブロックエリア (Repeat Area/Block Area): 転送元 [5]
- 転送データバイトサイズ (Transfer Data Byte Size): 1 byte(s) [5]
- 1ブロックのデータ数 (Data Count per Block): [Empty]
- ブロックサイズ (Block Size): 1 [6]
- 転送回数 (Transfer Count): 10 [6]
- 総転送データサイズ (Total Transfer Data Size): 10 byte(s) [7]
- 転送元アドレス (Transfer Source Address): 2410 h [7]
- 転送元アドレス更新モード (Transfer Source Address Update Mode): インクリメント [8]
- 転送先アドレス (Transfer Destination Address): 2420 h [9]
- 転送先アドレス更新モード (Transfer Destination Address Update Mode): インクリメント [10]

(6) ICuB の設定


PDG

1. ICuB タブを選択してください。
2. ツリー表示上で[割り込み]を選択してください。
3. [IRQ2 を使用する]をチェックしてください。
4. 検出方法に[立ち下がりエッジ]を指定してください。
5. 割り込み要求先に[DTC を起動しデータ転送完了後、CPU へ要求]を指定してください。
6. IRQ の CPU 割り込みは使用しません。割り込み優先レベルに 0 を指定してください。



(7) ソースファイルの生成

PDG

ツールバー上の  をクリックしてソースファイルを生成してください。ソースファイル生成の詳細については「4.1.1 (9)ソースファイルの生成」を参照してください。


(8) High-performance Embedded Workshop プロジェクトの準備

HEW

High-performance Embedded Workshop を起動し、RX630 用のワークスペースを作成してください。作成方法については「4.1.1 (10) High-performance Embedded Workshop プロジェクトの準備」を参照してください。

PDG

(9) Peripheral Driver Generator 生成ファイルの High-performance Embedded Workshop への登録

ツールバー上の  をクリックして Peripheral Driver Generator が生成したソースファイルを High-performance Embedded Workshop のプロジェクトに登録してください。ソースファイル生成の詳細については「4.1.1 (11) Peripheral Driver Generator 生成ファイルの High-performance Embedded Workshop への登録」を参照してください。

(10) プログラムの作成

HEW

High-performance Embedded Workshop 上で main 関数の部分を変更し、以下のプログラムを作成してください。

```
//Include "R_PG_<プロジェクト名>.h"
#include "R_PG_rx630_demo4.h"

//DTCベクタテーブル
#pragma address dtc_vector_table = 0x00002000
uint32_t dtc_vector_table [256];

//DTC転送情報保存先 (IRQ2)
#pragma address dtc_transfer_data_IRQ2 = 0x00002400
uint32_t dtc_transfer_data_IRQ2 [4];

//転送元
#pragma address dtc_src_data = 0x00002410
uint8_t dtc_src_data [10] = "ABCDEFGH IJ";

//転送先
#pragma address dtc_dest_data = 0x00002420
uint8_t dtc_dest_data [10];

void main(void)
{
    //転送先初期化
    int i;
    for (i=0; i<10; i++ ) {
        dtc_dest_data[i] = 0;
    }

    //存在しないポートの設定
    R_PG_IO_PORT_SetPortNotAvailable();

    R_PG_Clock_WaitSet(0.01); //クロックの設定(発振安定時間ウェイト)

    //DTCの設定(ベクタテーブルアドレスなど)
    R_PG_DTC_Set();

    //DTCの設定(IRQ2をトリガとする転送の設定)
    R_PG_DTC_Set_IRQ2();

    R_PG_ExtInterrupt_Set_IRQ2(); //IRQ2の設定

    R_PG_DTC_Activate(); //DTC転送開始
    while(1);
}
```

(11) エミュレータの接続、プログラムのビルド、ダウンロード

HEW

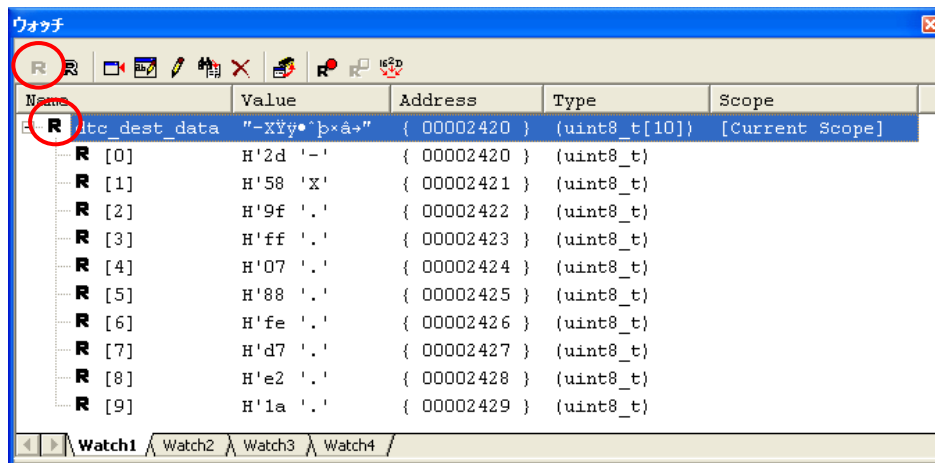
作成したプログラムをビルドし、ダウンロードしてください。

エミュレータの接続、プログラムのビルド方法については「4.1.1 (13) エミュレータの接続、プログラムのビルド、実行」を参照してください。

(12) 転送先変数のウォッチウインドウ登録

HEW

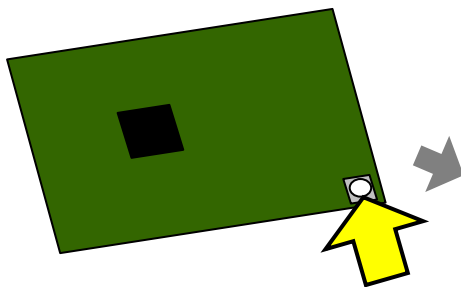
High-performance Embedded Workshop のウォッチウインドウを開き、転送先変数 “dtc_dest_data” を登録してください。“dtc_dest_data”を展開しリアルタイム更新に設定すると、実行中に値の変化を確認することができます。



(13) プログラムの実行と転送結果の確認

HEW

プログラムを実行し、実行中 SW1 を押して IRQ2 割り込みを発生させてください。ボタンを押すたびにデータが転送されます。



Name	Value
R dtc_dest_data	"-Xÿÿ•`p×â→"
R [0]	H'41 'A'
R [1]	H'00 '.'
R [2]	H'00 '.'
R [3]	H'00 '.'
R [4]	H'00 '.'
R [5]	H'00 '.'
R [6]	H'00 '.'
R [7]	H'00 '.'
R [8]	H'00 '.'
R [9]	H'00 '.'

4.2 CubeSuite+を使用した場合

Peripheral Driver Generator と CubeSuite+ を使用して RX630 用 Renesas Starter Kit のボードを動作させる以下のチュートリアルプログラムの作成方法を示しながら、Peripheral Driver Generator の使用手順を紹介します。

- コンペアマッチタイマ(CMT)の割り込みで LED を点滅

説明の中にある以下の表示はそれぞれ Peripheral Driver Generator、CubeSuite+ 上での操作をあらわします。

PDG

: Peripheral Driver Generator 上の操作をあらわします

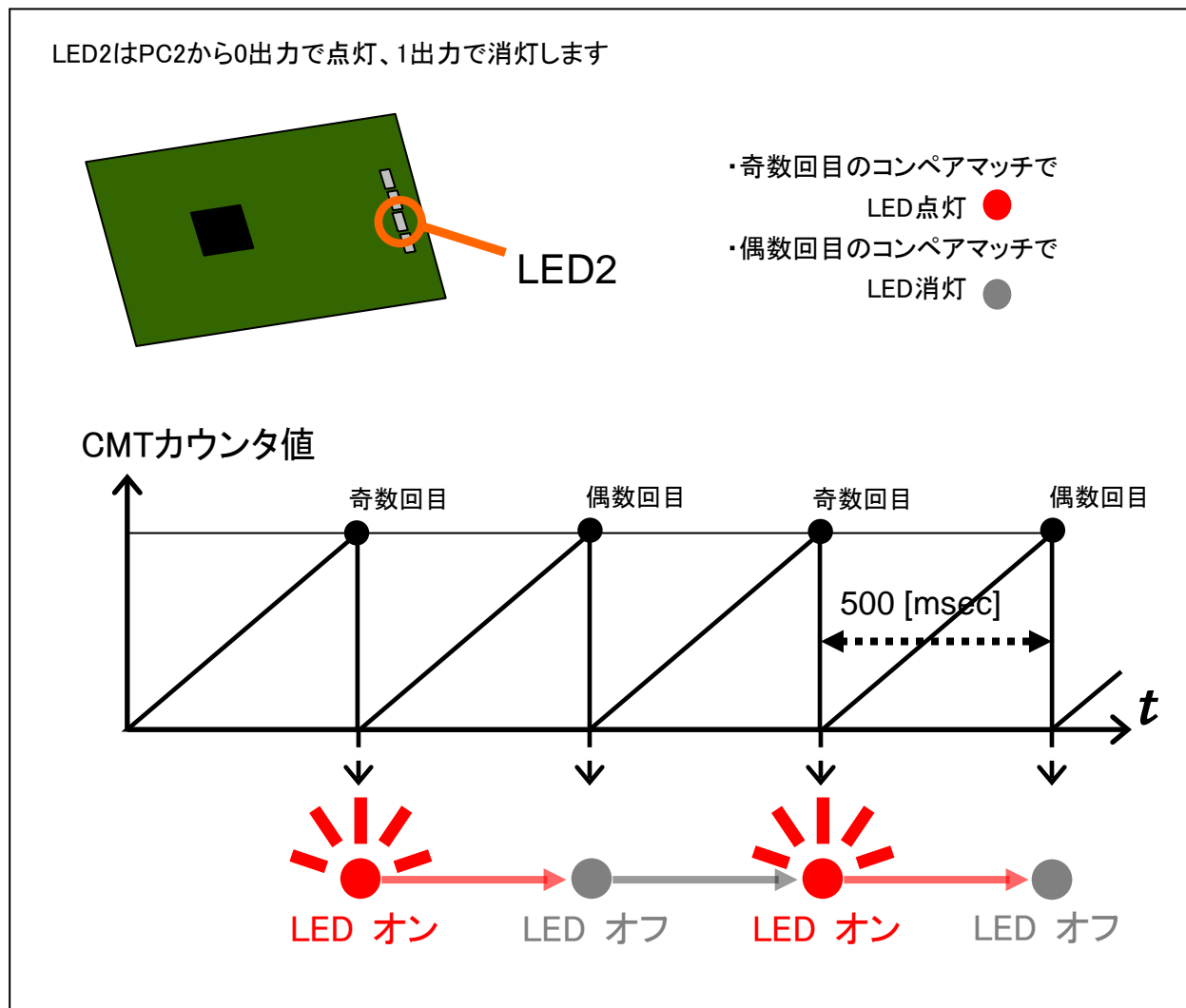
CubeSuite+

: CubeSuite+ 上の操作をあらわします

4.2.1 コンペアマッチタイマ(CMT)の割り込みでLEDを点滅

RSK ボード上の LED2 は PC2 に接続されています。このチュートリアルではコンペアマッチタイマ(CMT)と I/O ポートを設定し、LED を次のように点滅させます。

使用する RSK ボード上に PC2 の有効/無効を切り替えるスイッチがある場合は有効にしてください。



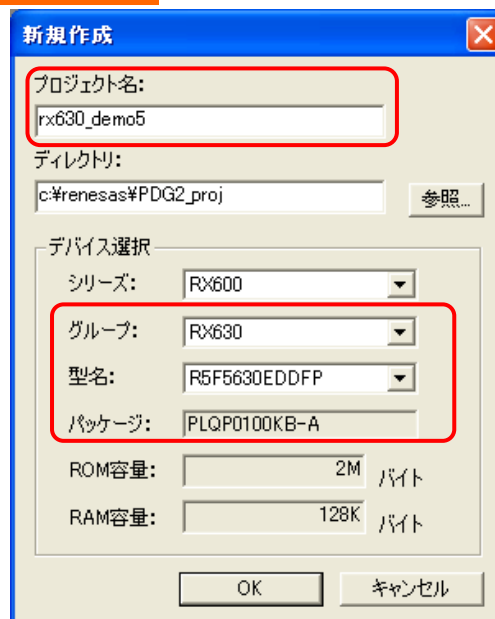
(1) Peripheral Driver Generator プロジェクトの作成

PDG

プロジェクト名に“rx630_demo5”を指定し、Peripheral Driver Generator の新規プロジェクトを作成してください。(プロジェクト作成方法の詳細については「4.1.1 (1) Peripheral Driver Generator プロジェクトの作成」を参照してください。)



CPU 種別は以下の通り設定してください。但し使用する RSK ボードに他の型名のチップが搭載されている場合は、ボードに合わせて設定してください。

シリーズ : RX600
グループ : RX630
型名 : R5F5630EDDFP



(2) クロックの設定

PDG

1. プロジェクトを作成するとクロック設定ウィンドウが開きます。設定画面上の  や  などのアイコンについては、「4.1.1 (2)初期状態」を参照してください。
2. クロックの設定については、「4.1.1 (3)クロックの設定」を参照してください。

(3) エンディアンの設定

PDG

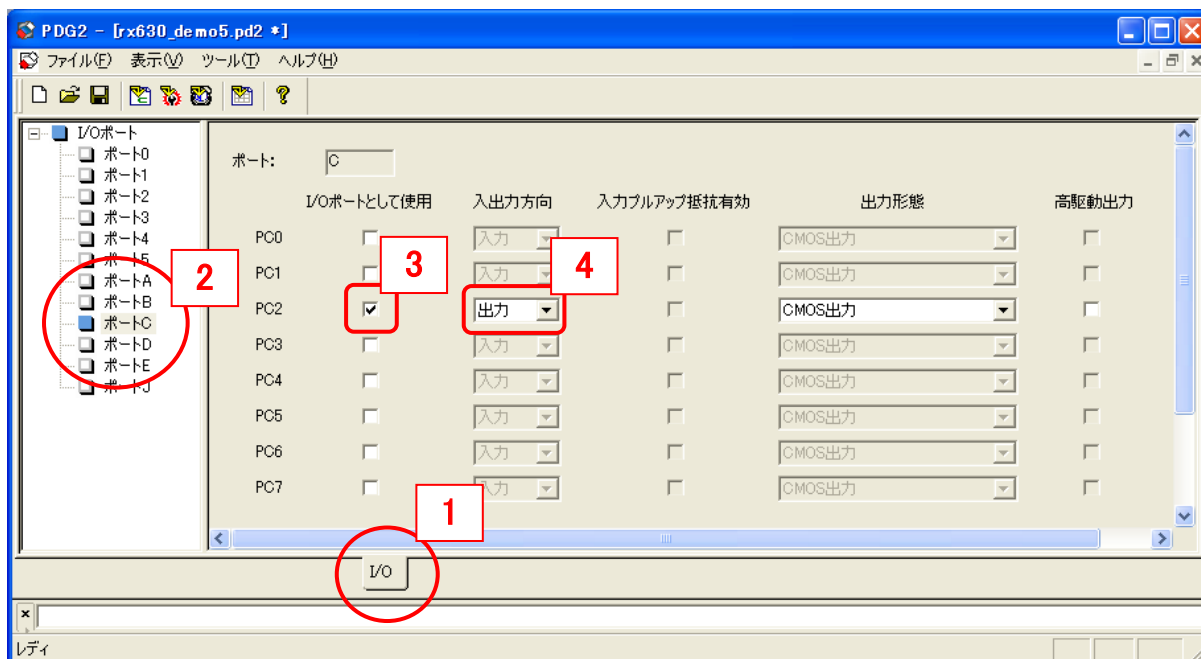
エンディアンの設定については、「3.3 エンディアンの設定」を参照してください。

(4) I/O ポートの設定

PDG

LED2 が接続されている PC2 を出力ポートに設定します。

1. [I/O] タブを選択してください
2. [ポートC] を選択してください
3. [PC2] をチェックしてください
4. [出力] を選択してください

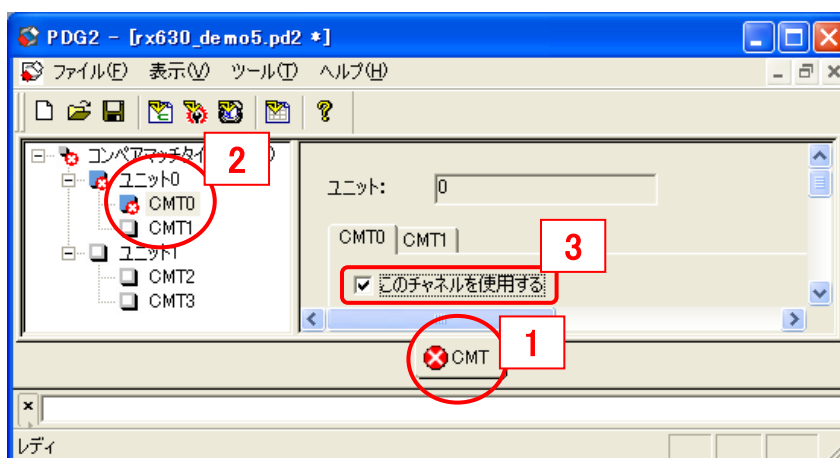


(5) CMT の設定-1

PDG

このチュートリアルでは CMT (コンペアマッチタイマ) のユニット 0 の CMT0 を使用します。

1. [CMT] タブを選択してください。
2. [CMT0] を選択してください。
3. [このチャネルを使用する] を選択してください。



(6) CMT の設定-2

PDG

CMT の他の項目を以下の通り設定してください。

- ・カウントソース: 内部クロック(PCLK/512)
- ・割り込み周期: 500 msec

カウント設定			
カウントソース:	内部クロック(PCLK/512)		
カウントソース周波数:	0.023438 MHz		
割り込み周期:	500 msec	実際の値:	500.010667 msec
		誤差:	0.002133 %
コンペアマッチ値 (CMCOR値):	11718	コンペアマッチ値は自動計算されます。	

(7) CMT の設定-3

PDG


割り込み通知関数を設定します。
この関数は割り込みが発生すると呼ばれます。

- ・[コンペアマッチ割り込み(CMIn)を使用する] をチェック
- ・割り込み通知関数名に Cmt0IntFunc を指定

割り込み	
<input checked="" type="checkbox"/>	コンペアマッチ割り込み(CMIn)を使用する
割り込み要求先:	CPUへ要求
CPUへの割り込み優先レベル:	15
割り込み通知関数名:	Cmt0IntFunc

(8) ソースファイルの生成

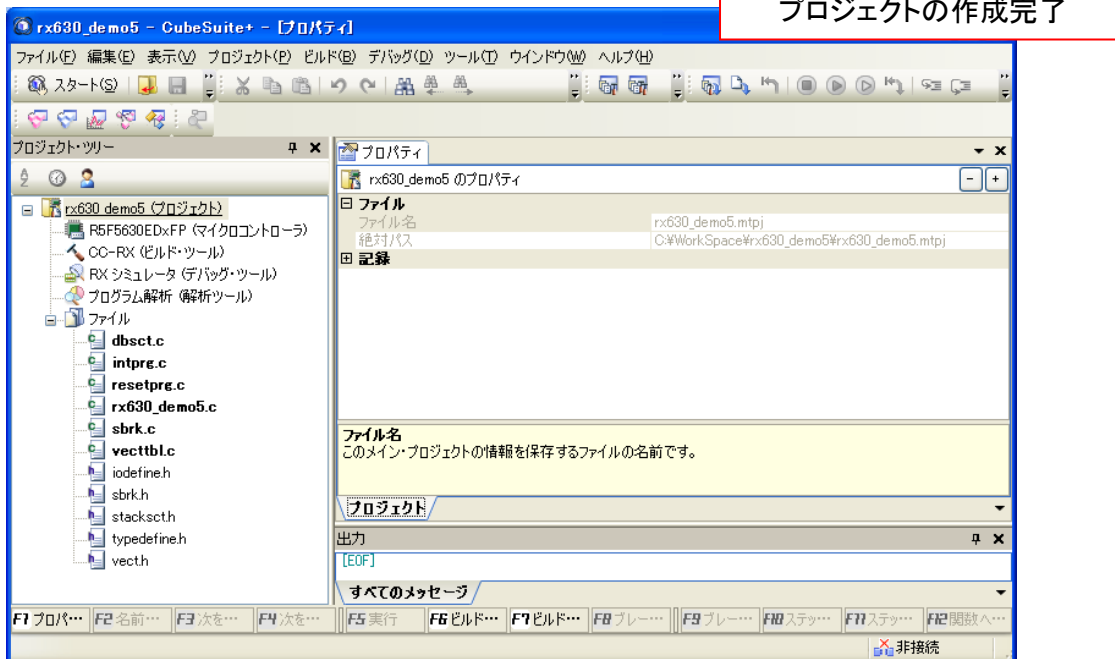
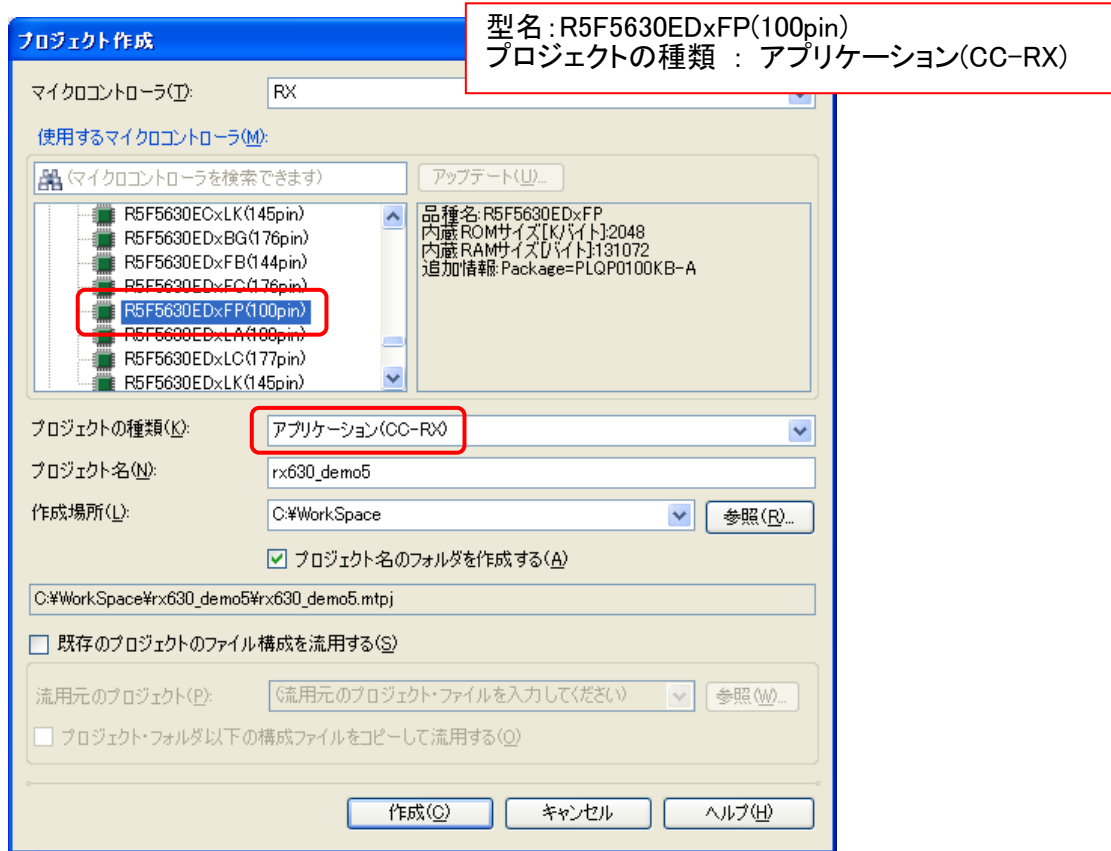
PDG

ツールバー上の  をクリックしてソースファイルを生成してください。ソースファイル生成の詳細については「4.1.1 (9)ソースファイルの生成」を参照してください。

(9) CubeSuite+プロジェクトの準備


CubeSuite+

CubeSuite+を起動し、RX630 用の新規ワークスペースを作成します。



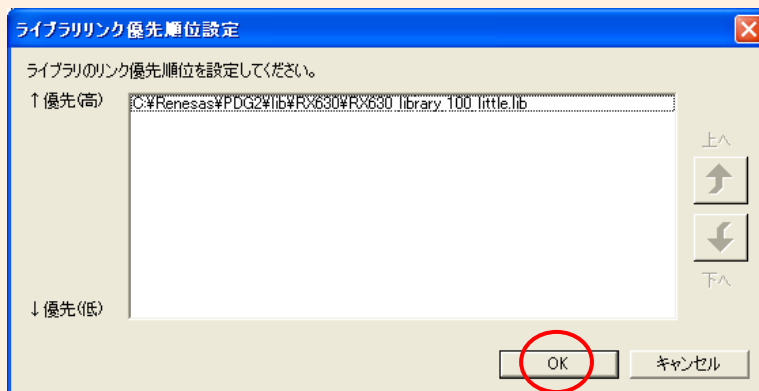
(10) Peripheral Driver Generator 生成ファイルの CubeSuite+への登録

1. ファイルを CubeSuite+に追加するには

Peripheral Driver Generator のツールバー上の  をクリックします。

PDG

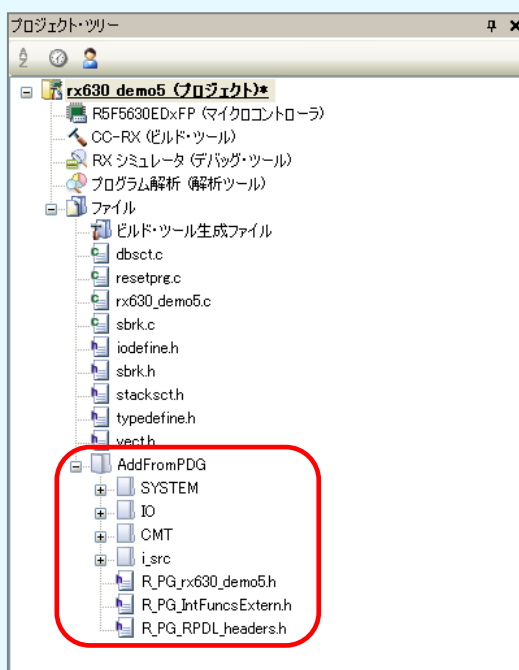
2. Renesas Peripheral Driver Library とのリンク設定のためのダイアログが開きます。
複数の lib ファイルとリンクする場合、このダイアログ上でリンク順を設定できます。



3. CubeSuite+のプロジェクトにファイルが追加されます。

追加されたファイルは
AddFromPDG
カテゴリに格納されます。

CubeSuite+



(11) プログラムの作成

CubeSuite+

CubeSuite+上で main 関数の部分を変更し、以下のプログラムを作成してください。

```
//Include "R_PG_<プロジェクト名>.h"
#include "R_PG_rx630_demo5.h"

bool led=false;

void main(void)
{
    //存在しないポートの設定
    R_PG_IO_PORT_SetPortNotAvailable();

    //クロックの設定(発振安定時間ウェイト)
    R_PG_Clock_WaitSet(0.01);

    //ポートPC2の設定
    R_PG_IO_PORT_Write_PC2(1); //初期出力値
    R_PG_IO_PORT_Set_PC2();

    //CMTを設定
    R_PG_Timer_Set_CMT_U0_C0();

    //CMTのカウントを開始
    R_PG_Timer_StartCount_CMT_U0_C0();

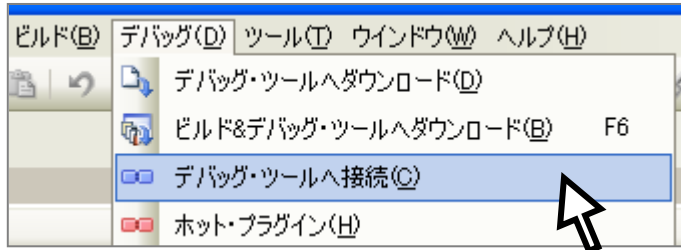
    while(1);
}

//コンペアマッチ割り込み通知関数
void Cmt0IntFunc(void)
{
    if( led ){
        //LED消灯
        R_PG_IO_PORT_Write_PC2(1);
        led = false;
    }
    else{
        //LED点灯
        R_PG_IO_PORT_Write_PC2(0);
        led = true;
    }
}
```

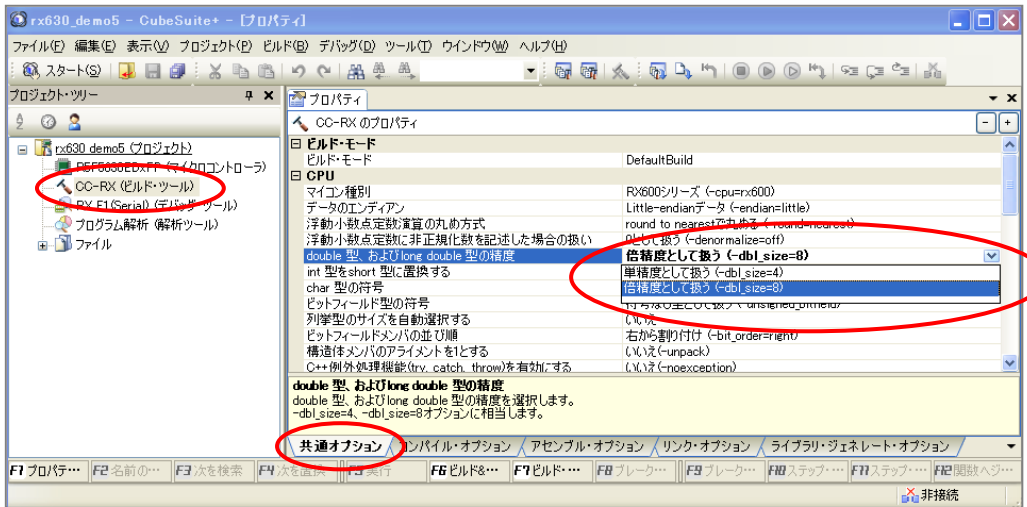
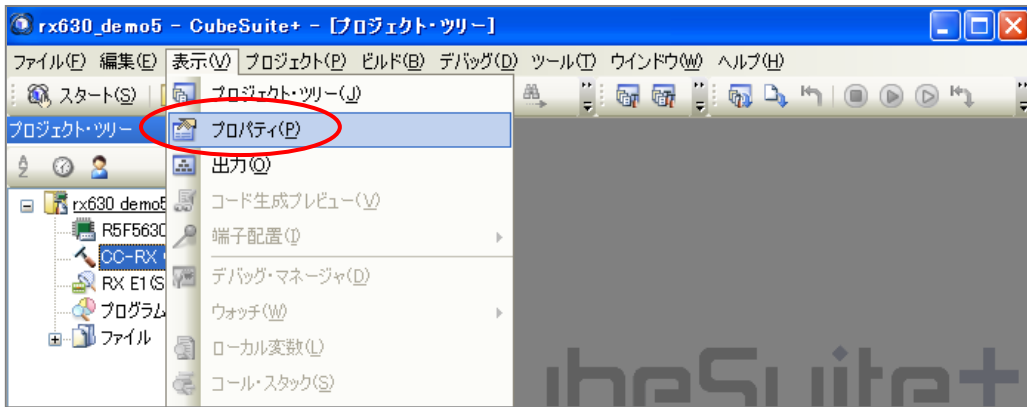

(12) エミュレータの接続、プログラムのビルド、ダウンロード、実行



1. エミュレータに接続してください。



2. オプション設定をして、ビルドを実行します。



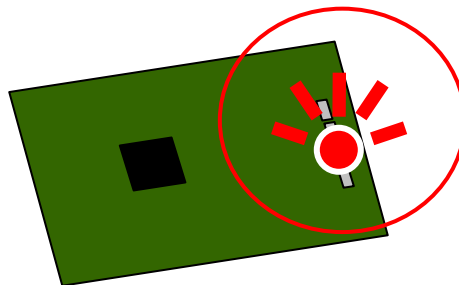
double型、およびlong double型の精度 : 倍精度として扱う (-dbl_size=8)



3. プログラムをダウンロードしてください。



4. プログラムを実行し、RSKボード上のLEDを確認してください。



4.3 e2 studioを使用した場合

Peripheral Driver Generator と e2 studio を使用して RX630 用 Renesas Starter Kit のボードを動作させる以下のチュートリアルプログラムの作成方法を示しながら、Peripheral Driver Generator の仕様手順を紹介し
ます。

- ・ SCIc チャンネル 0 とチャンネル 2 で調歩同期通信

説明の中にある以下の表示はそれぞれ Peripheral Driver Generator、e2 studio 上での操作をあらわしま
す。

PDG

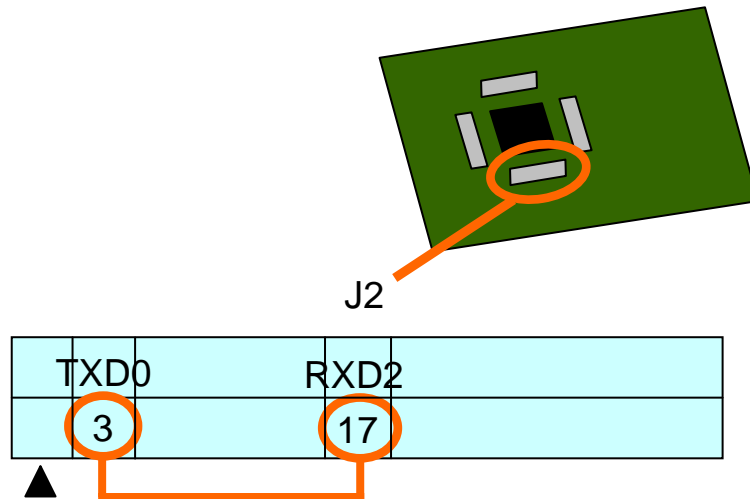
: Peripheral Driver Generator 上の操作をあらわします

e2 studio

: e2 studio 上の操作をあらわします

4.3.1 SCIc チャンネル 0 とチャンネル 2 で調歩同期通信

このチュートリアルでは、シリアルチャンネル 0 からチャンネル 2 に調歩同期モードでデータを送信します。RSK ボード上でチャンネル 0 の送信端子(TXD0)とチャンネル 2 の受信端子(RXD2)を図の様に接続してください。TXD0 は RSK ボードの J2/No.3、RXD2 は J2/No.17 です。

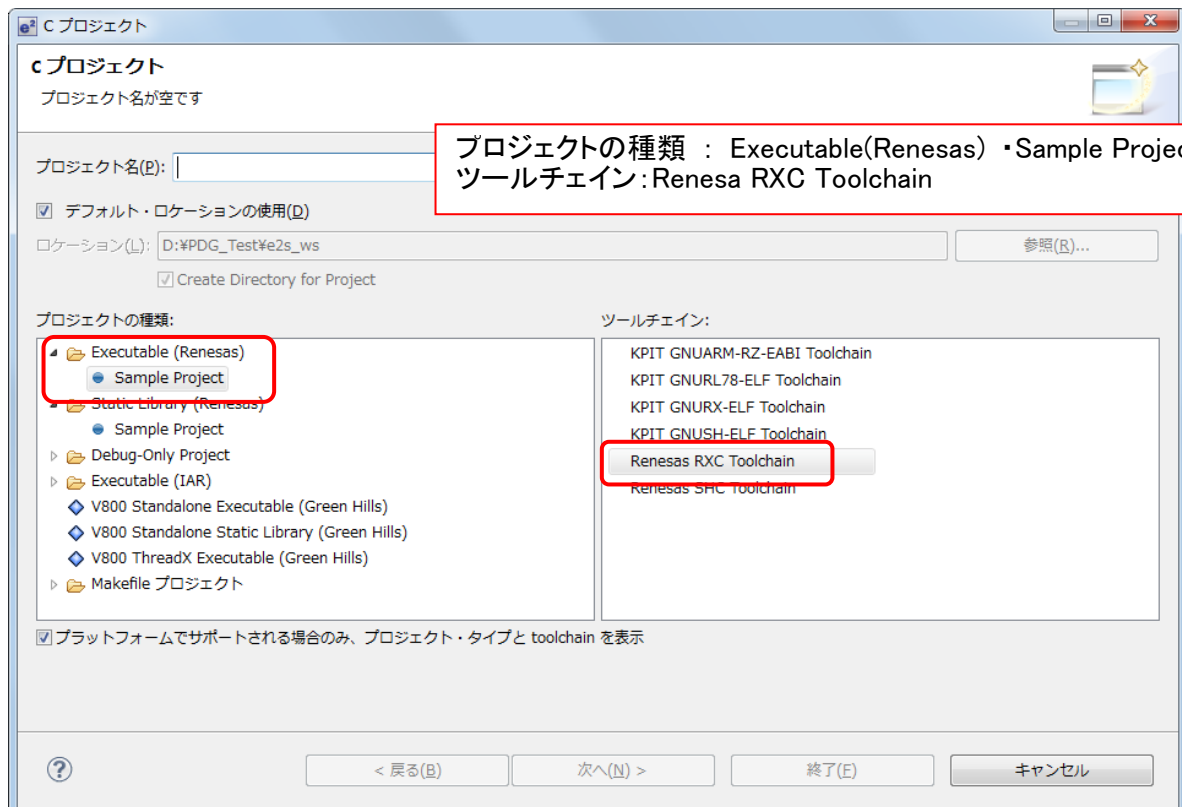


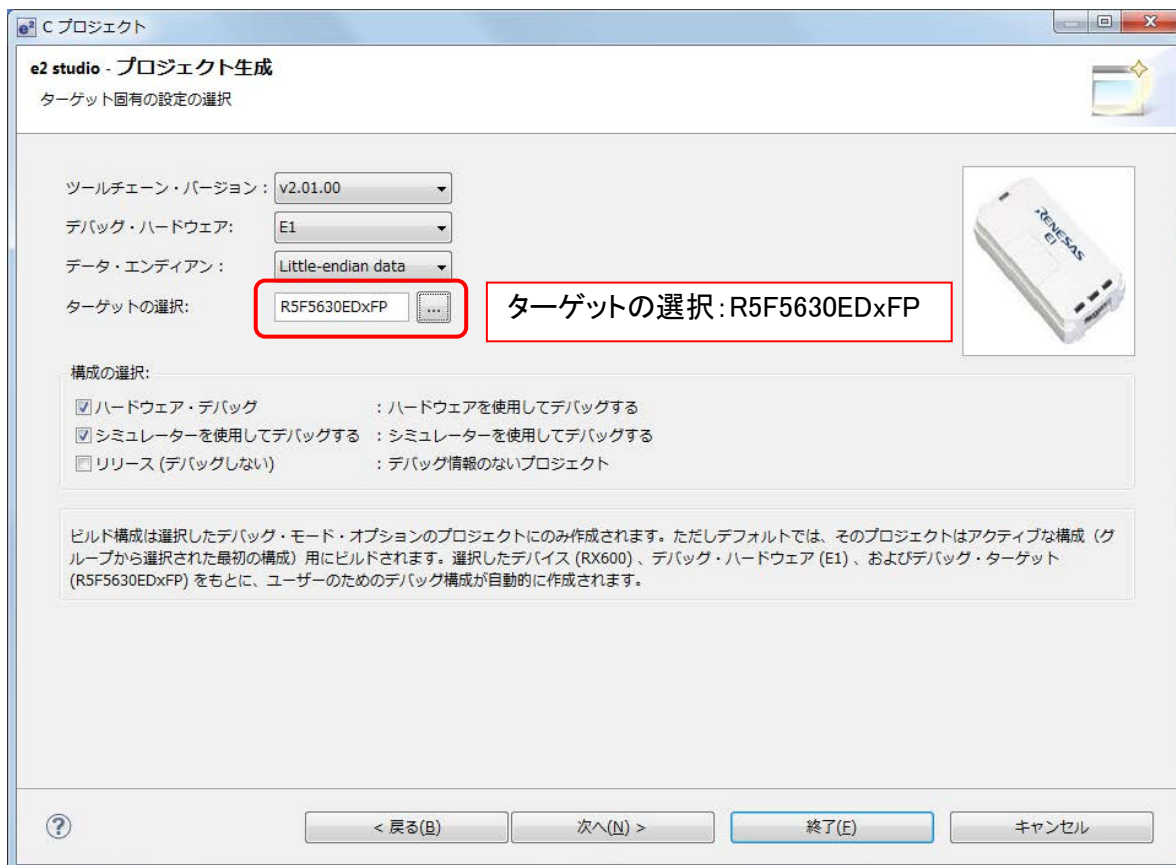
使用する RSK ボード上に TXD0、RXD2 の有効/無効を切り替えるスイッチがある場合は有効にしてください。

(1) e2 studio プロジェクトの作成

e2 studio

e2 studio を起動し、RX630 用の新規ワークスペースを作成します。





(2) Peripheral Driver Generator プロジェクトの作成

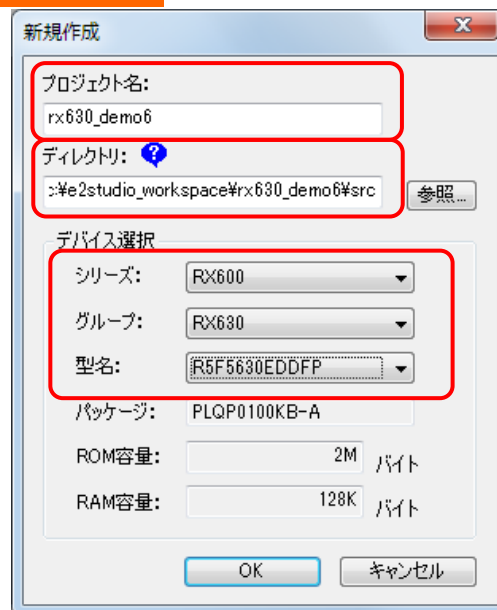
PDG

プロジェクト名に“rx630_demo6”を指定し、Peripheral Driver Generator の新規プロジェクトを作成してください。(プロジェクト作成方法の詳細については「4.1.1 (1) Peripheral Driver Generator プロジェクトの作成」を参照してください。)

e2 studio と連携させる場合はディレクトリの指定で、e2 studio のプロジェクトの src フォルダ以下の階層を選んでください。



CPU 種別は以下の通り設定してください。但し使用する RSK ボードに他の型名のチップが搭載されている場合は、ボードに合わせて設定してください。

シリーズ : RX600
グループ : RX630
型名 : R5F5630EDDFP



(3) クロックの設定

PDG

1. プロジェクトを作成するとクロック設定ウィンドウが開きます。設定画面上の  や  などのアイコンについては、「4.1.1 (2)初期状態」を参照してください。
2. クロックの設定については、「4.1.1 (3)クロックの設定」を参照してください。

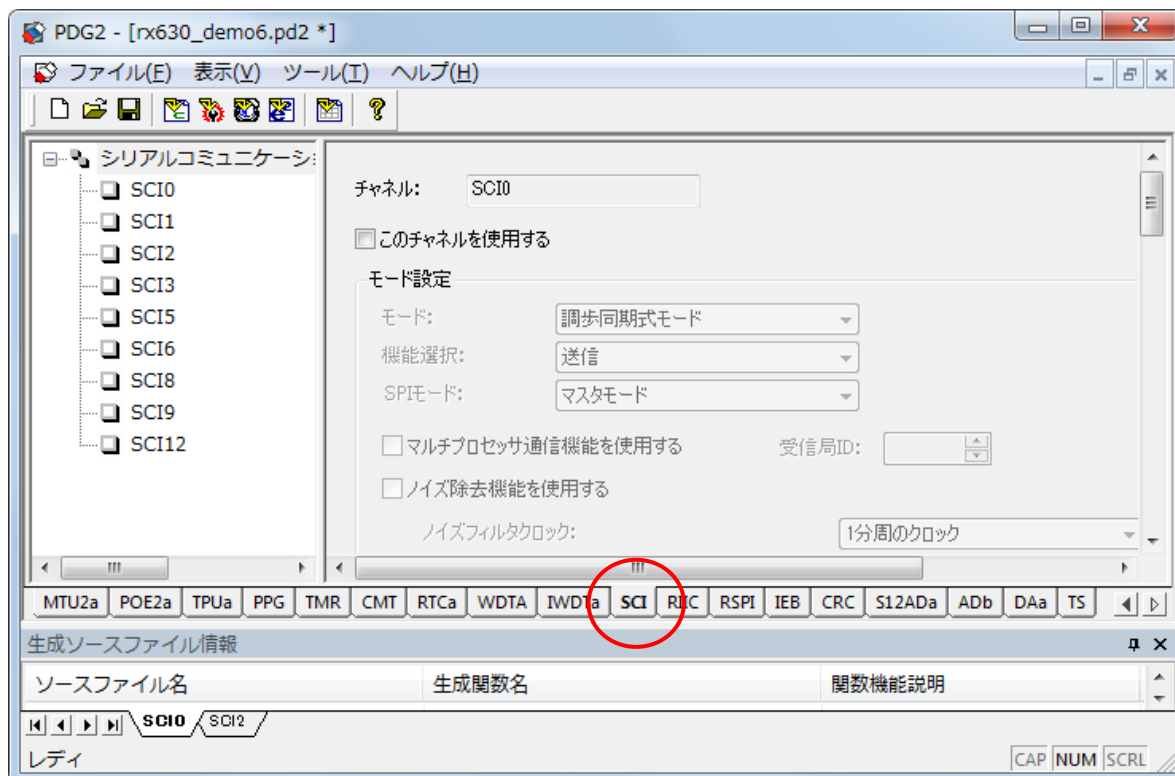
(4) エンディアンの設定

PDG

エンディアンの設定については、「3.3 エンディアンの設定」を参照してください。

(5) SCIC の設定

PDG

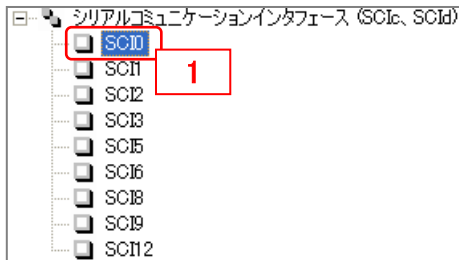


(6) SCI0(送信側)の設定

PDG

SCI0 を以下の通り設定してください。

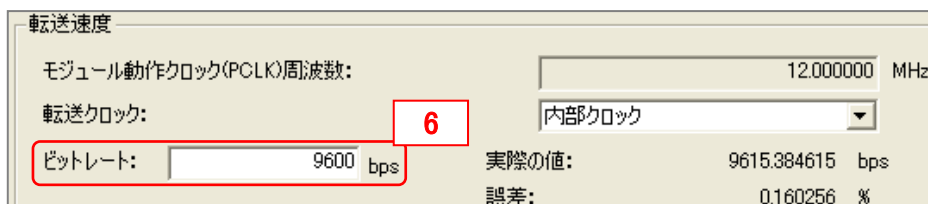
1. ツリー表示上で SCI0 を選択してください。



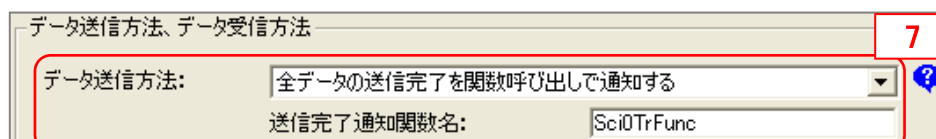
2. [このチャネルを使用する]をチェックしてください。
3. モードに[調歩同期式モード]を選択してください。
4. 機能選択に[送信]を指定してください。
5. 転送フォーマットは初期設定のままとしてください。



6. 転送速度設定のビットレートに 9600bps を設定してください。



7. データ送信方法に[全データの送信完了を関数呼び出しで通知する]を指定し、送信完了通知関数名を初期設定の"Sci0TrFunc"としてください。



(7) SCI2(受信側)の設定

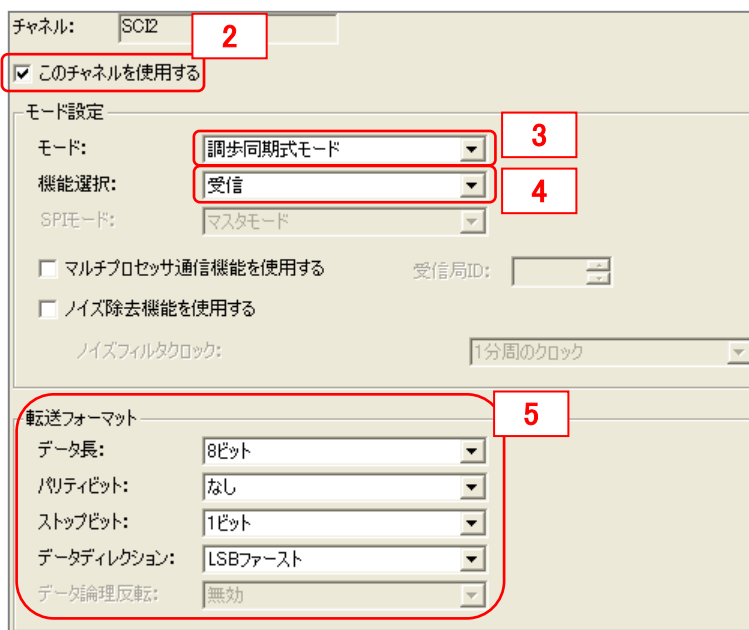
PDG

SCI2 を以下の通り設定してください。

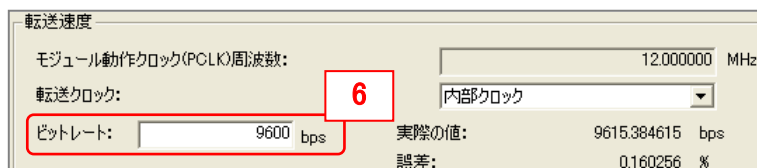
1. ツリー表示上で SCI2 を選択してください。



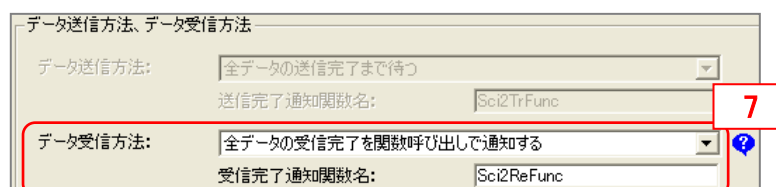
2. [このチャネルを使用する]をチェックしてください。
3. モードに[調歩同期式モード]を選択してください。
4. 機能選択に[受信]を指定してください。
5. 転送フォーマットは初期設定のままとしてください。



6. 転送速度設定のビットレートに 9600bps を設定してください。



7. データ受信方法に[全データの受信完了を関数呼び出しで通知する]を指定し、受信完了通知関数名を初期設定の"Sci2ReFunc"としてください。

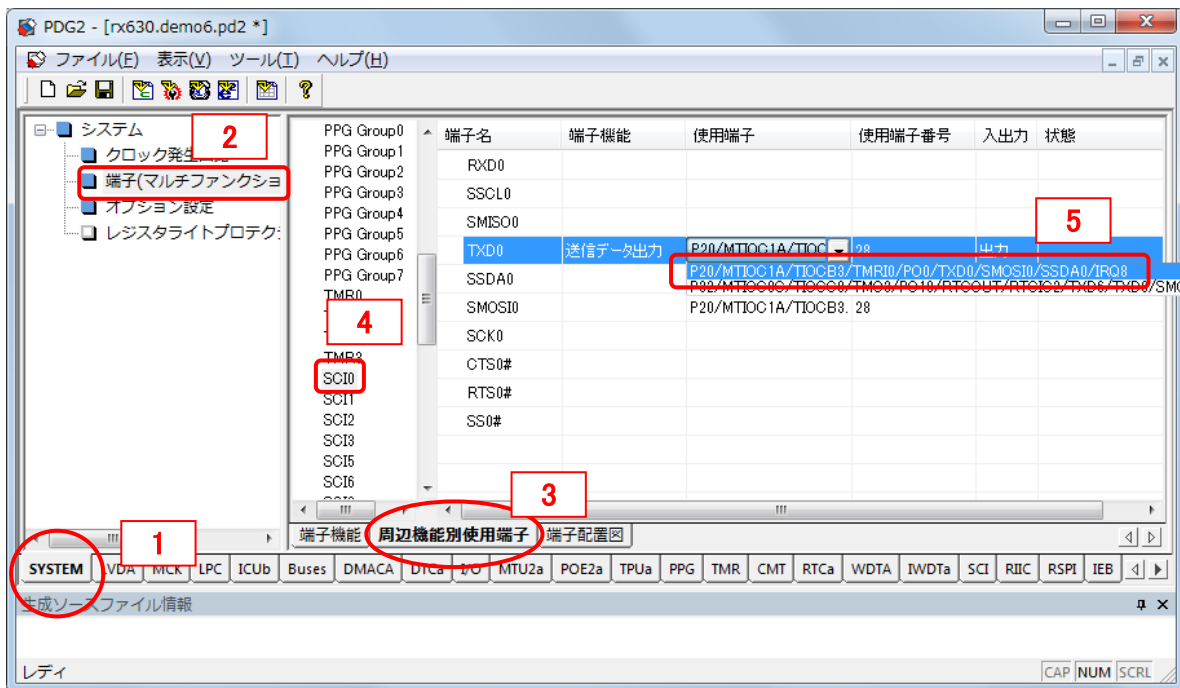


(8) 使用する端子の設定

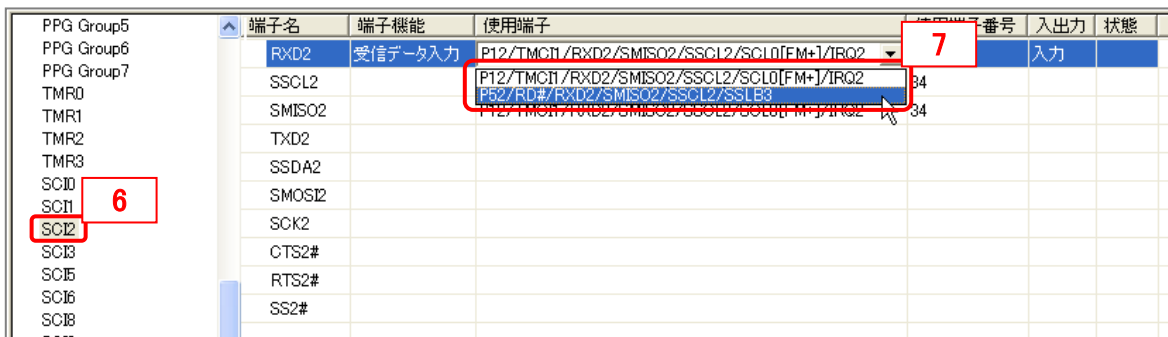


TXD0 と RXD2 は使用する端子を選択することができます。以下の方法で使用する端子を選択してください。

1. SYSTEM タブを選択してください。
2. ツリー表示上で[端子(マルチファンクシヨ)]を選択してください。
3. [周辺機能別使用端子]タブを選択してください。
4. 周辺機能の一覧から SCI0 を選択してください。
5. TXD0 の行で[使用端子]カラムにマウスポインタを置くと、端子選択のドロップダウンボタンが表示されます。ドロップダウンリストから [P20/MTIOC1A/TIOC3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8]を選択してください。




6. 周辺機能の一覧から SCI2 を選択してください。
7. RXD2 の行で[使用端子]カラムにマウスポインタを置くと、端子選択のドロップダウンボタンが表示されます。ドロップダウンリストから [P52/RD#/RXD2/SMISO2/SSCL2/SSLB3]を選択してください。



(9) ソースファイルの生成

PDG


ツールバー上の  をクリックしてソースファイルを生成してください。ソースファイル生成の詳細については「4.1.1 (9)ソースファイルの生成」を参照してください。

(10) Peripheral Driver Generator 生成ファイルの e2 studio への登録とプロジェクト設定

PDG

1. ファイルを e2 studio に登録するには

PDG

Peripheral Driver Generator のツールバー上の  をクリックします。

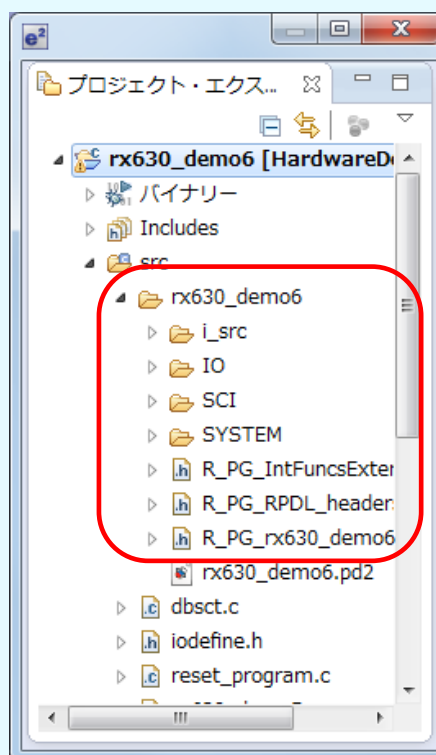
ファイルの登録以外に、プロジェクトの設定も行います。プロジェクトの設定に関しては、「6 生成ファイルの IDE への登録について」を参照してください。

2. e2 studio のプロジェクトにファイルが追加されます。

e2 studio

追加されたファイルは Peripheral Driver Generator の生成ソースのフォルダイメージで登録されます。

注:生成ソースの登録は e2 studio 側のメニューの[ファイル]の[更新]でも可能です。



(11) プログラムの作成

e2 studio

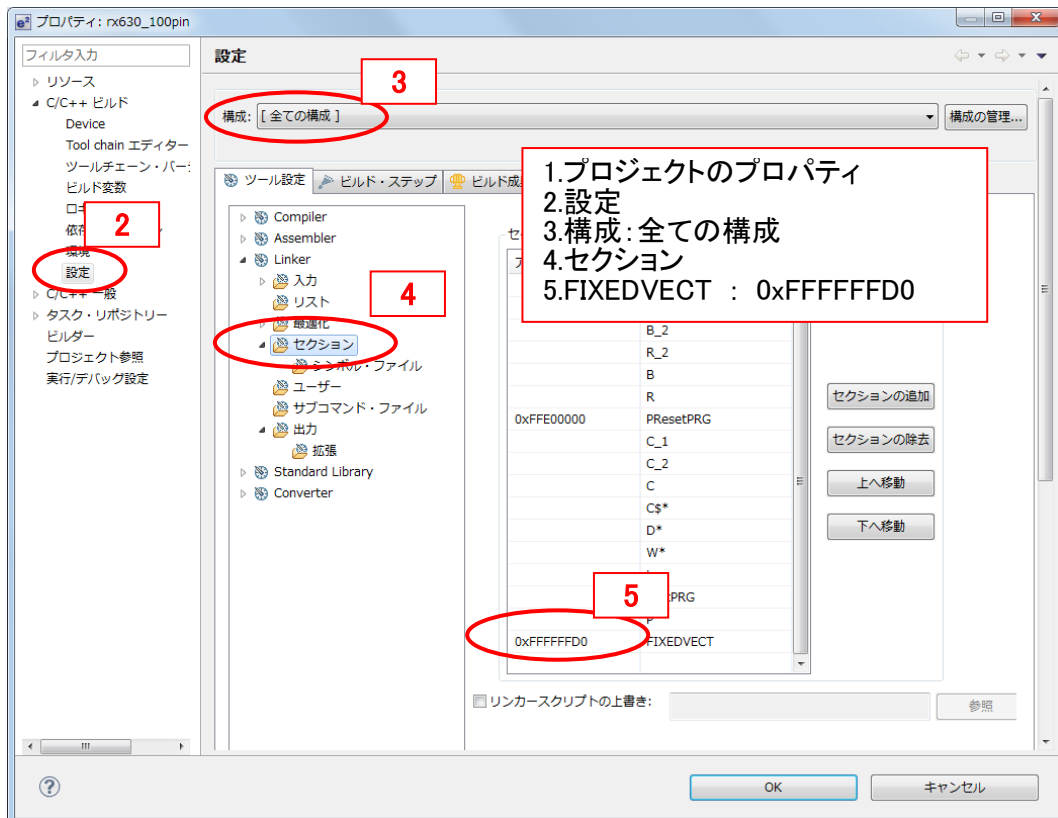
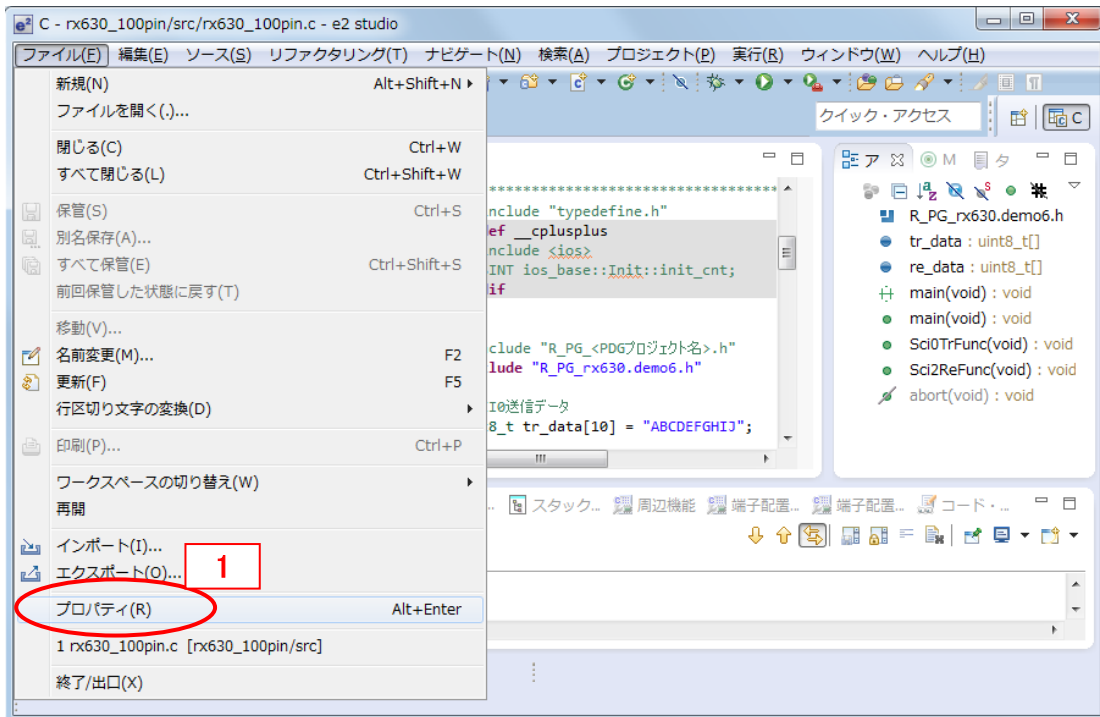
High-performance Embedded Workshop 上で main 関数の部分を変更し、以下のプログラムを作成してください。

```
//Include "R_PG_<プロジェクト名>.h"  
#include "R_PG_rx630_demo6.h"  
  
//SCI0送信データ  
uint8_t tr_data[10] = "ABCDEFGHIJ";  
  
//SCI2受信データ  
uint8_t re_data[10] = "-----";  
  
void main(void)  
{  
    //存在しないポートの設定  
    R_PG_IO_PORT_SetPortNotAvailable();  
  
    //クロックの設定(発振安定時間ウェイト)  
    R_PG_Clock_WaitSet(0.01);  
  
    //SCI0の設定  
    R_PG_SCI_Set_C0();  
  
    //SCI2の設定  
    R_PG_SCI_Set_C2();  
  
    //SCI2受信開始(受信データ数:10)  
    R_PG_SCI_StartReceiving_C2(re_data, 10);  
  
    //SCI0送信開始(送信データ数:10)  
    R_PG_SCI_StartSending_C0(tr_data, 10);  
  
    while(1);  
}  
  
//SCI0送信完了通知関数  
void Sci0TrFunc(void)  
{  
    //SCI0通信終了  
    R_PG_SCI_StopCommunication_C0();  
}  
  
//SCI2受信完了通知関数  
void Sci2ReFunc(void)  
{  
    //SCI2通信終了  
    R_PG_SCI_StopCommunication_C2();  
}
```

(12) エミュレータの接続、プログラムのビルド、ダウンロード

e2 studio

1. オプション設定をして、ビルドを実行します。



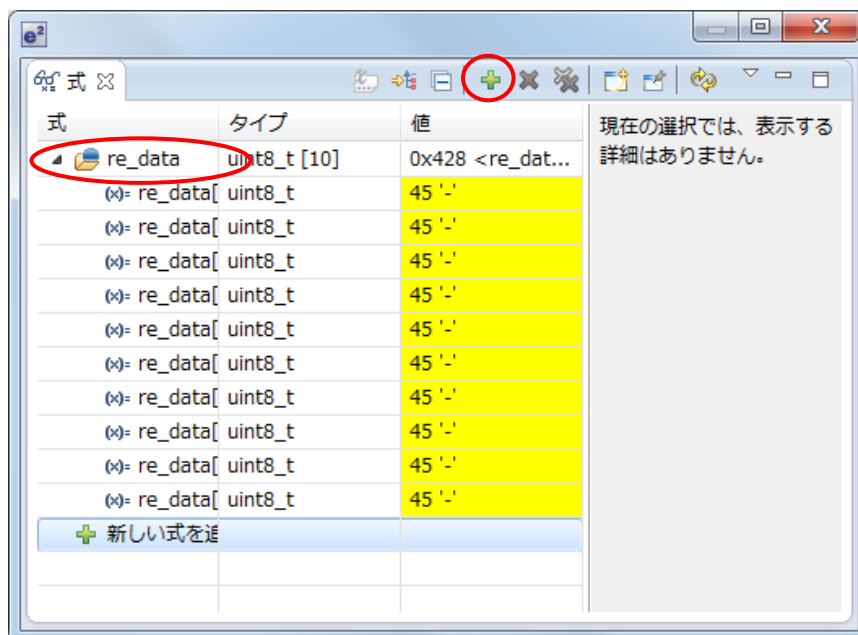
2. プログラムをダウンロードしてください。



(13) 受信データ格納変数のウォッチウィンドウ登録

e2 studio

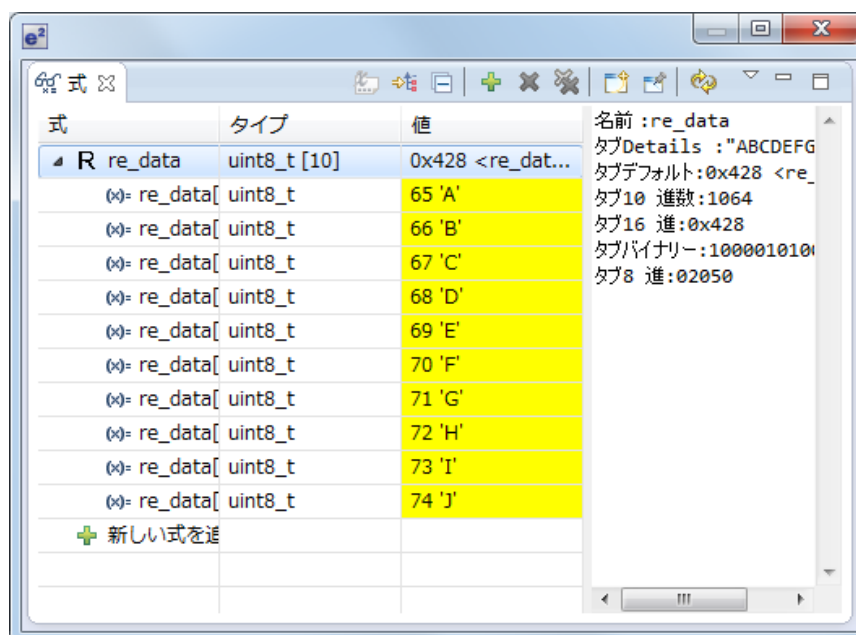
e2 studio の式ビューを開き、転送先変数 “re_data” を登録してください。“re_data”に対してリアルタイム・リフレッシュを有効にすると、実行中に値の変化を確認することができます。



(14) プログラムの実行と転送結果の確認

e2 studio

プログラムを実行し、変数の値を確認してください。



5. 生成関数仕様

RX630 の生成関数を表 5.1 に示します。

表 5.1 RX630 の生成関数

クロック発生回路

生成関数	機能
R_PG_Clock_Set	クロックの設定
R_PG_Clock_WaitSet	クロックの設定(発振安定時間ウェイト)
R_PG_Clock_Start_MAIN	メインクロックの発振開始
R_PG_Clock_Stop_MAIN	メインクロックの発振停止
R_PG_Clock_Enable_MAIN_ForcedOscillation	メインクロックの強制発振有効化
R_PG_Clock_Disable_MAIN_ForcedOscillation	メインクロックの強制発振無効化
R_PG_Clock_Start_SUB	サブクロックの発振開始
R_PG_Clock_Stop_SUB	サブクロックの発振停止
R_PG_Clock_Start_LOCO	低速オンチップオシレータ (LOCO)の発振開始
R_PG_Clock_Stop_LOCO	低速オンチップオシレータ (LOCO)の発振停止
R_PG_Clock_Start_HOCO	高速オンチップオシレータ (HOCO)の発振開始
R_PG_Clock_Stop_HOCO	高速オンチップオシレータ (HOCO)の発振停止
R_PG_Clock_PowerON_HOCO	高速オンチップオシレータ (HOCO)の電源をONにする
R_PG_Clock_PowerON_HOCO	高速オンチップオシレータ (HOCO)の電源をOFFにする
R_PG_Clock_Start_PLL	PLL回路の動作開始
R_PG_Clock_Stop_PLL	PLL回路の動作停止
R_PG_Clock_Enable_BCLK_PinOutput	BCLK端子出力の有効化
R_PG_Clock_Disable_BCLK_PinOutput	BCLK端子出力の無効化
R_PG_Clock_Enable_MAIN_StopDetection	メインクロック発振停止検出機能の有効化
R_PG_Clock_Disable_MAIN_StopDetection	メインクロック発振停止検出機能の無効化
R_PG_Clock_GetFlag_MAIN_StopDetection	メインクロック発振停止検出フラグの取得
R_PG_Clock_ClearFlag_MAIN_StopDetection	メインクロック発振停止検出フラグのクリア
R_PG_Clock_GetSelectedClockSource	現在の内部クロックソースの取得
R_PG_Clock_GetClocksStatus	クロック発振状態の取得
R_PG_Clock_GetHOCOPowerStatus	高速オンチップオシレータ(HOCO)の電源状態取得

電圧検出回路(LVDA)

生成関数	機能
R_PG_LVD_Set	電圧検出回路の設定(電圧監視1, 2一括設定)
R_PG_LVD_GetStatus	電圧検出回路のステータスフラグを取得
R_PG_LVD_ClearDetectionFlag_LVD	電圧監視n電圧変化検出フラグのクリア(n : 1, 2)
R_PG_LVD_Disable_LVD <電圧検出回路番号>	電圧監視nの無効化(n : 1, 2)

周波数測定機能(MCK)

生成関数	機能
R_PG_MCK_Set	周波数測定機能の設定
R_PG_MCK_Change_ReferenceClock	基準クロックの変更
R_PG_MCK_StopModule	周波数測定機能の停止

消費電力低減機能

生成関数	機能
R_PG_LPC_Set	消費電力低減機能の設定
R_PG_LPC_Sleep	スリープモードへの移行
R_PG_LPC_AllModuleClockStop	全モジュールクロックスタンバイモードへの移行
R_PG_LPC_SoftwareStandby	ソフトウェアスタンバイモードへの移行
R_PG_LPC_DeepSoftwareStandby	ディープソフトウェアスタンバイモードへの移行
R_PG_LPC_IOPortRelease	I/Oポート出力保持を解除
R_PG_LPC_ChangeOperatingPowerControl	動作電力制御モードを変更
R_PG_LPC_ChangeSleepModeReturnClock	スリープモード復帰クロックソースを変更
R_PG_LPC_GetPowerOnResetFlag	パワーオンリセットフラグの取得
R_PG_LPC_GetLVDDetectionFlag	LVD検知フラグの取得
R_PG_LPC_GetDeepSoftwareStandbyResetFlag	ディープソフトウェアスタンバイリセットフラグの取得
R_PG_LPC_GetOperatingPowerControlFlag	動作電力制御モード遷移状態フラグの取得
R_PG_LPC_GetStatus	消費電力低減機能の状態を取得
R_PG_LPC_WriteBackup	ディープスタンバイバックアップレジスタへの書き込み
R_PG_LPC_ReadBackup	ディープスタンバイバックアップレジスタからの読み出し

レジスタライトプロテクション機能

生成関数	機能
R_PG_RWP_RegisterWriteCgc	クロック発生回路関連レジスタへの書き込みを許可/禁止
R_PG_RWP_RegisterWriteModelpcReset	動作モード、消費電力低減機能、ソフトウェアリセット関連レジスタへの書き込みを許可/禁止
R_PG_RWP_RegisterWriteLvd	LVD関連レジスタへの書き込みを許可/禁止
R_PG_RWP_RegisterWriteMpc	端子機能選択レジスタへの書き込みを許可/禁止
R_PG_RWP_GetStatusCgc	クロック発生回路関連レジスタへの書き込み状態の取得
R_PG_RWP_GetStatusModelpcReset	動作モード、消費電力低減機能、ソフトウェアリセット関連レジスタへの書き込み状態の取得
R_PG_RWP_GetStatusLvd	LVD関連レジスタへの書き込み状態の取得
R_PG_RWP_GetStatusMpc	端子機能選択レジスタへの書き込み状態の取得

割り込みコントローラ (ICUb)

生成関数	機能
R_PG_ExtInterrupt_Set_<割り込み種別>	外部割り込みの設定
R_PG_ExtInterrupt_Disable_<割り込み種別>	外部割り込みの設定解除
R_PG_ExtInterrupt_GetRequestFlag_<割り込み種別>	外部割り込み要求フラグの取得
R_PG_ExtInterrupt_ClearRequestFlag_<割り込み種別>	外部割り込み要求フラグのクリア
R_PG_ExtInterrupt_EnableFilter_<割り込み種別>	デジタルフィルタの再有効化
R_PG_ExtInterrupt_DisableFilter_<割り込み種別>	デジタルフィルタの無効化
R_PG_SoftwareInterrupt_Set	ソフトウェア割り込みの設定
R_PG_SoftwareInterrupt_Generate	ソフトウェア割り込みの生成
R_PG_FastInterrupt_Set	高速割り込みの設定
R_PG_Exception_Set	例外ハンドラの設定

バス

生成関数	機能
R_PG_ExtBus_PresetBus	バスプライオリティの設定
R_PG_ExtBus_SetBus	バス端子とバスエラー監視の設定
R_PG_ExtBus_SetArea_CS<CS領域の番号>	CS領域の設定
R_PG_ExtBus_SetEnable	外部バスの有効化
R_PG_ExtBus_GetErrorStatus	バスエラー検出状態の取得
R_PG_ExtBus_ClearErrorFlags	バスエラーステータスレジスタのクリア
R_PG_ExtBus_DisableArea_CS<CS領域の番号>	CS領域の設定解除
R_PG_ExtBus_SetDisable	外部バスの無効化

DMAコントローラ (DMAC)

生成関数	機能
R_PG_DMAMC_Set_C<チャンネル番号>	DMACの設定
R_PG_DMAMC_Activate_C<チャンネル番号>	DMACを転送開始トリガの入力待ち状態に設定
R_PG_DMAMC_StartTransfer_C<チャンネル番号>	DMA転送の開始(ソフトウェアトリガ)
R_PG_DMAMC_StartContinuousTransfer_C<チャンネル番号>	DMA連続転送の開始(ソフトウェアトリガ)
R_PG_DMAMC_StopContinuousTransfer_C<チャンネル番号>	ソフトウェアトリガにより開始したDMA連続転送の停止
R_PG_DMAMC_Suspend_C<チャンネル番号>	データ転送の中断
R_PG_DMAMC_GetTransferCount_C<チャンネル番号>	転送カウンタ値の取得
R_PG_DMAMC_SetTransferCount_C<チャンネル番号>	転送カウンタ値の設定
R_PG_DMAMC_GetRepeatBlockSizeCount_C<チャンネル番号>	リピート/ブロックサイズカウンタ値の取得
R_PG_DMAMC_SetRepeatBlockSizeCount_C<チャンネル番号>	リピート/ブロックサイズカウンタ値の設定
R_PG_DMAMC_ClearInterruptFlag_C<チャンネル番号>	割り込み要求フラグの取得とクリア
R_PG_DMAMC_GetTransferEndFlag_C<チャンネル番号>	転送終了フラグの取得
R_PG_DMAMC_ClearTransferEndFlag_C<チャンネル番号>	転送終了フラグのクリア
R_PG_DMAMC_GetTransferEscapeEndFlag_C<チャンネル番号>	転送エスケープ終了フラグの取得
R_PG_DMAMC_ClearTransferEscapeEndFlag_C<チャンネル番号>	転送エスケープ終了フラグのクリア
R_PG_DMAMC_SetSrcAddress_C<チャンネル番号>	転送元アドレスの設定
R_PG_DMAMC_SetDestAddress_C<チャンネル番号>	転送先アドレスの設定
R_PG_DMAMC_SetAddressOffset_C<チャンネル番号>	アドレスオフセット値の設定
R_PG_DMAMC_SetExtendedRepeatSrc_C<チャンネル番号>	転送元拡張リピートエリアの設定
R_PG_DMAMC_SetExtendedRepeatDest_C<チャンネル番号>	転送先拡張リピートエリアの設定
R_PG_DMAMC_StopModule_C<チャンネル番号>	DMACチャンネルの停止

データトランスファコントローラ (DTCa)

生成関数	機能
R_PG_DTC_Set	DTCの設定
R_PG_DTC_Set_<転送開始要因>	DTC転送情報の設定
R_PG_DTC_Activate	DTCを転送開始トリガの入力待ち状態に設定
R_PG_DTC_SuspendTransfer	DTC転送の停止
R_PG_DTC_GetTransmitStatus	DTC転送状態の取得
R_PG_DTC_StopModule	DTCの停止

I/Oポート

生成関数	機能
------	----

R_PG_IO_PORT_Set_P<ポート番号>	I/Oポートの設定
R_PG_IO_PORT_Set_P<ポート番号><端子番号>	I/Oポート(1端子)の設定
R_PG_IO_PORT_Read_P<ポート番号>	ポート入力レジスタの読み出し
R_PG_IO_PORT_Read_P<ポート番号><端子番号>	ポート入力レジスタからのビット読み出し
R_PG_IO_PORT_Write_P<ポート番号>	ポート出力データレジスタへの書き込み
R_PG_IO_PORT_Write_P<ポート番号><端子番号>	ポート出力データレジスタへのビット書き込み
R_PG_IO_PORT_SetPortNotAvailable	存在しない端子の処理

マルチファンクションタイマパルスユニット2 (MTU2a)

生成関数	機能
R_PG_Timer_Set_MTU_U<ユニット番号><チャンネル>	MTUの設定
R_PG_Timer_StartCount_MTU_U<ユニット番号><C<チャンネル番号>	MTUのカウント動作開始
R_PG_Timer_SynchronouslyStartCount_MTU_U<ユニット番号>	MTUの複数チャンネルのカウント動作を同時に開始
R_PG_Timer_HaltCount_MTU_U<ユニット番号><C<チャンネル番号>	MTUのカウント動作を一時停止
R_PG_Timer_GetCounterValue_MTU_U<ユニット番号><C<チャンネル番号>	MTUのカウンタ値を取得
R_PG_Timer_SetCounterValue_MTU_U<ユニット番号><C<チャンネル番号>	MTUのカウンタ値を設定
R_PG_Timer_GetRequestFlag_MTU_U<ユニット番号><C<チャンネル番号>	MTUの割り込み要求フラグの取得とクリア
R_PG_Timer_StopModule_MTU_U<ユニット番号>	MTUのユニットを停止
R_PG_Timer_GetTGR_MTU_U<ユニット番号><C<チャンネル番号>	ジェネラルレジスタの値の取得
R_PG_Timer_SetTGR<ジェネラルレジスタ>_MTU_U<ユニット番号><C<チャンネル番号>	ジェネラルレジスタの値の設定
R_PG_Timer_SetBuffer_AD_MTU_U<ユニット番号><C<チャンネル番号>	A/D変換要求周期設定バッファレジスタの設定
R_PG_Timer_SetBuffer_CycleData_MTU_U<ユニット番号><チャンネル>	周期バッファレジスタ値の設定
R_PG_Timer_SetOutputPhaseSwitch_MTU_U<ユニット番号><チャンネル>	PWM出力レベルの切り替え
R_PG_Timer_ControlOutputPin_MTU_U<ユニット番号><チャンネル>	PWM出力の有効化/無効化
R_PG_Timer_SetBuffer_PWMOutputLevel_MTU_U<ユニット番号><チャンネル>	PWM出力レベルをバッファレジスタに設定
R_PG_Timer_ControlBufferTransfer_MTU_U<ユニット番号><チャンネル>	バッファレジスタからテンポラリレジスタへのバッファ転送の有効化、無効化

ポートアウトプットイネーブル2 (POE2a)

生成関数	機能
R_PG_POE_Set	POEの設定
R_PG_POE_SetHiZ<タイマチャンネル>	タイマ出力端子をハイインピーダンスに設定
R_PG_POE_GetRequestFlagHiZ<タイマチャンネル/フラグ>	ハイインピーダンス要求フラグの取得
R_PG_POE_GetShortFlag<タイマチャンネル>	MTU端子の出力短絡フラグの取得
R_PG_POE_ClearFlag<タイマチャンネル/フラグ>	ハイインピーダンス要求フラグと出力短絡フラグのクリア

16ビットタイマパルスユニット (TPUa)

生成関数	機能
R_PG_Timer_Set_TPU_U<ユニット番号>	TPUをユニット単位で設定
R_PG_Timer_Start_TPU_U<ユニット番号><C<チャンネル番号>	TPUを設定しカウントを開始
R_PG_Timer_SynchronouslyStartCount_TPU_U<ユニット番号>	TPUの複数チャンネルのカウント動作を同時に開始

R_PG_Timer_HaltCount_TPU_U<ユニット番号>_C<チャンネル番号>	TPUのカウンタを一時停止
R_PG_Timer_ResumeCount_TPU_U<ユニット番号>_C<チャンネル番号>	TPUのカウンタを再開
R_PG_Timer_GetCounterValue_TPU_U<ユニット番号>_C<チャンネル番号>	TPUのカウンタ値を取得
R_PG_Timer_SetCounterValue_TPU_U<ユニット番号>_C<チャンネル番号>	TPUのカウンタ値を設定
R_PG_Timer_GetTGR_TPU_U<ユニット番号>_C<チャンネル番号>	ジェネラルレジスタの値の取得
R_PG_Timer_SetTGR<ジェネラルレジスタ>_TPU_U<ユニット番号>_C<チャンネル番号>	ジェネラルレジスタの値の設定
R_PG_Timer_GetRequestFlag_TPU_U<ユニット番号>_C<チャンネル番号>	TPUの割り込み要求フラグの取得とクリア
R_PG_Timer_StopModule_TPU_U<ユニット番号>	TPUのユニットを停止

プログラマブルパルスジェネレータ (PPG)

生成関数	機能
R_PG_PPG_StartOutput_U<ユニット番号>_G<グループ番号>	PPGの設定とパルス出力の開始
R_PG_PPG_StopOutput_U<ユニット番号>_G<グループ番号>	パルス出力の停止
R_PG_PPG_SetOutputValue_U<ユニット番号>_G<グループ番号>	1グループ(4bit)の出力値の設定
R_PG_PPG_SetOutputValue_U<ユニット番号>_G<グループ番号1>_G<グループ番号2>	2グループ(8bit)の出力値の設定

8ビットタイマ (TMR)

生成関数	機能
R_PG_Timer_Start_TMR_U<ユニット番号>_C<チャンネル番号>	TMRを設定しカウンタ動作を開始
R_PG_Timer_HaltCount_TMR_U<ユニット番号>_C<チャンネル番号>	TMRのカウンタ動作を一時停止
R_PG_Timer_ResumeCount_TMR_U<ユニット番号>_C<チャンネル番号>	TMRのカウンタ動作を再開
R_PG_Timer_GetCounterValue_TMR_U<ユニット番号>_C<チャンネル番号>	TMRのカウンタ値を取得
R_PG_Timer_SetCounterValue_TMR_U<ユニット番号>_C<チャンネル番号>	TMRのカウンタ値を設定
R_PG_Timer_GetRequestFlag_TMR_U<ユニット番号>_C<チャンネル番号>	TMRの割り込み要求フラグの取得とクリア
R_PG_Timer_StopModule_TMR_U<ユニット番号>	TMRのユニットを停止

コンペアマッチタイマ (CMT)

生成関数	機能
R_PG_Timer_Set_CMT_U<ユニット番号>_C<チャンネル番号>	CMTの設定
R_PG_Timer_StartCount_CMT_U<ユニット番号>_C<チャンネル番号>	CMTのカウンタ動作を開始/再開
R_PG_Timer_HaltCount_CMT_U<ユニット番号>_C<チャンネル番号>	CMTのカウンタ動作を一時停止
R_PG_Timer_GetCounterValue_CMT_U<ユニット番号>_C<チャンネル番号>	CMTのカウンタ値を取得
R_PG_Timer_SetCounterValue_CMT_U<ユニット番号>_C<チャンネル番号>	CMTのカウンタ値を設定
R_PG_Timer_SetConstantRegister_CMT_U<ユニット番号>_C<チャンネル番号>	CMTのコンスタントレジスタ値を設定
R_PG_Timer_StopModule_CMT_U<ユニット番号>	CMTのユニットを停止

リアルタイムクロック (RTCa)

生成関数	機能
R_PG_RTC_Start	RTCを設定しカウンタ動作を開始
R_PG_RTC_WarmStart	ウォームスタート時RTCを再設定しカウンタ動作を開始
R_PG_RTC_Stop	RTCのカウンタ動作を一時停止
R_PG_RTC_Restart	RTCのカウンタ動作を再開
R_PG_RTC_SetCurrentTime	現在時刻の設定
R_PG_RTC_GetStatus	RTCの状態を取得
R_PG_RTC_Adjust30sec	30秒調整を行う
R_PG_RTC_ManualErrorAdjust	時計誤差を補正
R_PG_RTC_Set24HourMode	RTCを24時間モードに設定

R_PG_RTC_Set12HourMode	RTCを12時間モードに設定
R_PG_RTC_AutoErrorAdjust_Enable	時計誤差自動補正有効化
R_PG_RTC_AutoErrorAdjust_Disable	時計誤差自動補正無効化
R_PG_RTC_Alarm_Control	アラームの有効化/無効化
R_PG_RTC_SetAlarmTime	アラーム時刻の設定
R_PG_RTC_SetPeriodicInterrupt	周期割り込みの周期設定
R_PG_RTC_ClockOut_Enable	クロック出力の有効化
R_PG_RTC_ClockOut_Disable	クロック出力の無効化
R_PG_RTC_TimeCapture<時間キャプチャイベント入力端子番号>Enable	時間キャプチャ有効化
R_PG_RTC_TimeCapture<時間キャプチャイベント入力端子番号>Disable	時間キャプチャ無効化
R_PG_RTC_GetCaptureTime<時間キャプチャイベント入力端子番号>	キャプチャ時間取得

ウォッチドッグタイマ (WDTA)

生成関数	機能
R_PG_Timer_Start_WDT	WDTを設定しカウント動作を開始
R_PG_Timer_RefreshCounter_WDT	カウンタのリフレッシュ
R_PG_Timer_GetStatus_WDT	WDTのステータスフラグとカウント値を取得

独立ウォッチドッグタイマ (IWDTa)

生成関数	機能
R_PG_Timer_Start_IWDT	IWDTの設定と開始
R_PG_Timer_RefreshCounter_IWDT	カウンタのリフレッシュ
R_PG_Timer_GetStatus_IWDT	IWDTのステータスフラグとカウント値を取得

シリアルコミュニケーションインタフェース (SCIc, SCId)

生成関数	機能
R_PG_SCI_Set_C<チャンネル番号>	シリアルI/Oチャンネルの設定
R_PG_SCI_SendTargetStationID_C<チャンネル番号>	データ送信先IDの送信
R_PG_SCI_StartSending_C<チャンネル番号>	シリアルデータの送信開始
R_PG_SCI_SendAllData_C<チャンネル番号>	シリアルデータを全て送信
R_PG_SCI_I2CMode_Send_C<チャンネル番号>	簡易I ² Cモードのデータ送信
R_PG_SCI_I2CMode_SendWithoutStop_C<チャンネル番号>	簡易I ² Cモードのデータ送信(STOP条件無し)
R_PG_SCI_I2CMode_GenerateStopCondition_C<チャンネル番号>	STOP条件の生成
R_PG_SCI_I2CMode_Receive_C<チャンネル番号>	簡易I ² Cモードのデータ受信
R_PG_SCI_I2CMode_RestartReceive_C<チャンネル番号>	簡易I ² Cモードのデータ受信(RE-START条件)
R_PG_SCI_I2CMode_ReceiveLast_C<チャンネル番号>	簡易I ² Cモードの受信完了
R_PG_SCI_I2CMode_GetEvent_C<チャンネル番号>	簡易I ² Cモードの検出イベントの取得
R_PG_SCI_SPIMode_Transfer_C<チャンネル番号>	簡易SPIモードのデータ転送
R_PG_SCI_SPIMode_GetErrorFlag_C<チャンネル番号>	簡易SPIモードのシリアル受信エラーフラグの取得
R_PG_SCI_GetSentDataCount_C<チャンネル番号>	シリアルデータの送信数取得
R_PG_SCI_ReceiveStationID_C<チャンネル番号>	自局IDと一致するIDコードの受信
R_PG_SCI_StartReceiving_C<チャンネル番号>	シリアルデータの受信開始
R_PG_SCI_ReceiveAllData_C<チャンネル番号>	シリアルデータを全て受信
R_PG_SCI_ControlClockOutput_C<チャンネル番号>	SCKn端子出力を切り替え(n : 0, 1, 5, 6, 8, 9, 12)
R_PG_SCI_StopCommunication_C<チャンネル番号>	シリアルデータの送受信停止
R_PG_SCI_GetReceivedDataCount_C<チャンネル番号>	シリアルデータの受信数取得
R_PG_SCI_GetReceptionErrorFlag_C<チャンネル番号>	シリアル受信エラーフラグの取得
R_PG_SCI_ClearReceptionErrorFlag_C<チャンネル番号>	シリアル受信エラーフラグのクリア

R_PG_SCI_GetTransmitStatus_C<チャンネル番号>	シリアルデータ送信状態の取得
R_PG_SCI_StopModule_C<チャンネル番号>	シリアルI/Oチャンネルの停止

I²Cバスインタフェース (IIC)

生成関数	機能
R_PG_I2C_Set_C<チャンネル番号>	I ² Cバスインタフェースチャンネルの設定
R_PG_I2C_MasterReceive_C<チャンネル番号>	マスタのデータ受信
R_PG_I2C_MasterReceiveLast_C<チャンネル番号>	マスタのデータ受信終了
R_PG_I2C_MasterSend_C<チャンネル番号>	マスタのデータ送信
R_PG_I2C_MasterSendWithoutStop_C<チャンネル番号>	マスタのデータ送信(STOP条件無し)
R_PG_I2C_GenerateStopCondition_C<チャンネル番号>	マスタのSTOP条件生成
R_PG_I2C_GetBusState_C<チャンネル番号>	バス状態の取得
R_PG_I2C_SlaveMonitor_C<チャンネル番号>	スレーブのバス監視
R_PG_I2C_SlaveSend_C<チャンネル番号>	スレーブのデータ送信
R_PG_I2C_GetDetectedAddress_C<チャンネル番号>	検出したスレーブアドレスの取得
R_PG_I2C_GetTR_C<チャンネル番号>	送信/受信モードの取得
R_PG_I2C_GetEvent_C<チャンネル番号>	検出イベントの取得
R_PG_I2C_GetReceivedDataCount_C<チャンネル番号>	受信済みデータ数の取得
R_PG_I2C_GetSentDataCount_C<チャンネル番号>	送信済みデータ数の取得
R_PG_I2C_Reset_C<チャンネル番号>	バスのリセット
R_PG_I2C_StopModule_C<チャンネル番号>	I ² Cバスインタフェースチャンネルの停止

シリアルペリフェラルインタフェース (RSPI)

生成関数	機能
R_PG_RSPI_Set_C<チャンネル番号>	RSPIチャンネルの設定
R_PG_RSPI_SetCommand_C<チャンネル番号>	コマンドの設定
R_PG_RSPI_StartTransfer_C<チャンネル番号>	データの転送開始
R_PG_RSPI_TransferAllData_C<チャンネル番号>	全データの転送
R_PG_RSPI_GetStatus_C<チャンネル番号>	転送状態の取得
R_PG_RSPI_GetError_C<チャンネル番号>	エラー検出状態の取得
R_PG_RSPI_GetCommandStatus_C<チャンネル番号>	コマンドステータスの取得
R_PG_RSPI_LoopBack<ループバックモード>_C<チャンネル番号>	ループバックモードの設定
R_PG_RSPI_StopModule_C<チャンネル番号>	RSPIチャンネルの停止

IEBusコントローラ (IEB)

生成関数	機能
R_PG_IEB_Set_C<チャンネル番号>	IEBusインタフェースチャンネルの設定
R_PG_IEB_MasterReceiveStatus_C<チャンネル番号>	スレーブステータスの読み込みとロック解除
R_PG_IEB_MasterReceiveLockAddress_C<チャンネル番号>	ロックアドレスの読み込み
R_PG_IEB_MasterReceiveData_C<チャンネル番号>	マスタのデータ受信
R_PG_IEB_MasterSendCmd_C<チャンネル番号>	マスタのコマンド送信
R_PG_IEB_MasterSendData_C<チャンネル番号>	マスタのデータ送信
R_PG_IEB_MasterSendCmdBroadcast_C<チャンネル番号>	マスタのコマンド送信(同報通信)
R_PG_IEB_MasterSendDataBroadcast_C<チャンネル番号>	マスタのデータ送信(同報通信)
R_PG_IEB_SlaveMonitor_C<チャンネル番号>	スレーブのバス監視
R_PG_IEB_SlaveWrite_C<チャンネル番号>	スレーブ送信データの設定
R_PG_IEB_GetReceivedMasterAddress_C<チャンネル番号>	マスタアドレスの取得

R_PG_IEB_GetReceivedCmd_C<チャンネル番号>	受信コマンドの取得
R_PG_IEB_GetReceivedDataCount_C<チャンネル番号>	受信データの電文長の取得
R_PG_IEB_GetLockMasterAddress_C<チャンネル番号>	ロック要求したマスタアドレスの取得
R_PG_IEB_GetGeneralFlag_C<チャンネル番号>	ゼネラルフラグの取得
R_PG_IEB_GetTransmitStatus_C<チャンネル番号>	送信状態の取得
R_PG_IEB_GetReceiveStatus_C<チャンネル番号>	受信状態の取得
R_PG_IEB_Reset_C<チャンネル番号>	バスのリセット
R_PG_IEB_SetSlaveStatus_C<チャンネル番号>	スレーブ送信ステータスの設定
R_PG_IEB_CancelLock_C<チャンネル番号>	スレーブのロック解除
R_PG_IEB_StopCommunication_C<チャンネル番号>	通信の停止
R_PG_IEB_StopModule_C<チャンネル番号>	IEBusインタフェースチャンネルの停止

CRC演算器 (CRC)

生成関数	機能
R_PG_CRC_Set	CRC演算器の設定
R_PG_CRC_InputData	データの入力
R_PG_CRC_GetResult	演算結果の取得
R_PG_CRC_StopModule	CRC演算器の停止

12ビットA/Dコンバータ (S12ADa)

生成関数	機能
R_PG_ADC_12_Set_S12AD0	12ビットA/Dコンバータの設定
R_PG_ADC_12_StartConversionSW_S12AD0	A/D変換の開始 (ソフトウェアトリガ)
R_PG_ADC_12_StopConversion_S12AD0	A/D変換の中断
R_PG_ADC_12_GetResult_S12AD0	アナログ入力、温度センサ出力または内部基準電圧をA/D変換した結果の取得
R_PG_ADC_12_StopModule_S12AD0	12ビットA/Dコンバータの停止

10ビットA/Dコンバータ (ADb)

生成関数	機能
R_PG_ADC_10_Set_AD<ユニット番号>	10ビットA/Dコンバータの設定
R_PG_ADC_10_SetSelfDiag_VREF_<電圧値>_AD<ユニット番号>	A/D自己診断機能の設定
R_PG_ADC_10_StartConversionSW_AD<ユニット番号>	A/D変換の開始(ソフトウェアトリガ)
R_PG_ADC_10_StartSelfDiag_AD<ユニット番号>	A/D変換の開始(自己診断機能)
R_PG_ADC_10_StopConversion_AD<ユニット番号>	A/D変換の中断
R_PG_ADC_10_GetResult_AD<ユニット番号>	A/D変換結果の取得
R_PG_ADC_10_StopModule_AD<ユニット番号>	10ビットA/Dコンバータの停止

D/A コンバータ (DAa)

生成関数	機能
R_PG_DAC_Set_C<チャンネル番号>	D/Aコンバータのチャンネルを設定
R_PG_DAC_SetWithInitialValue_C<チャンネル番号>	初期値を指定してD/Aコンバータのチャンネルを設定
R_PG_DAC_ControlOutput_C<チャンネル番号>	D/A変換値の設定
R_PG_DAC_StopOutput_C<チャンネル番号>	アナログ出力の停止

温度センサ (TS)

生成関数	機能
R_PG_TS_Set	温度センサの設定
R_PG_TS_EnableOutput	温度センサの出力を許可

R_PG_TS_DisableOutput	温度センサの出力を禁止
R_PG_TS_StopModule	温度センサの停止

5.1 クロック発生回路

5.1.1 R_PG_Clock_Set

定義 bool R_PG_Clock_Set(void)

概要 クロックの設定

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Set, R_CGC_Control

詳細

- 各クロックソースを設定し、発振を開始します。
- 内部クロックソースをGUIで指定したクロックに切り替えます。
- クロックソースを切り替える前にウェイトを挿入する場合は、R_PG_Clock_WaitSetを使用してください。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //クロック発生回路を設定し、クロックの発振を開始
    R_PG_Clock_Set();
}
```

5.1.2 R_PG_Clock_WaitSet

定義 bool R_PG_Clock_WaitSet(double wait_time)

概要 クロックの設定(発振安定時間ウェイト)

引数

double wait_time	発振安定待機時間(秒)
------------------	-------------

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Set, R_CGC_Control

詳細

- 各クロックソースを設定し、発振を開始します。
- 内部クロックソースをGUIで指定したクロックに切り替えます。
- クロックソースを切り替える前に引数で指定された時間のウェイトを挿入します。ウェイトを挿入しない場合は、R_PG_Clock_Setを使用してください。
- 実際のウェイト時間が指定した値と異なる場合があります。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //クロック発生回路を設定し、0.5秒ウェイト後にクロックソース切り替え
    R_PG_Clock_WaitSet(0.5);
}
```

5.1.3 R_PG_Clock_Start_MAIN

定義 bool R_PG_Clock_Start_MAIN(void)

概要 メインクロックの発振開始

生成条件 GUI上でメインクロックまたはPLL回路を使用する設定をした場合

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RSDL関数 R_CGC_Control

詳細

- メインクロックの発振を開始します。
- GUI上でメインクロックを設定した場合、R_PG_Clock_Setによりメインクロックが設定され、発振を開始します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //メインクロックの発振開始
    R_PG_Clock_Start_MAIN();
}
```

5.1.4 R_PG_Clock_Stop_MAIN

定義 bool R_PG_Clock_Stop_MAIN(void)

概要 メインクロックの発振停止

生成条件 GUI上でメインクロックまたはPLL回路を使用する設定をした場合

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RSDL関数 R_CGC_Control

詳細

- メインクロックの発振を停止します。
- メインクロックまたはPLLクロックを内部クロックソースとして使用している場合は、メインクロックを停止することはできません。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //メインクロックの発振停止
    R_PG_Clock_Stop_MAIN();
}
```

5.1.5 R_PG_Clock_Enable_MAIN_ForcedOscillation

定義 bool R_PG_Clock_Enable_MAIN_ForcedOscillation(void)

概要 メインクロックの強制発振有効化

生成条件 GUI上でメインクロックまたはPLL回路を使用する設定をした場合

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RSDL関数 R_CGC_Control

詳細 ・ メインクロックの強制発振を有効にします。

使用例

```
//この関数を使用するには”R_PG<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //メインクロック強制発振の有効化
    R_PG_Clock_Enable_MAIN_ForcedOscillation();
}
```

5.1.6 R_PG_Clock_Disable_MAIN_ForcedOscillation

定義 bool R_PG_Clock_Disable_MAIN_ForcedOscillation(void)

概要 メインクロックの強制発振無効化

生成条件 GUI上でメインクロックまたはPLL回路を使用する設定をした場合

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RSDL関数 R_CGC_Control

詳細 • メインクロックの強制発振を無効にします。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //メインクロック強制発振の無効化
    R_PG_Clock_Disable_MAIN_ForcedOscillation();
}
```

5.1.7 R_PG_Clock_Start_SUB

定義 bool R_PG_Clock_Start_SUB(void)

概要 サブクロックの発振開始

引数 なし

戻り値	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Control

詳細 ・ サブクロックの発振を開始します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //サブクロックの発振開始
    R_PG_Clock_Start_SUB();
}
```

5.1.8 R_PG_Clock_Stop_SUB

定義 bool R_PG_Clock_Stop_SUB(void)

概要 サブクロックの発振停止

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Control

詳細

- サブクロックの発振を停止します。
- サブクロックを内部クロックソースとして使用している場合は、サブクロックを停止することはできません。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //サブクロックの発振停止
    R_PG_Clock_Stop_SUB();
}
```


5.1.9 R_PG_Clock_Start_LOCO

定義 bool R_PG_Clock_Start_LOCO(void)

概要 低速オンチップオシレータ (LOCO)の発振開始

引数 なし

戻り値	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Control

詳細 • 低速オンチップオシレータ (LOCO)の発振を開始します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //低速オンチップオシレータ (LOCO)の発振開始
    R_PG_Clock_Start_LOCO();
}
```

5.1.10 R_PG_Clock_Stop_LOCO

定義 bool R_PG_Clock_Stop_LOCO(void)

概要 低速オンチップオシレータ (LOCO)の発振停止

引数 なし

戻り値	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Control

詳細

- 低速オンチップオシレータ (LOCO)の発振を停止します。
- 低速オンチップオシレータ (LOCO)を内部クロックソースとして使用している場合は、LOCOを停止することはできません。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //低速オンチップオシレータ (LOCO)の発振停止
    R_PG_Clock_Stop_LOCO();
}
```

5.1.11 R_PG_Clock_Start_HOCO

定義 bool R_PG_Clock_Start_HOCO(void)

概要 高速オンチップオシレータ (HOCO)の発振開始

生成条件 GUI上で高速オンチップオシレータ (HOCO)を使用する設定をした場合

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Control

詳細

- 高速オンチップオシレータ (HOCO)の発振を開始します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //高速オンチップオシレータ (HOCO)の発振開始
    R_PG_Clock_Start_HOCO();
}
```

5.1.12 R_PG_Clock_Stop_HOCO

定義 bool R_PG_Clock_Stop_HOCO(void)

概要 高速オンチップオシレータ (HOCO)の発振停止

生成条件 GUI上で高速オンチップオシレータ (HOCO)を使用する設定をした場合

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RSDL関数 R_CGC_Control

詳細

- 高速オンチップオシレータ (HOCO)の発振を停止します。
- 高速オンチップオシレータ (HOCO)を内部クロックソースとして使用している場合は、HOCOを停止することはできません。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //高速オンチップオシレータ (HOCO)の発振停止
    R_PG_Clock_Stop_HOCO();
}
```

5.1.13 R_PG_Clock_PowerON_HOCO

定義 bool R_PG_Clock_PowerON_HOCO(void)

概要 高速オンチップオシレータ (HOCO)の電源をONにする

生成条件 GUI上で高速オンチップオシレータ (HOCO)を使用する設定をした場合

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RSDL関数 R_CGC_Control

詳細

- 高速オンチップオシレータ (HOCO)の電源をONにします。

使用例

```
//この関数を使用するには”R_PG<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //高速オンチップオシレータ (HOCO)の電源ON
    R_PG_Clock_PowerON_HOCO();
}
```

5.1.14 R_PG_Clock_PowerOFF_HOCO

定義 bool R_PG_Clock_PowerON_HOCO(void)

概要 高速オンチップオシレータ (HOCO)の電源をOFFにする

生成条件 GUI上で高速オンチップオシレータ (HOCO)を使用する設定をした場合

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RSDL関数 R_CGC_Control

詳細

- 高速オンチップオシレータ (HOCO)の電源をOFFにします。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //高速オンチップオシレータ (HOCO)の電源OFF
    R_PG_Clock_PowerOFF_HOCO();
}
```

5.1.15 R_PG_Clock_Start_PLL

定義 bool R_PG_Clock_Start_PLL(void)

概要 PLL回路の動作開始

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Control

詳細

- PLL回路の動作を開始します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //PLL回路の動作開始
    R_PG_Clock_Start_PLL();
}
```

5.1.16 R_PG_Clock_Stop_PLL

定義 bool R_PG_Clock_Stop_PLL(void)

概要 PLL回路の動作停止

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RSDL関数 R_CGC_Control

詳細

- PLL回路の動作を停止します。
- PLL回路を内部クロックソースとして使用している場合は、PLL回路を停止することはできません。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //PLL回路の動作停止
    R_PG_Clock_Stop_PLL();
}
```


5.1.17 R_PG_Clock_Enable_BCLK_PinOutput

定義 bool R_PG_Clock_Enable_BCLK_PinOutput(void)

概要 BCLK端子出力の有効化

生成条件 GUI上でBCLK端子出力を設定した場合

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RSDL関数 R_CGC_Control

詳細

- BCLK端子からのクロック出力を有効にします。
- BCLK端子のクロックは、外部バス有効時に出力されます。
- GUI上でBCLK端子からの出力を有効に設定した場合、R_PG_Clock_SetによりBCLK端子出力が有効になります。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //BCLK端子出力の有効化
    R_PG_Clock_Enable_BCLK_PinOutput();
}
```

5.1.18 R_PG_Clock_Disable_BCLK_PinOutput

定義 bool R_PG_Clock_Disable_BCLK_PinOutput(void)

概要 BCLK端子出力の無効化

生成条件 GUI上でBCLK端子出力を設定した場合

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Control

詳細

- BCLK端子からのクロック出力を無効にします。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //BCLK端子出力の無効化
    R_PG_Clock_Disable_BCLK_PinOutput();
}
```

5.1.19 R_PG_Clock_Enable_MAIN_StopDetection

定義 bool R_PG_Clock_Enable_MAIN_StopDetection(void)

概要 メインクロック発振停止検出機能の有効化

生成条件 GUI上でメインクロック発振停止検出機能を設定した場合

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RSDL関数 R_CGC_Control

詳細

- メインクロック発振停止検出機能を有効にします。
- GUI上でメインクロック発振停止検出機能を有効に設定した場合は、R_PG_Clock_Setでメインクロック発振停止検出機能が設定され、有効になります。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //メインクロック発振停止検出機能の有効化
    R_PG_Clock_Enable_MAIN_StopDetection();
}
```

5.1.20 R_PG_Clock_Disable_MAIN_StopDetection

定義 bool R_PG_Clock_Disable_MAIN_StopDetection(void)

概要 メインクロック発振停止検出機能の無効化

生成条件 GUI上でメインクロック発振停止検出機能を設定した場合

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Control

詳細 ・ メインクロック発振停止検出機能を無効にします。

使用例

```
//この関数を使用するには”R_PG<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //メインクロック発振停止検出機能の無効化
    R_PG_Clock_Disable_MAIN_StopDetection();
}
```

5.1.21 R_PG_Clock_GetFlag_MAIN_StopDetection

定義 bool R_PG_Clock_GetFlag_MAIN_StopDetection (bool* stop)

概要 メインクロック発振停止検出フラグの取得

生成条件 GUI上でメインクロック発振停止検出機能を設定した場合

<u>引数</u>	bool* stop	メインクロック発振停止検出フラグの格納先
-----------	------------	----------------------

<u>戻り値</u>	true	フラグの取得が正しく行われた場合
	false	フラグの取得に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_GetStatus

詳細

- メインクロック発振停止検出フラグを取得します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

bool stop;

void func(void)
{
    //メインクロック発振停止フラグの取得
    R_PG_Clock_GetFlag_MAIN_StopDetection( &stop );
}
```

5.1.22 R_PG_Clock_ClearFlag_MAIN_StopDetection

<u>定義</u>	bool R_PG_Clock_ClearFlag_MAIN_StopDetection (void)
<u>概要</u>	メインクロック発振停止検出フラグのクリア
<u>生成条件</u>	GUI上でメインクロック発振停止検出機能を設定した場合

<u>引数</u>	なし	
<u>戻り値</u>	true	クリアに成功した場合
	false	クリアに失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_Control

詳細 ・ メインクロック発振停止検出フラグをクリアします。

使用例

```
//この関数を使用するには”R_PG<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
    //メインクロック発振停止フラグのクリア
    R_PG_Clock_ClearFlag_MAIN_StopDetection();
}
```

5.1.23 R_PG_Clock_GetSelectedClockSource

定義 bool R_PG_Clock_GetSelectedClockSource (uint8_t* clock)

概要 現在の内部クロックソースの取得

引数

uint8_t* clock	内部クロックソースに対応する値の格納先 格納される値に対応するクロックソース 0:低速オンチップオシレータ 1:高速オンチップオシレータ 2:メインクロック 3:サブクロック 4:PLL回路
----------------	---

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_GetStatus

詳細

- 現在選択されている内部クロックソースを取得します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t clock;

void func(void)
{
    //現在選択の内部クロックソースの取得
    R_PG_Clock_GetSelectedClockSource( &clock );
}
```

5.1.24 R_PG_Clock_GetClocksStatus

定義 bool R_PG_Clock_GetClocksStatus
 (bool* pll, bool* main, bool* sub, bool* loco, bool* iwdt, bool* hoco)

概要 クロック発振状態の取得

引数

bool* pll	PLL停止ビットの値の格納先 (0:動作 1:停止)
bool* main	メインクロック発振停止ビットの格納先 (0:動作 1:停止)
bool* sub	サブクロック発振停止ビットの格納先 (0:動作 1:停止)
bool* loco	低速オンチップオシレータ停止ビットの格納先 (0:動作 1:停止)
bool* iwdt	IWDT専用低速オンチップオシレータ停止ビットの格納先(0:動作 1:停止)
bool* hoco	高速オンチップオシレータ停止ビットの格納先 (0:動作 1:停止)

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_GetStatus

詳細

- 各クロックの発振状態を取得します。
- 取得する項目に対応する引数に、値の格納先アドレスを指定してください。取得しない項目に対応する引数には0を指定してください。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

bool loco;

void func(void)
{
    //低速オンチップオシレータの発振状態を取得
    R_PG_Clock_GetClocksStatus ( 0, 0, 0, &loco, 0, 0 );
}
```


5.1.25 R_PG_Clock_GetHOCOPowerStatus

定義 bool R_PG_Clock_GetHOCOPowerStatus (bool* power)

概要 高速オンチップオシレータ(HOCO)の電源状態取得

<u>引数</u>	bool* power	高速オンチップオシレータ電源制御ビットの値の格納先 (0:ON 1:OFF)
-----------	-------------	---

<u>戻り値</u>	true	フラグの取得が正しく行われた場合
	false	フラグの取得に失敗した場合

出力先ファイル R_PG_Clock.c

使用RPDL関数 R_CGC_GetStatus

詳細 • 高速オンチップオシレータ(HOCO)の電源状態を取得します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

bool power;

void func(void)
{
    //HOCOの電源状態取得
    R_PG_Clock_GetHOCOPowerStatus ( & power );
}
```

5.2 電圧検出回路 (LVDA)

5.2.1 R_PG_LVD_Set

<u>定義</u>	bool R_PG_LVD_Set (void)
<u>概要</u>	電圧検出回路の設定(電圧監視1, 電圧監視2一括設定)
<u>引数</u>	なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル

R_PG_LVD.c

使用RPDL関数

R_LVD_Create

詳細

- 低電圧検出時の動作(内部リセットまたは割り込み)を設定します。
- 1回の呼び出しで電圧監視1と電圧監視2を設定することができます。
- 本関数を呼び出す前にR_PG_Clock_Setによりクロックを設定してください。

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定

    //電圧検出回路の設定(電圧監視1, 電圧監視2一括設定)
    R_PG_LVD_Set();
}
```

5.2.2 R_PG_LVD_GetStatus

定義 bool R_PG_LVD_GetStatus
(bool * lvd1_detect, bool * lvd1_monitor, bool * lvd2_detect, bool * lvd2_monitor)

概要 電圧検出回路のステータスフラグを取得

<u>引数</u>	bool * lvd1_detect	電圧監視1電圧変化検出フラグの格納先
	bool * lvd1_monitor	電圧監視1信号モニタフラグの格納先
	bool * lvd2_detect	電圧監視2電圧変化検出フラグの格納先
	bool * lvd2_monitor	電圧監視2信号モニタフラグの格納先

<u>戻り値</u>	true	フラグの取得に成功した場合
	false	フラグの取得に失敗した場合

出力先ファイル R_PG_LVD.c

使用RSDL関数 R_LVD_GetStatus

- 詳細
- 電圧検出回路のステータスフラグを取得します。
 - 取得しないフラグには0を指定してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool lvd1_det, lvd2_det;
bool lvd1_mon, lvd2_mon;

void func(void)
{
    //電圧検出回路のステータスフラグを取得
    R_PG_LVD_GetStatus( &lvd1_det, &lvd1_mon, &lvd2_det, &lvd2_mon );

    if( lvd1_det ){
        //電圧監視1電圧変化検出時処理
    }
    if( lvd2_det ){
        //電圧監視2電圧変化検出時処理
    }
}
```

5.2.3 R_PG_LVD_ClearDetectionFlag_LVD<電圧検出回路番号>

定義 bool R_PG_LVD_ClearDetectionFlag_LVD<電圧検出回路番号>(void)

<電圧検出回路番号> : 1, 2

概要 電圧監視n電圧変化検出フラグのクリア n : 1, 2

引数 なし

戻り値

true	クリアに成功した場合
false	クリアに失敗した場合

出力先ファイル R_PG_LVD.c

使用RPDL関数 R_LVD_Control

詳細 • 電圧監視n電圧変化検出フラグをクリアします。 n : 1, 2

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //電圧監視1電圧変化検出フラグのクリア
    R_PG_LVD_ClearDetectionFlag_LVD1();
}
```

5.2.4 R_PG_LVD_Disable_LVD<電圧検出回路番号>

定義 bool R_PG_LVD_Disable_LVD<電圧検出回路番号>(void)

<電圧検出回路番号> : 1, 2

概要 電圧監視nの無効化 n : 1, 2

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_LVD.c

使用RPDL関数 R_LVD_Control

詳細 • 電圧監視nを無効化します。 n : 1, 2

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //電圧監視1の無効化
    R_PG_LVD_Disable_LVD1();
}
```

5.3 周波数測定機能 (MCK)

5.3.1 R_PG_MCK_Set

定義 bool R_PG_MCK_Set(void)

概要 周波数測定機能の設定

引数

なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_MCK.c

使用RPDL関数 R_MCK_Control

詳細

- 周波数測定機能を設定します。
- 本関数を呼び出す前にR_PG_Clock_Setによりクロックを設定してください。
- 周波数測定機能のためのMTU(系統1)のチャンネルまたはTPU(系統2)のチャンネルを設定する前に本関数を呼び出してください。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint16_t tgr_a;

void func1(void)
{
    //クロック発生回路を設定し、クロックの発振を開始
    R_PG_Clock_Set();

    //周波数測定機能の設定
    R_PG_MCK_Set();

    //MTUの設定
    R_PG_Timer_Set_MTU_U0_C0();
    R_PG_Timer_Set_MTU_U0_C1();

    //MTUのカウントを同時に開始
    R_PG_Timer_SynchronouslyStartCount_MTU_U0(1, 1, 0, 0, 0);
}

//TGRA入力キャプチャ割り込み通知関数
void Mtu1IcCmAIntFunc(void)
{
    //ジェネラルレジスタの値の取得
    R_PG_Timer_GetTGR_MTU_U0_C1(&tgr_a, 0, 0, 0, 0, 0);

    //TGRA(チャンネル1)の値が許容範囲内かチェック
}

void func2(void)
{
    //基準クロックの変更
    R_PG_MCK_Change_ReferenceClock(1, 3);
}
```

```
}  
  
void func3(void)  
{  
    //周波数測定機能の停止  
    R_PG_MCK_StopModule();  
}
```

5.3.2 R_PG_MCK_Change_ReferenceClock

定義 bool R_PG_MCK_Change_ReferenceClock
 (uint8_t ref_clk1, uint8_t ref_clk2)

概要 基準クロックの変更

uint8_t ref_clk1	カウントクロック拡張回路1の基準クロック
uint8_t ref_clk2	カウントクロック拡張回路2の基準クロック

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_MCK.c

使用RPDL関数 R_MCK_Control

詳細 • 基準クロックを変更します。

使用例 R_PG_MCK_Setの使用例を参照してください。

5.3.3 R_PG_MCK_StopModule

定義 bool R_PG_MCK_StopModule(void)

概要 周波数測定機能の停止

引数 なし

戻り値	true	停止に成功した場合
	false	停止に失敗した場合

出力先ファイル R_PG_MCK.c

使用RPDL関数 R_MCK_Control

詳細 ・ 周波数測定機能を停止します。

使用例 R_PG_MCK_Setの使用例を参照してください。

5.4 消費電力低減機能

5.4.1 R_PG_LPC_Set

定義 bool R_PG_LPC_Set (void)

概要 消費電力低減機能の設定

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_LPC.c

使用RSDL関数 R_LPC_Create

詳細

- 消費電力低減機能を設定します。
- GUI上でクロックの発振安定待ち時間を設定した場合は、発振安定待ち時間を設定したクロックが停止した状態で本関数を呼び出してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //サブクロックの発振停止
    R_PG_Clock_Stop_SUB();
    //消費電力低減機能の設定
    R_PG_LPC_Set (void);
    //サブクロックの発振開始
    R_PG_Clock_Start_SUB();
    //クロック発生回路を設定し、2秒ウェイト後にクロックソース切り替え
    R_PG_Clock_WaitSet(2);
}
```

5.4.2 R_PG_LPC_Sleep

定義 bool R_PG_LPC_Sleep (void)

概要 スリープモードへの移行

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_LPC.c

使用RPDL関数 R_LPC_Control

詳細

- スリープモードへ移行します

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //スリープモードへの移行
    R_PG_LPC_Sleep(void);
}
```

5.4.3 R_PG_LPC_AllModuleClockStop

定義 bool R_PG_LPC_AllModuleClockStop (void)

概要 全モジュールクロックスタンバイモードへの移行

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_LPC.c

使用RPDL関数 R_LPC_Control

詳細

- 全モジュールクロックスタンバイモードへ移行します。
- 全モジュールクロックスタンバイモードへ移行する前に、全モジュールクロックスタンバイモード中の動作を許可するTMRユニットを設定します。
- 初期設定では全モジュールクロックスタンバイモード中にTMRは停止します。全モジュールクロックスタンバイモード中にTMRを動作させるには、動作させるTMRのユニットをGUI上で選択してください。

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //全モジュールクロックスタンバイモードへの移行
    R_PG_LPC_AllModuleClockStop (void);
}
```

5.4.4 R_PG_LPC_SoftwareStandby

定義 bool R_PG_LPC_SoftwareStandby(void)

概要 ソフトウェアスタンバイモードへの移行

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_LPC.c

使用RPDL関数 R_LPC_Control

詳細

- ソフトウェアスタンバイモードへ移行します。
- 本関数を呼ぶ前にR_PG_LPC_Setを呼び出して、ソフトウェアスタンバイモード中の動作を設定してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //消費電力低減機能の設定
    R_PG_LPC_Set (void);

    //ソフトウェアスタンバイモードへの移行
    R_PG_LPC_SoftwareStandby (void);
}
```

5.4.5 R_PG_LPC_DeepSoftwareStandby

定義 bool R_PG_LPC_DeepSoftwareStandby(void)

概要 ディープソフトウェアスタンバイモードへの移行

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_LPC.c

使用RSDL関数 R_LPC_Control

詳細

- ディープソフトウェアスタンバイモードへ移行します。
- 本関数を呼ぶ前にR_PG_LPC_Setを呼び出して、ディープソフトウェアスタンバイモード中の動作と解除要因を設定してください。
- ディープソフトウェア解除フラグはディープソフトウェアモード以外の場合も解除要求が発生すると”1”になります。本関数ではディープソフトウェアスタンバイモードに移行する前にディープソフトウェア解除フラグはクリアされません。
R_PD_LPC_GetDeepSoftwareStandbyCancelFlagによりディープソフトウェア解除フラグをクリアしてからディープソフトウェアスタンバイモードに移行してください。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include ”R_PG_default.h”

void func(void)
{
    //消費電力低減機能の設定
    R_PG_LPC_Set (void);

    //ディープソフトウェアスタンバイ解除フラグのクリア
    R_PD_LPC_GetDeepSoftwareStandbyCancelFlag(0,0,0,0,0,0,0,0);

    //ディープソフトウェアスタンバイモードへの移行
    R_PG_LPC_DeepSoftwareStandby (void);
}
```

5.4.6 R_PG_LPC_IOPortRelease

定義 bool R_PG_LPC_IOPortRelease (void)

概要 I/Oポート出力保持を解除

生成条件 GUI上で[I/Oポート状態保持]に [ディープソフトウェアスタンバイ解除後のIOKEEPビットへの"0"書き込みで保持を解除]を選択した場合に出力されます。

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_LPC.c

使用RSDL関数 R_LPC_Control

詳細

- ディープソフトウェアスタンバイ解除後のI/Oポートの出力保持状態を解除します。

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"
void func(void)
{
    //I/Oポートの出力保持状態を解除
    R_PG_LPC_IOPortRelease(void);
}
```

5.4.7 R_PG_LPC_ChangeOperatingPowerControl

定義 bool R_PG_LPC_ChangeOperatingPowerControl(uint8_t mode)

概要 動作電力制御モードを変更

<u>引数</u>	uint8_t mode	動作電力制御モード 0:高速動作モード 1:低速動作モード1 2:低速動作モード2
-----------	--------------	--

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_LPC.c

使用RSDL関数 R_LPC_Control

詳細

- 動作電力制御モードを変更します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"
void func(void)
{
    //動作電力制御モードを中速モードAに変更
    R_PG_LPC_ChangeOperatingPowerControl( 1 );
}
```


5.4.8 R_PG_LPC_ChangeSleepModeReturnClock

定義 bool R_PG_LPC_ChangeSleepModeReturnClock(uint8_t return_clock)

概要 スリープモード復帰クロックソースを変更

引数

uint8_t return_clock	スリープモード復帰クロックソース 0:切り替え無効 1:HOCO 2:メインクロック
----------------------	---

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_LPC.c

使用RPDL関数 R_LPC_Control

詳細

- スリープモード復帰クロックソースを変更します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"
void func(void)
{
    //スリープモード復帰クロックソースをHOCOに変更
    R_PG_LPC_ChangeSleepModeReturnClock( 1 );
}
```

5.4.9 R_PG_LPC_GetPowerOnResetFlag

定義 bool R_PG_LPC_GetPowerOnResetFlag (bool * reset)

概要 パワーオンリセットフラグの取得

<u>引数</u>	bool * reset	パワーオンリセットフラグの格納先
-----------	--------------	------------------

<u>戻り値</u>	true	フラグの取得に成功した場合
	false	フラグの取得に失敗した場合

出力先ファイル R_PG_LPC.c

使用RPDL関数 R_LPC_GetStatus

詳細

- パワーオンリセットフラグを取得します
- 本関数を呼び出すとリセット検出フラグおよびディープソフトウェアスタンバイ解除要求フラグがクリアされます。これらのフラグを同時に取得する必要がある場合は本関数の代わりにR_PG_LPC_GetStatusを使用してください。
- RSTSR.PORF(パワーオンリセットフラグ)は端子リセットでのみクリアされます。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool reset;

void func(void)
{
    //パワーオンリセットフラグの取得
    R_PG_LPC_GetPowerOnResetFlag( &reset );

    if( reset ){
        //パワーオンリセット検出時処理
    }
}
```

5.4.10 R_PG_LPC_GetLVDDetectionFlag

定義 bool R_PG_LPC_GetLVDDetectionFlag (bool * lvd0, bool * lvd1, bool * lvd2)

概要 LVD検知フラグの取得

引数

bool * lvd0	LVD0検知フラグの格納先
bool * lvd1	LVD1検知フラグの格納先
bool * lvd2	LVD2検知フラグの格納先

戻り値

true	フラグの取得に成功した場合
false	フラグの取得に失敗した場合

出力先ファイル R_PG_LPC.c

使用RPDL関数 R_LPC_GetStatus

詳細

- LVD検知フラグを取得します。
- 取得するフラグに対応する引数に、フラグ値の格納先アドレスを指定してください。
- 取得しないフラグには0を指定してください。
- 本関数を呼び出すとリセット検出フラグおよびディープソフトウェアスタンバイ解除要求フラグがクリアされます。これらのフラグを同時に取得する必要がある場合は本関数の代わりにR_PG_LPC_GetStatusを使用してください。

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool lvd1;
bool lvd2;

void func(void)
{
    //LVD1、LVD2検出フラグの取得
    R_PG_LPC_GetLVDDetectionFlag ( 0, &lvd1, &lvd2 );

    if( lvd1 ){
        //LVD1検出時処理
    }
    if( lvd2 ){
        //LVD2検出時処理
    }
}
```

5.4.11 R_PG_LPC_GetDeepSoftwareStandbyResetFlag

定義 bool R_PG_LPC_GetDeepSoftwareStandbyResetFlag(bool *reset)

概要 ディープソフトウェアスタンバイリセットフラグの取得

<u>引数</u>	bool *reset	ディープソフトウェアスタンバイリセットフラグの格納先
-----------	-------------	----------------------------

<u>戻り値</u>	true	フラグの取得に成功した場合
	false	フラグの取得に失敗した場合

出力先ファイル R_PG_LPC.c

使用RPDL関数 R_LPC_GetStatus

詳細

- ディープソフトウェアスタンバイリセットフラグを取得します
- 本関数を呼び出すとリセット検出フラグおよびディープソフトウェアスタンバイ解除要求フラグがクリアされます。これらのフラグを同時に取得する必要がある場合は本関数の代わりにR_PG_LPC_GetStatusを使用してください。

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool reset;

void func(void)
{
    //ディープソフトウェアスタンバイリセットフラグの取得
    R_PG_LPC_GetDeepSoftwareStandbyResetFlag ( &reset);

    if( reset ){
        //ディープソフトウェアスタンバイリセット検出時の処理
    }
}
```

5.4.12 R_PG_LPC_GetOperatingPowerControlFlag

定義 bool R_PG_LPC_GetOperatingPowerControlFlag(bool * during_transition)

概要 動作電力制御モード遷移状態フラグの取得

引数

bool * during_transition	動作電力制御モード遷移状態フラグの格納先
--------------------------	----------------------

戻り値

true	フラグの取得に成功した場合
false	フラグの取得に失敗した場合

出力先ファイル R_PG_LPC.c

使用RSDL関数 R_LPC_GetStatus

詳細

- 動作電力制御モード遷移状態フラグを取得します。
- 本関数を呼び出すとリセット検出フラグおよびディープソフトウェアスタンバイ解除要求フラグがクリアされます。これらのフラグを同時に取得する必要がある場合は本関数の代わりにR_PG_LPC_GetStatusを使用してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool during_transition;

void func(void)
{
    //動作電力制御モード遷移状態フラグの取得
    R_PD_LPC_GetDeepSoftwareStandbyCancelFlag ( &during_transition );
}
```

5.4.13 R_PG_LPC_GetStatus

定義 bool R_PG_LPC_GetStatus(uint32_t *data1, uint8_t * data2)

概要 消費電力低減機能の状態を取得

引数

uint32_t *data1	ステータス情報1の格納先
uint8_t *data2	ステータス情報2の格納先

戻り値

true	フラグの取得に成功した場合
false	フラグの取得に失敗した場合

出力先ファイル R_PG_LPC.h

使用RPDL関数 R_LPC_GetStatus

詳細

- リセットステータスとディープソフトウェアスタンバイ解除要求フラグを取得します。
- 本関数を呼び出すと、RPDLの関数 R_LPC_GetStatus が直接呼び出されます。
- 取得した情報は以下の形式で格納されます。

data1

b31-b26	26	b24
0	CAN ディープソフトウェアスタンバイ解除フラグ	動作電力制御モード遷移状態 0:遷移完了 1:遷移中

b23	b22-b20	b19	b18	b17	b16
リセットステータス(RSTSR) (0: 未検出; 1:検出)					
ディープソフトウェアリセット	0	LVD2	LVD1	LVD0	パワーオンリセット

b15	b14	b13	b12	b11	b10	b9	b8
ディープソフトウェアスタンバイ解除要求検出(DPSIFR) (0: 未検出; 1:検出)							
0	IIC (SCL)	IIC (SDA)	NMI	RTC アラーム	RTC 周期	LVD2	LVD1

b7	b6	b5	b4	b3	b2	b1	b0
ディープソフトウェアスタンバイ解除要求検出(DPSIFR) (0: 未検出; 1:検出)							
IRQ7 -DS	IRQ6 -DS	IRQ5 -DS	IRQ4 -DS	IRQ3 -DS	IRQ2 -DS	IRQ1 -DS	IRQ0 -DS

data2

b7	b6	b5	b4	b3	b2	b1	b0
ディープソフトウェアスタンバイ解除要求検出(DPSIFR) (0: 未検出; 1:検出)							
IRQ15 -DS	IRQ14 -DS	IRQ13 -DS	IRQ12 -DS	IRQ11 -DS	IRQ10 -DS	IRQ9 -DS	IRQ8 -DS

- 本関数を呼び出すとRSTSR.LVD1F(LVD1検知フラグ)、RSTSR.LVD2F(LVD2検知フラグ)、RSTSR.DPSRSTF(ディープソフトウェアスタンバイリセットフラグ)およびDPSIFR(ディープソフトウェアスタンバイ解除要求フラグ)がクリアされます。
- RSTSR.PORF(パワーオンリセットフラグ)は端子リセットでのみクリアされます。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"
uint16_t data;
void func(void)
{
    //消費電力低減機能の状態を取得
    R_PG_LPC_GetStatus( &data );

    //ディープソフトウェアリセットを検出したか
    if( data >> 15) & 0x1 ){
        if( data >> 7) & 0x1){
            //NMIによるディープソフトウェアスタンバイ解除時処理
        }
        else if( data & 0x1){
            //IRQ0-Aによるディープソフトウェアスタンバイ解除時処理
        }
    }
}
```

5.4.14 R_PG_LPC_WriteBackup

定義 bool R_PG_LPC_WriteBackup (uint8_t * data, uint8_t count)

概要 ディープスタンバイバックアップレジスタへの書き込み

<u>引数</u> uint8_t * data	ディープスタンバイバックアップレジスタに書き込むデータ
uint8_t count	書き込むデータのバイト数 (1~32)

<u>戻り値</u> true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_LPC.h

使用RPDL関数 R_LPC_WriteBackup

- 詳細
- ディープスタンバイバックアップレジスタにデータを書き込みます。
 - 本関数を呼び出すと、RPDLの関数 R_LPC_WriteBackup が直接呼び出されます。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t w_data[]="ABCDEFGH";
uint8_t r_data[]="-----";

void func1(void)
{
    //消費電力低減機能の設定
    R_PG_LPC_Set (void);

    //ディープスタンバイバックアップレジスタへの書き込み
    R_PG_LPC_WriteBackup( w_data, 7 );

    //ディープソフトウェアスタンバイモードへの移行
    R_PG_LPC_DeepSoftwareStandby (void);
}

void func2(void)
{
    //ディープスタンバイバックアップレジスタからの読み出し
    R_PG_LPC_ReadBackup( r_data, 7 );
}
```


5.4.15 R_PG_LPC_ReadBackup

定義 bool R_PG_LPC_ReadBackup (uint8_t * data, uint8_t count)

概要 ディープスタンバイバックアップレジスタからの読み出し

引数

uint8_t * data	読み出したデータの保存先
uint8_t count	読み出すデータのバイト数 (1~32)

戻り値

true	読み出しに成功した場合
false	読み出しに失敗した場合

出力先ファイル R_PG_LPC.h

使用RPDL関数 R_LPC_ReadBackup

詳細

- ディープスタンバイバックアップレジスタからデータを読み出します。
- 本関数を呼び出すと、RPDLの関数 R_LPC_ReadBackup が直接呼び出されます。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t w_data[]="ABCDEFGH";
uint8_t r_data[]="-----";

void func1(void)
{
    //消費電力低減機能の設定
    R_PG_LPC_Set (void);

    //ディープスタンバイバックアップレジスタへの書き込み
    R_PG_LPC_WriteBackup( w_data, 7 );

    //ディープソフトウェアスタンバイモードへの移行
    R_PG_LPC_DeepSoftwareStandby (void);
}

void func2(void)
{
    //ディープスタンバイバックアップレジスタからの読み出し
    R_PG_LPC_ReadBackup( r_data, 7 );
}
```

5.5 レジスタライトプロテクション機能

5.5.1 R_PG_RWP_RegisterWriteCgc

定義 bool R_PG_RWP_RegisterWriteCgc (bool enable)

概要 クロック発生回路関連レジスタへの書き込みを許可/禁止

<u>引数</u>	bool enable	レジスタへの書き込み設定 (1:許可 0:禁止)
-----------	-------------	--------------------------

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_RWP.c

使用RPDL関数 R_RWP_Control

詳細 • クロック発生回路関連レジスタへの書き込みを許可/禁止します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool cgc;
bool mode_lpc_reset;
bool lvd;
bool b0wi,pfswe;

void func1(void)
{
    //クロック発生回路関連レジスタへの書き込みを許可
    R_PG_RWP_RegisterWriteCgc( 1 );

    //動作モード、消費電力低減機能、ソフトウェアリセット関連レジスタ
    //への書き込みを許可
    R_PG_RWP_RegisterWriteModeLpcReset( 1 );

    //LVD関連レジスタへの書き込みを許可
    R_PG_RWP_RegisterWriteLvd( 1 );

    //端子機能選択レジスタへの書き込みを許可
    R_PG_RWP_RegisterWriteMpc( 1 );
}

void func2(void)
{
    //クロック発生回路関連レジスタへの書き込みを禁止
    R_PG_RWP_RegisterWriteCgc( 0 );

    //動作モード、消費電力低減機能、ソフトウェアリセット関連レジスタ
    //への書き込みを禁止
    R_PG_RWP_RegisterWriteModeLpcReset( 0 );

    //LVD関連レジスタへの書き込みを禁止
    R_PG_RWP_RegisterWriteLvd( 0 );

    //端子機能選択レジスタへの書き込みを禁止
    R_PG_RWP_RegisterWriteMpc( 0 );
}
```

```
void func3(void)
{
    //クロック発生回路関連レジスタへの書き込み状態の取得
    R_PG_RWP_GetStatusCgc(&cgc);

    //動作モード、消費電力低減機能、ソフトウェアリセット関連レジスタ
    //への書き込み状態の取得
    R_PG_RWP_GetStatusModeLpcReset(&mode_lpc_reset);

    //LVD関連レジスタへの書き込み状態の取得
    R_PG_RWP_GetStatusLvd(&lvd);

    //端子機能選択レジスタへの書き込み状態の取得
    R_PG_RWP_GetStatusMpc(&b0wi, &pfswe);
}
```

5.5.2 R_PG_RWP_RegisterWriteModeLpcReset

<u>定義</u>	bool R_PG_RWP_RegisterWriteModeLpcReset (bool enable)				
<u>概要</u>	動作モード、消費電力低減機能、ソフトウェアリセット関連レジスタへの書き込みを許可/禁止				
<u>引数</u>	<table border="1"><tr><td>bool enable</td><td>レジスタへの書き込み設定 (1:許可 0:禁止)</td></tr></table>	bool enable	レジスタへの書き込み設定 (1:許可 0:禁止)		
bool enable	レジスタへの書き込み設定 (1:許可 0:禁止)				
<u>戻り値</u>	<table border="1"><tr><td>true</td><td>設定が正しく行われた場合</td></tr><tr><td>false</td><td>設定に失敗した場合</td></tr></table>	true	設定が正しく行われた場合	false	設定に失敗した場合
true	設定が正しく行われた場合				
false	設定に失敗した場合				
<u>出力先ファイル</u>	R_PG_RWP.c				
<u>使用RPDL関数</u>	R_RWP_Control				
<u>詳細</u>	<ul style="list-style-type: none">動作モード、消費電力低減機能、ソフトウェアリセット関連レジスタへの書き込みを許可/禁止します。				
<u>使用例</u>	R_PG_RWP_RegisterWriteCgcの使用例を参照してください。				

5.5.3 R_PG_RWP_RegisterWriteLvd

定義 bool R_PG_RWP_RegisterWriteLvd (bool enable)

概要 LVD関連レジスタへの書き込みを許可/禁止

引数

bool enable	レジスタへの書き込み設定 (1:許可 0:禁止)
-------------	--------------------------

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RWP.c

使用RPDL関数 R_RWP_Control

詳細

- LVD関連レジスタへの書き込みを許可/禁止します。

使用例 R_PG_RWP_RegisterWriteCgcの使用例を参照してください。

5.5.4 R_PG_RWP_RegisterWriteMpc

定義 bool R_PG_RWP_RegisterWriteMpc (bool enable)

概要 端子機能選択レジスタへの書き込みを許可/禁止

引数

bool enable	レジスタへの書き込み設定 (1:許可 0:禁止)
-------------	--------------------------

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RWP.c

使用RPDL関数 R_RWP_Control

詳細

- 端子機能選択レジスタへの書き込みを許可/禁止します。

使用例 R_PG_RWP_RegisterWriteCgcの使用例を参照してください。

5.5.5 R_PG_RWP_GetStatusCgc

定義 bool R_PG_RWP_GetStatusCgc (bool * cgc)
概要 クロック発生回路関連レジスタへの書き込み状態の取得

引数

bool * cgc	クロック発生回路関連レジスタへのレジスタへの書き込み状態 (1:許可 0:禁止)
------------	---

戻り値

true	フラグの取得が正しく行われた場合
false	フラグの取得に失敗した場合

出力先ファイル R_PG_RWP.c

使用RPDL関数 R_RWP_GetStatus

詳細 • クロック発生回路関連レジスタへの書き込み状態を取得します。

使用例 R_PG_RWP_RegisterWriteCgcの使用例を参照してください。

5.5.6 R_PG_RWP_GetStatusModeLpcReset

定義 bool R_PG_RWP_GetStatusModeLpcReset (bool * mode_lpc_reset)

概要 動作モード、消費電力低減機能、ソフトウェアリセット関連レジスタへの書き込み状態の取得

引数

bool * mode_lpc_reset	動作モード、消費電力低減機能、ソフトウェアリセット関連レジスタへの書き込み状態 (1:許可 0:禁止)
--------------------------	---

戻り値

true	フラグの取得が正しく行われた場合
false	フラグの取得に失敗した場合

出力先ファイル R_PG_RWP.c

使用RPDL関数 R_RWP_GetStatus

詳細

- 動作モード、消費電力低減機能、ソフトウェアリセット関連レジスタへの書き込み状態を取得します。

使用例 R_PG_RWP_RegisterWriteCgcの使用例を参照してください。

5.5.7 R_PG_RWP_GetStatusLvd

定義 bool R_PG_RWP_GetStatusLvd (bool * lvd)

概要 LVD関連レジスタへの書き込み状態の取得

引数

bool * lvd	LVD関連レジスタへの書き込み状態 (1:許可 0:禁止)
------------	-------------------------------

戻り値

true	フラグの取得が正しく行われた場合
false	フラグの取得に失敗した場合

出力先ファイル R_PG_RWP.c

使用RPDL関数 R_RWP_GetStatus

詳細

- LVD関連レジスタへの書き込み状態を取得します。

使用例 R_PG_RWP_RegisterWriteCgcの使用例を参照してください。

5.5.8 R_PG_RWP_GetStatusMpc

定義 bool R_PG_RWP_GetStatusMpc (bool * b0wi, bool * pfswe)

概要 端子機能選択レジスタへの書き込み状態の取得

引数

bool * b0wi	PWPRレジスタPFSWEビットへの書き込み状態 (1:禁止 0:許可)
bool * pfswe	PFSレジスタへの書き込み状態 (1:許可 0:禁止)

戻り値

true	フラグの取得が正しく行われた場合
false	フラグの取得に失敗した場合

出力先ファイル R_PG_RWP.c

使用RPDL関数 R_RWP_GetStatus

詳細

- 端子機能選択レジスタへの書き込み状態を取得します。

使用例 R_PG_RWP_RegisterWriteCgcの使用例を参照してください。

5.6 割り込みコントローラ (ICUb)

5.6.1 R_PG_ExtInterrupt_Set_<割り込み種別>

定義 bool R_PG_ExtInterrupt_Set_<割り込み種別>(void)

<割り込み種別> : IRQ0~IRQ15、またはNMI

概要 外部割り込みの設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_ExtInterrupt_<割り込み種別>.c

<割り込み種別> : IRQ0~IRQ15、またはNMI

使用RSDL関数 R_INTC_SetExtInterrupt, R_INTC_CreateExtInterrupt

詳細

- 使用する外部割り込み端子を有効にするために、MPCのレジスタを設定します。また端子を入力として使用するために、I/Oポートのレジスタを設定します。IRQnは[周辺機能別使用端子]ウィンドウ上の選択に従い、使用端子の設定を行います。
- GUI上で割り込み通知関数名が指定されている場合、CPUへ割り込みが発生すると指定された名前の関数が呼び出されます。通知関数は次の定義で作成してください。
void <割り込み通知関数名>(void)
割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- GUI上で割り込み優先レベルを0に設定した場合、外部割り込み要求信号が入力されてもCPU割り込みは発生しません。割り込み要求フラグは
R_PG_ExtInterrupt_GetRequestFlag_<割り込み種別> により取得することができ、
R_PG_ExtInterrupt_ClearRequestFlag_<割り込み種別> によりクリアすることができます。
- GUI上で[デジタルフィルタを有効にする]を指定した場合、本関数を呼び出すとデジタルフィルタが有効になります。

使用例1

割り込み通知関数名にIrq0IntFuncを指定する場合

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ0();
}

//IRQ0通知関数
void Irq0IntFunc(void)
{
    func_irq0();    //IRQ0の処理
}
```

使用例2

割り込み優先レベルを0に設定した場合

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    bool flag;

    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ0();

    do{
        //IRQ0の割り込み要求フラグを取得する
        R_PG_ExtInterrupt_GetRequestFlag_IRQ0( &flag );
    }while( ! flag );

    func_irq0();    //IRQ0の処理

    //IRQ0の割り込み要求フラグをクリアする
    R_PG_ExtInterrupt_ClearRequestFlag_IRQ0();
}
```

5.6.2 R_PG_ExtInterrupt_Disable_〈割り込み種別〉

定義 bool R_PG_ExtInterrupt_Disable_〈割り込み種別〉(void)

〈割り込み種別〉 : IRQ0～IRQ15

概要 外部割り込みの設定解除

引数 なし

戻り値

true	設定解除が正しく行われた場合
false	設定解除に失敗した場合

出力先ファイル R_PG_ExtInterrupt_〈割り込み種別〉.c

〈割り込み種別〉 : IRQ0～IRQ15

使用RPDL関数 R_INTC_ControlExtInterrupt

詳細

- ・ 外部割り込み(IRQ0～IRQ15) を無効にします。
- ・ 外部割り込みに使用した端子の設定(MPC及びI/Oポートのレジスタ設定)は保持されます。
- ・ 割り込み端子を無効にした時、割り込み要求フラグは自動的にクリアされます。
- ・ 割り込み端子が無効になる前に有効な割り込みが発生すると、GUI上で割り込み通知関数名が指定されている場合、指定された名前の関数が呼び出されます。

使用例 割り込み通知関数名にIrq0IntFuncを指定する場合

```
//この関数を使用するには"R_PG_〈プロジェクト名〉.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ0();
}

//外部割り込み(IRQ0)通知関数
void Irq0IntFunc (void)
{
    //IRQ0を無効にする
    R_PG_ExtInterrupt_Disable_IRQ0();

    func_irq0();    //IRQ0の処理
}

```

5.6.3 R_PG_ExtInterrupt_GetRequestFlag_〈割り込み種別〉

定義 bool R_PG_ExtInterrupt_GetRequestFlag_〈割り込み種別〉(bool * flag)

〈割り込み種別〉 : IRQ0～IRQ15、またはNMI

概要 外部割り込み要求フラグの取得

引数

bool * flag	割り込み要求フラグの格納先
-------------	---------------

戻り値

true	フラグの取得に成功した場合
false	フラグの取得に失敗した場合

出力先ファイル R_PG_ExtInterrupt_〈割り込み種別〉.c

〈割り込み種別〉 : IRQ0～IRQ15、またはNMI

使用RPDL関数 R_INTC_GetExtInterruptStatus

詳細

- 外部割り込み(IRQ0～IRQ15、またはNMI) の割り込み要求フラグを取得します。割り込み要求がある場合、flagで指定した格納先にtrueが入ります。

使用例

R_PG_ExtInterrupt_Set_〈割り込み種別〉の使用例2を参照してください。

5.6.4 R_PG_ExtInterrupt_ClearRequestFlag_<割り込み種別>

定義 bool R_PG_ExtInterrupt_ClearRequestFlag_<割り込み種別>(void)

<割り込み種別> : IRQ0~IRQ15、またはNMI

概要 外部割り込み要求フラグのクリア

引数 なし

戻り値

true	フラグのクリアに成功した場合
false	フラグのクリアに失敗した場合

出力先ファイル R_PG_ExtInterrupt_<割り込み種別>.c

<割り込み種別> : IRQ0~IRQ15、またはNMI

使用RPDL関数 R_INTC_ControlExtInterrupt

詳細

- 外部割り込み(IRQ0~IRQ15、またはNMI) の割り込み要求フラグをクリアします。
- 割り込みがLowレベル検出の場合、要求フラグは割り込み入力端子へのHighレベル入力でクリアされます。Lowレベル検出の場合は本関数により外部割り込み要求フラグをクリアできません。

使用例 R_PG_ExtInterrupt_Set_<割り込み種別>の使用例2を参照してください。

5.6.5 R_PG_ExtInterrupt_EnableFilter_〈割り込み種別〉

定義 bool R_PG_ExtInterrupt_EnableFilter_〈割り込み種別〉(uint32_t div)

〈割り込み種別〉 : IRQ0~IRQ15、またはNMI

概要 デジタルフィルタの再有効化

生成条件 GUI上で[デジタルフィルタを有効にする]を指定した場合

引数

uint32_t div	周辺モジュールクロック分周値 1: デジタルフィルタサンプリングクロック = PCLK 8: デジタルフィルタサンプリングクロック = PCLK/8 32: デジタルフィルタサンプリングクロック = PCLK/32 64: デジタルフィルタサンプリングクロック = PCLK/64
--------------	--

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_ExtInterrupt_〈割り込み種別〉.c

〈割り込み種別〉 : IRQ0~IRQ15、またはNMI

使用RPDL関数 R_INTC_ControlExtInterrupt

詳細

- R_PG_ExtInterrupt_DisableFilter_〈割り込み種別〉にて無効化されたデジタルフィルタを有効にし、デジタルフィルタサンプリングクロックの再設定を行います。

使用例 GUI上で[IRQ0を使用する]を指定した場合

([デジタルフィルタを有効にする]を指定)

```
//この関数を使用するには"R_PG_〈プロジェクト名〉.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    //IRQ0を設定(デジタルフィルタ有効)
    R_PG_ExtInterrupt_Set_IRQ0();
}

void func2(void)
{
    //デジタルフィルタの無効化
    R_PG_ExtInterrupt_DisableFilter_IRQ0();

    //デジタルフィルタの再有効化
    R_PG_ExtInterrupt_EnableFilter_IRQ0( 1 );
}
```


5.6.6 R_PG_ExtInterrupt_DisableFilter_〈割り込み種別〉

定義 bool R_PG_ExtInterrupt_DisableFilter_〈割り込み種別〉(void)

〈割り込み種別〉 : IRQ0～IRQ15、またはNMI

概要 デジタルフィルタの無効化

生成条件 GUI上で[デジタルフィルタを有効にする]を指定した場合

引数 なし

戻り値

true	無効化が正しく行われた場合
false	無効化に失敗した場合

出力先ファイル R_PG_ExtInterrupt_〈割り込み種別〉.c

〈割り込み種別〉 : IRQ0～IRQ15、またはNMI

使用RPDL関数 R_INTC_ControlExtInterrupt

詳細

- デジタルフィルタを無効化します。
- ソフトウェアスタンバイモードに移行する際は、デジタルフィルタを無効化してください。ソフトウェアスタンバイモードからの復帰後に再度デジタルフィルタを使用する場合は、R_PG_ExtInterrupt_EnableFilter_〈割り込み種別〉を呼び出してください。

使用例 R_PG_ExtInterrupt_EnableFilter_〈割り込み種別〉の使用例を参照してください。

5.6.7 R_PG_SoftwareInterrupt_Set

定義 bool R_PG_SoftwareInterrupt_Set(void)

概要 ソフトウェア割り込みの設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_SoftwareInterrupt.c

使用RPDL関数 R_INTC_CreateSoftwareInterrupt

詳細

- ソフトウェア割り込みを設定します。
- 本関数の呼び出しではソフトウェア割り込みは発生しません。ソフトウェア割り込みを発生させるには本関数の呼び出し後にR_PG_SoftwareInterrupt_Generateを呼び出して下さい。

使用例

GUI上でソフトウェア割り込み通知関数名に SwIntFunc を指定した場合

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"
void SwIntFunc(void);

void func(void)
{
    //ソフトウェア割り込みを設定する
    R_PG_SoftwareInterrupt_Set();

    //ソフトウェア割り込みを発生させる
    R_PG_SoftwareInterrupt_Generate();
}

void SwIntFunc(void)
{
    //ソフトウェア割り込みの処理
}
```

5.6.8 R_PG_SoftwareInterrupt_Generate

定義 bool R_PG_SoftwareInterrupt_Generate(void)

概要 ソフトウェア割り込みの生成

引数 なし

戻り値

true	生成が正しく行われた場合
false	生成に失敗した場合

出力先ファイル R_PG_SoftwareInterrupt.c

使用RPDL関数 R_INTC_Write

詳細

- ソフトウェア割り込みを発生させます。
- 本関数を呼び出す前にR_PG_SoftwareInterrupt_Setを呼び出してソフトウェア割り込みを設定してください。

使用例 R_PG_SoftwareInterrupt_Setの使用例を参照してください。

5.6.9 R_PG_FastInterrupt_Set

定義 bool R_PG_FastInterrupt_Set (void)

概要 高速割り込みの設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_FastInterrupt.c

使用RPDL関数 R_INTC_CreateFastInterrupt

詳細

- GUI上で指定した割り込み要因を高速割り込みに設定します。指定する割り込み要因の設定と有効化は行いません。高速割り込みに設定する割り込み要因の設定と有効化は、周辺機能の関数により行ってください。
- 本関数では高速割り込みベクタレジスタ(FINTV)を設定するために無条件トラップ(BRK命令)を使用しています。割り込みが無効の状態(プロセッサステータスワードの割り込み許可ビット(I)が0の場合)には、本関数はロックします。
- GUI上で高速割り込みに指定した割り込みのハンドラは、#pragma interruptでfintを指定してコンパイルすることにより高速割り込みとして処理されます。

使用例

GUI上でIRQ0を高速割り込みに指定した場合

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //IRQ0を高速割り込みに設定する
    R_PG_FastInterrupt_Set();

    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ0();
}
```

5.6.10 R_PG_Exception_Set

定義 bool R_PG_Exception_Set (void)

概要 例外ハンドラの設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Exception.c

使用RPDL関数 R_INTC_CreateExceptionHandler

詳細

- 例外通知関数を設定します。GUI上で例外通知関数名が指定されている場合、本関数の呼び出し後に例外が発生すると、指定された名前の関数が呼び出されます。例外通知関数は次の定義で作成してください。
void <例外通知関数名>(void)
例外通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。

使用例

GUI上で次の例外通知関数を設定した場合

特権命令例外 : PrivInstExcFunc

未定義命令例外 : UndefInstExcFunc

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //例外ハンドラの設定
    R_PG_Exception_Set();
}

void PrivInstExcFunc(){
    func_pi_except();    //特権命令例外発生時の処理
}

void UndefInstExcFunc (){
    func_ui_except();    //未定義命令例外発生時の処理
}
```

5.7 バス

5.7.1 R_PG_ExtBus_PresetBus

定義 bool R_PG_ExtBus_PresetBus(void)

概要 バスプライオリティの設定

生成条件 GUI上でバスプライオリティを設定した場合

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_ExtBus.c

使用RPDL関数 R_BSC_Set

詳細

- バスプライオリティを設定します。
- バスプライオリティを設定する場合は、R_PG_ExtBus_SetBusを呼び出す前に本関数を呼んでください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_ExtBus_PresetBus(); //バスプライオリティの設定
    R_PG_ExtBus_SetBus(); //バス端子とバスエラー監視の設定
}
```

5.7.2 R_PG_ExtBus_SetBus

定義 bool R_PG_ExtBus_SetBus(void)

概要 バス端子とバスエラー監視の設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_ExtBus.c

使用RPDL関数 R_BSC_Create

詳細

- バス端子とバスエラー監視を設定します。
- 本関数内でバスエラー割り込みを設定します。GUI上でバスエラー割り込みが有効に設定された場合、CPUへの割り込みが発生すると指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。
void <割り込み通知関数名>(void)
割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- バスエラーの検出状態はR_PG_ExtBus_GetErrorStatusにより取得することができます。
- 外部バスクロック(BCLK)はR_PG_Clock_Setにより設定してください。
- バスプライオリティを設定する場合は、本関数を呼び出す前にR_PG_ExtBus_PresetBusを呼んでください。

使用例

バスエラー割り込み通知関数名にBusErrFuncを指定した場合

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_ExtBus_SetBus(); //バス端子とバスエラー監視の設定
}

//バスエラー通知関数
void BusErrFunc(void)
{
    bool addr_err;
    uint8_t master;
    uint16_t err_addr;

    //バスエラー検出状態の取得
    R_PG_ExtBus_GetErrorStatus( &addr_err, 0, &master, &err_addr );
    if( addr_err ){
        //不正アドレスアクセスエラー検出時処理
    }

    //バスエラーステータスレジスタのクリア
    R_PG_ExtBus_ClearErrorFlags();
}
```

5.7.3 R_PG_ExtBus_SetArea_CS<CS領域の番号>

定義 bool R_PG_ExtBus_SetArea_CS<CS領域の番号>(void)
 <CS領域の番号> : 0~7

概要 CS領域の設定

生成条件 GUI上で外部空間を設定した場合

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_ExtBus_CS<CS領域の番号>.c
 <CS領域の番号> : 0~7

使用RPDL関数 R_BSC_CreateArea

詳細

- CS領域を設定します。
- 本関数を呼び出す前にR_PG_ExtBus_SetBusを呼び出して、使用する端子とバスエラー監視を設定してください。

使用例 CS1およびCS2を設定する場合

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //バス端子とバスエラー監視の設定
    R_PG_ExtBus_SetBus();

    //CS1の設定
    R_PG_ExtBus_SetArea_CS1();

    //CS2の設定
    R_PG_ExtBus_SetArea_CS2();

    //外部バスの有効化
    R_PG_ExtBus_SetEnable();
}
```


5.7.4 R_PG_ExtBus_SetEnable

定義 bool R_PG_ExtBus_SetEnable(void)

概要 外部バスの有効化

生成条件 GUI上で外部空間を設定した場合

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_ExtBus.c

使用RPDL関数 R_BSC_Control

詳細

- 外部バスを有効にします。
- 本関数を呼び出す前に R_PG_ExtBus_SetBus と R_PG_ExtBus_SetArea_CS<CS領域の番号> を呼び出して、使用する端子とバスエラー監視、CS領域を設定してください。

使用例 R_PG_ExtBus_SetArea_CS<CS領域の番号>の使用例を参照してください。

5.7.5 R_PG_ExtBus_GetErrorStatus

定義 bool R_PG_ExtBus_GetErrorStatus
(bool * addr_err, bool * time_err, uint8_t * master, uint16_t * err_addr)

概要 バスエラー検出状態の取得

生成条件 GUI上でバスエラー監視を設定した場合

<u>引数</u> bool * addr_err	不正アドレスアクセスフラグの格納先
bool * time_err	タイムアウトフラグの格納先
uint8_t * master	バスエラーを発生させたバスマスタのIDコードの格納先 バスマスタに対応するIDコード: 0:CPU 3:DMAC/DTC
uint16_t * err_addr	バスエラーを起こしたアドレスの上位13ビットの格納先

<u>戻り値</u> true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル R_PG_ExtBus.c

使用RPDL関数 R_BSC_GetStatus

詳細

- バスエラーステータスレジスタからバスエラー検出状態を取得します。
- 取得する項目に対応する引数に、値の格納先アドレスを指定してください。取得しない項目には0を指定してください。

使用例 バスエラー割り込み通知関数名にBusErrFuncを指定した場合

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_ExtBus_SetBus(); //バス端子とバスエラー監視の設定
}

//バスエラー通知関数
void BusErrFunc(void)
{
    bool addr_err;
    uint8_t master;
    uint16_t err_addr;

    //バスエラー検出状態の取得
    R_PG_ExtBus_GetErrorStatus( &addr_err, 0, &master, &err_addr );
    if( addr_err ){
        //不正アドレスアクセスエラー検出時処理
    }

    //バスエラーステータスレジスタのクリア
    R_PG_ExtBus_ClearErrorFlags();
}
```

5.7.6 R_PG_ExtBus_ClearErrorFlags

定義 bool R_PG_ExtBus_ClearErrorFlags(void)

概要 バスエラーステータスレジスタのクリア

生成条件 GUI上でバスエラー監視を設定した場合

引数 なし

戻り値

true	クリアに成功した場合
false	クリアに失敗した場合

出力先ファイル R_PG_ExtBus.c

使用RPDL関数 R_BSC_Control

詳細 ・ バスエラーステータスレジスタ（不正アドレスアクセスフラグ、タイムアウトフラグ、バスマスタIDコード、アクセス先アドレスの値）をクリアします。

使用例 バスエラー割り込み通知関数名にBusErrFuncを指定した場合

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //バス端子とバスエラー監視の設定
    R_PG_ExtBus_SetBus();
}

//バスエラー通知関数
void BusErrFunc(void)
{
    bool addr_err;
    uint8_t master;
    uint16_t err_addr;

    //バスエラー検出状態の取得
    R_PG_ExtBus_GetErrorStatus( &addr_err, 0, &master, &err_addr );
    if( addr_err ){
        //不正アドレスアクセスエラー検出時処理
    }

    //バスエラーステータスレジスタのクリア
    R_PG_ExtBus_ClearErrorFlags();
}
```

5.7.7 R_PG_ExtBus_DisableArea_CS<CS領域の番号>

定義 bool R_PG_ExtBus_DisableArea_CS<CS領域の番号>(void)

<CS領域の番号> : 0~7

概要 CS領域の設定解除

生成条件 GUI上で外部空間を設定した場合

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_ExtBus_CS<CS領域の番号>.c

<CS領域の番号> : 0~7

使用RPDL関数 R_BSC_Destroy

詳細 • CS領域の設定を解除します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    //クロックの設定
    R_PG_Clock_Set();

    //バス端子とバスエラー監視の設定
    R_PG_ExtBus_SetBus();

    //CS0の設定
    R_PG_ExtBus_SetArea_CS0();

    //CS6の設定
    R_PG_ExtBus_SetArea_CS6();
}

void func2(void)
{
    //CS0の設定解除
    R_PG_ExtBus_DisableArea_CS0();

    //CS6の設定解除
    R_PG_ExtBus_DisableArea_CS6();
}
```

5.7.8 R_PG_ExtBus_SetDisable

定義 bool R_PG_ExtBus_SetDisable(void)

概要 外部バスの無効化

生成条件 GUI上で外部空間を設定した場合

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_ExtBus.c

使用RPDL関数 R_BSC_Control

詳細

- 外部バスを無効にします。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //外部バスの無効化
    R_PG_ExtBus_SetDisable(void);
}
```

5.8 DMAコントローラ (DMACA)

5.8.1 R_PG_DMACH_Set_C<チャンネル番号>

定義 bool R_PG_DMACH_Set_C<チャンネル番号>(void)
 <チャンネル番号> : 0~3

概要 DMACHの設定

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_DMACH_C<チャンネル番号>.c
 <チャンネル番号> : 0~3

使用RPDL関数 R_DMACH_Create

詳細

- DMACHのモジュールストップ状態を解除して初期設定します。
- 転送開始要因に割り込みを選択した場合は、本関数を呼び出した後 R_PG_DMACH_Activate_C<チャンネル番号>を呼び出すことにより割り込みの入力待ち状態になります。転送開始要因にソフトウェアトリガを選択した場合は、本関数を呼び出した後 R_PG_DMACH_StartTransfer_C<チャンネル番号>または R_PG_DMACH_StartContinuousTransfer_C<チャンネル番号>を呼び出すことにより転送を開始します。
- GUI上で割り込み通知関数名を指定した場合、本関数内でDMA割り込みを設定します。CPUへの割り込みが発生すると指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。 void <割り込み通知関数名>(void)
 割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- シリアルを送信データをDMA転送する場合は、GUI上で以下の設定をしてください。

DMACH設定

転送開始要因	: TXIO (SCI0 送信データエンピ割り込み)
転送終了時処理	: 起動要因の割り込みフラグをクリアする
転送先開始アドレス	: トランスミットデータレジスタ(TDR)のアドレス <small>*転送先開始アドレスはプログラムからも設定することができます。使用例2,3を参照してください。</small>
転送先アドレス更新モード	: 固定
1データのビット長	: 1バイト

SCI0設定

データ送信方法	: DMACHにより送信データを転送する
---------	----------------------

関数の使用方法については使用例2を参照してください。

- シリアルの受信データをDMA転送する場合は、GUI上で以下の設定をしてください。

DMACH設定

転送開始要因	: RXIO (SCI0 受信データフル割り込み)
転送終了時処理	: 起動要因の割り込みフラグをクリアする
転送元開始アドレス	: レシーブデータレジスタ(RDR)のアドレス <small>*転送元開始アドレスはプログラムからも設定することができます。使用例2,3を参照してください。</small>
転送元アドレス更新モード	: 固定
1データのビット長	: 1バイト

SCI0設定

データ受信方法	: DMACHにより受信データを転送する
---------	----------------------

関数の使用方法については使用例3を参照してください。

使用例1

IRQ0割り込みにより転送を開始する場合

- GUI上でDMAC0の転送開始要因をIRQ0割り込みに設定
- GUI上でDMA0割り込み通知関数名に Dmac0IntFunc を指定
- GUI上でIRQ0の割り込み要求先をDMACに設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_DMxAC_Set_C0(); //DMAC0を設定する
    R_PG_ExtInterrupt_Set_IRQ0(); //IRQ0を設定する
    R_PG_DMxAC_Activate_C0(); //DMAC0を転送開始トリガ入力待ち状態にする
}

//DMA割り込み通知関数
void Dmac0IntFunc (void)
{
    R_PG_DMxAC_StopModule_C0(); //DMACを停止
}
```

使用例2

DMA転送によりシリアル送信データを転送する場合

- GUI上でDMA0割り込み通知関数名に Dmac0IntFunc を指定
- SCI0の送信データエンブティ割り込みにより転送開始

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

volatile bool sci_dma_transfer_complete; //DMA転送終了フラグ
uint8_t tr[]="ABCDEFGH"; //送信データ

void func(void)
{
    //DMA転送終了フラグの初期化
    sci_dma_transfer_complete = false;

    R_PG_Clock_Set(); //クロックの設定

    //SCI0を設定する
    R_PG_SCI_Set_C0();

    //DMAC0を設定する
    R_PG_DMxAC_Set_C0();

    //DMA転送元、転送先アドレス、転送カウンタを設定する
    R_PG_DMxAC_SetSrcAddress_C0( tr );
    R_PG_DMxAC_SetDestAddress_C0((void*)&(SCI0.TDR));
    R_PG_DMxAC_SetTransferCount_C0( 8 );

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMxAC_Activate_C0();

    //SCI0の送信を有効にする (TXI割り込みが発生し、DMA転送が開始)
    R_PG_SCI_SendAllData_C0(
        PDL_NO_PTR,
        PDL_NO_DATA
    );

    //DMA転送終了を待つ
    while (sci_dma_transfer_complete == false);
}

//DMA割り込み通知関数
void Dmac0IntFunc (void)
{
```

```

//シリアル送信終了フラグ
bool sci_transfer_complete;
sci_transfer_complete = false;

//シリアル送信の終了を待つ
do{
    R_PG_SCI_GetTransmitStatus_C0( &sci_transfer_complete );
} while( ! sci_transfer_complete );

//シリアル通信を停止
R_PG_SCI_StopCommunication_C0();

//DMACを停止
R_PG_DMAM_StopModule_C0();

sci_dma_transfer_complete = true;
}

```

使用例3

DMA転送によりシリアル受信データを転送する場合

- GUI上でDMA0割り込み通知関数名に Dmac0IntFunc を指定
- SCI0の受信データフル割り込みにより転送開始

```

//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

volatile bool sci_dma_transfer_complete; //DMA転送終了フラグ
uint8_t re[]="-----"; //受信データ格納先

void func(void)
{
    //DMA転送終了フラグの初期化
    sci_dma_transfer_complete = false;

    //SCI0を設定する
    R_PG_SCI_Set_C0();

    //DMAC0を設定する
    R_PG_DMAM_Set_C0();

    //DMA転送元、転送先アドレス、転送カウンタを設定する
    R_PG_DMAM_SetSrcAddress_C0((void*)&(SCI0.RDR) );
    R_PG_DMAM_SetDestAddress_C0( re );
    R_PG_DMAM_SetTransferCount_C0( 8 );

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMAM_Activate_C0();

    //SCI0の受信を開始する
    R_PG_SCI_ReceiveAllData_C0(
        PDL_NO_PTR,
        PDL_NO_DATA
    );
}

//DMA割り込み通知関数
void Dmac0IntFunc (void)
{
    //シリアル通信を停止
    R_PG_SCI_StopCommunication_C0();

    //DMACを停止
    R_PG_DMAM_StopModule_C0();
}

```


5.8.2 R_PG_DMAC_Activate_C<チャンネル番号>

定義 bool R_PG_DMAC_Activate_C<チャンネル番号>(void)
 <チャンネル番号> : 0~3

概要 DMACを転送開始トリガの入力待ち状態に設定

生成条件 転送開始要因に割り込みを選択

引数 なし

戻り値	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_DMAC_C<チャンネル番号>.c
 <チャンネル番号> : 0~3

使用RPDL関数 R_DMAC_Control

詳細

- ・ 転送開始要因を割り込みを設定したDMACのチャンネルをトリガ入力待ち状態に設定します。
- ・ 本関数は転送開始要因に割り込みを指定した場合に生成されます。
- ・ あらかじめR_PG_DMAC_Set_C<チャンネル番号>によりDMACのチャンネルを設定してください。

使用例 GUI上で以下の通り設定した場合

- ・ ノーマル転送モードでDMAC0の転送開始要因をIRQ0割り込みに設定した場合
- ・ DMA0割り込み通知関数名に Dmac0IntFunc を指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //DMAC0を設定する
    R_PG_DMAC_Set_C00();

    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ00();

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMAC_Activate_C00();
}

//DMA割り込み通知関数
void Dmac0IntFunc (void)
{
    //DMACを停止
    R_PG_DMAC_StopModule_C00();
}
```

5.8.3 R_PG_DMACH_StartTransfer_C<チャンネル番号>

定義 bool R_PG_DMACH_StartTransfer_C<チャンネル番号>(void)
 <チャンネル番号> : 0~3

概要 DMA一転送の開始(ソフトウェアトリガ)

生成条件 転送開始要因にソフトウェアトリガを選択

引数 なし

戻り値

true	転送開始が正しく行われた場合
false	転送開始に失敗した場合

出力先ファイル R_PG_DMACH_C<チャンネル番号>.c
 <チャンネル番号> : 0~3

使用RPDL関数 R_DMACH_Control

詳細

- ・ 転送開始要因をソフトウェアトリガに設定したチャンネルのDMA転送を開始します。
- ・ データ転送が開始されると、DMA転送要求は自動的にクリアされます。

使用例

GUI上で以下の通り設定した場合

- ・ ノーマル転送モードでDMACH0の転送開始要因をソフトウェアトリガに設定
- ・ DMA0割り込み通知関数名に Dmach0IntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

volatile bool transferred;

void func(void)
{
    transferred = false;

    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    while( transferred == false ){
        //DMACH0の転送を開始する
        R_PG_DMACH_StartTransfer_C0();
    }

    //DMACHを停止
    R_PG_DMACH_StopModule_C0();
}

//DMA割り込み通知関数
void Dmach0IntFunc (void)
{
    transferred = true;
}
```

5.8.4 R_PG_DMxAC_StartContinuousTransfer_C<チャンネル番号>

定義 bool R_PG_DMxAC_StartContinuousTransfer_C<チャンネル番号>(void)
 <チャンネル番号> : 0~3

概要 DMA連続転送の開始(ソフトウェアトリガ)

生成条件 転送開始要因にソフトウェアトリガを選択

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_DMxAC_C<チャンネル番号>.c
 <チャンネル番号> : 0~3

使用RPDL関数 R_DMxAC_Control

詳細

- ・ 転送開始要因をソフトウェアトリガに設定したチャンネルのDMA転送を開始します。
- ・ 転送終了後に再度DMA転送要求が発生するため、連続したDMA転送が可能です。

使用例

GUI上で以下の通り設定した場合

- ・ ノーマル転送モードでDMAC0の転送開始要因をソフトウェアトリガに設定
- ・ DMA0割り込み通知関数名に Dmac0IntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //DMAC0を設定する
    R_PG_DMxAC_Set_C00;

    //DMAC0の転送を開始する
    R_PG_DMxAC_StartContinuousTransfer_C00;
}

//DMA割り込み通知関数
void Dmac0IntFunc (void)
{
    //DMACを停止
    R_PG_DMxAC_StopModule_C00;
}
```

5.8.5 R_PG_DMACH_StopContinuousTransfer_C<チャンネル番号>

定義 bool R_PG_DMACH_StopContinuousTransfer_C<チャンネル番号>(void)
 <チャンネル番号> : 0~3

概要 ソフトウェアトリガにより開始したDMA連続転送の停止

生成条件 転送開始要因にソフトウェアトリガを選択

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_DMACH_C<チャンネル番号>.c
 <チャンネル番号> : 0~3

使用RPDL関数 R_DMACH_Control

詳細

- DMAソフトウェア起動レジスタ(DMREQ)のDMAソフトウェア起動ビット(SWREQ)およびDMAソフトウェア起動ビット自動クリア選択ビット(CLRS)を0に設定することにより、ソフトウェアトリガにより開始したDMA連続転送を停止します。

使用例 GUI上で以下の通り設定した場合

- ノーマル転送モードでDMACH0の転送開始要因をソフトウェアトリガに設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    //DMACH0の転送を開始する
    R_PG_DMACH_StartContinuousTransfer_C0();
}

void func2(void)
{
    //ソフトウェアによるDMA転送要求のクリア
    R_PG_DMACH_StopContinuousTransfer_C0();
}
```

5.8.6 R_PG_DMACH_Suspend_C<チャンネル番号>

定義 bool R_PG_DMACH_Suspend_C<チャンネル番号>(void)
 <チャンネル番号> : 0~3

概要 データ転送の中断

引数 なし

<u>戻り値</u>	true	中断に成功した場合
	false	中断に失敗した場合

出力先ファイル R_PG_DMACH_C<チャンネル番号>.c
 <チャンネル番号> : 0~3

使用RSDL関数 R_DMACH_Control

詳細

- DMA転送を中断(禁止)します。
- 転送開始要因に割り込みを選択した場合、転送を再開するには転送開始要因の割り込み要求フラグをクリアし、R_PG_DMACH_Activate_C<チャンネル番号>により割り込み入力待ち状態に設定してください。

使用例 GUI上で以下の通り設定した場合

- ノーマル転送モードでDMACH0の転送開始要因をIRQ0割り込みに設定
- DMA0割り込み通知関数名に Dmac0IntFunc を指定
- IRQ1の割り込み通知関数名にIrq1IntFuncを指定
- IRQ2の割り込み通知関数名にIrq2IntFuncを指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_DMACH_Set_C0(); //DMACH0を設定する
    R_PG_ExtInterrupt_Set_IRQ0(); //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ1(); //IRQ1を設定する
    R_PG_ExtInterrupt_Set_IRQ2(); //IRQ2を設定する
    R_PG_DMACH_Activate_C0(); //DMACH0を転送開始トリガ入力待ち状態にする
}

//DMA割り込み通知関数
void Dmac0IntFunc (void)
{
    R_PG_DMACH_StopModule_C0(); //DMACH0を停止
}

//IRQ1割り込みでDMA転送停止
void Irq1IntFunc (void)
{
    R_PG_DMACH_Suspend_C0(); //DMACH0の転送を中断
}

//IRQ2割り込みでDMA転送再開
void Irq2IntFunc (void)
{
    R_PG_ExtInterrupt_ClearRequestFlag_IRQ0(); //トリガの要求フラグクリア
    R_PG_DMACH_Activate_C0(); //DMA転送有効化
}

```

5.8.7 R_PG_DMACH_GetTransferCount_C<チャンネル番号>

定義 bool R_PG_DMACH_GetTransferCount_C<チャンネル番号>(uint16_t * count)
 <チャンネル番号> : 0~3

概要 転送カウンタ値の取得

引数

uint16_t * count	転送カウンタ値の格納先
------------------	-------------

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル R_PG_DMACH_C<チャンネル番号>.c
 <チャンネル番号> : 0~3

使用RSDL関数 R_DMACH_GetStatus

詳細

- 現在の転送カウンタの値を取得します。
- DMA割り込み要求フラグ(IRフラグ)は本関数内でクリアされます。DMA割り込み要求フラグを取得する必要がある場合は、本関数を呼び出す前に R_PG_DMACH_ClearInterruptFlag_C<チャンネル番号>を呼び出してください。

使用例 GUI上で以下の通り設定した場合

- DMACH0の転送開始要因に割り込みを選択

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    uint16_t count;

    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C0();

    //転送カウンタ値が10未満になるのを待つ
    do{
        R_PG_DMACH_GetTransferCount_C0( & count );
    } while( count >= 10 );

    //DMACH0の転送を中断
    R_PG_DMACH_Suspend_C0();
}
```

5.8.8 R_PG_DMAC_SetTransferCount_C<チャンネル番号>

定義 bool R_PG_DMAC_SetTransferCount_C<チャンネル番号>(uint16_t count)
 <チャンネル番号>: 0~3

概要 転送カウンタ値の設定

<u>引数</u>	uint16_t count	転送カウンタに設定する値
-----------	----------------	--------------

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_DMAC_C<チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RPDL関数 R_DMAC_Control

詳細

- ・ 転送カウンタの値を設定します。
- ・ 有効な値はノーマル転送モードでは0~65535 (0:フリーランニングモード)、リピート転送モードおよびブロック転送モードでは0~1023 (0:1024回)です。

使用例 GUI上で以下の通り設定した場合

- ・ DMAC0の転送開始要因にIRQ0を指定
- ・ DMA0割り込み通知関数名に Dmac0IntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //DMAC0を設定する
    R_PG_DMAC_Set_C00();

    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ00();

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMAC_Activate_C00();
}

//DMA割り込み通知関数
void Dmac0IntFunc (void)
{
    //DMAC0の転送を中断
    R_PG_DMAC_Suspend_C00();

    // DMAC0の設定を変更
    R_PG_DMAC_SetSrcAddress_C00( src_address ); //転送元アドレス
    R_PG_DMAC_SetDestAddress_C00( dest_address ); //転送先アドレス
    R_PG_DMAC_SetTransferCount_C00( tr_count ); //転送カウンタ値

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMAC_Activate_C00();
}
```

5.8.9 R_PG_DMACH_GetRepeatBlockSizeCount_C<チャンネル番号>

定義 bool R_PG_DMACH_GetRepeatBlockSizeCount_C<チャンネル番号>(uint16_t * count)
 <チャンネル番号>: 0~3

概要 リポート/ブロックサイズカウンタ値の取得

生成条件 転送モードにリポート転送モードまたはブロック転送モードを選択

<u>引数</u>	uint16_t * count	カウンタ値の格納先
-----------	------------------	-----------

<u>戻り値</u>	true	取得に成功した場合
	false	取得に失敗した場合

出力先ファイル R_PG_DMACH_C <チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RPDL関数 R_DMACH_GetStatus

詳細

- ・ リポート/ブロックサイズカウンタの現在の値を取得します。
- ・ DMA割り込み要求フラグ(IRフラグ)は本関数内でクリアされます。DMA割り込み要求フラグを取得する必要がある場合は、本関数を呼び出す前に R_PG_DMACH_ClearInterruptFlag_C<チャンネル番号>を呼び出してください。

使用例 GUI上で以下の通り設定した場合

- ・ リポート転送モードでDMACH0を設定
- ・ 転送開始要因は割り込み

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    uint16_t count;

    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C0();

    //リポートサイズカウンタ値が10未満になるのを待つ
    do{
        R_PG_DMACH_GetRepeatBlockSizeCount_C0( & count );
    } while( count >= 10 );

    //転送を中断
    R_PG_DMACH_Suspend_C0();
}
```


5.8.10 R_PG_DMACH_SetRepeatBlockSizeCount_C<チャンネル番号>

定義 bool R_PG_DMACH_SetRepeatBlockSizeCount_C<チャンネル番号>(uint16_t count)
 <チャンネル番号>: 0~3

概要 リポート/ブロックサイズカウンタ値の設定

生成条件 転送モードにリポート転送モードまたはブロック転送モードを選択

<u>引数</u>	uint16_t count	リポート/ブロックサイズカウンタに設定する値
-----------	----------------	------------------------

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_DMACH_C <チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RPDL関数 R_DMACH_Control

詳細

- リポート/ブロックサイズカウンタの現在の値を設定します。
- 有効な値はリポート転送モードでは0~1023 (0:1024回)、ブロック転送モードでは1~1023です。

使用例 GUI上で以下の通り設定した場合

- リポート転送モードでDMACH0を設定
- 転送開始要因にIRQ0を指定
- DMA0割り込み通知関数名に Dmach0IntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //DMACH0を設定する
    R_PG_DMACH_Set_C00();

    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ00();

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C00();
}

//DMA割り込み通知関数
void Dmach0IntFunc (void)
{
    //DMACH0の転送を中断
    R_PG_DMACH_Suspend_C00();

    // DMACH0の設定を変更
    R_PG_DMACH_SetTransferCount_C00( tr_count ); //転送カウンタ値
    R_PG_DMACH_SetRepeatBlockSizeCount_C00( repeat_count ); //リポートサイズカウンタ値

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C00();
}
```

5.8.11 R_PG_DMAC_ClearInterruptFlag_C<チャンネル番号>

定義 bool R_PG_DMAC_ClearInterruptFlag_C<チャンネル番号>(bool* int_request)
 <チャンネル番号>: 0~3

概要 割り込み要求フラグの取得とクリア

生成条件 DMA割り込み有効時

<u>引数</u>	bool* int_request	割り込み要求フラグの格納先
-----------	-------------------	---------------

<u>戻り値</u>	true	取得とクリアに成功した場合
	false	取得とクリアに失敗した場合

出力先ファイル R_PG_DMAC_C <チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RPDL関数 R_DMAC_GetStatus

詳細 • DMA割り込み要求フラグ(IRフラグ)を取得し、クリアします。

使用例 GUI上で以下の通り設定した場合

- ノーマル転送モードでDMAC0を設定
- 転送開始要因は割り込み
- DMA割り込み有効
- DMA割り込み優先レベルは0

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    bool int_request;

    //DMAC0を設定する
    R_PG_DMAC_Set_C0();

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMAC_Activate_C0();

    //IRフラグが1になるのを待つ
    do{
        R_PG_DMAC_ClearInterruptFlag_C0( & int_request );
    } while( int_request == false );
}
```

5.8.12 R_PG_DMACH_GetTransferEndFlag_C<チャンネル番号>

定義 bool R_PG_DMACH_GetTransferEndFlag_C<チャンネル番号>(bool* end)
 <チャンネル番号>: 0~3

概要 転送終了フラグの取得

<u>引数</u>	bool* end	転送終了フラグの格納先
-----------	-----------	-------------

<u>戻り値</u>	true	取得に成功した場合
	false	取得に失敗した場合

出力先ファイル R_PG_DMACH_C <チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RSDL関数 R_DMACH_GetStatus

詳細

- 転送終了フラグを取得します。
- DMA割り込み要求フラグ(IRフラグ)は本関数内でクリアされます。DMA割り込み要求フラグを取得する必要がある場合は、本関数を呼び出す前に R_PG_DMACH_ClearInterruptFlag_C<チャンネル番号>を呼び出してください。
- 転送終了フラグは本関数内でクリアされません。転送終了フラグをクリアする必要がある場合はR_PG_DMACH_ClearTransferEndFlag_C<チャンネル番号>を呼び出してください。

使用例 GUI上で以下の通り設定した場合

- ノーマル転送モードでDMACH0を設定
- 転送開始要因は割り込み
- DMA割り込み無効

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    bool end;

    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C0();

    //転送終了フラグが1になるのを待つ
    do{
        R_PG_DMACH_GetTransferEndFlag_C0( & end );
    } while( end == false );

    //転送終了フラグをクリアする
    R_PG_DMACH_ClearTransferEndFlag_C0();
}
```

5.8.13 R_PG_DMACH_ClearTransferEndFlag_C<チャンネル番号>

定義 bool R_PG_DMACH_ClearTransferEndFlag_C<チャンネル番号>(void)
 <チャンネル番号>: 0~3

概要 転送終了フラグのクリア

引数 なし

<u>戻り値</u>	true	クリアに成功した場合
	false	クリアに失敗した場合

出力先ファイル R_PG_DMACH_C <チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RPDL関数 R_DMACH_Control

詳細

- 転送終了フラグをクリアします。
- 転送終了フラグを取得するにはR_PG_DMACH_GetTransferEndFlag_C<チャンネル番号>を呼び出してください。

使用例 GUI上で以下の通り設定した場合

- ノーマル転送モードでDMACH0を設定
- 転送開始要因は割り込み
- DMA割り込み無効

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    bool end;

    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C0();

    //転送終了フラグが1になるのを待つ
    do{
        R_PG_DMACH_GetTransferEndFlag_C0( & end );
    } while( end == false );

    //転送終了フラグをクリアする
    R_PG_DMACH_ClearTransferEndFlag_C0();
}
```

5.8.14 R_PG_DMACH_GetTransferEscapeEndFlag_C<チャンネル番号>

定義 bool R_PG_DMACH_GetTransferEscapeEndFlag_C<チャンネル番号>(bool* end)
 <チャンネル番号>: 0~3

概要 転送エスケープ終了フラグの取得

生成条件 割り込み出力要因に[リピート/ブロックサイズの転送終了]、[転送元アドレスの拡張リピートエリアオーバーフロー]または[転送先アドレスの拡張リピートエリアオーバーフロー]が選択された場合

<u>引数</u>	bool* end	転送エスケープ終了フラグの格納先
-----------	-----------	------------------

<u>戻り値</u>	true	取得に成功した場合
	false	取得に失敗した場合

出力先ファイル R_PG_DMACH_C <チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RPDL関数 R_DMACH_GetStatus

詳細

- 転送エスケープ終了フラグを取得します。
- EXDMA割り込み要求フラグ(IRフラグ)は本関数内でクリアされます。DMA割り込み要求フラグを取得する必要がある場合は、本関数を呼び出す前に R_PG_DMACH_ClearInterruptFlag_C<チャンネル番号>を呼び出してください。
- 転送エスケープ終了フラグは本関数内でクリアされません。転送エスケープ終了フラグをクリアする必要がある場合はR_PG_DMACH_ClearTransferEscapeEndFlag_C<チャンネル番号>を呼び出してください。

使用例 GUI上で以下の通り設定した場合

- リピート転送モードでDMACH0を設定
- 転送開始要因は割り込み
- 割り込み出力要因に[リピート/ブロックサイズの転送終了]を指定
- DMA割り込み優先レベルは0

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    bool end;

    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C0();

    //転送エスケープ終了フラグが1になるのを待つ
    do{
        R_PG_DMACH_GetTransferEscapeEndFlag_C0( & end );
    } while( end == false );

    //転送エスケープ終了フラグをクリアする
    R_PG_DMACH_ClearTransferEscapeEndFlag_C0();
}
```

5.8.15 R_PG_DMACH_ClearTransferEscapeEndFlag_C<チャンネル番号>

定義 bool R_PG_DMACH_ClearTransferEscapeEndFlag_C<チャンネル番号>(void)
 <チャンネル番号>: 0~3

概要 転送エスケープ終了フラグのクリア

生成条件 割り込み出力要因に[リポート/ブロックサイズの転送終了]、[転送元アドレスの拡張リポートエリアオーバーフロー]または[転送先アドレスの拡張リポートエリアオーバーフロー]が選択された場合

引数 なし

戻り値

true	クリアに成功した場合
false	クリアに失敗した場合

出力先ファイル R_PG_DMACH_C <チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RSDL関数 R_DMACH_Control

詳細

- 転送エスケープ終了フラグをクリアします。
- 転送エスケープ終了フラグを取得するにはPG_DMACH_GetTransferEscapeEndFlag_C<チャンネル番号>を呼び出してください。

使用例

GUI上で以下の通り設定した場合

- リポート転送モードでDMACH0を設定
- 転送開始要因は割り込み
- 割り込み出力要因に[リポート/ブロックサイズの転送終了]を指定
- DMA割り込み優先レベルは0

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    bool end;

    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C0();

    //転送エスケープ終了フラグが1になるのを待つ
    do{
        R_PG_DMACH_GetTransferEscapeEndFlag_C0( & end );
    } while( end == false );

    //転送エスケープ終了フラグをクリアする
    R_PG_DMACH_ClearTransferEscapeEndFlag_C0();
}
```

5.8.16 R_PG_DMAC_SetSrcAddress_C<チャンネル番号>

定義 bool R_PG_DMAC_SetSrcAddress_C<チャンネル番号>(void * src_addr)
 <チャンネル番号>: 0~3

概要 転送元アドレスの設定

<u>引数</u>	void * src_addr	設定する転送元アドレス
-----------	-----------------	-------------

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_DMAC_C<チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RPDL関数 R_DMAC_Control

詳細 • 転送元アドレスを設定します

使用例 GUI上で以下の通り設定した場合

- DMAC0の転送開始要因にIRQ0を指定
- DMA0割り込み通知関数名に Dmac0IntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //DMAC0を設定する
    R_PG_DMAC_Set_C0();

    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ0();

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMAC_Activate_C0();
}

//DMA割り込み通知関数
void Dmac0IntFunc (void)
{
    //DMAC0の転送を中断
    R_PG_DMAC_Suspend_C0();

    // DMAC0の設定を変更
    R_PG_DMAC_SetSrcAddress_C0( src_address ); //転送元アドレス
    R_PG_DMAC_SetDestAddress_C0( dest_address ); //転送先アドレス
    R_PG_DMAC_SetTransferCount_C0( tr_count ); //転送カウンタ値

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMAC_Activate_C0();
}
```

5.8.17 R_PG_DMACH_SetDestAddress_C<チャンネル番号>

定義 bool R_PG_DMACH_SetDestAddress_C<チャンネル番号>(void * dest_addr)
 <チャンネル番号>: 0~3

概要 転送先アドレスの設定

<u>引数</u>	void * dest_addr	設定する転送先アドレス
-----------	------------------	-------------

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_DMACH_C<チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RPDL関数 R_DMACH_Control

詳細 • 転送先アドレスを設定します

使用例 GUI上で以下の通り設定した場合

- DMACH0の転送開始要因にIRQ0を指定
- DMA0割り込み通知関数名に Dmach0IntFunc を指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ0();

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C0();
}

//DMA割り込み通知関数
void Dmach0IntFunc (void)
{
    //DMACH0の転送を中断
    R_PG_DMACH_Suspend_C0();

    // DMACH0の設定を変更
    R_PG_DMACH_SetSrcAddress_C0( src_address ); //転送元アドレス
    R_PG_DMACH_SetDestAddress_C0( dest_address ); //転送先アドレス
    R_PG_DMACH_SetTransferCount_C0( tr_count ); //転送カウンタ値

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C0();
}
```


5.8.18 R_PG_DMACH_SetAddressOffset_C<チャンネル番号>

定義 bool R_PG_DMACH_SetAddressOffset_C<チャンネル番号>(int32_t offset)
 <チャンネル番号>: 0~3

概要 アドレスオフセット値の設定

生成条件 転送元アドレス更新モードまたは転送先アドレス更新モードにオフセット加算が選択された場合

<u>引数</u>	int32_t offset	設定するオフセット値
<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_DMACH_C<チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RPDL関数 R_DMACH_Control

- 詳細
- アドレスオフセット加算値を設定します
 - 有効な値は +FFFFFFh ~ -1000000h です。

使用例 GUI上で以下の通り設定した場合

- DMACH0の転送開始要因にIRQ0を指定
- DMA0割り込み通知関数名に Dmach0IntFunc を指定
- 転送元アドレス更新モードまたは転送先アドレス更新モードにオフセット加算を選択

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ0();

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C0();
}

//DMA割り込み通知関数
void Dmach0IntFunc (void)
{
    //DMACH0の転送を中断
    R_PG_DMACH_Suspend_C0();

    // DMACH0の設定を変更
    R_PG_DMACH_SetSrcAddress_C0( src_address ); //転送元アドレス
    R_PG_DMACH_SetDestAddress_C0( dest_address ); //転送先アドレス
    R_PG_DMACH_SetTransferCount_C0( tr_count ); //転送カウンタ値
    R_PG_DMACH_SetAddressOffset_C0( offset ); //アドレスオフセット

    //DMACH0を転送開始トリガ入力待ち状態にする
    R_PG_DMACH_Activate_C0();
}
```

5.8.19 R_PG_DMxAC_SetExtendedRepeatSrc_C<チャンネル番号>

定義 bool R_PG_DMxAC_SetExtendedRepeatSrc_C<チャンネル番号>(uint32_t area)
 <チャンネル番号>: 0~3

概要 転送元拡張リピートエリアの設定
生成条件 転送元が拡張リピートエリアに指定された場合

引数

uint32_t area	設定する転送元拡張リピートエリア値
---------------	-------------------

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_DMxAC_C<チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RSDL関数 R_DMxAC_Control
詳細

- 転送元拡張リピートエリアの範囲を設定します
- 有効な値は $2^1 \sim 2^{27}$ の2のべき乗です

使用例 GUI上で以下の通り設定した場合

- DMAC0の転送開始要因にIRQ0を指定
- DMA0割り込み通知関数名に Dmac0IntFunc を指定
- 転送元および転送先を拡張リピートエリアに指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //DMAC0を設定する
    R_PG_DMxAC_Set_C0();

    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ0();

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMxAC_Activate_C0();
}

//DMA割り込み通知関数
void Dmac0IntFunc (void)
{
    //DMAC0の転送を中断
    R_PG_DMxAC_Suspend_C0();

    // DMAC0の設定を変更
    R_PG_DMxAC_SetSrcAddress_C0(src_address); //転送元アドレス
    R_PG_DMxAC_SetDestAddress_C0(dest_address); //転送先アドレス
    R_PG_DMxAC_SetTransferCount_C0(tr_count); //転送カウンタ値
    R_PG_DMxAC_SetExtendedRepeatSrc_C0(src_repeat); //転送元拡張リピートエリアサイズ
    R_PG_DMxAC_SetExtendedRepeatDest_C0(dest_repeat); //転送先拡張リピートエリアサイズ

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMxAC_Activate_C0();
}
```

5.8.20 R_PG_DMxAC_SetExtendedRepeatDest_C<チャンネル番号>

定義 bool R_PG_DMxAC_SetExtendedRepeatDest_C<チャンネル番号>(uint32_t area)
 <チャンネル番号>: 0~3

概要 転送先拡張リピートエリアの設定

生成条件 転送先が拡張リピートエリアに指定された場合

<u>引数</u>	uint32_t area	設定する転送先拡張リピートエリア値
-----------	---------------	-------------------

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_DMxAC_C<チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RSDL関数 R_DMxAC_Control

詳細

- 転送先拡張リピートエリアの範囲を設定します
- 有効な値は $2^1 \sim 2^{27}$ の2のべき乗です

使用例 GUI上で以下の通り設定した場合

- DMAC0の転送開始要因にIRQ0を指定
- DMA0割り込み通知関数名に Dmac0IntFunc を指定
- 転送元および転送先を拡張リピートエリアに指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //DMAC0を設定する
    R_PG_DMxAC_Set_C0();

    //IRQ0を設定する
    R_PG_ExtInterrupt_Set_IRQ0();

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMxAC_Activate_C0();
}

//DMA割り込み通知関数
void Dmac0IntFunc (void)
{
    //DMAC0の転送を中断
    R_PG_DMxAC_Suspend_C0();

    // DMAC0の設定を変更
    R_PG_DMxAC_SetSrcAddress_C0(src_address); //転送元アドレス
    R_PG_DMxAC_SetDestAddress_C0(dest_address); //転送先アドレス
    R_PG_DMxAC_SetTransferCount_C0(tr_count); //転送カウンタ値
    R_PG_DMxAC_SetExtendedRepeatSrc_C0( src_repeat );//転送元拡張リピートエリアサイズ
    R_PG_DMxAC_SetExtendedRepeatDest_C0(dest_repeat);//転送先拡張リピートエリアサイズ

    //DMAC0を転送開始トリガ入力待ち状態にする
    R_PG_DMxAC_Activate_C0();
}
```

5.8.21 R_PG_DMACH_StopModule_C<チャンネル番号>

定義 bool R_PG_DMACH_StopModule_C<チャンネル番号>(void)
 <チャンネル番号>: 0~3

概要 DMACHチャンネルの停止

引数 なし

戻り値

true	停止に成功した場合
false	停止に失敗した場合

出力先ファイル R_PG_DMACH_C<チャンネル番号>.c
 <チャンネル番号>: 0~3

使用RPDL関数 R_DMACH_Destroy

詳細

- DMACHのチャンネルを停止します。
- DMACHの全チャンネルとDTCが停止している場合、DMACHおよびDTCはモジュールストップ状態に移行します。
- 他の周辺機能が転送開始要因として使用されている場合は、本関数を呼ぶ前に転送開始要因を無効にしてください。

使用例

GUI上で以下の通り設定した場合

- DMACH0の転送開始要因をソフトウェアトリガに設定
- DMA0割り込み通知関数名に Dmach0IntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //DMACH0を設定する
    R_PG_DMACH_Set_C0();

    //DMACH0の転送を開始する
    R_PG_DMACH_StartTransfer_C0();
}

//DMA割り込み通知関数
void Dmach0IntFunc (void)
{
    //DMACH0を停止
    R_PG_DMACH_StopModule_C0();
}
```

5.9 データトランスファコントローラ (DTCa)

5.9.1 R_PG_DTC_Set

定義 bool R_PG_DTC_Set (void)

概要 DTCの設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_DTC.c

使用RPDL関数 R_DTC_Set

詳細

- モジュールストップ状態を解除し、転送情報リードスキップ、アドレスモードおよびDTCベクタテーブルのベースアドレスを設定します。
- DTCの他の関数を使用する前に本関数を呼び出してください。

使用例

GUI上で以下の通り設定した場合

- DTCベクタテーブルのアドレスを2000hに設定
- 転送開始要因をIRQ0に指定したDTC転送を設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

//DTCベクタテーブル
#pragma address dtc_vector_table = 0x00002000
uint32_t dtc_vector_table [256];

//DTCの初期設定
void func(void)
{
    //データトランスファコントローラの基本設定
    R_PG_DTC_Set();

    //転送開始要因をIRQ0に指定したDTC転送の設定
    R_PG_DTC_Set_IRQ0();

    //DTCを転送開始トリガ入力待ち状態にする
    R_PG_DTC_Activate();

    //IRQ0の設定
    R_PG_ExtInterrupt_Set_IRQ0();
}
```

5.9.2 R_PG_DTC_Set_〈転送開始要因〉

定義

bool R_PG_DTC_Set_〈転送開始要因〉(void)

〈転送開始要因〉 :

SWINT	ソフトウェア割り込み
CMI0~3	CMT0~3 コンペアマッチ割り込み
DnFIFO0	USB0 DMA転送要求n n: 0, 1
SPRI0~2	RSPI0~2 受信バッファフル割り込み
SPTI0~2	RSPI0~2 送信バッファエンプティ割り込み
IRQ0~15	外部端子割り込み
ADi0	AD0 A/D変換終了割り込み
S12ADI0	S12AD スキャン終了割り込み
TGI0A~D	TPU0 インพุットキャプチャ/コンペアマッチA~D割り込み
TGI1A/B	TPU1 インพุットキャプチャ/コンペアマッチA/B割り込み
TGI2A/B	TPU2 インพุットキャプチャ/コンペアマッチA/B割り込み
TGI3A~D	TPU3 インพุットキャプチャ/コンペアマッチA~D割り込み
TGI4A/B	TPU4 インพุットキャプチャ/コンペアマッチA/B割り込み
TGI5A/B	TPU5 インพุットキャプチャ/コンペアマッチA/B割り込み
TGI6n/TGIIn0	TPU6/MTU0 インพุットキャプチャ/コンペアマッチn割り込み n: A~D
TGI7n/TGIIn1	TPU7/MTU1 インพุットキャプチャ/コンペアマッチn割り込み n: A, B
TGI8n/TGIIn2	TPU8/MTU2 インพุットキャプチャ/コンペアマッチn割り込み n: A, B
TGI9n/TGIIn3	TPU9/MTU3 インพุットキャプチャ/コンペアマッチn割り込み n: A~D
TGI10n/TGIIn4	TPU10/MTU4 インพุットキャプチャ/コンペアマッチn割り込み n: A, B
TGIA0~D0	MTU0 インพุットキャプチャ/コンペアマッチA~D割り込み
TGIA1/B1	MTU1 インพุットキャプチャ/コンペアマッチA/B割り込み
TGIA2/B2	MTU2 インพุットキャプチャ/コンペアマッチA/B割り込み
TGIA3~D3	MTU3 インพุットキャプチャ/コンペアマッチA~D割り込み
TGIA4~D4	MTU4 インพุットキャプチャ/コンペアマッチA~D割り込み
TCIV4	MTU4 オーバフロー/アンダフロー割り込み
TGIU5~W5	MTU5 インพุットキャプチャ/コンペアマッチU~W割り込み
TGI11n	TPU11/インพุットキャプチャn, コンペアマッチn n: A, B
CMIA0/B0	TMR0 コンペアマッチA/B割り込み
CMIA1/B1	TMR1 コンペアマッチA/B割り込み
CMIA2/B2	TMR2 コンペアマッチA/B割り込み
CMIA3/B3	TMR3 コンペアマッチA/B割り込み
ICRXI0~3	RIIC0~3 受信データフル割り込み
ICTXI0~3	RIIC0~3 送信データエンプティ割り込み
DMAC0I~3I	DMACA0~3 割り込み

RXI0~12	SCI0~12 受信データフル割り込み
TXI0~12	SCI0~12 送信データエンプティ割り込み

概要 DTC転送情報の設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_DTC.c

使用RPDL関数 R_DTC_Create

詳細

- 起動要因によりトリガされる転送情報を指定されたアドレスに保存し、転送情報のアドレスをDTCベクタテーブルに設定します。
- 起動要因によりトリガされるチェーン転送の情報も保存されます。
- 指定されたアドレスに既に転送情報が保存されている場合は上書きされます。
- 本関数では起動要因として使用する割り込みの設定を行いません。起動要因として使用する割り込みは各周辺機能の関数で設定してください。
起動要因として使用する割り込みは、割り込み要求先をDTCに指定してください。
- データ転送に関わる周辺モジュールの設定をする前に、本関数を呼び出してください。

使用例

GUI上で以下の通り設定した場合

- DTCベクタテーブルのアドレスを2000hに設定
- 転送開始要因をIRQ0に指定したDTC転送を設定
- 転送開始要因をIRQ1に指定したDTC転送を設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

//DTCベクタテーブル
#pragma address dtc_vector_table = 0x00002000
uint32_t dtc_vector_table [256];

//DTCの初期設定
void func(void)
{
    //データトランスファコントローラの基本設定
    R_PG_DTC_Set();

    //転送開始要因をIRQ0に指定したDTC転送の設定
    R_PG_DTC_Set_IRQ0();

    //転送開始要因をIRQ1に指定したDTC転送の設定
    R_PG_DTC_Set_IRQ1();

    //DTCを転送開始トリガ入力待ち状態にする
    R_PG_DTC_Activate();

    //IRQ0,IRQ1の設定
    R_PG_ExtInterrupt_Set_IRQ0();
    R_PG_ExtInterrupt_Set_IRQ1();
}
```

5.9.3 R_PG_DTC_Activate

定義 bool R_PG_DTC_Activate (void)

概要 DTCを転送開始トリガの入力待ち状態に設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_DTC.c

使用RPDL関数 R_DTC_Control

詳細

- DTCを転送開始トリガの入力待ち状態に設定します。
- あらかじめR_PG_DTC_SetによりDTCを設定し、R_PG_DTC_Set<転送開始要因>により転送情報を保存してください。

使用例

GUI上で以下の通り設定した場合

- DTCベクタテーブルのアドレスを2000hに設定
- 転送開始要因をIRQ0に指定したDTC転送を設定
- 割り込みの発生条件に[指定されたデータ転送終了時、CPU割り込みが発生]を指定
- チェイン転送無効
- IRQ0の割り込み通知関数名に Irq0IntFunc を指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

//DTCベクタテーブル
#pragma address dtc_vector_table = 0x00002000
uint32_t dtc_vector_table [256];

//DTCの初期設定
void func(void)
{
    //データトランスファコントローラの基本設定
    R_PG_DTC_Set();

    //転送開始要因をIRQ0に指定したDTC転送の設定
    R_PG_DTC_Set_IRQ0();

    //DTCを転送開始トリガ入力待ち状態にする
    R_PG_DTC_Activate();
}

//IRQ0の割り込み通知関数（指定した回数のDTC転送終了時に割り込み発生）
void Irq0IntFunc(void)
{
    //IRQ0の停止
    //(指定した回数の転送終了後もトリガ入力での転送が継続し、
    //転送カウンタはインクリメントします。転送を終了するには
    //起動要因の割り込みを無効にしてください。)
    R_PG_ExtInterrupt_Disable_IRQ0();
}
```


5.9.4 R_PG_DTC_SuspendTransfer

定義 bool R_PG_DTC_SuspendTransfer (void)

概要 DTC転送の停止

引数 なし

<u>戻り値</u>	true	停止に成功した場合
	false	停止に失敗した場合

出力先ファイル R_PG_DTC.c

使用RSDL関数 R_DTC_Control

詳細

- DTC転送を停止します。
- 転送動作中に停止した場合、受付済みの転送要求は処理が終わるまで動作します。
- DTC転送を有効にするにはR_DTC_Activateを呼び出してください。

使用例 GUI上で以下の通り設定した場合

- DTCベクタテーブルのアドレスを2000hに設定
- 転送開始要因をIRQ0に指定したDTC転送を設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

//DTCベクタテーブル
#pragma address dtc_vector_table = 0x00002000
uint32_t dtc_vector_table [256];

//DTCの初期設定
void func1(void)
{
    //データトランスファコントローラの基本設定
    R_PG_DTC_Set();

    //転送開始要因をIRQ0に指定したDTC転送の設定
    R_PG_DTC_Set_IRQ0();

    //DTCを転送開始トリガ入力待ち状態にする
    R_PG_DTC_Activate();
}

//DTC転送の中断
void func2(void)
{
    R_PG_DTC_SuspendTransfer();
}

//DTC転送の再開
void func3(void)
{
    R_PG_DTC_Activate();
}
```

5.9.5 R_PG_DTC_GetTransmitStatus

定義 bool R_PG_DTC_GetTransmitStatus (uint8_t * vector, bool * active)

概要 DTC転送状態の取得

引数

uint8_t * vector	転送動作中の場合、現在の転送の起動要因のベクタ番号 (*activeが1の場合に有効化値が格納されます)
bool * active	現在の転送状態 (0:転送動作なし 1:転送動作中)

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル R_PG_DTC.c

使用RPDL関数 R_DTC_GetStatus

詳細

- DTCアクティブフラグとDTCアクティブベクタ番号を取得します。
- 取得する項目に対応する引数に、値の格納先アドレスを指定してください。取得しない項目には0を指定してください。

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t vector;
bool active;

void func(void)
{
    //DTC転送状態の取得
    R_PG_DTC_GetTransmitStatus ( &vector, &active);

    if(active){
        switch( vector ){
            case 64:
                //ベクタ番号64の割込みによる転送中の処理
                break;
            case 65:
                //ベクタ番号65の割込みによる転送中の処理
                break;
            default:
                }
        }
    }
}
```

5.9.6 R_PG_DTC_StopModule

定義 bool R_PG_DTC_StopModule (void)

概要 DTCの停止

引数 なし

<u>戻り値</u>	true	停止に成功した場合
	false	停止に失敗した場合

出力先ファイル R_PG_DTC.c

使用RPDL関数 R_DTC_Destroy

詳細

- DTCを停止し、モジュールストップ状態に移行します。
- あらかじめ各周辺機能の関数によりDTCのトリガ要因として使用した割り込みを無効にしてください。
- 本関数はDMACもモジュールストップ状態に移行します。

使用例 GUI上で以下の通り設定した場合

- DTCベクタテーブルのアドレスを2000hに設定
- 転送開始要因をIRQ0に指定したDTC転送を設定
- 転送開始要因をIRQ1に指定したDTC転送を設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

//DTCベクタテーブル
#pragma address dtc_vector_table = 0x00002000
uint32_t dtc_vector_table [256];

//DTCの初期設定
void func1(void)
{
    //データトランスファコントローラの基本設定
    R_PG_DTC_Set();

    //転送開始要因をIRQ0に指定したDTC転送の設定
    R_PG_DTC_Set_IRQ0();

    //転送開始要因をIRQ1に指定したDTC転送の設定
    R_PG_DTC_Set_IRQ1();

    //DTCを転送開始トリガ入力待ち状態にする
    R_PG_DTC_Activate();

    //IRQ0,IRQ1の設定
    R_PG_ExtInterrupt_Set_IRQ0();
    R_PG_ExtInterrupt_Set_IRQ1();
}

//DTCの停止
void func2(void)
{
    //IRQ0,IRQ1の停止
    R_PG_ExtInterrupt_Disable_IRQ0();
    R_PG_ExtInterrupt_Disable_IRQ1();

    //DTCの停止
    R_PG_DTC_StopModule();
}
```

5.10 I/Oポート

5.10.1 R_PG_IO_PORT_Set_P<ポート番号>

定義 bool R_PG_IO_PORT_Set_P<ポート番号>(void)
 <ポート番号> : 0~9, A~H, J~L

概要 I/Oポートの設定

生成条件 GUI上で、ポート内で1つ以上の端子について、[I/Oポートとして使用]にチェックがある場合。
 ただし、ポート3にてP35にのみチェックがある場合、R_PG_IO_PORT_Set_P3は生成されません。

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_IO_PORT_P<ポート番号>.c
 <ポート番号> : 0~9, A~H, J~L

使用RPDL関数 R_IO_PORT_Set

詳細

- GUI上で[I/Oポートとして使用]にチェックされた端子の入出力方向、入力プルアップ抵抗の有効/無効、出力形態、駆動能力の設定を行います。
- ポート内の[I/Oポートとして使用]がチェックされた全端子を一括して設定します。

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //存在しないポートの設定
    R_PG_IO_PORT_SetPortNotAvailable();

    //P0を設定する
    R_PG_IO_PORT_Set_P0();
}
```

5.10.2 R_PG_IO_PORT_Set_P<ポート番号><端子番号>

定義 bool R_PG_IO_PORT_Set_P<ポート番号><端子番号>(void)
 <ポート番号> : 0~9, A~H, J~L
 <端子番号> : 0~7

概要 I/Oポート(1端子)の設定

生成条件 GUI上で、「I/Oポートとして使用」にチェックがある場合。
 ただしR_PG_IO_PORT_Set_P35は生成されません。

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_IO_PORT_P<ポート番号>.c
 <ポート番号> : 0~9, A~H, J~L

使用RPDL関数 R_IO_PORT_Set

詳細

- GUI上で[I/Oポートとして使用]にチェックされた端子の入出力方向、入力プルアップ抵抗の有効/無効、出力形態、駆動能力の設定を行います。
- 1端子のみ設定します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //P05を設定する
    R_PG_IO_PORT_Set_P05();

    //P07を設定する
    R_PG_IO_PORT_Set_P07();
}
```

5.10.3 R_PG_IO_PORT_Read_P<ポート番号>

定義 bool R_PG_IO_PORT_Read_P<ポート番号>(uint8_t * data)
 <ポート番号> : 0~9、A~H、J~L

概要 ポート入力レジスタの読み出し

生成条件 GUI上で、ポート内で1つ以上の端子について、[I/Oポートとして使用]にチェックがある場合。

<u>引数</u>	uint8_t * data	読み出した端子状態の格納先
-----------	----------------	---------------

<u>戻り値</u>	true	読み出しに成功した場合
	false	読み出しに失敗した場合

出力先ファイル R_PG_IO_PORT_P<ポート番号>.c
 <ポート番号> : 0~9、A~H、J~L

使用RPDL関数 R_IO_PORT_Read

詳細 • ポート入力レジスタを読み出し、端子の状態を取得します。(ポート単位)

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t data;

void func(void)
{
    //P0端子状態を取得する
    R_PG_IO_PORT_Read_P0( &data );
}
```

5.10.4 R_PG_IO_PORT_Read_P<ポート番号><端子番号>

定義 bool R_PG_IO_PORT_Read_P<ポート番号><端子番号>(uint8_t * data)
 <ポート番号> : 0~9, A~H, J~L
 <端子番号> : 0~7

概要 ポート入力レジスタからのビット読み出し

生成条件 GUI上で、ポート内で1つ以上の端子について、[I/Oポートとして使用]にチェックがある場合に、ポート内に存在する全端子に対する関数が生成されます。

<u>引数</u>	uint8_t * data	読み出した端子状態の格納先
-----------	----------------	---------------

<u>戻り値</u>	true	読み出しに成功した場合
	false	読み出しに失敗した場合

出力先ファイル R_PG_IO_PORT_P<ポート番号>.c
 <ポート番号> : 0~9, A~H, J~L

使用RPDL関数 R_IO_PORT_Read

詳細

- ポート入力レジスタを読み出し、1端子の状態を取得します。
- 値は*dataの下位1ビットに格納されます。

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t data_p05, data_p07;

void func(void)
{
    //P05端子状態を取得する
    R_PG_IO_PORT_Read_P05( & data_p05);

    //P07端子状態を取得する
    R_PG_IO_PORT_Read_P07( & data_p07);
}
```

5.10.5 R_PG_IO_PORT_Write_P<ポート番号>

定義 bool R_PG_IO_PORT_Write_P<ポート番号>(uint8_t data)
 <ポート番号> : 0~9、A~H、J~L

概要 ポート出力データレジスタへの書き込み

生成条件 GUI上で、ポート内で1つ以上の端子について、[I/Oポートとして使用]にチェックがある場合。
 ただし、ポート3にてP35にのみチェックがある場合、R_PG_IO_PORT_Write_P3は生成されません。

<u>引数</u>	uint8_t data	書き込む値
-----------	--------------	-------

<u>戻り値</u>	true	書き込みに成功した場合
	false	書き込みに失敗した場合

出力先ファイル R_PG_IO_PORT_P<ポート番号>.c
 <ポート番号> : 0~9、A~H、J~L

使用RPDL関数 R_IO_PORT_Write

詳細

- ポート出力データレジスタに値を書き込みます。レジスタに書き込んだ値が出力ポートから出力されます。
- R_PG_IO_PORT_Write_P3を呼び出す場合、引数のb5には"0"を指定してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //P0を設定する
    R_PG_IO_PORT_Set_P0();

    //P0から0xa0を出力する
    R_PG_IO_PORT_Write_P0( 0xa0 );
}
```


5.10.6 R_PG_IO_PORT_Write_P<ポート番号><端子番号>

定義 bool R_PG_IO_PORT_Write_P<ポート番号><端子番号>(uint8_t data)
 <ポート番号> : 0~9, A~H, J~L
 <端子番号> : 0~7

概要 ポート出力データレジスタへのビット書き込み

生成条件 GUI上で、「I/Oポートとして使用」にチェックがある場合。
 ただしR_PG_IO_PORT_Write_P35は生成されません。

引数

uint8_t data	書き込む値
--------------	-------

戻り値

true	書き込みに成功した場合
false	書き込みに失敗した場合

出力先ファイル R_PG_IO_PORT_P<ポート番号>.c
 <ポート番号> : 0~9, A~H, J~L

使用RPDL関数 R_IO_PORT_Write

詳細

- ポート出力データレジスタに値を書き込みます。レジスタに書き込んだ値が出力ポートから出力されます。値はdataの下位1ビットに格納してください。

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //P05を設定する
    R_PG_IO_PORT_Set_P05();

    //P07を設定する
    R_PG_IO_PORT_Set_P07();

    //P05からLを出力する
    R_PG_IO_PORT_Write_P05( 0x00 );

    //P07からHを出力する
    R_PG_IO_PORT_Write_P07( 0x01 );
}
```

5.10.7 R_PG_IO_PORT_SetPortNotAvailable

定義 bool R_PG_IO_PORT_SetPortNotAvailable (void)

概要 存在しないポートの設定

引数 なし

戻り値

true	設定が正しく行われた場合
------	--------------

出力先ファイル R_PG_IO_PORT.c

使用RPDL関数 R_IO_PORT_NotAvailable

詳細

- 少ピンパッケージに存在しない全てのポートをCMOSのLowレベル出力に設定します。
- 176ピン未満のピン数のパッケージを使用する場合は、最初に必ず本関数を呼び出してください。

使用例 R_PG_IO_PORT_Set_P<ポート番号>の使用例を参照してください。

使用例 1

GUI上で以下の通り設定した場合

- MTUチャンネル1を通常モードで設定
- コンペアマッチA割り込み通知関数名にMtu1IcCmAIntFuncを指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Timer_Set_MTU_U0_C10;    // MTU1の設定
    R_PG_Timer_StartCount_MTU_U0_C10;    // カウント動作開始
}

void Mtu1IcCmAIntFunc(void)
{
    //コンペアマッチA割り込み発生時処理
}
```

使用例 2

GUI上で以下の通り設定した場合

- MTUチャンネル3,4を相補PWMモードで設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //MTU3,4を相補PWMモードで設定
    R_PG_Timer_Set_MTU_U0_C3_C40;

    //PWM出力端子1の正相、逆相出力を有効化
    R_PG_Timer_ControlOutputPin_MTU_U0_C3_C4(
        1, //p1 : 有効
        1, //n1 : 有効
        0, //p2 : 無効
        0, //n2 : 無効
        0, //p3 : 無効
        0 //n3 : 無効
    );

    //MTU3,4のカウント動作開始
    R_PG_Timer_SynchronouslyStartCount_MTU_U0(
        0, //ch0
        0, //ch1
        0, //ch2
        1, //ch3
        1 //ch4
    );
}
```

5.11.2 R_PG_Timer_StartCount_MTU_U<ユニット番号>_C<チャンネル番号>_<相>

定義

```
bool R_PG_Timer_StartCount_MTU_U<ユニット番号>_C<チャンネル番号>(void)
    <ユニット番号>: 0
    <チャンネル番号>: 0~5

bool R_PG_Timer_StartCount_MTU_U<ユニット番号>_C<チャンネル番号>_<相>(void)
    <ユニット番号>: 0
    <チャンネル番号>: 5
    <相>: U, V, W
```

概要 MTUのカウント動作開始

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号>: 0
 <チャンネル番号>: 0~5

使用RPDL関数 R_MTU2_ControlChannel

詳細

- MTUのカウント動作を開始します。
- あらかじめR_PG_Timer_Set_MTU_U<ユニット番号>_<チャンネル>によりMTUを初期設定してください。
- 相補PWMモードおよびリセット同期PWMモードでは、R_PG_Timer_SynchronouslyStartCount_MTU_U<ユニット番号>によりペアで使用する2チャンネルのカウント動作を同時に開始してください。
- R_PG_Timer_StartCount_MTU_U0_C5 はU,V,W相のカウンタを同時に開始させます。

使用例

GUI上で以下の通り設定した場合

- MTUチャンネル1を設定
- コンペアマッチA割り込み通知関数名にMtu1IcCmAIntFuncを指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Timer_Set_MTU_U0_C10; //MTU1の設定
    R_PG_Timer_StartCount_MTU_U0_C10; //カウント動作開始
}

void Mtu1IcCmAIntFunc(void)
{
    R_PG_Timer_HaltCount_MTU_U0_C10; //カウント動作停止

    //コンペアマッチA割り込み発生時処理

    R_PG_Timer_StartCount_MTU_U0_C10; //カウント動作再開
}
```

5.11.3 R_PG_Timer_SynchronouslyStartCount_MTU_U<ユニット番号>

定義 bool R_PG_Timer_SynchronouslyStartCount_MTU_U<ユニット番号>
 (bool ch0, bool ch1, bool ch2, bool ch3, bool ch4)
 <ユニット番号>: 0

概要 MTUの複数チャンネルのカウント動作を同時に開始

<u>引数</u>	bool ch0	チャンネル0のカウント動作 (0:カウント開始しない 1:カウント開始)
	bool ch1	チャンネル1のカウント動作 (0:カウント開始しない 1:カウント開始)
	bool ch2	チャンネル2のカウント動作 (0:カウント開始しない 1:カウント開始)
	bool ch3	チャンネル3のカウント動作 (0:カウント開始しない 1:カウント開始)
	bool ch4	チャンネル4のカウント動作 (0:カウント開始しない 1:カウント開始)

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Timer_MTU_U<ユニット番号>.c
 <ユニット番号>: 0

使用RPDL関数 R_MTU2_ControlUnit

詳細

- MTUの複数チャンネルのカウント動作を同時に開始します。
- あらかじめR_PG_Timer_Set_MTU_U<ユニット番号>_<チャンネル>によりMTUを初期設定してください。
- 相補PWMモードおよびリセット同期PWMモードでは、本関数によりペアで使用する2チャンネルのカウント動作を同時に開始してください。

使用例 R_PG_Timer_Set_MTU_U<ユニット番号>_<チャンネル> の使用例2を参照してください。

5.11.4 R_PG_Timer_HaltCount_MTU_U<ユニット番号>_C<チャンネル番号>(<相>)

定義 bool R_PG_Timer_HaltCount_MTU_U<ユニット番号>_C<チャンネル番号>(void)
 <ユニット番号>: 0
 <チャンネル番号>: 0~5
 bool R_PG_Timer_HaltCount_MTU_U<ユニット番号>_C<チャンネル番号>(<相>)(void)
 <ユニット番号>: 0
 <チャンネル番号>: 5
 <相>: U, V, W

概要 MTUのカウント動作を一時停止

引数 なし

<u>戻り値</u>	true	停止に成功した場合
	false	停止に失敗した場合

出力先ファイル R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号>: 0
 <チャンネル番号>: 0~5

使用RPDL関数 R_MTU2_ControlChannel

- 詳細
- MTUのカウント動作を一時停止します。
 - カウント動作を再開するには
 R_PG_Timer_StartCount_MTU_U<ユニット番号>_C<チャンネル番号>(<相>) または
 R_PG_Timer_SynchronouslyStartCount_MTU_U<ユニット番号> を呼び出してください。
 - R_PG_Timer_HaltCount_MTU_U0_C5 はU,V,W相のカウンタを同時に停止させます。

- 使用例
- GUI上で以下の通り設定した場合
- MTUチャンネル1を設定
 - コンペアマッチA割り込み通知関数名にMtu1IcCmAIntFuncを指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Timer_Set_MTU_U0_C1();    // MTU1の設定
    R_PG_Timer_StartCount_MTU_U0_C1();    // カウント動作開始
}

void Mtu1IcCmAIntFunc(void)
{
    R_PG_Timer_HaltCount_MTU_U0_C1();    //カウント動作停止

    //コンペアマッチA割り込み発生時処理

    R_PG_Timer_StartCount_MTU_U0_C1();    //カウント動作再開
}
```

5.11.5 R_PG_Timer_GetCounterValue_MTU_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_GetCounterValue_MTU_U<ユニット番号>_C<チャンネル番号>
(uint16_t * counter_val)
 <ユニット番号>: 0
 <チャンネル番号>: 0~4

bool R_PG_Timer_GetCounterValue_MTU_U<ユニット番号>_C<チャンネル番号>
(uint16_t * counter_u_val, uint16_t * counter_v_val, uint16_t * counter_w_val)
 <ユニット番号>: 0
 <チャンネル番号>: 5

概要 MTUのカウンタ値を取得

引数 MTU0~MTU4

uint16_t * counter_val	カウンタ値の格納先
------------------------	-----------

MTU5

uint16_t * counter_u_val	カウンタU値の格納先
uint16_t * counter_v_val	カウンタV値の格納先
uint16_t * counter_w_val	カウンタW値の格納先

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル

R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号>: 0
 <チャンネル番号>: 0~5

使用RPDL関数

R_MTU2_ReadChannel

詳細

- MTUのカウンタ値を取得します。

使用例

GUI上で以下の通り設定した場合

- MTUチャンネル0を設定
- TGRAをインプットキャプチャレジスタに設定し、インプットキャプチャA割り込みを有効に設定
- インプットキャプチャA割り込み通知関数名にMtu0IcCmAIntFuncを指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t counter_val;

void func(void)
{
    R_PG_Timer_Set_MTU_U0_C0();    // MTU0の設定
    R_PG_Timer_StartCount_MTU_U0_C0();    // カウント動作開始
}

void Mtu0IcCmAIntFunc(void)
{
    //MTUのカウンタ値を取得
    R_PG_Timer_GetCounterValue_MTU_U0_C0( & counter_val );
}
```


5.11.6 R_PG_Timer_SetCounterValue_MTU_U<ユニット番号>_C<チャンネル番号>(<相>)

定義

```
bool R_PG_Timer_SetCounterValue_MTU_U<ユニット番号>_C<チャンネル番号>
(uint16_t counter_val)
    <ユニット番号>: 0    <チャンネル番号>: 0~4

bool R_PG_Timer_SetCounterValue_MTU_U<ユニット番号>_C<チャンネル番号>_<相>
(uint16_t counter_val)
    <ユニット番号>: 0    <チャンネル番号>: 5    <相>: U, V, W

bool R_PG_Timer_SetCounterValue_MTU_U<ユニット番号>_C<チャンネル番号>
( uint16_t counter_u_val, uint16_t counter_v_val, uint16_t counter_w_val )
    <ユニット番号>: 0    <チャンネル番号>: 5
```

概要 MTUのカウンタ値を設定

引数 MTU0~MTU7

uint16_t counter_val	カウンタに設定する値
MTU5	
uint16_t counter_u_val	カウンタUに設定する値
uint16_t counter_v_val	カウンタVに設定する値
uint16_t counter_w_val	カウンタWに設定する値

<u>戻り値</u>	true	カウンタ値の設定に成功した場合
	false	カウンタ値の設定に失敗した場合

出力先ファイル R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号>: 0
 <チャンネル番号>: 0~5

使用RPDL関数 R_MTU2_ControlChannel

詳細 • MTUのカウンタ値を設定します。

使用例

GUI上で以下の通り設定した場合

- MTUチャンネル1を設定
- TGRAをアウトプットコンペアレジスタに設定し、コンペアマッチA割り込みを有効に設定
コンペアマッチA割り込み通知関数名にMtu1IcCmAIntFuncを指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Timer_Set_MTU_U0_C1(); // MTU1の設定
    R_PG_Timer_StartCount_MTU_U0_C1(); // カウント動作開始
}

void Mtu1IcCmAIntFunc(void)
{
    R_PG_Timer_SetCounterValue_MTU_U0_C1( 0 ); //カウンタの0クリア
}
```

5.11.7 R_PG_Timer_GetRequestFlag_MTU_U<ユニット番号>_C<チャンネル番号>

定義

```
bool R_PG_Timer_GetRequestFlag_MTU_U<ユニット番号>_C<チャンネル番号>
( bool* cm_ic_a,  bool* cm_ic_b,  bool* cm_ic_c,  bool* cm_ic_d,
  bool* cm_e,    bool* cm_f,    bool* ov,      bool* un      );
<ユニット番号>: 0
<チャンネル番号>: 0~4
```

```
bool R_PG_Timer_GetRequestFlag_MTU_U<ユニット番号>_C<チャンネル番号>
( bool* cm_ic_u,  bool* cm_ic_v,  bool* cm_ic_w );
<ユニット番号>: 0
<チャンネル番号>: 5
```

概要

MTUの割り込み要求フラグの取得とクリア

引数

bool* cm_ic_a	コンペアマッチ/インプットキャプチャAフラグの格納先
bool* cm_ic_b	コンペアマッチ/インプットキャプチャBフラグの格納先
bool* cm_ic_c	コンペアマッチ/インプットキャプチャCフラグの格納先
bool* cm_ic_d	コンペアマッチ/インプットキャプチャDフラグの格納先
bool* cm_e	コンペアマッチEフラグの格納先
bool* cm_f	コンペアマッチFフラグの格納先
bool* ov	オーバフローフラグの格納先
bool* un	アンダフローフラグの格納先
bool* cm_ic_u	コンペアマッチ/インプットキャプチャUフラグの格納先
bool* cm_ic_v	コンペアマッチ/インプットキャプチャVフラグの格納先
bool* cm_ic_w	コンペアマッチ/インプットキャプチャWフラグの格納先

各チャンネルで有効なフラグは以下です。

MTU0	cm_ic_a~cm_ic_d, cm_e, cm_f, ov
MTU1, 2	cm_ic_a, cm_ic_b, ov, un
MTU3, 4	cm_ic_a~cm_ic_d, ov
MTU5	cm_ic_u, cm_ic_v, and cm_ic_w
MTU3 (相補PWMモードおよびリセット同期PWMモード)	cm_ic_a~cm_ic_d
MTU4 (相補PWMモードおよびリセット同期PWMモード)	cm_ic_a~cm_ic_d, un

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル

```
R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
<ユニット番号>: 0
<チャンネル番号>: 0~5
```

使用RPDL関数

```
R_MTU2_ReadChannel
```

詳細

- MTUの割り込み要求フラグを取得します。
- 本関数内で全フラグがクリアされます。
- 取得するフラグに対応する引数に、フラグ値の格納先アドレスを指定してください。取得しないフラグには0を指定してください。

使用例

GUI上で以下の通り設定した場合

- MTUチャンネル1を設定
- TGRAをアウトプットコンペアレジスタに設定し、コンペアマッチA割り込みを有効に設定
- コンペアマッチA割り込みの優先レベルを0に設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください  
#include "R_PG_default.h"
```

```
bool cma_flag;
```

```
void func(void)
```

```
{
```

```
    R_PG_Timer_Set_MTU_U0_C1(); // MTU1の設定
```

```
    R_PG_Timer_StartCount_MTU_U0_C1(); // カウント動作開始
```

```
    //コンペアマッチAの発生を待つ
```

```
    do{
```

```
        R_PG_Timer_GetRequestFlag_MTU_U0_C1(  
            & cma_flag, //a
```

```
            0, //b
```

```
            0, //c
```

```
            0, //d
```

```
            0, //e
```

```
            0, //f
```

```
            0, //e
```

```
            0, //ov
```

```
            0 //un
```

```
        );
```

```
    } while( !cma_flag );
```

```
    //コンペアマッチA発生時処理
```

```
}
```

5.11.8 R_PG_Timer_StopModule_MTU_U<ユニット番号>

定義 bool R_PG_Timer_StopModule_MTU_U<ユニット番号>(void)
 <ユニット番号>: 0

概要 MTUのユニットを停止

引数 なし

<u>戻り値</u>	true	停止に成功した場合
	false	停止に失敗した場合

出力先ファイル R_PG_Timer_MTU_U<ユニット番号>.c
 <ユニット番号>: 0

使用RSDL関数 R_MTU2_Destroy

詳細

- MTUを停止し、モジュールストップ状態に移行します。複数のチャンネルが動作している場合、本関数を呼び出すと全チャンネルが停止します。1チャンネルの動作だけを停止させる場合はR_PG_Timer_HaltCount_MTU_U<ユニット番号>_C<チャンネル番号>_<相>を呼び出してください。

使用例 GUI上で以下の通り設定した場合

- MTUチャンネル1を設定
- TGRAをアウトプットコンペアレジスタに設定し、コンペアマッチA割り込みを有効に設定
- コンペアマッチA割り込み通知関数名にMtu1IcCmAIntFuncを指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Timer_Set_MTU_U0_C10; // MTU1の設定
    R_PG_Timer_StartCount_MTU_U0_C10; // カウント動作開始
}

void Mtu1IcCmAIntFunc(void)
{
    // MTUユニット0の停止
    R_PG_Timer_StopModule_MTU_U00;
}
```

5.11.9 R_PG_Timer_GetTGR_MTU_U<ユニット番号>_C<チャンネル番号>

定義

```
bool R_PG_Timer_GetTGR_MTU_U<ユニット番号>_C<チャンネル番号>
( uint16_t* tgr_a_val, uint16_t* tgr_b_val, uint16_t* tgr_c_val,
  uint16_t* tgr_d_val, uint16_t* tgr_e_val, uint16_t* tgr_f_val );
<ユニット番号>: 0
<チャンネル番号>: 0~4
```

```
bool R_PG_Timer_GetTGR_MTU_U<ユニット番号>_C<チャンネル番号>
( uint16_t * tgr_u_val, uint16_t * tgr_v_val, uint16_t * tgr_w_val );
<ユニット番号>: 0
<チャンネル番号>: 5
```

概要

ジェネラルレジスタの値の取得

引数

uint16_t* tgr_a_val	ジェネラルレジスタA値の格納先
uint16_t* tgr_b_val	ジェネラルレジスタB値の格納先
uint16_t* tgr_c_val	ジェネラルレジスタC値の格納先
uint16_t* tgr_d_val	ジェネラルレジスタD値の格納先
uint16_t* tgr_e_val	ジェネラルレジスタE値の格納先
uint16_t* tgr_f_val	ジェネラルレジスタF値の格納先
uint16_t* tgr_u_val	ジェネラルレジスタU値の格納先
uint16_t* tgr_v_val	ジェネラルレジスタV値の格納先
uint16_t* tgr_w_val	ジェネラルレジスタW値の格納先

各チャンネルで有効な引数は以下です。

MTU0	tgr_a_val ~ tgr_f_val
MTU1, 2	tgr_a_val, tgr_b_val
MTU3, 4	tgr_a_val ~ tgr_d_val
MTU5	tgr_u_val ~ tgr_w_val

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル

```
R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
<ユニット番号>: 0
<チャンネル番号>: 0~5
```

使用RPDL関数

R_MTU2_ReadChannel

詳細

- ジェネラルレジスタの値を取得します。
- 取得する項目に対応する引数に、値の格納先アドレスを指定してください。取得しない項目には0を指定してください。

使用例

GUI上で以下の通り設定した場合

- MTUチャンネル0を設定
- TGRAをインプットキャプチャレジスタに設定し、インプットキャプチャA割り込みを有効に設定
- インプットキャプチャA割り込み通知関数名にMtu0IcCmAIntFuncを指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t tgr_a_val;

void func(void)
{
    R_PG_Timer_Set_MTU_U0_C0();    // MTU0の設定
    R_PG_Timer_StartCount_MTU_U0_C0();    // カウント動作開始
}

void Mtu0IcCmAIntFunc(void)
{
    //TGRAの値を取得
    R_PG_Timer_GetTGR_MTU_U0_C0(
        & tgr_a_val, //a
        0, //b
        0, //c
        0, //d
        0, //e
        0 //f
    );
}
```

5.11.10 R_PG_Timer_SetTGR_<ジェネラルレジスタ>_MTU_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_SetTGR_<ジェネラルレジスタ>_MTU_U<ユニット番号>_C<チャンネル番号>
(uint16_t value);

 <ジェネラルレジスタ>:

MTU0	: A ~ F
MTU1, 2	: A または B
MTU3, 4	: A ~ D
MTU5	: U, V または W

 <ユニット番号>: 0

 <チャンネル番号>: 0~5

概要 ジェネラルレジスタの値の設定

<u>引数</u>	uint16_t value	ジェネラルレジスタに設定する値
-----------	----------------	-----------------

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号>: 0
 <チャンネル番号>: 0~5

使用RPDL関数 R_MTU2_ControlChannel

詳細 • ジェネラルレジスタの値を設定します。

使用例

GUI上で以下の通り設定した場合

- MTUチャンネル1を設定
- TGRAをアウトプットコンペアレジスタに設定し、コンペアマッチA割り込みを有効に設定
- コンペアマッチA割り込み通知関数名にMtu1IcCmAIntFuncを指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Timer_Set_MTU_U0_C10; // MTU1の設定
    R_PG_Timer_StartCount_MTU_U0_C10; // カウント動作開始
}

void Mtu1IcCmAIntFunc(void)
{
    R_PG_Timer_SetTGR_A_MTU_U0_C1( 1000 ); //TGRAの設定
}
```

5.11.11 R_PG_Timer_SetBuffer_AD_MTU_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_SetBuffer_AD_MTU_U<ユニット番号>_C<チャンネル番号>
(uint16_t tadcobr_a_val, uint16_t tadcobr_b_val);
 <ユニット番号>: 0
 <チャンネル番号>: 4

概要 A/D変換要求周期設定バッファレジスタの設定

生成条件 A/D変換要求周期レジスタ値のバッファ転送が有効

<u>引数</u>	uint16_t tadcobr_a_val	A/D変換要求周期設定バッファレジスタAに設定する値
	uint16_t tadcobr_b_val	A/D変換要求周期設定バッファレジスタBに設定する値

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号>: 0
 <チャンネル番号>: 3(*), 4 (*相補PWMモードおよびリセット同期PWMモード)

使用RPDL関数 R_MTU2_ControlChannel

詳細

- A/D変換要求周期設定バッファレジスタAおよびB(TADCOBRA、TADCOBRB)を設定します。

使用例 GUI上で以下の通り設定した場合

- A/D変換要求周期レジスタ値のバッファ転送を有効に設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Timer_Set_MTU_U0_C4(); // MTU1の設定
    R_PG_Timer_StartCount_MTU_U0_C4(); // カウント動作開始
}

void func2(void)
{
    // A/D変換要求周期設定バッファレジスタの設定
    R_PG_Timer_SetBuffer_AD_MTU_U0_C4( 0x10, 0x20 );
}
```


5.11.12 R_PG_Timer_SetBuffer_CycleData_MTU_U<ユニット番号>_<チャンネル>

定義 bool R_PG_Timer_SetBuffer_CycleData_MTU_U<ユニット番号>_<チャンネル>
(uint16_t tibr_val);
 <ユニット番号>: 0
 <チャンネル>: C3_C4

概要 周期バッファレジスタ値の設定

生成条件 MTUチャンネルを相補PWMモードに設定

<u>引数</u>	uint16_t tibr_val	周期バッファレジスタに設定する値
-----------	-------------------	------------------

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号>: 0
 <チャンネル番号>: 3

使用RPDL関数 R_MTU2_ControlChannel

詳細 • タイマ周期バッファレジスタ(TCIBR)を設定します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Timer_SetBuffer_CycleData_MTU_U0_C3_C4(0x1000);
}
```

5.11.13 R_PG_Timer_SetOutputPhaseSwitch_MTU_U<ユニット番号>_<チャンネル>

定義 bool R_PG_Timer_SetOutputPhaseSwitch_MTU_U<ユニット番号>_<チャンネル>
 (uint8_t output_level);
 <ユニット番号>: 0
 <チャンネル>: C3_C4

概要 PWM出力レベルの切り替え

生成条件

- MTUチャンネルを相補PWMモードまたはリセット同期PWMモードに設定
- DCブラシレスモータ制御を有効に設定し、出力制御方法にソフトウェアを指定

引数

uint8_t output_level	出力設定 (0~5)
----------------------	------------

各値での出力は以下の通りです

値	MTIOC3B U相	MTIOC4A V相	MTIOC4B W相	MTIOC3D U相	MTIOC4C V相	MTIOC4D W相
0	OFF	OFF	OFF	OFF	OFF	OFF
1	ON	OFF	OFF	OFF	OFF	ON
2	OFF	ON	OFF	ON	OFF	OFF
3	OFF	ON	OFF	OFF	OFF	ON
4	OFF	OFF	ON	OFF	ON	OFF
5	ON	OFF	OFF	OFF	ON	OFF
6	OFF	OFF	ON	ON	OFF	OFF
7	OFF	OFF	OFF	OFF	OFF	OFF

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル

R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号>: 0
 <チャンネル番号>: 3

使用RPDL関数

R_MTU2_ControlUnit

詳細

- DBブラシレスモータ制御時のPWM出力レベルを切り替えます

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Timer_SetOutputPhaseSwitch_MTU_U0_C3_C4(0x7);
}
```

5.11.14 R_PG_Timer_ControlOutputPin_MTU_U<ユニット番号>_<チャンネル>

定義 bool R_PG_Timer_ControlOutputPin_MTU_U<ユニット番号>_<チャンネル>
(bool p1_enable, bool n1_enable, bool p2_enable, bool n2_enable,
bool p3_enable, bool n3_enable)

<ユニット番号>: 0

<チャンネル>: C3_C4

概要 PWM出力の有効化/無効化

生成条件

MTUチャンネルを相補PWMモードまたはリセット同期PWMモードに設定

引数

bool p1_enable	U相 正相 (MTIOCmB) 出力 (0:出力無効 1:出力有効)
bool n1_enable	U相 逆相 (MTIOCmD) 出力 (0:出力無効 1:出力有効)
bool p2_enable	V相 正相 (MTIOCnA) 出力 (0:出力無効 1:出力有効)
bool n2_enable	V相 逆相 (MTIOCnC) 出力 (0:出力無効 1:出力有効)
bool p3_enable	W相 正相 (MTIOCnB) 出力 (0:出力無効 1:出力有効)
bool n3_enable	W相 逆相 (MTIOCnD) 出力 (0:出力無効 1:出力有効)
m : 3 n : 4	

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル

R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c

<ユニット番号>: 0

<チャンネル番号>: 3

使用RPDL関数

R_MTU2_ControlUnit

詳細

- 相補PWMモード、リセット同期PWMモードの6相のPWM出力を有効化、無効化します。
- 相補PWMモードおよびリセット同期PWMモードでは、初期状態でPWM出力が無効です。端子出力を有効にするには、カウントを開始する前に本関数を呼び出してください。

使用例

R_PG_Timer_Set_MTU_U<ユニット番号>_<チャンネル>の使用例2を参照してください。

5.11.15 R_PG_Timer_SetBuffer_PWMOutputLevel_MTU_U<ユニット番号>_<チャンネル>

定義 bool R_PG_Timer_SetBuffer_PWMOutputLevel_MTU_U<ユニット番号>_<チャンネル>
 (bool p1_high, bool n1_high, bool p2_high, bool n2_high,
 bool p3_high, bool n3_high)
 <ユニット番号>: 0
 <チャンネル>: C3_C4

概要 PWM出力レベルをバッファレジスタに設定

生成条件

- MTUチャンネルを相補PWMモードまたはリセット同期PWMモードに設定
- PWM出力レベル設定のバッファ転送を有効に設定

引数

bool p1_high	U相 正相 (MTIOCMB) 出力
bool n1_high	U相 逆相 (MTIOCMC) 出力
bool p2_high	V相 正相 (MTIOCNB) 出力
bool n2_high	V相 逆相 (MTIOCNB) 出力
bool p3_high	W相 正相 (MTIOCNB) 出力
bool n3_high	W相 逆相 (MTIOCNB) 出力

m : 3 n : 4

各値での出力レベルは以下の通りです。

値	種別	正相	逆相
0	アクティブレベル	Low	Low
	初期出力	Low	Low
	アップカウント時コンペアマッチ	Low	High
	ダウンカウント時コンペアマッチ	High	Low
1	アクティブレベル	High	High
	初期出力	High	High
	アップカウント時コンペアマッチ	High	Low
	ダウンカウント時コンペアマッチ	Low	High

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル

R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号>: 0
 <チャンネル番号>: 3

使用RPDL関数

R_MTU2_ControlUnit

詳細

- PWM出力レベル設定をタイマアウトプットレベルバッファレジスタ (TOLBR) に設定します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Timer_SetBuffer_PWMOutputLevel_MTU_U0_C3_C4( 0, 0, 0, 0, 0, 0 );
}
```

5.11.16 R_PG_Timer_ControlBufferTransfer_MTU_U<ユニット番号>_<チャンネル>

定義 bool R_PG_Timer_ControlBufferTransfer_MTU_U<ユニット番号>_<チャンネル>
 (bool enable)
 <ユニット番号>: 0
 <チャンネル>: C3_C4

概要 バッファレジスタからテンポラリレジスタへのバッファ転送の有効化、無効化

生成条件

- MTUチャンネルを相補PWMモードに設定
- 割り込み間引き機能を設定

引数

bool enable	バッファ転送設定 (0:有効 1:無効)
-------------	----------------------

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Timer_MTU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号>: 0
 <チャンネル番号>: 3

使用RPDL関数 R_MTU2_ControlUnit

詳細

- 相補PWMモードで使用するバッファレジスタからテンポラリレジスタへのバッファ転送を有効化、無効化します

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Timer_ControlBufferTransfer_MTU_U0_C3_C4( 1 );
}
```

5.12 ポートアウトプットイネーブル 2 (POE2a)

5.12.1 R_PG_POE_Set

定義 bool R_PG_POE_Set (void)

概要 POEの設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_POE.c

使用RSDL関数 R_POE_Set, R_POE_Create

詳細

- GUI上で選択されたMTU0, 3, 4の出力端子の制御と、ハイインピーダンス要求信号に使用する入力端子、アウトプットイネーブル割り込みを設定します。
- MTUの端子出力は、MTUのGUIおよび関数により設定してください。MTUで出力端子に設定していない端子は、POEで設定しないでください。
- GUI上で割り込み通知関数名を指定した場合、CPUへの割り込みが発生すると指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。
void <割り込み通知関数名> (void)
割り込み通知関数については「通知関数に関する注意事項」の内容に注意してください。

使用例

GUI上で以下の通り設定した場合

- アウトプットイネーブル割り込み2(OEI2)を有効に設定し、割り込み通知関数名にPoeOei2IntFuncを指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_POE_Set();    // POEの設定
}

void PoeOei2IntFunc (void)
{
    //アウトプットイネーブル割り込み処理
}
```

5.12.2 R_PG_POE_SetHiZ_〈タイマチャネル〉

定義 bool R_PG_POE_SetHiZ_〈タイマチャネル〉(void)
 〈タイマチャネル〉: MTU3,4, MTU0

概要 タイマ出力端子をハイインピーダンスに設定

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_POE.c

使用RPDL関数 R_POE_Control

詳細

- GUI上でハイインピーダンス制御対象に指定されたMTU0, 3, 4の出力端子をハイインピーダンス状態にします。

使用例 GUI上で以下の通り設定した場合

- MTU0の端子出力を設定 (MTUの設定GUI上)
- MTU0の出力端子をPOEのハイインピーダンス制御対象に指定

```
//この関数を使用するには"R_PG_〈プロジェクト名〉.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Timer_Set_MTU_U0_C0(); //MTU0の設定
    R_PG_POE_Set(); // POEの設定
    R_PG_Timer_StartCount_MTU_U0_C0(); //MTU0のカウント動作開始
}

void func2(void)
{
    R_PG_POE_SetHiZ_MTU0(); //MTU0の出力端子をHiZに設定
}
```

5.12.3 R_PG_POE_GetRequestFlagHiZ_〈タイマチャンネル/フラグ〉

定義

```
bool R_PG_POE_GetRequestFlagHiZ_MTU3_4
( bool * poe0,  bool * poe1,  bool * poe2,  bool * poe3 )

bool R_PG_POE_GetRequestFlagHiZ_MTU0 (bool * poe8)

bool R_PG_POE_GetRequestFlagHiZ_OSTSTF (bool * oststf)
```

概要

ハイインピーダンス要求フラグの取得

引数

bool* poe0	POE0#端子のハイインピーダンス要求フラグの格納先
bool* poe1	POE1#端子のハイインピーダンス要求フラグの格納先
bool* poe2	POE2#端子のハイインピーダンス要求フラグの格納先
bool* poe3	POE3#端子のハイインピーダンス要求フラグの格納先
bool* poe8	POE8#端子のハイインピーダンス要求フラグの格納先
bool* oststf	OSTSTハイインピーダンス要求フラグの格納先

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル

R_PG_POE.c

使用RPDL関数

R_POE_GetStatus

詳細

- POEn#端子へのハイインピーダンス要求信号入力フラグ(POEnF)を取得します。(n:0~3,8)
- 取得するフラグに対応する引数に格納先アドレスを指定してください。取得しないフラグに対応する引数には0を指定してください。
- GUI上でハイインピーダンス要求条件に指定していないPOE端子のフラグには有効な値が格納されません。

使用例

GUI上で以下の通り設定した場合

- MTU3,4の端子出力を設定 (MTUの設定GUI上)
- MTU3,4の出力端子をPOEのハイインピーダンス制御対象に指定
- ハイインピーダンス要求条件にPOE0を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool poe0;

void func(void)
{
    R_PG_Timer_Set_MTU_U0_C30(); //MTUの設定
    R_PG_POE_Set(); // POEの設定
    R_PG_Timer_StartCount_MTU_U0_C30(); //MTUのカウント動作開始

    //ハイインピーダンス要求入力を待つ
    do{
        R_PG_POE_GetRequestFlagHiZ_MTU3_4( &poe0, 0, 0, 0 );
    }while( ! poe0 );

    //ハイインピーダンス要求入力時処理
    R_PG_POE_ClearFlag_MTU3_4(); //ハイインピーダンス要求フラグのクリア
}
```


5.12.4 R_PG_POE_GetShortFlag_<タイマチャネル>

定義 bool R_PG_POE_GetShortFlag_<タイマチャネル>(bool * detected)
 <タイマチャネル>: MTU3_4

概要 MTU端子の出力短絡フラグの取得

<u>引数</u>	bool* detected	出力短絡フラグ(OSF1)の格納先
-----------	----------------	-------------------

<u>戻り値</u>	true	取得に成功した場合
	false	取得に失敗した場合

出力先ファイル R_PG_POE.c

使用RPDL関数 R_POE_GetStatus

詳細 • MTU3,4の相補PWM出力短絡フラグ(OSF1)を取得します。

使用例 GUI上で以下の通り設定した場合

- アウトプットイネーブル割り込み1(OE1)を有効に設定
- アウトプットイネーブル割り込み1の通知関数名にPoeOei1IntFuncを指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_POE_Set();    // POEの設定
}

void PoeOei1IntFunc(void)
{
    bool detected;

    //出力短絡フラグの取得
    R_PG_POE_GetShortFlag_MTU3_4 (&detected);

    if( detected ){
        //MTU3,4の出力短絡検出時処理
        R_PG_POE_ClearFlag_MTU3_4();    //出力短絡フラグ(OSF1)のクリア
    }
}
```

5.12.5 R_PG_POE_ClearFlag_〈タイマチャンネル/フラグ〉

定義 bool R_PG_POE_ClearFlag_〈タイマチャンネル/フラグ〉(void)
 〈タイマチャンネル/フラグ〉: MTU3,4, MTU0, OSTSTF

概要 ハイインピーダンス要求フラグと出力短絡フラグのクリア

引数 なし

<u>戻り値</u>	true	クリアに成功した場合
	false	クリアに失敗した場合

出力先ファイル R_PG_POE.c

使用RPDL関数 R_POE_Control

- 詳細
- ハイインピーダンス要求フラグと出力短絡フラグをクリアします。
 - タイマの各チャンネル、フラグに対応した関数でクリアされるフラグは次の通りです。

タイマチャンネル/フラグ	クリア対象
MTU3, 4	POEn要求フラグ(POEnF) (n:0~3) MTU3,4出力短絡フラグ(OSF1)
MTU0	POE8要求フラグ(POE8F)
OSTSTF	OSTSTハイインピーダンスフラグ

使用例 R_PG_POE_GetShortFlag_〈タイマチャンネル〉 の使用例を参照してください。

5.13 16ビットタイマパルスユニット (TPUa)

5.13.1 R_PG_Timer_Set_TPU_U<ユニット番号>

定義 bool R_PG_Timer_Set_TPU_U<ユニット番号>(void)
 <ユニット番号> : 0,1

概要 TPUの複数チャンネルを設定

引数 なし

戻り値

True	設定が正しく行われた場合
False	設定に失敗した場合

出力先ファイル R_PG_Timer_TPU_U<ユニット番号>.c
 <ユニット番号> : 0,1

使用RPDL関数 R_TPU_Create

詳細

- TPUのモジュールストップ状態を解除して同一ユニットの複数のチャンネルを初期設定します。
- 本関数内でTPUの割り込みを設定します。GUI上で割り込み通知関数名を指定した場合、CPUへの割り込みが発生すると指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。 void <割り込み通知関数名>(void)
 割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- GUI上で割り込み通知関数名を指定しない場合、割り込みが発生しても割り込みハンドラは呼び出されません。要求フラグの状態は R_PG_Timer_GetRequestFlag_TPU_U<ユニット番号>_C<チャンネル番号> により取得することができます。
- 外部入力カウントクロック、外部リセット信号、パルス出力を使用する場合、本関数内で使用する端子の入出力方向と入力バッファを設定します。

使用例

GUI上で以下の通り設定した場合

- TPU ユニット1 を設定
- チャンネル6のコンペアマッチA割り込み通知関数名に Tpu6IcCmAIntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //TPU ユニット1を設定
    R_PG_Timer_Start_TPU_U10;
}

void Tpu6IcCmAIntFunc(void)
{
    func_cmA();    //コンペアマッチA割り込み発生時の処理
}
```

5.13.2 R_PG_Timer_Start_TPU_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_Start_TPU_U<ユニット番号>_C<チャンネル番号>(void)
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

概要 TPUを設定しカウントを開始

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Timer_TPU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

使用RPDL関数 R_TPU_Create

- 詳細
- TPUのモジュールストップ状態を解除して初期設定し、カウントを開始します。
 - 本関数内でTPUの割り込みを設定します。GUI上で割り込み通知関数名を指定した場合、CPUへの割り込みが発生すると指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。 void <割り込み通知関数名>(void)
 割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
 - GUI上で割り込み通知関数名を指定しない場合、割り込みが発生しても割り込みハンドラは呼び出されません。要求フラグの状態は R_PG_Timer_GetRequestFlag_TPU_U<ユニット番号>_C<チャンネル番号> により取得することができます。
 - 外部入力カウントクロック、外部リセット信号、パルス出力を使用する場合、本関数内で使用する端子の入出力方向と入力バッファを設定します。

使用例 GUI上で以下の通り設定した場合

- TPU ユニット1 チャンネル6 を設定
- コンペアマッチA割り込み通知関数名に Tpu6IcCmAIntFunc を指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //TPU6を設定し、カウントを開始
    R_PG_Timer_Start_TPU_U1_C6();
}

void Tpu6IcCmAIntFunc(void)
{
    func_cmA();    //コンペアマッチA割り込み発生時の処理
}
```

5.13.3 R_PG_Timer_SynchronouslyStartCount_TPU_U<ユニット番号>

定義

```
bool R_PG_Timer_SynchronouslyStartCount_TPU_U<ユニット番号>
    (bool ch0, bool ch1, bool ch2, bool ch3, bool ch4, bool ch5)
    <ユニット番号> : 0
bool R_PG_Timer_SynchronouslyStartCount_TPU_U<ユニット番号>
    (bool ch6, bool ch7, bool ch8, bool ch9, bool ch10, bool ch11)
    <ユニット番号> : 1
```

概要 TPUの複数チャンネルのカウント動作を同時に開始

引数

ユニット0

bool ch0	チャンネル0のカウント動作 (0:カウント開始しない 1:カウント開始)
bool ch1	チャンネル1のカウント動作 (0:カウント開始しない 1:カウント開始)
bool ch2	チャンネル2のカウント動作 (0:カウント開始しない 1:カウント開始)
bool ch3	チャンネル3のカウント動作 (0:カウント開始しない 1:カウント開始)
bool ch4	チャンネル4のカウント動作 (0:カウント開始しない 1:カウント開始)
bool ch5	チャンネル5のカウント動作 (0:カウント開始しない 1:カウント開始)

ユニット1

bool ch6	チャンネル6のカウント動作 (0:カウント開始しない 1:カウント開始)
bool ch7	チャンネル7のカウント動作 (0:カウント開始しない 1:カウント開始)
bool ch8	チャンネル8のカウント動作 (0:カウント開始しない 1:カウント開始)
bool ch9	チャンネル9のカウント動作 (0:カウント開始しない 1:カウント開始)
bool ch10	チャンネル10のカウント動作 (0:カウント開始しない 1:カウント開始)
bool ch11	チャンネル11のカウント動作 (0:カウント開始しない 1:カウント開始)

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Timer_TPU_U<ユニット番号>.c
<ユニット番号> : 0,1

使用RPDL関数 R_TPU_ControlUnit

詳細

- TPUの複数チャンネルのカウント動作を同時に開始します。
- あらかじめR_PG_Timer_SetTPU_U<ユニット番号>によりTPUを初期設定してください。

使用例

GUI上で以下の通り設定した場合

- TPU ユニット1 チャンネル6, 7 のカウント動作を開始

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //TPU6、7のカウントを開始
    R_PG_Timer_SynchronouslyStartCount_TPU_U1( 1, 1, 0, 0, 0, 0 );
}
```

5.13.4 R_PG_Timer_HaltCount_TPU_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_HaltCount_TPU_U<ユニット番号>_C<チャンネル番号>(void)
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

概要 TPUのカウントを一時停止

引数 なし

<u>戻り値</u>	true	停止が正しく行われた場合
	false	停止に失敗した場合

出力先ファイル R_PG_Timer_TPU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

使用RPDL関数 R_TPU_Control

詳細 • TPUのカウントを一時停止します。カウントを再開するには
 R_PG_Timer_ResumeCount_TPU_U<ユニット番号>_C<チャンネル番号>
 を呼び出してください。

使用例 GUI上で以下の通り設定した場合

- TPU ユニット1 チャンネル6 を設定
- コンペアマッチA割り込み通知関数名に Tpu6IcCmAIntFunc を指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //TPU6を設定し、カウントを開始
    R_PG_Timer_Start_TPU_U1_C6();
}

void Tpu6IcCmAIntFunc(void)
{
    //TPU6のカウントを一時停止
    R_PG_Timer_HaltCount_TPU_U1_C6();

    func_cmA();    //コンペアマッチA割り込み発生時の処理

    //TMR0のカウントを再開
    R_PG_Timer_ResumeCount_TPU_U1_C6();
}
```

5.13.5 R_PG_Timer_ResumeCount_TPU_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_ResumeCount_TPU_U<ユニット番号>_C<チャンネル番号>(void)
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

概要 TPUのカウンタを再開

引数 なし

<u>戻り値</u>	true	カウンタの再開が正しく行われた場合
	false	カウンタの再開に失敗した場合

出力先ファイル R_PG_Timer_TPU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

使用RSDL関数 R_TPU_Control

詳細 • R_PG_Timer_HaltCount_TPU_U<ユニット番号>_C<チャンネル番号>により停止したTPUの
 カウンタを再開します。

使用例 GUI上で以下の通り設定した場合

- TPU ユニット1 チャンネル6 を設定
- コンペアマッチA割り込み通知関数名に Tpu6IcCmAIntFunc を指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //TPU6を設定し、カウンタを開始
    R_PG_Timer_Start_TPU_U1_C6();
}

void Tpu6IcCmAIntFunc(void)
{
    //TPU6のカウンタを一時停止
    R_PG_Timer_HaltCount_TPU_U1_C6();

    func_cmA();    //コンペアマッチA割り込み発生時の処理

    //TMR0のカウンタを再開
    R_PG_Timer_ResumeCount_TPU_U1_C6();
}
```

5.13.6 R_PG_Timer_GetCounterValue_TPU_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_GetCounterValue_TPU_U<ユニット番号>_C<チャンネル番号>(uint16_t * data)
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

概要 TPUのカウンタ値を取得

<u>引数</u>	uint16_t * data	取得したカウンタ値の格納先
-----------	-----------------	---------------

<u>戻り値</u>	true	カウンタ値の取得が正しく行われた場合
	false	カウンタ値の取得に失敗した場合

出力先ファイル R_PG_Timer_TPU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

使用RPDL関数 R_TPU_Read

詳細 • TPUのカウンタ値を取得します。

使用例 GUI上で以下の通り設定した場合

- TPU ユニット0 チャンネル0 を設定
- TGRAをインプットキャプチャレジスタに設定し、インプットキャプチャ割り込みを設定
- インプットキャプチャA割り込み通知関数名に Tpu0IcCmAIntFunc を指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t counter;

void func(void)
{
    //TPU0を設定し、カウントを開始
    R_PG_Timer_Start_TPU_U0_C0();
}

void Tpu0IcCmAIntFunc(void)
{
    //TPU0のカウンタ値を取得
    R_PG_Timer_GetCounterValue_TPU_U0_C0( &counter );
}
```


5.13.7 R_PG_Timer_SetCounterValue_TPU_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_SetCounterValue_TPU_U<ユニット番号>_C<チャンネル番号>(uint16_t data)
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

概要 TPUのカウンタ値を設定

<u>引数</u>	uint16_t data	カウンタに設定する値
-----------	---------------	------------

<u>戻り値</u>	true	カウンタ値の設定が正しく行われた場合
	false	カウンタ値の設定に失敗した場合

出力先ファイル R_PG_Timer_TPU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

使用RPDL関数 R_TPU_Control

詳細 ・ TPUのカウンタ値を設定します。

使用例 GUI上で以下の通り設定した場合

- ・ TPU ユニット0 チャンネル1 を設定
- ・ TGRAをアウトプットコンペアレジスタに設定し、アウトプットコンペア割り込みを設定
コンペアマッチA割り込み通知関数名に Tpu1IcCmAIntFunc を指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t counter;

void func(void)
{
    //TPU1を設定し、カウントを開始
    R_PG_Timer_Start_TPU_U0_C1();
}

void Tpu1IcCmAIntFunc(void)
{
    //TPU1のカウンタ値を設定
    R_PG_Timer_SetCounterValue_TPU_U0_C1( counter );
}
```

5.13.8 R_PG_Timer_GetTGR_TPU_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_GetTGR_TPU_U<ユニット番号>_C<チャンネル番号>
 (uint16_t * tgr_a_val, uint16_t * tgr_b_val, uint16_t * tgr_c_val, uint16_t * tgr_d_val)
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

概要 ジェネラルレジスタの値の取得

引数	
uint16_t * tgr_a_val	ジェネラルレジスタA値の格納先
uint16_t * tgr_b_val	ジェネラルレジスタB値の格納先
uint16_t * tgr_c_val	ジェネラルレジスタC値の格納先
uint16_t * tgr_d_val	ジェネラルレジスタD値の格納先

各チャンネルで有効な引数は以下です。

TPU0, 3, 6, 9	tgr_a_val ~ tgr_d_val
TPU1, 2, 4, 5, 7, 8, 10, 11	tgr_a_val, tgr_b_val

戻り値	
true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル R_PG_Timer_TPU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

使用RPDL関数 R_TPU_Read

詳細

- ジェネラルレジスタの値を取得します。
- 取得する項目に対応する引数に、値の格納先アドレスを指定してください。取得しない項目には0を指定してください。

使用例 GUI上で以下の通り設定した場合

- TPUチャンネル0を設定
- TGRAをインプットキャプチャレジスタに設定し、インプットキャプチャA割り込みを有効に設定
- インプットキャプチャA割り込み通知関数名にTpu0IcCmAIntFuncを指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t tgr_a_val;

void func(void)
{
    R_PG_Timer_Start_TPU_U0_C0(); //TPUを設定しカウントを開始
}

void Tpu0IcCmAIntFunc(void)
{
    //TGRAの値を取得
    R_PG_Timer_GetTGR_TPU_U0_C0(&tgr_a_val, 0, 0, 0);
}
```


5.13.10R_PG_Timer_GetRequestFlag_TPU_U<ユニット番号>_C<チャンネル番号>

定義

```
bool R_PG_Timer_GetRequestFlag_TPU_U<ユニット番号>_C<チャンネル番号>(
    bool* a,
    bool* b,
    bool* c,
    bool* d,
    bool* ov,
    bool* un
);
<ユニット番号> : 0,1
<チャンネル番号> : 0~11
```

概要 TPUの割り込み要求フラグの取得とクリア

引数

bool* a	コンペアマッチ/インプットキャプチャAフラグの格納先
bool* b	コンペアマッチ/インプットキャプチャBフラグの格納先
bool* c	コンペアマッチ/インプットキャプチャCフラグの格納先
bool* d	コンペアマッチ/インプットキャプチャDフラグの格納先
bool* ov	オーバフローフラグの格納先
bool* un	アンダフローフラグの格納先

戻り値

true	フラグの取得が正しく行われた場合
false	フラグの取得に失敗した場合

出力先ファイル R_PG_Timer_TPU_U<ユニット番号>_C<チャンネル番号>.c
 <ユニット番号> : 0,1
 <チャンネル番号> : 0~11

使用RPDL関数 R_TPU_Read

詳細

- TPUの割り込み要求フラグを取得します。
- 本関数内で全フラグをクリアします。
- 取得するフラグに対応する引数に、フラグ値の格納先アドレスを指定してください。取得しないフラグには0を指定してください。
- コンペアマッチ/インプットキャプチャC、Dはチャンネル0、3、6、9でのみ取得可能です。それ以外のチャンネルでは0を指定してください。

使用例

GUI上で以下の通り設定した場合

- TPU ユニット0 チャンネル1 を設定
- TGRAをアウトプットコンペアレジスタに設定し、アウトプットコンペア割り込みを設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool cma_flag;

void func(void)
{
    //TPU1を設定し、カウントを開始
    R_PG_Timer_Start_TPU_U0_C1();

    //コンペアマッチAの検出を待つ
    do{
        R_PG_Timer_GetRequestFlag_TPU_U0_C1(
            & cma_flag,
            0,
            0,
            0,
            0,
            0
        );
    } while( !cma_flag );

    func_cmA();    //コンペアマッチA割り込み発生時の処理
    R_PG_Timer_StopModule_TPU_U0();    //TPU ユニット0を停止
}
```

5.13.11 R_PG_Timer_StopModule_TPU_U<ユニット番号>

定義 bool R_PG_Timer_StopModule_TPU_U<ユニット番号>(void)
 <ユニット番号> : 0,1

概要 TPUのユニットを停止

引数 なし

<u>戻り値</u>	true	停止が正しく行われた場合
	false	停止に失敗した場合

出力先ファイル R_PG_Timer_TPU_U<ユニット番号>.c
 <ユニット番号> : 0,1

使用RPDL関数 R_TPU_Destroy

詳細

- TPUのユニットを停止し、モジュールストップ状態に移行します。ユニット単位で停止させるため、本関数を呼び出すとユニット内の全チャンネルが停止します。チャンネルごとにカウントを停止させる場合は、
R_PG_Timer_HaltCount_TPU_U<ユニット番号>_C<チャンネル番号>
を使用してください。

使用例 GUI上で以下の通り設定した場合

- TPU ユニット0 チャンネル1 を設定
- TGRAをアウトプットコンペアレジスタに設定し、アウトプットコンペア割り込みを設定
- コンペアマッチA割り込み通知関数名に Tpu1IcCmAIntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t counter;

void func(void)
{
    //TPU1を設定し、カウントを開始
    R_PG_Timer_Start_TPU_U0_C1();
}

void Tpu1IcCmAIntFunc(void)
{
    //TPU ユニット0を停止
    R_PG_Timer_StopModule_TPU_U0( counter );
}
```

5.14 プログラマブルパルスジェネレータ (PPG)

5.14.1 R_PG_PPG_StartOutput_U<ユニット番号>_G<グループ番号>

定義 bool R_PG_PPG_StartOutput_U<ユニット番号>_G<グループ番号>(void)

<ユニット番号>: 0, 1

<グループ番号>: 0~7

概要 PPGの設定とパルス出力の開始

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_PPG_U<ユニット番号>.c

<ユニット番号>: 0, 1

使用RPDL関数 R_PPG_Create

詳細

- PPGユニット(0または1)のモジュールストップ状態を解除してパルス出力グループを初期設定し、GUI上で選択した出力端子からの出力を開始します。
- 本関数内で出力端子からの初期出力値と、1回目の更新時の出力値が設定されます。
- MTUおよびTPUは本関数で設定されません。MTUまたはTPUのGUIおよび関数により設定してください。
- ペアとなる2つのパルス出力グループGroup mとGroup n (m:0,2,4,6 n:1,3,5,7)を設定する場合、Group nを先に設定してください。

使用例

GUI上で以下の通り設定した場合

- PPGパルス出力グループ2のPO8~PO11を設定
- MTU0のコンペアマッチA割り込みを有効にし、Mtu0IcCmAIntFuncを割り込み通知関数名に指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t output_val;

void func(void)
{
    output_val=1;

    R_PG_Timer_Set_MTU_U0_C0(); // MTU0の設定
    R_PG_PPG_StartOutput_U0_G2(); // PPG出力グループ2の設定と出力の開始
    R_PG_Timer_StartCount_MTU_U0_C0(); // MTU0のカウント動作開始
}

//MTU0コンペアマッチA割り込み通知関数
void Mtu0IcCmAIntFunc (void)
{
    //次の出力値の設定
    R_PG_PPG_SetOutputValue_U0_G2( output_val );
}
```

5.14.2 R_PG_PPG_StopOutput_U<ユニット番号>_G<グループ番号>

定義 bool R_PG_PPG_StopOutput_U<ユニット番号>_G<グループ番号>(void)
 <ユニット番号>: 0, 1
 <グループ番号>: 0~7

概要 パルス出力の停止

引数 なし

<u>戻り値</u>	true	停止に成功した場合
	false	停止に失敗した場合

出力先ファイル R_PG_PPG_U<ユニット番号>.c
 <ユニット番号>: 0, 1

使用RPDL関数 R_PPG_Destroy

詳細

- パルス出力グループに含まれる出力端子からのパルス出力を停止します。
- ユニット内の全グループが停止する場合、PPGのユニットはモジュールストップ状態に移行します。

使用例 GUI上で以下の通り設定した場合

- PPGパルス出力グループ2のPO8~PO11を設定
- MTU0のコンペアマッチA割り込みを有効にし、Mtu0IcCmAIntFuncを割り込み通知関数名に指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t output_val;

void func(void)
{
    output_val=1;

    R_PG_Timer_Set_MTU_U0_C0();    // MTU0の設定
    R_PG_PPG_StartOutput_U0_G2();  // PPG出力グループ2の設定と出力の開始
    R_PG_Timer_StartCount_MTU_U0_C0(); // MTU0のカウンタ動作開始
}

//MTU0コンペアマッチA割り込み通知関数
void Mtu0IcCmAIntFunc (void)
{
    output_val++;    //出力値のインクリメント

    R_PG_PPG_SetOutputValue_U0_G2( output_val );    //次の出力値の設定

    if(output_val >= 0x0f){
        R_PG_PPG_StopOutput_U0_G2();    //出力の停止
    }
}
```


5.14.4 R_PG_PPG_SetOutputValue_U<ユニット番号>_G<グループ番号1>_G<グループ番号2>

定義 bool R_PG_PPG_SetOutputValue_U<ユニット番号>_G<グループ番号1>_G<グループ番号2>
(uint8_t output_val)
<ユニット番号>: 0, 1
<グループ番号1>: 1, 3, 5, 7
<グループ番号2>: 0, 2, 4, 6

概要 2グループ(8bit)の出力値の設定
生成条件 ペアとなる2つのパルス出力グループが設定された場合

引数

uint8_t output_val	次の更新タイミングでの出力値
--------------------	----------------

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_PPG_U<ユニット番号>.c <ユニット番号>: 0, 1

使用RPDL関数 R_PPG_Control

詳細

- ペアとなる2つのパルス出力グループ(0と1、2と3、4と5、6と7)の次の更新タイミング(MTUまたはTPUのコンペアマッチまたはインプットキャプチャ)での出力値を設定します。
- 引数(output_val)の各ビットと出力端子の関係は次の通りです。

出力グループのペア	出力グループ 1, 3, 5 or 7				出力グループ 0, 2, 4 or 6			
	b7	b6	b5	b4	b3	b2	b1	b0
1、 0	PO7	PO6	PO5	PO4	PO3	PO2	PO1	PO0
3、 2	PO15	PO14	PO13	PO12	PO11	PO10	PO9	PO8
5、 4	PO23	PO22	PO21	PO20	PO19	PO18	PO17	PO16
7、 6	PO31	PO30	PO29	PO28	PO27	PO26	PO25	PO24

使用例 GUI上で以下の通り設定した場合

- PPGパルス出力グループ0および1を設定
- MTU0のコンペアマッチA割り込みを有効にし、Mtu0IcCmAIntFuncを割り込み通知関数名に指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t output_val;

void func(void)
{
    R_PG_Timer_Set_MTU_U0_C00;    // MTU0の設定
    R_PG_PPG_StartOutput_U0_G10;  // PPG出力グループ1の設定と出力の開始
    R_PG_PPG_StartOutput_U0_G00;  // PPG出力グループ0の設定と出力の開始
    R_PG_Timer_StartCount_MTU_U0_C00; // MTU0のカウント動作開始
}

void Mtu0IcCmAIntFunc (void)
{
    R_PG_PPG_SetOutputValue_U0_G1_G0( output_val ); //次の出力値の設定
}
```

5.15 8ビットタイマ (TMR)

5.15.1 R_PG_Timer_Start_TMR_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_Start_TMR_U<ユニット番号>_C<チャンネル番号>(void)
 <ユニット番号> : 0, 1
 <チャンネル番号> : 0~3
 ((C<チャンネル番号>) は8ビットモード時に付加します)

概要 TMRを設定しカウント動作を開始

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Timer_TMR_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RPDL関数 R_TMR_Set
 R_TMR_CreateChannel (8ビットモード時)
 R_TMR_CreateUnit (16ビットモード時)

詳細

- TMRのモジュールストップ状態を解除して初期設定し、カウント動作を開始します。8ビットモード時はチャンネルごとに、16ビットモード(ユニット内の2チャンネルをカスケード接続)時はユニットごとに設定します。
- 本関数内でTMRの割り込みを設定します。GUI上で割り込み通知関数名を指定した場合、CPUへの割り込みが発生すると指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。 void <割り込み通知関数名>(void)
 割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- GUI上で割り込み優先レベルを0に設定した場合、CPU割り込みは発生しません。割り込み要求フラグは R_PG_Timer_GetRequestFlag_TMR_U<ユニット番号>_C<チャンネル番号>により取得することができます。
- 外部入力カウントクロック、外部リセット信号、パルス出力を使用する場合、本関数内で使用する端子の設定を行います。

使用例 16ビットタイマモードでTMRのユニット1を設定
 GUI上で次の割り込み通知関数を設定した場合
 オーバフロー割り込み : TmrOf2IntFunc
 コンペアマッチA割り込み : TmrCma2IntFunc
 コンペアマッチB割り込み : TmrCmb2IntFunc

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //TMRユニット1を16ビットモードで設定する
    R_PG_Timer_Start_TMR_U1();
}
```

```
void TmrOf2IntFunc(void)
{
    func_of();    //オーバフロー割り込み発生時の処理
}

void TmrCma2IntFunc(void)
{
    func_cmA();    //コンペアマッチA割り込み発生時の処理
}

void TmrCmb2IntFunc(void)
{
    func_cmB();    //コンペアマッチB割り込み発生時の処理
}
```

GUI上でTMR0を8ビットタイマモードに設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    bool cma_flag;

    //TMR0を8ビットモードで設定し、カウント動作を開始する
    R_PG_Timer_Start_TMR_U0_C0();

    while(1){
        //コンペアマッチA割り込み要求フラグを取得する
        R_PG_Timer_GetRequestFlag_TMR_U0_C0( &cma_flag, 0, 0 );

        if( cma_flag ){
            func_cmA0();    //コンペアマッチA割り込みの処理
        }
    }
}
```

5.15.2 R_PG_Timer_HaltCount_TMR_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_HaltCount_TMR_U<ユニット番号>_C<チャンネル番号> (void)
 <ユニット番号> : 0, 1
 <チャンネル番号> : 0~3
 (C<チャンネル番号>) は8ビットモード時に付加します)

概要 TMRのカウンタ動作を一時停止

引数 なし

戻り値

true	停止に成功した場合
false	停止に失敗した場合

出力先ファイル R_PG_Timer_TMR_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RSDL関数 R_TMR_ControlChannel (8ビットモード時)
 R_TMR_ControlUnit (16ビットモード時)

詳細

- TMRのカウンタ動作を一時停止します。カウンタ動作を再開するには R_PG_Timer_ResumeCount_TMR_U<ユニット番号>_C<チャンネル番号> を呼び出してください。

使用例 GUI上でTMR0を8ビットタイマモードに設定
 GUI上でコンペアマッチA割り込み関数名に TmrCma0IntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //TMR0を8ビットモードで設定する
    R_PG_Timer_Start_TMR_U0_C0();
}

void TmrCma0IntFunc(void)
{
    //TMR0のカウンタ動作を一時停止
    R_PG_Timer_HaltCount_TMR_U0_C0();

    func_cmA();    //コンペアマッチA割り込み発生時の処理

    //TMR0のカウンタ動作を再開
    R_PG_Timer_ResumeCount_TMR_U0_C0();
}
```

5.15.3 R_PG_Timer_ResumeCount_TMR_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_ResumeCount_TMR_U<ユニット番号>_C<チャンネル番号> (void)
 <ユニット番号> : 0, 1
 <チャンネル番号> : 0~3
 (C<チャンネル番号>) は8ビットモード時に付加します)

概要 TMRのカウンタ動作を再開

引数 なし

戻り値

true	カウンタ動作の再開が正しく行われた場合
false	カウンタ動作の再開に失敗した場合

出力先ファイル R_PG_Timer_TMR_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RPDL関数 R_TMR_ControlChannel (8ビットモード時)
 R_TMR_ControlUnit (16ビットモード時)

詳細 • R_PG_Timer_HaltCount_TMR_U<ユニット番号>_C<チャンネル番号>により停止したTMRのカウンタ動作を再開します。

使用例 R_PG_Timer_HaltCount_TMR_U<ユニット番号>_C<チャンネル番号>の使用例を参照してください。

5.15.4 R_PG_Timer_GetCounterValue_TMR_U<ユニット番号>_C<チャンネル番号>

定義

- 8ビットモード時
bool R_PG_Timer_GetCounterValue_TMR_U<ユニット番号>_C<チャンネル番号>
(uint8_t * counter_val)
 <ユニット番号> : 0, 1
 <チャンネル番号> : 0~3
- 16ビットモード時
bool R_PG_Timer_GetCounterValue_TMR_U<ユニット番号>(uint16_t * counter_val)
 <ユニット番号> : 0, 1

概要

TMRのカウンタ値を取得

引数

uint8_t * counter_val	カウンタ値の格納先
uint16_t * counter_val	

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル

R_PG_Timer_TMR_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RPDL関数

R_TMR_ReadChannel (8ビットモード時)
R_TMR_ReadUnit (16ビットモード時)

詳細

- TMRのカウンタ値を取得します。
8ビットタイマモード時は指定したチャンネルの8ビットカウンタ値が、16ビットモード時は次のように各チャンネルのカウンタ値が格納されます。

ユニット	b15 - b8	b7 - b0
0	TMR0カウンタ	TMR1カウンタ
1	TMR2カウンタ	TMR3カウンタ

※16ビットモード時はTMR0(TMR2)が上位ビットとして動作します。

使用例

GUI上でTMR0を8ビットタイマモードに設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t counter_val;

void func1(void)
{
    //TMR0を8ビットモードで設定する
    R_PG_Timer_Start_TMR_U0_C0();
}

void func2(void)
{
    //TMR0のカウンタ値を取得
    R_PG_Timer_GetCounterValue_TMR_U0_C0( &counter_val );
}
```

5.15.5 R_PG_Timer_SetCounterValue_TMR_U<ユニット番号>_C<チャンネル番号>

定義

- 8ビットモード時
bool R_PG_Timer_SetCounterValue_TMR_U<ユニット番号>_C<チャンネル番号>
(uint8_t counter_val)
 <ユニット番号> : 0, 1
 <チャンネル番号> : 0~3
- 16ビットモード時
bool R_PG_Timer_SetCounterValue_TMR_U<ユニット番号>
(uint16_t counter_val)
 <ユニット番号> : 0, 1

概要

TMRのカウンタ値を設定

引数

uint8_t counter_val (8ビットモード時)	カウンタに設定する値
uint16_t counter_val (16ビットモード時)	

戻り値

true	カウンタ値の設定に成功した場合
false	カウンタ値の設定に失敗した場合

出力先ファイル

R_PG_Timer_TMR_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RPDL関数

R_TMR_ControlChannel (8ビットモード時)
R_TMR_ControlUnit (16ビットモード時)

詳細

- TMRのカウンタ値を設定します。
8ビットタイマモード時は指定したチャンネルの8ビットカウンタ値が、16ビットモード時は次のように各チャンネルのカウンタ値が格納されます。

ユニット	b15 - b8	b7 - b0
0	TMR0カウンタ	TMR1カウンタ
1	TMR2カウンタ	TMR3カウンタ

※16ビットモード時はTMR0(TMR2)が上位ビットとして動作します。

使用例

GUI上でTMR0を8ビットタイマモードに設定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    //TMR0を8ビットモードで設定する
    R_PG_Timer_Start_TMR_U0_C00;
}

void func2(void)
{
    //TMR0のカウンタ値を設定
    R_PG_Timer_SetCounterValue_TMR_U0_C0( 0 );
}
```


5.15.6 R_PG_Timer_GetRequestFlag_TMR_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_GetRequestFlag_TMR_U<ユニット番号>_C<チャンネル番号>
 (bool* cma, bool* cmb, bool* ov);
 <ユニット番号> : 0, 1
 <チャンネル番号> : 0~3
 ((C<チャンネル番号>) は8ビットモード時に付加します)

概要 TMRの割り込み要求フラグの取得とクリア

<u>引数</u>	bool* cma	コンペアマッチAフラグの格納先
	bool* cmb	コンペアマッチBフラグの格納先
	bool* ov	オーバフローフラグの格納先

<u>戻り値</u>	true	フラグの取得に成功した場合
	false	フラグの取得に失敗した場合

出力先ファイル R_PG_Timer_TMR_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RPDL関数 R_TMR_ReadChannel(8ビットモード時)
 R_TMR_ReadUnit(16ビットモード時)

- 詳細
- TMRの割り込み要求フラグを取得します。
 - 本関数内で全フラグがクリアされます。
 - 取得するフラグに対応する引数に、フラグ値の格納先アドレスを指定してください。
 - 取得しないフラグには0を指定してください。

使用例 GUI上でTMR0を8ビットタイマモードに設定
 GUI上でコンペアマッチA割り込み関数名に TmrCma0IntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool cma_flag;

void func(void)
{
    //TMR0を8ビットモードで設定する
    R_PG_Timer_Start_TMR_U0_C0();

    //コンペアマッチAの検出を待つ
    do{
        R_PG_Timer_GetRequestFlag_TMR_U0_C0(
            & cma_flag,
            0,
            0
        );
    } while( !cma_flag );

    func_cmA();    //コンペアマッチA割り込み発生時の処理
}

```

5.15.7 R_PG_Timer_StopModule_TMR_U<ユニット番号>

定義 bool R_PG_Timer_StopModule_TMR_U<ユニット番号>(void)
 <ユニット番号> : 0, 1

概要 TMRのユニットを停止

引数 なし

戻り値

true	停止に成功した場合
false	停止に失敗した場合

出力先ファイル R_PG_Timer_TMR_U<ユニット番号>.c

<ユニット番号> : 0, 1

使用RPDL関数 R_TMR_Destroy

詳細

- TMRのユニットを停止し、モジュールストップ状態に移行します。ユニット単位で停止させます。ユニット0のTMR0とTMR1(ユニット1はTMR2とTMR3)が両方動作している場合、本関数を呼び出すとユニット内の2チャンネルが停止します。片方のチャンネルの動作だけを停止させる場合は、
 R_PG_Timer_HaltCount_TMR_U<ユニット番号>_C<チャンネル番号>
 を使用してください。

使用例

GUI上でTMR0を8ビットタイマモードに設定
 GUI上でコンペアマッチA割り込み関数名に TmrCma0IntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //TMR0を8ビットモードで設定する
    R_PG_Timer_Start_TMR_U0_C0();
}

void TmrCma0IntFunc(void)
{
    func_cmA();    //コンペアマッチA割り込み発生時の処理
    //TMRユニット0を停止
    R_PG_Timer_StopModule_TMR_U0();
}
```

5.16 コンペアマッチタイマ (CMT)

5.16.1 R_PG_Timer_Set_CMT_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_Set_CMT_U<ユニット番号>_C<チャンネル番号>(void)

<ユニット番号> : 0, 1

<チャンネル番号> : 0~3

概要 CMTの設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Timer_CMT_U<ユニット番号>.c

<ユニット番号> : 0, 1

使用RPDL関数 R_CMT_Create

詳細

- CMTのモジュールストップ状態を解除して、初期設定をします。
- R_PG_Timer_StartCount_CMT_U<ユニット番号>_C<チャンネル番号>によりカウント動作を開始します。
- 本関数を呼び出す前にR_PG_Clock_Setによりクロックを設定してください。
- 本関数内でCMTの割り込みを設定します。GUI上で割り込み通知関数名を指定した場合、CPUへの割り込みが発生すると指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。 void <割り込み通知関数名>(void)
割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。

使用例

GUI上で以下の通り設定した場合

- CMT0を使用
- コンペアマッチ割り込みを使用
割り込み要求先: CPUへ要求
割り込み通知関数名: Cmt0IntFunc

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_Timer_Set_CMT_U0_C0(); //CMT0を設定する
    R_PG_Timer_StartCount_CMT_U0_C0(); //CMT0のカウント動作を開始
}

//コンペアマッチ割り込み通知関数
void Cmt0IntFunc(void)
{
    R_PG_Timer_HaltCount_CMT_U0_C0(); //CMT0のカウント動作を一時停止
    func_cmt0(); //コンペアマッチ割り込み発生時の処理
    R_PG_Timer_StartCount_CMT_U0_C0(); //CMT0のカウント動作を再開
}
```

5.16.2 R_PG_Timer_StartCount_CMT_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_StartCount_CMT_U<ユニット番号>_C<チャンネル番号>(void)

<ユニット番号> : 0, 1

<チャンネル番号> : 0~3

概要 CMTのカウンタ動作を開始/再開

引数 なし

戻り値

true	カウンタ動作の開始/再開が正しく行われた場合
false	カウンタ動作の開始/再開に失敗した場合

出力先ファイル R_PG_Timer_CMT_U<ユニット番号>.c

<ユニット番号> : 0, 1

使用RPDL関数 R_CMT_Control

詳細

- CMTのカウンタ動作を開始します。
- R_PG_Timer_HaltCount_CMT_U<ユニット番号>_C<チャンネル番号>により一時停止したCMTのカウンタ動作を再開します。

使用例 R_PG_Timer_Set_CMT_U<ユニット番号>_C<チャンネル番号>の使用例を参照してください。

5.16.3 R_PG_Timer_HaltCount_CMT_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_HaltCount_CMT_U<ユニット番号>_C<チャンネル番号>(void)
 <ユニット番号> : 0, 1
 <チャンネル番号> : 0~3

概要 CMTのカウンタ動作を一時停止

引数 なし

<u>戻り値</u>	true	一時停止に成功した場合
	false	一時停止に失敗した場合

出力先ファイル R_PG_Timer_CMT_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RPDL関数 R_CMT_Control

詳細 • CMTのカウンタ動作を一時停止します。カウンタ動作を再開するには
 R_PG_Timer_StartCount_CMT_U<ユニット番号>_C<チャンネル番号>
 を呼び出してください。

使用例 R_PG_Timer_Set_CMT_U<ユニット番号>_C<チャンネル番号>の使用例を参照してください。

5.16.4 R_PG_Timer_GetCounterValue_CMT_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_GetCounterValue_CMT_U<ユニット番号>_C<チャンネル番号>
 (uint16_t * counter_val)
 <ユニット番号> : 0, 1
 <チャンネル番号> : 0~3

概要 CMTのカウンタ値を取得

<u>引数</u>	uint16_t * counter_val	カウンタ値の格納先
-----------	------------------------	-----------

<u>戻り値</u>	true	取得に成功した場合
	false	取得に失敗した場合

出力先ファイル R_PG_Timer_CMT_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RPDL関数 R_CMT_Read

詳細 • CMTのカウンタ値を取得します。

使用例 GUI上で以下の通り設定した場合

- CMT0を使用

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t counter_val;

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_Timer_Set_CMT_U0_C0(); //CMT0を設定する
    R_PG_Timer_StartCount_CMT_U0_C0(); //CMT0のカウント動作を開始
}

void func2(void)
{
    //CMT0のカウンタ値を取得
    R_PG_Timer_GetCounterValue_CMT_U0_C0( &counter_val );
}
```

5.16.5 R_PG_Timer_SetCounterValue_CMT_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_SetCounterValue_CMT_U<ユニット番号>_C<チャンネル番号>
 (uint16_t counter_val)
 <ユニット番号> : 0, 1
 <チャンネル番号> : 0~3

概要 CMTのカウンタ値を設定

<u>引数</u>	uint16_t counter_val	カウンタに設定する値
-----------	----------------------	------------

<u>戻り値</u>	true	カウンタ値の設定に成功した場合
	false	カウンタ値の設定に失敗した場合

出力先ファイル R_PG_Timer_CMT_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RPDL関数 R_CMT_Control

詳細 • CMTのカウンタ値を設定します。

使用例 GUI上で以下の通り設定した場合

- CMT0を使用

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_Timer_Set_CMT_U0_C0(); //CMT0を設定する
    R_PG_Timer_StartCount_CMT_U0_C0(); //CMT0のカウント動作を開始
}

void func2(void)
{
    //CMT0のカウンタ値を設定
    R_PG_Timer_SetCounterValue_CMT_U0_C0( 0 );
}
```

5.16.6 R_PG_Timer_SetConstantRegister_CMT_U<ユニット番号>_C<チャンネル番号>

定義 bool R_PG_Timer_SetConstantRegister_CMT_U<ユニット番号>_C<チャンネル番号>
 (uint16_t constant_val)
 <ユニット番号> : 0, 1
 <チャンネル番号> : 0~3

概要 CMTのコンスタントレジスタ値を設定

<u>引数</u>	uint16_t constant_val	コンスタントレジスタ値の格納先
-----------	-----------------------	-----------------

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_Timer_CMT_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RPDL関数 R_CMT_Control

詳細 • CMTのコンスタントレジスタ値を設定します。

使用例 GUI上で以下の通り設定した場合

- CMT0を使用

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_Timer_Set_CMT_U0_C0(); //CMT0を設定する
    R_PG_Timer_StartCount_CMT_U0_C0(); //CMT0のカウント動作を開始
}

void func2(void)
{
    //CMTのコンスタントレジスタ値を設定
    R_PG_Timer_SetConstantRegister_CMT_U0_C0( 0xabcd );
}
```


5.16.7 R_PG_Timer_StopModule_CMT_U<ユニット番号>

定義 bool R_PG_Timer_StopModule_CMT_U<ユニット番号>(void)
 <ユニット番号> : 0, 1

概要 CMTのユニットを停止

引数 なし

<u>戻り値</u>	true	停止に成功した場合
	false	停止に失敗した場合

出力先ファイル R_PG_Timer_CMT_U<ユニット番号>.c
 <ユニット番号> : 0, 1

使用RPDL関数 R_CMT_Destroy

詳細

- CMTのユニットを停止し、モジュールストップ状態に移行します。ユニット単位で停止させます。ユニット0のCMT0とCMT1(ユニット1はCMT2とCMT3)が両方動作している場合、本関数を呼び出すとユニット内の2チャンネルが停止します。片方のチャンネルの動作だけを停止させる場合は、
R_PG_Timer_HaltCount_CMT_U<ユニット番号>_C<チャンネル番号>
を使用してください。

使用例 GUI上で以下の通り設定した場合

- CMT0を使用
- コンペアマッチ割り込みを使用
 割り込み要求先: CPUへ要求
 割り込み通知関数名: Cmt0IntFunc

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_Timer_Set_CMT_U0_C0(); //CMT0を設定する
    R_PG_Timer_StartCount_CMT_U0_C0(); //CMT0のカウント動作を開始
}

//コンペアマッチ割り込み通知関数
void Cmt0IntFunc(void)
{
    func_cmt0(); //コンペアマッチ割り込み発生時の処理

    //CMTユニット0を停止
    R_PG_Timer_StopModule_CMT_U0();
}

```

5.17 リアルタイムクロック (RTCa)

5.17.1 R_PG_RTC_Start

<u>定義</u>	bool R_PG_RTC_Start (void)
<u>概要</u>	RTCを設定しカウント動作を開始
<u>引数</u>	なし

<u>戻り値</u>	<table border="1"><tr><td>true</td><td>設定が正しく行われた場合</td></tr><tr><td>false</td><td>設定に失敗した場合</td></tr></table>	true	設定が正しく行われた場合	false	設定に失敗した場合
true	設定が正しく行われた場合				
false	設定に失敗した場合				

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Create

詳細

- アラーム割り込みと周期割り込み、RTCOOUT端子からの1Hzクロック出力を設定し、カウント動作を開始します。
- 本関数を呼び出す前にR_PG_Clock_Setによりクロックを設定してください。
- 現在時刻は設定されません。アラーム割り込みを使用する場合、現在時刻は本関数を呼び出した後にR_PG_RTC_SetCurrentTimeにより設定してください。
- GUI上でアラーム日時を設定した場合はアラームレジスタが設定されます。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_RTC_Start(); //RTCの設定とカウント動作の開始
}
```

5.17.2 R_PG_RTC_WarmStart

定義 bool R_PG_RTC_WarmStart (void)
概要 ウォームスタート時のRTCの再設定と開始
引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_CreateWarm

詳細

- アラーム割り込みと周期割り込みを設定し、カウント動作を開始します。
- 本関数を呼び出す前にR_PG_Clock_Setによりクロックを設定してください。

使用例 R_PG_RTC_Startの使用例を参照してください。

5.17.3 R_PG_RTC_Stop

<u>定義</u>	bool R_PG_RTC_Stop (void)
<u>概要</u>	RTCのカウント動作を一時停止
<u>引数</u>	なし

戻り値

true	停止に成功した場合
false	停止に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細

- RTCのカウント動作を停止します。
- カウント動作を再開するにはR_PG_RTC_Restartを呼び出してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_RTC_Start(); //RTCの設定とカウント動作の開始
}

void func2(void)
{
    R_PG_RTC_Stop (); //カウント動作の停止
}

void func3(void)
{
    R_PG_RTC_Restart(); //カウント動作の再開
}
```

5.17.4 R_PG_RTC_Restart

定義 bool R_PG_RTC_Restart (void)

概要 RTCのカウント動作を再開

引数 なし

戻り値

true	再開に成功した場合
false	再開に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細 • R_PG_RTC_Stopにより停止したRTCのカウント動作を再開します。

使用例 R_PG_RTC_Stopの使用例を参照してください。

5.17.5 R_PG_RTC_SetCurrentTime

定義

```
bool R_PG_RTC_SetCurrentTime
(
    uint8_t seconds,    uint8_t minutes,    bool pm,    uint8_t hours,
    uint8_t day,        uint8_t month,    uint16_t year )
```

概要

現在時刻の設定

引数

uint8_t seconds	秒 (有効な値: 0x00~0x59 (BCDコード))
uint8_t minutes	分 (有効な値: 0x00~0x59 (BCDコード))
bool pm	AM/PM 0 : 午前 1 : 午後
uint8_t hours	時間 (有効な値: 0x00~0x23 (BCDコード)(24時間モード時) 0x01~0x12 (BCDコード)(12時間モード時))
uint8_t day	日 (有効な値: 0x01~monthで指定される月の日数 (BCDコード))
uint8_t month	月 (有効な値: 0x01~0x12 (BCDコード))
uint16_t year	年 (有効な値: 0x0000~0x9999 (BCDコード))

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル

R_PG_RTC.c

使用RPDL関数

R_RTC_Control

詳細

- ・ 現在時刻を設定します。
- ・ 曜日カウンタの値は指定された年月日から算出され、曜日カウンタに設定されます。
- ・ カウント動作中に本関数を呼び出した場合、現在時刻のカウンタ設定中はカウント動作が停止し、設定後にカウントを再開します。
- ・ アラーム割り込みで使用しない項目にも有効な範囲の値を設定してください。
- ・ 24時間モード時はpmに0を設定してください。

使用例

GUI上で以下の通り設定した場合

- ・ アラーム割り込みを設定
- ・ RtcAlmIntFuncをアラーム割り込み通知関数名に指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_RTC_Start(); //RTCの設定とカウント動作の開始

    R_PG_RTC_SetCurrentTime( //現在時刻の設定(2000年11月22日03時44分55秒)
        0x55, //55秒
        0x44, //44分
        0, //AM
        0x03, //03時
        0x22, //22日
        0x11, //11月
        0x2000 //2000年
    );

    R_PG_RTC_SetAlarmTime( //アラーム時刻の設定(2000年11月22日03時45分00秒)
        0x00, //00秒
        0x45, //45分
```

```
    0, //AM
    0x03, //03時
    0xff, //曜日(0xff: 指定した日時から自動計算する)
    0x22, //22日
    0x11, //11月
    0x2000 //2000年
);

R_PG_RTC_AlarmControl( //年、月、日、曜日、時、分、秒アラーム有効化
    1, //秒アラーム有効
    1, //分アラーム有効
    1, //時アラーム有効
    1, //曜日アラーム有効
    1, //日アラーム有効
    1, //月アラーム有効
    1 //年アラーム有効
);
}

void RtcAlmIntFunc(void)
{
    //アラーム割り込み処理
}
```

5.17.6 R_PG_RTC_GetStatus

定義

```
bool R_PG_RTC_GetStatus
( bool * hour_mode24,  uint8_t * seconds,    uint8_t * minutes,  bool * pm,
  uint8_t * hours,    uint8_t * day_of_week,  uint8_t * day,      uint8_t * month,
  uint16_t * year,    bool * carry,          bool * alarm,       bool * period,
  bool * adjustment, bool * reset,          bool * running )
```

概要

RTCの状態を取得

引数

bool * hour_mode24	24時間モードの格納先 (0:12時間モード 1:24時間モード)
uint8_t * seconds	現在の秒カウンタ値の格納先
uint8_t * minutes	現在の分カウンタ値の格納先
bool * pm	AM/PMの格納先
uint8_t * hours	現在の時カウンタ値の格納先
uint8_t * day_of_week	現在の曜日カウンタ値の格納先
uint8_t * day	現在の日カウンタ値の格納先
uint8_t * month	現在の月カウンタ値の格納先
uint16_t * year	現在の年カウンタ値の格納先
bool * carry	桁上げ割り込みフラグの格納先
bool * alarm	アラーム割り込みフラグの格納先
bool * period	周期割り込みフラグの格納先
bool * adjustment	30秒調整ビットの格納先 (0:通常動作 1:調整中)
bool * reset	リセットビットの格納先 (0:通常動作 1:リセット中)
bool * running	スタートビットの格納先 (0:クロック停止 1:クロック動作中)

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル

R_PG_RTC.c

使用RPDL関数

R_RTC_Read

詳細

- RTCの状態を取得します。
- 取得する項目に対応する引数に、値の格納先アドレスを指定してください。取得しない項目には0を指定してください。
- 割り込みフラグは本関数内でクリアされます。
- 桁上げ割り込みフラグが1の場合、状態の取得中に現在時刻が変更されているため、再読み出しが必要です。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_RTC_Start(); //RTCの設定とカウント動作の開始
}

void func2(void)
{
    do{
        //現在時刻と桁上げ割り込みフラグの取得
```



```
R_PG_RTC_GetStatus(  
  &hour_mode24, //24時間モード  
  &seconds,    //秒  
  &minutes,    //分  
  &pm,         //AM/PM  
  &hours,      //時  
  0,          //曜日  
  0,          //日  
  0,          //月  
  0,          //年  
  &carry,      //桁上げ割り込みフラグ  
  0,          //アラーム割り込みフラグ  
  0,          //周期割り込みフラグ  
  0,          //30秒調整ビット  
  0,          //リセットビット  
  0           //スタートビット  
);  
} while( carry );  
}
```

5.17.7 R_PG_RTC_Adjust30sec

定義 bool R_PG_RTC_Adjust30sec (void)

概要 30秒調整を行う

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RSDL関数 R_RTC_Control

詳細

- 30秒調整 (30秒未満は00秒に切り捨て、30秒以降は1分に桁上げ)を実行します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_RTC_Start(); //RTCの設定とカウント動作の開始
}

void func2(void)
{
    R_PG_RTC_Adjust30sec(); //30秒調整の実行
}
```

5.17.8 R_PG_RTC_ManualErrorAdjust

定義 bool R_PG_RTC_ManualErrorAdjust (int8_t cycle)

概要 時計誤差を補正

生成条件 カウントソースにサブクロックが選択されている場合

引数

int8_t cycle	時計誤差補正值(サブクロックのクロックサイクル数)
	-63 ~ -1 :時計を遅らせる
	0 ~ 63 :時計を進める

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細

- サブクロックの発振精度による時計の誤差(遅れる/進む)を補正します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

int8_t cycle=-1;

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定

    //RTCの設定と開始
    R_PG_RTC_Start();
}

void RtcPrdIntFunc(void)
{
    //時計誤差を補正
    R_PG_RTC_ManualErrorAdjust(cycle);
}
```

5.17.9 R_PG_RTC_Set24HourMode

定義 bool R_PG_RTC_Set24HourMode (void)

概要 RTCを24時間モードに設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細 • RTCを24時間モードに設定/変更します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定

    //RTCの設定と開始
    R_PG_RTC_Start();

    //現在日時設定(2000年11月22日03時44分55秒)
    R_PG_RTC_SetCurrentTime(
        0x55, //55秒
        0x44, //44分
        0, //AM
        0x03, //03時
        0x22, //22日
        0x11, //11月
        0x2000 //2000年
    );

    //RTCを24時間モードに変更
    R_PG_RTC_Set24HourMode();
}
```

5.17.10 R_PG_RTC_Set12HourMode

定義 bool R_PG_RTC_Set12HourMode (void)

概要 RTCを12時間モードに設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細 • RTCを12時間モードに設定/変更します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定

    //RTCの設定と開始
    R_PG_RTC_Start();

    //現在日時設定(2000年11月22日03時44分55秒)
    R_PG_RTC_SetCurrentTime(
        0x55, //55秒
        0x44, //44分
        0, //24時間モード
        0x03, //03時
        0x22, //22日
        0x11, //11月
        0x2000 //2000年
    );

    //RTCを12時間モードに変更
    R_PG_RTC_Set12HourMode();
}
```

5.17.11 R_PG_RTC_AutoErrorAdjust_Enable

定義 bool R_PG_RTC_AutoErrorAdjust_Enable (int8_t cycle)

概要 時計誤差自動補正有効化

生成条件 時計誤差補正機能が設定されている場合

引数

int8_t cycle	時計誤差補正值(サブクロックのクロックサイクル数)
	-63 ~ -1 :時計を遅らせる
	0 ~ 63 :時計を進める

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細

- 自動補正機能を有効にします。
- GUI上で選択した補正周期ごとに、サブクロックの発振精度による時計の誤差(遅れる/進む)を自動補正します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

int8_t cycle=-60;

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定

    //RTCの設定と開始
    R_PG_RTC_Start();

    //時計誤差自動補正有効化
    R_PG_RTC_AutoErrorAdjust_Enable(cycle);

    //現在日時設定(2000年11月22日03時44分55秒)
    R_PG_RTC_SetCurrentTime(
        0x55, //55秒
        0x44, //44分
        0, //AM
        0x03, //03時
        0x22, //22日
        0x11, //11月
        0x2000 //2000年
    );
}
```

5.17.12 R_PG_RTC_AutoErrorAdjust_Disable

定義 bool R_PG_RTC_AutoErrorAdjust_Disable (void)

概要 時計誤差自動補正無効化

生成条件 時計誤差補正機能が設定されている場合

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細 ・ 自動補正機能を無効にします。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

int8_t cycle=-60;

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    //RTCの設定と開始
    R_PG_RTC_Start();
    //時計誤差自動補正有効化
    R_PG_RTC_AutoErrorAdjust_Enable(cycle);
    //現在日時設定(2000年11月22日03時44分55秒)
    R_PG_RTC_SetCurrentTime(
        0x55, //55秒
        0x44, //44分
        0, //AM
        0x03, //03時
        0x22, //22日
        0x11, //11月
        0x2000 //2000年
    );
}

void func2(void)
{
    //時計誤差自動補正無効化
    R_PG_RTC_AutoErrorAdjust_Disable();
}
```

5.17.13 R_PG_RTC_AlarmControl

定義 bool R_PG_RTC_AlarmControl
 (bool sec_enable, bool min_enable, bool hour_enable, bool day_of_week_enable,
 bool day_enable, bool month_enable, bool year_enable)

概要 アラームの有効化/無効化

生成条件 アラーム割り込みが設定されている場合

引数

bool sec_enable	秒アラーム設定 (1:有効 0:無効)
bool min_enable	分アラーム設定 (1:有効 0:無効)
bool hour_enable	時アラーム設定 (1:有効 0:無効)
bool day_of_week_enable	曜日アラーム設定 (1:有効 0:無効)
bool day_enable	日アラーム設定 (1:有効 0:無効)
bool month_enable	月アラーム設定 (1:有効 0:無効)
bool year_enable	年アラーム設定 (1:有効 0:無効)

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細

- ・ 秒、分、時、曜日、日、月、年アラームの有効/無効を設定します。

使用例

R_PG_RTC_SetCurrentTimeの使用例を参照してください。

5.17.14 R_PG_RTC_SetAlarmTime

定義 bool R_PG_RTC_SetAlarmTime
 (uint8_t seconds, uint8_t minutes, bool pm, uint8_t hours,
 uint8_t day_of_week, uint8_t day, uint8_t month, uint16_t year)

概要 アラーム時刻の設定

生成条件 アラーム割り込みが設定されている場合

引数

uint8_t seconds	秒 (有効な値:0x00~0x59 (BCDコード))
uint8_t minutes	分 (有効な値:0x00~0x59 (BCDコード))
bool pm	AM/PM 0 : 午前 1 : 午後
uint8_t hours	時間 (有効な値:0x00~0x23 (BCDコード)(24時間モード時) 0x01~0x12 (BCDコード)(12時間モード時))
uint8_t day_of_week	曜日 (有効な値:0x00(日曜)~0x06(土曜)) 0xffを設定するとday,month,yearで指定した値から算出されます
uint8_t day	日 (有効な値:0x01~monthで指定される月の日数 (BCDコード))
uint8_t month	月 (有効な値:0x01~0x12 (BCDコード))
uint16_t year	年 (有効な値: 0x0000~0x9999 (BCDコード))

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細

- ・ アラーム時刻を設定します。
- ・ アラームで使用しない項目にも有効な範囲の値を設定してください。
- ・ 24時間モード時はpmに0を設定してください。

使用例

R_PG_RTC_SetCurrentTimeの使用例を参照してください。

5.17.15 R_PG_RTC_SetPeriodicInterrupt

定義 bool R_PG_RTC_SetPeriodicInterrupt (float frequency)

概要 周期割り込みの周期設定

生成条件 周期割り込みが設定されている場合

<u>引数</u>	float frequency	割り込みの周波数(Hz) (有効な値: 0.5, 1, 2, 4, 16, 64, 256)
-----------	-----------------	--

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細 ・ 周期割り込みの発生周期を変更します。

使用例 GUI上で以下の通り設定した場合

- ・ 周期割り込みを設定
- ・ RtcPrdIntFuncを周期割り込み通知関数名に指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_RTC_Start(); //RTCの設定とカウント動作の開始
}

void RtcAlmIntFunc(void)
{
    //周期割り込みの処理

    R_PG_RTC_SetPeriodicInterrupt( 4 ); //周期割り込みの発生周期を1/4秒に設定
}
```

5.17.16 R_PG_RTC_ClockOut_Enable

<u>定義</u>	bool R_PG_RTC_ClockOut_Enable (void)
<u>概要</u>	クロック出力の有効化
<u>生成条件</u>	RTCOUTからの1Hzクロック出力が有効な場合
<u>引数</u>	なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル

R_PG_RTC.c

使用RPDL関数

R_RTC_Control

詳細

- RTCOUTからの1Hzクロック出力を開始します。

使用例

GUI上で以下の通り設定した場合

- RTCOUTからの1Hzクロック出力を有効に設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_RTC_Start(); //RTCの設定、カウント動作とクロック出力の開始
}

void func2(void)
{
    R_PG_RTC_ClockOut_Disable(); //クロック出力の停止
}

void func3(void)
{
    R_PG_RTC_ClockOut_Enable(); //クロック出力の再開
}
```

5.17.17 R_PG_RTC_ClockOut_Disable

<u>定義</u>	bool R_PG_RTC_ClockOut_Disable (void)
<u>概要</u>	クロック出力の無効化
<u>生成条件</u>	RTCOUからの1Hzクロック出力が有効な場合
<u>引数</u>	なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル

R_PG_RTC.c

使用RPDL関数

R_RTC_Control

詳細

- RTCOUTからの1Hzクロック出力を停止します。

使用例

GUI上で以下の通り設定した場合

- RTCOUTからの1Hzクロック出力を有効に設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_RTC_Start(); //RTCの設定、カウント動作とクロック出力の開始
}

void func2(void)
{
    R_PG_RTC_ClockOut_Disable(); //クロック出力の停止
}

void func3(void)
{
    R_PG_RTC_ClockOut_Enable(); //クロック出力の再開
}
```

5.17.18 R_PG_RTC_TimeCapture<時間キャプチャイベント入力端子番号>_Enable

定義 bool R_PG_RTC_TimeCapture<時間キャプチャイベント入力端子番号>_Enable (void)
 <時間キャプチャイベント入力端子番号>: 0~2

概要 時間キャプチャ有効化

生成条件 時間キャプチャが設定されている場合

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細

- 時間キャプチャ機能を有効にします。

使用例

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t seconds,minutes,hours,day,month;
bool pm,event;

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定

    //RTCの設定と開始
    R_PG_RTC_Start();

    //現在日時設定(2000年11月22日03時44分55秒)
    R_PG_RTC_SetCurrentTime(
        0x55, //55秒
        0x44, //44分
        0, //AM
        0x03, //03時
        0x22, //22日
        0x11, //11月
        0x2000 //2000年
    );

    //時間キャプチャ有効化
    R_PG_RTC_TimeCapture0_Enable();

    do{
        //キャプチャ時間取得
        R_PG_RTC_GetCaptureTime0(
            &seconds,
            &minutes,
            &pm,
            &hours,
            &day,
            &month,
            &event
        );
    }while(event == 0);
}
```

5.17.19 R_PG_RTC_TimeCapture<時間キャプチャイベント入力端子番号>_Disable

定義 bool R_PG_RTC_TimeCapture<時間キャプチャイベント入力端子番号>_Disable (void)
 <時間キャプチャイベント入力端子番号>: 0~2

概要 時間キャプチャ無効化

生成条件 時間キャプチャが設定されている場合

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Control

詳細 • 時間キャプチャ機能を無効にします。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t seconds,minutes,hours,day,month;
bool pm,event;

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_RTC_Start(); //RTCの設定と開始
    R_PG_RTC_SetCurrentTime( //現在日時設定(2000年11月22日03時44分55秒)
        0x55, //55秒
        0x44, //44分
        0, //AM
        0x03, //03時
        0x22, //22日
        0x11, //11月
        0x2000 //2000年
    );
    R_PG_RTC_TimeCapture0_Enable(); //時間キャプチャ有効化
    do{
        R_PG_RTC_GetCaptureTime0( //キャプチャ時間取得
            &seconds,
            &minutes,
            &pm,
            &hours,
            &day,
            &month,
            &event
        );
    }while(event == 0);
    //時間キャプチャ無効化
    R_PG_RTC_TimeCapture0_Disable();
}
```

5.17.20 R_PG_RTC_GetCaptureTime<時間キャプチャイベント入力端子番号>

定義 bool R_PG_RTC_GetCaptureTime<時間キャプチャイベント入力端子番号>
 (uint8_t * seconds, uint8_t * minutes, bool * pm, uint8_t * hours,
 uint8_t * day, uint8_t * month, bool * event)
 <時間キャプチャイベント入力端子番号>: 0~2

概要 キャプチャ時間取得

生成条件 時間キャプチャが設定されている場合

引数

uint8_t * seconds	現在の秒カウンタ値の格納先
uint8_t * minutes	現在の分カウンタ値の格納先
bool * pm	午後の格納先
uint8_t * hours	現在の時カウンタ値の格納先
uint8_t * day	現在の日カウンタ値の格納先
uint8_t * month	現在の月カウンタ値の格納先
bool * event	時間キャプチャステータスビットの格納先 (0:イベント検出なし 1:イベント検出あり)

戻り値

true	取得が正しく行われた場合
false	取得に失敗した場合

出力先ファイル R_PG_RTC.c

使用RPDL関数 R_RTC_Read

詳細

- キャプチャ時間を取得します。

使用例 R_PG_RTC_TimeCapture<時間キャプチャイベント入力端子番号>_Enableの使用例を参照してください。

5.18 ウォッチドッグタイマ (WDTA)

5.18.1 R_PG_Timer_Start_WDT

定義 bool R_PG_Timer_Start_WDT (void)

概要 WDTを設定しカウント動作を開始

生成条件 レジスタスタートモードが選択されている場合
(オートスタートモードが選択されている場合は本関数は出力されず、R_PG_MCU_OFS.c
にオプション機能選択レジスタを設定するマクロが出力されます)

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Timer_WDT.c

使用RPDL関数 R_WDT_Set

詳細

- WDTを初期設定し、カウント動作を開始します。

使用例

GUI上で以下の通り設定した場合

- スタートモード:レジスタスタートモード

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_Timer_Start_WDT(); //WDTの設定とカウント動作の開始
}
```


5.18.2 R_PG_Timer_RefreshCounter_WDT

定義 bool R_PG_Timer_RefreshCounter_WDT(void)

概要 カウンタのリフレッシュ

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Timer_WDT.c

使用RPDL関数 R_WDT_Control

詳細 • WDTのカウンタをリフレッシュします

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_Timer_Start_WDT(); //WDTの設定とカウント動作の開始
}

void func2(void)
{
    R_PG_Timer_RefreshCounter_WDT(); //WDTのカウンタをリフレッシュ
}
```

5.18.3 R_PG_Timer_GetStatus_WDT

定義 bool R_PG_Timer_GetStatus_WDT(uint16_t * counter_val, bool * undf, bool * ref_err)

概要 WDTのステータスフラグとカウント値を取得

引数

uint16_t *	counter_val	カウンタ値の格納先
bool * undf		アンダフローフラグの格納先
bool * ref_err		リフレッシュエラーフラグの格納先

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Timer_WDT.c

使用RSDL関数 R_WDT_Read

詳細

- WDTのステータスフラグとカウント値を取得します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t counter_val;
bool undf;
bool ref_err;

void func(void)
{
    //WDTのステータスフラグとカウント値を取得
    R_PG_Timer_GetStatus_WDT(&counter_val, &undf, &ref_err);
}
```

5.19 独立ウォッチドッグタイマ (IWDTa)

5.19.1 R_PG_Timer_Start_IWDT

定義 bool R_PG_Timer_Start_IWDT (void)

概要 IWDTの設定と開始

生成条件 レジスタスタートモードが選択されている場合
(オートスタートモードが選択されている場合は本関数は出力されず、R_PG_MCU_OFS.c
にオプション機能選択レジスタを設定するマクロが出力されます)

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_Timer_IWDT.c

使用RPDL関数 R_IWDT_Set

詳細

- IWDTを設定し、カウント動作を開始します。
- 本関数を呼び出す前に R_PG_Clock_Set によりクロックを設定してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    //クロックの設定
    R_PG_Clock_Set();

    //IWDTの設定と開始
    R_PG_Timer_Start_IWDT();
}
```

5.19.2 R_PG_Timer_RefreshCounter_IWDT

定義 bool R_PG_Timer_RefreshCounter_IWDT (void)

概要 カウンタのリフレッシュ

引数 なし

戻り値

true	リフレッシュに成功した場合
false	リフレッシュに失敗した場合

出力先ファイル R_PG_Timer_IWDT.c

使用RSDL関数 R_IWDT_Control

詳細

- IWDTのカウンタをリフレッシュします。
- カウント動作開始後、本関数によりアンダフロー発生までにカウンタをリフレッシュしてください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
    //クロックの設定
    R_PG_Clock_Set();

    //IWDTの設定と開始
    R_PG_Timer_Start_IWDT();
}

void func2(void)
{
    //IWDTのカウンタをリフレッシュ
    R_PG_Timer_RefreshCounter_IWDT();
}
```

5.19.3 R_PG_Timer_GetStatus_IWDT

定義 bool R_PG_Timer_GetStatus_IWDT (uint16_t * counter_val, bool * undf, bool * ref_err)

概要 IWDTのステータスフラグとカウント値を取得

引数

uint16_t * counter_val	カウンタ値の格納先
bool * undf	アンダフローフラグの格納先
bool * ref_err	リフレッシュエラーフラグの格納先

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル R_PG_Timer_IWDT.c

使用RPDL関数 R_IWDT_Read

詳細

- IWDTのステータスフラグとカウント値を取得します。
- 本関数内でアンダフローフラグはクリアされます。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t counter_val;
bool undf;
bool ref_err;

void func(void)
{
    //IWDTのステータスフラグとカウント値を取得
    R_PG_Timer_GetStatus_IWDT(&counter_val, &undf, &ref_err);
}
```

5.20 シリアルコミュニケーションインタフェース (SCIc、SCIId)

5.20.1 R_PG_SCI_Set_C<チャンネル番号>

定義 bool R_PG_SCI_Set_C<チャンネル番号>(void)
 <チャンネル番号>: 0~12

概要 シリアルI/Oチャンネルの設定

引数 なし

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c
 <チャンネル番号>: 0~12

使用RSDL関数 R_SCI_Create, R_SCI_Set

詳細

- SCIチャンネルのモジュールストップ状態を解除して初期設定します。
- 本関数を使用する場合、あらかじめR_PG_Clock_Setによりクロックを設定してください。
- GUI上で通知関数名を指定した場合、対応するイベントが発生すると指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。

void <割り込み通知関数名>(void)

割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。

使用例

SCI0をGUI上で設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
    R_PG_Clock_Set();    //クロックの設定
    R_PG_SCI_Set_C0();  //SCI0を設定
}
```

5.20.2 R_PG_SCI_SendTargetStationID_C<チャンネル番号>

定義 bool R_PG_SCI_SendTargetStationID_C<チャンネル番号>(uint8_t id)
 <チャンネル番号>: 0~12

概要 データ送信先IDの送信

生成条件

- GUI上でSCIチャンネルの送信機能を設定
- 調歩同期式通信方式でマルチプロセッサ通信機能を有効に設定

<u>引数</u>	uint8_t id	送信するIDコード (0~255)
-----------	------------	-------------------

<u>戻り値</u>	true	送信に成功した場合
	false	送信に失敗した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c
 <チャンネル番号>: 0~12

使用RPDL関数 R_SCI_Send

詳細

- マルチプロセッサモードのID送信サイクルを生成し、データ送信先の受信局IDコードを出力します。
- 本関数はID送信サイクル終了までウェイトします。

使用例 GUI上で以下の通り設定した場合

- SCI0チャンネルの送信機能を設定
- 調歩同期式通信方式でマルチプロセッサ通信機能を有効に設定
- データ送信方法に“全データの送信完了まで待つ”を選択

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"

uint8_t data[] = "ABCDEFGHJIJ";

void func(void)
{
    R_PG_Clock_Set();          //クロックの設定
    R_PG_SCI_Set_C0();        //SCI0を設定
    R_PG_SCI_SendTargetStationID_C0( 5 );    //IDコードの送信 (ID:5)
    R_PG_SCI_SendAllData_C0( data, 10 );    //データの送信
}
```

5.20.3 R_PG_SCI_StartSending_C<チャンネル番号>

定義 bool R_PG_SCI_StartSending_C<チャンネル番号>(uint8_t * data, uint16_t count)
 <チャンネル番号>: 0~12

概要 シリアルデータの送信開始

生成条件

- GUI上でSCIチャンネルの送信機能を設定
- データ送信方法に“全データの送信完了を関数呼び出しで通知する”を選択

<u>引数</u>	uint8_t * data	送信するデータの先頭のアドレス
	uint16_t count	送信するデータ数 0を指定した場合はNULLのデータまで送信します。

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c
 <チャンネル番号>: 0~12

使用RPDL関数 R_SCI_Send

詳細

- シリアルデータを送信します。
- 本関数はGUI上でデータ送信方法に“全データの送信完了を関数呼び出しで通知する”が選択されている場合に出力されます。
- 本関数はすぐにリターンし、指定した数のデータ送信完了時に指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。
 void <通知関数名>(void)
 割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- R_PG_SCI_GetSentDataCount_C<チャンネル番号>により送信済みデータ数を取得することができます。R_PG_SCI_StopCommunication_C<チャンネル番号>により、最終バイトの送信完了を待たずに送信を中断することができます。
- 65536バイトのデータが送信されると、0番目のデータに戻ります。

使用例 GUI上でSCI0の送信終了通知関数名にSci0TrFuncを指定

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"
uint8_t data[255];
void func(void)
{
    R_PG_Clock_Set();           //クロックの設定
    R_PG_SCI_Set_C0();         //SCI0を設定
    R_PG_SCI_StartSending_C0(data, 255); //255バイトのデータを送信する
}
//全データが送信されると呼び出される送信終了通知関数
void Sci0TrFunc(void)
{
    //SCI0を停止
    R_PG_SCI_StopModule_C0();
}
```


5.20.4 R_PG_SCI_SendAllData_C<チャンネル番号>

定義 bool R_PG_SCI_SendAllData_C<チャンネル番号>(uint8_t * data, uint16_t count)
 <チャンネル番号>: 0~12

概要 シリアルデータを全て送信

生成条件

- GUI上でSCIチャンネルの送信機能を設定
- データ送信方法に“全データの送信完了を関数呼び出しで通知する”以外を選択

<u>引数</u>	uint8_t * data	送信するデータの先頭のアドレス
	uint16_t count	送信するデータ数 0を指定した場合はNULLのデータまで送信します。

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c
 <チャンネル番号>: 0~12

使用RPDL関数 R_SCI_Send

詳細

- シリアルデータを送信します。
- 本関数はGUI上でデータ送信方法に“全データの送信完了を関数呼び出しで通知する”以外が選択されている場合に出力されます。
- 指定した数のデータ送信完了まで関数内でウェイトします。
- 65536バイトのデータが送信されると、0番目のデータに戻ります。

使用例 GUI上でSCI0のデータ送信方法に“全データの送信完了まで待つ”を選択

```
//この関数を使用するには“R_PG<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"

uint8_t data[255];

void func(void)
{
    R_PG_Clock_Set();           //クロックの設定
    R_PG_SCI_Set_C0();         //SCI0を設定
    R_PG_SCI_SendAllData_C0(data, 255); //255バイトのデータを送信する
    R_PG_SCI_StopModule_C0();  //SCI0を停止
}
```

5.20.5 R_PG_SCI_I2CMode_Send_C<チャンネル番号>

定義 bool R_PG_SCI_I2CMode_Send_C<チャンネル番号>
(bool addr_10bit, uint16_t slave, uint8_t * data, uint16_t count)
<チャンネル番号>: 0~12

概要 簡易I²Cモードのデータ送信

生成条件 ・ モードに“簡易I²Cモード”を選択

<u>引数</u> bool addr_10bit	スレーブアドレスフォーマット (1:10ビット 0:7ビット)
uint16_t slave	スレーブアドレス
uint8_t * data	送信するデータの格納先の先頭のアドレス
uint16_t count	送信するデータ数

<u>戻り値</u> true	データ送信方法に[全データの送信完了まで待つ]を選択している時に動作が正常に完了した場合 (データ送信方法に[全データの送信完了まで待つ]以外を選択している時は必ずtrueが戻ります)
false	データ送信方法に[全データの送信完了まで待つ]を選択している時にエラーを検出した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c
<チャンネル番号>: 0~12

使用RPDL関数 R_SCI_IIC_Write

詳細 ・ 簡易I²Cモードでデータを送信します。

使用例 GUI上で以下の通り設定した場合

- [SCI0]
- ・ モード: 簡易I²Cモード
- ・ データ送信方法: 全データの送信完了を関数呼び出しで通知する

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t data_tr[]=”ABCDEFGHJIJ”;
uint16_t tr_count;

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_SCI_Set_C0(); //シリアルI/Oチャンネルの設定
    //簡易I2Cモードのデータ送信
    R_PG_SCI_I2CMode_Send_C0(0, 0x0006, data_tr, 10);
}

void Sci0TrFunc(void)
{
    R_PG_SCI_GetSentDataCount_C0(&tr_count); //シリアルデータの送信数取得
}
```

5.20.6 R_PG_SCI_I2CMode_SendWithoutStop_C<チャンネル番号>

定義 bool R_PG_SCI_I2CMode_SendWithoutStop_C<チャンネル番号>
(bool addr_10bit, uint16_t slave, uint8_t * data, uint16_t count)
<チャンネル番号>: 0~12

概要 簡易I²Cモードのデータ送信(STOP条件無し)

生成条件 ・ モードに“簡易I²Cモード”を選択

<u>引数</u> bool addr_10bit	スレーブアドレスフォーマット (1:10ビット 0:7ビット)
uint16_t slave	スレーブアドレス
uint8_t * data	送信するデータの格納先の先頭のアドレス
uint16_t count	送信するデータ数

<u>戻り値</u> true	データ送信方法に[全データの送信完了まで待つ]を選択している時に動作が正常に完了した場合 (データ送信方法に[全データの送信完了まで待つ]以外を選択している時は必ずtrueが戻ります)
false	データ送信方法に[全データの送信完了まで待つ]を選択している時にエラーを検出した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c
<チャンネル番号>: 0~12

使用RPDL関数 R_SCI_IIC_Write

詳細 ・ 簡易I²Cモードでデータを送信します。(STOP条件無し)

使用例 GUI上で以下の通り設定した場合

- [SCI0]
- ・ モード: 簡易I²Cモード
- ・ データ送信方法: 全データの送信完了を関数呼び出しで通知する

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t data_tr[10];
uint8_t data_re[10];

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_SCI_Set_C0(); //シリアルI/Oチャンネルの設定
    //簡易I2Cモードのデータ送信(STOP条件無し)
    R_PG_SCI_I2CMode_SendWithoutStop_C0(0, 0x0006, data_tr, 10);
}

void Sci0TrFunc(void)
{
    //簡易I2Cモードのデータ受信(RE-START条件)
    R_PG_SCI_I2CMode_RestartReceive_C0(0, 0x0006, data_re, 10);
}
```

5.20.7 R_PG_SCI_I2CMode_GenerateStopCondition_C<チャンネル番号>

定義 bool R_PG_SCI_I2CMode_GenerateStopCondition_C<チャンネル番号>(void)
 <チャンネル番号>: 0~12

概要 STOP条件の生成

生成条件 ・ モードに“簡易I²Cモード”を選択

引数 なし

<u>戻り値</u>	true	設定が正しく行われた場合
	false	設定に失敗した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c
 <チャンネル番号>: 0~12

使用RPDL関数 R_SCI_Control

詳細 ・ STOP条件を生成します。

使用例 GUI上で以下の通り設定した場合

- [SCI0]
- ・ モード: 簡易I²Cモード
 - ・ データ送信方法: DMACにより送信データを転送する

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"

uint8_t data_tr[]="ABCDEFGHJI";

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定

    //DMACの設定
    R_PG_DMAC_Set_C0();

    //転送元アドレスの設定
    R_PG_DMAC_SetSrcAddress_C0(data_tr);

    //DMACをデータ転送開始トリガの入力待ち状態に設定
    R_PG_DMAC_Activate_C0();

    //シリアルI/Oチャンネルの設定
    R_PG_SCI_Set_C0();

    //簡易I2Cモードのデータ送信
    R_PG_SCI_I2CMode_Send_C0(0, 0x0006, data_tr, 10);
}

void Dmac0IntFunc(void)
{
    //STOP条件の生成
    R_PG_SCI_I2CMode_GenerateStopCondition_C0();
}
```

5.20.8 R_PG_SCI_I2CMode_Receive_C<チャンネル番号>

定義 bool R_PG_SCI_I2CMode_Receive_C<チャンネル番号>
(bool addr_10bit, uint16_t slave, uint8_t * data, uint16_t count)
<チャンネル番号>: 0~12

概要 簡易I²Cモードのデータ受信

生成条件 ・ モードに“簡易I²Cモード”を選択

<u>引数</u> bool addr_10bit	スレーブアドレスフォーマット (1:10ビット 0:7ビット)
uint16_t slave	スレーブアドレス
uint8_t * data	受信したデータの格納先の先頭のアドレス
uint16_t count	受信するデータ数

<u>戻り値</u> true	データ受信方法に[全データの受信完了まで待つ]を選択している時に動作が正常に完了した場合 (データ受信方法に[全データの受信完了まで待つ]以外を選択している時は必ずtrueが戻ります)
false	データ受信方法に[全データの受信完了まで待つ]を選択している時にエラーを検出した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c
<チャンネル番号>: 0~12

使用RPDL関数 R_SCI_IIC_Read

詳細 ・ 簡易I²Cモードでデータを受信します。

使用例 GUI上で以下の通り設定した場合

[SCI0]

- ・ モード: 簡易I²Cモード
機能: 送信および受信

```
//この関数を使用するには“R_PG<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t data_re[10];

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_SCI_Set_C0(); //シリアルI/Oチャンネルの設定
    //簡易I2Cモードのデータ受信
    R_PG_SCI_I2CMode_Receive_C0(0, 0x0006, data_re, 10);
}
```

5.20.9 R_PG_SCI_I2CMode_RestartReceive_C<チャンネル番号>

定義 bool R_PG_SCI_I2CMode_RestartReceive_C<チャンネル番号>
(bool addr_10bit, uint16_t slave, uint8_t * data, uint16_t count)
<チャンネル番号>: 0~12

概要 簡易I²Cモードのデータ受信(RE-START条件)

生成条件 ・ モードに“簡易I²Cモード”を選択

<u>引数</u> bool addr_10bit	スレーブアドレスフォーマット (1:10ビット 0:7ビット)
uint16_t slave	スレーブアドレス
uint8_t * data	受信したデータの格納先の先頭のアドレス
uint16_t count	受信するデータ数

<u>戻り値</u> true	データ受信方法に[全データの受信完了まで待つ]を選択している時に動作が正常に完了した場合 (データ受信方法に[全データの受信完了まで待つ]以外を選択している時は必ずtrueが戻ります)
false	データ受信方法に[全データの受信完了まで待つ]を選択している時にエラーを検出した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c <チャンネル番号>: 0~12

使用RPDL関数 R_SCI_IIC_Read

詳細 ・ 簡易I²Cモードでデータを受信します。(RE-START条件)

使用例 GUI上で以下の通り設定した場合

[SCI0]

・ モード: 簡易I²Cモード

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"

uint8_t data_re[10];

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_SCI_Set_C0(); //シリアルI/Oチャンネルの設定
    //簡易I2Cモードのデータ送信(STOP条件無し)
    R_PG_SCI_I2CMode_SendWithoutStop_C0(
        1, //10bitアドレスフォーマット
        0x0006, //スレーブアドレス
        PDL_NO_PTR, //送信するデータの格納先の先頭のアドレス
        PDL_NO_DATA //送信するデータ数
    );
    //簡易I2Cモードのデータ受信(RE-START条件)
    R_PG_SCI_I2CMode_RestartReceive_C0(
        0, //7bitアドレスフォーマット
        0x00f0, //スレーブアドレス
        data_re, //受信したデータの格納先の先頭のアドレス
        10 //受信するデータ数
    );
}
```

5.20.10 R_PG_SCI_I2CMode_ReceiveLast_C<チャンネル番号>

定義 bool R_PG_SCI_I2CMode_ReceiveLast_C<チャンネル番号>(uint8_t * data)
 <チャンネル番号>: 0~12

概要 簡易I²Cモードの受信完了

生成条件

- モードに“簡易I²Cモード”を選択
- データ受信方法に“DMACにより受信データを転送する”または“DTCにより受信データを転送する”を選択

引数

uint8_t * data	受信したデータの格納先の先頭のアドレス
----------------	---------------------

戻り値

true	設定が正しく行われた場合
false	設定に失敗した場合

出力先ファイル

R_PG_SCI_C<チャンネル番号>.c
 <チャンネル番号>: 0~12

使用RPDL関数

R_SCI_IIC_ReadLastByte

詳細

- 簡易I²CモードにてDMACまたはDTCにより受信データを転送する場合、転送完了後に本関数を呼び出すことにより受信を終了します。
- DMA割り込み通知関数または受信完了通知関数から本関数を呼び出してください。

使用例

GUI上で以下の通り設定した場合

- [SCI0]
- モード: 簡易I²Cモード
 - データ受信方法: DMACにより受信データを転送する
- [DMAC0]
- 転送開始要因: RXI0 (SCI0受信データフル割り込み)
 - 転送モード: ノーマル転送モード
 - 1データのビット長: 1byte
 - 転送回数: 4
 - 転送元開始アドレス: 8a005h
 - DMA割り込み(DMACIn)を使用する
- [DMAC1]
- 転送開始要因: TXI0 (SCI0 送信データエンプティ割り込み)
 - 転送モード: ノーマル転送モード
 - 1データのビット長: 1byte
 - 転送回数: 3
 - 転送元アドレス更新モード: 固定
 - 転送先開始アドレス: 8a003h

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"

uint8_t data_re[5];
uint8_t dummy_data=0xFF;

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_SCI_Set_C0(); //シリアルI/Oチャンネルの設定
}
```

```
R_PG_DMAC_Set_C0(); //DMACの設定
R_PG_DMAC_Set_C1(); //DMACの設定
R_PG_DMAC_SetDestAddress_C0(data_re); //転送先アドレスの設定
R_PG_DMAC_SetSrcAddress_C1(&dummy_data); //転送元アドレスの設定
R_PG_DMAC_Activate_C0(); //DMACをデータ転送開始トリガ入力待ち状態に設定
R_PG_DMAC_Activate_C1(); //DMACをデータ転送開始トリガ入力待ち状態に設定

//簡易I2Cモードのデータ受信
R_PG_SCI_I2CMode_Receive_C0(0, 0x0006, PDL_NO_PTR, 0);
}

void Dmac0IntFunc(void)
{
    //簡易I2Cモードの受信完了
    R_PG_SCI_I2CMode_ReceiveLast_C0(&data_re[4]);
}
```


5.20.11 R_PG_SCI_I2CMode_GetEvent_C<チャンネル番号>

定義 bool R_PG_SCI_I2CMode_GetEvent_C<チャンネル番号>(bool * nack)
 <チャンネル番号>: 0~12

概要 簡易I²Cモードの検出イベントの取得

生成条件 モードに“簡易I²Cモード”を選択

引数

bool * nack	NACK検出フラグ格納先 0:ACK受信 1:NACK受信
-------------	-------------------------------------

戻り値

true	取得に成功した場合
false	取得に失敗した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c
 <チャンネル番号>: 0~12

使用RPDL関数 R_SCI_GetStatus

詳細 • 簡易I²CモードのACK受信データフラグを取得します。

使用例

[SCI0]
 モード: 簡易I²Cモード
 データ送信方法: 全データの送信完了を関数呼び出しで通知する

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t data_tr[]="ABCDEFGHJI";
bool nack;

void func(void)
{
    R_PG_Clock_Set(); //クロックの設定
    R_PG_SCI_Set_C0(); //シリアルI/Oチャンネルの設定
    //簡易I2Cモードのデータ送信
    R_PG_SCI_I2CMode_Send_C0(0, 0x0006, data_tr, 10);
}

void Sci0TrFunc(void)
{
    //簡易I2Cモードの検出イベントの取得
    R_PG_SCI_I2CMode_GetEvent_C0(&nack);
}
```

5.20.12 R_PG_SCI_SPIMode_Transfer_C<チャンネル番号>

定義 bool R_PG_SCI_SPIMode_Transfer_C<チャンネル番号>
(uint8_t * tx_start, uint8_t * rx_start, uint16_t count)
<チャンネル番号>: 0~12

概要 簡易SPIモードのデータ転送

生成条件 ・ モードに“簡易SPIモード”を選択

<u>引数</u>	uint8_t * tx_start	送信するデータの先頭のアドレス
	uint8_t * rx_start	受信したデータの格納先の先頭のアドレス
	uint16_t count	転送するデータ数

<u>戻り値</u>	true	データ送信(受信)方法に[全データの送信(受信)完了まで待つ]を選択している時に動作が正常に完了した場合 (データ送信(受信)方法に[全データの送信(受信)完了まで待つ]以外を選択している時は必ずtrueが戻ります)
	false	データ送信(受信)方法に[全データの送信(受信)完了まで待つ]を選択している時にエラーを検出した場合

出力先ファイル R_PG_SCI_C<チャンネル番号>.c
<チャンネル番号>: 0~12

使用RPDL関数 R_SCI_SPI_Transfer

詳細 ・ 簡易SPIモードでデータを転送します。

使用例 GUI上で以下の通り設定した場合

- ```
[SCI0]
```
- ・ モード: 簡易SPIモード
  - ・ 機能: 送信および受信

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t data_tr[10];
uint8_t data_re[10];

void func1(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_SCI_Set_C0(); //シリアルI/Oチャンネルの設定
}

void func2(void)
{
 //簡易SPIモードのデータ転送
 R_PG_SCI_SPIMode_Transfer_C0(data_tr, data_re, 10);
}
```

## 5.20.13 R\_PG\_SCI\_SPIMode\_GetErrorFlag\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_SCI\_SPIMode\_GetErrorFlag\_C<チャンネル番号>(bool \* overrun)  
 <チャンネル番号>: 0~12

概要 簡易SPIモードのシリアル受信エラーフラグの取得

生成条件 モードに“簡易SPIモード”を選択

引数

|                |                 |
|----------------|-----------------|
| bool * overrun | オーバランエラーフラグの格納先 |
|----------------|-----------------|

戻り値

|       |           |
|-------|-----------|
| true  | 取得に成功した場合 |
| false | 取得に失敗した場合 |

出力先ファイル

R\_PG\_SCI\_C<チャンネル番号>.c

<チャンネル番号>: 0~12

使用RPDL関数

R\_SCI\_GetStatus

詳細

- 簡易SPIモードのシリアル受信エラーフラグを取得します。
- 取得しないフラグは0を設定してください。
- 検出したエラーのフラグには1が設定されます。

使用例

[SCI0]

モード: 簡易SPIモード

機能: 送信および受信

受信エラーの検出を関数呼び出しで通知する

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t tx_data[4];
uint8_t rx_data[4];
bool overrun;

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_SCI_Set_C0(); //シリアルI/Oチャンネルの設定
 R_PG_SCI_SPIMode_Transfer_C0(tx_data, rx_data, 4); //簡易SPIモードのデータ転送
}

void Sci0ErFunc(void)
{
 //簡易SPIモードのシリアル受信エラーフラグの取得
 R_PG_SCI_SPIMode_GetErrorFlag_C0(&overrun);
}
```

## 5.20.14 R\_PG\_SCI\_GetSentDataCount\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_SCI\_GetSentDataCount\_C<チャンネル番号>(uint16\_t \* count)  
 <チャンネル番号>: 0~12

概要 シリアルデータの送信数取得

生成条件 GUI上でSCIチャンネルの送信機能を設定し、データ送信方法に“全データの送信完了を関数呼び出しで通知する”を選択

|           |                  |                       |
|-----------|------------------|-----------------------|
| <u>引数</u> | uint16_t * count | 現在の送信処理で送信されたデータ数の格納先 |
|-----------|------------------|-----------------------|

|            |       |           |
|------------|-------|-----------|
| <u>戻り値</u> | true  | 取得に成功した場合 |
|            | false | 取得に失敗した場合 |

出力先ファイル R\_PG\_SCI\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~12

使用RPDL関数 R\_SCI\_GetStatus

詳細 GUI上でデータ送信方法に“全データの送信完了を関数呼び出しで通知する”が選択されている場合、本関数により送信済みデータ数を取得することができます。

使用例 GUI上でSCI0の送信機能を設定  
 送信終了通知関数名にSci0TrFuncを指定

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint16_t data[255];

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_SCI_Set_C0(); //SCI0を設定
 R_PG_SCI_StartSending_C0(data, 255); //255バイトのデータを送信する
}

//全データが送信されると呼び出される送信終了通知関数
void Sci0TrFunc(void)
{
 R_PG_SCI_StopModule_C0(); //SCI0を停止
}

//送信済みデータ数をチェックし、送信を中断する関数
void func_terminate_SCI(void)
{
 uint8_t count;
 R_PG_SCI_GetSentDataCount_C0(&count); //送信済みデータ数を取得
 if(count > 32){
 R_PG_SCI_StopCommunication_C0(); //送信を中断
 }
}
```

## 5.20.15 R\_PG\_SCI\_ReceiveStationID\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_SCI\_ReceiveStationID\_C<チャンネル番号>(void)  
 <チャンネル番号>: 0~12

概要 自局IDと一致するIDコードの受信

生成条件

- GUI上でSCIチャンネルの受信機能を設定
- 調歩同期式通信方式でマルチプロセッサ通信機能を有効に設定

引数 なし

|            |       |           |
|------------|-------|-----------|
| <u>戻り値</u> | true  | 受信に成功した場合 |
|            | false | 受信に失敗した場合 |

出力先ファイル R\_PG\_SCI\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~12

使用RPDL関数 R\_SCI\_Receive

詳細 本関数は自局のIDと一致するIDコードを受信するまでウェイトします。

使用例 GUI上で以下の通り設定した場合

- SCI0チャンネルの受信機能を設定
- 調歩同期式通信方式でマルチプロセッサ通信機能を有効に設定
- データ受信方法に“全データの受信完了まで待つ”を選択

```
//この関数を使用するには“R_PG<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”
```

```
uint8_t data[10];
```

```
void func(void)
```

```
{
```

```
 R_PG_Clock_Set(); //クロックの設定
```

```
 R_PG_SCI_Set_C0(); //SCI0の設定
```

```
 R_PG_SCI_ReceiveStationID_C0(); //IDの受信を待つ
```

```
 R_PG_SCI_ReceiveAllData_C0(data, 10); //受信開始
```

```
}
```

## 5.20.16 R\_PG\_SCI\_StartReceiving\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_SCI\_StartReceiving\_C<チャンネル番号>(uint8\_t \* data, uint16\_t count)  
 <チャンネル番号>: 0~12

概要 シリアルデータの受信開始

生成条件

- GUI上でSCIチャンネルの受信機能を設定
- データ受信方法に“全データの受信完了を関数呼び出しで通知する”を選択

|           |                |                     |
|-----------|----------------|---------------------|
| <u>引数</u> | uint8_t * data | 受信したデータの格納先の先頭のアドレス |
|           | uint16_t count | 受信するデータ数            |

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_SCI\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~12

使用RPDL関数 R\_SCI\_Receive

詳細

- シリアルデータを受信します。
- 本関数はGUI上でデータ受信方法に“全データの受信完了を関数呼び出しで通知する”が選択されている場合に生成されます。
- 本関数はすぐにリターンし、指定した数のデータ受信完了時に指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。  
 void <通知関数名>(void)  
 割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- R\_PG\_SCI\_GetReceivedDataCount\_C <チャンネル番号>により受信済みデータ数を取得することができます。R\_PG\_SCI\_StopCommunication\_C<チャンネル番号>により、最終バイトの受信完了を待たずに受信を中断することができます。
- 最大受信データ数は65535です。

使用例

- GUI上でSCI0の受信機能を設定
- 受信終了通知関数名にSci0ReFuncを指定

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"

uint8_t data[255];
void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_SCI_Set_C0(); //SCI0を設定
 R_PG_SCI_StartReceiving_C0(data, 255); //255バイトのデータを受信する
}

//全データを受信すると呼び出される受信終了通知関数
void Sci0ReFunc(void)
{
 //SCI0を停止
 R_PG_SCI_StopModule_C0();
}
```

## 5.20.17 R\_PG\_SCI\_ReceiveAllData\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_SCI\_ReceiveAllData\_C<チャンネル番号>(uint8\_t \* data, uint16\_t count)  
                          <チャンネル番号>: 0~12

概要                    シリアルデータを全て受信

生成条件

- GUI上でSCIチャンネルの受信機能を設定
- データ受信方法に“全データの受信完了を関数呼び出しで通知する”以外を選択

|           |                |                     |
|-----------|----------------|---------------------|
| <u>引数</u> | uint8_t * data | 受信したデータの格納先の先頭のアドレス |
|           | uint16_t count | 受信するデータ数            |

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル        R\_PG\_SCI\_C<チャンネル番号>.c  
                          <チャンネル番号>: 0~12

使用RPDL関数        R\_SCI\_Receive

詳細

- シリアルデータを受信します。
- 本関数はGUI上でデータ受信方法に“全データの受信完了を関数呼び出しで通知する”以外が選択されている場合に出力されます。
- 本関数は指定した数のデータ受信完了までウェイトします。
- 最大受信データ数は65535です。

使用例                    GUI上でSCI0の受信機能を設定  
                          データ受信方法に“全データの受信完了まで待つ”を選択

```
//この関数を使用するには“R_PG<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"

uint8_t data[255];

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_SCI_Set_C0(); //SCI0を設定
 R_PG_SCI_ReceiveAllData_C0(data, 255); //255バイトのデータを受信する
 R_PG_SCI_StopModule_C0(); //SCI0を停止
}
```

## 5.20.18 R\_PG\_SCI\_ControlClockOutput\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_SCI\_ControlClockOutput\_C<チャンネル番号>(bool output\_enable)  
 <チャンネル番号>: 0~12

概要 SCKn端子出力を切り替え n: 0~12

生成条件

- モードに“スマートカードインタフェースモード”を選択
- GSMモードを有効に設定
- SCKn端子機能に“Lowレベル出力固定”または“Highレベル出力固定”を選択

引数

|                    |                             |
|--------------------|-----------------------------|
| bool output_enable | SCKn端子の出力 (1:クロック出力 0:出力固定) |
|--------------------|-----------------------------|

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_SCI\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~12

使用RPDL関数 R\_SCI\_Control

詳細

- SCKn端子からのクロック出力を制御します。

使用例

GUI上で以下の通り設定した場合

[SCI0]

- モード:スマートカードインタフェースモード
- GSMモード:有効
- SCKn端子機能:Highレベル出力固定

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_SCI_Set_C0(); //シリアルI/Oチャンネルの設定
 //SCKn端子出力を切り替え
 R_PG_SCI_ControlClockOutput_C0(1);
}
```



## 5.20.19 R\_PG\_SCI\_StopCommunication\_C&lt;チャンネル番号&gt;

定義 R\_PG\_SCI\_StopCommunication\_C<チャンネル番号>(void)  
 <チャンネル番号>: 0~12

概要 シリアルデータの送受信停止

引数 なし

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_SCI\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~12

使用RPDL関数 R\_SCI\_Control

詳細

- シリアルの送受信を停止します。
- GUI上でデータ送信方法に“全データの送信完了を関数呼び出しで通知する”が選択されている場合、本関数によりR\_PG\_SCI\_StartSending\_C<チャンネル番号>で指定した全データの送信完了を待たずに送信を中断することができます。
- GUI上でデータ受信方法に“全データの受信完了を関数呼び出しで通知する”が選択されている場合、本関数によりR\_PG\_SCI\_StartReceiving\_C<チャンネル番号>で指定した全データの受信完了を待たずに受信を中断することができます。

使用例 R\_PG\_SCI\_GetSentDataCount\_C<チャンネル番号>の使用例を参照してください。

## 5.20.20 R\_PG\_SCI\_GetReceivedDataCount\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_SCI\_GetReceivedDataCount\_C<チャンネル番号>(uint16\_t \* count)  
 <チャンネル番号>: 0~12

概要 シリアルデータの受信数取得

生成条件 GUI上でSCIチャンネルの受信機能が設定され、データ受信方法に“全データの受信完了を関数呼び出しで通知する”

|           |                  |                      |
|-----------|------------------|----------------------|
| <u>引数</u> | uint16_t * count | 現在の受信処理で受信したデータ数の格納先 |
|-----------|------------------|----------------------|

|            |       |           |
|------------|-------|-----------|
| <u>戻り値</u> | true  | 取得に成功した場合 |
|            | false | 取得に失敗した場合 |

出力先ファイル R\_PG\_SCI\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~12

使用RPDL関数 R\_SCI\_GetStatus

詳細 GUI上でデータ受信方法に“全データの受信完了を関数呼び出しで通知する”が選択されている場合、本関数により受信済みデータ数を取得することができます。

使用例 GUI上でSCI0の受信機能を設定  
 受信終了通知関数名にSci0ReFuncを指定

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"

uint8_t data[255];

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_SCI_Set_C0(); //SCI0を設定
 R_PG_SCI_StartReceiving_C0(data, 255); //255バイトのデータを受信する
}

//全データを受信すると呼び出される受信終了通知関数
void Sci0ReFunc(void)
{
 R_PG_SCI_StopModule_C0(); //SCI0を停止
}

//受信済みデータ数をチェックし、受信を中断する関数
void func_terminate_SCI(void)
{
 uint16_t count;
 R_PG_SCI_GetReceivedDataCount_C0(&count); //受信済みデータ数を取得

 if(count > 32){
 R_PG_SCI_StopCommunication_C0(); //受信を中断
 }
}
```

## 5.20.21 R\_PG\_SCI\_GetReceptionErrorFlag\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_SCI\_GetReceptionErrorFlag\_C<チャンネル番号>  
( bool \* parity, bool \* framing, bool \* overrun )  
 <チャンネル番号>: 0~12

概要 シリアル受信エラーフラグの取得

生成条件 GUI上でSCIチャンネルの受信機能を設定

|           |                |                 |
|-----------|----------------|-----------------|
| <u>引数</u> | bool * parity  | パリティエラーフラグ格納先   |
|           | bool * framing | フレーミングエラーフラグ格納先 |
|           | bool * overrun | オーバランエラーフラグ格納先  |

|            |       |           |
|------------|-------|-----------|
| <u>戻り値</u> | true  | 取得に成功した場合 |
|            | false | 取得に失敗した場合 |

出力先ファイル R\_PG\_SCI\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~12

使用RPDL関数 R\_SCI\_GetStatus

詳細

- 受信エラーフラグを取得します。
- 取得しないフラグは0を設定してください。
- 検出したエラーのフラグには1が設定されます。

使用例 GUI上でSCI0の受信機能を設定  
受信終了通知関数名にSci0ReFuncを指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t data[255];
//受信エラーフラグ
bool parity;
bool framing;
bool overrun;

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_SCI_Set_C0(); //SCI0を設定
 R_PG_SCI_StartReceiving_C0(data, 1); //1バイトのデータを受信する
}

//全データを受信すると呼び出される受信終了通知関数
void Sci0ReFunc(void)
{
 //受信エラーを取得
 R_PG_SCI_GetReceptionErrorFlag_C0(&parity, &framing, &overrun);
}
```

## 5.20.22 R\_PG\_SCI\_ClearReceptionErrorFlag\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_SCI\_ClearReceptionErrorFlag\_C<チャンネル番号>(void)

<チャンネル番号>: 0~12

概要 シリアル受信エラーフラグのクリア

生成条件

- ・ モードに“調歩同期式モード”、“クロック同期式モード”または“スマートカードインタフェースモード”を選択
- ・ 機能に“受信”または“送信および受信”を選択

引数

なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル

R\_PG\_SCI\_C<チャンネル番号>.c

<チャンネル番号>: 0~12

使用RPDL関数

R\_SCI\_Control

詳細

- ・ シリアル受信エラーフラグをクリアします。

使用例

GUI上で以下の通り設定した場合

[SCI0]

- ・ モード: 調歩同期式モード
- ・ 機能: 受信
- ・ データ受信方法: 全データの受信完了を関数呼び出しで通知する

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint8_t data_re[10];
bool parity, framing, overrun;

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_SCI_Set_C0(); //シリアルI/Oチャンネルの設定
 //シリアルデータの受信開始
 R_PG_SCI_StartReceiving_C0(data_re, 10);
}

void Sci0ReFunc(void)
{
 //シリアル受信エラーフラグの取得
 R_PG_SCI_GetReceptionErrorFlag_C0(&parity, &framing, &overrun);
 //シリアル受信エラーフラグのクリア
 R_PG_SCI_ClearReceptionErrorFlag_C0();
}
```

## 5.20.23 R\_PG\_SCI\_GetTransmitStatus\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_SCI\_GetTransmitStatus\_C<チャンネル番号>(bool \* complete )

<チャンネル番号>: 0~12

概要 シリアルデータ送信状態の取得

生成条件 GUI上でSCIチャンネルの送信機能を設定

引数

|                 |                                  |
|-----------------|----------------------------------|
| bool * complete | 送信終了フラグ格納先<br>( 0: 送信中 1: 送信終了 ) |
|-----------------|----------------------------------|

戻り値

|       |           |
|-------|-----------|
| true  | 取得に成功した場合 |
| false | 取得に失敗した場合 |

出力先ファイル R\_PG\_SCI\_C<チャンネル番号>.c

<チャンネル番号>: 0~12

使用RPDL関数 R\_SCI\_GetStatus

詳細

- シリアルデータの送信状態を取得します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool complete;
void func(void)
{
 //送信状態の取得
 R_PG_SCI_GetTransmitStatus_C0(&complete);
}
```

## 5.20.24 R\_PG\_SCI\_StopModule\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_SCI\_StopModule\_C<チャンネル番号>(void)

<チャンネル番号>: 0~12

概要 シリアルI/Oチャンネルの停止

引数 なし

戻り値

|       |           |
|-------|-----------|
| true  | 停止に成功した場合 |
| false | 停止に失敗した場合 |

出力先ファイル R\_PG\_SCI\_C<チャンネル番号>.c

<チャンネル番号>: 0~12

使用RPDL関数 R\_SCI\_Destroy

詳細

- SCIのチャンネルを停止し、モジュールストップ状態に移行します。

使用例 GUI上で以下の通り設定した場合

- GUI上でSCI0の受信機能を設定
- データ受信方法に“全データの受信完了まで待つ”を選択

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t data[255];

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_SCI_Set_C0(); //SCI0を設定
 R_PG_SCI_ReceiveAllData_C0(data, 255); //255バイトのデータを受信する
 R_PG_SCI_StopModule_C0(); //SCI0を停止
}
```

## 5.21 I<sup>2</sup>Cバスインタフェース (RIIC)

### 5.21.1 R\_PG\_I2C\_Set\_C<チャンネル番号>

定義 bool R\_PG\_I2C\_Set\_C<チャンネル番号>(void)  
           <チャンネル番号>: 0~3

概要 I<sup>2</sup>Cバスインタフェースチャンネルの設定

引数 なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c  
                   <チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_Set, R\_IIC\_Create

詳細

- I<sup>2</sup>Cバスインタフェースチャンネルのモジュールストップ状態を解除して初期設定します。
- 本関数を使用する場合、あらかじめR\_PG\_Clock\_Setによりクロックを設定してください。

使用例 GUI上でRIIC0を設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_I2C_Set_C0(); //RIIC0を設定
}
```

## 5.21.2 R\_PG\_I2C\_MasterReceive\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_I2C\_MasterReceive\_C<チャンネル番号>  
(bool addr\_10bit, uint16\_t slave, uint8\_t\* data, uint16\_t count)  
<チャンネル番号>: 0~3

概要 マスタのデータ受信

生成条件 マスタ機能を使用

|           |                 |                                 |
|-----------|-----------------|---------------------------------|
| <u>引数</u> | bool addr_10bit | スレーブアドレスフォーマット (1:10ビット 0:7ビット) |
|           | uint16_t slave  | スレーブアドレス                        |
|           | uint8_t* data   | 受信したデータの格納先の先頭のアドレス             |
|           | uint16_t count  | 受信するデータ数                        |

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c  
<チャンネル番号>: 0~3

使用RSDL関数 R\_IIC\_MasterReceive

詳細

- スレーブからデータを読み出します。指定した数のデータを受信するとSTOP条件を生成し転送を終了します。
- GUI上でマスタ受信方法に“全データの受信完了まで待つ”が選択されている場合、本関数は転送終了までウェイトします。GUI上でマスタ受信方法に“全データの受信完了を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、転送終了時に指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。

```
void <通知関数名>(void)
```

割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。

- 通信の最初にSTART条件が生成されます。前回の転送でSTOP条件が生成されていない場合は反復START条件が生成されます。
- スレーブアドレスは、7ビットアドレスの場合は指定した値の7~1ビットが出力されます。10ビットアドレスの場合は10~1ビットが出力されます。
- R\_PG\_I2C\_GetReceivedDataCount\_C<チャンネル番号>により受信済みデータ数を取得することができます。
- 10ビットアドレスを使用する場合、GUI上のマスタ受信方法は“全データの受信完了を関数で通知する”以外を選択してください。

使用例 GUI上で以下の通り設定した場合

- RIIC0 をマスタとして使用
- マスタ受信方法に“全データの受信完了まで待つ”を選択

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

//受信データの格納先
uint8_t iic_data[10];

void func(void)
{
```



```
//クロックの設定
R_PG_Clock_Set();

//RIIC0を設定
R_PG_I2C_Set_C0();

//マスタ受信
R_PG_I2C_MasterReceive_C0(
 0, //スレーブアドレスフォーマット
 6, //スレーブアドレス
 iic_data, //受信データの格納先アドレス
 10 //受信データ数
);

//RIIC0を停止
R_PG_I2C_StopModule_C0();
}
```

## 5.21.3 R\_PG\_I2C\_MasterReceiveLast\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_I2C\_MasterReceiveLast\_C<チャンネル番号>(uint8\_t\* data)  
 <チャンネル番号>: 0~3

概要 マスタのデータ受信終了

生成条件

- マスタ機能を使用
- GUI上でマスタ受信方法にDMACまたはDTCによる転送を選択

引数

|               |                  |
|---------------|------------------|
| uint8_t* data | 受信したデータの格納先のアドレス |
|---------------|------------------|

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル

R\_PG\_I2C\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~3

使用RPDL関数

R\_IIC\_MasterReceiveLast

詳細

- 本関数はGUI上で[マスタ受信方法]に[受信データをDMACで転送する]または[受信データをDTCで転送する]が選択されている場合に出力されます。
- マスタのデータ受信において、受信したデータをDMACまたはDTCで転送する場合、本関数を呼び出すことにより、NACKとストップ条件を発行して受信を終了します。
- DMACまたはDTCの転送終了時に受信を終了する場合は、DMACまたはDTCの転送終了割り込み通知関数から本関数を呼び出してください。
- 本関数内で、受信データレジスタから受信データを1バイト追加取得します。
- 受信中に検出したイベントや受信データ数は、R\_PG\_I2C\_GetEvent\_CnおよびR\_PG\_I2C\_GetReceivedDataCount\_Cnで取得することができます。

使用例

GUI上で以下の通り設定し、マスタが受信したデータをDMACで転送する場合

- RIIC0の設定でマスタ受信方法に[受信データをDMACで転送する]を指定。
- DMAC0の設定で以下通り設定。
  - 転送開始要因 : ICRXI0(RIIC0受信データフル割り込み)
  - 転送方式 : 単一オペランド転送
  - 単位データサイズ : 1byte
  - 1オペランドのデータ数 : 1
  - 転送データサイズ : RIIC0が受信するデータ数
  - 転送元スタートアドレス : RIIC0受信データレジスタのアドレス
  - 転送先スタートアドレス : RIIC0受信データの転送先開始アドレス
  - DMAC0転送終了割り込み通知関数名 : Dmac0IntFunc

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void Dmac0IntFunc(){
 uint8_t data; //追加データの格納先

 //NACK, STOP条件を発行し転送終了
 R_PG_I2C_MasterReceiveLast_C0(&data);
}

void func(void)
{
 //クロックの設定
```

```
R_PG_Clock_Set();

//RIIC0を設定
R_PG_I2C_Set_C0();

//DMAC0を設定
R_PG_DMAMC_Set_C0();

//DMAC0を転送開始トリガ入力待ち状態にする
R_PG_DMAMC_Activate_C0();

//マスタ受信
R_PG_I2C_MasterReceive_C0(
 0, //スレーブアドレスフォーマット
 6, //スレーブアドレス
 PDL_NO_PTR, //受信データ格納先 (DMAC転送の場合はPDL_NO_PTR)
 0 //受信データ数 (DMAC転送の場合は0)
);
}
```

## 5.21.4 R\_PG\_I2C\_MasterSend\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_I2C\_MasterSend\_C<チャンネル番号>  
(bool addr\_10bit, uint16\_t slave, uint8\_t\* data, uint16\_t count)  
<チャンネル番号>: 0~3

概要 マスタのデータ送信

生成条件 マスタ機能を使用

|                           |                                 |
|---------------------------|---------------------------------|
| <u>引数</u> bool addr_10bit | スレーブアドレスフォーマット (1:10ビット 0:7ビット) |
| uint16_t slave            | スレーブアドレス                        |
| uint8_t* data             | 送信するデータの格納先の先頭のアドレス             |
| uint16_t count            | 送信するデータ数                        |

|                 |              |
|-----------------|--------------|
| <u>戻り値</u> true | 設定が正しく行われた場合 |
| false           | 設定に失敗した場合    |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c  
<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_MasterSend

- 詳細
- スレーブにデータを送信します。指定した数のデータを送信するとSTOP条件を生成し転送を終了します。
  - GUI上でマスタ送信方法に“全データの送信完了まで待つ”が選択されている場合、本関数は転送終了または他のイベント検出までウェイトします。検出したイベントはR\_PG\_I2C\_GetEvent\_C<チャンネル番号>により取得できます。GUI上でマスタ送信方法に“全データの送信完了を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、転送終了時に指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。  
void <通知関数名>(void)  
割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
  - 通信の最初にSTART条件が生成されます。前回の転送でSTOP条件が生成されていない場合は反復START条件が生成されます。
  - スレーブアドレスは、7ビットアドレスの場合は指定した値の7~1ビットが出力されます。10ビットアドレスの場合は10~1ビットが出力されます。
  - R\_PG\_I2C\_GetSentDataCount\_C<チャンネル番号>により送信済みデータ数を取得することができます。
  - 10ビットアドレスを使用する場合、GUI上のマスタ送信方法は“全データの送信完了を関数で通知する”以外に設定してください。

- 使用例 GUI上で以下の通り設定した場合
- RIIC0 をマスタとして使用
  - マスタ送信方法に“全データの送信完了まで待つ”を選択

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

//送信データの格納先
uint8_t iic_data[10];

void func(void)
{
 //クロックの設定
 R_PG_Clock_Set();

 //RIIC0を設定
 R_PG_I2C_Set_C0();

 //マスタ送信
 R_PG_I2C_MasterSend_C0(
 0, //スレーブアドレスフォーマット
 6, //スレーブアドレス
 iic_data, //送信データの格納先アドレス
 10 //送信データ数
);

 //RIIC0を停止
 R_PG_I2C_StopModule_C0();
}
```

## 5.21.5 R\_PG\_I2C\_MasterSendWithoutStop\_C&lt;チャンネル番号&gt;

定義 R\_PG\_I2C\_MasterSendWithoutStop\_C<チャンネル番号>  
(bool addr\_10bit, uint16\_t slave, uint8\_t\* data, uint16\_t count)  
<チャンネル番号>: 0~3

概要 マスタのデータ送信 (STOP条件無し)

生成条件 マスタ機能を使用

|           |                 |                                 |
|-----------|-----------------|---------------------------------|
| <u>引数</u> | bool addr_10bit | スレーブアドレスフォーマット (1:10ビット 0:7ビット) |
|           | uint16_t slave  | スレーブアドレス                        |
|           | uint8_t* data   | 送信するデータの格納先の先頭のアドレス             |
|           | uint16_t count  | 送信するデータ数                        |

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c  
<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_MasterSend

- 詳細
- スレーブにデータを送信します。転送が終了してもSTOP条件を生成しません。本関数によるデータの送信後再び転送を開始した場合は反復START条件が生成されます。STOP条件を生成するにはR\_PG\_I2C\_GenerateStopCondition\_C<チャンネル番号>を呼び出してください。
  - GUI上でマスタ送信方法に“全データの送信完了まで待つ”が選択されている場合、本関数は転送終了または他のイベント検出までウェイトします。検出したイベントはR\_PG\_I2C\_GetEvent\_C<チャンネル番号>により取得できます。GUI上でマスタ送信方法に“全データの送信完了を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、転送終了時に指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。  
void <通知関数名>(void)  
割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
  - 通信の最初にSTART条件が生成されます。前回の転送でSTOP条件が生成されていない場合は反復START条件が生成されます。
  - スレーブアドレスは、7ビットアドレスの場合は指定した値の7~1ビットが出力されます。10ビットアドレスの場合は10~1ビットが出力されます。
  - R\_PG\_I2C\_GetSentDataCount\_C<チャンネル番号>により送信済みデータ数を取得することができます。
  - 10ビットアドレスを使用する場合、GUI上のマスタ送信方法は“全データの送信完了を関数で通知する”以外に設定してください。

使用例 GUI上で以下の通り設定した場合

- RIIC0 をマスタとして使用
- マスタ送信方法に“全データの送信完了を関数呼び出しで通知する”を選択
- マスタ送信の通知関数名に IIC0MasterTrFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

//送信データの格納先
uint8_t iic_data[10];

void func(void)
{
 //クロックの設定
 R_PG_Clock_Set();

 //IIC0を設定
 R_PG_I2C_Set_C0();

 //マスタ送信
 R_PG_I2C_MasterSendWithoutStop_C0(
 0, //スレーブアドレスフォーマット
 6, //スレーブアドレス
 iic_data, //送信データの格納先アドレス
 10 //送信データ数
);
}

void IIC0MasterTrFunc(void)
{
 //STOP条件を生成
 R_PG_I2C_GenerateStopCondition_C0();

 //IIC0を停止
 R_PG_I2C_StopModule_C0();
}
```

## 5.21.6 R\_PG\_I2C\_GenerateStopCondition\_C&lt;チャンネル番号&gt;

定義 R\_PG\_I2C\_GenerateStopCondition\_C<チャンネル番号>(void)

<チャンネル番号>: 0~3

概要 マスタのSTOP条件生成

生成条件 マスタ機能を使用

引数 なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c

<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_Control

詳細

- R\_PG\_I2C\_MasterSendWithoutStop\_C<チャンネル番号> により転送を開始した場合、STOP条件を生成することができます。

使用例

GUI上で以下の通り設定した場合

- RIIC0 をマスタとして使用
- マスタ送信方法に “全データの送信完了を関数呼び出しで通知する” を選択
- マスタ送信の通知関数名に IIC0MasterTrFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

//送信データの格納先
uint8_t iic_data[10];

void func(void)
{
 //クロックの設定
 R_PG_Clock_Set();

 //RIIC0を設定
 R_PG_I2C_Set_C0();

 //マスタ送信
 R_PG_I2C_MasterSendWithoutStop_C0(
 0, //スレーブアドレスフォーマット
 6, //スレーブアドレス
 iic_data, //送信データの格納先アドレス
 10 //送信データ数
);
}

void IIC0MasterTrFunc(void)
{
 //STOP条件を生成
 R_PG_I2C_GenerateStopCondition_C0();

 //RIIC0を停止
 R_PG_I2C_StopModule_C0();
}
```



## 5.21.7 R\_PG\_I2C\_GetBusState\_C&lt;チャンネル番号&gt;

定義 R\_PG\_I2C\_GetBusState\_C<チャンネル番号>( bool \*busy )

<チャンネル番号>: 0~3

概要 バス状態の取得

生成条件 マスタ機能を使用

引数

|            |                |
|------------|----------------|
| bool *busy | バスビジー検出フラグの格納先 |
|------------|----------------|

戻り値

|       |           |
|-------|-----------|
| true  | 取得に成功した場合 |
| false | 取得に失敗した場合 |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c

<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_GetStatus

詳細

- バスビジー検出フラグを取得します。

バスビジー検出フラグ

|   |                               |
|---|-------------------------------|
| 0 | バスが開放状態 (バスフリー状態)             |
| 1 | バスが占有状態 (バスビジー状態またはバスフリーの期間中) |

使用例

GUI上で以下の通り設定した場合

- RIIC0 をマスタとして使用

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"
//送信データの格納先
uint8_t iic_data[10];
//バスビジー検出フラグの格納先
bool busy;
void func(void)
{
 //クロックの設定
 R_PG_Clock_Set();
 //RIIC0を設定
 R_PG_I2C_Set_C0();
 //バスフリー状態を待つ
 do{
 R_PG_I2C_GetBusState_C0(& busy);
 } while(busy);
 //マスタ送信
 R_PG_I2C_MasterSend_C0(
 0, //スレーブアドレスフォーマット
 6, //スレーブアドレス
 iic_data, //送信データの格納先アドレス
 10 //送信データ数
);
}
```

## 5.21.8 R\_PG\_I2C\_SlaveMonitor\_C&lt;チャンネル番号&gt;

定義 R\_PG\_I2C\_SlaveMonitor\_C<チャンネル番号>( uint8\_t \*data, uint16\_t count )

<チャンネル番号>: 0~3

概要 スレーブのバス監視

生成条件 スレーブ機能を使用

|           |                |                     |
|-----------|----------------|---------------------|
| <u>引数</u> | uint8_t *data  | 受信したデータの格納先の先頭のアドレス |
|           | uint16_t count | 受信するデータ数            |

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c

<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_SlaveMonitor

詳細

- マスタからのアクセスを監視します。
- GUI上でスレーブモニタ方法に“全データの受信完了、スレーブリード要求、ストップ条件検出を関数呼び出しで通知する”が選択されている場合、マスタからの読み出し要求またはマスタからの受信後にSTOP条件を検出すると、指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。  
void <通知関数名>(void)  
割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- GUI上でスレーブモニタ方法に“全データの受信完了、スレーブリード要求、ストップ条件検出まで待つ”が選択されている場合、本関数はマスタからの読み出し要求またはマスタからの受信後にSTOP条件を検出するまでウェイトします。
- マスタからデータが送信された場合は指定した領域に受信データが格納されます。受信データ量が格納領域を上回らないよう、受信データ数設定してください。  
指定したデータ数を上回るデータがマスタから送信された場合はNACKを生成します。
- R\_PG\_I2C\_GetTR\_C<チャンネル番号> により送信/受信モードを取得することができます。  
マスタから送信(読み出し)が要求された場合、R\_PG\_I2C\_SlaveSend\_C<チャンネル番号> によりデータを送信できます。
- 検出したスレーブアドレスを取得するには R\_PG\_I2C\_GetDetectedAddress\_C<チャンネル番号> を使用してください。START条件、STOP条件等の検出イベントを取得するには R\_PG\_I2C\_GetEvent\_C<チャンネル番号> を使用してください。
- 10ビットアドレスを使用する場合、GUI上のスレーブモニタ方法は“全データの受信完了、スレーブリード要求、ストップ条件検出を関数呼び出しで通知する”以外に設定してください。

使用例 GUI上で以下の通り設定した場合

- RIIC0 をスレーブとして使用  
スレーブモニタの通知関数名に IIC0SlaveFunc を指定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"
//受信データの格納先
```

```
uint8_t iic_data_re[10];
//送信データの格納先(スレーブアドレス0)
uint8_t iic_data_tr_0[10];
//送信データの格納先(スレーブアドレス1)
uint8_t iic_data_tr_1[10];
void func(void)
{
 //クロックの設定
 R_PG_Clock_Set();
 //IIC0を設定
 R_PG_I2C_Set_C0();
 //スレーブモニタ
 R_PG_I2C_SlaveMonitor_C0(
 iic_data_re, //受信データの格納先アドレス
 10 //受信データ数
);
}
void IIC0SlaveFunc(void)
{
 bool transmit, start, stop;
 bool addr0, addr1;
 //イベントを取得する
 R_PG_I2C_GetEvent_C0(0, &stop, &start, 0, 0);
 //送受信モードを取得する
 R_PG_I2C_GetTR_C0(&transmit);
 //検出アドレスを取得する
 R_PG_I2C_GetDetectedAddress_C0(&addr0, &addr1, 0, 0, 0, 0);
 if(start && transmit && address0){
 R_PG_I2C_SlaveSend_C(
 iic_data_tr_0,
 10
);
 }
 else if(start && read && address1){
 R_PG_I2C_SlaveSend_C(
 iic_data_tr_1,
 10
);
 }
}
```

## 5.21.9 R\_PG\_I2C\_SlaveSend\_C&lt;チャンネル番号&gt;

定義 R\_PG\_I2C\_SlaveSend\_C<チャンネル番号>( uint8\_t \*data, uint16\_t count )

<チャンネル番号>: 0~3

概要 スレーブのデータ送信

生成条件 スレーブ機能を使用

|           |                |                     |
|-----------|----------------|---------------------|
| <u>引数</u> | uint8_t *data  | 送信するデータの格納先の先頭のアドレス |
|           | uint16_t count | 送信するデータ数            |

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c

<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_SlaveSend

詳細

- マスタにデータを送信します。
- マスタが送信データ数を上回るデータを要求する場合、先頭のアドレスに戻って送信します。

使用例 R\_PG\_I2C\_SlaveMonitor\_C<チャンネル番号> の使用例を参照してください。

## 5.21.10 R\_PG\_I2C\_GetDetectedAddress\_C&lt;チャンネル番号&gt;

定義 R\_PG\_I2C\_GetDetectedAddress\_C<チャンネル番号>  
(bool \*addr0, bool \*addr1, bool \*addr2, bool \*general, bool \*device, bool \*host)  
<チャンネル番号>: 0~3

概要 検出したスレーブアドレスの取得

生成条件 スレーブ機能を使用

|           |               |                      |
|-----------|---------------|----------------------|
| <u>引数</u> | bool *addr0   | スレーブアドレス0検出フラグ格納先    |
|           | bool *addr1   | スレーブアドレス1検出フラグ格納先    |
|           | bool *addr2   | スレーブアドレス2検出フラグ格納先    |
|           | bool *general | ジェネラルコールアドレス検出フラグ格納先 |
|           | bool *device  | デバイスID検出フラグ格納先       |
|           | bool *host    | ホストアドレス検出フラグ格納先      |

|            |       |           |
|------------|-------|-----------|
| <u>戻り値</u> | true  | 取得に成功した場合 |
|            | false | 取得に失敗した場合 |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c  
<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_GetStatus

詳細

- 検出したアドレスを取得します。
- 取得しないフラグは0を設定してください。
- 検出したアドレスのフラグには1が設定されます。

使用例 R\_PG\_I2C\_SlaveMonitor\_C<チャンネル番号> の使用例を参照してください。

## 5.21.11 R\_PG\_I2C\_GetTR\_C&lt;チャンネル番号&gt;

定義 R\_PG\_I2C\_GetTR\_C<チャンネル番号>( bool \* transmit )

<チャンネル番号>: 0~3

概要 送信/受信モードの取得

生成条件 スレーブ機能を使用

引数

|                 |                                                      |
|-----------------|------------------------------------------------------|
| bool * transmit | 送信/受信モードフラグの格納先<br>送信/受信モードフラグ<br>0:受信モード<br>1:送信モード |
|-----------------|------------------------------------------------------|

戻り値

|       |           |
|-------|-----------|
| true  | 取得に成功した場合 |
| false | 取得に失敗した場合 |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c

<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_GetStatus

詳細

- 送信/受信モードを取得します。

使用例

R\_PG\_I2C\_SlaveMonitor\_C<チャンネル番号> の使用例を参照してください。

## 5.21.12 R\_PG\_I2C\_GetEvent\_C&lt;チャンネル番号&gt;

定義 R\_PG\_I2C\_GetEvent\_C<チャンネル番号>  
( bool \*nack, bool \*stop, bool \*start, bool \*lost, bool \*timeout )  
<チャンネル番号>: 0~3

概要 検出イベントの取得

|           |               |                      |
|-----------|---------------|----------------------|
| <u>引数</u> | bool *nack    | NACK検出フラグ格納先         |
|           | bool *stop    | STOP条件検出フラグ格納先       |
|           | bool *start   | START条件検出フラグ格納先      |
|           | bool *lost    | アービトレーションロスト検出フラグ格納先 |
|           | bool *timeout | タイムアウト検出フラグ格納先       |

|            |       |           |
|------------|-------|-----------|
| <u>戻り値</u> | true  | 取得に成功した場合 |
|            | false | 取得に失敗した場合 |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c  
<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_GetStatus

詳細

- 検出したイベントを取得します。
- 取得しないフラグは0を設定してください。
- 検出したイベントのフラグには1が設定されます。

使用例 R\_PG\_I2C\_SlaveMonitor\_C<チャンネル番号> の使用例を参照してください。

## 5.21.13 R\_PG\_I2C\_GetReceivedDataCount\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_I2C\_GetReceivedDataCount\_C<チャンネル番号>( uint16\_t \*count )

<チャンネル番号>: 0~3

概要 受信済みデータ数の取得

|           |                 |            |
|-----------|-----------------|------------|
| <u>引数</u> | uint16_t *count | 受信データ数の格納先 |
|-----------|-----------------|------------|

|            |       |           |
|------------|-------|-----------|
| <u>戻り値</u> | true  | 取得に成功した場合 |
|            | false | 取得に失敗した場合 |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c

<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_GetStatus

詳細 • 現在の転送で受信したデータ数を取得します。

使用例 GUI上で以下の通り設定した場合

- RIIC0 をマスタとして使用
- マスタ受信方法に “全データの受信完了を関数呼び出しで通知する” を選択

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

//受信データの格納先
uint8_t iic_data[256];

//受信データ数の格納先
uint16_t count;

void func(void)
{
 //クロックの設定
 R_PG_Clock_Set();

 //RIIC0を設定
 R_PG_I2C_Set_C0();

 //マスタ受信
 R_PG_I2C_MasterReceive_C0(
 0, //スレーブアドレスフォーマット
 6, //スレーブアドレス
 iic_data, //受信データの格納先アドレス
 256 //受信データ数
);

 //64バイト受信するまで待つ
 do{
 R_PG_I2C_GetReceivedDataCount_C0(&count);
 } while(count < 64);
}
```



## 5.21.14 R\_PG\_I2C\_GetSentDataCount\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_I2C\_GetSentDataCount\_C<チャンネル番号>( uint16\_t \*count )

<チャンネル番号>: 0~3

概要 送信済みデータ数の取得

引数

|                 |            |
|-----------------|------------|
| uint16_t *count | 送信データ数の格納先 |
|-----------------|------------|

戻り値

|       |           |
|-------|-----------|
| true  | 取得に成功した場合 |
| false | 取得に失敗した場合 |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c

<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_GetStatus

詳細

- I<sup>2</sup>Cバス送信データレジスタに書き込んだデータ数を取得します。
- 送信関数に指定したデータ数分送信が完了している場合には 0 が取得されます。

使用例

GUI上で以下の通り設定した場合

- RIIC0 をマスタとして使用
- マスタ送信方法に “全データの送信完了を関数呼び出しで通知する” を選択

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"

//送信データの格納先
uint8_t iic_data[256];

//送信データ数の格納先
uint16_t count;

void func(void)
{
 //クロックの設定
 R_PG_Clock_Set();

 //RIIC0を設定
 R_PG_I2C_Set_C0();

 //マスタ送信
 R_PG_I2C_MasterSend_C0(
 0, //スレーブアドレスフォーマット
 6, //スレーブアドレス
 iic_data, //受信データの格納先アドレス
 256 //受信データ数
);

 //64バイト送信するまで待つ
 do{
 R_PG_I2C_GetSentDataCount_C0(&count);
 } while(count < 64);
}
```

## 5.21.15 R\_PG\_I2C\_Reset\_C&lt;チャンネル番号&gt;

定義 R\_PG\_I2C\_Reset\_C<チャンネル番号>(void)

<チャンネル番号>: 0~3

概要 バスのリセット

引数 なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c

<チャンネル番号>: 0~3

使用RPDL関数 R\_IIC\_Control

詳細

- モジュールをリセットします。
- 設定は維持されます。

使用例

GUI上で以下の通り設定した場合

- RIIC0 をマスタとして使用
- マスタ送信方法に “全データの送信完了を関数呼び出しで通知する” を選択
- マスタ送信の通知関数名に IIC0MasterTrFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"
```

```
//送信データの格納先
```

```
uint8_t iic_data[10];
```

```
void func(void)
```

```
{
```

```
 //クロックの設定
```

```
 R_PG_Clock_Set();
```

```
 //RIIC0を設定
```

```
 R_PG_I2C_Set_C0();
```

```
 //マスタ送信
```

```
 R_PG_I2C_MasterSend_C0(
```

```
 0, //スレーブアドレスフォーマット
```

```
 6, //スレーブアドレス
```

```
 iic_data, //送信データの格納先アドレス
```

```
 10 //送信データ数
```

```
);
```

```
}
```

```
void IIC0MasterTrFunc(void)
```

```
{
```

```
 if(error){
```

```
 R_PG_I2C_Reset_C0();
```

```
 }
```

```
}
```

## 5.21.16 R\_PG\_I2C\_StopModule\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_I2C\_StopModule\_C<チャンネル番号>( void )  
 <チャンネル番号>: 0~3

概要 I<sup>2</sup>Cバスインタフェースチャンネルの停止

引数 なし

戻り値

|       |           |
|-------|-----------|
| true  | 停止に成功した場合 |
| false | 停止に失敗した場合 |

出力先ファイル R\_PG\_I2C\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~3

使用RSDL関数 R\_IIC\_Destroy

詳細

- I<sup>2</sup>Cバスインタフェースチャンネルを停止し、モジュールストップ状態に移行します。

使用例

GUI上で以下の通り設定した場合

- RIIC0 をマスタとして使用
- マスタ受信方法に “全データの受信完了まで待つ” を選択

```
//この関数を使用するには“R_PG<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

//受信データの格納先
uint8_t iic_data[10];

void func(void)
{
 //クロックの設定
 R_PG_Clock_Set();

 //RIIC0を設定
 R_PG_I2C_Set_C0();

 //マスタ受信
 R_PG_I2C_MasterReceive_C0(
 0, //スレーブアドレスフォーマット
 6, //スレーブアドレス
 iic_data, //受信データの格納先アドレス
 10 //受信データ数
);

 //RIIC0を停止
 R_PG_I2C_StopModule_C0();
}
```

## 5.22 シリアルペリフェラルインタフェース (RSPI)

### 5.22.1 R\_PG\_RSPI\_Set\_C<チャンネル番号>

定義 bool R\_PG\_RSPI\_Set\_C<チャンネル番号>(void)  
 <チャンネル番号>: 0~2

概要 RSPIチャンネルの設定

引数 なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_RSPI\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~2

使用RPDL関数 R\_SPLCreate

詳細

- シリアルペリフェラルインタフェースチャンネルのモジュールストップ状態を解除して初期設定し、使用する端子を設定します。
- 本関数を使用する場合、あらかじめR\_PG\_Clock\_Setによりクロックを設定してください。
- 本関数でコマンドは設定されません。コマンドを設定するにはR\_PG\_RSPI\_SetCommand\_C<チャンネル番号>を呼び出してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
 R_PG_Clock_Set(); //クロック発生回路の設定
 R_PG_RSPI_Set_C00(); //RSPI0の設定
 R_PG_RSPI_SetCommand_C00(); //コマンドの設定
}
```

### 5.22.2 R\_PG\_RSPI\_SetCommand\_C<チャンネル番号>

定義 bool R\_PG\_RSPI\_SetCommand\_C<チャンネル番号>(void)  
<チャンネル番号>: 0~2

概要 コマンドの設定

引数 なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_RSPI\_C<チャンネル番号>.c  
<チャンネル番号>: 0~2

使用RPDL関数 R\_SPI\_Command

詳細

- RPSIコマンドレジスタを設定します。
- GUI上で設定した最大8コマンドを全て設定します。

使用例 R\_PG\_RSPI\_Set\_C<チャンネル番号>の使用例を参照してください。

## 5.22.3 R\_PG\_RSPI\_StartTransfer\_C&lt;チャンネル番号&gt;

定義

送信および受信機能(全二重同期式シリアル通信機能)選択時

```
bool R_PG_RSPI_StartTransfer_C<チャンネル番号>
(uint32_t * tx_start, uint32_t * rx_start, uint16_t sequence_loop_count)
<チャンネル番号>: 0~2
```

送信機能のみ選択時

```
bool R_PG_RSPI_StartTransfer_C<チャンネル番号>
(uint32_t * tx_start, uint16_t sequence_loop_count)
<チャンネル番号>: 0~2
```

概要

データの転送開始

生成条件

転送方法に“転送完了、エラー検出を関数呼び出しで通知する”を選択

引数

|                              |                     |
|------------------------------|---------------------|
| uint32_t * tx_start          | 送信するデータの先頭のアドレス     |
| uint32_t * rx_start          | 受信したデータの格納先の先頭のアドレス |
| uint16_t sequence_loop_count | コマンドシーケンスの繰り返し回数    |

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル

R\_PG\_RSPI\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~2

使用RPDL関数

R\_SPI\_Transfer

詳細

- データの転送を開始します。
- 本関数はGUI上で転送方法に“転送完了、エラー検出を関数呼び出しで通知する”が選択されている場合に出力されます。
- 本関数はすぐにリターンし、エラー検出時または指定した回数のコマンドシーケンス完了時に、指定した名前の通知関数が呼ばれます。通知関数は次の定義で作成してください。

```
void <通知関数名>(void)
```

通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。

使用例

GUI上で以下の通り設定した場合

- RSPIをSPI動作マスタモードで設定
- 転送方法に“転送完了、エラー検出を関数呼び出しで通知する”を指定
- 通知関数名にrsi0\_int\_funcを指定
- コマンド数:1 フレーム数:4
- コマンド0のビット長:8

```
//この関数を使用するには“R_PG_<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"

uint32_t tx_data[4] = { 0x11, 0x22, 0x33, 0x44 };
uint32_t rx_data[4] = { 0x00, 0x00, 0x00, 0x00 };
bool over_run, mode_fault, parity_error;

void func(void)
{
 R_PG_Clock_Set(); //クロック発生回路の設定
 R_PG_RSPI_Set_C00(); //RSPI0の設定
```

```
R_PG_RSPI_SetCommand_C0(); //コマンドの設定
R_PG_RSPI_StartTransfer_C0(tx_data, rx_data, 1); //8bit*4フレーム転送
}

void rsi0_int_func (void)
{
 R_PG_RSPI_GetError_C0 (&over_run, &mode_fault, &parity_error); //エラー取得
 if(over_run || mode_fault || parity_error){
 //エラー検出時処理
 }
 R_PG_RSPI_StopModule_C0();
}
```

## 5.22.4 R\_PG\_RSPI\_TransferAllData\_C&lt;チャンネル番号&gt;

定義

送信および受信機能(全二重同期式シリアル通信機能)選択時

```
bool R_PG_RSPI_TransferAllData_C<チャンネル番号>
(uint32_t * tx_start, uint32_t * rx_start, uint16_t sequence_loop_count)
<チャンネル番号>: 0~2
```

送信機能のみ選択時

```
bool R_PG_RSPI_TransferAllData_C<チャンネル番号>
(uint32_t * tx_start, uint16_t sequence_loop_count)
<チャンネル番号>: 0~2
```

転送方法にDTC/DMACによる転送を選択した場合

```
bool R_PG_RSPI_TransferAllData_C<チャンネル番号>
(uint16_t sequence_loop_count)
<チャンネル番号>: 0~2
```

概要

全データの転送

生成条件

転送方法に“転送完了、エラー検出を関数呼び出しで通知する”以外を選択

引数

|                              |                     |
|------------------------------|---------------------|
| uint32_t * tx_start          | 送信するデータの先頭のアドレス     |
| uint32_t * rx_start          | 受信したデータの格納先の先頭のアドレス |
| uint16_t sequence_loop_count | コマンドシーケンスの繰り返し回数    |

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル

R\_PG\_RSPI\_C<チャンネル番号>.c  
 <チャンネル番号>: 0~2

使用RPDL関数

R\_SPL\_Transfer

詳細

- 全データを転送します。
- 本関数はGUI上で転送方法に“転送完了、エラー検出を関数呼び出しで通知する”以外が選択されている場合に出力されます。
- 本関数はエラー検出または指定した回数のコマンドシーケンス完了までウェイトします。

使用例

GUI上で以下の通り設定した場合

- RSPIをSPI動作マスタモードで設定
- 転送方法に“転送完了まで待つ”を指定
- 通知関数名にrsi0\_int\_funcを指定
- コマンド数:1 フレーム数:4
- コマンド0のビット長:8

```
//この関数を使用するには“R_PG<プロジェクト名>.h”をインクルードしてください
#include "R_PG_default.h"
```

```
uint32_t tx_data[4] = { 0x11, 0x22, 0x33, 0x44 };
uint32_t rx_data[4] = { 0x00, 0x00, 0x00, 0x00 };
bool over_run, mode_fault, parity_error;
```

```
void func(void)
```

```
{
 R_PG_Clock_Set(); //クロック発生回路の設定
 R_PG_RSPI_Set_C00(); //RSPI0の設定
}
```



```
R_PG_RSPI_SetCommand_C0(); //コマンドの設定
R_PG_RSPI_TransferAllData_C0(tx_data, rx_data, 1); //8bit*4フレーム転送

R_PG_RSPI_GetError_C0 (&over_run, &mode_fault, &parity_error); //エラー取得
if(over_run || mode_fault || parity_error){
 //エラー検出時処理
}
R_PG_RSPI_StopModule_C0();
}
```

## 5.22.5 R\_PG\_RSPI\_GetStatus\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_RSPI\_GetStatus\_C<チャンネル番号>(bool \* idle)  
                          <チャンネル番号>: 0~2

概要                    転送状態の取得

|           |             |                                  |
|-----------|-------------|----------------------------------|
| <u>引数</u> | bool * idle | アイドルフラグの格納先<br>(0:アイドル状態 1:転送状態) |
|-----------|-------------|----------------------------------|

|            |       |           |
|------------|-------|-----------|
| <u>戻り値</u> | true  | 取得に成功した場合 |
|            | false | 取得に失敗した場合 |

出力先ファイル        R\_PG\_RSPI\_C<チャンネル番号>.c  
                          <チャンネル番号>: 0~2

使用RPDL関数        R\_SPI\_GetStatus

詳細

- データの転送状態を取得します。
- 本関数内でエラーフラグ(オーバランエラーフラグ、モードフォルトエラーフラグ、パリティエラーフラグ)はクリアされます。エラーフラグを取得する場合は本関数を呼び出す前に R\_PG\_RSPI\_GetError\_C<チャンネル番号>を呼び出してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool idle;

void func(void)
{
 do{
 //アイドルフラグの取得
 R_PG_RSPI_GetStatus_C0(& idle);
 }while(idle);
}
```

## 5.22.6 R\_PG\_RSPI\_GetError\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_RSPI\_GetError\_C<チャンネル番号>  
                           (bool \* over\_run,    bool \* mode\_fault,    bool \* parity\_error)  
                           <チャンネル番号>: 0~2

概要                    エラー検出状態の取得

|           |                     |                   |
|-----------|---------------------|-------------------|
| <u>引数</u> | bool * over_run     | オーバランエラーフラグの格納先   |
|           | bool * mode_fault   | モードフォルトエラーフラグの格納先 |
|           | bool * parity_error | パリティエラーフラグの格納先    |

|            |       |           |
|------------|-------|-----------|
| <u>戻り値</u> | true  | 取得に成功した場合 |
|            | false | 取得に失敗した場合 |

出力先ファイル        R\_PG\_RSPI\_C<チャンネル番号>.c  
                           <チャンネル番号>: 0~2

使用RSDL関数        R\_SPI\_GetStatus

詳細

- エラーフラグを取得します。
- 取得する項目に対応する引数に、値の格納先アドレスを指定してください。取得しない項目には0を指定してください。
- 本関数内でエラーフラグはクリアされます。

使用例                R\_PG\_RSPI\_StartTransfer\_C<チャンネル番号>、R\_PG\_RSPI\_TransferAllData\_C<チャンネル番号> およびR\_PG\_RSPI\_GetCommandStatus\_C<チャンネル番号> の使用例を参照してください。

## 5.22.7 R\_PG\_RSPI\_GetCommandStatus\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_RSPI\_GetCommandStatus\_C<チャンネル番号>  
( uint8\_t \* current\_command, uint8\_t \* error\_command )  
<チャンネル番号>: 0~2

概要 コマンドステータスの取得

生成条件 RSPIチャンネルをマスタモードに設定した場合

|           |                           |                          |
|-----------|---------------------------|--------------------------|
| <u>引数</u> | uint8_t * current_command | 現在のコマンドポインタ(0~7)の格納先     |
|           | uint8_t * error_command   | エラー検出時のコマンドポインタ(0~7)の格納先 |

|            |       |           |
|------------|-------|-----------|
| <u>戻り値</u> | true  | 取得に成功した場合 |
|            | false | 取得に失敗した場合 |

出力先ファイル R\_PG\_RSPI\_C<チャンネル番号>.c  
<チャンネル番号>: 0~2

使用RSDL関数 R\_SPI\_GetStatus

詳細

- 現在のコマンドポインタ(0~7)と、エラー検出時のコマンドポインタ(0~7)を取得します。
- 取得する項目に対応する引数に、値の格納先アドレスを指定してください。取得しない項目には0を指定してください。
- 本関数内でエラーフラグ(オーバランエラーフラグ、モードフォルトエラーフラグ、パリティエラーフラグ)はクリアされます。エラーフラグを取得する場合は本関数を呼び出す前に R\_PG\_RSPI\_GetError\_C<チャンネル番号>を呼び出してください。

使用例 GUI上で以下の通り設定した場合

- GUI上でRSPIをSPI動作マスタモードで設定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

bool over_run, mode_fault, parity_error;
uint8_t error_command;

void func(void)
{
 R_PG_RSPI_GetError_C0 (&over_run, &mode_fault, &parity_error); //エラー取得
 if(over_run || mode_fault || parity_error){
 R_PG_RSPI_GetCommandStatus_C0(0, &error_command);

 //エラー検出時処理
 }
}
```

## 5.22.8 R\_PG\_RSPI\_LoopBack&lt;ループバックモード&gt;\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_RSPI\_LoopBack<ループバックモード>\_C<チャンネル番号>(void)

<ループバックモード>: Direct, Reversed, Disable

<チャンネル番号>: 0~2

概要 ループバックモードの設定

生成条件 ループバックモードが設定されている場合

引数 なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_RSPI\_C<チャンネル番号>.c

<チャンネル番号>: 0~2

使用RSDL関数 R\_SPI\_Control

詳細

- 端子をループバックモードに設定または無効化します。
- R\_PG\_RSPI\_LoopBackDirect\_C<チャンネル番号> を呼び出すとシフトレジスタの入力経路と出力経路を接続します。(送信データ=受信データ)
- R\_PG\_RSPI\_LoopBackReversed\_C<チャンネル番号> を呼び出すとシフトレジスタの入力経路と出力経路の反転を接続します。(送信データの反転=受信データ)
- R\_PG\_RSPI\_LoopBackDisable\_C<チャンネル番号> を呼び出すとループバックモードを無効にします。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
 R_PG_RSPI_LoopBackDirect_C0(); //ループバックモードの設定
}
```

### 5.22.9 R\_PG\_RSPI\_StopModule\_C<チャンネル番号>

定義 bool R\_PG\_RSPI\_StopModule\_C<チャンネル番号>(void)  
<チャンネル番号>: 0~2

概要 RSPIチャンネルの停止

引数 なし

戻り値

|       |           |
|-------|-----------|
| true  | 停止に成功した場合 |
| false | 停止に失敗した場合 |

出力先ファイル R\_PG\_RSPI\_C<チャンネル番号>.c  
<チャンネル番号>: 0~2

使用RPDL関数 R\_SPI\_Destroy

詳細 • RSPIチャンネルを停止し、モジュールストップ状態に移行します。

使用例 R\_PG\_RSPI\_StartTransfer\_C<チャンネル番号>およびR\_PG\_RSPI\_TransferAllData\_C<チャンネル番号>の使用例を参照してください。

## 5.23 IEBusコントローラ (IEB)

### 5.23.1 R\_PG\_IEB\_Set\_C<チャンネル番号>

定義                    bool R\_PG\_IEB\_Set\_C<チャンネル番号>(void)  
                          <チャンネル番号>: 0

概要                    IEBusインタフェースチャンネルの設定

引数

|    |
|----|
| なし |
|----|

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c    <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_Set, R\_IEB\_Create

詳細

- IEBusコントローラを設定します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
 //IEBusインタフェースチャンネルの設定
 R_PG_IEB_Set_C(0);
}
```

## 5.23.2 R\_PG\_IEB\_MasterReceiveStatus\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_IEB\_MasterReceiveStatus\_C<チャンネル番号>  
(uint16\_t slave, uint8\_t \*data, uint8\_t \*count, bool unlock)  
<チャンネル番号>: 0

概要 スレーブステータスの読み込みとロック解除

生成条件 デバイス属性にて[マスタおよびスレーブ]が選択され、受信が有効の場合

|                          |                                |
|--------------------------|--------------------------------|
| <u>引数</u> uint16_t slave | スレーブアドレス                       |
| uint8_t *data            | 受信したデータの格納先                    |
| uint8_t *count           | 受信した電文長格納先                     |
| bool unlock              | ロック解除 (1:ロックを解除する 0:ロックを解除しない) |

|                 |                        |
|-----------------|------------------------|
| <u>戻り値</u> true | スレーブステータスの取得が正しく行われた場合 |
| false           | スレーブステータスの取得に失敗した場合    |

出力先ファイル R\_PG\_IEB\_C<チャンネル番号>.c <チャンネル番号>: 0

使用RPDL関数 R\_IEB\_MasterReceive

詳細

- スレーブステータスの読み込みを行います。
- GUI上でマスタ受信方法に“全データの受信完了、エラー検出を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、受信終了時または他のイベント検出時にGUI上で指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。  
void <通知関数名>(void)  
通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- GUI上でマスタ受信方法に“全データの受信完了、エラー検出まで待つ”が選択されている場合、本関数は受信終了または他のイベント検出までウェイトします。
- 検出したイベントはR\_PG\_IEB\_GetReceiveStatus\_C<チャンネル番号>およびR\_PG\_IEB\_GetTransmitStatus\_C<チャンネル番号>により取得できます。

使用例 GUI上で以下の通り設定した場合

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t srr;
uint8_t re_count;

void func(void)
{
 //スレーブステータスの読み込み
 R_PG_IEB_MasterReceiveStatus_C0(
 0x0123,
 &srr,
 &re_count,
 0
);
}
```



## 5.23.3 R\_PG\_IEB\_MasterReceiveLockAddress\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_IEB\_MasterReceiveLockAddress\_C<チャンネル番号>  
(uint16\_t slave, uint8\_t \*data, uint8\_t \*count, bool upper)  
<チャンネル番号>: 0

概要 ロックアドレスの読み込み

生成条件 デバイス属性にて[マスタおよびスレーブ]が選択され、受信が有効の場合

|                          |                                     |
|--------------------------|-------------------------------------|
| <u>引数</u> uint16_t slave | スレーブアドレス                            |
| uint8_t *data            | 受信したデータの格納先                         |
| uint8_t *count           | 受信した電文長格納先                          |
| bool upper               | ロックアドレス読み込み対象ビット(1:上位4ビット 0:下位8ビット) |

|                 |                      |
|-----------------|----------------------|
| <u>戻り値</u> true | ロックアドレスの取得が正しく行われた場合 |
| false           | ロックアドレスの取得に失敗した場合    |

出力先ファイル R\_PG\_IEB\_C<チャンネル番号>.c <チャンネル番号>: 0

使用RPDL関数 R\_IEB\_MasterReceive

詳細

- スレーブのロックアドレスの読み込みを行います。
- GUI上でマスタ受信方法に“全データの受信完了、エラー検出を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、受信終了時または他のイベント検出時にGUI上で指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。  
void <通知関数名>(void)  
通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- GUI上でマスタ受信方法に“全データの受信完了、エラー検出まで待つ”が選択されている場合、本関数は受信終了または他のイベント検出までウェイトします。
- 検出したイベントはR\_PG\_IEB\_GetReceiveStatus\_C<チャンネル番号>およびR\_PG\_IEB\_GetTransmitStatus\_C<チャンネル番号>により取得できます。

使用例 GUI上で以下の通り設定した場合

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t lock_addr_l;
uint8_t re_count;

void func(void)
{
 //ロックアドレスの読み込み(下位8ビット)
 R_PG_IEB_MasterReceiveLockAddress_C0(
 0x0123,
 &lock_addr_l,
 &re_count,
 0 //下位8ビット
);
}
```

## 5.23.4 R\_PG\_IEB\_MasterReceiveData\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_MasterReceiveData\_C<チャンネル番号>  
                           (uint16\_t slave, uint8\_t \*data, uint8\_t \*count)  
                           <チャンネル番号>: 0

概要                    マスタのデータ受信

生成条件                デバイス属性にて[マスタおよびスレーブ]が選択され、受信が有効の場合

|           |                |             |
|-----------|----------------|-------------|
| <u>引数</u> | uint16_t slave | スレーブアドレス    |
|           | uint8_t *data  | 受信したデータの格納先 |
|           | uint8_t *count | 受信した電文長格納先  |

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | データ受信に成功した場合 |
|            | false | データ受信に失敗した場合 |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c    <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_MasterReceive

詳細

- マスタのデータ受信を行います。
- GUI上でマスタ受信方法に“全データの受信完了、エラー検出を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、受信終了時または他のイベント検出時にGUI上で指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。  
 void <通知関数名>(void)  
 通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- GUI上でマスタ受信方法に“全データの受信完了、エラー検出まで待つ”が選択されている場合、本関数は受信終了または他のイベント検出までウェイトします。
- 検出したイベントはR\_PG\_IEB\_GetReceiveStatus\_C<チャンネル番号>およびR\_PG\_IEB\_GetTransmitStatus\_C<チャンネル番号>により取得できます。

使用例

GUI上で以下の通り設定した場合

- 通知関数名に IebMasterReFunc を指定

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t re_data[32];
uint8_t re_count;

void func(void)
{
 //マスタのデータ受信
 R_PG_IEB_MasterReceiveData_C0(
 0x0123,
 re_data,
 &re_count
);
}
```

## 5.23.5 R\_PG\_IEB\_MasterSendCmd\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_IEB\_MasterSendCmd\_C<チャンネル番号>  
(uint16\_t slave\_unit, uint8\_t \*cmd, uint8\_t count)  
<チャンネル番号>: 0

概要 マスタのコマンド送信

生成条件 デバイス属性にて[マスタおよびスレーブ]が選択されている場合

|           |                     |              |
|-----------|---------------------|--------------|
| <u>引数</u> | uint16_t slave_unit | スレーブアドレス     |
|           | uint8_t *cmd        | 送信するコマンドの格納先 |
|           | uint8_t count       | 電文長          |

|            |       |               |
|------------|-------|---------------|
| <u>戻り値</u> | true  | コマンド送信に成功した場合 |
|            | false | コマンド送信に失敗した場合 |

出力先ファイル R\_PG\_IEB\_C<チャンネル番号>.c <チャンネル番号>: 0

使用RPDL関数 R\_IEB\_MasterSend

詳細

- マスタのコマンド送信を行います。
- GUI上でマスタ送信方法に“全データの送信完了、エラー検出を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、送信終了時または他のイベント検出時にGUI上で指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。  
void <通知関数名>(void)  
通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- GUI上でマスタ送信方法に“全データの送信完了、エラー検出まで待つ”が選択されている場合、本関数は送信終了または他のイベント検出までウェイトします。
- 検出したイベントはR\_PG\_IEB\_GetReceiveStatus\_C<チャンネル番号>およびR\_PG\_IEB\_GetTransmitStatus\_C<チャンネル番号>により取得できます。

使用例

GUI上で以下の通り設定した場合

- 通知関数名に IebMasterTrFunc を指定

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t cmd[10]=“ABCDEFGHJIJ”;

void func(void)
{
 //マスタのコマンド送信
 R_PG_IEB_MasterSendCmd_C0(
 0x0123,
 cmd,
 10
);
}
```

## 5.23.6 R\_PG\_IEB\_MasterSendData\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_IEB\_MasterSendData\_C<チャンネル番号>  
(uint16\_t slave\_unit, uint8\_t \*data, uint8\_t count)  
<チャンネル番号>: 0

概要 マスタのデータ送信

生成条件 デバイス属性にて[マスタおよびスレーブ]が選択されている場合

|           |                     |             |
|-----------|---------------------|-------------|
| <u>引数</u> | uint16_t slave_unit | スレーブアドレス    |
|           | uint8_t *data       | 送信するデータの格納先 |
|           | uint8_t count       | 電文長         |

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | データ送信に成功した場合 |
|            | false | データ送信に失敗した場合 |

出力先ファイル R\_PG\_IEB\_C<チャンネル番号>.c <チャンネル番号>: 0

使用RPDL関数 R\_IEB\_MasterSend

詳細

- マスタのデータ送信を行います。
- GUI上でマスタ送信方法に“全データの送信完了、エラー検出を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、送信終了時または他のイベント検出時にGUI上で指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。  
void <通知関数名>(void)  
通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- GUI上でマスタ送信方法に“全データの送信完了、エラー検出まで待つ”が選択されている場合、本関数は送信終了または他のイベント検出までウェイトします。
- 検出したイベントはR\_PG\_IEB\_GetReceiveStatus\_C<チャンネル番号>およびR\_PG\_IEB\_GetTransmitStatus\_C<チャンネル番号>により取得できます。

使用例

GUI上で以下の通り設定した場合

- 通知関数名に IebMasterTrFunc を指定

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t tr_data[10]=“ABCDEFGHJIJ”;

void func(void)
{
 //マスタのデータ送信
 R_PG_IEB_MasterSendData_C0(
 0x0123,
 tr_data,
 10
);
}
```

## 5.23.7 R\_PG\_IEB\_MasterSendCmdBroadcast\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_IEB\_MasterSendCmdBroadcast\_C<チャンネル番号>  
(uint16\_t slave\_group, uint8\_t \*cmd, uint8\_t count)  
<チャンネル番号>: 0

概要 マスタのコマンド送信(同報通信)

生成条件 デバイス属性にて[マスタおよびスレーブ]が選択されている場合

引数

|                      |                                           |
|----------------------|-------------------------------------------|
| uint16_t slave_group | スレーブアドレス<br>(FFFh:一斉同報通信 FFFh以外:グループ同報通信) |
| uint8_t *cmd         | 送信するコマンドの格納先                              |
| uint8_t count        | 電文長                                       |

戻り値

|       |               |
|-------|---------------|
| true  | コマンド送信に成功した場合 |
| false | コマンド送信に失敗した場合 |

出力先ファイル R\_PG\_IEB\_C<チャンネル番号>.c <チャンネル番号>: 0

使用RPDL関数 R\_IEB\_MasterSend

詳細

- マスタのコマンド送信(同報通信)を行います。
- GUI上でマスタ送信方法に“全データの送信完了、エラー検出を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、送信終了時または他のイベント検出時にGUI上で指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。  
void <通知関数名>(void)  
通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。
- GUI上でマスタ送信方法に“全データの送信完了、エラー検出まで待つ”が選択されている場合、本関数は送信終了または他のイベント検出までウェイトします。
- 検出したイベントはR\_PG\_IEB\_GetReceiveStatus\_C<チャンネル番号>およびR\_PG\_IEB\_GetTransmitStatus\_C<チャンネル番号>により取得できます。

使用例

GUI上で以下の通り設定した場合

- 通知関数名に IebMasterTrFunc を指定

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t cmd[10]=“ABCDEFGHJI”;

void func(void)
{
 //マスタのコマンド送信(同報通信)
 R_PG_IEB_MasterSendCmdBroadcast_C0(
 0x0fff, //一斉同報通信
 cmd,
 10
);
}
```

## 5.23.8 R\_PG\_IEB\_MasterSendDataBroadcast\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_IEB\_MasterSendDataBroadcast\_C<チャンネル番号>  
(uint16\_t slave\_group, uint8\_t \*data, uint8\_t count)  
<チャンネル番号>: 0

概要 マスタのデータ送信(同報通信)

生成条件 デバイス属性にて[マスタおよびスレーブ]が選択されている場合

|                                |                                           |
|--------------------------------|-------------------------------------------|
| <u>引数</u> uint16_t slave_group | スレーブアドレス<br>(FFFh:一斉同報通信 FFFh以外:グループ同報通信) |
| uint8_t *data                  | 送信するデータの格納先                               |
| uint8_t count                  | 電文長                                       |

|                 |              |
|-----------------|--------------|
| <u>戻り値</u> true | データ送信に成功した場合 |
| false           | データ送信に失敗した場合 |

出力先ファイル R\_PG\_IEB\_C<チャンネル番号>.c <チャンネル番号>: 0

使用RPDL関数 R\_IEB\_MasterSend

詳細

- マスタのデータ送信(同報通信)を行います。
- GUI上でマスタ送信方法に“全データの送信完了、エラー検出を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、送信終了時または他のイベント検出時にGUI上で指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。

void <通知関数名>(void)

通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。

- GUI上でマスタ送信方法に“全データの送信完了、エラー検出まで待つ”が選択されている場合、本関数は送信終了または他のイベント検出までウェイトします。
- 検出したイベントはR\_PG\_IEB\_GetReceiveStatus\_C<チャンネル番号>およびR\_PG\_IEB\_GetTransmitStatus\_C<チャンネル番号>により取得できます。

使用例 GUI上で以下の通り設定した場合

- 通知関数名に IebMasterTrFunc を指定

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t tr_data[10]=“ABCDEFGHJIJ”;

void func(void)
{
 //マスタのデータ送信(同報通信)
 R_PG_IEB_MasterSendDataBroadcast_C0(
 0x0fff, //一斉同報通信
 tr_data,
 10
);
}
```

## 5.23.9 R\_PG\_IEB\_SlaveMonitor\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_IEB\_SlaveMonitor\_C<チャンネル番号>  
(uint8\_t \*data, uint8\_t \*count)  
<チャンネル番号>: 0

概要 スレーブのバス監視

生成条件 デバイス属性にて[スレーブ]または[マスタおよびスレーブ]が選択されている場合

|           |                |             |
|-----------|----------------|-------------|
| <u>引数</u> | uint8_t *data  | 受信したデータ格納先  |
|           | uint8_t *count | 受信した電文長の格納先 |

|            |       |             |
|------------|-------|-------------|
| <u>戻り値</u> | true  | バス監視に成功した場合 |
|            | false | バス監視に失敗した場合 |

出力先ファイル R\_PG\_IEB\_C<チャンネル番号>.c <チャンネル番号>: 0

使用RPDL関数 R\_IEB\_SlaveMonitor

詳細

- スレーブのバス監視を行います。
- GUI上でスレーブモニタ方法に“全データの受信完了、スレーブリード要求、エラー検出を関数呼び出しで通知する”が選択されている場合、本関数はすぐにリターンし、送信終了時または他のイベント検出時にGUI上で指定した名前の関数が呼ばれます。通知関数は次の定義で作成してください。

void <通知関数名>(void)

通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。

- GUI上でスレーブモニタ方法に“全データの送信完了、エラー検出まで待つ”が選択されている場合、本関数は送信終了または他のイベント検出までウェイトします。
- 検出したイベントはR\_PG\_IEB\_GetReceiveStatus\_C<チャンネル番号>およびR\_PG\_IEB\_GetTransmitStatus\_C<チャンネル番号>により取得できます。

使用例 GUI上で以下の通り設定した場合

- 通知関数名に IebMasterReFunc を指定

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t re_data[32];
uint8_t re_count;

void func(void)
{
 //スレーブのバス監視
 R_PG_IEB_SlaveMonitor_C0(
 re_data,
 &re_count
);
}
```

## 5.23.10R\_PG\_IEB\_SlaveWrite\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_SlaveWrite\_C<チャンネル番号>  
                          (uint8\_t \*data, uint8\_t count)  
                          <チャンネル番号>: 0

概要                    スレーブ送信データの設定

生成条件                デバイス属性にて[スレーブ]または[マスタおよびスレーブ]が選択されている場合

|           |               |            |
|-----------|---------------|------------|
| <u>引数</u> | uint8_t *data | 送信するデータ格納先 |
|           | uint8_t count | 電文長        |

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | データ送信に成功した場合 |
|            | false | データ送信に失敗した場合 |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c    <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_SlaveWrite

詳細                    • スレーブ送信データを送信データバッファレジスタに書き込みます

使用例                GUI上で以下の通り設定した場合

- 通知関数名に IebMasterReFunc を指定

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t tr_data[10]=“ABCDEFGHJIJ”;
uint8_t re_data[32];
uint8_t re_count;

void func(void)
{
 //スレーブ送信データの設定
 R_PG_IEB_SlaveWrite_C0(
 tr_data,
 10
);

 //スレーブのバス監視
 R_PG_IEB_SlaveMonitor_C0(
 re_data,
 &re_count
);
}
```



## 5.23.11 R\_PG\_IEB\_GetReceivedMasterAddress\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_GetReceivedMasterAddress\_C<チャンネル番号>  
                          (uint16\_t \*addr)  
                          <チャンネル番号>: 0

概要                    マスタアドレスの取得

生成条件                デバイス属性にて[スレーブ]または[マスタおよびスレーブ]が選択されている場合

|           |                |                |
|-----------|----------------|----------------|
| <u>引数</u> | uint16_t *addr | 受信したマスタアドレス格納先 |
|-----------|----------------|----------------|

|            |       |                      |
|------------|-------|----------------------|
| <u>戻り値</u> | true  | マスタアドレスの取得が正しく行われた場合 |
|            | false | マスタアドレスの取得に失敗した場合    |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c   <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_GetStatus

詳細                    • マスタのユニットアドレスを取得します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint16_t addr;

void func(void)
{
 //マスタアドレスの取得
 R_PG_IEB_GetReceivedMasterAddress_C0(
 &addr
);
}
```

## 5.23.12 R\_PG\_IEB\_GetReceivedCmd\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_IEB\_GetReceivedCmd\_C<チャンネル番号>(uint8\_t \*cmd)  
           <チャンネル番号>: 0

概要 受信コマンドの取得

生成条件 デバイス属性にて[スレーブ]または[マスタおよびスレーブ]が選択されている場合

|           |              |               |
|-----------|--------------|---------------|
| <u>引数</u> | uint8_t *cmd | 受信したコマンドの値格納先 |
|-----------|--------------|---------------|

|            |       |                     |
|------------|-------|---------------------|
| <u>戻り値</u> | true  | 受信コマンドの取得が正しく行われた場合 |
|            | false | 受信コマンドの取得に失敗した場合    |

出力先ファイル R\_PG\_IEB\_C<チャンネル番号>.c <チャンネル番号>: 0

使用RPDL関数 R\_IEB\_GetStatus

詳細 • 受信したコマンドを取得します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t cmd;

void func(void)
{
 //受信コマンドの取得
 R_PG_IEB_GetReceivedCmd_C0(
 &cmd
);
}
```

## 5.23.13 R\_PG\_IEB\_GetReceivedDataCount\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_GetReceivedDataCount\_C<チャンネル番号>  
                           (uint8\_t \*count)  
                           <チャンネル番号>: 0

概要                    受信データの電文長の取得

引数

|                |              |
|----------------|--------------|
| uint8_t *count | 受信した電文長の値格納先 |
|----------------|--------------|

戻り値

|       |                       |
|-------|-----------------------|
| true  | 受信済みデータ数の取得が正しく行われた場合 |
| false | 受信済みデータ数の取得に失敗した場合    |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c   <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_GetStatus

詳細                    • 受信データの電文長を取得します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint8_t count;

void func(void)
{
 //受信データの電文長の取得
 R_PG_IEB_GetReceivedDataCount_C0(
 &count
);
}
```

## 5.23.14R\_PG\_IEB\_GetLockMasterAddress\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_GetLockMasterAddress\_C<チャンネル番号>  
                          (uint16\_t \*addr)  
                          <チャンネル番号>: 0

概要                    ロック要求したマスタアドレスの取得

生成条件                デバイス属性にて[スレーブ]または[マスタおよびスレーブ]が選択されている場合

|           |                |                        |
|-----------|----------------|------------------------|
| <u>引数</u> | uint16_t *addr | ロックを設定したマスタユニットアドレス格納先 |
|-----------|----------------|------------------------|

|            |       |                      |
|------------|-------|----------------------|
| <u>戻り値</u> | true  | マスタアドレスの取得が正しく行われた場合 |
|            | false | マスタアドレスの取得に失敗した場合    |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c    <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_GetStatus

詳細                    • ロックを設定したマスタユニットアドレスを取得します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

uint16_t addr;

void func(void)
{
 //ロック要求したマスタアドレスの取得
 R_PG_IEB_GetLockMasterAddress_C0(
 &addr
);
}
```

## 5.23.15R\_PG\_IEB\_GetGeneralFlag\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_GetGeneralFlag\_C<チャンネル番号>  
                           (bool \*cmd\_exe, bool \*master\_comm, bool \*slave\_comm\_trans, bool \*slave\_comm\_recv,  
                           bool \*lock, bool \*comm\_type, bool \*broadcast)  
                           <チャンネル番号>: 0

概要                    ゼネラルフラグの取得

引数

|                        |                |
|------------------------|----------------|
| bool *cmd_exe          | コマンド実行状態フラグ格納先 |
| bool *master_comm      | マスタ通信要求フラグの格納先 |
| bool *slave_comm_trans | スレーブ送信要求フラグ格納先 |
| bool *slave_comm_recv  | スレーブ受信状態フラグ格納先 |
| bool *lock             | ロック状態表示フラグ格納先  |
| bool *comm_type        | 受信同報フラグ格納先     |
| bool *broadcast        | 一斉同報受信認識フラグ格納先 |

戻り値

|       |                  |
|-------|------------------|
| true  | フラグの取得が正しく行われた場合 |
| false | フラグの取得に失敗した場合    |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c    <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_GetStatus

詳細

- IEBusゼネラルフラグレジスタ(IEFLG)の値を取得します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

bool cmd_exe, master_comm, slave_comm_trans, slave_comm_recv, lock, comm_type,
broadcast;

void func(void)
{
 //フラグ情報の取得
 R_PG_IEB_GetGeneralFlag_C0(
 &cmd_exe,
 &master_comm,
 &slave_comm_trans,
 &slave_comm_recv,
 &lock,
 &comm_type,
 &broadcast
);
}
```

## 5.23.16 R\_PG\_IEB\_GetTransmitStatus\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_GetTransmitStatus\_C<チャンネル番号>  
                           (bool \*send, bool \*complete, bool \*arbitration, bool \*timing, bool \*overflow, bool \*nack)  
                           <チャンネル番号>: 0

概要                    送信状態の取得

引数

|                   |                          |
|-------------------|--------------------------|
| bool *send        | 送信開始フラグ格納先               |
| bool *complete    | 送信正常終了フラグの格納先            |
| bool *arbitration | アービトラクション負けフラグ格納先        |
| bool *timing      | 送信タイミングエラーフラグ格納先         |
| bool *overflow    | 送信フレーム最大伝送バイト数オーバーフラグ格納先 |
| bool *nack        | アクリッジフラグ格納先              |

戻り値

|       |                  |
|-------|------------------|
| true  | フラグの取得が正しく行われた場合 |
| false | フラグの取得に失敗した場合    |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c    <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_GetStatus

詳細

- IEBus送信ステータスレジスタ(IETSR)情報を取得します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

bool send, complete, arbitration, timing, overflow, nack;

void func(void)
{
 //送信状態の取得
 R_PG_IEB_GetTransmitStatus_C0(
 &send,
 &complete,
 &arbitration,
 &timing,
 &overflow,
 &nack
);
}
```

## 5.23.17R\_PG\_IEB\_GetReceiveStatus\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_GetReceiveStatus\_C<チャンネル番号>  
                           (bool \*busy, bool \*reception, bool \*complete, bool \*broadcast, bool \*overrun, bool  
                           \*timing, bool \*overflow, bool \*parity)  
                           <チャンネル番号>: 0

概要                    受信状態の取得

引数

|                 |                         |
|-----------------|-------------------------|
| bool *busy      | 受信ビジーフラグ格納先             |
| bool *reception | 受信開始フラグの格納先             |
| bool *complete  | 受信正常終了フラグ格納先            |
| bool *broadcast | 同報受信エラーフラグ格納先           |
| bool *overrun   | 受信オーバランフラグ格納先           |
| bool *timing    | 受信タイミングエラーフラグ格納先        |
| bool *overflow  | 受信フレーム最大伝送バイト数オーバフラグ格納先 |
| bool *parity    | パリティエラーフラグ格納先           |

戻り値

|       |                  |
|-------|------------------|
| true  | フラグの取得が正しく行われた場合 |
| false | フラグの取得に失敗した場合    |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c    <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_GetStatus

詳細

- IEBus受信ステータスレジスタ(IERSR)情報を取得します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

bool busy, reception, complete, broadcast, overrun, timing, overflow, parity;

void func(void)
{
 //受信状態の取得
 R_PG_IEB_GetReceiveStatus_C0(
 &busy,
 &reception,
 &complete,
 &broadcast,
 &overrun,
 &timing,
 &overflow,
 &parity
);
}
```

## 5.23.18R\_PG\_IEB\_Reset\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_Reset\_C<チャンネル番号>(bool reset)  
                          <チャンネル番号>: 0

概要                    バスのリセット

|           |            |                                                     |
|-----------|------------|-----------------------------------------------------|
| <u>引数</u> | bool reset | ソフトウェアリセット<br>(1:ソフトウェアリセットをアサート 0:ソフトウェアリセットをネゲート) |
|-----------|------------|-----------------------------------------------------|

|            |       |                |
|------------|-------|----------------|
| <u>戻り値</u> | true  | リセットが正しく行われた場合 |
|            | false | リセットに失敗した場合    |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c   <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_Control

詳細                    • ソフトウェアリセットをアサート/ネゲートします。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
 //ソフトウェアリセットをアサート
 R_PG_IEB_Reset_C0(1);
}
```



## 5.23.19R\_PG\_IEB\_SetSlaveStatus\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_IEB\_SetSlaveStatus\_C<チャンネル番号>(bool enable)

<チャンネル番号>: 0

概要 スレーブ送信ステータスの設定

生成条件 デバイス属性にて[スレーブ]または[マスタおよびスレーブ]が選択されている場合

引数

|             |                                         |
|-------------|-----------------------------------------|
| bool enable | スレーブ送信設定<br>(1:スレーブ送信可能状態 0:スレーブ送信停止状態) |
|-------------|-----------------------------------------|

戻り値

|       |                |
|-------|----------------|
| true  | 送信設定が正しく行われた場合 |
| false | 送信設定に失敗した場合    |

出力先ファイル R\_PG\_IEB\_C<チャンネル番号>.c <チャンネル番号>: 0

使用RPDL関数 R\_IEB\_Control

詳細

- スレーブの送信ステータスを設定します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
 //スレーブ送信ステータスの設定
 R_PG_IEB_SetSlaveStatus_C0(1); //送信可能
}
```

## 5.23.20R\_PG\_IEB\_CancelLock\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_CancelLock\_C<チャンネル番号>(void)  
                          <チャンネル番号>: 0

概要                    スレーブのロック解除

生成条件                デバイス属性にて[スレーブ]または[マスタおよびスレーブ]が選択されている場合

引数                    なし

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c   <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_Control

詳細                    • スレーブのロック状態を解除します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
 //ロックの解除設定
 R_PG_IEB_CancelLock_C0();
}
```

## 5.23.21 R\_PG\_IEB\_StopCommunication\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_StopCommunication\_C<チャンネル番号>(void)  
                          <チャンネル番号>: 0

概要                    通信の停止

引数                    なし

|     |       |              |
|-----|-------|--------------|
| 戻り値 | true  | 設定が正しく行われた場合 |
|     | false | 設定に失敗した場合    |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c    <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_Control

詳細                    • 通信を停止します。

使用例

```
//この関数を使用するには”R_PG<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
 //通信の中止
 R_PG_IEB_StopCommunication_C0();
}
```

## 5.23.22 R\_PG\_IEB\_StopModule\_C&lt;チャンネル番号&gt;

定義                    bool R\_PG\_IEB\_StopModule\_C<チャンネル番号>(void)  
                          <チャンネル番号>: 0

概要                    IEBusインタフェースチャンネルの停止

引数

|    |
|----|
| なし |
|----|

戻り値

|       |           |
|-------|-----------|
| true  | 停止に成功した場合 |
| false | 停止に失敗した場合 |

出力先ファイル        R\_PG\_IEB\_C<チャンネル番号>.c    <チャンネル番号>: 0

使用RPDL関数        R\_IEB\_Destroy

詳細

- IEBUSをモジュールストップ状態へ遷移します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func(void)
{
 //IEBusインタフェースチャンネルの停止
 R_PG_IEB_StopModule_C0();
}
```

## 5.24 CRC演算器 (CRC)

### 5.24.1 R\_PG\_CRC\_Set

定義 bool R\_PG\_CRC\_Set(void)

概要 CRC演算器の設定

引数 なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_CRC.c

使用RPDL関数 R\_CRC\_Create

詳細 • CRC演算器のモジュールストップ状態を解除して初期設定します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t data;

void func(void)
{
 R_PG_CRC_Set(); //CRC演算器の設定
 R_PG_CRC_InputData(0xf0); //ペイロードデータ入力
 R_PG_CRC_InputData(0x8f); //前半チェックサム入力
 R_PG_CRC_InputData(0xf7); //後半チェックサム入力
 R_PG_CRC_GetResult (&data); //演算結果取得
 R_PG_CRC_StopModule(); //CRC演算器停止
}
```

## 5.24.2 R\_PG\_CRC\_InputData

定義 bool R\_PG\_CRC\_InputData (uint8\_t data)

概要 データの入力

引数

|              |         |
|--------------|---------|
| uint8_t data | 入力するデータ |
|--------------|---------|

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_CRC.c

使用RPDL関数 R\_CRC\_Write

詳細

- CRCデータ入力レジスタにデータを設定します。

使用例 R\_PG\_CRC\_Setの使用例を参照してください。

## 5.24.3 R\_PG\_CRC\_GetResult

定義 bool R\_PG\_CRC\_GetResult (uint16\_t \* result)

概要 演算結果の取得

引数

|                   |          |
|-------------------|----------|
| uint16_t * result | 演算結果の格納先 |
|-------------------|----------|

戻り値

|       |           |
|-------|-----------|
| true  | 取得に成功した場合 |
| false | 取得に失敗した場合 |

出力先ファイル R\_PG\_CRC.c

使用RPDL関数 R\_CRC\_Read

詳細

- 演算結果を取得します。

使用例 R\_PG\_CRC\_Setの使用例を参照してください。

#### 5.24.4 R\_PG\_CRC\_StopModule

定義 bool R\_PG\_CRC\_StopModule(void)

概要 CRC演算器の停止

引数 なし

戻り値

|       |           |
|-------|-----------|
| true  | 停止に成功した場合 |
| false | 停止に失敗した場合 |

出力先ファイル R\_PG\_CRC.c

使用RPDL関数 R\_CRC\_Destroy

詳細

- CRC演算器を停止し、モジュールストップ状態に移行します。

使用例 R\_PG\_CRC\_Setの使用例を参照してください。



## 5.25 12ビットA/Dコンバータ (S12ADa)

### 5.25.1 R\_PG\_ADC\_12\_Set\_S12AD0

定義 bool R\_PG\_ADC\_12\_Set\_S12AD0 (void)

概要 12ビットA/Dコンバータの設定

引数 なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_ADC\_12\_S12AD0.c

使用RPDL関数 R\_ADC\_12\_Create

詳細

- 12ビットA/Dコンバータのモジュールストップ状態を解除して初期設定し、変換開始トリガ入力待ち状態にします。変換開始トリガにソフトウェアを選択した場合は、R\_PG\_ADC\_12\_StartConversionSW\_S12AD0により変換を開始します。
- 本関数を呼び出す前にR\_PG\_Clock\_Setによりクロックを設定してください。
- 本関数内でA/D変換終了割り込みを設定します。GUI上で割り込み通知関数名を指定した場合、CPUへの割り込み要求が発生すると指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。  
void <割り込み通知関数名>(void)  
割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_ADC_12_Set_S12AD0(); //12ビットA/Dコンバータ(S12AD0)を設定
}
```

## 5.25.2 R\_PG\_ADC\_12\_StartConversionSW\_S12AD0

定義 bool R\_PG\_ADC\_12\_StartConversionSW\_S12AD0(void)

概要 A/D変換の開始 (ソフトウェアトリガ)

引数 なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_ADC\_12\_S12AD0.c

使用RPDL関数 R\_ADC\_12\_Control

詳細 • 起動要因にソフトウェアトリガを選択したA/D変換器のA/D変換を開始します。

使用例 GUI上で以下の通り設定した場合

• 起動要因にソフトウェアトリガを選択

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_ADC_12_Set_S12AD0(); //12ビットA/Dコンバータ(S12AD0)を設定

 //ソフトウェアトリガによりAD変換開始
 R_PG_ADC_12_StartConversionSW_S12AD0();
}
```

## 5.25.3 R\_PG\_ADC\_12\_StopConversion\_S12AD0

定義 bool R\_PG\_ADC\_12\_StopConversion\_S12AD0(void)

概要 A/D変換の停止

引数 なし

戻り値

|       |             |
|-------|-------------|
| true  | 変換停止に成功した場合 |
| false | 変換停止に失敗した場合 |

出力先ファイル R\_PG\_ADC\_12\_S12AD0.c

使用RPDL関数 R\_ADC\_12\_Control

詳細

- 本関数により連続スキャンモードのA/D変換を停止することができます。連続スキャンモード以外のモードではA/D変換完了後に本関数を呼び出す必要はありません。
- 本関数でA/D変換を停止させた後、A/D変換開始トリガを入力すると連続スキャンを再開します。連続スキャンを終了するにはR\_PG\_ADC\_12\_StopModule\_S12AD0を呼び出し、A/D変換ユニットを停止状態にしてください。

使用例

GUI上で以下の通り設定した場合

- 動作モードを連続スキャンモードに設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_ADC_12_Set_S12AD0(); //12ビットA/Dコンバータ(S12AD0)を設定
}

void func2(void)
{
 //連続スキャンを停止
 R_PG_ADC_12_StopConversion_S12AD0();
}
```

## 5.25.4 R\_PG\_ADC\_12\_GetResult\_S12AD0

定義 bool R\_PG\_ADC\_12\_GetResult\_S12AD0(uint16\_t \* result)

概要 アナログ入力、温度センサ出力または内部基準電圧をA/D変換した結果の取得

引数

|                   |             |
|-------------------|-------------|
| uint16_t * result | A/D変換結果の格納先 |
|-------------------|-------------|

戻り値

|       |              |
|-------|--------------|
| true  | 結果の取得に成功した場合 |
| false | 結果の取得に失敗した場合 |

出力先ファイル R\_PG\_ADC\_12\_S12AD0.c

使用RPDL関数 R\_ADC\_12\_Read

詳細

- アナログ入力をA/D変換した結果の格納先は 2 \* 21 バイト確保してください。
- GUI上で割り込み通知関数名を指定していない場合、本関数を呼び出した時点でA/D変換中であったときは、結果を読み出す前に変換が終了するまで本関数内で待ちます。

使用例

GUI上で以下の通り設定した場合

- 変換対象にアナログ入力チャンネルを選択
- A/D変換終了割り込み通知関数名に S12ad0IntFunc を指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"
```

```
void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_ADC_12_Set_S12AD0(); //12ビットA/Dコンバータ(S12AD0)を設定
}

void S12ad0IntFunc(void) //A/D変換終了割り込み通知関数
{
 uint16_t result[21]; // A/D変換結果の格納先
 R_PG_ADC_12_GetResult_S12AD0(result); //A/D変換結果の取得
}
```

## 5.25.5 R\_PG\_ADC\_12\_StopModule\_S12AD0

定義 bool R\_PG\_ADC\_12\_StopModule\_S12AD0(void)

概要 12ビットA/Dコンバータの停止

引数 なし

戻り値

|       |           |
|-------|-----------|
| true  | 停止に成功した場合 |
| false | 停止に失敗した場合 |

出力先ファイル R\_PG\_ADC\_12\_S12AD0.c

使用RPDL関数 R\_ADC\_12\_Destroy

詳細

- 12ビットA/Dコンバータを停止し、モジュールストップ状態に移行します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t result[21]; //A/D変換結果の格納先

void func1(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_ADC_12_Set_S12AD0(); //12ビットA/Dコンバータ(S12AD0)を設定
}

void func2(void)
{
 //連続スキャンを停止
 R_PG_ADC_12_StopConversion_S12AD0();

 //A/D変換結果の取得
 R_PG_ADC_12_GetResult_S12AD0(result);

 //12ビットA/Dコンバータ(S12AD0)を停止
 R_PG_ADC_12_StopModule_S12AD0();
}
```

## 5.26 10ビットA/Dコンバータ (ADb)

## 5.26.1 R\_PG\_ADC\_10\_Set\_AD&lt;ユニット番号&gt;

定義 bool R\_PG\_ADC\_10\_Set\_AD<ユニット番号>(void) <ユニット番号> : 0

概要 10ビットA/Dコンバータの設定

引数 なし

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_ADC\_10\_AD<ユニット番号>.c <ユニット番号> : 0

使用RSDL関数 R\_ADC\_10\_Set, R\_ADC\_10\_Create

詳細

- A/D変換器のモジュールストップ状態を解除して初期設定し、変換開始トリガ入力待ち状態にします。
- 本関数を呼び出す前にR\_PG\_Clock\_Setによりクロックを設定してください。
- アナログ入力端子として使用する端子の入出力方向を入力に設定し、入力バッファを無効にします。
- ソフトウェアトリガによりA/D変換を開始する場合は、本関数を呼び出した後にR\_PG\_ADC\_10\_StartConversionSW\_AD<ユニット番号>を呼び出してください。
- 本関数内でA/D変換終了割り込みを設定します。GUI上で割り込み通知関数名を指定した場合、CPUへの割り込み要求が発生すると指定した名前の関数が呼び出されます。通知関数は次の定義で作成してください。

```
void <割り込み通知関数名>(void)
```

割り込み通知関数については本章末尾の「通知関数に関する注意事項」の内容に注意してください。

使用例

GUI上で以下の通り設定した場合

- 起動要因にハードウェアトリガを指定
- A/D変換終了割り込み通知関数名に Ad0IntFunc を設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t data; //A/D変換結果の格納先

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_ADC_10_Set_AD0(); //AD0を設定
}

//AD変換終了割り込み通知関数
void Ad0IntFunc(void)
{
 R_PG_ADC_10_GetResult_AD0(&data); //A/D変換結果の取得
}
```

## 5.26.2 R\_PG\_ADC\_10\_SetSelfDiag\_VREF\_〈電圧値〉\_AD〈ユニット番号〉

定義 bool R\_PG\_ADC\_10\_SetSelfDiag\_VREF\_〈電圧値〉\_AD〈ユニット番号〉(void)  
 〈電圧値〉 : 0, 0\_5, 1 (0:Vref\*0, 0\_5:Vref/2, 1:Vref)      〈ユニット番号〉 : 0

概要 A/D自己診断機能の設定

生成条件 自己診断機能を使用する場合

引数 なし

|     |       |              |
|-----|-------|--------------|
| 戻り値 | true  | 設定が正しく行われた場合 |
|     | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_ADC\_10\_AD〈ユニット番号〉.c      〈ユニット番号〉 : 0

使用RPDL関数 R\_ADC\_10\_Create

詳細

- 自己診断機能を設定します。
- 本関数内でA/D変換モードはシングルチャネルモードに、変換開始トリガはソフトウェアトリガに設定されます。
- A/Dコンバータを再設定するにはR\_PG\_ADC\_10\_Set\_AD〈ユニット番号〉を呼び出してください。
- 自己診断を開始するには R\_PG\_ADC\_10\_StartSelfDiag\_AD〈ユニット番号〉 を、自己診断結果を取得するには R\_PG\_ADC\_10\_GetResult\_AD〈ユニット番号〉 を呼び出してください。

使用例 GUI上で以下の通り設定した場合

- 自己診断機能を使用する設定を指定

```
//この関数を使用するには"R_PG_〈プロジェクト名〉.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t SelfDiagnostic_0()
{
 uint16_t result;
 R_PG_ADC_10_SetSelfDiag_VREF_0_AD0();
 R_PG_ADC_10_StartSelfDiag_AD0();
 R_PG_ADC_10_GetResult_AD0 (&result);
 return result;
}

uint16_t SelfDiagnostic_0_5()
{
 uint16_t result;
 R_PG_ADC_10_SetSelfDiag_VREF_0_5_AD0();
 R_PG_ADC_10_StartSelfDiag_AD0();
 R_PG_ADC_10_GetResult_AD0 (&result);
 return result;
}

uint16_t SelfDiagnostic_1()
{
 uint16_t result;
 R_PG_ADC_10_SetSelfDiag_VREF_1_AD0();
 R_PG_ADC_10_StartSelfDiag_AD0();
 R_PG_ADC_10_GetResult_AD0 (&result);
 return result;
}
```

## 5.26.3 R\_PG\_ADC\_10\_StartConversionSW\_AD&lt;ユニット番号&gt;

定義 bool R\_PG\_ADC\_10\_StartConversionSW\_AD<ユニット番号>(void)  
 <ユニット番号> : 0

概要 A/D変換の開始 (ソフトウェアトリガ)

生成条件 変換開始トリガにソフトウェアトリガを選択した場合

引数 なし

|            |       |             |
|------------|-------|-------------|
| <u>戻り値</u> | true  | 変換開始に成功した場合 |
|            | false | 変換開始に失敗した場合 |

出力先ファイル R\_PG\_ADC\_10\_AD<ユニット番号>.c  
 <ユニット番号> : 0

使用RPDL関数 R\_ADC\_10\_Control

詳細 ・ ソフトウェアトリガをかける場合は、本関数を呼び出してください。

使用例 GUI上で以下の通り設定した場合

- ・ 起動要因にソフトウェアトリガを指定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_ADC_10_Set_AD0(); //AD0を設定

 //ソフトウェアトリガによりAD変換開始
 R_PG_ADC_10_StartConversionSW_AD0();
}
```



## 5.26.4 R\_PG\_ADC\_10\_StartSelfDiag\_AD&lt;ユニット番号&gt;

定義 bool R\_PG\_ADC\_10\_StartSelfDiag\_AD<ユニット番号>(void)  
<ユニット番号> : 0

概要 A/D変換の開始 (自己診断機能)

生成条件 自己診断機能を使用する場合

引数 なし

|            |       |             |
|------------|-------|-------------|
| <u>戻り値</u> | true  | 変換開始に成功した場合 |
|            | false | 変換開始に失敗した場合 |

出力先ファイル R\_PG\_ADC\_10\_AD<ユニット番号>.c  
<ユニット番号> : 0

使用RPDL関数 R\_ADC\_10\_Control

詳細 ・ A/D変換を開始します。(自己診断機能)

使用例 R\_PG\_ADC\_10\_SetSelfDiag\_VREF\_<電圧値>\_AD<ユニット番号>の使用例を参照してください。

## 5.26.5 R\_PG\_ADC\_10\_StopConversion\_AD&lt;ユニット番号&gt;

定義                    bool R\_PG\_ADC\_10\_StopConversion\_AD<ユニット番号>(void)  
                          <ユニット番号> : 0

概要                    A/D変換の停止

引数                    なし

|            |       |             |
|------------|-------|-------------|
| <u>戻り値</u> | true  | 変換停止に成功した場合 |
|            | false | 変換停止に失敗した場合 |

出力先ファイル        R\_PG\_ADC\_10\_AD<ユニット番号>.c  
                          <ユニット番号> : 0

使用RPDL関数        R\_ADC\_10\_Control

詳細

- 本関数により連続スキャンモードのA/D変換を停止することができます。シングルチャネルモードおよびシングルスキャンモードではA/D変換完了後に本関数を呼び出す必要はありません。
- 本関数でA/D変換を停止させた後、A/D変換開始トリガを入力すると連続スキャンを再開します。連続スキャンを終了するにはR\_PG\_ADC\_10\_StopModule\_AD<ユニット番号>を呼び出し、A/D変換ユニットを停止状態にしてください。

使用例                    GUI上で以下の通り設定した場合

- 連続スキャンモードで設定

```
//この関数を使用するには"R_PG<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

uint16_t data; //A/D変換結果の格納先

void func1(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_ADC_10_Set_AD0(); //AD0を設定
}

void func2(void)
{
 //連続スキャンを停止
 R_PG_ADC_10_StopConversion_AD0();

 //A/D変換結果の取得
 R_PG_ADC_10_GetResult_AD0(&data);

 //A/D変換ユニットの停止
 R_PG_ADC_10_StopModule_AD0();
}
```

## 5.26.6 R\_PG\_ADC\_10\_GetResult\_AD&lt;ユニット番号&gt;

定義                    bool R\_PG\_ADC\_10\_GetResult\_AD<ユニット番号>(uint16\_t \* result)  
                          <ユニット番号> : 0

概要                    A/D変換結果の取得

引数

|                   |             |
|-------------------|-------------|
| uint16_t * result | A/D変換結果の格納先 |
|-------------------|-------------|

戻り値

|       |              |
|-------|--------------|
| true  | 結果の取得に成功した場合 |
| false | 結果の取得に失敗した場合 |

出力先ファイル        R\_PG\_ADC\_10\_AD<ユニット番号>.c                    <ユニット番号> : 0

使用RPDL関数        R\_ADC\_10\_Read

詳細

- 取得するデータの数、使用するA/D変換チャンネルの数に依ります。使用するチャンネルのA/D変換結果を格納するのに必要な領域を確保してください。
- GUI上で割り込み通知関数名を指定していない場合、本関数を呼び出した時点でA/D変換中であったときは、結果を読み出す前に変換が終了するまで本関数内で待ちます。

使用例                    GUI上で以下の通り設定した場合

- アナログ入力端子にAN0～AN3の4チャンネルを指定
- A/D変換終了割り込み通知関数名に Ad0IntFunc を設定

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func(void)
{
 R_PG_Clock_Set(); //クロックの設定
 R_PG_ADC_10_Set_AD0(); //AD0を設定
}

//AD変換終了割り込み通知関数
void Ad0IntFunc(void)
{
 uint16_t result[4]; //使用チャンネル数分のA/D変換結果の格納先
 uint16_t result_an0; //AN0のA/D変換結果の格納先
 uint16_t result_an1; //AN1のA/D変換結果の格納先
 uint16_t result_an2; //AN2のA/D変換結果の格納先
 uint16_t result_an3; //AN3のA/D変換結果の格納先

 //A/D変換結果の取得
 R_PG_ADC_10_GetResult_AD0(result);

 result_an0 = result[0];
 result_an1 = result[1];
 result_an2 = result[2];
 result_an3 = result[3];
}
```

## 5.26.7 R\_PG\_ADC\_10\_StopModule\_AD&lt;ユニット番号&gt;

定義                    bool R\_PG\_ADC\_10\_StopModule\_AD<ユニット番号>(void)  
                          <ユニット番号> : 0

概要                    10ビットA/Dコンバータの停止

引数                    なし

戻り値

|       |           |
|-------|-----------|
| true  | 停止に成功した場合 |
| false | 停止に失敗した場合 |

出力先ファイル        R\_PG\_ADC\_10\_AD<ユニット番号>.c  
                          <ユニット番号> : 0

使用RPDL関数        R\_ADC\_10\_Destroy

詳細                    • 10ビットA/Dコンバータのユニットを停止し、モジュールストップ状態に移行します。(消費電力低減機能)

使用例                R\_PG\_ADC\_10\_StopConversion\_AD<ユニット番号>の使用例を参照してください。

## 5.27 D/A コンバータ (DAa)

## 5.27.1 R\_PG\_DAC\_Set\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_DAC\_Set\_C<チャンネル番号>(void) <チャンネル番号>: 0, 1

概要 D/Aコンバータのチャンネルを設定

引数 なし

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_DAC\_C<チャンネル番号>.c <チャンネル番号>: 0, 1

使用RPDL関数 R\_DAC\_10\_Create

詳細

- D/Aコンバータのチャンネルを設定します。
- D/Aコンバータのモジュールストップ状態が解除されます。
- アナログ出力端子からは、モジュールストップ状態解除後のD/Aデータレジスタの初期値(0)の変換結果が出力されます。初期値を指定して出力を開始する場合は R\_DAC\_SetWithInitialValue\_C<チャンネル番号>を使用してください。
- GUI上で[D/Aコンバータは、10ビットA/Dコンバータと同期変換する]を選択した場合は、10ビットA/DコンバータがA/D変換停止状態のときに本関数を呼び出してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(void)
{
 //DA0端子を設定
 R_PG_DAC_Set_C0();
}

void func2(uint16_t output_val)
{
 //D/A変換値の変更
 R_PG_DAC_ControlOutput_C0(output_val);
}
```

## 5.27.2 R\_PG\_DAC\_SetWithInitialValue\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_DAC\_SetWithInitialValue\_C<チャンネル番号>( uint16\_t initial\_val )

<チャンネル番号>: 0, 1

概要 初期値を指定してD/Aコンバータのチャンネルを設定

引数

|                      |            |
|----------------------|------------|
| uint16_t initial_val | D/A変換値の初期値 |
|----------------------|------------|

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_DAC\_C<チャンネル番号>.c <チャンネル番号>: 0, 1

使用RPDL関数 R\_DAC\_10\_Create

詳細

- D/A変換値の初期値を指定してD/Aコンバータのチャンネルを設定し、出力を開始します。
- D/Aコンバータのモジュールストップ状態が解除されます。
- GUI上で[D/Aコンバータは、10ビットA/Dコンバータと同期変換する]を選択した場合は、10ビットA/DコンバータがA/D変換停止状態のときに本関数を呼び出してください。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(uint16_t initial_val)
{
 //DA0端子を設定し出力を開始
 R_PG_DAC_SetWithInitialValue_C0(initial_val);
}

void func2(uint16_t output_val)
{
 //D/A変換値の変更
 R_PG_DAC_ControlOutput_C0(output_val);
}
```

## 5.27.3 R\_PG\_DAC\_ControlOutput\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_DAC\_ControlOutput\_C<チャンネル番号>(uint16\_t output\_val)

<チャンネル番号>: 0, 1

概要 D/A変換値の設定

|           |                     |                       |
|-----------|---------------------|-----------------------|
| <u>引数</u> | uint16_t output_val | D/Aデータレジスタに設定するD/A変換値 |
|-----------|---------------------|-----------------------|

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_DAC\_C<チャンネル番号>.c <チャンネル番号>: 0, 1

使用RPDL関数 R\_DAC\_10\_Write

詳細 • D/AデータレジスタにD/A変換値を設定します。

使用例 R\_PG\_DAC\_Set\_C<チャンネル番号>の使用例を参照してください。

## 5.27.4 R\_PG\_DAC\_StopOutput\_C&lt;チャンネル番号&gt;

定義 bool R\_PG\_DAC\_StopOutput\_C<チャンネル番号>(void)

<チャンネル番号>: 0, 1

概要 アナログ出力の停止

引数 なし

戻り値

|       |           |
|-------|-----------|
| true  | 停止に成功した場合 |
| false | 停止に失敗した場合 |

出力先ファイル R\_PG\_DAC\_C<チャンネル番号>.c <チャンネル番号>: 0, 1

使用RPDL関数 R\_DAC\_10\_Destroy

詳細

- アナログ出力を停止します。
- 全チャンネルの出力が停止する場合、D/Aコンバータはモジュールストップ状態に移行します。

使用例

```
//この関数を使用するには"R_PG_<プロジェクト名>.h"をインクルードしてください
#include "R_PG_default.h"

void func1(uint16_t initial_val)
{
 //DA0端子を設定し出力を開始
 R_PG_DAC_SetWithInitialValue_C0(initial_val);
}

void func2()
{
 //アナログ出力の停止
 R_PG_DAC_StopOutput_C0();
}
```



## 5.28 温度センサ (TS)

### 5.28.1 R\_PG\_TS\_Set

定義                    bool R\_PG\_TS\_Set(void)

概要                    温度センサの設定

引数                    なし

|            |       |              |
|------------|-------|--------------|
| <u>戻り値</u> | true  | 設定が正しく行われた場合 |
|            | false | 設定に失敗した場合    |

出力先ファイル        R\_PG\_TS.c

使用RPDL関数        R\_TS\_Create

詳細                    • 温度センサのモジュールストップ状態を解除して初期設定します。

使用例

```
//この関数を使用するには”R_PG_<プロジェクト名>.h”をインクルードしてください
#include “R_PG_default.h”

void func1(void)
{
 //クロック発生回路を設定し、クロックの発振を開始
 R_PG_Clock_Set();

 //12ビットA/Dコンバータの設定
 R_PG_ADC_12_Set_S12AD0();

 //温度センサの設定
 R_PG_TS_Set();

 //温度センサの出力を許可
 R_PG_TS_EnableOutput();
}

void func2(void)
{
 //温度センサの出力を禁止
 R_PG_TS_DisableOutput();
}

void func3(void)
{
 //温度センサの停止
 R_PG_TS_StopModule();
}
```

## 5.28.2 R\_PG\_TS\_EnableOutput

定義 bool R\_PG\_TS\_EnableOutput(void)

概要 温度センサの出力を許可

引数

|    |
|----|
| なし |
|----|

戻り値

|       |              |
|-------|--------------|
| true  | 設定が正しく行われた場合 |
| false | 設定に失敗した場合    |

出力先ファイル R\_PG\_TS.c

使用RPDL関数 R\_TS\_Control

詳細

- 温度センサから12ビットA/Dコンバータへの出力を許可します。

使用例

R\_PG\_TS\_Setの使用例を参照してください。

### 5.28.3 R\_PG\_TS\_DisableOutput

定義 bool R\_PG\_TS\_DisableOutput(void)

概要 温度センサの出力を禁止

引数 なし

|     |       |              |
|-----|-------|--------------|
| 戻り値 | true  | 設定が正しく行われた場合 |
|     | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_TS.c

使用RPDL関数 R\_TS\_Control

詳細 ・ 温度センサから12ビットA/Dコンバータへの出力を禁止します。

使用例 R\_PG\_TS\_Setの使用例を参照してください。

## 5.28.4 R\_PG\_TS\_StopModule

定義 bool R\_PG\_TS\_StopModule(void)

概要 温度センサの停止

引数 なし

|     |       |              |
|-----|-------|--------------|
| 戻り値 | true  | 設定が正しく行われた場合 |
|     | false | 設定に失敗した場合    |

出力先ファイル R\_PG\_TS.c

使用RPDL関数 R\_TS\_Destroy

詳細

- 温度センサから12ビットA/Dコンバータへの出力を禁止します。
- 温度センサを停止し、モジュールストップ状態に移行します。

使用例 R\_PG\_TS\_Setの使用例を参照してください。

## 5.29 通知関数に関する注意事項

### 5.29.1 割り込みとプロセッサモード

RX CPU は、スーパーバイザモード、およびユーザモードの 2 つのプロセッサモードをサポートします。Peripheral Driver Generator の出力関数および Renesas Peripheral Driver Library の関数はユーザモードで実行されますが、各通知関数は Renesas Peripheral Driver Library の割り込みハンドラから呼び出されるため、スーパーバイザモードで動作します。スーパーバイザモードでは特権命令(RTFI、RTE、WAIT)を使用できますが、通知関数と通知関数から呼び出される他の関数では以下の点に注意してください。

- RTFI および RTE 命令は Renesas Peripheral Driver Library の割り込みハンドラで実行するため、ユーザプログラムでこれらを実行する必要はありません。
- Peripheral Driver Generator の出力関数および Renesas Peripheral Driver Library の関数では消費電力低減のために wait()命令を呼び出しています。ユーザプログラムから wait()を呼び出さないでください。

プロセッサモードについての詳細は RX ファミリ ソフトウェアマニュアルを参照してください。

### 5.29.2 割り込みとDSP命令

アキュムレータ(ACC)は以下の命令で変更されます。

- DSP 機能命令(MACHI、MACLO、MULHI、MULLO、MVTACHI、MVTACLO、および RACW)
- 乗算命令、積和演算命令 (EMUL、EMULU、FMUL、MUL、および RMPA)

Renesas Peripheral Driver Library の割り込みハンドラでは ACC の値をスタックに退避しません。各通知関数は Renesas Peripheral Driver Library の割り込みハンドラから呼び出されるため、通知関数内でこれらの命令を使用する場合は ACC の値を退避し、通知関数が終了する前に再設定してください。

## 6. 生成ファイルのIDEへの登録とビルド

Peripheral Driver Generator で生成したファイルの IDE (High-performance Embedded Workshop / CubeSuite+ / e2 studio) への登録とビルドについては以下の点に注意してください。

- (1) Peripheral Driver Generator が生成するソースファイルにはスタートアッププログラムは含まれません。IDE のプロジェクト作成時にプロジェクトタイプとして Application を指定してスタートアッププログラムを作成してください。
- (2) Peripheral Driver Generator が IDE に登録するソースファイルには割り込みハンドラとベクタテーブルが含まれます。IDE で生成したスタートアッププログラムに含まれる割り込みハンドラ、ベクタテーブルとの重複を避けるため、Peripheral Driver Generator から IDE にソースファイルを登録する際、intprg.c と vecttbl.c (e2 studio の場合は interrupt\_handlers.c と vector\_table.c) はビルドの対象から除外されます。
- (3) Peripheral Driver Generator が IDE に登録する割り込みハンドラを含むソースファイル Interrupt\_<周辺機能名>.c は、Peripheral Driver Generator のソース生成時に上書きされます。
- (4) Renesas Peripheral Driver Library ライブラリファイルは、デフォルトのオプションで作成しています。(ただし、double 型の精度は倍精度に設定して作成しています) お客様のプロジェクトでデフォルト以外のオプションを指定する場合は、お客様の責任で Renesas Peripheral Driver Library のソースファイルを利用してください。
- (5) Renesas Peripheral Driver Library は double 型の精度を倍精度に設定して作成されています。そのため、Peripheral Driver Generator が生成したソースを含むプログラムをビルドするには、以下のよう IDE のビルダ設定で double 型の精度を指定してください。(e2 studio ではソース登録と同時に自動で変更します)

### CubeSuite+

1. プロジェクトツリーの [CC-RX(ビルド・ツール)] をダブルクリックし、[CC-RXのプロパティ] を表示してください。
2. [CPU]カテゴリ内の [double型、およびlong double型の精度] に [倍精度として扱う] を設定してください。

### High-performance Embedded Workshop

1. メインメニューから [ビルド] -> [RX Standard Toolchain] を選択し、[RX Standard Toolchain] ダイアログボックスを開いてください。
  2. [CPU] タブを選択してください。
  3. [詳細] ボタンをクリックし、[CPU詳細] ダイアログボックスを開いてください。
  4. [double型の精度] に [倍精度] を設定してください。
- (6) Renesas Peripheral Driver Library は FIXEDVECT セクションの開始アドレスを、0xFFFFFFFFD0 にして作成しています。そのため Peripheral Driver Generator が生成したソースを含むプログラムをビルドするには、以下のようにビルダの設定で FIXEDVECT セクションのアドレスを変更してください。(CubeSuite+ および High-performance Embedded Workshop では変更不要)

### e2 studio

1. プロジェクトエクスプローラでプロジェクトを選んでください。
2. メニューから[ファイル]->[プロパティ]を選択し[プロパティ]を表示してください。
3. プロパティの[C/C++ビルド]の[設定]を選んでください。
4. 構成: で[全ての構成]を選んでください。
5. [Linker]の[セクション]を選択し、「セクション・ビューアー」を表示してください。
6. [セクション・ビューアー]で、FIXEDVECTセクションのアドレスを0xFFFFFFFFD0に設定してください。

## 付録 1. 割当先を変更できる端子機能

表 a-1.1 177-pin TFLGA, 176-pin LFBGA (上段が初期設定です)

| 周辺機能   | 端子機能                                                                        | 割り当て先                                                                                 | Pin No. |
|--------|-----------------------------------------------------------------------------|---------------------------------------------------------------------------------------|---------|
| アドレスバス | A16                                                                         | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                          | N13     |
|        |                                                                             | P90/A16/D16/TXD7/SMOSI7/SSDA7/AN014                                                   | C6      |
|        | A17                                                                         | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                      | R15     |
|        |                                                                             | P91/A17/D17/SCK7/AN015                                                                | B6      |
|        | A18                                                                         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                              | P13     |
|        |                                                                             | P92/A18/D18/RXD7/SMISO7/SSCL7/AN016                                                   | B7      |
|        | A19                                                                         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                    | N12     |
|        |                                                                             | P93/A19/D19/CTS7#/RTS7#/SS7#/AN017                                                    | D6      |
|        | A20                                                                         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0 | P12     |
|        |                                                                             | P94/A20/D20                                                                           | A8      |
|        | A21                                                                         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                 | M10     |
|        |                                                                             | P95/A21/D21                                                                           | D7      |
| A22    | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13 | P11                                                                                   |         |
|        | P96/A22/D22                                                                 | B9                                                                                    |         |
| A23    | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14  | N10                                                                                   |         |
|        | P97/A23/D23                                                                 | A10                                                                                   |         |
| バス制御   | WAIT#                                                                       | P57/WAIT#/WR3#/BC3#                                                                   | N6      |
|        |                                                                             | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                     | N7      |
|        |                                                                             | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                 | M10     |
|        |                                                                             | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                        | N9      |
|        | CS0#                                                                        | P60/CS0#/SCK9                                                                         | A12     |
|        |                                                                             | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14            | N10     |
|        | CS1#                                                                        | P61/CS1#/CTS9#/RTS9#/SS9#                                                             | D11     |
|        |                                                                             | P71/CS1#                                                                              | K13     |
|        |                                                                             | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13           | P11     |
|        | CS2#                                                                        | P62/CS2#                                                                              | C12     |
|        |                                                                             | P72/CS2#                                                                              | L15     |
|        |                                                                             | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                 | M10     |
|        | CS3#                                                                        | P63/CS3#                                                                              | A13     |
|        |                                                                             | P73/CS3#/PO16                                                                         | N14     |
|        |                                                                             | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#                             | P12     |



|        |      |                                                                                             |     |
|--------|------|---------------------------------------------------------------------------------------------|-----|
|        |      | /SCK5/CTS8#/RTS8#/SS8#/SSLA0                                                                |     |
|        | CS4# | P64/CS4#                                                                                    | B13 |
|        |      | P74/CS4#/PO19/CTS11#/RTS11#/SS11#                                                           | R14 |
|        |      | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                               | M3  |
|        | CS5# | P65/CS5#                                                                                    | D15 |
|        |      | P75/CS5#/PO20/SCK11                                                                         | P14 |
|        |      | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                | L4  |
|        | CS6# | P66/CS6#/CTX2                                                                               | F12 |
|        |      | P76/CS6#/PO22/RXD11/SMISO11/SSCL11                                                          | R13 |
|        |      | P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                          | M2  |
|        | CS7# | P67/CS7#/CRX2/IRQ15                                                                         | E15 |
|        |      | P77/CS7#/PO23/TXD11/SMOSI11/SSDA11                                                          | M12 |
|        |      | P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                      | M1  |
| 外部割り込み | IRQ0 | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                          | L2  |
|        |      | P10/MTIC5W/TMRI3/IRQ0                                                                       | P5  |
|        |      | PD0/D0[A0/D0]/TIOCA7/IRQ0/AN008                                                             | C7  |
|        | IRQ1 | P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                 | L1  |
|        |      | P11/MTIC5V/TMCI3/SCK2/IRQ1                                                                  | R5  |
|        |      | PD1/D1[A1/D1]/MTIOC4B/TIOCB7/TCLKG/MOSIC/CTX0/IRQ1/AN009                                    | B8  |
|        | IRQ2 | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU0/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | K2  |
|        |      | P12/MTIC5U/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                           | N5  |
|        |      | PD2/D2[A2/D2]/MTIOC4D/TIOCA8/MISOC/CRX0/IRQ2/AN010                                          | C8  |
|        | IRQ3 | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS        | K1  |
|        |      | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                        | M5  |
|        |      | PD3/D3[A3/D3]/TIOCB8/TCLKH/POE8#/RSPCKC/IRQ3/AN011                                          | C9  |
|        | IRQ4 | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS        | L14 |
|        |      | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4            | P4  |
|        |      | P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                 | J3  |
|        |      | PD4/D4[A4/D4]/POE3#/SSLC0/IRQ4/AN012                                                        | B10 |
|        |      | PF5/IRQ4                                                                                    | E3  |
|        | IRQ5 | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                      | H12 |
|        |      | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMOSI0/SSCL1/CRX1-DS/IRQ5              | N4  |
|        |      | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                                 | D9  |
|        |      | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                    | D12 |
| IRQ6   |      | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5                                   | H13 |

|        |        |                                                                                                                                  |     |
|--------|--------|----------------------------------------------------------------------------------------------------------------------------------|-----|
|        |        | /IRQ6-DS                                                                                                                         |     |
|        |        | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | R3  |
|        |        | PD6/D6[A6/D6]/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                                                                        | A11 |
|        |        | PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4                                                                         | E12 |
| IRQ7   |        | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7-DS/AN0                                          | A15 |
|        |        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | P2  |
|        |        | PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3/IRQ7/AN7                                                                                        | D10 |
|        |        | PE7/D15[A15/D15]/TIOCB11/MISOB/IRQ7/AN5                                                                                          | D14 |
| IRQ8   |        | P40/IRQ8-DS/AN000                                                                                                                | B3  |
|        |        | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                                                           | D4  |
|        |        | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                         | R2  |
| IRQ9   |        | P41/IRQ9-DS/AN001                                                                                                                | B4  |
|        |        | P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                                                           | D1  |
|        |        | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                         | R1  |
| IRQ10  |        | P42/IRQ10-DS/AN002                                                                                                               | A4  |
|        |        | P02/TMCI1/SCK6/IRQ10/AN020                                                                                                       | D2  |
|        |        | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                                                | N7  |
| IRQ11  |        | P43/IRQ11-DS/AN003                                                                                                               | C4  |
|        |        | P03/IRQ11/DA0                                                                                                                    | D3  |
|        |        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                               | G14 |
| IRQ12  |        | P44/IRQ12-DS/AN004                                                                                                               | D5  |
|        |        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                                                        | K15 |
|        |        | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                 | R15 |
| IRQ13  |        | P45/IRQ13-DS/AN005                                                                                                               | C5  |
|        |        | P05/IRQ13/DA1                                                                                                                    | B1  |
|        |        | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                      | P11 |
| IRQ14  |        | P46/IRQ14-DS/AN006                                                                                                               | A5  |
|        |        | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                     | N13 |
|        |        | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                       | N10 |
| IRQ15  |        | P47/IRQ15-DS/AN007                                                                                                               | B5  |
|        |        | P07/IRQ15/ADTRG0#                                                                                                                | B2  |
|        |        | P67/CS7#/CRX2/IRQ15                                                                                                              | E15 |
| MTU0-5 | MTCLKA | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | P4  |
|        |        | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                                    | M3  |
|        |        | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                           | H12 |

|      |         |                                                                                            |     |
|------|---------|--------------------------------------------------------------------------------------------|-----|
|      |         | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                | P11 |
|      | MTCLKB  | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5             | N4  |
|      |         | P25/GS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                               | L4  |
|      |         | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                        | J15 |
|      |         | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                 | N10 |
|      | MTCLKC  | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                    | N3  |
|      |         | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                         | G14 |
|      |         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0      | P12 |
|      | MTCLKD  | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                           | N2  |
|      |         | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                          | H13 |
|      |         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                      | M10 |
| MTU0 | MTIOC0A | P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                | J3  |
|      |         | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                             | L13 |
|      | MTIOC0B | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                       | M5  |
|      |         | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5             | N4  |
|      |         | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                         | G14 |
|      | MTIOC0C | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | K2  |
|      |         | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS       | L14 |
|      | MTIOC0D | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS       | K1  |
|      |         | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                          | H13 |
| MTU1 | MTIOC1A | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                   | R2  |
|      |         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                    | C13 |
|      | MTIOC1B | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                   | R1  |
|      |         | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                       | M14 |
| MTU2 | MTIOC2A | P26/GS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                         | M2  |
|      |         | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                       | M14 |
|      | MTIOC2B | P27/GS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                     | M1  |
|      |         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                   | D12 |

|      |         |                                                                                                                                  |     |
|------|---------|----------------------------------------------------------------------------------------------------------------------------------|-----|
| MTU3 | MTIOC3A | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | P4  |
|      |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | P2  |
|      |         | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                 | R15 |
|      |         | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                       | N10 |
|      | MTIOC3B | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | P2  |
|      |         | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                          | N3  |
|      |         | P80/MTIOC3B/PO26/SCK10                                                                                                           | R12 |
|      |         | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                                    | M13 |
|      |         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                                                            | M10 |
|      | MTIOC3C | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | R3  |
|      |         | P56/WR2#/BC2#/MTIOC3C/TIOCA1                                                                                                     | M6  |
|      |         | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                     | N13 |
|      |         | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                      | P11 |
|      |         | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                    | F3  |
|      | MTIOC3D | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | R3  |
|      |         | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                                                 | N2  |
|      |         | P81/MTIOC3D/PO27/RXD10/SMISO10/SSCL10                                                                                            | M11 |
|      |         | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                                    | L12 |
|      |         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                            | P12 |
|      |         |                                                                                                                                  |     |
| MTU4 | MTIOC4A | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                                    | M3  |
|      |         | P82/MTIOC4A/PO28/TXD10/SMOSI10/SSDA10                                                                                            | N11 |
|      |         | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                            | F14 |
|      |         | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                   | L13 |
|      |         | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RDX12/SSLB3/MOSIB/IRQ7-DS/AN0                                          | A15 |
|      | MTIOC4B | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                               | L2  |
|      |         | P54/ALE/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1                                                                                      | M7  |
|      |         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                         | P13 |
|      |         | PD1/D1[A1/D1]/MTIOC4B/TIOCB7/TCLKG/MOSIC/CTX0/IRQ1/AN009                                                                         | B8  |
|      |         | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS                                                                      | B15 |
|      |         |                                                                                                                                  |     |
|      |         |                                                                                                                                  |     |
|      |         |                                                                                                                                  |     |
|      |         |                                                                                                                                  |     |
|      |         |                                                                                                                                  |     |

|                                                    |         |                                                                                                         |     |
|----------------------------------------------------|---------|---------------------------------------------------------------------------------------------------------|-----|
|                                                    |         | 12#/MISOB/AN1                                                                                           |     |
|                                                    | MTIOC4C | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                            | L4  |
|                                                    |         | P83/MTIOC4C/CTS10#/RTS10#/SS10#                                                                         | P10 |
|                                                    |         | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS                    | L14 |
|                                                    |         | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TDX12/SIOX12/SSLB2/RSPCKB/ANEX1                  | A14 |
|                                                    |         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                                | D12 |
|                                                    | MTIOC4D | P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                             | L1  |
|                                                    |         | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                       | N7  |
|                                                    |         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                      | N12 |
|                                                    |         | PD2/D2[A2/D2]/MTIOC4D/TIOCA8/MISOC/CRX0/IRQ2/AN010                                                      | C8  |
|                                                    |         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                                 | C13 |
| MTU5                                               | MTIC5U  | P12/MTIC5U/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                       | N5  |
|                                                    |         | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                  | H12 |
|                                                    |         | PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3/IRQ7/AN7                                                               | D10 |
|                                                    | MTIC5V  | P11/MTIC5V/TMCI3/SCK2/IRQ1                                                                              | R5  |
|                                                    |         | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                     | J15 |
|                                                    |         | PD6/D6[A6/D6]/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                                               | A11 |
|                                                    | MTIC5W  | P10/MTIC5W/TMRI3/IRQ0                                                                                   | P5  |
|                                                    |         | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                               | K15 |
|                                                    |         | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                                             | D9  |
| POE                                                | POE0#   | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                   | P12 |
|                                                    |         | PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3/IRQ7/AN7                                                               | D10 |
|                                                    | POE1#   | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                    | M14 |
|                                                    |         | PD6/D6[A6/D6]/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                                               | A11 |
|                                                    | POE2#   | P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                             | J3  |
|                                                    |         | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                     | J15 |
|                                                    |         | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                                             | D9  |
|                                                    | POE3#   | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                    | K1  |
|                                                    |         | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                          | L13 |
|                                                    |         | PD4/D4[A4/D4]/POE3#/SSLC0/IRQ4/AN012                                                                    | B10 |
|                                                    | POE8#   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | P2  |
|                                                    |         | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                      | L2  |
| PD3/D3[A3/D3]/TIOCB8/TCLKH/POE8#/RSPCKG/IRQ3/AN011 |         | C9                                                                                                      |     |

|                                                                   |        |                                                                                                                                  |     |
|-------------------------------------------------------------------|--------|----------------------------------------------------------------------------------------------------------------------------------|-----|
|                                                                   |        | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                         | B15 |
| TPU0-5                                                            | TCLKA  | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | P4  |
|                                                                   |        | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                         | P13 |
|                                                                   | TCLKB  | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                   | N4  |
|                                                                   |        | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                                | H13 |
|                                                                   |        | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                               | N12 |
|                                                                   | TCLKC  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | R3  |
|                                                                   |        | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                                                                      | K12 |
|                                                                   |        | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                     | N13 |
|                                                                   | TCLKD  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | P2  |
|                                                                   |        | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                   | L13 |
| PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                  |        | R15                                                                                                                              |     |
| TPU0                                                              | TIOCA0 | P86/TIOCA0                                                                                                                       | M4  |
|                                                                   |        | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                            | F14 |
|                                                                   | TIOCB0 | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | P2  |
|                                                                   |        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                               | G14 |
|                                                                   | TIOCD0 | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                             | K1  |
| PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS |        | H13                                                                                                                              |     |
| TPU1                                                              | TIOCA1 | P56/WR2#/BC2#/MTIOC3C/TIOCA1                                                                                                     | M6  |
|                                                                   |        | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                           | H12 |
|                                                                   | TIOCB1 | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | R3  |
|                                                                   |        | PA5/A5/TIOCB1/PO21/RSPCKA                                                                                                        | J12 |
| TPU2                                                              | TIOCA2 | P87/TIOCA2                                                                                                                       | P3  |
|                                                                   |        | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                              | J15 |
|                                                                   | TIOCB2 | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                   | N4  |
|                                                                   |        | PA7/A7/TIOCB2/PO23/MISOA                                                                                                         | J14 |
| TPU3                                                              | TIOCA3 | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                         | R1  |

|                                                                                             |                                                                       |                                                                                                             |     |
|---------------------------------------------------------------------------------------------|-----------------------------------------------------------------------|-------------------------------------------------------------------------------------------------------------|-----|
|                                                                                             |                                                                       | PB0/A8/MTIOC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12                             | K15 |
|                                                                                             | TIOCB3                                                                | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                    | R2  |
|                                                                                             |                                                                       | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/<br>SMOSI6/SSDA4/SSDA6/IRQ4-DS                    | L14 |
|                                                                                             | TIOCC3                                                                | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                     | N3  |
|                                                                                             |                                                                       | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6<br>#                                             | K12 |
|                                                                                             | TIOCD3                                                                | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0<br>#/SSDA3                                        | N2  |
|                                                                                             |                                                                       | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4<br>/SCK6                                          | L13 |
| TPU4                                                                                        | TIOCA4                                                                | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR<br>G0#                                            | L4  |
|                                                                                             |                                                                       | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                                        | M15 |
|                                                                                             | TIOCB4                                                                | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                               | M3  |
|                                                                                             |                                                                       | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                        | M14 |
| TPU5                                                                                        | TIOCA5                                                                | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                    | M5  |
|                                                                                             |                                                                       | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                               | L12 |
|                                                                                             | TIOCB5                                                                | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                        | P4  |
|                                                                                             |                                                                       | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                               | M13 |
| PPG<br>Group3                                                                               | PO13                                                                  | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                    | M5  |
|                                                                                             |                                                                       | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                          | N4  |
|                                                                                             | PO15                                                                  | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                        | P4  |
|                                                                                             | PO18                                                                  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | P2  |
|                                                                                             |                                                                       |                                                                                                             |     |
| PPG<br>Group4                                                                               | PO16                                                                  | P73/CS3#/PO16                                                                                               | N14 |
|                                                                                             |                                                                       | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                       | F14 |
|                                                                                             | PO17                                                                  | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                          | G14 |
|                                                                                             |                                                                       | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ<br>14                                            | N13 |
|                                                                                             | PO18                                                                  | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                         | H14 |
| PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                            |                                                                       | R15                                                                                                         |     |
| PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD<br>X12/SIOX12/SSLB2/RSPCKB/ANEX1 |                                                                       | A14                                                                                                         |     |
| PO19                                                                                        | P74/CS4#/PO19/CTS11#/RTS11#/SS11#                                     | R14                                                                                                         |     |
|                                                                                             | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5<br>/IRQ6-DS | H13                                                                                                         |     |
| PPG                                                                                         | PO20                                                                  | P75/CS5#/PO20/SCK11                                                                                         | P14 |



|                                                                            |                                                                |                                                                                         |                                                                           |     |
|----------------------------------------------------------------------------|----------------------------------------------------------------|-----------------------------------------------------------------------------------------|---------------------------------------------------------------------------|-----|
| Group5                                                                     |                                                                | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                  | H12                                                                       |     |
|                                                                            | PO21                                                           | PA5/A5/TIOCB1/PO21/RSPCKA                                                               | J12                                                                       |     |
|                                                                            |                                                                | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                | P13                                                                       |     |
|                                                                            | PO22                                                           | P76/CS6#/PO22/RXD11/SMISO11/SSCL11                                                      | R13                                                                       |     |
|                                                                            |                                                                | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                     | J15                                                                       |     |
|                                                                            | PO23                                                           | P77/CS7#/PO23/TXD11/SMOSI11/SSDA11                                                      | M12                                                                       |     |
|                                                                            |                                                                | PA7/A7/TIOCB2/PO23/MISOA                                                                | J14                                                                       |     |
|                                                                            |                                                                | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7-DS/AN0 | A15                                                                       |     |
|                                                                            | PPG<br>Group6                                                  | PO24                                                                                    | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12 | K15 |
|                                                                            |                                                                |                                                                                         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                        | N12 |
| PO25                                                                       |                                                                | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS    | L14                                                                       |     |
|                                                                            |                                                                | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0   | P12                                                                       |     |
| PO26                                                                       |                                                                | P80/MTIOC3B/PO26/SCK10                                                                  | R12                                                                       |     |
|                                                                            |                                                                | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                             | K12                                                                       |     |
|                                                                            |                                                                | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                | B15                                                                       |     |
| PO27                                                                       |                                                                | P81/MTIOC3D/PO27/RXD10/SMISO10/SSCL10                                                   | M11                                                                       |     |
|                                                                            | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6 | L13                                                                                     |                                                                           |     |
| PPG<br>Group7                                                              | PO28                                                           | P82/MTIOC4A/PO28/TXD10/SMOSI10/SSDA10                                                   | N11                                                                       |     |
|                                                                            |                                                                | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                    | M15                                                                       |     |
|                                                                            |                                                                | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                 | C13                                                                       |     |
|                                                                            | PO29                                                           | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                    | M14                                                                       |     |
|                                                                            |                                                                | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                   | M10                                                                       |     |
|                                                                            | PO30                                                           | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                           | L12                                                                       |     |
|                                                                            |                                                                | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13             | P11                                                                       |     |
|                                                                            | PO31                                                           | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                           | M13                                                                       |     |
| PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14 |                                                                | N10                                                                                     |                                                                           |     |
| TMR0                                                                       | TMO0                                                           | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                 | N3                                                                        |     |
|                                                                            |                                                                | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                          | L13                                                                       |     |
|                                                                            | TMCIO                                                          | P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                  | D1                                                                        |     |
|                                                                            |                                                                | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                | R1                                                                        |     |



|                                                      |       |                                                                                                                                  |     |
|------------------------------------------------------|-------|----------------------------------------------------------------------------------------------------------------------------------|-----|
|                                                      |       | PB1/A9/MTI0C0C/MTI0C4C/TI0CB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS                                             | L14 |
|                                                      | TMRI0 | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                                                           | D4  |
|                                                      |       | P20/MTI0C1A/TI0CB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                         | R2  |
|                                                      |       | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                           | H12 |
| TMR1                                                 | TMO1  | P17/MTI0C3A/MTI0C3B/TI0CB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | P2  |
|                                                      |       | P26/CS6#/MTI0C2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                               | M2  |
|                                                      | TMC11 | P02/TMC11/SCK6/IRQ10/AN020                                                                                                       | D2  |
|                                                      |       | P12/MTIC5U/TMC11/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                                | N5  |
|                                                      |       | P54/ALE/MTI0C4B/TMC11/CTS2#/RTS2#/SS2#/CTX1                                                                                      | M7  |
|                                                      |       | PC4/A20/CS3#/MTI0C3D/MTCLKC/TI0CC6/TCLKE/TMC11/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                            | P12 |
|                                                      | TMRI1 | P24/CS4#/MTI0C4A/MTCLKA/TI0CB4/TMRI1/PO4/SCK3                                                                                    | M3  |
| PB5/A13/MTI0C2A/MTI0C1B/TI0CB4/TMRI1/PO29/POE1#/SCK9 |       | M14                                                                                                                              |     |
| TMR2                                                 | TMO2  | P16/MTI0C3C/MTI0C3D/TI0CB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | R3  |
|                                                      |       | PC7/A23/CS0#/MTI0C3A/MTCLKB/TI0CB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                       | N10 |
|                                                      | TMC12 | P15/MTI0C0B/MTCLKB/TI0CB2/TCLKB/TMC12/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                   | N4  |
|                                                      |       | P31/MTI0C4D/TMC12/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                      | L1  |
|                                                      |       | PC6/A22/CS1#/MTI0C3C/MTCLKA/TIOCA6/TMC12/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                      | P11 |
|                                                      | TMRI2 | P14/MTI0C3A/MTCLKA/TI0CB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | P4  |
|                                                      |       | PC5/A21/CS2#/WAIT#/MTI0C3B/MTCLKD/TI0CD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                                                            | M10 |
| TMR3                                                 | TMO3  | P13/MTI0C0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                             | M5  |
|                                                      |       | P32/MTI0C0C/TI0CC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | K2  |
|                                                      |       | P55/WAIT#/MTI0C4D/TMO3/CRX1/IRQ10                                                                                                | N7  |
|                                                      | TMC13 | P11/MTIC5V/TMC13/SCK2/IRQ1                                                                                                       | R5  |
|                                                      |       | P27/CS7#/MTI0C2B/TMC13/PO7/SCK1/RSPCKB                                                                                           | M1  |
|                                                      |       | P34/MTI0C0A/TMC13/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                      | J3  |
|                                                      |       | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMC13/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                              | J15 |
|                                                      | TMRI3 | P10/MTIC5W/TMRI3/IRQ0                                                                                                            | P5  |
|                                                      |       | P30/MTI0C4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                               | L2  |
|                                                      |       | P33/MTI0C0D/TI0CD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO                                                                       | K1  |

|                 |                        |                                                                                                                                                                         |                                                   |    |
|-----------------|------------------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------------------------------------------------|----|
|                 |                        | 0/SSCL6/SSCL0/CRX0/IRQ3-DS                                                                                                                                              |                                                   |    |
| SCI0            | RXD0                   | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                                                                | R1                                                |    |
|                 | SSCL0                  | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                                                                    | K1                                                |    |
|                 | SMISO0                 |                                                                                                                                                                         |                                                   |    |
|                 | TXD0                   | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                                                                | R2                                                |    |
|                 | SSDA0                  | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                                                             | K2                                                |    |
|                 | SMOSI0                 |                                                                                                                                                                         |                                                   |    |
|                 | SCK0                   | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0<br>P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                  | N3<br>J3                                          |    |
|                 | CTS0#<br>RTS0#<br>SS0# | P23/MTIOC3D/MTCLKD/TIOC3D/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/<br>SSDA3<br>PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                   | N2<br>F3                                          |    |
| SCI1            | RXD1                   | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                                                          | N4                                                |    |
|                 | SSCL1                  | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                                                                      | L2                                                |    |
|                 | SMISO1                 | TDI/PF2/RXD1/SMISO1/SSCL1                                                                                                                                               | K3                                                |    |
|                 | TXD1                   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG#                                         | R3                                                |    |
|                 | SSDA1                  | P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                                                                      | M2                                                |    |
|                 | SMOSI1                 | TDO/PF0/TXD1/SMOSI1/SSDA1                                                                                                                                               | L3                                                |    |
|                 | SCK1                   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#<br>P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB<br>TCK/FINEC/PF1/SCK1 | P2<br>M1<br>K4                                    |    |
|                 | CTS1#<br>RTS1#<br>SS1# | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/<br>CTX1/USB0_DPUPE/IRQ4<br>P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                     | P4<br>L1                                          |    |
|                 | SCI2                   | RXD2                                                                                                                                                                    | P12/MTIC5U/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2 | N5 |
|                 |                        | SSCL2<br>SMISO2                                                                                                                                                         | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                   | P9 |
| TXD2            |                        | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                                                                    | M5                                                |    |
| SSDA2<br>SMOSI2 |                        | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                                                                    | M9                                                |    |
| SCK2            |                        | P11/MTIC5V/TMCI3/SCK2/IRQ1<br>P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                                                                            | R5<br>N9                                          |    |
| SCI3            | RXD3                   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS                                                     | R3                                                |    |

|       |                                                              |                                                                                                         |     |
|-------|--------------------------------------------------------------|---------------------------------------------------------------------------------------------------------|-----|
|       | SSCL3                                                        | US/IRQ6/ADTRG0#                                                                                         | L4  |
|       | SMISO3                                                       | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                            |     |
|       | TXD3                                                         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | P2  |
|       | SSDA3                                                        | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                        | N2  |
|       | SCK3                                                         | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                          | N4  |
|       |                                                              | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                           | M3  |
| SCI4  | RXD4                                                         | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                               | K15 |
|       | SSCL4                                                        | PK4/RXD4/SMISO4/SSCL4                                                                                   | C14 |
|       | SMISO4                                                       |                                                                                                         |     |
|       | TXD4                                                         | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS                    | L14 |
|       | SSDA4                                                        | PK5/TXD4/SMOSI4/SSDA4                                                                                   | D13 |
|       | SMOSI4                                                       |                                                                                                         |     |
| SCI4  | SCK4                                                         | P70/SCK4                                                                                                | C15 |
|       |                                                              | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                          | L13 |
|       | CTS4#                                                        | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                                             | K12 |
|       | RTS4#                                                        | PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4                                                | E12 |
| SS4#  |                                                              |                                                                                                         |     |
| SCI5  | RXD5                                                         | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                     | H14 |
|       | SSCL5                                                        | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                       | H13 |
|       | SMISO5                                                       | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                | P13 |
|       | TXD5                                                         | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                  | H12 |
|       | SSDA5                                                        | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                      | N12 |
|       | SMOSI5                                                       |                                                                                                         |     |
|       | SCK5                                                         | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                      | G14 |
|       |                                                              | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                        | R15 |
|       |                                                              | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                   | P12 |
|       | CTS5#                                                        | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                     | J15 |
| RTS5# | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14 | N13                                                                                                     |     |
| SS5#  |                                                              |                                                                                                         |     |
| SCI6  | RXD6                                                         | P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                                  | D1  |

|                        |                                                                   |                                                                                                                                 |     |
|------------------------|-------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------------------------|-----|
|                        | SSCL6                                                             | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                            | K1  |
|                        | SMISO6                                                            | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                                                       | K15 |
|                        | TXD6                                                              | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                                                          | D4  |
|                        | SSDA6                                                             | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | K2  |
|                        | SMOSI6                                                            | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS                                            | L14 |
|                        | SCK6                                                              | P02/TMCI1/SCK6/IRQ10/AN020                                                                                                      | D2  |
|                        |                                                                   | P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                     | J3  |
|                        |                                                                   | PB3/A11/MTIOC0A/MTIOC4A/TIOC0D3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                 | L13 |
|                        | CTS6#                                                             | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                                                                     | K12 |
|                        | RTS6#<br>SS6#                                                     | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                   | F3  |
| SCI9                   | RXD9                                                              | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                                   | L12 |
|                        | SSCL9<br>SMISO9                                                   | PK3/RXD9/SMISO9/SSCL9                                                                                                           | B12 |
|                        | TXD9                                                              | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                                   | M13 |
|                        | SSDA9<br>SMOSI9                                                   | PK2/TXD9/SMOSI9/SSDA9                                                                                                           | C11 |
|                        | SCK9                                                              | P60/CS0#/SCK9                                                                                                                   | A12 |
|                        |                                                                   | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                            | M14 |
| CTS9#<br>RTS9#<br>SS9# | P61/CS1#/CTS9#/RTS9#/SS9#<br>PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9# | D11<br>M15                                                                                                                      |     |
| RSPIO                  | RSPCKA                                                            | PA5/A5/TIOCB1/PO21/RSPCKA                                                                                                       | J12 |
|                        |                                                                   | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                                                       | K15 |
|                        |                                                                   | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOC0D6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                                                          | M10 |
|                        | MOSIA                                                             | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | R3  |
|                        |                                                                   | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                             | J15 |
|                        |                                                                   | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                     | P11 |
|                        | MISOA                                                             | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | P2  |
|                        |                                                                   | PA7/A7/TIOCB2/PO23/MISOA                                                                                                        | J14 |
|                        |                                                                   | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                      | N10 |

|                                                                                         |                                                          |                                                                                                                                  |                                                                                                                                  |     |
|-----------------------------------------------------------------------------------------|----------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------|-----|
|                                                                                         | SSLA0                                                    | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                           | H12                                                                                                                              |     |
|                                                                                         |                                                          | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                            | P12                                                                                                                              |     |
|                                                                                         | SSLA1                                                    | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                            | F14                                                                                                                              |     |
|                                                                                         |                                                          | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                     | N13                                                                                                                              |     |
|                                                                                         | SSLA2                                                    | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                               | G14                                                                                                                              |     |
|                                                                                         |                                                          | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                 | R15                                                                                                                              |     |
|                                                                                         | SSLA3                                                    | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                              | H14                                                                                                                              |     |
|                                                                                         |                                                          | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                         | P13                                                                                                                              |     |
|                                                                                         | RSP11                                                    | RSPCKB                                                                                                                           | P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                           | M1  |
|                                                                                         |                                                          |                                                                                                                                  | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1                                           | A14 |
|                                                                                         |                                                          |                                                                                                                                  | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                                                         | D12 |
|                                                                                         |                                                          | MOSIB                                                                                                                            | P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                               | M2  |
| PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7-DS/AN0 |                                                          |                                                                                                                                  | A15                                                                                                                              |     |
| PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4                                |                                                          |                                                                                                                                  | E12                                                                                                                              |     |
| MISOB                                                                                   |                                                          | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                               | L2                                                                                                                               |     |
|                                                                                         |                                                          | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                         | B15                                                                                                                              |     |
|                                                                                         |                                                          | PE7/D15[A15/D15]/TIOCB11/MISOB/IRQ7/AN5                                                                                          | D14                                                                                                                              |     |
| SSLB0                                                                                   |                                                          | P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                      | L1                                                                                                                               |     |
|                                                                                         |                                                          | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                                                          | C13                                                                                                                              |     |
| SSLB1                                                                                   |                                                          | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                             | M9                                                                                                                               |     |
|                                                                                         |                                                          | PE0/D8[A8/D8]/TIOCC9/SCK12/SSLB1/ANEX0                                                                                           | B14                                                                                                                              |     |
| SSLB2                                                                                   |                                                          | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                                                                   | N9                                                                                                                               |     |
|                                                                                         |                                                          | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1                                           | A14                                                                                                                              |     |
| SSLB3                                                                                   |                                                          | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                                                                  | P9                                                                                                                               |     |
|                                                                                         |                                                          | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7-DS/AN0                                          | A15                                                                                                                              |     |
| IEB0                                                                                    |                                                          | IERXD                                                                                                                            | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | R3  |
|                                                                                         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD |                                                                                                                                  | P13                                                                                                                              |     |
|                                                                                         | IETXD                                                    | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | P2                                                                                                                               |     |
|                                                                                         |                                                          | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                               | N12                                                                                                                              |     |
| RTCA                                                                                    | RTCOUT                                                   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | R3                                                                                                                               |     |

|       |         |                                                                                                                                  |    |
|-------|---------|----------------------------------------------------------------------------------------------------------------------------------|----|
|       |         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | K2 |
| S12AD | ADTRG0# | P07/IRQ15/ADTRG0#                                                                                                                | B2 |
|       |         | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | R3 |
|       |         | P25/GS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                                                     | L4 |
| ADA0  | ADTRG#  | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                             | M5 |
|       |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | P2 |

表 a-1.2 176-pin LQFP (上段が初期設定です)

| 周辺機能   | 端子機能                                                                        | 割り当て先                                                                                 | Pin No. |
|--------|-----------------------------------------------------------------------------|---------------------------------------------------------------------------------------|---------|
| アドレスバス | A16                                                                         | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                          | 91      |
|        |                                                                             | P90/A16/D16/TXD7/SMOSI7/SSDA7/AN014                                                   | 163     |
|        | A17                                                                         | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                      | 89      |
|        |                                                                             | P91/A17/D17/SCK7/AN015                                                                | 161     |
|        | A18                                                                         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                              | 86      |
|        |                                                                             | P92/A18/D18/RXD7/SMISO7/SSCL7/AN016                                                   | 160     |
|        | A19                                                                         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                    | 83      |
|        |                                                                             | P93/A19/D19/CTS7#/RTS7#/SS7#/AN017                                                    | 159     |
|        | A20                                                                         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0 | 82      |
|        |                                                                             | P94/A20/D20                                                                           | 157     |
|        | A21                                                                         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                 | 78      |
|        |                                                                             | P95/A21/D21                                                                           | 155     |
| A22    | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13 | 77                                                                                    |         |
|        | P96/A22/D22                                                                 | 152                                                                                   |         |
| A23    | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14  | 76                                                                                    |         |
|        | P97/A23/D23                                                                 | 149                                                                                   |         |
| バス制御   | WAIT#                                                                       | P57/WAIT#/WR3#/BC3#                                                                   | 61      |
|        |                                                                             | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                     | 66      |
|        |                                                                             | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                 | 78      |
|        |                                                                             | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                        | 71      |
|        | CS0#                                                                        | P60/CS0#/SCK9                                                                         | 141     |
|        |                                                                             | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14            | 76      |
|        | CS1#                                                                        | P61/CS1#/CTS9#/RTS9#/SS9#                                                             | 139     |

|        |      |                                                                                             |     |
|--------|------|---------------------------------------------------------------------------------------------|-----|
|        |      | P71/CS1#                                                                                    | 102 |
|        |      | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                 | 77  |
|        | CS2# | P62/CS2#                                                                                    | 138 |
|        |      | P72/CS2#                                                                                    | 101 |
|        |      | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                       | 78  |
|        | CS3# | P63/CS3#                                                                                    | 137 |
|        |      | P73/CS3#/PO16                                                                               | 93  |
|        |      | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0       | 82  |
|        | CS4# | P64/CS4#                                                                                    | 136 |
|        |      | P74/CS4#/PO19/CTS11#/RTS11#/SS11#                                                           | 88  |
|        |      | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                               | 40  |
|        | CS5# | P65/CS5#                                                                                    | 124 |
|        |      | P75/CS5#/PO20/SCK11                                                                         | 87  |
|        |      | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                | 38  |
|        | CS6# | P66/CS6#/CTX2                                                                               | 122 |
|        |      | P76/CS6#/PO22/RXD11/SMISO11/SSCL11                                                          | 85  |
|        |      | P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                          | 37  |
|        | CS7# | P67/CS7#/CRX2/IRQ15                                                                         | 120 |
|        |      | P77/CS7#/PO23/TXD11/SMOSI11/SSDA11                                                          | 84  |
|        |      | P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                      | 36  |
| 外部割り込み | IRQ0 | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                          | 33  |
|        |      | P10/MTIC5W/TMRI3/IRQ0                                                                       | 56  |
|        |      | PD0/D0[A0/D0]/TIOCA7/IRQ0/AN008                                                             | 158 |
|        | IRQ1 | P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                 | 32  |
|        |      | P11/MTIC5V/TMCI3/SCK2/IRQ1                                                                  | 55  |
|        |      | PD1/D1[A1/D1]/MTIOC4B/TIOCB7/TCLKG/MOSIC/CTX0/IRQ1/AN009                                    | 156 |
|        | IRQ2 | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU0/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | 29  |
|        |      | P12/MTIC5U/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                           | 54  |
|        |      | PD2/D2[A2/D2]/MTIOC4D/TIOCA8/MISOC/CRX0/IRQ2/AN010                                          | 154 |
|        | IRQ3 | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS        | 28  |
|        |      | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                        | 53  |
|        |      | PD3/D3[A3/D3]/TIOCB8/TCLKH/POE8#/RSPCKC/IRQ3/AN011                                          | 150 |
|        | IRQ4 | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4           | 100 |
|        |      | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4            | 51  |



|       |                                                                                                                              |     |
|-------|------------------------------------------------------------------------------------------------------------------------------|-----|
|       | P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                  | 27  |
|       | PD4/D4/POE3#/SSLC0/IRQ4/AN012                                                                                                | 148 |
|       | PF5/IRQ4                                                                                                                     | 9   |
| IRQ5  | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5                                                          | 109 |
|       | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1/IRQ5                                                  | 50  |
|       | PD5/D5/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                                                                         | 147 |
|       | PE5/D13/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                                                              | 130 |
| IRQ6  | PA3/A3/MTIOC0D/MTCLKD/TIOC0D/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6                                                               | 110 |
|       | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 48  |
|       | PD6/D6/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                                                                           | 145 |
|       | PE6/D14/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4                                                                              | 126 |
| IRQ7  | PE2/D10/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7/AN0                                                  | 133 |
|       | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2/IETXD/IRQ7/ADTRG#                         | 46  |
|       | PD7/D7/MTIC5U/POE0#/SSLC3/IRQ7/AN7                                                                                           | 143 |
|       | PE7/D15/TIOCB11/MISOB/IRQ7/AN5                                                                                               | 125 |
| IRQ8  | P40/IRQ8-DS/AN000                                                                                                            | 173 |
|       | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                                                       | 8   |
|       | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                     | 45  |
| IRQ9  | P41/IRQ9-DS/AN001                                                                                                            | 171 |
|       | P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                                                       | 7   |
|       | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                     | 44  |
| IRQ10 | P42/IRQ10-DS/AN002                                                                                                           | 170 |
|       | P02/TMCI1/SCK6/IRQ10/AN020                                                                                                   | 6   |
|       | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                                            | 66  |
| IRQ11 | P43/IRQ11-DS/AN003                                                                                                           | 169 |
|       | P03/IRQ11/DA0                                                                                                                | 4   |
|       | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                           | 114 |
| IRQ12 | P44/IRQ12-DS/AN004                                                                                                           | 168 |
|       | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                                                    | 104 |
|       | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                             | 89  |
| IRQ13 | P45/IRQ13-DS/AN005                                                                                                           | 167 |
|       | P05/IRQ13/DA1                                                                                                                | 2   |
|       | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                  | 77  |
| IRQ14 | P46/IRQ14-DS/AN006                                                                                                           | 166 |
|       | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                 | 91  |



|                                                                |        |                                                                                            |                                             |
|----------------------------------------------------------------|--------|--------------------------------------------------------------------------------------------|---------------------------------------------|
|                                                                |        | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                 | 76                                          |
|                                                                | IRQ15  | P47/IRQ15-DS/AN007                                                                         | 165                                         |
|                                                                |        | P07/IRQ15/ADTRG0#                                                                          | 176                                         |
|                                                                |        | P67/CS7#/CRX2/IRQ15                                                                        | 120                                         |
| MTU0-5                                                         | MTCLKA | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4           | 51                                          |
|                                                                |        | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                              | 40                                          |
|                                                                |        | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                     | 109                                         |
|                                                                |        | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                | 77                                          |
|                                                                | MTCLKB | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5             | 50                                          |
|                                                                |        | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                               | 38                                          |
|                                                                |        | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                        | 107                                         |
|                                                                |        | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                 | 76                                          |
|                                                                | MTCLKC | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                    | 43                                          |
|                                                                |        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                         | 114                                         |
|                                                                |        | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0      | 82                                          |
|                                                                | MTCLKD | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                           | 42                                          |
|                                                                |        | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                          | 110                                         |
|                                                                |        | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                      | 78                                          |
|                                                                | MTU0   | MTIOC0A                                                                                    | P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4 |
| PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6 |        |                                                                                            | 98                                          |
| MTIOC0B                                                        |        | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                       | 53                                          |
|                                                                |        | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5             | 50                                          |
|                                                                |        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                         | 114                                         |
| MTIOC0C                                                        |        | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | 29                                          |
|                                                                |        | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS       | 100                                         |
| MTIOC0D                                                        |        | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS       | 28                                          |
|                                                                |        | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5                                  | 110                                         |

|                                       |         |                                                                                                                                  |                                               |
|---------------------------------------|---------|----------------------------------------------------------------------------------------------------------------------------------|-----------------------------------------------|
|                                       |         | /IRQ6-DS                                                                                                                         |                                               |
| MTU1                                  | MTIOC1A | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                         | 45                                            |
|                                       |         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                                                          | 131                                           |
|                                       | MTIOC1B | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                         | 44                                            |
|                                       |         | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                             | 96                                            |
| MTU2                                  | MTIOC2A | P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                               | 37                                            |
|                                       |         | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                             | 96                                            |
|                                       | MTIOC2B | P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                           | 36                                            |
|                                       |         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                                                         | 130                                           |
| MTU3                                  | MTIOC3A | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | 51                                            |
|                                       |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 46                                            |
|                                       |         | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                 | 89                                            |
|                                       |         | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                       | 76                                            |
|                                       | MTIOC3B | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 46                                            |
|                                       |         | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                          | 43                                            |
|                                       |         | P80/MTIOC3B/PO26/SCK10                                                                                                           | 81                                            |
|                                       |         | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                                    | 94                                            |
|                                       |         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                                                            | 78                                            |
|                                       | MTIOC3C | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 48                                            |
|                                       |         | P56/WR2#/BC2#/MTIOC3C/TIOCA1                                                                                                     | 62                                            |
|                                       |         | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                     | 91                                            |
|                                       |         | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                      | 77                                            |
|                                       |         | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                    | 13                                            |
|                                       | MTIOC3D | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 48                                            |
|                                       |         | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                                                 | 42                                            |
|                                       |         | P81/MTIOC3D/PO27/RXD10/SMISO10/SSCL10                                                                                            | 80                                            |
|                                       |         | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                                    | 95                                            |
|                                       |         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                            | 82                                            |
|                                       | MTU4    | MTIOC4A                                                                                                                          | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3 |
| P82/MTIOC4A/PO28/TXD10/SMOSI10/SSDA10 |         |                                                                                                                                  | 79                                            |
| PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1 |         |                                                                                                                                  | 118                                           |

|      |         |                                                                                          |     |
|------|---------|------------------------------------------------------------------------------------------|-----|
|      |         | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                           | 98  |
|      |         | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXDX12/SSLB3/MOSIB/IRQ7-DS/AN0 | 133 |
|      | MTIOC4B | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                       | 33  |
|      |         | P54/ALE/MTIOC4B/TMC11/CTS2#/RTS2#/SS2#/CTX1                                              | 67  |
|      |         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                 | 86  |
|      |         | PD1/D1[A1/D1]/MTIOC4B/TIOCB7/TCLKG/MOSIC/CTX0/IRQ1/AN009                                 | 156 |
|      |         | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                 | 132 |
|      | MTIOC4C | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                             | 38  |
|      |         | P83/MTIOC4C/CTS10#/RTS10#/SS10#                                                          | 74  |
|      |         | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMC10/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS     | 100 |
|      |         | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1   | 134 |
|      |         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                 | 130 |
|      | MTIOC4D | P31/MTIOC4D/TMC12/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                              | 32  |
|      |         | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                        | 66  |
|      |         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                       | 83  |
|      |         | PD2/D2[A2/D2]/MTIOC4D/TIOCA8/MISOC/CRX0/IRQ2/AN010                                       | 154 |
|      |         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                  | 131 |
| MTU5 | MTIC5U  | P12/MTIC5U/TMC11/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                        | 54  |
|      |         | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                   | 109 |
|      |         | PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3/IRQ7/AN7                                                | 143 |
|      | MTIC5V  | P11/MTIC5V/TMC13/SCK2/IRQ1                                                               | 55  |
|      |         | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMC13/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                      | 107 |
|      |         | PD6/D6[A6/D6]/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                                | 145 |
|      | MTIC5W  | P10/MTIC5W/TMRI3/IRQ0                                                                    | 56  |
|      |         | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                | 104 |
|      |         | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                              | 147 |
| POE  | POE0#   | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMC11/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0    | 82  |
|      |         | PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3/IRQ7/AN7                                                | 143 |
|      | POE1#   | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                     | 96  |
|      |         | PD6/D6[A6/D6]/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                                | 145 |
|      | POE2#   | P34/MTIOC0A/TMC13/PO12/POE2#/SCK6/SCK0/IRQ4                                              | 27  |
|      |         | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMC13/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                      | 107 |
|      |         | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                              | 147 |

|       |                                       |                                                                                                                                  |                                                                                  |     |
|-------|---------------------------------------|----------------------------------------------------------------------------------------------------------------------------------|----------------------------------------------------------------------------------|-----|
|       | POE3#                                 | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                             | 28                                                                               |     |
|       |                                       | PB3/A11/MTIOC0A/MTIOC4A/TIOC0D3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                  | 98                                                                               |     |
|       |                                       | PD4/D4[A4/D4]/POE3#/SSLC0/IRQ4/AN012                                                                                             | 148                                                                              |     |
|       | POE8#                                 | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 46                                                                               |     |
|       |                                       | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                               | 33                                                                               |     |
|       |                                       | PD3/D3[A3/D3]/TIOCB8/TCLKH/POE8#/RSPCKC/IRQ3/AN011                                                                               | 150                                                                              |     |
|       |                                       | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                         | 132                                                                              |     |
|       | TPU0-5                                | TCLKA                                                                                                                            | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4 | 51  |
|       |                                       |                                                                                                                                  | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                         | 86  |
|       |                                       | TCLKB                                                                                                                            | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5   | 50  |
|       |                                       |                                                                                                                                  | PA3/A3/MTIOC0D/MTCLKD/TIOC0D/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                | 110 |
|       |                                       |                                                                                                                                  | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                               | 83  |
| TCLKC |                                       | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 48                                                                               |     |
|       |                                       | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                                                                      | 99                                                                               |     |
|       |                                       | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                     | 91                                                                               |     |
| TCLKD |                                       | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 46                                                                               |     |
|       |                                       | PB3/A11/MTIOC0A/MTIOC4A/TIOC0D3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                  | 98                                                                               |     |
|       |                                       | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                 | 89                                                                               |     |
| TPU0  |                                       | TIOCA0                                                                                                                           | P86/TIOCA0                                                                       | 49  |
|       | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1 |                                                                                                                                  | 118                                                                              |     |
|       | TIOCB0                                | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 46                                                                               |     |
|       |                                       | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                               | 114                                                                              |     |
|       | TIOC0D                                | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                             | 28                                                                               |     |
|       |                                       | PA3/A3/MTIOC0D/MTCLKD/TIOC0D/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                                | 110                                                                              |     |
| TPU1  | TIOCA1                                | P56/WR2#/BC2#/MTIOC3C/TIOCA1                                                                                                     | 62                                                                               |     |
|       |                                       | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                           | 109                                                                              |     |
|       | TIOCB1                                | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R                                                                         | 48                                                                               |     |

|               |        |                                                                                                             |     |
|---------------|--------|-------------------------------------------------------------------------------------------------------------|-----|
|               |        | XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0#                                |     |
|               |        | PA5/A5/TIOCB1/PO21/RSPCKA                                                                                   | 108 |
| TPU2          | TIOCA2 | P87/TIOCA2                                                                                                  | 47  |
|               |        | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCi3/PO22/POE2#/CTS5#/RTS5#/S<br>S5#/MOSIA                                     | 107 |
|               | TIOCB2 | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCi2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                          | 50  |
|               |        | PA7/A7/TIOCB2/PO23/MISOA                                                                                    | 106 |
| TPU3          | TIOCA3 | P21/MTIOC1B/TIOCA3/TMCi0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                    | 44  |
|               |        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12                              | 104 |
|               | TIOCB3 | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                    | 45  |
|               |        | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCi0/PO25/TXD4/TXD6/SMOSI4/<br>SMOSI6/SSDA4/SSDA6/IRQ4-DS                    | 100 |
|               | TIOCC3 | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                     | 43  |
|               |        | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6<br>#                                             | 99  |
|               | TIOCD3 | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0<br>#/SSDA3                                        | 42  |
|               |        | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4<br>/SCK6                                          | 98  |
| TPU4          | TIOCA4 | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR<br>G0#                                            | 38  |
|               |        | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                                        | 97  |
|               | TIOCB4 | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                               | 40  |
|               |        | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                        | 96  |
| TPU5          | TIOCA5 | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                    | 53  |
|               |        | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                               | 95  |
|               | TIOCB5 | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                        | 51  |
|               |        | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                               | 94  |
| PPG<br>Group3 | PO13   | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                    | 53  |
|               |        | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCi2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                          | 50  |
|               | PO15   | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                        | 51  |
|               |        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 46  |
| PPG<br>Group4 | PO16   | P73/CS3#/PO16                                                                                               | 93  |
|               |        | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                       | 118 |
|               | PO17   | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                          | 114 |

|                                                                                         |                                                                |                                                                                        |     |
|-----------------------------------------------------------------------------------------|----------------------------------------------------------------|----------------------------------------------------------------------------------------|-----|
|                                                                                         |                                                                | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                           | 91  |
|                                                                                         | PO18                                                           | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                    | 112 |
|                                                                                         |                                                                | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                       | 89  |
|                                                                                         |                                                                | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TDX12/SIOX12/SSLB2/RSPCKB/ANEX1 | 134 |
|                                                                                         | PO19                                                           | P74/CS4#/PO19/CTS11#/RTS11#/SS11#                                                      | 88  |
|                                                                                         |                                                                | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                      | 110 |
| PPG Group5                                                                              | PO20                                                           | P75/CS5#/PO20/SCK11                                                                    | 87  |
|                                                                                         |                                                                | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                 | 109 |
|                                                                                         | PO21                                                           | PA5/A5/TIOCB1/PO21/RSPCKA                                                              | 108 |
|                                                                                         |                                                                | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                               | 86  |
|                                                                                         | PO22                                                           | P76/CS6#/PO22/RXD11/SMISO11/SSCL11                                                     | 85  |
|                                                                                         |                                                                | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                    | 107 |
|                                                                                         | PO23                                                           | P77/CS7#/PO23/TXD11/SMOSI11/SSDA11                                                     | 84  |
| PA7/A7/TIOCB2/PO23/MISOA                                                                |                                                                | 106                                                                                    |     |
| PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RDX12/SSLB3/MOSIB/IRQ7-DS/AN0 |                                                                | 133                                                                                    |     |
| PPG Group6                                                                              | PO24                                                           | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12              | 104 |
|                                                                                         |                                                                | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                     | 83  |
|                                                                                         | PO25                                                           | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS   | 100 |
|                                                                                         |                                                                | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0  | 82  |
|                                                                                         | PO26                                                           | P80/MTIOC3B/PO26/SCK10                                                                 | 81  |
|                                                                                         |                                                                | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                            | 99  |
|                                                                                         |                                                                | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1               | 132 |
| PO27                                                                                    | P81/MTIOC3D/PO27/RXD10/SMISO10/SSCL10                          | 80                                                                                     |     |
|                                                                                         | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6 | 98                                                                                     |     |
| PPG Group7                                                                              | PO28                                                           | P82/MTIOC4A/PO28/TXD10/SMOSI10/SSDA10                                                  | 79  |
|                                                                                         |                                                                | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                   | 97  |
|                                                                                         |                                                                | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                | 131 |
|                                                                                         | PO29                                                           | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                   | 96  |
|                                                                                         |                                                                | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                  | 78  |
|                                                                                         | PO30                                                           | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                          | 95  |

|                                                                        |                                                      |                                                                                                                                  |     |
|------------------------------------------------------------------------|------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------|-----|
|                                                                        |                                                      | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                      | 77  |
|                                                                        | PO31                                                 | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                                    | 94  |
|                                                                        |                                                      | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                       | 76  |
| TMR0                                                                   | TMO0                                                 | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                          | 43  |
|                                                                        |                                                      | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                   | 98  |
|                                                                        | TMCI0                                                | P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                                                           | 7   |
|                                                                        |                                                      | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                         | 44  |
|                                                                        |                                                      | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS                                             | 100 |
|                                                                        | TMRI0                                                | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                                                           | 8   |
| P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8               |                                                      | 45                                                                                                                               |     |
| PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS |                                                      | 109                                                                                                                              |     |
| TMR1                                                                   | TMO1                                                 | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 46  |
|                                                                        |                                                      | P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                               | 37  |
|                                                                        | TMCI1                                                | P02/TMCI1/SCK6/IRQ10/AN020                                                                                                       | 6   |
|                                                                        |                                                      | P12/MTIC5U/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                                | 54  |
|                                                                        |                                                      | P54/ALE/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1                                                                                      | 67  |
|                                                                        |                                                      | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                            | 82  |
| TMRI1                                                                  | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3        | 40                                                                                                                               |     |
|                                                                        | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9 | 96                                                                                                                               |     |
| TMR2                                                                   | TMO2                                                 | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 48  |
|                                                                        |                                                      | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                       | 76  |
|                                                                        | TMCI2                                                | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                   | 50  |
|                                                                        |                                                      | P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                      | 32  |
|                                                                        |                                                      | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                      | 77  |
|                                                                        | TMRI2                                                | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | 51  |
| PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA  |                                                      | 78                                                                                                                               |     |
| TMR3                                                                   | TMO3                                                 | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                             | 53  |
|                                                                        |                                                      | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | 29  |



|               |                                                             |                                                                                                                                |     |
|---------------|-------------------------------------------------------------|--------------------------------------------------------------------------------------------------------------------------------|-----|
|               |                                                             | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                                              | 66  |
|               | TMCI3                                                       | P11/MTIC5V/TMCI3/SCK2/IRQ1                                                                                                     | 55  |
|               |                                                             | P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                         | 36  |
|               |                                                             | P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                    | 27  |
|               |                                                             | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                            | 107 |
|               | TMRI3                                                       | P10/MTIC5W/TMRI3/IRQ0                                                                                                          | 56  |
|               |                                                             | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                             | 33  |
|               |                                                             | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                           | 28  |
| SCI0          | RXD0                                                        | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                       | 44  |
|               | SSCL0                                                       | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                           | 28  |
|               | SMISO0                                                      |                                                                                                                                |     |
|               | TXD0                                                        | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                       | 45  |
|               | SSDA0                                                       | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                     | 29  |
|               | SMOSI0                                                      |                                                                                                                                |     |
|               | SCK0                                                        | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                        | 43  |
|               |                                                             | P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                    | 27  |
|               | CTS0#                                                       | P23/MTIOC3D/MTCLKD/TIOC0D/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                                               | 42  |
|               | RTS0#<br>SS0#                                               | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                  | 13  |
| SCI1          | RXD1                                                        | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                 | 50  |
|               | SSCL1                                                       | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                             | 33  |
|               | SMISO1                                                      | TDI/PF2/RXD1/SMISO1/SSCL1                                                                                                      | 31  |
|               | TXD1                                                        | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG# | 48  |
|               | SSDA1                                                       | P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                             | 37  |
|               | SMOSI1                                                      | TDO/PF0/TXD1/SMOSI1/SSDA1                                                                                                      | 35  |
|               | SCK1                                                        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                        | 46  |
|               |                                                             | P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                         | 36  |
|               |                                                             | TCK/FINEC/PF1/SCK1                                                                                                             | 34  |
|               | CTS1#                                                       | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                               | 51  |
| RTS1#<br>SS1# | P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS | 32                                                                                                                             |     |
| SCI2          | RXD2                                                        | P12/MTIC5U/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                              | 54  |



|                                               |                                                          |                                                                                                                                         |     |
|-----------------------------------------------|----------------------------------------------------------|-----------------------------------------------------------------------------------------------------------------------------------------|-----|
|                                               | SSCL2<br>SMISO2                                          | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                                                                         | 70  |
|                                               | TXD2                                                     | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                                                | 53  |
|                                               | SSDA2<br>SMOSI2                                          | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                                    | 72  |
|                                               | SCK2                                                     | P11/MTIC5V/TMCi3/SCK2/IRQ1                                                                                                              | 55  |
|                                               |                                                          | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                                                                          | 71  |
| SCI3                                          | RXD3                                                     | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | 48  |
|                                               | SSCL3<br>SMISO3                                          | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR<br>G0#                                                                        | 38  |
|                                               | TXD3                                                     | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                             | 46  |
|                                               | SSDA3<br>SMOSI3                                          | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0<br>#/SSDA3                                                                    | 42  |
|                                               | SCK3                                                     | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCi2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                                                      | 50  |
| P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3 |                                                          | 40                                                                                                                                      |     |
| SCI4                                          | RXD4                                                     | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12                                                          | 104 |
|                                               | SSCL4<br>SMISO4                                          | PK4/RXD4/SMISO4/SSCL4                                                                                                                   | 129 |
|                                               | TXD4                                                     | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCi0/PO25/TXD4/TXD6/SMOSI4/<br>SMOSI6/SSDA4/SSDA6/IRQ4-DS                                                | 100 |
|                                               | SSDA4<br>SMOSI4                                          | PK5/TXD4/SMOSI4/SSDA4                                                                                                                   | 127 |
|                                               | SCK4                                                     | P70/SCK4                                                                                                                                | 128 |
|                                               |                                                          | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4<br>/SCK6                                                                      | 98  |
|                                               | CTS4#                                                    | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6<br>#                                                                         | 99  |
| RTS4#<br>SS4#                                 | PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4 | 126                                                                                                                                     |     |
| SCI5                                          | RXD5                                                     | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                                     | 112 |
|                                               | SSCL5                                                    | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5<br>/IRQ6-DS                                                                   | 110 |
|                                               | SMISO5                                                   | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                                | 86  |
|                                               | TXD5                                                     | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/<br>SSLA0/IRQ5-DS                                                              | 109 |
|                                               | SSDA5<br>SMOSI5                                          | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                                      | 83  |

|        |                                                                                |                                                                                                                       |     |
|--------|--------------------------------------------------------------------------------|-----------------------------------------------------------------------------------------------------------------------|-----|
|        | SCK5                                                                           | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                    | 114 |
|        |                                                                                | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                      | 89  |
|        |                                                                                | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#<br>/SCK5/CTS8#/RTS8#/SS8#/SSLA0                             | 82  |
|        | CTS5#                                                                          | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/S<br>S5#/MOSIA                                               | 107 |
|        | RTS5#                                                                          | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ<br>14                                                      | 91  |
|        | SS5#                                                                           |                                                                                                                       |     |
| SCI6   | RXD6                                                                           | P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                                                | 7   |
|        | SSCL6                                                                          | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO<br>0/SSCL6/SSCL0/CRX0/IRQ3-DS                              | 28  |
|        | SMISO6                                                                         | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12                                        | 104 |
|        | TXD6                                                                           | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                                                | 8   |
|        | SSDA6                                                                          | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMO<br>SI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                       | 29  |
|        | SMOSI6                                                                         | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/<br>SMOSI6/SSDA4/SSDA6/IRQ4-DS                              | 100 |
|        | SCK6                                                                           | P02/TMCI1/SCK6/IRQ10/AN020                                                                                            | 6   |
|        |                                                                                | P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                           | 27  |
|        |                                                                                | PB3/A11/MTIOC0A/MTIOC4A/TIOC3/TCLKD/TMO0/PO27/POE3#/SCK4<br>/SCK6                                                     | 98  |
|        | CTS6#                                                                          | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6<br>#                                                       | 99  |
|        | RTS6#                                                                          | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                         | 13  |
|        | SS6#                                                                           |                                                                                                                       |     |
| SCI9   | RXD9                                                                           | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                         | 95  |
|        | SSCL9                                                                          | PK3/RXD9/SMISO9/SSCL9                                                                                                 | 140 |
|        | SMISO9                                                                         |                                                                                                                       |     |
|        | TXD9                                                                           | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                         | 94  |
|        | SSDA9                                                                          | PK2/TXD9/SMOSI9/SSDA9                                                                                                 | 142 |
|        | SMOSI9                                                                         |                                                                                                                       |     |
|        | SCK9                                                                           | P60/CS0#/SCK9                                                                                                         | 141 |
|        |                                                                                | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                  | 96  |
|        | CTS9#                                                                          | P61/CS1#/CTS9#/RTS9#/SS9#                                                                                             | 139 |
| RTS9#  | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                           | 97                                                                                                                    |     |
| SS9#   |                                                                                |                                                                                                                       |     |
| RSPCKA | PA5/A5/TIOCB1/PO21/RSPCKA                                                      | 108                                                                                                                   |     |
|        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12 | 104                                                                                                                   |     |
|        | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOC3D/TCLKF/TMRI2/PO29/<br>SCK8/RSPCKA      | 78                                                                                                                    |     |
|        | MOSIA                                                                          | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB | 48  |

|       |                                                                                         |                                                                                                         |     |
|-------|-----------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------|-----|
|       |                                                                                         | US/IRQ6/ADTRG0#                                                                                         |     |
|       |                                                                                         | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                     | 107 |
|       |                                                                                         | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                             | 77  |
|       | MISOA                                                                                   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 46  |
|       |                                                                                         | PA7/A7/TIOCB2/PO23/MISOA                                                                                | 106 |
|       |                                                                                         | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                              | 76  |
|       | SSLA0                                                                                   | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                  | 109 |
|       |                                                                                         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                   | 82  |
|       | SSLA1                                                                                   | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                   | 118 |
|       |                                                                                         | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                            | 91  |
|       | SSLA2                                                                                   | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                      | 114 |
|       |                                                                                         | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                        | 89  |
|       | SSLA3                                                                                   | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                     | 112 |
|       |                                                                                         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                | 86  |
| RSP11 | RSPCKB                                                                                  | P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                  | 36  |
|       |                                                                                         | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1                  | 134 |
|       |                                                                                         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                                | 130 |
|       | MOSIB                                                                                   | P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                      | 37  |
|       |                                                                                         | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7-DS/AN0                 | 133 |
|       |                                                                                         | PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4                                                | 126 |
|       | MISOB                                                                                   | P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                      | 33  |
|       |                                                                                         | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                | 132 |
|       |                                                                                         | PE7/D15[A15/D15]/TIOCB11/MISOB/IRQ7/AN5                                                                 | 125 |
|       | SSLB0                                                                                   | P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                             | 32  |
|       |                                                                                         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                                 | 131 |
|       | SSLB1                                                                                   | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                    | 72  |
|       |                                                                                         | PE0/D8[A8/D8]/TIOCC9/SCK12/SSLB1/ANEX0                                                                  | 135 |
|       | SSLB2                                                                                   | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                                          | 71  |
|       |                                                                                         | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1                  | 134 |
| SSLB3 | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                         | 70                                                                                                      |     |
|       | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7-DS/AN0 | 133                                                                                                     |     |

|       |         |                                                                                                                                  |     |
|-------|---------|----------------------------------------------------------------------------------------------------------------------------------|-----|
| IEB0  | IERXD   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 48  |
|       |         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                         | 86  |
|       | IETXD   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 46  |
|       |         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                               | 83  |
| RTCA  | RTCOUT  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 48  |
|       |         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | 29  |
| S12AD | ADTRG0# | P07/IRQ15/ADTRG0#                                                                                                                | 176 |
|       |         | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 48  |
|       |         | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                                                     | 38  |
| ADA0  | ADTRG#  | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                             | 53  |
|       |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 46  |

表 a-1.3 145-pin TFLGA (上段が初期設定です)

| 周辺機能   | 端子機能  | 割り当て先                                                                       | Pin No. |
|--------|-------|-----------------------------------------------------------------------------|---------|
| アドレスバス | A16   | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                | M11     |
|        |       | P90/A16/TXD7/SMOSI7/SSDA7/AN014                                             | A6      |
|        | A17   | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                            | M12     |
|        |       | P91/A17/SCK7/AN015                                                          | B7      |
|        | A18   | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                    | L11     |
|        |       | P92/A18/RXD7/SMISO7/SSCL7/AN016                                             | A7      |
|        | A19   | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                          | N11     |
|        |       | P93/A19/CTS7#/RTS7#/SS7#/AN017                                              | D6      |
| バス制御   | WAIT# | TRDATA3/P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                   | N7      |
|        |       | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA       | L9      |
|        |       | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                              | K7      |
|        | CS0#  | P60/CS0#/SCK9                                                               | D8      |
|        |       | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14  | N9      |
|        | CS1#  | P61/CS1#/CTS9#/RTS9#/SS9#                                                   | B11     |
|        |       | P71/CS1#                                                                    | H11     |
|        |       | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13 | M8      |

|                                                          |                                                           |                                                                                            |                                                                        |    |
|----------------------------------------------------------|-----------------------------------------------------------|--------------------------------------------------------------------------------------------|------------------------------------------------------------------------|----|
|                                                          | CS2#                                                      | P62/CS2#                                                                                   | A11                                                                    |    |
|                                                          |                                                           | P72/CS2#                                                                                   | H10                                                                    |    |
|                                                          |                                                           | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                      | L9                                                                     |    |
|                                                          | CS3#                                                      | P63/CS3#                                                                                   | C10                                                                    |    |
|                                                          |                                                           | P73/CS3#/PO16                                                                              | L12                                                                    |    |
|                                                          |                                                           | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0      | L10                                                                    |    |
|                                                          | CS4#                                                      | P64/CS4#                                                                                   | D9                                                                     |    |
|                                                          |                                                           | P74/CS4#/PO19/CTS11#/RTS11#/SS11#                                                          | N13                                                                    |    |
|                                                          |                                                           | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                              | L4                                                                     |    |
|                                                          | CS5#                                                      | P65/CS5#                                                                                   | E12                                                                    |    |
|                                                          |                                                           | P75/CS5#/PO20/SCK11                                                                        | N12                                                                    |    |
|                                                          |                                                           | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                               | L1                                                                     |    |
|                                                          | CS6#                                                      | P66/CS6#/CTX2                                                                              | E11                                                                    |    |
|                                                          |                                                           | P76/CS6#/PO22/RXD11/SMISO11/SSCL11                                                         | K10                                                                    |    |
|                                                          |                                                           | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                     | K2                                                                     |    |
|                                                          | CS7#                                                      | P67/CS7#/CRX2/IRQ15                                                                        | E13                                                                    |    |
|                                                          |                                                           | P77/CS7#/PO23/TXD11/SMOSI11/SSDA11                                                         | M10                                                                    |    |
|                                                          |                                                           | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                           | K1                                                                     |    |
|                                                          | 外部割り込み                                                    | IRQ0                                                                                       | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS | J4 |
|                                                          |                                                           |                                                                                            | PD0/D0[A0/D0]/TIOCA7/IRQ0/AN008                                        | B8 |
|                                                          |                                                           | IRQ1                                                                                       | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS        | K3 |
| PD1/D1[A1/D1]/MTIOC4B/TIOCB7/TCLKG/MOSIC/CTX0/IRQ1/AN009 |                                                           |                                                                                            | C7                                                                     |    |
| IRQ2                                                     |                                                           | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | J3                                                                     |    |
|                                                          |                                                           | P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                 | M4                                                                     |    |
|                                                          |                                                           | PD2/D2[A2/D2]/MTIOC4D/TIOCA8/MISOC/CRX0/IRQ2/AN010                                         | A8                                                                     |    |
| IRQ3                                                     |                                                           | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS       | J2                                                                     |    |
|                                                          |                                                           | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                       | L5                                                                     |    |
|                                                          |                                                           | PD3/D3[A3/D3]/TIOCB8/TCLKH/POE8#/RSPCKC/IRQ3/AN011                                         | C8                                                                     |    |
| IRQ4                                                     |                                                           | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS       | J13                                                                    |    |
|                                                          |                                                           | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4           | N4                                                                     |    |
|                                                          |                                                           | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                          | J1                                                                     |    |
|                                                          |                                                           | PD4/D4[A4/D4]/POE3#/SSLC0/IRQ4/AN012                                                       | B9                                                                     |    |
|                                                          |                                                           | PF5/IRQ4                                                                                   | D2                                                                     |    |
| IRQ5                                                     | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/ | G13                                                                                        |                                                                        |    |

|       |                                                                                                                                          |     |
|-------|------------------------------------------------------------------------------------------------------------------------------------------|-----|
|       | SSLA0/IRQ5-DS                                                                                                                            |     |
|       | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCi2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                                                       | K4  |
|       | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                                                                              | D7  |
|       | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                                                                 | D12 |
| IRQ6  | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5<br>/IRQ6-DS                                                                    | F10 |
|       | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | L3  |
|       | PD6/D6[A6/D6]/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                                                                                | A9  |
|       | PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4                                                                                 | D13 |
| IRQ7  | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/R<br>XDX12/SSLB3/MOSIB/IRQ7-DS/AN0                                             | B12 |
|       | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                              | M2  |
|       | PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3/IRQ7/AN7                                                                                                | C9  |
|       | PE7/D15[A15/D15]/TIOCB11/MISOB/IRQ7/AN5                                                                                                  | D10 |
| IRQ8  | P40/IRQ8-DS/AN000                                                                                                                        | A3  |
|       | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                                                                   | D1  |
|       | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                                 | N2  |
| IRQ9  | P41/IRQ9-DS/AN001                                                                                                                        | C4  |
|       | P01/TMCi0/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                                                                   | D4  |
|       | P21/MTIOC1B/TIOCA3/TMCi0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                                 | N1  |
| IRQ10 | P42/IRQ10-DS/AN002                                                                                                                       | A4  |
|       | P02/TMCi1/SCK6/IRQ10/AN020                                                                                                               | C2  |
|       | TRDATA3/P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                                                | N7  |
| IRQ11 | P43/IRQ11-DS/AN003                                                                                                                       | B5  |
|       | P03/IRQ11/DA0                                                                                                                            | D3  |
|       | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                                       | F12 |
| IRQ12 | P44/IRQ12-DS/AN004                                                                                                                       | E5  |
|       | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12                                                           | H12 |
|       | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                         | M12 |
| IRQ13 | P45/IRQ13-DS/AN005                                                                                                                       | A5  |
|       | P05/IRQ13/DA1                                                                                                                            | B3  |
|       | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCi2/PO30/RXD8/SMISO8<br>/SSCL8/MOSIA/IRQ13                                                          | M8  |
| IRQ14 | P46/IRQ14-DS/AN006                                                                                                                       | C5  |
|       | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ<br>14                                                                         | M11 |
|       | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/<br>SSDA8/MISOA/IRQ14                                                           | N9  |
| IRQ15 | P47/IRQ15-DS/AN007                                                                                                                       | B6  |
|       | P07/IRQ15/ADTRG0#                                                                                                                        | A2  |

|         |                                                         |                                                                                            |                                                                |     |
|---------|---------------------------------------------------------|--------------------------------------------------------------------------------------------|----------------------------------------------------------------|-----|
|         |                                                         | P67/CS7#/CRX2/IRQ15                                                                        | E13                                                            |     |
| MTU0-5  | MTCLKA                                                  | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4           | N4                                                             |     |
|         |                                                         | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                              | L4                                                             |     |
|         |                                                         | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                     | G13                                                            |     |
|         |                                                         | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                | M8                                                             |     |
|         | MTCLKB                                                  | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5             | K4                                                             |     |
|         |                                                         | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                               | L1                                                             |     |
|         |                                                         | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                        | G11                                                            |     |
|         |                                                         | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                 | N9                                                             |     |
|         | MTCLKC                                                  | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                    | M1                                                             |     |
|         |                                                         | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                         | F12                                                            |     |
|         |                                                         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0      | L10                                                            |     |
|         | MTCLKD                                                  | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                           | L2                                                             |     |
|         |                                                         | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                          | F10                                                            |     |
|         |                                                         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                      | L9                                                             |     |
|         | MTU0                                                    | MTIOC0A                                                                                    | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4              | J1  |
|         |                                                         |                                                                                            | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6 | J10 |
| MTIOC0B |                                                         | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                       | L5                                                             |     |
|         |                                                         | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5             | K4                                                             |     |
|         |                                                         | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                         | F12                                                            |     |
| MTIOC0C |                                                         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | J3                                                             |     |
|         |                                                         | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS       | J13                                                            |     |
| MTIOC0D |                                                         | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS       | J2                                                             |     |
|         |                                                         | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                          | F10                                                            |     |
| MTU1    |                                                         | MTIOC1A                                                                                    | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8       | N2  |
|         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2 |                                                                                            | B13                                                            |     |
|         | MTIOC1B                                                 | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                   | N1                                                             |     |



|      |         |                                                                                                                                         |     |
|------|---------|-----------------------------------------------------------------------------------------------------------------------------------------|-----|
|      |         | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                                    | K13 |
| MTU2 | MTIOC2A | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3<br>#/SSDA1/MOSIB                                                              | K2  |
|      |         | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                                    | K13 |
|      | MTIOC2B | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                        | K1  |
|      |         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                                                                | D12 |
| MTU3 | MTIOC3A | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                                                    | N4  |
|      |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                             | M2  |
|      |         | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                        | M12 |
|      |         | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/<br>SSDA8/MISOA/IRQ14                                                          | N9  |
|      | MTIOC3B | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                             | M2  |
|      |         | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                                 | M1  |
|      |         | TRDATA0/P80/MTIOC3B/PO26/SCK10                                                                                                          | K9  |
|      |         | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                                           | K11 |
|      |         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/<br>SCK8/RSPCKA                                                               | L9  |
|      | MTIOC3C | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | L3  |
|      |         | P56/MTIOC3C/TIOCA1                                                                                                                      | L6  |
|      |         | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ<br>14                                                                        | M11 |
|      |         | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8<br>/SSCL8/MOSIA/IRQ13                                                         | M8  |
|      |         | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                           | F3  |
|      | MTIOC3D | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | L3  |
|      |         | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0<br>#/SSDA3                                                                    | L2  |
|      |         | TRDATA1/P81/MTIOC3D/PO27/RXD10/SMISO10/SSCL10                                                                                           | M9  |
|      |         | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                                           | K12 |
|      |         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#<br>/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                               | L10 |
|      |         |                                                                                                                                         |     |
| MTU4 | MTIOC4A | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                                           | L4  |
|      |         | TRSYNC#/P82/MTIOC4A/PO28/TXD10/SMOSI10/SSDA10                                                                                           | N10 |
|      |         | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                                   | E10 |
|      |         | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4<br>/SCK6                                                                      | J10 |
|      |         | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/R<br>XDX12/SSLB3/MOSIB/IRQ7-DS/AN0                                            | B12 |



|       |                                                           |                                                                                        |     |
|-------|-----------------------------------------------------------|----------------------------------------------------------------------------------------|-----|
|       | MTIOC4B                                                   | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                 | J4  |
|       |                                                           | TRDATA2/P54/ALE/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1                                    | K5  |
|       |                                                           | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                               | L11 |
|       |                                                           | PD1/D1[A1/D1]/MTIOC4B/TIOCB7/TCLKG/MOSIC/CTX0/IRQ1/AN009                               | C7  |
|       |                                                           | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1               | A13 |
|       | MTIOC4C                                                   | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                           | L1  |
|       |                                                           | TRCLK/P83/MTIOC4C/CTS10#/RTS10#/SS10#                                                  | L8  |
|       |                                                           | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS   | J13 |
|       |                                                           | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1 | A12 |
|       |                                                           | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                               | D12 |
|       | MTIOC4D                                                   | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                        | K3  |
|       |                                                           | TRDATA3/P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                              | N7  |
|       |                                                           | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                     | N11 |
|       |                                                           | PD2/D2[A2/D2]/MTIOC4D/TIOCA8/MISOC/GRX0/IRQ2/AN010                                     | A8  |
|       |                                                           | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                | B13 |
| MTU5  | MTIC5U                                                    | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                 | G13 |
|       |                                                           | PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3/IRQ7/AN7                                              | C9  |
|       | MTIC5V                                                    | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                    | G11 |
|       |                                                           | PD6/D6[A6/D6]/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                              | A9  |
|       | MTIC5W                                                    | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SSCL6/RSPCKA/IRQ12             | H12 |
|       |                                                           | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                            | D7  |
| POE   | POE0#                                                     | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0  | L10 |
|       |                                                           | PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3/IRQ7/AN7                                              | C9  |
|       | POE1#                                                     | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                   | K13 |
|       |                                                           | PD6/D6[A6/D6]/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                              | A9  |
|       | POE2#                                                     | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                      | J1  |
|       |                                                           | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                    | G11 |
|       |                                                           | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                            | D7  |
|       | POE3#                                                     | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS   | J2  |
|       |                                                           | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                         | J10 |
|       |                                                           | PD4/D4[A4/D4]/POE3#/SSLC0/IRQ4/AN012                                                   | B9  |
| POE8# | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD | M2                                                                                     |     |

|                                       |        |                                                                                                                                  |            |
|---------------------------------------|--------|----------------------------------------------------------------------------------------------------------------------------------|------------|
|                                       |        | 3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                                                                                   |            |
|                                       |        | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                           | J4         |
|                                       |        | PD3/D3[A3/D3]/TIOCB8/TCLKH/POE8#/RSPCKC/IRQ3/AN011                                                                               | C8         |
|                                       |        | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                         | A13        |
| TPU0-5                                | TCLKA  | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | N4         |
|                                       |        | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                         | L11        |
|                                       | TCLKB  | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                   | K4         |
|                                       |        | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                                | F10        |
|                                       |        | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                               | N11        |
|                                       | TCLKC  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | L3         |
|                                       |        | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                                                                      | J12        |
|                                       |        | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                     | M11        |
|                                       | TCLKD  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | M2         |
|                                       |        | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                   | J10        |
|                                       |        | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                 | M12        |
|                                       | TPU0   | TIOCA0                                                                                                                           | P86/TIOCA0 |
| PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1 |        |                                                                                                                                  | E10        |
| TIOCB0                                |        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | M2         |
|                                       |        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                               | F12        |
| TIOCD0                                |        | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                             | J2         |
|                                       |        | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                                | F10        |
| TPU1                                  | TIOCA1 | P56/MTIOC3C/TIOCA1                                                                                                               | L6         |
|                                       |        | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                           | G13        |
|                                       | TIOCB1 | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | L3         |
|                                       |        | PA5/A5/TIOCB1/PO21/RSPCKA                                                                                                        | G10        |
| TPU2                                  | TIOCA2 | P87/TIOCA2                                                                                                                       | N3         |
|                                       |        | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                              | G11        |

|               |        |                                                                                                             |     |
|---------------|--------|-------------------------------------------------------------------------------------------------------------|-----|
|               | TIOCB2 | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                          | K4  |
|               |        | PA7/A7/TIOCB2/PO23/MISOA                                                                                    | H13 |
| TPU3          | TIOCA3 | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                    | N1  |
|               |        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12                              | H12 |
|               | TIOCB3 | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                    | N2  |
|               |        | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/<br>SMOSI6/SSDA4/SSDA6/IRQ4-DS                    | J13 |
|               | TIOCC3 | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                     | M1  |
|               |        | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6<br>#                                             | J12 |
|               | TIOCD3 | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0<br>#/SSDA3                                        | L2  |
|               |        | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4<br>/SCK6                                          | J10 |
| TPU4          | TIOCA4 | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR<br>G0#                                            | L1  |
|               |        | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                                        | J11 |
|               | TIOCB4 | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                               | L4  |
|               |        | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                        | K13 |
| TPU5          | TIOCA5 | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                    | L5  |
|               |        | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                               | K12 |
|               | TIOCB5 | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                        | N4  |
|               |        | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                               | K11 |
| PPG<br>Group3 | PO13   | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                    | L5  |
|               |        | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                          | K4  |
|               | PO15   | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                        | N4  |
|               |        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | M2  |
| PPG<br>Group4 | PO16   | P73/CS3#/PO16                                                                                               | L12 |
|               |        | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                       | E10 |
|               | PO17   | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                          | F12 |
|               |        | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ<br>14                                            | M11 |
|               | PO18   | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                         | F13 |
|               |        | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                            | M12 |
|               |        | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD<br>X12/SIOX12/SSLB2/RSPCKB/ANEX1                 | A12 |
|               |        |                                                                                                             |     |

|                                                                             |                                                                                          |                                                                                       |     |
|-----------------------------------------------------------------------------|------------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------|-----|
|                                                                             | PO19                                                                                     | P74/CS4#/PO19/CTS11#/RTS11#/SS11#                                                     | N13 |
|                                                                             |                                                                                          | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                     | F10 |
| PPG<br>Group5                                                               | PO20                                                                                     | P75/CS5#/PO20/SCK11                                                                   | N12 |
|                                                                             |                                                                                          | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                | G13 |
|                                                                             | PO21                                                                                     | PA5/A5/TIOCB1/PO21/RSPCKA                                                             | G10 |
|                                                                             |                                                                                          | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                              | L11 |
|                                                                             | PO22                                                                                     | P76/CS6#/PO22/RXD11/SMISO11/SSCL11                                                    | K10 |
|                                                                             |                                                                                          | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                   | G11 |
| PO23                                                                        | P77/CS7#/PO23/TXD11/SMOSI11/SSDA11                                                       | M10                                                                                   |     |
|                                                                             | PA7/A7/TIOCB2/PO23/MISOA                                                                 | H13                                                                                   |     |
|                                                                             | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXDX12/SSLB3/MOSIB/IRQ7-DS/AN0 | B12                                                                                   |     |
| PPG<br>Group6                                                               | PO24                                                                                     | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12             | H12 |
|                                                                             |                                                                                          | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                    | N11 |
|                                                                             | PO25                                                                                     | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS  | J13 |
|                                                                             |                                                                                          | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0 | L10 |
|                                                                             | PO26                                                                                     | TRDATA0/P80/MTIOC3B/PO26/SCK10                                                        | K9  |
|                                                                             |                                                                                          | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                           | J12 |
| PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1    |                                                                                          | A13                                                                                   |     |
| PO27                                                                        | TRDATA1/P81/MTIOC3D/PO27/RXD10/SMISO10/SSCL10                                            | M9                                                                                    |     |
|                                                                             | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                           | J10                                                                                   |     |
| PPG<br>Group7                                                               | PO28                                                                                     | TRSYNC#/P82/MTIOC4A/PO28/TXD10/SMOSI10/SSDA10                                         | N10 |
|                                                                             |                                                                                          | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                  | J11 |
|                                                                             |                                                                                          | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                               | B13 |
|                                                                             | PO29                                                                                     | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                  | K13 |
|                                                                             |                                                                                          | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                 | L9  |
|                                                                             | PO30                                                                                     | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                         | K12 |
| PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13 |                                                                                          | M8                                                                                    |     |
| PO31                                                                        | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                            | K11                                                                                   |     |
|                                                                             | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14               | N9                                                                                    |     |
| TMR0                                                                        | TMO0                                                                                     | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                               | M1  |

|                                                                                             |                                                      |                                                                                                                                  |                                                                      |
|---------------------------------------------------------------------------------------------|------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------|----------------------------------------------------------------------|
|                                                                                             |                                                      | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                   | J10                                                                  |
|                                                                                             | TMCIO                                                | P01/TMCIO/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                                                           | D4                                                                   |
|                                                                                             |                                                      | P21/MTIOC1B/TIOCA3/TMCIO/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                         | N1                                                                   |
|                                                                                             |                                                      | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCIO/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS                                             | J13                                                                  |
|                                                                                             | TMRI0                                                | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                                                           | D1                                                                   |
|                                                                                             |                                                      | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                         | N2                                                                   |
|                                                                                             |                                                      | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                           | G13                                                                  |
| TMR1                                                                                        | TMO1                                                 | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | M2                                                                   |
|                                                                                             |                                                      | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                           | K2                                                                   |
|                                                                                             | TMC11                                                | P02/TMC11/SCK6/IRQ10/AN020                                                                                                       | C2                                                                   |
|                                                                                             |                                                      | P12/TMC11/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                                       | M4                                                                   |
|                                                                                             |                                                      | TRDATA2/P54/ALE/MTIOC4B/TMC11/CTS2#/RTS2#/SS2#/CTX1                                                                              | K5                                                                   |
|                                                                                             |                                                      | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMC11/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                            | L10                                                                  |
| TMRI1                                                                                       | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3        | L4                                                                                                                               |                                                                      |
|                                                                                             | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9 | K13                                                                                                                              |                                                                      |
| TMR2                                                                                        | TMO2                                                 | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | L3                                                                   |
|                                                                                             |                                                      | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                       | N9                                                                   |
|                                                                                             | TMC12                                                | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMC12/PO13/RXD1/SCK3/SMOSI0/SSCL1/CRX1-DS/IRQ5                                                   | K4                                                                   |
|                                                                                             |                                                      | TMS/P31/MTIOC4D/TMC12/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                  | K3                                                                   |
|                                                                                             |                                                      | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMC12/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                      | M8                                                                   |
|                                                                                             | TMRI2                                                | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | N4                                                                   |
|                                                                                             |                                                      | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                                                            | L9                                                                   |
|                                                                                             | TMR3                                                 | TMO3                                                                                                                             | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG# |
| P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS |                                                      |                                                                                                                                  | J3                                                                   |
| TRDATA3/P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                   |                                                      |                                                                                                                                  | N7                                                                   |
| TMC13                                                                                       |                                                      | TCK/FINEC/P27/CS7#/MTIOC2B/TMC13/PO7/SCK1/RSPCKB                                                                                 | K1                                                                   |
|                                                                                             |                                                      | TRST#/P34/MTIOC0A/TMC13/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                | J1                                                                   |
|                                                                                             |                                                      | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMC13/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                              | G11                                                                  |

|      |        |                                                                                                                                  |    |
|------|--------|----------------------------------------------------------------------------------------------------------------------------------|----|
|      | TMRI3  | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                           | J4 |
|      |        | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                             | J2 |
| SCI0 | RXD0   | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                         | N1 |
|      | SSCL0  | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                             | J2 |
|      | SMISO0 |                                                                                                                                  |    |
|      | TXD0   | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                         | N2 |
|      | SSDA0  | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | J3 |
|      | SMOSI0 |                                                                                                                                  |    |
|      | SCK0   | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                          | M1 |
|      |        | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                | J1 |
| SCI1 | CTS0#  | P23/MTIOC3D/MTCLKD/TIOC3D/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                                                 | L2 |
|      | RTS0#  | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                    | F3 |
|      | SS0#   |                                                                                                                                  |    |
|      |        |                                                                                                                                  |    |
| SCI1 | RXD1   | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                   | K4 |
|      | SSCL1  | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                           | J4 |
|      | SMISO1 |                                                                                                                                  |    |
|      | TXD1   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | L3 |
|      | SSDA1  | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                           | K2 |
|      | SMOSI1 |                                                                                                                                  |    |
|      | SCK1   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | M2 |
|      |        | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                 | K1 |
|      | CTS1#  | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | N4 |
|      | RTS1#  | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                  | K3 |
| SCI2 | SS1#   |                                                                                                                                  |    |
|      | RXD2   | P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                                       | M4 |
|      | SSCL2  | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                                                                  | L7 |
|      | SMISO2 |                                                                                                                                  |    |
|      | TXD2   | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                             | L5 |
| SCI2 | SSDA2  | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                             | M7 |
|      | SMOSI2 |                                                                                                                                  |    |
| SCI3 | RXD3   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R                                                                         | L3 |

|               |                                                                 |                                                                                                             |     |
|---------------|-----------------------------------------------------------------|-------------------------------------------------------------------------------------------------------------|-----|
|               |                                                                 | XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0#                                |     |
|               | SSCL3                                                           | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR<br>G0#                                            | L1  |
|               | SMISO3                                                          |                                                                                                             |     |
|               | TXD3                                                            | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | M2  |
|               | SSDA3                                                           | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0<br>#/SSDA3                                        | L2  |
|               | SCK3                                                            | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMC12/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                          | K4  |
|               |                                                                 | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                               | L4  |
| SCI4          | RXD4                                                            | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12                              | H12 |
|               | SSCL4                                                           | PK4/RXD4/SMISO4/SSCL4                                                                                       | C13 |
|               | TXD4                                                            | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMC10/PO25/TXD4/TXD6/SMOSI4/<br>SMOSI6/SSDA4/SSDA6/IRQ4-DS                    | J13 |
|               |                                                                 | PK5/TXD4/SMOSI4/SSDA4                                                                                       | D11 |
|               | SCK4                                                            | P70/SCK4                                                                                                    | C12 |
|               |                                                                 | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4<br>/SCK6                                          | J10 |
| CTS4#         | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6<br># | J12                                                                                                         |     |
| RTS4#<br>SS4# | PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4        | D13                                                                                                         |     |
| SCI5          | RXD5                                                            | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                         | F13 |
|               | SSCL5                                                           | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5<br>/IRQ6-DS                                       | F10 |
|               |                                                                 | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                    | L11 |
|               | TXD5                                                            | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/<br>SSLA0/IRQ5-DS                                  | G13 |
|               |                                                                 | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                          | N11 |
|               | SCK5                                                            | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                          | F12 |
|               |                                                                 | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                            | M12 |
|               |                                                                 | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMC11/PO25/POE0#<br>/SCK5/CTS8#/RTS8#/SS8#/SSLA0                   | L10 |
|               | CTS5#                                                           | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMC13/PO22/POE2#/CTS5#/RTS5#/S<br>S5#/MOSIA                                     | G11 |
|               | RTS5#                                                           | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ<br>14                                            | M11 |
| SS5#          |                                                                 |                                                                                                             |     |



|       |        |                                                                                             |                                                                                                                                  |     |
|-------|--------|---------------------------------------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------|-----|
| SCI6  | RXD6   | P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                      | D4                                                                                                                               |     |
|       | SSCL6  | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS        | J2                                                                                                                               |     |
|       | SMISO6 | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                   | H12                                                                                                                              |     |
|       | TXD6   | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                      | D1                                                                                                                               |     |
|       | SSDA6  | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | J3                                                                                                                               |     |
|       | SMOSI6 | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS        | J13                                                                                                                              |     |
|       | SCK6   |                                                                                             | P02/TMCI1/SCK6/IRQ10/AN020                                                                                                       | C2  |
|       |        |                                                                                             | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                | J1  |
|       |        |                                                                                             | PB3/A11/MTIOC0A/MTIOC4A/TIOC0D3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                  | J10 |
|       | CTS6#  | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                                 | J12                                                                                                                              |     |
|       | RTS6#  | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                               | F3                                                                                                                               |     |
|       | SS6#   |                                                                                             |                                                                                                                                  |     |
| SCI9  | RXD9   | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                               | K12                                                                                                                              |     |
|       | SSCL9  | PK3/RXD9/SMISO9/SSCL9                                                                       | A10                                                                                                                              |     |
|       | SMISO9 |                                                                                             |                                                                                                                                  |     |
|       | TXD9   | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                               | K11                                                                                                                              |     |
|       | SSDA9  | PK2/TXD9/SMOSI9/SSDA9                                                                       | B10                                                                                                                              |     |
|       | SMOSI9 |                                                                                             |                                                                                                                                  |     |
|       | SCK9   |                                                                                             | P60/CS0#/SCK9                                                                                                                    | D8  |
|       |        |                                                                                             | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                             | K13 |
|       | CTS9#  | P61/CS1#/CTS9#/RTS9#/SS9#                                                                   | B11                                                                                                                              |     |
|       | RTS9#  | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                        | J11                                                                                                                              |     |
| SS9#  |        |                                                                                             |                                                                                                                                  |     |
| RSP10 | RSPCKA | PA5/A5/TIOCB1/PO21/RSPCKA                                                                   | G10                                                                                                                              |     |
|       |        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                   | H12                                                                                                                              |     |
|       |        | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOC0D6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                      | L9                                                                                                                               |     |
|       | MOSIA  |                                                                                             | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | L3  |
|       |        |                                                                                             | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                              | G11 |
|       |        |                                                                                             | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                      | M8  |
|       | MISOA  |                                                                                             | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | M2  |
|       |        |                                                                                             | PA7/A7/TIOCB2/PO23/MISOA                                                                                                         | H13 |
|       |        |                                                                                             | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/                                                                        | N9  |



|                                                                                        |                                                                                         |                                                                                                                                  |     |
|----------------------------------------------------------------------------------------|-----------------------------------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------|-----|
|                                                                                        |                                                                                         | SSDA8/MISOA/IRQ14                                                                                                                |     |
|                                                                                        | SSLA0                                                                                   | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                           | G13 |
|                                                                                        |                                                                                         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                            | L10 |
|                                                                                        | SSLA1                                                                                   | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                            | E10 |
|                                                                                        |                                                                                         | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                     | M11 |
|                                                                                        | SSLA2                                                                                   | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                               | F12 |
|                                                                                        |                                                                                         | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                 | M12 |
|                                                                                        | SSLA3                                                                                   | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                              | F13 |
|                                                                                        |                                                                                         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                         | L11 |
| RSP11                                                                                  | RSPCKB                                                                                  | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                 | K1  |
|                                                                                        |                                                                                         | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1                                           | A12 |
|                                                                                        |                                                                                         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                                                         | D12 |
|                                                                                        | MOSIB                                                                                   | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                           | K2  |
|                                                                                        |                                                                                         | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7-DS/AN0                                          | B12 |
|                                                                                        |                                                                                         | PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4                                                                         | D13 |
|                                                                                        | MISOB                                                                                   | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                           | J4  |
|                                                                                        |                                                                                         | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                         | A13 |
|                                                                                        |                                                                                         | PE7/D15[A15/D15]/TIOCB11/MISOB/IRQ7/AN5                                                                                          | D10 |
|                                                                                        | SSLB0                                                                                   | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                  | K3  |
|                                                                                        |                                                                                         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                                                          | B13 |
|                                                                                        | SSLB1                                                                                   | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                             | M7  |
|                                                                                        |                                                                                         | PE0/D8[A8/D8]/TIOCC9/SCK12/SSLB1/ANEX0                                                                                           | C11 |
|                                                                                        | SSLB2                                                                                   | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                                                                   | K7  |
| PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1 |                                                                                         | A12                                                                                                                              |     |
| SSLB3                                                                                  | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                         | L7                                                                                                                               |     |
|                                                                                        | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7-DS/AN0 | B12                                                                                                                              |     |
| IEB0                                                                                   | IERXD                                                                                   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | L3  |
|                                                                                        |                                                                                         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                         | L11 |
|                                                                                        | IETXD                                                                                   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | M2  |
|                                                                                        |                                                                                         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                               | N11 |
| RTCA                                                                                   | RTCOUT                                                                                  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R                                                                         | L3  |

|       |         |                                                                                                                                         |    |
|-------|---------|-----------------------------------------------------------------------------------------------------------------------------------------|----|
|       |         | XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0#                                                            |    |
|       |         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMO<br>SI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                          | J3 |
| S12AD | ADTRG0# | P07/IRQ15/ADTRG0#                                                                                                                       | A2 |
|       |         | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | L3 |
|       |         | P25/GS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR<br>G0#                                                                        | L1 |
| ADA0  | ADTRG#  | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                                                | L5 |
|       |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                             | M2 |

表 a-1.4 144-pin LQFP (上段が初期設定です)

| 周辺機能       | 端子機能  | 割り当て先                                                                                     | Pin No. |
|------------|-------|-------------------------------------------------------------------------------------------|---------|
| アドレスバ<br>ス | A16   | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ<br>14                          | 75      |
|            |       | P90/A16/TXD7/SMOSI7/SSDA7/AN014                                                           | 131     |
|            | A17   | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                          | 73      |
|            |       | P91/A17/SCK7/AN015                                                                        | 129     |
|            | A18   | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                  | 70      |
|            |       | P92/A18/RXD7/SMISO7/SSCL7/AN016                                                           | 128     |
|            | A19   | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                        | 67      |
|            |       | P93/A19/CTS7#/RTS7#/SS7#/AN017                                                            | 127     |
| バス制御       | WAIT# | TRDATA3/P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                 | 51      |
|            |       | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/<br>SCK8/RSPCKA                 | 62      |
|            |       | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                            | 55      |
|            | CS0#  | P60/CS0#/SCK9                                                                             | 117     |
|            |       | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/<br>SSDA8/MISOA/IRQ14            | 60      |
|            | CS1#  | P61/CS1#/CTS9#/RTS9#/SS9#                                                                 | 115     |
|            |       | P71/CS1#                                                                                  | 86      |
|            |       | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8<br>/SSCL8/MOSIA/IRQ13           | 61      |
|            | CS2#  | P62/CS2#                                                                                  | 114     |
|            |       | P72/CS2#                                                                                  | 85      |
|            |       | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/<br>SCK8/RSPCKA                 | 62      |
|            | CS3#  | P63/CS3#                                                                                  | 113     |
|            |       | P73/CS3#/PO16                                                                             | 77      |
|            |       | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#<br>/SCK5/CTS8#/RTS8#/SS8#/SSLA0 | 66      |

|                                                          |                                                                   |                                                                                             |                                                                        |     |
|----------------------------------------------------------|-------------------------------------------------------------------|---------------------------------------------------------------------------------------------|------------------------------------------------------------------------|-----|
|                                                          | CS4#                                                              | P64/CS4#                                                                                    | 112                                                                    |     |
|                                                          |                                                                   | P74/CS4#/PO19/CTS11#/RTS11#/SS11#                                                           | 72                                                                     |     |
|                                                          |                                                                   | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                               | 33                                                                     |     |
|                                                          | CS5#                                                              | P65/CS5#                                                                                    | 100                                                                    |     |
|                                                          |                                                                   | P75/CS5#/PO20/SCK11                                                                         | 71                                                                     |     |
|                                                          |                                                                   | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                | 32                                                                     |     |
|                                                          | CS6#                                                              | P66/CS6#/CTX2                                                                               | 99                                                                     |     |
|                                                          |                                                                   | P76/CS6#/PO22/RXD11/SMISO11/SSCL11                                                          | 69                                                                     |     |
|                                                          |                                                                   | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                      | 31                                                                     |     |
|                                                          | CS7#                                                              | P67/CS7#/CRX2/IRQ15                                                                         | 98                                                                     |     |
|                                                          |                                                                   | P77/CS7#/PO23/TXD11/SMOSI11/SSDA11                                                          | 68                                                                     |     |
|                                                          |                                                                   | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                            | 30                                                                     |     |
|                                                          | 外部割り込み                                                            | IRQ0                                                                                        | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS | 29  |
|                                                          |                                                                   |                                                                                             | PD0/D0[A0/D0]/TIOCA7/IRQ0/AN008                                        | 126 |
|                                                          |                                                                   | IRQ1                                                                                        | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS        | 28  |
| PD1/D1[A1/D1]/MTIOC4B/TIOCB7/TCLKG/MOSIC/CTX0/IRQ1/AN009 |                                                                   |                                                                                             | 125                                                                    |     |
| IRQ2                                                     |                                                                   | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU0/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | 27                                                                     |     |
|                                                          |                                                                   | P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                  | 45                                                                     |     |
|                                                          |                                                                   | PD2/D2[A2/D2]/MTIOC4D/TIOCA8/MISOC/CRX0/IRQ2/AN010                                          | 124                                                                    |     |
| IRQ3                                                     |                                                                   | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS        | 26                                                                     |     |
|                                                          |                                                                   | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                        | 44                                                                     |     |
|                                                          |                                                                   | PD3/D3[A3/D3]/TIOCB8/TCLKH/POE8#/RSPCKC/IRQ3/AN011                                          | 123                                                                    |     |
| IRQ4                                                     |                                                                   | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS        | 84                                                                     |     |
|                                                          |                                                                   | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4            | 43                                                                     |     |
|                                                          |                                                                   | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                           | 25                                                                     |     |
|                                                          |                                                                   | PD4/D4[A4/D4]/POE3#/SSLC0/IRQ4/AN012                                                        | 122                                                                    |     |
|                                                          |                                                                   | PF5/IRQ4                                                                                    | 9                                                                      |     |
| IRQ5                                                     |                                                                   | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                      | 92                                                                     |     |
|                                                          |                                                                   | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMOSI01/SSCL1/CRX1-DS/IRQ5             | 42                                                                     |     |
|                                                          |                                                                   | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                                 | 121                                                                    |     |
|                                                          | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3          | 106                                                                                         |                                                                        |     |
| IRQ6                                                     | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS | 94                                                                                          |                                                                        |     |
|                                                          | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU0/TXD1/R          | 40                                                                                          |                                                                        |     |

|        |        |                                                                                                             |     |
|--------|--------|-------------------------------------------------------------------------------------------------------------|-----|
|        |        | XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0#                                |     |
|        |        | PD6/D6[A6/D6]/MTIC5V/POE1#/SSCL2/IRQ6/AN6                                                                   | 120 |
|        |        | PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4                                                    | 102 |
|        | IRQ7   | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/R<br>XDX12/SSLB3/MOSIB/IRQ7-DS/AN0                | 109 |
|        |        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 38  |
|        |        | PD7/D7[A7/D7]/MTIC5U/POE0#/SSCL3/IRQ7/AN7                                                                   | 119 |
|        |        | PE7/D15[A15/D15]/TIOCB11/MISOB/IRQ7/AN5                                                                     | 101 |
|        | IRQ8   | P40/IRQ8-DS/AN000                                                                                           | 141 |
|        |        | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                                      | 8   |
|        |        | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                    | 37  |
|        | IRQ9   | P41/IRQ9-DS/AN001                                                                                           | 139 |
|        |        | P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                                      | 7   |
|        |        | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                    | 36  |
|        | IRQ10  | P42/IRQ10-DS/AN002                                                                                          | 138 |
|        |        | P02/TMCI1/SCK6/IRQ10/AN020                                                                                  | 6   |
|        |        | TRDATA3/P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                   | 51  |
|        | IRQ11  | P43/IRQ11-DS/AN003                                                                                          | 137 |
|        |        | P03/IRQ11/DA0                                                                                               | 4   |
|        |        | PA1/A1/MTIOC0B/MTCLKG/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                          | 96  |
|        | IRQ12  | P44/IRQ12-DS/AN004                                                                                          | 136 |
|        |        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12                              | 87  |
|        |        | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                            | 73  |
|        | IRQ13  | P45/IRQ13-DS/AN005                                                                                          | 135 |
|        |        | P05/IRQ13/DA1                                                                                               | 2   |
|        |        | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8<br>/SSCL8/MOSIA/IRQ13                             | 61  |
|        | IRQ14  | P46/IRQ14-DS/AN006                                                                                          | 134 |
|        |        | PC0/A16/MTIOC3C/TCLKG/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ<br>14                                            | 75  |
|        |        | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/<br>SSDA8/MISOA/IRQ14                              | 60  |
|        | IRQ15  | P47/IRQ15-DS/AN007                                                                                          | 133 |
|        |        | P07/IRQ15/ADTRG0#                                                                                           | 144 |
|        |        | P67/CS7#/CRX2/IRQ15                                                                                         | 98  |
| MTU0-5 | MTCLKA | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                        | 43  |
|        |        | P24/GS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                               | 33  |
|        |        | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/<br>SSLA0/IRQ5-DS                                  | 92  |
|        |        | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8<br>/SSCL8/MOSIA/IRQ13                             | 61  |

|         |                                                         |                                                                                              |                                                                 |    |
|---------|---------------------------------------------------------|----------------------------------------------------------------------------------------------|-----------------------------------------------------------------|----|
|         | MTCLKB                                                  | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCi2/PO13/RXD1/SCK3/SMIS O1/SSCL1/CRX1-DS/IRQ5              | 42                                                              |    |
|         |                                                         | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR G0#                                | 32                                                              |    |
|         |                                                         | PA6/A6/MTIOC5V/MTCLKB/TIOCA2/TMCi3/PO22/POE2#/CTS5#/RTS5#/S S5#/MOSIA                        | 89                                                              |    |
|         |                                                         | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/ SSSA8/MISOA/IRQ14                  | 60                                                              |    |
|         | MTCLKC                                                  | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                      | 35                                                              |    |
|         |                                                         | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                           | 96                                                              |    |
|         |                                                         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCi1/PO25/POE0# /SCK5/CTS8#/RTS8#/SS8#/SSLA0       | 66                                                              |    |
|         | MTCLKD                                                  | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0 #/SSDA3                            | 34                                                              |    |
|         |                                                         | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5 /IRQ6-DS                           | 94                                                              |    |
|         |                                                         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/ SCK8/RSPCKA                       | 62                                                              |    |
|         | MTU0                                                    | MTIOC0A                                                                                      | TRST#/P34/MTIOC0A/TMCi3/PO12/POE2#/SCK6/SCK0/IRQ4               | 25 |
|         |                                                         |                                                                                              | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4 /SCK6 | 82 |
| MTIOC0B |                                                         | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I RQ3/ADTRG#                        | 44                                                              |    |
|         |                                                         | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCi2/PO13/RXD1/SCK3/SMIS O1/SSCL1/CRX1-DS/IRQ5              | 42                                                              |    |
|         |                                                         | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                           | 96                                                              |    |
| MTIOC0C |                                                         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMO Si6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | 27                                                              |    |
|         |                                                         | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCi0/PO25/TXD4/TXD6/SMOSI4/ SMOSI6/SSDA4/SSDA6/IRQ4-DS        | 84                                                              |    |
| MTIOC0D |                                                         | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO 0/SSCL6/SSCL0/CRX0/IRQ3-DS        | 26                                                              |    |
|         |                                                         | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5 /IRQ6-DS                           | 94                                                              |    |
| MTU1    |                                                         | MTIOC1A                                                                                      | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8        | 37 |
|         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2 |                                                                                              | 107                                                             |    |
|         | MTIOC1B                                                 | P21/MTIOC1B/TIOCA3/TMCi0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                     | 36                                                              |    |
|         |                                                         | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                         | 80                                                              |    |
| MTU2    | MTIOC2A                                                 | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3 #/SSDA1/MOSIB                      | 31                                                              |    |
|         |                                                         | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                         | 80                                                              |    |
|         | MTIOC2B                                                 | TCK/FINEC/P27/CS7#/MTIOC2B/TMCi3/PO7/SCK1/RSPCKB                                             | 30                                                              |    |
|         |                                                         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                     | 106                                                             |    |
| MTU3    | MTIOC3A                                                 | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS 1#/CTX1/USB0_DPUPE/IRQ4            | 43                                                              |    |

|      |         |                                                                                                                                  |     |
|------|---------|----------------------------------------------------------------------------------------------------------------------------------|-----|
|      |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 38  |
|      |         | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                 | 73  |
|      |         | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                       | 60  |
|      | MTIOC3B | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 38  |
|      |         | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                          | 35  |
|      |         | TRDATA0/P80/MTIOC3B/PO26/SCK10                                                                                                   | 65  |
|      |         | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                                    | 78  |
|      |         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                                                            | 62  |
|      | MTIOC3C | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 40  |
|      |         | P56/MTIOC3C/TIOCA1                                                                                                               | 50  |
|      |         | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                     | 75  |
|      |         | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                      | 61  |
|      |         | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                    | 13  |
|      | MTIOC3D | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 40  |
|      |         | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                                                 | 34  |
|      |         | TRDATA1/P81/MTIOC3D/PO27/RXD10/SMISO10/SSCL10                                                                                    | 64  |
|      |         | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                                    | 79  |
|      |         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                            | 66  |
| MTU4 | MTIOC4A | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                                    | 33  |
|      |         | TRSYNC#/P82/MTIOC4A/PO28/TXD10/SMOSI10/SSDA10                                                                                    | 63  |
|      |         | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                            | 97  |
|      |         | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                   | 82  |
|      |         | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7-DS/AN0                                          | 109 |
|      | MTIOC4B | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                           | 29  |
|      |         | TRDATA2/P54/ALE/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1                                                                              | 52  |
|      |         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                         | 70  |
|      |         | PD1/D1[A1/D1]/MTIOC4B/TIOCB7/TCLKG/MOSIC/CTX0/IRQ1/AN009                                                                         | 125 |
|      |         | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                         | 108 |
|      | MTIOC4C | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR                                                                        | 32  |

|                                           |       |                                                                                                         |                                                                        |
|-------------------------------------------|-------|---------------------------------------------------------------------------------------------------------|------------------------------------------------------------------------|
|                                           | G0#   | TRCLK/P83/MTIOC4C/CTS10#/RTS10#/SS10#                                                                   | 58                                                                     |
|                                           |       | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS                    | 84                                                                     |
|                                           |       | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1                  | 110                                                                    |
|                                           |       | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                                | 106                                                                    |
|                                           |       | MTIOC4D                                                                                                 | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS        |
|                                           |       | TRDATA3/P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                               | 51                                                                     |
|                                           |       | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                      | 67                                                                     |
|                                           |       | PD2/D2[A2/D2]/MTIOC4D/TIOCA8/MISOC/CRX0/IRQ2/AN010                                                      | 124                                                                    |
|                                           |       | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                                 | 107                                                                    |
|                                           | MTU5  | MTIC5U                                                                                                  | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS |
| PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3/IRQ7/AN7 |       |                                                                                                         | 119                                                                    |
| MTIC5V                                    |       | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                     | 89                                                                     |
|                                           |       | PD6/D6[A6/D6]/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                                               | 120                                                                    |
| MTIC5W                                    |       | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SSCL6/RSPCKA/IRQ12                              | 87                                                                     |
|                                           |       | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                                             | 121                                                                    |
| POE                                       | POE0# | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                   | 66                                                                     |
|                                           |       | PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3/IRQ7/AN7                                                               | 119                                                                    |
|                                           | POE1# | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                    | 80                                                                     |
|                                           |       | PD6/D6[A6/D6]/MTIC5V/POE1#/SSLC2/IRQ6/AN6                                                               | 120                                                                    |
|                                           | POE2# | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                       | 25                                                                     |
|                                           |       | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                     | 89                                                                     |
|                                           |       | PD5/D5[A5/D5]/MTIC5W/POE2#/SSLC1/IRQ5/AN013                                                             | 121                                                                    |
|                                           | POE3# | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                    | 26                                                                     |
|                                           |       | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                          | 82                                                                     |
|                                           |       | PD4/D4[A4/D4]/POE3#/SSLC0/IRQ4/AN012                                                                    | 122                                                                    |
|                                           | POE8# | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 38                                                                     |
|                                           |       | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                  | 29                                                                     |
|                                           |       | PD3/D3[A3/D3]/TIOCB8/TCLKH/POE8#/RSPCKC/IRQ3/AN011                                                      | 123                                                                    |
|                                           |       | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                | 108                                                                    |
| TPU0-5                                    | TCLKA | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                        | 43                                                                     |



|                                                                   |        |                                                                                                                                 |    |
|-------------------------------------------------------------------|--------|---------------------------------------------------------------------------------------------------------------------------------|----|
|                                                                   |        | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                        | 70 |
|                                                                   | TCLKB  | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                  | 42 |
|                                                                   |        | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                               | 94 |
|                                                                   |        | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                              | 67 |
|                                                                   | TCLKC  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 40 |
|                                                                   |        | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                                                                     | 83 |
|                                                                   |        | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                                                    | 75 |
|                                                                   | TCLKD  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 38 |
|                                                                   |        | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                  | 82 |
|                                                                   |        | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                | 73 |
| TPU0                                                              | TIOCA0 | P86/TIOCA0                                                                                                                      | 41 |
|                                                                   |        | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                           | 97 |
|                                                                   | TIOCB0 | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 38 |
|                                                                   |        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                              | 96 |
|                                                                   | TIOCD0 | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                            | 26 |
| PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS |        | 94                                                                                                                              |    |
| TPU1                                                              | TIOCA1 | P56/MTIOC3C/TIOCA1                                                                                                              | 50 |
|                                                                   |        | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                          | 92 |
|                                                                   | TIOCB1 | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 40 |
|                                                                   |        | PA5/A5/TIOCB1/PO21/RSPCKA                                                                                                       | 90 |
| TPU2                                                              | TIOCA2 | P87/TIOCA2                                                                                                                      | 39 |
|                                                                   |        | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                             | 89 |
|                                                                   | TIOCB2 | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                  | 42 |
| PA7/A7/TIOCB2/PO23/MISOA                                          |        | 88                                                                                                                              |    |
| TPU3                                                              | TIOCA3 | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                        | 36 |
|                                                                   |        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                                                       | 87 |
|                                                                   | TIOCB3 | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                        | 37 |
|                                                                   |        | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/                                                                      | 84 |



|                                                                                        |                                                                   |                                                                                                         |    |
|----------------------------------------------------------------------------------------|-------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------|----|
|                                                                                        |                                                                   | SMOSI6/SSDA4/SSDA6/IRQ4-DS                                                                              |    |
|                                                                                        | TIOCC3                                                            | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                 | 35 |
|                                                                                        |                                                                   | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                                             | 83 |
|                                                                                        | TIOCD3                                                            | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                        | 34 |
|                                                                                        |                                                                   | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                          | 82 |
| TPU4                                                                                   | TIOCA4                                                            | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                            | 32 |
|                                                                                        |                                                                   | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                                    | 81 |
|                                                                                        | TIOCB4                                                            | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                           | 33 |
|                                                                                        |                                                                   | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                    | 80 |
| TPU5                                                                                   | TIOCA5                                                            | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                    | 44 |
|                                                                                        |                                                                   | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                           | 79 |
|                                                                                        | TIOCB5                                                            | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                        | 43 |
|                                                                                        |                                                                   | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                           | 78 |
| PPG Group3                                                                             | PO13                                                              | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                    | 44 |
|                                                                                        |                                                                   | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                          | 42 |
|                                                                                        | PO15                                                              | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                        | 43 |
|                                                                                        |                                                                   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 38 |
| PPG Group4                                                                             | PO16                                                              | P73/CS3#/PO16                                                                                           | 77 |
|                                                                                        |                                                                   | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                   | 97 |
|                                                                                        | PO17                                                              | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                      | 96 |
|                                                                                        |                                                                   | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14                                            | 75 |
|                                                                                        | PO18                                                              | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                     | 95 |
|                                                                                        |                                                                   | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                        | 73 |
| PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1 |                                                                   | 110                                                                                                     |    |
| PO19                                                                                   | P74/CS4#/PO19/CTS11#/RTS11#/SS11#                                 | 72                                                                                                      |    |
|                                                                                        | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS | 94                                                                                                      |    |
| PPG Group5                                                                             | PO20                                                              | P75/CS5#/PO20/SCK11                                                                                     | 71 |
|                                                                                        |                                                                   | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                  | 92 |
|                                                                                        | PO21                                                              | PA5/A5/TIOCB1/PO21/RSPCKA                                                                               | 90 |

|                                                                            |       |                                                                                         |     |
|----------------------------------------------------------------------------|-------|-----------------------------------------------------------------------------------------|-----|
|                                                                            |       | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                | 70  |
|                                                                            | PO22  | P76/CS6#/PO22/RXD11/SMISO11/SSCL11                                                      | 69  |
|                                                                            |       | PA6/A6/MTIOC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                    | 89  |
|                                                                            | PO23  | P77/CS7#/PO23/TXD11/SMOSI11/SSDA11                                                      | 68  |
|                                                                            |       | PA7/A7/TIOCB2/PO23/MISOA                                                                | 88  |
|                                                                            |       | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/RDX12/SSLB3/MOSIB/IRQ7-DS/AN0 | 109 |
| PPG Group6                                                                 | PO24  | PB0/A8/MTIOC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SSCL6/RSPCKA/IRQ12             | 87  |
|                                                                            |       | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                      | 67  |
|                                                                            | PO25  | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS    | 84  |
|                                                                            |       | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0   | 66  |
|                                                                            | PO26  | TRDATA0/P80/MTIOC3B/PO26/SCK10                                                          | 65  |
|                                                                            |       | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                             | 83  |
|                                                                            |       | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                | 108 |
|                                                                            | PO27  | TRDATA1/P81/MTIOC3D/PO27/RXD10/SMISO10/SSCL10                                           | 64  |
| PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6             |       | 82                                                                                      |     |
| PPG Group7                                                                 | PO28  | TRSYNC#/P82/MTIOC4A/PO28/TXD10/SMOSI10/SSDA10                                           | 63  |
|                                                                            |       | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                    | 81  |
|                                                                            |       | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                 | 107 |
|                                                                            | PO29  | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                    | 80  |
|                                                                            |       | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                   | 62  |
|                                                                            | PO30  | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                           | 79  |
|                                                                            |       | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13             | 61  |
|                                                                            | PO31  | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                           | 78  |
| PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14 |       | 60                                                                                      |     |
| TMR0                                                                       | TMO0  | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                 | 35  |
|                                                                            |       | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                          | 82  |
|                                                                            | TMCI0 | P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN019                                                  | 7   |
|                                                                            |       | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                | 36  |
|                                                                            |       | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS    | 84  |
|                                                                            | TMRI0 | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                  | 8   |
|                                                                            |       | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                | 37  |

|                                                                            |       |                                                                                                         |                                                                                                                                 |    |
|----------------------------------------------------------------------------|-------|---------------------------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------------------------|----|
|                                                                            |       | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                  | 92                                                                                                                              |    |
| TMR1                                                                       | TMO1  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 38                                                                                                                              |    |
|                                                                            |       | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                  | 31                                                                                                                              |    |
|                                                                            | TMC11 | P02/TMC11/SCK6/IRQ10/AN020                                                                              | 6                                                                                                                               |    |
|                                                                            |       | P12/TMC11/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                              | 45                                                                                                                              |    |
|                                                                            |       | TRDATA2/P54/ALE/MTIOC4B/TMC11/CTS2#/RTS2#/SS2#/CTX1                                                     | 52                                                                                                                              |    |
|                                                                            |       | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMC11/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                   | 66                                                                                                                              |    |
|                                                                            | TMRI1 | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                           | 33                                                                                                                              |    |
|                                                                            |       | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                    | 80                                                                                                                              |    |
|                                                                            | TMR2  | TMO2                                                                                                    | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB_VBUS/IRQ6/ADTRG0# | 40 |
| PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14 |       |                                                                                                         | 60                                                                                                                              |    |
| TMC12                                                                      |       | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMC12/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                          | 42                                                                                                                              |    |
|                                                                            |       | TMS/P31/MTIOC4D/TMC12/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                         | 28                                                                                                                              |    |
|                                                                            |       | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMC12/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                             | 61                                                                                                                              |    |
| TMRI2                                                                      |       | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB_DPUPE/IRQ4                         | 43                                                                                                                              |    |
|                                                                            |       | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                                   | 62                                                                                                                              |    |
| TMR3                                                                       |       | TMO3                                                                                                    | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                            | 44 |
|                                                                            |       |                                                                                                         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                     | 27 |
|                                                                            |       |                                                                                                         | TRDATA3/P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                                       | 51 |
|                                                                            | TMC13 | TCK/FINEG/P27/CS7#/MTIOC2B/TMC13/PO7/SCK1/RSPCKB                                                        | 30                                                                                                                              |    |
|                                                                            |       | TRST#/P34/MTIOC0A/TMC13/PO12/POE2#/SCK6/SCK0/IRQ4                                                       | 25                                                                                                                              |    |
|                                                                            |       | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMC13/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                     | 89                                                                                                                              |    |
|                                                                            | TMRI3 | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                  | 29                                                                                                                              |    |
|                                                                            |       | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                    | 26                                                                                                                              |    |
|                                                                            | SCI0  | RXD0                                                                                                    | P21/MTIOC1B/TIOCA3/TMC10/PO1/RXD0/SMISO0/SSCL0/SCL1/IRQ9                                                                        | 36 |
| SSCL0                                                                      |       | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                    | 26                                                                                                                              |    |
| SMISO0                                                                     |       |                                                                                                         |                                                                                                                                 |    |

|      |        |                                                                                                                                  |    |
|------|--------|----------------------------------------------------------------------------------------------------------------------------------|----|
|      | TXD0   | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/IRQ8                                                                         | 37 |
|      | SSDA0  | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | 27 |
|      | SMOSI0 |                                                                                                                                  |    |
|      | SCK0   | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                          | 35 |
|      |        | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                | 25 |
|      | CTS0#  | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                                                 | 34 |
|      | RTS0#  | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                    | 13 |
|      | SS0#   |                                                                                                                                  |    |
| SCI1 | RXD1   | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                   | 42 |
|      | SSCL1  | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                           | 29 |
|      | SMISO1 |                                                                                                                                  |    |
|      | TXD1   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 40 |
|      | SSDA1  | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                           | 31 |
|      | SMOSI1 |                                                                                                                                  |    |
|      | SCK1   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 38 |
|      |        | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                 | 30 |
|      | CTS1#  | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | 43 |
|      | RTS1#  | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                  | 28 |
|      | SS1#   |                                                                                                                                  |    |
| SCI2 | RXD2   | P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                                       | 45 |
|      | SSCL2  | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                                                                  | 54 |
|      | SMISO2 |                                                                                                                                  |    |
|      | TXD2   | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                             | 44 |
|      | SSDA2  | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                             | 56 |
|      | SMOSI2 |                                                                                                                                  |    |
| SCI3 | RXD3   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 40 |
|      | SSCL3  | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                                                     | 32 |
|      | SMISO3 |                                                                                                                                  |    |
|      | TXD3   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 38 |
|      | SSDA3  | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0                                                                        | 34 |

|        |                        |                                                                                                                                             |                                        |
|--------|------------------------|---------------------------------------------------------------------------------------------------------------------------------------------|----------------------------------------|
|        |                        | #/SSDA3                                                                                                                                     |                                        |
|        | SMOSI3                 |                                                                                                                                             |                                        |
|        | SCK3                   | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                                                          | 42                                     |
|        |                        | P24/GS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                                               | 33                                     |
| SCI4   | RXD4                   | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12                                                              | 87                                     |
|        | SSCL4<br>SMISO4        | PK4/RXD4/SMISO4/SSCL4                                                                                                                       | 105                                    |
|        | TXD4                   | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/<br>SMOSI6/SSDA4/SSDA6/IRQ4-DS                                                    | 84                                     |
|        | SSDA4<br>SMOSI4        | PK5/TXD4/SMOSI4/SSDA4                                                                                                                       | 103                                    |
|        | SCK4                   | P70/SCK4                                                                                                                                    | 104                                    |
|        |                        | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4<br>/SCK6                                                                          | 82                                     |
|        | CTS4#<br>RTS4#<br>SS4# | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6<br>#<br>PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4                 | 83<br>102                              |
| SCI5   | RXD5                   | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                                         | 95                                     |
|        | SSCL5                  | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5<br>/IRQ6-DS                                                                       | 94                                     |
|        | SMISO5                 | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                                    | 70                                     |
|        | TXD5                   | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/<br>SSLA0/IRQ5-DS                                                                  | 92                                     |
|        | SSDA5<br>SMOSI5        | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                                          | 67                                     |
|        | SCK5                   | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                                          | 96                                     |
|        |                        | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                            | 73                                     |
|        |                        | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#<br>/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                                   | 66                                     |
|        | CTS5#<br>RTS5#<br>SS5# | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/S<br>S5#/MOSIA<br>PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ<br>14 | 89<br>75                               |
|        | SCI6                   | RXD6                                                                                                                                        | P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN019 |
| SSCL6  |                        | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO<br>0/SSCL6/SSCL0/CRX0/IRQ3-DS                                                    | 26                                     |
| SMISO6 |                        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/S<br>SCL6/RSPCKA/IRQ12                                                              | 87                                     |
| TXD6   |                        | P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN018                                                                                                      | 8                                      |
| SSDA6  |                        | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMO<br>SI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                             | 27                                     |

|                                                              |                                      |                                                                                                                                  |     |
|--------------------------------------------------------------|--------------------------------------|----------------------------------------------------------------------------------------------------------------------------------|-----|
|                                                              | SMOSI6                               | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/TXD6/SMOSI4/SMOSI6/SSDA4/SSDA6/IRQ4-DS                                             | 84  |
|                                                              | SCK6                                 | P02/TMCI1/SCK6/IRQ10/AN020                                                                                                       | 6   |
|                                                              |                                      | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                | 25  |
|                                                              |                                      | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK4/SCK6                                                                   | 82  |
|                                                              | CTS6#                                | PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/CTS6#/RTS6#/SS4#/SS6#                                                                      | 83  |
|                                                              | RTS6#<br>SS6#                        | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                    | 13  |
| SCI9                                                         | RXD9                                 | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                                    | 79  |
|                                                              | SSCL9<br>SMISO9                      | PK3/RXD9/SMISO9/SSCL9                                                                                                            | 116 |
|                                                              | TXD9                                 | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                                    | 78  |
|                                                              | SSDA9<br>SMOSI9                      | PK2/TXD9/SMOSI9/SSDA9                                                                                                            | 118 |
|                                                              | SCK9                                 | P60/CS0#/SCK9                                                                                                                    | 117 |
|                                                              |                                      | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                             | 80  |
| CTS9#<br>RTS9#<br>SS9#                                       | P61/CS1#/CTS9#/RTS9#/SS9#            | 115                                                                                                                              |     |
|                                                              | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9# | 81                                                                                                                               |     |
| RSPIO                                                        | RSPCKA                               | PA5/A5/TIOCB1/PO21/RSPCKA                                                                                                        | 90  |
|                                                              |                                      | PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/RXD6/SMISO4/SMISO6/SSCL4/SCL6/RSPCKA/IRQ12                                                        | 87  |
|                                                              |                                      | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TIOCD6/TCLKF/TMRI2/PO29/SCK8/RSPCKA                                                            | 62  |
|                                                              | MOSIA                                | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTGOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 40  |
|                                                              |                                      | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                              | 89  |
|                                                              |                                      | PC6/A22/CS1#/MTIOC3C/MTCLKA/TIOCA6/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                      | 61  |
|                                                              | MISOA                                | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 38  |
|                                                              |                                      | PA7/A7/TIOCB2/PO23/MISOA                                                                                                         | 88  |
|                                                              |                                      | PC7/A23/CS0#/MTIOC3A/MTCLKB/TIOCB6/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                       | 60  |
|                                                              | SSLA0                                | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                           | 92  |
|                                                              |                                      | PC4/A20/CS3#/MTIOC3D/MTCLKC/TIOCC6/TCLKE/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                            | 66  |
|                                                              | SSLA1                                | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                            | 97  |
| PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/SCL3/IRQ14 |                                      | 75                                                                                                                               |     |

|       |                                                                                              |                                                                                                                                         |     |
|-------|----------------------------------------------------------------------------------------------|-----------------------------------------------------------------------------------------------------------------------------------------|-----|
|       | SSLA2                                                                                        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                                      | 96  |
|       |                                                                                              | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/SDA3/IRQ12                                                                                        | 73  |
|       | SSLA3                                                                                        | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                                     | 95  |
|       |                                                                                              | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                                | 70  |
| RSP11 | RSPCKB                                                                                       | TCK/FINEC/P27/CS7#/MTIOC2B/TMC13/PO7/SCK1/RSPCKB                                                                                        | 30  |
|       |                                                                                              | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD<br>X12/SIOX12/SSLB2/RSPCKB/ANEX1                                             | 110 |
|       |                                                                                              | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/TIOCB10/RSPCKB/IRQ5/AN3                                                                                | 106 |
|       |                                                                                              |                                                                                                                                         |     |
|       | MOSIB                                                                                        | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3<br>#/SSDA1/MOSIB                                                              | 31  |
|       |                                                                                              | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/R<br>XDX12/SSLB3/MOSIB/IRQ7-DS/AN0                                            | 109 |
|       |                                                                                              | PE6/D14[A14/D14]/TIOCA11/CTS4#/RTS4#/SS4#/MOSIB/IRQ6/AN4                                                                                | 102 |
|       | MISOB                                                                                        | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MI<br>SOB/IRQ0-DS                                                              | 29  |
|       |                                                                                              | PE3/D11[A11/D11]/MTIOC4B/TIOCB9/PO26/POE8#/CTS12#/RTS12#/SS<br>12#/MISOB/AN1                                                            | 108 |
|       |                                                                                              | PE7/D15[A15/D15]/TIOCB11/MISOB/IRQ7/AN5                                                                                                 | 101 |
|       | SSLB0                                                                                        | TMS/P31/MTIOC4D/TMC12/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IR<br>Q1-DS                                                                     | 28  |
|       |                                                                                              | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/TIOCA10/PO28/SSLB0/AN2                                                                                 | 107 |
|       | SSLB1                                                                                        | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                                    | 56  |
|       |                                                                                              | PE0/D8[A8/D8]/TIOCC9/SCK12/SSLB1/ANEX0                                                                                                  | 111 |
|       | SSLB2                                                                                        | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                                                                          | 55  |
|       |                                                                                              | PE1/D9[A9/D9]/MTIOC4C/TIOCD9/PO18/TXD12/SMOSI12/SSDA12/TXD<br>X12/SIOX12/SSLB2/RSPCKB/ANEX1                                             | 110 |
| SSLB3 | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                              | 54                                                                                                                                      |     |
|       | PE2/D10[A10/D10]/MTIOC4A/TIOCA9/PO23/RXD12/SMISO12/SSCL12/R<br>XDX12/SSLB3/MOSIB/IRQ7-DS/AN0 | 109                                                                                                                                     |     |
| IEB0  | IERXD                                                                                        | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | 40  |
|       |                                                                                              | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                                | 70  |
|       | IETXD                                                                                        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                             | 38  |
|       | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                           | 67                                                                                                                                      |     |
| RTCA  | RTCOU                                                                                        | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | 40  |
|       |                                                                                              | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMO<br>SI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                          | 27  |
| S12AD | ADTRG0#                                                                                      | P07/IRQ15/ADTRG0#                                                                                                                       | 144 |
|       |                                                                                              | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | 40  |



|      |        |                                                                                                         |    |
|------|--------|---------------------------------------------------------------------------------------------------------|----|
|      |        | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                            | 32 |
| ADA0 | ADTRG# | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                    | 44 |
|      |        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 38 |

表 a-1.5 100-pin TFLGA (上段が初期設定です)

| 周辺機能   | 端子機能  | 割り当て先                                                                                                                           | Pin No. |
|--------|-------|---------------------------------------------------------------------------------------------------------------------------------|---------|
| バス制御   | WAIT# | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                                               | H5      |
|        |       | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                        | K8      |
|        |       | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                                                                  | K7      |
| 外部割り込み | IRQ0  | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                          | G3      |
|        |       | PD0/D0[A0/D0]/IRQ0/AN008                                                                                                        | A6      |
|        | IRQ1  | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                 | G2      |
|        |       | PD1/D1[A1/D1]/MTIOC4B/CTX0/IRQ1/AN009                                                                                           | B6      |
|        | IRQ2  | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | F4      |
|        |       | P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                                      | F5      |
|        |       | PD2/D2[A2/D2]/MTIOC4D/CRX0/IRQ2/AN010                                                                                           | C7      |
|        | IRQ3  | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                            | G1      |
|        |       | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                            | J4      |
|        |       | PD3/D3[A3/D3]/POE8#/IRQ3/AN011                                                                                                  | B7      |
|        | IRQ4  | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                                              | G9      |
|        |       | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                | K4      |
|        |       | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                               | E4      |
|        |       | PD4/D4[A4/D4]/POE3#/IRQ4/AN012                                                                                                  | A7      |
|        | IRQ5  | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                          | E8      |
|        |       | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                  | H4      |
|        |       | PD5/D5[A5/D5]/MTIC5W/POE2#/IRQ5/AN013                                                                                           | C8      |
|        |       | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                                                                | C9      |
|        | IRQ6  | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                               | E10     |
|        |       | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | H3      |
|        |       | PD6/D6[A6/D6]/MTIC5V/POE1#/IRQ6/AN6                                                                                             | B8      |



|        |        |                                                                                                             |     |
|--------|--------|-------------------------------------------------------------------------------------------------------------|-----|
|        |        | PE6/D14[A14/D14]/MOSIB/IRQ6/AN4                                                                             | D7  |
| IRQ7   |        | PE2/D10[A10/D10]/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RXDX12/S<br>SLB3/MOSIB/IRQ7-DS/AN0                       | A10 |
|        |        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | J3  |
|        |        | PD7/D7[A7/D7]/MTIC5U/POE0#/IRQ7/AN7                                                                         | B9  |
|        |        | PE7/D15[A15/D15]/MISOB/IRQ7/AN5                                                                             | D8  |
| IRQ8   |        | P40/IRQ8-DS/AN000                                                                                           | B4  |
|        |        | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8                                                         | K3  |
| IRQ9   |        | P41/IRQ9-DS/AN001                                                                                           | E5  |
|        |        | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/IRQ9                                                         | J2  |
| IRQ10  |        | P42/IRQ10-DS/AN002                                                                                          | C5  |
|        |        | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                           | H5  |
| IRQ11  |        | P43/IRQ11-DS/AN003                                                                                          | A5  |
|        |        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                          | D9  |
| IRQ12  |        | P44/IRQ12-DS/AN004                                                                                          | B5  |
|        |        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                    | F8  |
|        |        | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                                 | J10 |
| IRQ13  |        | P45/IRQ13-DS/AN005                                                                                          | D5  |
|        |        | P05/IRQ13/DA1                                                                                               | A1  |
|        |        | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/<br>MOSIA/IRQ13                                    | H8  |
| IRQ14  |        | P46/IRQ14-DS/AN006                                                                                          | D6  |
|        |        | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                     | J9  |
|        |        | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/<br>MISOA/IRQ14                                     | H7  |
| IRQ15  |        | P47/IRQ15-DS/AN007                                                                                          | C6  |
|        |        | P07/IRQ15/ADTRG0#                                                                                           | A3  |
| MTU0-5 | MTCLKA | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                        | K4  |
|        |        | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                               | J1  |
|        |        | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/<br>SSLA0/IRQ5-DS                                  | E8  |
|        |        | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/<br>MOSIA/IRQ13                                    | H8  |
|        | MTCLKB | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                          | H4  |
|        |        | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR<br>G0#                                            | H2  |
|        |        | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/S<br>S5#/MOSIA                                     | E7  |
|        |        | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/<br>MISOA/IRQ14                                     | H7  |
|        | MTCLKC | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                     | K2  |
|        |        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                          | D9  |

|                                                   |          |                                                                                                                         |                                                      |
|---------------------------------------------------|----------|-------------------------------------------------------------------------------------------------------------------------|------------------------------------------------------|
|                                                   |          | PC4/A20/CS3#/MTIIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/R<br>TS8#/SS8#/SSLA0                                           | J8                                                   |
|                                                   | MTCLKD   | P23/MTIIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0<br>#/SSDA3                                                   | K1                                                   |
|                                                   |          | PA3/A3/MTIIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5<br>/IRQ6-DS                                                  | E10                                                  |
|                                                   |          | PC5/A21/CS2#/WAIT#/MTIIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                               | K8                                                   |
| MTU0                                              | MTIIOC0A | TRST#/P34/MTIIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                      | E4                                                   |
|                                                   |          | PB3/A11/MTIIOC0A/MTIIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK6                                                             | F6                                                   |
|                                                   | MTIIOC0B | P13/MTIIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                               | J4                                                   |
|                                                   |          | P15/MTIIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                                     | H4                                                   |
|                                                   |          | PA1/A1/MTIIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                     | D9                                                   |
|                                                   | MTIIOC0C | P32/MTIIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMO<br>SI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                        | F4                                                   |
|                                                   |          | PB1/A9/MTIIOC0C/MTIIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA<br>6/IRQ4-DS                                                | G9                                                   |
|                                                   | MTIIOC0D | P33/MTIIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO<br>0/SSCL6/SSCL0/CRX0/IRQ3-DS                               | G1                                                   |
|                                                   |          | PA3/A3/MTIIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5<br>/IRQ6-DS                                                  | E10                                                  |
|                                                   | MTU1     | MTIIOC1A                                                                                                                | P20/MTIIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8 |
| PE4/D12[A12/D12]/MTIIOC4D/MTIIOC1A/PO28/SSLB0/AN2 |          |                                                                                                                         | C10                                                  |
| MTIIOC1B                                          |          | P21/MTIIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/IRQ9                                                                    | J2                                                   |
|                                                   |          | PB5/A13/MTIIOC2A/MTIIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                  | G7                                                   |
| MTU2                                              | MTIIOC2A | TDO/P26/CS6#/MTIIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3<br>#/SSDA1/MOSIB                                             | H1                                                   |
|                                                   |          | PB5/A13/MTIIOC2A/MTIIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                  | G7                                                   |
|                                                   | MTIIOC2B | TCK/FINEC/P27/CS7#/MTIIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                       | G4                                                   |
|                                                   |          | PE5/D13[A13/D13]/MTIIOC4C/MTIIOC2B/RSPCKB/IRQ5/AN3                                                                      | C9                                                   |
| MTU3                                              | MTIIOC3A | P14/MTIIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                                   | K4                                                   |
|                                                   |          | P17/MTIIOC3A/MTIIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#           | J3                                                   |
|                                                   |          | PC1/A17/MTIIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                                            | J10                                                  |
|                                                   |          | PC7/A23/CS0#/MTIIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/<br>MISOA/IRQ14                                                | H7                                                   |
|                                                   | MTIIOC3B | P17/MTIIOC3A/MTIIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#           | J3                                                   |
|                                                   |          | P22/MTIIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                | K2                                                   |
|                                                   |          | PB7/A15/MTIIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                          | H10                                                  |
|                                                   |          | PC5/A21/CS2#/WAIT#/MTIIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                               | K8                                                   |
|                                                   | MTIIOC3C | P16/MTIIOC3C/MTIIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IETXD/USB0_VB | H3                                                   |

|      |         |                                                                                                                                |     |
|------|---------|--------------------------------------------------------------------------------------------------------------------------------|-----|
|      |         | US/IRQ6/ADTRG0#                                                                                                                |     |
|      |         | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                                        | J9  |
|      |         | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                           | H8  |
|      |         | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                  | C3  |
|      | MTIOC3D | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB_VBUS/IRQ6/ADTRG0# | H3  |
|      |         | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                                               | K1  |
|      |         | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                                  | H9  |
|      |         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                                       | J8  |
| MTU4 | MTIOC4A | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                                  | J1  |
|      |         | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                          | D10 |
|      |         | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK6                                                                      | F6  |
|      |         | PE2/D10[A10/D10]/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RXDX12/SLB3/MOSIB/IRQ7-DS/AN0                                               | A10 |
|      | MTIOC4B | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                         | G3  |
|      |         | P54/ALE/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1                                                                                    | H6  |
|      |         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                       | K10 |
|      |         | PD1/D1[A1/D1]/MTIOC4B/CTX0/IRQ1/AN009                                                                                          | B6  |
|      |         | PE3/D11[A11/D11]/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                              | B10 |
|      | MTIOC4C | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                                                   | H2  |
|      |         | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                                             | G9  |
|      |         | PE1/D9[A9/D9]/MTIOC4C/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2/RSPCKB/ANEX1                                               | A9  |
|      |         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                                                               | C9  |
|      | MTIOC4D | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                | G2  |
|      |         | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                                              | H5  |
|      |         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                             | K9  |
|      |         | PD2/D2[A2/D2]/MTIOC4D/CRX0/IRQ2/AN010                                                                                          | C7  |
|      |         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2                                                                                | C10 |
| MTU5 | MTIC5U  | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                         | E8  |
|      |         | PD7/D7[A7/D7]/MTIC5U/POE0#/IRQ7/AN7                                                                                            | B9  |
|      | MTIC5V  | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                            | E7  |
|      |         | PD6/D6[A6/D6]/MTIC5V/POE1#/IRQ6/AN6                                                                                            | B8  |
|      | MTIC5W  | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                                       | F8  |

|                                                                       |       |                                                                                                                                          |                                                                                                             |
|-----------------------------------------------------------------------|-------|------------------------------------------------------------------------------------------------------------------------------------------|-------------------------------------------------------------------------------------------------------------|
|                                                                       |       | PD5/D5[A5/D5]/MTIC5W/POE2#/IRQ5/AN013                                                                                                    | C8                                                                                                          |
| POE                                                                   | POE0# | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMC11/PO25/POE0#/SCK5/CTS8#/R<br>TS8#/SS8#/SSLA0                                                             | J8                                                                                                          |
|                                                                       |       | PD7/D7[A7/D7]/MTIC5U/POE0#/IRQ7/AN7                                                                                                      | B9                                                                                                          |
|                                                                       | POE1# | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                                     | G7                                                                                                          |
|                                                                       |       | PD6/D6[A6/D6]/MTIC5V/POE1#/IRQ6/AN6                                                                                                      | B8                                                                                                          |
|                                                                       | POE2# | TRST#/P34/MTIOC0A/TMC13/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                        | E4                                                                                                          |
|                                                                       |       | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMC13/PO22/POE2#/CTS5#/RTS5#/S<br>S5#/MOSIA                                                                  | E7                                                                                                          |
|                                                                       |       | PD5/D5[A5/D5]/MTIC5W/POE2#/IRQ5/AN013                                                                                                    | C8                                                                                                          |
|                                                                       | POE3# | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO<br>0/SSCL6/SSCL0/CRX0/IRQ3-DS                                                 | G1                                                                                                          |
|                                                                       |       | PB3/A11/MTIOC0A/MTIOC4A/TIOC0D/TCLKD/TMO0/PO27/POE3#/SCK6                                                                                | F6                                                                                                          |
|                                                                       |       | PD4/D4[A4/D4]/POE3#/IRQ4/AN012                                                                                                           | A7                                                                                                          |
|                                                                       | POE8# | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                              | J3                                                                                                          |
|                                                                       |       | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MI<br>SOB/IRQ0-DS                                                               | G3                                                                                                          |
| PD3/D3[A3/D3]/POE8#/IRQ3/AN011                                        |       | B7                                                                                                                                       |                                                                                                             |
| PE3/D11[A11/D11]/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MIS<br>OB/AN1 |       | B10                                                                                                                                      |                                                                                                             |
| TPU0-5                                                                | TCLKA | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                                                     | K4                                                                                                          |
|                                                                       |       | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                                 | K10                                                                                                         |
|                                                                       | TCLKB | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMC12/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5                                                       | H4                                                                                                          |
|                                                                       |       | PA3/A3/MTIOC0D/MTCLKD/TIOC0D/TCLKB/PO19/RXD5/SMISO5/SSCL5<br>/IRQ6-DS                                                                    | E10                                                                                                         |
|                                                                       |       | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                                       | K9                                                                                                          |
|                                                                       | TCLKC | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | H3                                                                                                          |
|                                                                       |       | PB2/A10/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/SS6#                                                                                               | F7                                                                                                          |
|                                                                       |       | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                                                  | J9                                                                                                          |
|                                                                       | TCLKD | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                              | J3                                                                                                          |
|                                                                       |       | PB3/A11/MTIOC0A/MTIOC4A/TIOC0D/TCLKD/TMO0/PO27/POE3#/SCK6                                                                                | F6                                                                                                          |
|                                                                       |       | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                                                              | J10                                                                                                         |
|                                                                       | TPU0  | TIOCB0                                                                                                                                   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# |
| PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                    |       |                                                                                                                                          | D9                                                                                                          |
| TIOC0D                                                                |       | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO<br>0/SSCL6/SSCL0/CRX0/IRQ3-DS                                                 | G1                                                                                                          |
|                                                                       |       | PA3/A3/MTIOC0D/MTCLKD/TIOC0D/TCLKB/PO19/RXD5/SMISO5/SSCL5<br>/IRQ6-DS                                                                    | E10                                                                                                         |

|            |                                                                  |                                                                                                                                 |     |
|------------|------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------------------------|-----|
| TPU1       | TIOCB1                                                           | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | H3  |
|            |                                                                  | PA5/A5/TIOCB1/PO21/RSPCKA                                                                                                       | E9  |
| TPU2       | TIOCB2                                                           | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                  | H4  |
|            |                                                                  | PA7/A7/TIOCB2/PO23/MISOA                                                                                                        | F9  |
| TPU3       | TIOCA3                                                           | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/IRQ9                                                                             | J2  |
|            |                                                                  | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                                        | F8  |
|            | TIOCB3                                                           | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8                                                                             | K3  |
|            |                                                                  | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                                              | G9  |
|            | TIOCC3                                                           | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                         | K2  |
|            |                                                                  | PB2/A10/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/SS6#                                                                                      | F7  |
| TIOCD3     | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3 | K1                                                                                                                              |     |
|            | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK6        | F6                                                                                                                              |     |
| TPU4       | TIOCA4                                                           | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                                                    | H2  |
|            |                                                                  | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                                                            | G8  |
|            | TIOCB4                                                           | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                                   | J1  |
|            |                                                                  | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                            | G7  |
| TPU5       | TIOCA5                                                           | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                            | J4  |
|            |                                                                  | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                                   | H9  |
|            | TIOCB5                                                           | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                | K4  |
|            |                                                                  | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                                   | H10 |
| PPG Group3 | PO13                                                             | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                            | J4  |
|            |                                                                  | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                  | H4  |
|            | PO15                                                             | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                | K4  |
|            |                                                                  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | J3  |
| PPG Group4 | PO17                                                             | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                              | D9  |
|            |                                                                  | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                                         | J9  |
|            | PO18                                                             | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                             | E6  |
|            |                                                                  | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                                                     | J10 |
|            |                                                                  | PE1/D9[A9/D9]/MTIOC4C/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2/RSPCKB/ANEX1                                                | A9  |
| PPG Group5 | PO21                                                             | PA5/A5/TIOCB1/PO21/RSPCKA                                                                                                       | E9  |

|                                                      |       |                                                                                                                       |     |
|------------------------------------------------------|-------|-----------------------------------------------------------------------------------------------------------------------|-----|
|                                                      |       | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                              | K10 |
|                                                      | PO23  | PA7/A7/TIOCB2/PO23/MISOA                                                                                              | F9  |
|                                                      |       | PE2/D10[A10/D10]/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RDXD12/S<br>SLB3/MOSIB/IRQ7-DS/AN0                                 | A10 |
| PPG<br>Group6                                        | PO24  | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                              | F8  |
|                                                      |       | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                    | K9  |
|                                                      | PO25  | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCIO/PO25/TXD6/SMOSI6/SSDA<br>6/IRQ4-DS                                                | G9  |
|                                                      |       | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMC11/PO25/POE0#/SCK5/CTS8#/R<br>TS8#/SS8#/SSLA0                                          | J8  |
|                                                      | PO26  | PB2/A10/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/SS6#                                                                            | F7  |
|                                                      |       | PE3/D11[A11/D11]/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MIS<br>OB/AN1                                                 | B10 |
| PPG<br>Group7                                        | PO28  | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                                                  | G8  |
|                                                      |       | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2                                                                       | C10 |
|                                                      | PO29  | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                  | G7  |
|                                                      |       | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                              | K8  |
|                                                      | PO30  | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                         | H9  |
|                                                      |       | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMC12/PO30/RXD8/SMISO8/SSCL8/<br>MOSIA/IRQ13                                              | H8  |
|                                                      | PO31  | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                         | H10 |
|                                                      |       | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/<br>MISOA/IRQ14                                               | H7  |
| TMR0                                                 | TMO0  | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                               | K2  |
|                                                      |       | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK6                                                             | F6  |
|                                                      | TMCIO | P21/MTIOC1B/TIOCA3/TMCIO/PO1/RXD0/SMISO0/SSCL0/IRQ9                                                                   | J2  |
|                                                      |       | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCIO/PO25/TXD6/SMOSI6/SSDA<br>6/IRQ4-DS                                                | G9  |
|                                                      | TMRI0 | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8                                                                   | K3  |
|                                                      |       | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/<br>SSLA0/IRQ5-DS                                            | E8  |
| TMR1                                                 | TMO1  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#           | J3  |
|                                                      |       | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3<br>#/SSDA1/MOSIB                                            | H1  |
|                                                      | TMC11 | P12/TMC11/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                            | F5  |
|                                                      |       | P54/ALE/MTIOC4B/TMC11/CTS2#/RTS2#/SS2#/CTX1                                                                           | H6  |
|                                                      |       | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMC11/PO25/POE0#/SCK5/CTS8#/R<br>TS8#/SS8#/SSLA0                                          | J8  |
|                                                      | TMRI1 | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                         | J1  |
| PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9 |       | G7                                                                                                                    |     |
| TMR2                                                 | TMO2  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB | H3  |

|                                                                                      |                                                                  |                                                                                             |    |
|--------------------------------------------------------------------------------------|------------------------------------------------------------------|---------------------------------------------------------------------------------------------|----|
|                                                                                      |                                                                  | US/IRQ6/ADTRG0#                                                                             |    |
|                                                                                      |                                                                  | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                         | H7 |
|                                                                                      | TMC12                                                            | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMC12/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5              | H4 |
|                                                                                      |                                                                  | TMS/P31/MTIOC4D/TMC12/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                             | G2 |
|                                                                                      |                                                                  | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMC12/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                        | H8 |
|                                                                                      | TMRI2                                                            | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4            | K4 |
|                                                                                      |                                                                  | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                    | K8 |
| TMR3                                                                                 | TMO3                                                             | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                        | J4 |
|                                                                                      |                                                                  | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | F4 |
|                                                                                      |                                                                  | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                           | H5 |
|                                                                                      | TMC13                                                            | TCK/FINEC/P27/CS7#/MTIOC2B/TMC13/PO7/SCK1/RSPCKB                                            | G4 |
|                                                                                      |                                                                  | TRST#/P34/MTIOC0A/TMC13/PO12/POE2#/SCK6/SCK0/IRQ4                                           | E4 |
|                                                                                      |                                                                  | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMC13/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                         | E7 |
|                                                                                      | TMRI3                                                            | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                      | G3 |
| P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS |                                                                  | G1                                                                                          |    |
| SCIO                                                                                 | RXD0                                                             | P21/MTIOC1B/TIOCA3/TMC10/PO1/RXD0/SMISO0/SSCL0/IRQ9                                         | J2 |
|                                                                                      | SSCL0                                                            | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS        | G1 |
|                                                                                      | SMISO0                                                           |                                                                                             |    |
|                                                                                      | TXD0                                                             | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8                                         | K3 |
|                                                                                      | SSDA0                                                            | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS | F4 |
|                                                                                      | SMOSI0                                                           |                                                                                             |    |
|                                                                                      | SCK0                                                             | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                     | K2 |
|                                                                                      |                                                                  | TRST#/P34/MTIOC0A/TMC13/PO12/POE2#/SCK6/SCK0/IRQ4                                           | E4 |
| CTS0#                                                                                | P23/MTIOC3D/MTCLKD/TIOC0D/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3 | K1                                                                                          |    |
| RTS0#                                                                                | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                    | C3                                                                                          |    |
| SS0#                                                                                 |                                                                  |                                                                                             |    |
| SC11                                                                                 | RXD1                                                             | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMC12/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5              | H4 |
|                                                                                      | SSCL1                                                            | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                      | G3 |
|                                                                                      | SMISO1                                                           |                                                                                             |    |
|                                                                                      | TXD1                                                             | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R                                    | H3 |



|       |                                                                                    |                                                                                                                                         |     |
|-------|------------------------------------------------------------------------------------|-----------------------------------------------------------------------------------------------------------------------------------------|-----|
|       |                                                                                    | XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0#                                                            |     |
|       | SSDA1                                                                              | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3<br>#/SSDA1/MOSIB                                                              | H1  |
|       | SMOSI1                                                                             |                                                                                                                                         |     |
|       | SCK1                                                                               | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                             | J3  |
|       |                                                                                    | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                        | G4  |
|       | CTS1#                                                                              | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                                                    | K4  |
| RTS1# | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IR<br>Q1-DS                | G2                                                                                                                                      |     |
| SS1#  |                                                                                    |                                                                                                                                         |     |
| SCI2  | RXD2                                                                               | P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                                              | F5  |
|       | SSCL2                                                                              | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                                                                         | G6  |
|       | SMISO2                                                                             |                                                                                                                                         |     |
|       | TXD2                                                                               | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                                    | J7  |
|       | SSDA2                                                                              | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                                                | J4  |
|       | SMOSI2                                                                             |                                                                                                                                         |     |
| SCI3  | RXD3                                                                               | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | H3  |
|       | SSCL3                                                                              | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR<br>G0#                                                                        | H2  |
|       | SMISO3                                                                             |                                                                                                                                         |     |
|       | TXD3                                                                               | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                             | J3  |
|       | SSDA3                                                                              | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0<br>#/SSDA3                                                                    | K1  |
|       | SMOSI3                                                                             |                                                                                                                                         |     |
| SCK3  | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMIS<br>O1/SSCL1/CRX1-DS/IRQ5 | H4                                                                                                                                      |     |
|       | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                      | J1                                                                                                                                      |     |
| SCI5  | RXD5                                                                               | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                                     | E6  |
|       | SSCL5                                                                              | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5<br>/IRQ6-DS                                                                   | E10 |
|       | SMISO5                                                                             | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                                | K10 |
|       | TXD5                                                                               | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/<br>SSLA0/IRQ5-DS                                                              | E8  |
|       | SSDA5                                                                              | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                                      | K9  |
|       | SMOSI5                                                                             |                                                                                                                                         |     |
|       | SCK5                                                                               | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                                      | D9  |
|       |                                                                                    | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                                                             | J10 |
|       | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/R                          | J8                                                                                                                                      |     |



|                                                          |                 | TS8#/SS8#/SSLA0                                                                                                                 |     |
|----------------------------------------------------------|-----------------|---------------------------------------------------------------------------------------------------------------------------------|-----|
|                                                          | CTS5#           | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                             | E7  |
|                                                          | RTS5#<br>SS5#   | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                                         | J9  |
| SCI6                                                     | RXD6            | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                            | G1  |
|                                                          | SSCL6<br>SMISO6 | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                                        | F8  |
|                                                          | TXD6            | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | F4  |
|                                                          | SSDA6<br>SMOSI6 | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                                              | G9  |
|                                                          | SCK6            | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                               | E4  |
|                                                          |                 | PB3/A11/MTIOC0A/MTIOC4A/TIOC3/TCLKD/TMO0/PO27/POE3#/SCK6                                                                        | F6  |
|                                                          | CTS6#           | PB2/A10/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/SS6#                                                                                      | F7  |
|                                                          | RTS6#<br>SS6#   | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                   | C3  |
| RSPi0                                                    | RSPCKA          | PA5/A5/TIOCB1/PO21/RSPCKA                                                                                                       | E9  |
|                                                          |                 | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                                        | F8  |
|                                                          |                 | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                        | K8  |
|                                                          | MOSIA           | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | H3  |
|                                                          |                 | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                             | E7  |
|                                                          |                 | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                            | H8  |
|                                                          | MISOA           | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | J3  |
|                                                          |                 | PA7/A7/TIOCB2/PO23/MISOA                                                                                                        | F9  |
|                                                          |                 | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                             | H7  |
|                                                          | SSLA0           | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                          | E8  |
|                                                          |                 | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                                        | J8  |
|                                                          | SSLA1           | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                           | D10 |
|                                                          |                 | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                                         | J9  |
|                                                          | SSLA2           | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                              | D9  |
|                                                          |                 | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                                                     | J10 |
|                                                          | SSLA3           | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                             | E6  |
| PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD |                 | K10                                                                                                                             |     |
| RSPi1                                                    | RSPCKB          | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                | G4  |

|       |         |                                                                                                                                |     |
|-------|---------|--------------------------------------------------------------------------------------------------------------------------------|-----|
|       |         | PE1/D9[A9/D9]/MTIOC4C/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2/RSPCKB/ANEX1                                               | A9  |
|       |         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                                                               | C9  |
|       | MOSIB   | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                         | H1  |
|       |         | PE2/D10[A10/D10]/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RXDX12/SSLB3/MOSIB/IRQ7-DS/AN0                                              | A10 |
|       |         | PE6/D14[A14/D14]/MOSIB/IRQ6/AN4                                                                                                | D7  |
|       | MISOB   | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                         | G3  |
|       |         | PE3/D11[A11/D11]/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                              | B10 |
|       |         | PE7/D15[A15/D15]/MISOB/IRQ7/AN5                                                                                                | D8  |
|       | SSLB0   | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                | G2  |
|       |         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2                                                                                | C10 |
|       | SSLB1   | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                           | J7  |
|       |         | PE0/D8[A8/D8]/SCK12/SSLB1/ANEX0                                                                                                | A8  |
|       | SSLB2   | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                                                                 | K7  |
|       |         | PE1/D9[A9/D9]/MTIOC4C/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2/RSPCKB/ANEX1                                               | A9  |
|       | SSLB3   | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                                                                | G6  |
|       |         | PE2/D10[A10/D10]/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RXDX12/SSLB3/MOSIB/IRQ7-DS/AN0                                              | A10 |
| IEB0  | IERXD   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB_VBUS/IRQ6/ADTRG0# | H3  |
|       |         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                       | K10 |
|       | IETXD   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                        | J3  |
|       |         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                             | K9  |
| RTCA  | RTCOU   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB_VBUS/IRQ6/ADTRG0# | H3  |
|       |         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                     | F4  |
| S12AD | ADTRG0# | P07/IRQ15/ADTRG0#                                                                                                              | A3  |
|       |         | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB_VBUS/IRQ6/ADTRG0# | H3  |
|       |         | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                                                   | H2  |
| ADA0  | ADTRG#  | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                           | J4  |
|       |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD                                                                      | J3  |

|  |  |                                                |  |
|--|--|------------------------------------------------|--|
|  |  | 3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# |  |
|--|--|------------------------------------------------|--|

表 a-1.6 100-pin LQFP (上段が初期設定です)

| 周辺機能                                | 端子機能                                                                                                    | 割り当て先                                                                                                                          | Pin No. |
|-------------------------------------|---------------------------------------------------------------------------------------------------------|--------------------------------------------------------------------------------------------------------------------------------|---------|
| バス制御                                | WAIT#                                                                                                   | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                                              | 39      |
|                                     |                                                                                                         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                       | 47      |
|                                     |                                                                                                         | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                                                                 | 43      |
| 外部割り込み                              | IRQ0                                                                                                    | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                         | 20      |
|                                     |                                                                                                         | PD0/D0[A0/D0]/IRQ0/AN008                                                                                                       | 86      |
|                                     | IRQ1                                                                                                    | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                | 19      |
|                                     |                                                                                                         | PD1/D1[A1/D1]/MTIOC4B/CTX0/IRQ1/AN009                                                                                          | 85      |
|                                     | IRQ2                                                                                                    | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                     | 18      |
|                                     |                                                                                                         | P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                                     | 34      |
|                                     |                                                                                                         | PD2/D2[A2/D2]/MTIOC4D/CRX0/IRQ2/AN010                                                                                          | 84      |
|                                     | IRQ3                                                                                                    | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                           | 17      |
|                                     |                                                                                                         | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                           | 33      |
|                                     |                                                                                                         | PD3/D3[A3/D3]/POE8#/IRQ3/AN011                                                                                                 | 83      |
|                                     | IRQ4                                                                                                    | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                                             | 59      |
|                                     |                                                                                                         | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                               | 32      |
|                                     |                                                                                                         | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                              | 16      |
|                                     |                                                                                                         | PD4/D4[A4/D4]/POE3#/IRQ4/AN012                                                                                                 | 82      |
|                                     | IRQ5                                                                                                    | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                         | 66      |
|                                     |                                                                                                         | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                 | 31      |
|                                     |                                                                                                         | PD5/D5[A5/D5]/MTIC5W/POE2#/IRQ5/AN013                                                                                          | 81      |
|                                     |                                                                                                         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                                                               | 73      |
|                                     | IRQ6                                                                                                    | PA3/A3/MTIOC0D/MTCLKD/TIOC0D/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                              | 67      |
|                                     |                                                                                                         | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG# | 30      |
| PD6/D6[A6/D6]/MTIC5V/POE1#/IRQ6/AN6 |                                                                                                         | 80                                                                                                                             |         |
| PE6/D14[A14/D14]/MOSIB/IRQ6/AN4     |                                                                                                         | 72                                                                                                                             |         |
| IRQ7                                | PE2/D10[A10/D10]/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RXD12/SSLB3/MOSIB/IRQ7-DS/AN0                        | 76                                                                                                                             |         |
|                                     | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 29                                                                                                                             |         |

|                                                           |        |                                                                                  |     |
|-----------------------------------------------------------|--------|----------------------------------------------------------------------------------|-----|
|                                                           |        | PD7/D7[A7/D7]/MTIC5U/POE0#/IRQ7/AN7                                              | 79  |
|                                                           |        | PE7/D15[A15/D15]/MISOB/IRQ7/AN5                                                  | 71  |
| IRQ8                                                      |        | P40/IRQ8-DS/AN000                                                                | 95  |
|                                                           |        | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8                              | 28  |
| IRQ9                                                      |        | P41/IRQ9-DS/AN001                                                                | 93  |
|                                                           |        | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/IRQ9                              | 27  |
| IRQ10                                                     |        | P42/IRQ10-DS/AN002                                                               | 92  |
|                                                           |        | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                | 39  |
| IRQ11                                                     |        | P43/IRQ11-DS/AN003                                                               | 91  |
|                                                           |        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                               | 69  |
| IRQ12                                                     |        | P44/IRQ12-DS/AN004                                                               | 90  |
|                                                           |        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                         | 61  |
|                                                           |        | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                      | 51  |
| IRQ13                                                     |        | P45/IRQ13-DS/AN005                                                               | 89  |
|                                                           |        | P05/IRQ13/DA1                                                                    | 100 |
|                                                           |        | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13             | 46  |
| IRQ14                                                     |        | P46/IRQ14-DS/AN006                                                               | 88  |
|                                                           |        | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                          | 52  |
|                                                           |        | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14              | 45  |
| IRQ15                                                     |        | P47/IRQ15-DS/AN007                                                               | 87  |
|                                                           |        | P07/IRQ15/ADTRG0#                                                                | 98  |
| MTU0-5                                                    | MTCLKA | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4 | 32  |
|                                                           |        | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                    | 24  |
|                                                           |        | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS           | 66  |
|                                                           |        | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13             | 46  |
|                                                           | MTCLKB | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5   | 31  |
|                                                           |        | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                     | 23  |
|                                                           |        | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA              | 64  |
|                                                           |        | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14              | 45  |
|                                                           | MTCLKC | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                          | 26  |
|                                                           |        | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                               | 69  |
|                                                           |        | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0         | 48  |
|                                                           | MTCLKD | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                 | 25  |
| PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5 |        | 67                                                                               |     |

|                                                 |         |                                                                                                                                 |                                                     |
|-------------------------------------------------|---------|---------------------------------------------------------------------------------------------------------------------------------|-----------------------------------------------------|
|                                                 |         | /IRQ6-DS                                                                                                                        |                                                     |
|                                                 |         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                        | 47                                                  |
| MTU0                                            | MTIOC0A | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                               | 16                                                  |
|                                                 |         | PB3/A11/MTIOC0A/MTIOC4A/TIOC3/TCLKD/TMO0/PO27/POE3#/SCK6                                                                        | 57                                                  |
|                                                 | MTIOC0B | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                            | 33                                                  |
|                                                 |         | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                  | 31                                                  |
|                                                 |         | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                              | 69                                                  |
|                                                 | MTIOC0C | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                     | 18                                                  |
|                                                 |         | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                                              | 59                                                  |
|                                                 | MTIOC0D | P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                            | 17                                                  |
|                                                 |         | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                               | 67                                                  |
|                                                 | MTU1    | MTIOC1A                                                                                                                         | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8 |
| PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2 |         |                                                                                                                                 | 74                                                  |
| MTIOC1B                                         |         | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/IRQ9                                                                             | 27                                                  |
|                                                 |         | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                            | 55                                                  |
| MTU2                                            | MTIOC2A | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                          | 22                                                  |
|                                                 |         | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                            | 55                                                  |
|                                                 | MTIOC2B | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                | 21                                                  |
|                                                 |         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                                                                | 73                                                  |
| MTU3                                            | MTIOC3A | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                | 32                                                  |
|                                                 |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 29                                                  |
|                                                 |         | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                                                     | 51                                                  |
|                                                 |         | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                             | 45                                                  |
|                                                 | MTIOC3B | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 29                                                  |
|                                                 |         | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                         | 26                                                  |
|                                                 |         | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                                   | 53                                                  |
|                                                 |         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                        | 47                                                  |
|                                                 | MTIOC3C | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 30                                                  |
|                                                 |         | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                                         | 52                                                  |
|                                                 |         | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                            | 46                                                  |
|                                                 |         | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                   | 4                                                   |

|                                       |         |                                                                                                                                  |    |
|---------------------------------------|---------|----------------------------------------------------------------------------------------------------------------------------------|----|
|                                       | MTIOC3D | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 30 |
|                                       |         | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                                                 | 25 |
|                                       |         | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                                    | 54 |
|                                       |         | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                                         | 48 |
| MTU4                                  | MTIOC4A | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                                    | 24 |
|                                       |         | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                            | 70 |
|                                       |         | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK6                                                                        | 57 |
|                                       |         | PE2/D10[A10/D10]/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RXDX12/SLB3/MOSIB/IRQ7-DS/AN0                                                 | 76 |
|                                       | MTIOC4B | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                           | 20 |
|                                       |         | P54/ALE/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1                                                                                      | 40 |
|                                       |         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                         | 50 |
|                                       |         | PD1/D1[A1/D1]/MTIOC4B/CTX0/IRQ1/AN009                                                                                            | 85 |
|                                       |         | PE3/D11[A11/D11]/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                                | 75 |
|                                       | MTIOC4C | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                                                     | 23 |
|                                       |         | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                                               | 59 |
|                                       |         | PE1/D9[A9/D9]/MTIOC4C/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2/RSPCKB/ANEX1                                                 | 77 |
|                                       |         | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                                                                 | 73 |
|                                       | MTIOC4D | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                  | 19 |
|                                       |         | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                                                | 39 |
|                                       |         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                               | 49 |
| PD2/D2[A2/D2]/MTIOC4D/CRX0/IRQ2/AN010 |         | 84                                                                                                                               |    |
|                                       |         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2                                                                                  | 74 |
| MTU5                                  | MTIC5U  | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                           | 66 |
|                                       |         | PD7/D7[A7/D7]/MTIC5U/POE0#/IRQ7/AN7                                                                                              | 79 |
|                                       | MTIC5V  | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                              | 64 |
|                                       |         | PD6/D6[A6/D6]/MTIC5V/POE1#/IRQ6/AN6                                                                                              | 80 |
|                                       | MTIC5W  | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                                         | 61 |
|                                       |         | PD5/D5[A5/D5]/MTIC5W/POE2#/IRQ5/AN013                                                                                            | 81 |
| POE                                   | POE0#   | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                                         | 48 |
|                                       |         | PD7/D7[A7/D7]/MTIC5U/POE0#/IRQ7/AN7                                                                                              | 79 |
|                                       | POE1#   | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                             | 55 |

|                                                    |        |                                                                                                                                  |                                                                                                         |
|----------------------------------------------------|--------|----------------------------------------------------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------|
|                                                    |        | PD6/D6[A6/D6]/MTIC5V/POE1#/IRQ6/AN6                                                                                              | 80                                                                                                      |
|                                                    | POE2#  | TRST#/P34/MTIOC0A/TMC13/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                | 16                                                                                                      |
|                                                    |        | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMC13/PO22/POE2#/CTS5#/RTS5#/S5#/MOSIA                                                               | 64                                                                                                      |
|                                                    |        | PD5/D5[A5/D5]/MTIC5W/POE2#/IRQ5/AN013                                                                                            | 81                                                                                                      |
|                                                    | POE3#  | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                             | 17                                                                                                      |
|                                                    |        | PB3/A11/MTIOC0A/MTIOC4A/TIOC0D3/TCLKD/TMO0/PO27/POE3#/SCK6                                                                       | 57                                                                                                      |
|                                                    |        | PD4/D4[A4/D4]/POE3#/IRQ4/AN012                                                                                                   | 82                                                                                                      |
|                                                    | POE8#  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 29                                                                                                      |
|                                                    |        | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                           | 20                                                                                                      |
|                                                    |        | PD3/D3[A3/D3]/POE8#/IRQ3/AN011                                                                                                   | 83                                                                                                      |
|                                                    |        | PE3/D11[A11/D11]/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                                | 75                                                                                                      |
| TPU0-5                                             | TCLKA  | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | 32                                                                                                      |
|                                                    |        | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                         | 50                                                                                                      |
|                                                    | TCLKB  | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMC12/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                   | 31                                                                                                      |
|                                                    |        | PA3/A3/MTIOC0D/MTCLKD/TIOC0D/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                                | 67                                                                                                      |
|                                                    |        | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                               | 49                                                                                                      |
|                                                    | TCLKC  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 30                                                                                                      |
|                                                    |        | PB2/A10/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/SS6#                                                                                       | 58                                                                                                      |
|                                                    |        | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                                          | 52                                                                                                      |
|                                                    | TCLKD  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 29                                                                                                      |
|                                                    |        | PB3/A11/MTIOC0A/MTIOC4A/TIOC0D3/TCLKD/TMO0/PO27/POE3#/SCK6                                                                       | 57                                                                                                      |
|                                                    |        | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                                                      | 51                                                                                                      |
|                                                    | TPU0   | TIOCB0                                                                                                                           | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# |
| PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11 |        |                                                                                                                                  | 69                                                                                                      |
| TIOC0D                                             |        | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                             | 17                                                                                                      |
|                                                    |        | PA3/A3/MTIOC0D/MTCLKD/TIOC0D/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                                | 67                                                                                                      |
| TPU1                                               | TIOCB1 | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 30                                                                                                      |
|                                                    |        | PA5/A5/TIOCB1/PO21/RSPCKA                                                                                                        | 65                                                                                                      |
| TPU2                                               | TIOCB2 | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMC12/PO13/RXD1/SCK3/SMIS                                                                        | 31                                                                                                      |



|            |        |                                                                                                         |    |
|------------|--------|---------------------------------------------------------------------------------------------------------|----|
|            |        | O1/SSCL1/CRX1-DS/IRQ5                                                                                   |    |
|            |        | PA7/A7/TIOCB2/PO23/MISOA                                                                                | 63 |
| TPU3       | TIOCA3 | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/IRQ9                                                     | 27 |
|            |        | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                | 61 |
|            | TIOCB3 | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8                                                     | 28 |
|            |        | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                      | 59 |
|            | TIOCC3 | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                 | 26 |
|            |        | PB2/A10/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/SS6#                                                              | 58 |
|            | TIOCD3 | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                        | 25 |
|            |        | PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK6                                               | 57 |
| TPU4       | TIOCA4 | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                            | 23 |
|            |        | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                                    | 56 |
|            | TIOCB4 | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                           | 24 |
|            |        | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                    | 55 |
| TPU5       | TIOCA5 | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                    | 33 |
|            |        | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                           | 54 |
|            | TIOCB5 | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                        | 32 |
|            |        | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                           | 53 |
| PPG Group3 | PO13   | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                    | 33 |
|            |        | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                          | 31 |
|            | PO15   | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                        | 32 |
|            |        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 29 |
| PPG Group4 | PO17   | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                      | 69 |
|            |        | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                 | 52 |
|            | PO18   | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                     | 68 |
|            |        | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                             | 51 |
|            |        | PE1/D9[A9/D9]/MTIOC4C/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2/RSPCKB/ANEX1                        | 77 |
| PPG Group5 | PO21   | PA5/A5/TIOCB1/PO21/RSPCKA                                                                               | 65 |
|            |        | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                | 50 |
|            | PO23   | PA7/A7/TIOCB2/PO23/MISOA                                                                                | 63 |
|            |        | PE2/D10[A10/D10]/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RXDX12/SSLB3/MOSIB/IRQ7-DS/AN0                       | 76 |
| PPG        | PO24   | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                | 61 |



|                                                      |            |                                                                                                                                |                                                           |    |
|------------------------------------------------------|------------|--------------------------------------------------------------------------------------------------------------------------------|-----------------------------------------------------------|----|
| Group6                                               |            | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                             | 49                                                        |    |
|                                                      | PO25       | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                                             | 59                                                        |    |
|                                                      |            | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                                       | 48                                                        |    |
|                                                      | PO26       | PB2/A10/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/SS6#                                                                                     | 58                                                        |    |
|                                                      |            | PE3/D11[A11/D11]/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                              | 75                                                        |    |
|                                                      | PPG Group7 | PO28                                                                                                                           | PB4/A12/TIOCA4/PO28/CTS9#/RTS9#/SS9#                      | 56 |
| PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2      |            |                                                                                                                                | 74                                                        |    |
| PO29                                                 |            | PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                           | 55                                                        |    |
|                                                      |            | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                       | 47                                                        |    |
| PO30                                                 |            | PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                                  | 54                                                        |    |
|                                                      |            | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                           | 46                                                        |    |
| PO31                                                 |            | PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                                  | 53                                                        |    |
|                                                      |            | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                            | 45                                                        |    |
| TMR0                                                 |            | TMO0                                                                                                                           | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                   | 26 |
|                                                      |            |                                                                                                                                | PB3/A11/MTIOC0A/MTIOC4A/TIOC3D/TCLKD/TMO0/PO27/POE3#/SCK6 | 57 |
|                                                      | TMCI0      | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/IRQ9                                                                            | 27                                                        |    |
|                                                      |            | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                                             | 59                                                        |    |
|                                                      | TMRI0      | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8                                                                            | 28                                                        |    |
|                                                      |            | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                         | 66                                                        |    |
| TMR1                                                 | TMO1       | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                        | 29                                                        |    |
|                                                      |            | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                         | 22                                                        |    |
|                                                      | TMCI1      | P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                                     | 34                                                        |    |
|                                                      |            | P54/ALE/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1                                                                                    | 40                                                        |    |
|                                                      |            | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                                       | 48                                                        |    |
|                                                      | TMRI1      | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                                  | 24                                                        |    |
| PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9 |            | 55                                                                                                                             |                                                           |    |
| TMR2                                                 | TMO2       | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB_VBUS/IRQ6/ADTRG0# | 30                                                        |    |
|                                                      |            | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                            | 45                                                        |    |
|                                                      | TMCI2      | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                 | 31                                                        |    |

|      |                         |                                                                                                                                  |    |
|------|-------------------------|----------------------------------------------------------------------------------------------------------------------------------|----|
|      |                         | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                  | 19 |
|      |                         | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                             | 46 |
|      | TMRI2                   | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                 | 32 |
|      |                         | PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                         | 47 |
| TMR3 | TMO3                    | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                             | 33 |
|      |                         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | 18 |
|      |                         | P55/WAIT#/MTIOC4D/TMO3/CRX1/IRQ10                                                                                                | 39 |
|      | TMCi3                   | TCK/FINEC/P27/CS7#/MTIOC2B/TMCi3/PO7/SCK1/RSPCKB                                                                                 | 21 |
|      |                         | TRST#/P34/MTIOC0A/TMCi3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                | 16 |
|      |                         | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCi3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                              | 64 |
|      | TMRI3                   | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                           | 20 |
|      |                         | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                             | 17 |
| SCI0 | RXD0<br>SSCL0<br>SMISO0 | P21/MTIOC1B/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/IRQ9                                                                              | 27 |
|      |                         | P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                             | 17 |
|      | TXD0<br>SSDA0<br>SMOSI0 | P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/IRQ8                                                                              | 28 |
|      |                         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | 18 |
|      | SCK0                    | P22/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0                                                                                          | 26 |
|      |                         | TRST#/P34/MTIOC0A/TMCi3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                                | 16 |
|      | CTS0#<br>RTS0#<br>SS0#  | P23/MTIOC3D/MTCLKD/TIOC0D3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                                                | 25 |
|      |                         | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                    | 4  |
| SCI1 | RXD1<br>SSCL1<br>SMISO1 | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                   | 31 |
|      |                         | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                                           | 20 |
|      | TXD1                    | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 30 |
|      | SSDA1<br>SMOSI1         | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                           | 22 |
|      |                         |                                                                                                                                  |    |

|      |                 |                                                                                                                                 |    |
|------|-----------------|---------------------------------------------------------------------------------------------------------------------------------|----|
|      | SCK1            | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 29 |
|      |                 | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                                | 21 |
|      | CTS1#           | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4                                                | 32 |
|      | RTS1#<br>SS1#   | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                                                 | 19 |
| SCI2 | RXD2            | P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2                                                                                      | 34 |
|      | SSCL2<br>SMISO2 | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                                                                 | 42 |
|      | TXD2            | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG#                                                            | 33 |
|      | SSDA2<br>SMOSI2 | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                            | 44 |
| SCI3 | RXD3            | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 30 |
|      | SSCL3<br>SMISO3 | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTRG0#                                                                    | 23 |
|      | TXD3            | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 29 |
|      | SSDA3<br>SMOSI3 | P23/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/CTS0#/RTS0#/SMOSI3/SS0#/SSDA3                                                                | 25 |
|      | SCK3            | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SCK3/SMISO1/SSCL1/CRX1-DS/IRQ5                                                  | 31 |
|      |                 | P24/CS4#/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3                                                                                   | 24 |
| SCI5 | RXD5            | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                             | 68 |
|      | SSCL5           | PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                                                               | 67 |
|      | SMISO5          | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                        | 50 |
|      | TXD5            | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                          | 66 |
|      | SSDA5<br>SMOSI5 | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                              | 49 |
|      | SCK5            | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                              | 69 |
|      |                 | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                                                     | 51 |
|      |                 | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                                        | 48 |
|      | CTS5#           | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                             | 64 |
|      | RTS5#<br>SS5#   | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                                         | 52 |

|                                                          |                                                                                 |                                                                                                                                 |                                                          |    |
|----------------------------------------------------------|---------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------------------------|----------------------------------------------------------|----|
| SCI6                                                     | RXD6                                                                            | P33/MTIOC0D/TIIOC0D/TMRI3/PO11/POE3#/RXD6/RXD0/SMISO6/SMISO0/SSCL6/SSCL0/CRX0/IRQ3-DS                                           | 17                                                       |    |
|                                                          | SSCL6<br>SMISO6                                                                 | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                                        | 61                                                       |    |
|                                                          | TXD6                                                                            | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/TXD0/SMOSI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                      | 18                                                       |    |
|                                                          | SSDA6<br>SMOSI6                                                                 | PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS                                                              | 59                                                       |    |
|                                                          | SCK6                                                                            | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/SCK0/IRQ4                                                                               | 16                                                       |    |
|                                                          |                                                                                 | PB3/A11/MTIOC0A/MTIOC4A/TIIOC3/TCLKD/TMO0/PO27/POE3#/SCK6                                                                       | 57                                                       |    |
|                                                          | CTS6#<br>RTS6#<br>SS6#                                                          | PB2/A10/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/SS6#                                                                                      | 58                                                       |    |
|                                                          |                                                                                 | PJ3/MTIOC3C/CTS6#/RTS6#/CTS0#/RTS0#/SS6#/SS0#                                                                                   | 4                                                        |    |
|                                                          | RSPI0                                                                           | RSPCKA                                                                                                                          | PA5/A5/TIOCB1/PO21/RSPCKA                                | 65 |
|                                                          |                                                                                 |                                                                                                                                 | PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12 | 61 |
| PC5/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA |                                                                                 |                                                                                                                                 | 47                                                       |    |
| MOSIA                                                    |                                                                                 | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/RXD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 30                                                       |    |
|                                                          |                                                                                 | PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                                                             | 64                                                       |    |
|                                                          |                                                                                 | PC6/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                            | 46                                                       |    |
| MISOA                                                    |                                                                                 | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 29                                                       |    |
|                                                          |                                                                                 | PA7/A7/TIOCB2/PO23/MISOA                                                                                                        | 63                                                       |    |
|                                                          |                                                                                 | PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                             | 45                                                       |    |
| SSLA0                                                    |                                                                                 | PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                                          | 66                                                       |    |
|                                                          |                                                                                 | PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                                        | 48                                                       |    |
| SSLA1                                                    |                                                                                 | PA0/A0/BC0#/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                           | 70                                                       |    |
|                                                          |                                                                                 | PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1/IRQ14                                                                         | 52                                                       |    |
| SSLA2                                                    |                                                                                 | PA1/A1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                              | 69                                                       |    |
|                                                          |                                                                                 | PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2/IRQ12                                                                                     | 51                                                       |    |
| SSLA3                                                    |                                                                                 | PA2/A2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                             | 68                                                       |    |
|                                                          |                                                                                 | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                        | 50                                                       |    |
| RSPI1                                                    |                                                                                 | RSPCKB                                                                                                                          | TCK/FINEC/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB         | 21 |
|                                                          | PE1/D9[A9/D9]/MTIOC4C/PO18/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2/RSPCKB/ANEX1 |                                                                                                                                 | 77                                                       |    |
|                                                          | PE5/D13[A13/D13]/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                |                                                                                                                                 | 73                                                       |    |
|                                                          | MOSIB                                                                           | TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/CTS3#/RTS3#/SMOSI1/SS3#/SSDA1/MOSIB                                                          | 22                                                       |    |

|       |         |                                                                                                                                          |    |
|-------|---------|------------------------------------------------------------------------------------------------------------------------------------------|----|
|       |         | PE2/D10[A10/D10]/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RDX12/S<br>SLB3/MOSIB/IRQ7-DS/AN0                                                     | 76 |
|       |         | PE6/D14[A14/D14]/MOSIB/IRQ6/AN4                                                                                                          | 72 |
|       | MISOB   | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MI<br>SOB/IRQ0-DS                                                               | 20 |
|       |         | PE3/D11[A11/D11]/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MIS<br>OB/AN1                                                                    | 75 |
|       |         | PE7/D15[A15/D15]/MISOB/IRQ7/AN5                                                                                                          | 71 |
|       | SSLB0   | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IR<br>Q1-DS                                                                      | 19 |
|       |         | PE4/D12[A12/D12]/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2                                                                                          | 74 |
|       | SSLB1   | P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1                                                                                                     | 44 |
|       |         | PE0/D8[A8/D8]/SCK12/SSLB1/ANEX0                                                                                                          | 78 |
|       | SSLB2   | P51/WR1#/BC1#/WAIT#/SCK2/SSLB2                                                                                                           | 43 |
|       |         | PE1/D9[A9/D9]/MTIOC4C/PO18/TXD12/SMOSI2/SSDA12/TXD12/SIOX<br>12/SSLB2/RSPCKB/ANEX1                                                       | 77 |
|       | SSLB3   | P52/RD#/RXD2/SMISO2/SSCL2/SSLB3                                                                                                          | 42 |
|       |         | PE2/D10[A10/D10]/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RDX12/S<br>SLB3/MOSIB/IRQ7-DS/AN0                                                     | 76 |
| IEB0  | IERXD   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | 30 |
|       |         | PC2/A18/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                                                 | 50 |
|       | IETXD   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                              | 29 |
|       |         | PC3/A19/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                                       | 49 |
| RTCA  | RTCOUT  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | 30 |
|       |         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/TXD0/SMO<br>SI6/SMOSI0/SSDA6/SSDA0/CTX0/IRQ2-DS                                          | 18 |
| S12AD | ADTRG0# | P07/IRQ15/ADTRG0#                                                                                                                        | 98 |
|       |         | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/R<br>XD3/SMOSI1/SMISO3/SSDA1/SSCL3/MOSIA/SCL2-DS/IERXD/USB0_VB<br>US/IRQ6/ADTRG0# | 30 |
|       |         | P25/CS5#/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ADTR<br>G0#                                                                         | 23 |
| ADA0  | ADTRG#  | P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/I<br>RQ3/ADTRG#                                                                 | 33 |
|       |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD<br>3/SMOSI3/SSDA3/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                              | 29 |

表 a-1.7 80-pin LQFP (上段が初期設定です)

| 周辺機能  | 端子機能 | 割り当て先                                                       | Pin No. |
|-------|------|-------------------------------------------------------------|---------|
| 外部割り込 | IRQ0 | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MI | 18      |

|       |  |                                                                                                                  |    |
|-------|--|------------------------------------------------------------------------------------------------------------------|----|
| み     |  | SOB/IRQ0-DS                                                                                                      |    |
|       |  | PD0/IRQ0/AN008                                                                                                   | 66 |
| IRQ1  |  | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IR<br>Q1-DS                                              | 17 |
|       |  | PD1/MTIOC4B/IRQ1/AN009                                                                                           | 65 |
| IRQ2  |  | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/SMOSI6/SS<br>DA6/IRQ2-DS                                          | 16 |
|       |  | P12/TMCI1/SCL0[FM+]/IRQ2                                                                                         | 28 |
|       |  | PD2/MTIOC4D/IRQ2/AN010                                                                                           | 64 |
| IRQ4  |  | PB1/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IR<br>Q4-DS                                              | 47 |
|       |  | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                             | 26 |
|       |  | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/IRQ4                                                                     | 15 |
| IRQ5  |  | PA4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSL<br>A0/IRQ5-DS                                          | 53 |
|       |  | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SS<br>CL1/CRX1-DS/IRQ5                                    | 25 |
|       |  | PE5/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                                                              | 58 |
| IRQ6  |  | PA3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IR<br>Q6-DS                                               | 54 |
|       |  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/S<br>MOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG# | 24 |
| IRQ7  |  | PE2/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RXDX12/SSLB3/MOSIB/1<br>RQ7-DS/AN0                                         | 61 |
|       |  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MIS<br>OA/SDA2-DS/IETXD/IRQ7/ADTRG#                        | 23 |
| IRQ8  |  | P40/IRQ8-DS/AN000                                                                                                | 75 |
|       |  | P20/MTIOC1A/TIOCB3/TMRI0/PO0/IRQ8                                                                                | 22 |
| IRQ9  |  | P41/IRQ9-DS/AN001                                                                                                | 73 |
|       |  | P21/MTIOC1B/TIOCA3/TMCI0/PO1/IRQ9                                                                                | 21 |
| IRQ10 |  | P42/IRQ10-DS/AN002                                                                                               | 72 |
|       |  | P55/MTIOC4D/TMO3/CRX1/IRQ10                                                                                      | 33 |
| IRQ11 |  | P43/IRQ11-DS/AN003                                                                                               | 71 |
|       |  | PA1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                  | 56 |
| IRQ12 |  | P44/IRQ12-DS/AN004                                                                                               | 70 |
|       |  | PB0/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                            | 49 |
| IRQ13 |  | P45/IRQ13-DS/AN005                                                                                               | 69 |
|       |  | P05/IRQ13/DA1                                                                                                    | 80 |
|       |  | PC6/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IR<br>Q13                                                  | 36 |
| IRQ14 |  | P46/IRQ14-DS/AN006                                                                                               | 68 |
|       |  | PC7/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IR<br>Q14                                                   | 35 |
| IRQ15 |  | P47/IRQ15-DS/AN007                                                                                               | 67 |

|         |                                                                 |                                                                                       |                                                       |    |
|---------|-----------------------------------------------------------------|---------------------------------------------------------------------------------------|-------------------------------------------------------|----|
|         |                                                                 | P07/IRQ15/ADTRG0#                                                                     | 78                                                    |    |
| MTU0-5  | MTCLKA                                                          | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4      | 26                                                    |    |
|         |                                                                 | PA4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                   | 53                                                    |    |
|         |                                                                 | PC6/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                           | 36                                                    |    |
|         | MTCLKB                                                          | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SSCL1/CRX1-DS/IRQ5             | 25                                                    |    |
|         |                                                                 | PA6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#/MOSIA                      | 51                                                    |    |
|         |                                                                 | PC7/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                            | 35                                                    |    |
|         | MTCLKC                                                          | PA1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                       | 56                                                    |    |
|         |                                                                 | PC4/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                       | 38                                                    |    |
|         | MTCLKD                                                          | PA3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IRQ6-DS                        | 54                                                    |    |
|         |                                                                 | PC5/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                             | 37                                                    |    |
|         | MTU0                                                            | MTIOC0A                                                                               | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/IRQ4          | 15 |
|         |                                                                 |                                                                                       | PB3/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK6 | 45 |
| MTIOC0B |                                                                 | P13/MTIOC0B/TIOCA5/TMO3/PO13/SDA0[FM+]/IRQ3/ADTRG#                                    | 27                                                    |    |
|         |                                                                 | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SSCL1/CRX1-DS/IRQ5             | 25                                                    |    |
|         |                                                                 | PA1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                       | 56                                                    |    |
| MTIOC0C |                                                                 | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/SMOSI6/SSDA6/IRQ2-DS                  | 16                                                    |    |
|         | PB1/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IRQ4-DS | 47                                                                                    |                                                       |    |
| MTU1    | MTIOC1A                                                         | P20/MTIOC1A/TIOCB3/TMRI0/PO0/IRQ8                                                     | 22                                                    |    |
|         |                                                                 | PE4/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2                                                    | 59                                                    |    |
|         | MTIOC1B                                                         | P21/MTIOC1B/TIOCA3/TMCI0/PO1/IRQ9                                                     | 21                                                    |    |
|         |                                                                 | PB5/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                      | 43                                                    |    |
| MTU2    | MTIOC2A                                                         | TDO/P26/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/MOSIB                                      | 20                                                    |    |
|         |                                                                 | PB5/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                      | 43                                                    |    |
|         | MTIOC2B                                                         | TCK/FINEC/P27/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                           | 19                                                    |    |
|         |                                                                 | PE5/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                                   | 58                                                    |    |
| MTU3    | MTIOC3A                                                         | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_DPUPE/IRQ4      | 26                                                    |    |
|         |                                                                 | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 23                                                    |    |
|         |                                                                 | PC7/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                            | 35                                                    |    |
|         | MTIOC3B                                                         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG# | 23                                                    |    |



|                                                      |         |                                                                                                                    |                                                                                      |
|------------------------------------------------------|---------|--------------------------------------------------------------------------------------------------------------------|--------------------------------------------------------------------------------------|
|                                                      |         | PB7/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                          | 41                                                                                   |
|                                                      |         | PC5/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                          | 37                                                                                   |
|                                                      | MTIOC3C | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/S<br>MOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 24                                                                                   |
|                                                      |         | PC6/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ<br>13                                                    | 36                                                                                   |
|                                                      | MTIOC3D | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/S<br>MOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 24                                                                                   |
|                                                      |         | PB6/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                          | 42                                                                                   |
|                                                      |         | PC4/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#<br>/SSLA0                                                | 38                                                                                   |
| MTU4                                                 | MTIOC4A | PA0/MTIOC4A/TIOCA0/PO16/SSLA1                                                                                      | 57                                                                                   |
|                                                      |         | PB3/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK6                                                              | 45                                                                                   |
|                                                      |         | PE2/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RXDX12/SSLB3/MOSIB/I<br>RQ7-DS/AN0                                           | 61                                                                                   |
|                                                      | MTIOC4B | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MI<br>SOB/IRQ0-DS                                         | 18                                                                                   |
|                                                      |         | P54/MTIOC4B/TMCI1/CTX1                                                                                             | 34                                                                                   |
|                                                      |         | PC2/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                               | 40                                                                                   |
|                                                      |         | PD1/MTIOC4B/IRQ1/AN009                                                                                             | 65                                                                                   |
|                                                      |         | PE3/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                               | 60                                                                                   |
|                                                      | MTIOC4C | PB1/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IR<br>Q4-DS                                                | 47                                                                                   |
|                                                      |         | PE1/MTIOC4C/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2/<br>RSPCKB/ANEX1                                         | 62                                                                                   |
|                                                      |         | PE5/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                                                                | 58                                                                                   |
|                                                      | MTIOC4D | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IR<br>Q1-DS                                                | 17                                                                                   |
|                                                      |         | P55/MTIOC4D/TMO3/CRX1/IRQ10                                                                                        | 33                                                                                   |
|                                                      |         | PC3/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                     | 39                                                                                   |
|                                                      |         | PD2/MTIOC4D/IRQ2/AN010                                                                                             | 64                                                                                   |
|                                                      |         | PE4/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2                                                                                 | 59                                                                                   |
| POE                                                  | POE2#   | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/IRQ4                                                                       | 15                                                                                   |
|                                                      |         | PA6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#<br>/MOSIA                                               | 51                                                                                   |
|                                                      | POE8#   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MIS<br>OA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 23                                                                                   |
|                                                      |         | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MI<br>SOB/IRQ0-DS                                         | 18                                                                                   |
|                                                      |         | PE3/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                               | 60                                                                                   |
|                                                      | TPU0-5  | TCLKA                                                                                                              | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4 |
| PC2/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD |         |                                                                                                                    | 40                                                                                   |
| TCLKB                                                |         | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SS<br>CL1/CRX1-DS/IRQ5                                      | 25                                                                                   |



|               |        |                                                                                                                   |    |
|---------------|--------|-------------------------------------------------------------------------------------------------------------------|----|
|               |        | PA3/MTIOC0D/MTCLKD/TI OCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IR<br>Q6-DS                                               | 54 |
|               |        | PC3/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                    | 39 |
|               | TCLKC  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/S<br>MOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 24 |
|               |        | PB2/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/SS6#                                                                            | 46 |
|               | TCLKD  | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MIS<br>OA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 23 |
|               |        | PB3/MTIOC0A/MTIOC4A/TI OCD3/TCLKD/TMO0/PO27/POE3#/SCK6                                                            | 45 |
| TPU0          | TIOCB0 | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MIS<br>OA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 23 |
|               |        | PA1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                   | 56 |
| TPU1          | TIOCB1 | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/S<br>MOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 24 |
|               |        | PA5/TIOCB1/PO21/RSPCKA                                                                                            | 52 |
| TPU3          | TIOCA3 | P21/MTIOC1B/TIOCA3/TMCI0/PO1/IRQ9                                                                                 | 21 |
|               |        | PB0/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                             | 49 |
|               | TIOCB3 | P20/MTIOC1A/TIOCB3/TMRI0/PO0/IRQ8                                                                                 | 22 |
|               |        | PB1/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IR<br>Q4-DS                                               | 47 |
| TPU5          | TIOCA5 | P13/MTIOC0B/TIOCA5/TMO3/PO13/SDA0[FM+]/IRQ3/ADTRG#                                                                | 27 |
|               |        | PB6/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                         | 42 |
|               | TIOCB5 | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                              | 26 |
|               |        | PB7/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                                                                         | 41 |
| PPG<br>Group3 | PO13   | P13/MTIOC0B/TIOCA5/TMO3/PO13/SDA0[FM+]/IRQ3/ADTRG#                                                                | 27 |
|               |        | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SS<br>CL1/CRX1-DS/IRQ5                                     | 25 |
|               | PO15   | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                              | 26 |
|               |        | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MIS<br>OA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 23 |
| PPG<br>Group4 | PO18   | PA2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                  | 55 |
|               |        | PE1/MTIOC4C/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2/<br>RSPCKB/ANEX1                                        | 62 |
| PPG<br>Group5 | PO21   | PA5/TIOCB1/PO21/RSPCKA                                                                                            | 52 |
|               |        | PC2/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                              | 40 |
| PPG<br>Group6 | PO24   | PB0/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                             | 49 |
|               |        | PC3/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                    | 39 |
|               | PO25   | PB1/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IR<br>Q4-DS                                               | 47 |

|                                                                          |                                                                |                                                                                                                    |                                                    |
|--------------------------------------------------------------------------|----------------------------------------------------------------|--------------------------------------------------------------------------------------------------------------------|----------------------------------------------------|
|                                                                          |                                                                | PC4/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#<br>/SSLA0                                                | 38                                                 |
|                                                                          | PO26                                                           | PB2/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/SS6#                                                                             | 46                                                 |
|                                                                          |                                                                | PE3/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                               | 60                                                 |
| PPG<br>Group7                                                            | PO28                                                           | PB4/TIOCA4/PO28/CTS9#/RTS9#/SS9#                                                                                   | 44                                                 |
|                                                                          |                                                                | PE4/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2                                                                                 | 59                                                 |
|                                                                          | PO29                                                           | PB5/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE1#/SCK9                                                                   | 43                                                 |
|                                                                          |                                                                | PC5/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                          | 37                                                 |
|                                                                          | PO30                                                           | PB6/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9                                                                          | 42                                                 |
|                                                                          |                                                                | PC6/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ<br>13                                                    | 36                                                 |
| PO31                                                                     | PB7/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9                      | 41                                                                                                                 |                                                    |
|                                                                          | PC7/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ<br>14 | 35                                                                                                                 |                                                    |
| TMR0                                                                     | TMC10                                                          | P21/MTIOC1B/TIOCA3/TMC10/PO1/IRQ9                                                                                  | 21                                                 |
|                                                                          |                                                                | PB1/MTIOC0C/MTIOC4C/TIOCB3/TMC10/PO25/TXD6/SMOSI6/SSDA6/IR<br>Q4-DS                                                | 47                                                 |
|                                                                          | TMRI0                                                          | P20/MTIOC1A/TIOCB3/TMRI0/PO0/IRQ8                                                                                  | 22                                                 |
|                                                                          |                                                                | PA4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSL<br>A0/IRQ5-DS                                            | 53                                                 |
| TMR1                                                                     | TMO1                                                           | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MIS<br>OA/SDA2-DS/IETXD/IRQ7/ADTRG#                          | 23                                                 |
|                                                                          |                                                                | TDO/P26/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/MOSIB                                                                   | 20                                                 |
|                                                                          |                                                                | P12/TMCI1/SCL0[FM+]/IRQ2                                                                                           | 28                                                 |
|                                                                          | TMC11                                                          | P54/MTIOC4B/TMCI1/CTX1                                                                                             | 34                                                 |
|                                                                          |                                                                | PC4/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#<br>/SSLA0                                                | 38                                                 |
| TMR2                                                                     | TMO2                                                           | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/S<br>MOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 24                                                 |
|                                                                          |                                                                | PC7/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ<br>14                                                     | 35                                                 |
|                                                                          | TMC12                                                          | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMC12/PO13/RXD1/SMISO1/SS<br>CL1/CRX1-DS/IRQ5                                      | 25                                                 |
|                                                                          |                                                                | TMS/P31/MTIOC4D/TMC12/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IR<br>Q1-DS                                                | 17                                                 |
|                                                                          |                                                                | PC6/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ<br>13                                                    | 36                                                 |
|                                                                          | TMRI2                                                          | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                               | 26                                                 |
|                                                                          |                                                                | PC5/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                          | 37                                                 |
|                                                                          | TMR3                                                           | TMO3                                                                                                               | P13/MTIOC0B/TIOCA5/TMO3/PO13/SDA0[FM+]/IRQ3/ADTRG# |
| P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOUT/RTCIC2/TXD6/SMOSI6/SS<br>DA6/IRQ2-DS |                                                                |                                                                                                                    | 16                                                 |
| P55/MTIOC4D/TMO3/CRX1/IRQ10                                              |                                                                |                                                                                                                    | 33                                                 |

|                                                       |        |                                                                                                                   |    |
|-------------------------------------------------------|--------|-------------------------------------------------------------------------------------------------------------------|----|
|                                                       | TMCI3  | TCK/FINEC/P27/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                       | 19 |
|                                                       |        | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/IRQ4                                                                      | 15 |
|                                                       |        | PA6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#<br>/MOSIA                                              | 51 |
| SCI1                                                  | RXD1   | P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SS<br>CL1/CRX1-DS/IRQ5                                     | 25 |
|                                                       | SSCL1  | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MI<br>SOB/IRQ0-DS                                        | 18 |
|                                                       | SMISO1 |                                                                                                                   |    |
|                                                       | TXD1   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/S<br>MOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 24 |
|                                                       | SSDA1  | TDO/P26/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/MOSIB                                                                  | 20 |
|                                                       | SCK1   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MIS<br>OA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 23 |
|                                                       |        | TCK/FINEC/P27/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                       | 19 |
|                                                       | CTS1#  | P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS<br>1#/CTX1/USB0_DPUPE/IRQ4                              | 26 |
|                                                       | RTS1#  | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IR<br>Q1-DS                                               | 17 |
|                                                       | SS1#   |                                                                                                                   |    |
| SCI5                                                  | RXD5   | PA2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                                  | 55 |
|                                                       | SSCL5  | PA3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/IR<br>Q6-DS                                                | 54 |
|                                                       | SMISO5 | PC2/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                              | 40 |
|                                                       | TXD5   | PA4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSL<br>A0/IRQ5-DS                                           | 53 |
|                                                       | SSDA5  | PC3/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                    | 39 |
|                                                       | SCK5   | PA1/MTIOC0B/MTCLKC/TIOCB0/PO17/SCK5/SSLA2/IRQ11                                                                   | 56 |
|                                                       |        | PC4/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#<br>/SSLA0                                               | 38 |
| SCI6                                                  | TXD6   | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/SMOSI6/SS<br>DA6/IRQ2-DS                                           | 16 |
|                                                       | SSDA6  | PB1/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD6/SMOSI6/SSDA6/IR<br>Q4-DS                                               | 47 |
|                                                       | SMOSI6 |                                                                                                                   |    |
|                                                       | SCK6   | TRST#/P34/MTIOC0A/TMCI3/PO12/POE2#/SCK6/IRQ4                                                                      | 15 |
| PB3/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE3#/SCK6 |        | 45                                                                                                                |    |
| RSPIO                                                 | RSPCKA | PA5/TIOCB1/PO21/RSPCKA                                                                                            | 52 |
|                                                       |        | PB0/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/SSCL6/RSPCKA/IRQ12                                                             | 49 |
|                                                       |        | PC5/MTIOC3B/MTCLKD/TMRI2/PO29/SCK8/RSPCKA                                                                         | 37 |
|                                                       | MOSIA  | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/S<br>MOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 24 |
|                                                       |        | PA6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE2#/CTS5#/RTS5#/SS5#                                                        | 51 |

|                                                      |         |                                                                                                               |                                                                                                               |
|------------------------------------------------------|---------|---------------------------------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------|
|                                                      |         | /MOSIA                                                                                                        |                                                                                                               |
|                                                      |         | PC6/MTIOC3C/MTCLKA/TMCI2/PO30/RXD8/SMISO8/SSCL8/MOSIA/IRQ13                                                   | 36                                                                                                            |
|                                                      | MISOA   | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 23                                                                                                            |
|                                                      |         | PC7/MTIOC3A/MTCLKB/TMO2/PO31/TXD8/SMOSI8/SSDA8/MISOA/IRQ14                                                    | 35                                                                                                            |
|                                                      | SSLA0   | PA4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0/IRQ5-DS                                           | 53                                                                                                            |
|                                                      |         | PC4/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0                                               | 38                                                                                                            |
|                                                      | SSLA3   | PA2/PO18/RXD5/SMISO5/SSCL5/SSLA3                                                                              | 55                                                                                                            |
|                                                      |         | PC2/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD                                                          | 40                                                                                                            |
| RSP11                                                | RSPCKB  | TCK/FINEC/P27/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB                                                                   | 19                                                                                                            |
|                                                      |         | PE1/MTIOC4C/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2/RSPCKB/ANEX1                                        | 62                                                                                                            |
|                                                      |         | PE5/MTIOC4C/MTIOC2B/RSPCKB/IRQ5/AN3                                                                           | 58                                                                                                            |
|                                                      | MOSIB   | TDO/P26/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/MOSIB                                                              | 20                                                                                                            |
|                                                      |         | PE2/MTIOC4A/PO23/RXD12/SMISO12/SSCL12/RXDX12/SSLB3/MOSIB/IRQ7-DS/AN0                                          | 61                                                                                                            |
|                                                      | MISOB   | TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB/IRQ0-DS                                        | 18                                                                                                            |
|                                                      |         | PE3/MTIOC4B/PO26/POE8#/CTS12#/RTS12#/SS12#/MISOB/AN1                                                          | 60                                                                                                            |
|                                                      | SSLB0   | TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0/IRQ1-DS                                               | 17                                                                                                            |
|                                                      |         | PE4/MTIOC4D/MTIOC1A/PO28/SSLB0/AN2                                                                            | 59                                                                                                            |
|                                                      | IEB0    | IERXD                                                                                                         | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/SMOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# |
| PC2/MTIOC4B/TCLKA/PO21/RXD5/SMISO5/SSCL5/SSLA3/IERXD |         |                                                                                                               | 40                                                                                                            |
| IETXD                                                |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 23                                                                                                            |
|                                                      |         | PC3/MTIOC4D/TCLKB/PO24/TXD5/SMOSI5/SSDA5/IETXD                                                                | 39                                                                                                            |
| RTCA                                                 | RTCOU   | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/SMOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 24                                                                                                            |
|                                                      |         | P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCOU/RTCIC2/TXD6/SMOSI6/SSDA6/IRQ2-DS                                           | 16                                                                                                            |
| S12AD                                                | ADTRG0# | P07/IRQ15/ADTRG0#                                                                                             | 78                                                                                                            |
|                                                      |         | P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/SMOSI1/SSDA1/MOSIA/SCL2-DS/IERXD/USB0_VBUS/IRQ6/ADTRG0# | 24                                                                                                            |
| ADA0                                                 | ADTRG#  | P13/MTIOC0B/TIOCA5/TMO3/PO13/SDA0[FM+]/IRQ3/ADTRG#                                                            | 27                                                                                                            |
|                                                      |         | P17/MTIOC3A/MTIOC3B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/MISOA/SDA2-DS/IETXD/IRQ7/ADTRG#                         | 23                                                                                                            |

---

RX630グループ  
Peripheral Driver Generator  
リファレンスマニュアル

発行年月日    2014年5月16日    Rev.1.03

発行            ルネサス エレクトロニクス株式会社  
                 〒211-8668 神奈川県川崎市中原区下沼部1753

編集            株式会社ルネサス ソリューションズ  
                 ツールビジネス本部 ツール開発第四部

---



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

■技術的なお問合せおよび資料のご請求は下記へどうぞ。  
総合お問合せ窓口：<http://japan.renesas.com/contact/>

RX630グループ  
Peripheral Driver Generator  
リファレンスマニュアル